



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されております。本ドキュメントには、仕様の開発元企業として「スパンション」または「Spansion」の名が記載されておりますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更はなく、ドキュメントとしての変更もありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

サイプレスについて

サイプレス (銘柄コード：CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAMTM、SRAM、TraveoTM マイクロコントローラー、業界唯一の PSoC[®] プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense[®] 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth[®] Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

MB91590 シリーズ

32 ビット・マイクロコントローラ
FR81S

HARDWARE MANUAL (追補資料)



SpanSion (スパンション)のマイコンを効率的に開発するための情報を下記 URL にてご紹介いたします。
ご採用を検討中、またはご採用いただいたお客様に有益な情報を公開しています。

<http://www.spansion.com/jp/support/microcontrollers/>

はじめに

本書の目的

本資料は MB91590 シリーズハードウェアマニュアルの追補資料です。HSSPI 使用時に拡張ポート機能レジスタ EPFR53 と EPFR54 を設定する場合に、CHAPTER 4.13.18 として参照してください。

対象ドキュメント

名称 : FR81S 32 ビット・マイクロコントローラ MB91590 Series ハードウェアマニュアル

コード : MN705-00009-5v0-J

4.13.18. 拡張ポート機能レジスタ 53, 54 : EPFR53, EPFR54 (Extended Port Function Register 53, 54)

拡張ポート機能レジスタ 53, 54 のビット構成について説明します。

HSSPI 機能の許可/禁止設定を行います。

■ EPFR53 : アドレス 0E95_H (アクセス: バイト, ハーフワード, ワード)

	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
	Reserved			QUADSCKE	QUADSDE3	QUADSDE2	QUADSDE1	QUADSDE0
初期値	1	1	1	0	0	0	0	0
属性 ^{*1}	R1,WX	R1,WX	R1,WX	R0,W0	R0,W0	R0,W0	R0,W0	R0,W0
属性 ^{*2}	R1,WX	R1,WX	R1,WX	R/W	R/W	R/W	R/W	R/W

[bit4] QUADSCKE: HSSPI クロック許可

[bit3] QUADSDE3: HSSPI データ許可

[bit2] QUADSDE2: HSSPI データ許可

[bit1] QUADSDE1: HSSPI データ許可

[bit0] QUADSDE0: HSSPI データ許可

*1: MB91F591/2/4/6//9

*2: MB91F59A/B

QUADSDEn, QUADSCKE	動作説明
0	出力禁止
1	出力許可

n: channel number

■ EPFR54 : アドレス 0E96_H (アクセス : バイト, ハーフワード, ワード)

	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
	Reserved				QUADSSELE3	QUADSSELE2	QUADSSELE1	QUADSSELE0
初期値	1	1	1	1	0	0	0	0
属性 ^{*1}	R1,WX	R1,WX	R1,WX	R1,WX	R0,W0	R0,W0	R0,W0	R0,W0
属性 ^{*2}	R1,WX	R1,WX	R1,WX	R1,WX	R/W	R/W	R/W	R/W

[bit3] QUADSSELE3: HSSPI スレーブ選択出力許可 3

[bit2] QUADSSELE2: HSSPI スレーブ選択出力許可 2

[bit1] QUADSSELE1: HSSPI スレーブ選択出力許可 1

[bit0] QUADSSELE0: HSSPI スレーブ選択出力許可 0

*1: MB91F591/2/4/6//9

*2: MB91F59A/B



QUADSSELEn	動作説明
0	出力禁止
1	出力許可

n: チャンネル番号

MN705-00009-5v0-J-SI1

Spansion • Controller Manual

FR81S
32 ビット・マイクロコントローラ
MB91590 シリーズ
ハードウェアマニュアル (追補資料)

2013 年 11 月 Rev. 1.0

発行 : Spansion Inc.
編集 : マーケティングコミュニケーション部

免責事項

本資料に記載された製品は、通常の産業用、一般事務用、パーソナル用、家庭用などの一般的用途（ただし、用途の限定はありません）に使用されることを意図して設計・製造されています。(1) 極めて高度な安全性が要求され、仮に当該安全性が確保されない場合、社会的に重大な影響を与えかつ直接生命・身体に対する重大な危険性を伴う用途（原子力施設における核反応制御、航空機自動飛行制御、航空交通管制、大量輸送システムにおける運行制御、生命維持のための医療機器、兵器システムにおけるミサイル発射制御等をいう）、ならびに(2) 極めて高い信頼性が要求される用途（海底中継器、宇宙衛星等をいう）に使用されるよう設計・製造されたものではありません。上記の製品の使用方法によって惹起されたいかなる請求または損害についても、Spansion は、お客様または第三者、あるいはその両方に対して責任を一切負いません。半導体デバイスはある確率で故障が発生します。当社半導体デバイスが故障しても、結果的に人身事故、火災事故、社会的な損害を生じさせないよう、お客様において、装置の冗長設計、延焼対策設計、過電流防止対策設計、誤動作防止設計などの安全設計をお願いします。本資料に記載された製品が、外国為替及び外国貿易法、米国輸出管理関連法規などの規制に基づき規制されている製品または技術に該当する場合には、本製品の輸出に際して、同法に基づく許可が必要となります。

商標および注記

このドキュメントは、断りなく変更される場合があります。本資料には Spansion が開発中の Spansion 製品に関する情報が記載されている場合があります。Spansion は、それらの製品に対し、予告なしに仕様を変更したり、開発を中止したりする権利を有します。このドキュメントに含まれる情報は、現状のまま、保証なしに提供されるものであり、その正確性、完全性、実施可能性および特定の目的に対する適合性やその市場性および他者の権利を侵害しない事を保証するものでなく、また、明示、黙示または法定されているあらゆる保証をするものでもありません。Spansion は、このドキュメントに含まれる情報を使用することにより発生したいかなる損害に対しても責任を一切負いません。

Copyright © 2013 Spansion Inc. All rights reserved.

商標：Spansion®, Spansion ロゴ (図形マーク), MirrorBit®, MirrorBit® Eclipse™, ORNAND™ 及びこれらの組合せは、米国・日本ほか諸外国における Spansion LLC の商標です。第三者の社名・製品名等の記載はここでは情報提供を目的として表記したものであり、各権利者の商標もしくは登録商標となっている場合があります。