

Market News

Infineon ermöglicht leistungsfähige FPGA-Entwicklungsplattform

München, 18. März 2016 – Mit dem neuen Kintex® UltraScale™ Entwicklungsboard erhalten Entwickler neue Freiräume. Das Board ist mit dem digitalen Point-of-Load- (PoL-) DC-DC-Regler der Infineon Technologies AG ausgestattet. Die hohe Design-Flexibilität des Boards entsteht durch die ausgezeichnete PMBus-Konnektivität der IR3806x-Familie. Verschiedene Konfigurationen können im internen Speicher abgelegt werden. Durch PMBus-Steuerbefehle werden zudem die Laufzeit genau kontrolliert sowie Fehlerstatus und Telemetrie überwacht.

Extrem flexibel

Der SuplIRBuck™-Spannungsregler bietet hohe Flexibilität für FPGA-basierte Designs. Damit können Entwickler schnell und einfach auf neue Design-Anforderungen reagieren. Der IR3806x enthält einen PWM-Controller und MOSFETs in einem Gehäuse. Er bietet eine 90 Prozent höher Effizienz über alle Leitungen, die Verlustleistung eingeschlossen, und ein Rippel von weniger als 10 mV im Bereich von 3 bis 35 A. Darüber hinaus benötigt er nur wenig Leiterplattenfläche. Der extrem robuste Regler ermöglicht ein System-Leistungsmanagement auf hohem Niveau.

Obwohl sehr kompakt, bietet der IR3806x dank der PMBus 1.2-Kompatibilität einen komplett integrierten PoL-Regler mit fortschrittlichem, programmierbarem Power-Management. Außerdem sind Margen-Anpassung, Sequencing und Telemetrie über mehrere Leistungsleitungen möglich. Das Board beinhaltet die komplette Funktionalität für ein Embedded-System. Damit können Entwickler Applikationen einfach umsetzen und verifizieren.

Der Xilinx Bit Error Test (BERT) führt einen genauen Code-Test aus und identifiziert entsprechende Fehler. Dabei werden Worst-Case-Bitmuster für Sende-/Empfängseinheiten verwendet. Der IR3806x liefert eine präzise Leistung: Fehlertests konnten über das komplette Testmuster keinen Anteil am Jitter-Rauschen feststellen. Infineon präsentiert das Xilinx Kintex UltraScale Board während der APEC 2016 (Stand 1917) vom 20. bis 24. März in Long Beach, Kalifornien. Weitere Informationen sind erhältlich unter www.infineon.com/Xilinx.

For the Trade Press: INFPMM201603.040e

Media Relations:
Worldwide Headquarters
U.S.A.
Asia
Japan
Investor Relations

Name:
Fabian Schiffer
Sian Cummings
Chi Kang David Ong
Yoko Sasaki
EU/APAC/USA/CAN

Phone:
+49 89 234 25869
+1 310 252 7148
+65 6876 3070
+81 3 5745 7340
+49 89 234 26655

Email:
fabian.schiffer@infineon.com
sian.cummings@infineon.com
david.ong@infineon.com
yoko.sasaki@infineon.com
investor.relations@infineon.com