



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されております。本ドキュメントには、仕様の開発元企業として「スパンション」, 「Spansion」, 「富士通」または「Fujitsu」の名が記載されておりますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更はなく、ドキュメントとしての変更もありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

サイプレスについて

サイプレス (銘柄コード: CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAMTM、SRAM、TraveoTM マイクロコントローラー、業界唯一の PSoC[®] プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense[®] 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth[®] Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

正誤表

MB91605A Series ハードウェアマニュアル 第2版(CM71-10147-2)に対する正誤表です。

FR80

32ビット・マイクロコントローラ

MB91605A Series

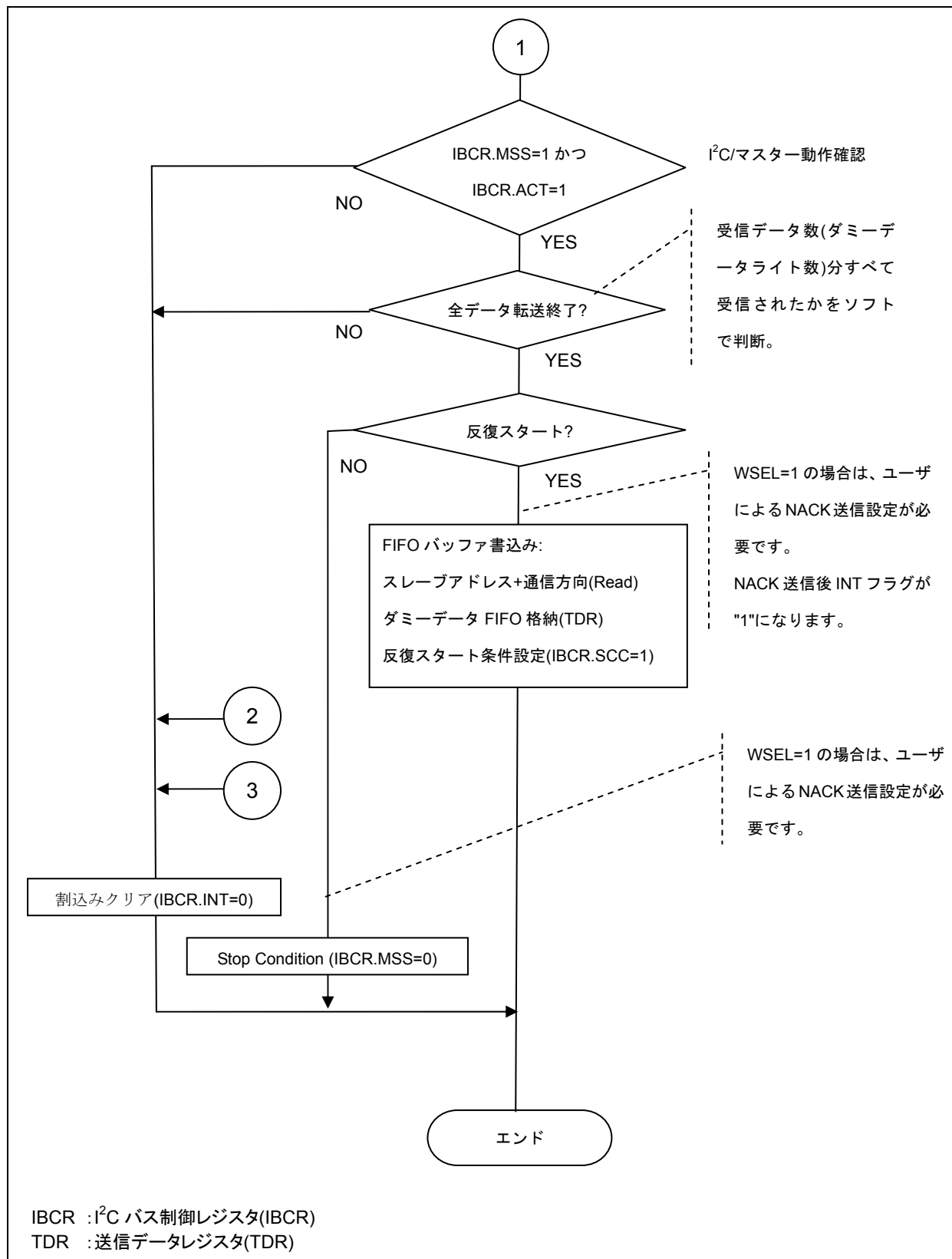
ハードウェアマニュアル

2012. 2. 22

※ : 訂正箇所

日付	ページ	項目	訂正内容
2012/ 2/22	51	3. 11. 4	<p>ページの末尾に以下の説明文を追加。</p> <p>Iフラグを"0"にする命令を実行しているときに割込みを受け付けると、Iフラグ、ILMは変更するのに命令実行から1cycle遅れがあるため、割込み処理ルーチンに飛んでいるにもかかわらずIフラグが"0"となります。</p> <p>この際、多重割込みが発生してもIフラグは"0"のため受け付けられず、多重割込みの処理が実行されません。</p> <p>なお、Iフラグ自体は命令実行時に更新されます。そのため、スタックには更新後のIフラグの値が退避され、スタックの値が復帰された際にはPSレジスタには更新後のIフラグの値が反映されます。</p> <p>割込みルーチン内で新たな割込みを受け付けたい場合は、割込みルーチンの先頭でIフラグを"1"とするソフトウェア処理を行ってください。</p>
2011/ 12/16	584	24. 16. 1	<p><注意事項>を、以下の に示すように訂正。</p> <ul style="list-style-type: none"> ・リロード値が偶数の場合、シリアルクロックの"H"幅と"L"幅はSCINVビットの設定によって以下のようになります。奇数の場合、シリアルクロックの"H"幅と"L"幅は同じになります。 - SPI=0, SCINV=0 のとき、シリアルクロックの"H"幅が周辺クロック (PCLK) 1サイクル分長くなります。 - SPI=0, SCINV=1 のとき、シリアルクロックの"L"幅が周辺クロック (PCLK) 1サイクル分長くなります。 - SPI=1, SCINV=0 のとき、シリアルクロックの"L"幅が周辺クロック (PCLK) 1サイクル分長くなります。 - SPI=1, SCINV=1 のとき、シリアルクロックの"H"幅が周辺クロック (PCLK) 1サイクル分長くなります。 <p style="text-align: right;">[mcu_doc1144]</p>
2010/ 6/7	657, 664	24. 23. 1	<p>図を、〈添付資料1-1〉、〈添付資料1-2〉に示すように訂正。</p> <p style="text-align: right;">[mcu_doc1081]</p>

＜ 添付資料1-1＞ マスタ受信割込み処理



＜添付資料1-2＞ マスタ送信割込み処理

