



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されております。本ドキュメントには、仕様の開発元企業として「スパンション」, 「Spansion」, 「富士通」または「Fujitsu」の名が記載されておりますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更はなく、ドキュメントとしての変更もありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

サイプレスについて

サイプレス (銘柄コード: CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAMTM、SRAM、TraveoTM マイクロコントローラー、業界唯一の PSoC[®] プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense[®] 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth[®] Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

正誤表

MB91265A Series ハードウェアマニュアル 第4版 (CM71-10130-4) に対する正誤表です。

FR60Lite

32ビット・マイクロコントローラ

MB91265A Series

ハードウェアマニュアル

2009. 4. 1

※ : 訂正箇所

日付	ページ	項目	訂正内容												
2009/4/1	370	15. 4. 2. 2	<p>「レジスタ機能」の「[bit2] TxRqst/NewDat: メッセージ送信要求ビット」を、以下の で示すように訂正。</p> <p>(誤)</p> <table><tr><th>TxRqst/ NewDat</th><th>機能</th></tr><tr><td>0</td><td>メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“0”を設定することを示します。 [初期値]</td></tr><tr><td>1</td><td>メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。</td></tr></table> <p>(正)</p> <table><tr><th>TxRqst/ NewDat</th><th>機能</th></tr><tr><td>0</td><td>メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットを変更しないことを示します。 [初期値]</td></tr><tr><td>1</td><td>メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。</td></tr></table> <p style="text-align: right;">[mcu_doc:0889]</p>	TxRqst/ NewDat	機能	0	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“0”を設定することを示します。 [初期値]	1	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。	TxRqst/ NewDat	機能	0	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットを 変更しない ことを示します。 [初期値]	1	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。
TxRqst/ NewDat	機能														
0	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“0”を設定することを示します。 [初期値]														
1	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。														
TxRqst/ NewDat	機能														
0	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットを 変更しない ことを示します。 [初期値]														
1	メッセージオブジェクト* およびCAN 送信要求レジスタのTxRqst ビットに“1”を設定(送信要求) することを示します。														
2008/6/13	391	15. 4. 4. 3	<p>「レジスタ機能」のセット条件に、以下の文を追加。</p> <p>—IFxコマンドマスクレジスタの WR/RD に “1”、IFxメッセージ制御レジスタの IntPnd に “1” を設定して、IFxコマンド要求レジスタ の書き込みにより 特定オブジェクトのIntPndにセットできます。</p>												
2008/6/13	391	15. 4. 4. 3	<p>「レジスタ機能」のリセット条件を、以下の で示すように訂正。</p> <p>(誤)</p> <p>IFxコマンドマスクレジスタ が WR/RD に “1” IntPnd に “1” を設定した場合、</p> <p>(正)</p> <p>IFxコマンドマスクレジスタ の WR/RD に “1” CIP に “1” を設定した場合、</p>												
2008/6/13	391	15. 4. 4. 3	<p>「レジスタ機能」のリセット条件に、以下の文を追加。</p> <p>—IFxコマンドマスクレジスタの WR/RD に “1”、IFxメッセージ制御レジスタの IntPnd を “0” に設定した場合、IFxコマンド要求レジスタの書き込みにより 特定オブジェクトのIntPndをリセットできます。</p>												

日付	ページ	項目	訂正内容
2008/6/13	396	15.5.1	<p>「■ メッセージオブジェクト」を、以下の で示すように訂正。</p> <p>(誤)</p> <p>メッセージRAM のメッセージオブジェクト設定(MsgVal, NewDat, IntPnd, TxRqst ビットを除く) は、ハードウェアリセットによって初期化されません。そのためメッセージオブジェクトをCPU で初期化するか、MsgVal ビットを無効(MsgVal=0) に設定してください。また、CAN ビットタイミングレジスタの設定はCAN 制御レジスタのInit ビットが"0" のとき行ってください。</p> <p>(正)</p> <p>メッセージRAM のメッセージオブジェクト設定(MsgVal, NewDat, IntPnd, TxRqst ビットを除く) は、ハードウェアリセットによって初期化されません。そのためメッセージオブジェクトをCPU で初期化するか、MsgVal ビットを無効(MsgVal=0) に設定してください。また、CAN ビットタイミングレジスタ (BTR) とCANプリスケラ拡張レジスタ(BRPER) の設定は、CAN 制御レジスタのInitビットが "1" , CCEビットが "1" のとき行ってください。</p> <p style="text-align: right;">[mcu_doc:0735]</p>