



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されております。本ドキュメントには、仕様の開発元企業として「スパンション」, 「Spansion」, 「富士通」または「Fujitsu」の名が記載されておりますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更はなく、ドキュメントとしての変更もありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

サイプレスについて

サイプレス (銘柄コード: CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAMTM、SRAM、TraveoTM マイクロコントローラー、業界唯一の PSoC[®] プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense[®] 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth[®] Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

正誤表

MB95110B/M Series ハードウェアマニュアル 第4版(CM26-10109-4)に対する正誤表です。

F²MC-8FX

8ビット・マイクロコントローラ

MB95110B/M Series

ハードウェアマニュアル

2009. 12. 25

※ : 訂正箇所

| 日付 | ページ | 項目 | 訂正内容 |
|----------------|-----|------|--|
| 2009/ 12/25 | 33 | 3. 2 | <div> <div> <div>図 3. 2-1 メモリマップを、以下の で示すように訂正。</div> <div>(誤)</div> </div> <div> <div>(正)</div> <div> <div> <div>MB95F116MAS</div> <div>MB95F116NAS</div> <div>MB95F116MAW</div> <div>MB95F116NAW</div> <div>MB95F118MS</div> <div>MB95F118NS</div> <div>MB95F118JS</div> <div>MB95F118MW</div> <div>MB95F118NW</div> <div>MB95F118JW</div> </div> <div> <div>MB95F116MAS</div> <div>MB95F116NAS</div> <div>MB95F116MAW</div> <div>MB95F116NAW</div> <div>MB95F118MS</div> <div>MB95F118NS</div> <div>MB95F118JS</div> <div>MB95F118MW</div> <div>MB95F118NW</div> <div>MB95F118JW</div> </div> </div> </div> <div> <div> <div>0000_H</div> <div>I/O</div> </div> <div> <div>0080_H</div> <div>RAM</div> </div> <div> <div>0100_H</div> <div>レジスタ</div> </div> <div> <div>0200_H</div> </div> <div> <div>Address #1</div> <div>アクセス禁止</div> </div> <div> <div>0F80_H</div> <div>拡張 I/O</div> </div> <div> <div>Address #2</div> <div>Flash 60K バイト</div> </div> <div> <div>FFFF_H</div> </div> </div> <div> <div> <div>0000_H</div> <div>I/O</div> </div> <div> <div>0080_H</div> <div>RAM</div> </div> <div> <div>0100_H</div> <div>レジスタ</div> </div> <div> <div>0200_H</div> </div> <div> <div>Address #1</div> <div>アクセス禁止</div> </div> <div> <div>0F80_H</div> <div>拡張 I/O</div> </div> <div> <div>Address #2</div> <div>Flash メモリー</div> </div> <div> <div>FFFF_H</div> </div> </div> </div> |