



本ドキュメントはCypress (サイプレス) 製品に関する情報が記載されております。本ドキュメントには、仕様の開発元企業として「スパンション」, 「Spansion」, 「富士通」または「Fujitsu」の名が記載されておりますが、これらの製品は Cypress が新規および既存のお客様に引き続き提供してまいります。

#### 商品仕様の継続性について

Cypress 製品として提供することに伴う商品仕様としての変更はなく、ドキュメントとしての変更はありません。また本ページのお知らせは、変更情報として追記いたしません。本ドキュメントに変更情報が記載されている場合、それは本お知らせを除いた前版からの変更点です。なお、今後改訂は必要に応じて行われますが、その際の変更内容は改訂後のドキュメントに記載いたします。

#### オーダ型格および品名について

Cypress は既存のオーダ型格および品名を引き続きサポートいたします。これらの製品をご注文の際は、このドキュメントに記載されているオーダ型格および品名をご使用ください。

#### 詳しいお問い合わせ先

Cypress 製品およびそのソリューションの詳細につきましては、お近くの営業所へお問い合わせください。

#### サイプレスについて

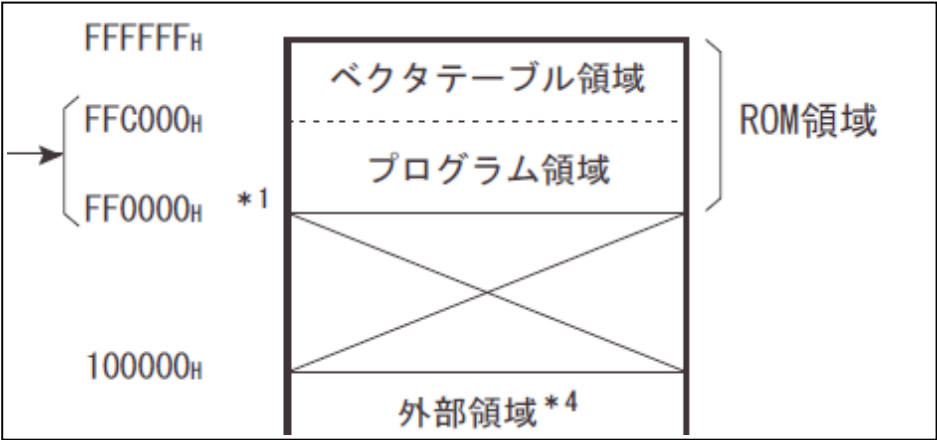
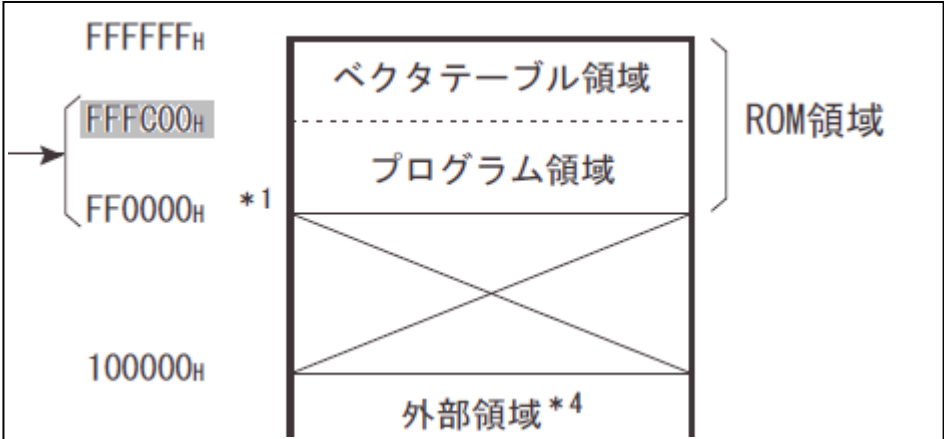
サイプレス (銘柄コード: CY) は、車載や産業機器、ネットワーキング プラットフォームから高機能民生機器およびモバイル機器まで、今日の最先端組み込みシステム向けに高性能で高品質のソリューションを提供します。NOR フラッシュ メモリや F-RAM<sup>TM</sup>、SRAM、Traveo<sup>TM</sup> マイクロコントローラー、業界唯一の PSoC<sup>®</sup> プログラマブル システムオンチップ ソリューション、アナログおよび PMIC Power Management IC、CapSense<sup>®</sup> 静電容量タッチセンシング コントローラー、Wireless BLE Bluetooth<sup>®</sup> Low-Energy、USB コネクティビティ ソリューションなど、幅広い差別化製品ポートフォリオを、一貫した革新性と業界最高クラスの技術サポート、比類のないシステム バリューとともにグローバルに提供します。

正誤表

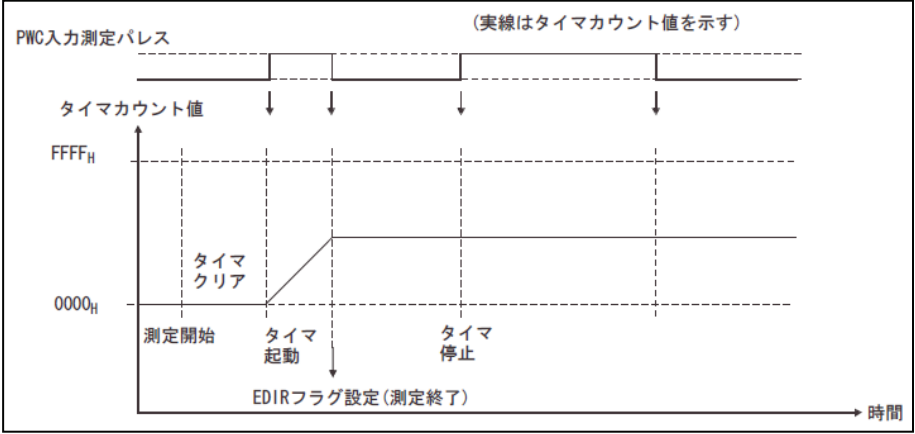
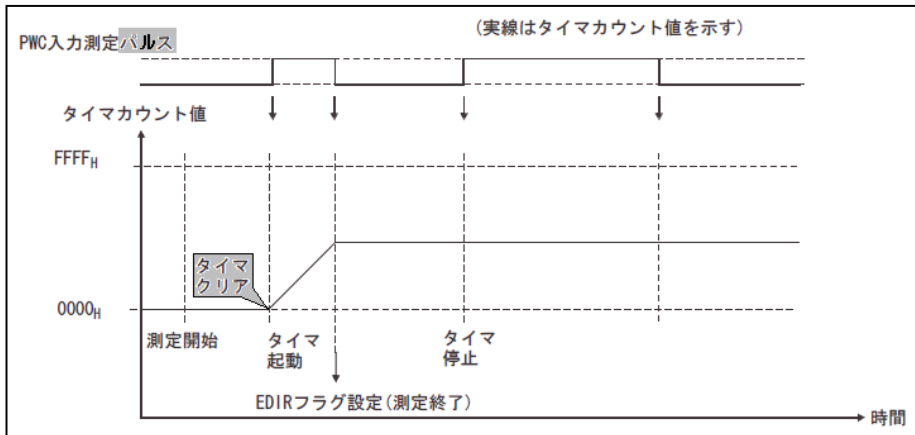
MB90460/465 Series ハードウェアマニュアル 第4版(CM44-10120-4)に対する正誤表です。

F<sup>2</sup>MC-16LX  
16ビット・マイクロコントローラ  
MB90460/465 Series  
ハードウェアマニュアル

2011. 8. 2  
※ : 訂正箇所

日付	ページ	項目	訂正内容
2011/ 8/2	29	3.2	<p>「図 3.2-1 MB90460/465 シリーズのメモリマップ」の右上を、以下の で示すように訂正。</p> <p>(誤)</p>  <p>(正)</p>  <p>[mcu_doc1011]</p>

日付	ページ	項目	訂正内容
2011/ 8/2	239	12. 4. 3	<p>「■ 16 ビットタイマレジスタ上位, 下位 (TMRH0, TMRH1, TMRL0, TMRL1)」の &lt;注意事項&gt; を, 以下の■で示すように訂正。</p> <p>(誤)</p> <ul style="list-style-type: none"> <li>• 16ビットタイマレジスタ (TMRH0, TMRH1, TMRL0, TMRL1) は読出し専用のレジスタであり, 16 ビットリロードレジスタの同一アドレスに配置されています。したがって, このレジスタへの書込みはTMRH0, TMRH1, TMRL0, TMRL1レジスタの値へ影響しません。TMRH0, TMRH1, TMRL0, TMRL1 レジスタへの書込みは実行されます。</li> </ul> <p>(正)</p> <ul style="list-style-type: none"> <li>• 16ビットタイマレジスタ (TMRH0, TMRH1, TMRL0, TMRL1) は読出し専用のレジスタであり, 16 ビットリロードレジスタの同一アドレスに配置されています。したがって, このレジスタへの書込みは TMRH0, TMRH1, TMRL0, TMRL1 レジスタの値へ影響しません。 TMRDH0, TMRDH1, TMRDL0, TMRDL1 レジスタへの書込みは実行されます。</li> </ul> <p style="text-align: right;">[mcu_doc1011]</p>

日付	ページ	項目	訂正内容
2009/ 4/2	460	16. 6	<p>「図 16. 6-3 パルス幅測定動作（単一測定モード，H 幅測定モード）」を，以下の で示すように訂正。</p> <p>(誤)</p>  <p>(正)</p> 

[mcu\_doc0676]

日付	ページ	項目	訂正内容
2009/4/2	460	16. 6	<p>「図 16.6-4 パルス幅測定動作（連続測定モード，H 幅測定モード）」を，以下の で示すように訂正。</p> <p>(誤)</p> <p>(正)</p> <p>*: この期間中のタイマ値は保証されません(タイマオーバフローが発生すると，OVIRが設定されることがあります)。</p>

[mcu\_doc0676]

日付	ページ	項目	訂正内容																														
2009/4/2	561	20. 4. 1	<p>「図 20. 4-2 A/D 制御ステータスレジスタ1（ADCS1）」のビット11, ビット10を, 以下の■で示すように訂正。</p> <p>(誤)</p> <table><tr><th>STS1</th><th>STS0</th><th>A/D起動要因ビット</th></tr><tr><td>0</td><td>0</td><td>ソフトウェアにより起動します</td></tr><tr><td>0</td><td>1</td><td>外部トリガまたはソフトウェアにより起動します</td></tr><tr><td>1</td><td>0</td><td>タイマまたはソフトウェアにより起動します</td></tr><tr><td>1</td><td>1</td><td>外部トリガ, タイマまたはソフトウェアにより起動します</td></tr></table> <p>(正)</p> <table><tr><th>STS1</th><th>STS0</th><th>A/D起動要因ビット</th></tr><tr><td>0</td><td>0</td><td>ソフトウェアにより起動します</td></tr><tr><td>0</td><td>1</td><td>16ビットフリーランタイマゼロ検出エッジまたはソフトウェアにより起動します</td></tr><tr><td>1</td><td>0</td><td>16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアトリガにより起動します</td></tr><tr><td>1</td><td>1</td><td>16ビットフリーランタイマゼロ検出エッジ, 16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアにより起動します</td></tr></table>	STS1	STS0	A/D起動要因ビット	0	0	ソフトウェアにより起動します	0	1	外部トリガまたはソフトウェアにより起動します	1	0	タイマまたはソフトウェアにより起動します	1	1	外部トリガ, タイマまたはソフトウェアにより起動します	STS1	STS0	A/D起動要因ビット	0	0	ソフトウェアにより起動します	0	1	16ビットフリーランタイマゼロ検出エッジまたはソフトウェアにより起動します	1	0	16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアトリガにより起動します	1	1	16ビットフリーランタイマゼロ検出エッジ, 16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアにより起動します
STS1	STS0	A/D起動要因ビット																															
0	0	ソフトウェアにより起動します																															
0	1	外部トリガまたはソフトウェアにより起動します																															
1	0	タイマまたはソフトウェアにより起動します																															
1	1	外部トリガ, タイマまたはソフトウェアにより起動します																															
STS1	STS0	A/D起動要因ビット																															
0	0	ソフトウェアにより起動します																															
0	1	16ビットフリーランタイマゼロ検出エッジまたはソフトウェアにより起動します																															
1	0	16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアトリガにより起動します																															
1	1	16ビットフリーランタイマゼロ検出エッジ, 16ビットリロードタイマ1出力（立上りエッジ）またはソフトウェアにより起動します																															
2008/11/4	719	付録 B	<p>「表 B. 9-20 XCH Ri, ea命令（第1バイト=7EH）」を変更</p> <p>(誤)</p> <p>項目「A」</p> <p>+Aの行 「W2+d16, A」</p> <p>(正)</p> <p>項目「A0」</p> <p>+Aの行 「@RW2+d16」</p>																														