

电压故障检测器（VFD）

2.20

特性

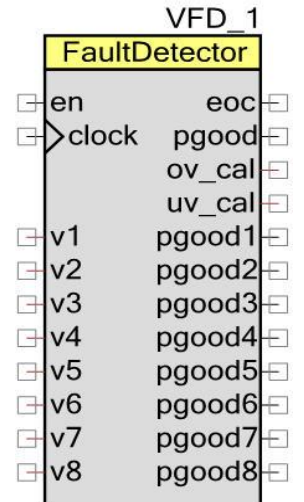
- 监控多达 32 个电压输入
- 用户定义的过压和欠压限制
- 简单地输出一个好或坏的状态结果

概述

电压故障检测器组件提供的简单的方法可以通过用户定义的过压和欠压限制来监控多达 32 个电压输入，而不需要使用 ADC 或写入任何固件。对于每一个受监控的电压，组件简单地输出一个好或坏的状态结果（“电源良好”或 pgood[x]）。

该组件完全在硬件中执行，而无需从 PSoC 的 CPU 内核干预，导致固定的已知故障检测延时。

注意：该组件只支持 PSoC 3 和 PSoC 5LP 器件。



何时使用 VFD

电压故障检测器组件最多可连接 32 个电压输入，并通过与用户定义的欠压（UV）阈值和/或过压（OV）阈值比较来确定这些电压的运行情况。

输入/输出连接

本节介绍了电压故障检测器的各种输入和输出连接。

时钟 — 输入

用于设置组件时基的时钟应设置为所需复用频率的 16 倍。当电压 DAC（VDAC）生成内部 OV 和 UV 阈值时，复用频率主要通过 VDAC 更新速率和组件时钟的最大速率确定。当 VDAC 配置的范围为 0 至 1 V 时，复用频率不可超过 250 kHz（组件时钟的最大频率为 4 MHz）。当 VDAC 配置的范围为 0 至 4 V 时，复用频率不可超过 200 kHz（时钟 = 3.2 MHz）（包括 VDAC 更新速率和 DMA 时间），以调整 DAC 和模拟建立时间。

当选择外部参考时，用户可设置为满足系统各要求的时基频率。在这种情况下，由于 VDAC 不存在，因此不用考虑 VDAC 的建立时间。在这种使用情况下，在被监控的整个电压范围内，OV 和/

或 UV 阈值也不发生变化。因此，频率只限制于模拟电压的建立时间和组件状态机的最大工作频率。可支持的最高频率为 4 MHz。

在这两种情况下，由于调用了 DMA 并且需要在选定的复用频率所决定的时间窗口内完成，因此该组件本质上规定了 BUS_CLK 的最小频率。该组件的最小“BUS_CLK : 时钟”比率为 2 : 1。

使能 — 输入

该同步高电平有效信号对状态机控制器的时钟输入进行门控。该输入的目的之一是支持 VDAC 校准。

过电压参考 — 模拟输入

仅当“ExternalRef”参数为真时，该模拟输入才被激活。在这种情况下，用户将提供用于替换内部 OV VDAC 的过电压阈值。例如，该电压阈值可能来自于 PSoC 引脚或通过 VDAC 的单独实例。

欠电压参考 — 模拟输入

仅当“ExternalRef”参数为真时，该模拟输入才被激活。在这种情况下，用户将提供用于替换内部 UV VDAC 的欠电压阈值。例如，该电压阈值可能来自于 PSoC 引脚或通过 VDAC 的单独实例。

电压 — 模拟输入

这些模拟输入是该组件需要控制的电压。显示终端的数量取决于选中的电压数量（最多 32 个）。

电源良好 — 输出

- **全局：**单一的高电平有效信号，表示所有电压均位于该范围内
- **单独：**一组高电平有效信号，与每一个电压输入相应的信号表示 v[x] 位于范围内

周期结束 — 输出

每个电压输入与其参考阈值进行比较之后，该终端将变为高电平有效。它指示一个完整的比较周期已经结束。例如，该信号可捕获参考电压 VDAC 输出（ov_cal 和 uv_cal）用于校准。

过压 VDAC — 模拟输出

当“ExternalRef”参数为真时，该模拟输出将被激活。这样做的目的是为了使能过压 VDAC 的校准。为了正确支持校准活动，要通过 API 调用或取消置位 en 终端来禁用组件。

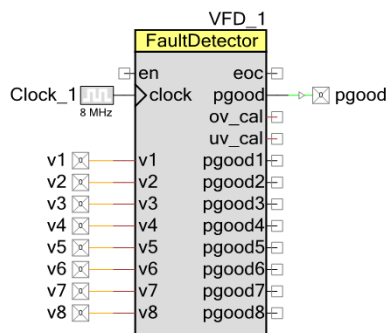
欠压 VDAC — 模拟输出

当“ExternalRef”参数为真时，该模拟输出将被激活。这样做的目的是为了使能欠压 VDAC 的校准。为了正确支持校准活动，要通过 API 调用或取消置位 en 终端来禁用组件。

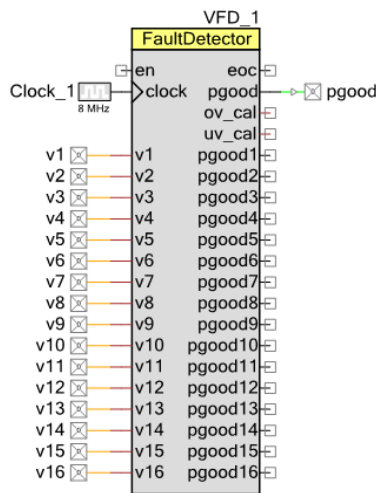
原理图宏信息

电压故障检测器提供了以下原理图宏：

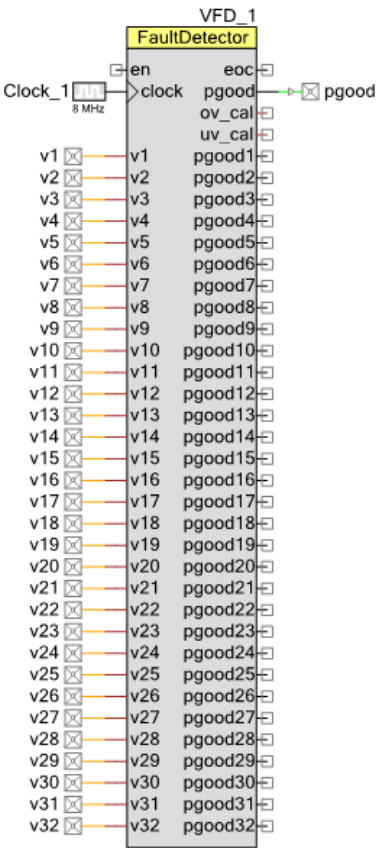
8个轨道的电压故障检测器



16个轨道的电压故障检测器



32个轨道的电压故障检测器



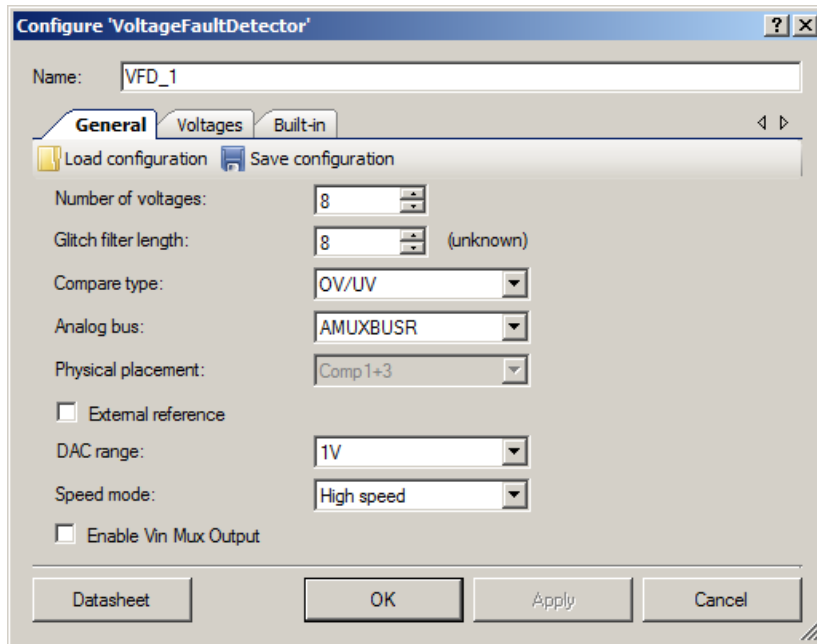
根据为组件定制器中故障检测选择的电压数量，动态调整符号的大小。



组件参数

将 VFD 拖入设计中，并双击以打开 **Configure**（配置）对话框。

General 选项卡



Load configuration（加载配置）

从某个外部文件恢复所有定制器设置，包括表。键盘快捷方式 — [Ctrl] [L]

Save configuration（保存配置）

存储到某个外部文件中的所有定制器设置，包括表。键盘快捷方式 — [Ctrl] [S]

Number of Voltages（电压数量）

要监控的电压数量。范围为 1 至 32（默认值为 8）。

Compare Type（比较类型）

用于选择比较器类型的下拉列表。选项 = OV/UV、OV only(只有 OV)、UV only（只有 UV）（默认情况为 OV/UV）。

Glitch Filter Length（干扰滤波器长度）

干扰滤波器长度。绝对单位取决于参考时钟输入。各选项 = 1...255（默认 = 8）。

External Reference (外部参考)

用于使能或禁用外部参考的复选框（默认情况未选中）。

DAC Range (DAC 范围)

用于选择内部 VDAC 范围的下拉列表。选项 = 1 V、4 V（默认 = 1 V）。如果选中了“ExternalRef”，则该下拉列表显示为灰色。

Physical Placement (物理位置)

用于选择位置选项的下拉列表。根据 CompareType 参数设置，某些选项将变为灰色。DAC 选择与 CMP 选择相关联。因此，DAC0 与 CMP0 相对应，并以此类推。选项 = Comp0、Comp1、Comp2、Comp3、Comp0+2、Comp1+3（默认 = Comp1+3）。

Analog Bus (模拟总线)

用于选择路由选项的下拉列表。根据 PhysicalPlacement 参数设置，某些选项将变为灰色。该参数将模拟路由限制放置于原理图中的模拟网上，此模拟路馈送输入到比较器。选项 = AMUXBUS、AMXUBUSR、AMXUBUSL、Unconstrained（默认 = AMUXBUSR）。

Speed Mode (速度模式)

用于选择内部 VDAC 和比较器的速度模式的下拉列表。如果选择了“External Reference”选项，此设置仅适用于比较器。选项 = High speed（高速）、Low speed（低速）（默认 = High speed）。

如果需要尽可能短的故障检测响应时间，请选择高速模式。如果要功耗最小，则选择低速模式。更多有关这些组件速度设置的信息，请参考相应的数据手册。

Enable Vin Mux Output (使能 Vin Mux 输出)

使能模拟复用器中的输出。如果使能，vin_muxed 的输出是可见的，并可用于监控当前的输入电压。

Voltages（电压）选项卡

Configure 'VoltageFaultDetector'

Name: VFD_1

General

Voltages

Built-in

Import table

Export table

Voltage number	Voltage name	Nominal voltage (V)	UV fault threshold (V)	OV fault threshold (V)	Input scaling factor
V1	Voltage 1	0.05	0.05	0.05	1.000
V2	Voltage 2	0.05	0.05	0.05	1.000
V3	Voltage 3	0.05	0.05	0.05	1.000
V4	Voltage 4	0.05	0.05	0.05	1.000
V5	Voltage 5	0.05	0.05	0.05	1.000
V6	Voltage 6	0.05	0.05	0.05	1.000
V7	Voltage 7	0.05	0.05	0.05	1.000
V8	Voltage 8	0.05	0.05	0.05	1.000

Datasheet

OK

Apply

Cancel

Import table（导入表）

将数据从文件导入表格单元格。支持“.csv”文件格式。键盘快捷方式 — [Ctrl] [M]

Export table（导出表）

将数据从表格单元格导出到文件。支持“.csv”文件格式。键盘快捷方式 — [Ctrl] [R]。

Label[x]

文本字段，16 个字符。仅用于注释目的。默认情况下，此字段为空，无需任何值。

VNom[x]

额定电压。仅用于注释目的。范围 = 0.01 ~ 65.54 V

UVFault[x]

欠压故障阈值。范围 = 0.01 ~ 65.54 V

OVFault[x]

过压故障阈值。范围= 0.01 ~ 65.54 V

Scale[x]

输入电压比例系数。指示适用于连接至 PSoC 之前的转换器输出电压的衰减量。范围 = 0.001 ~ 1.000（默认值为 1.000）。

放置

模拟路由通道被默认设置为 AMUXBUSR，但是用户可覆盖它，以最大限度地提高路由的效率。

应用编程接口

通过应用编程接口（API），您可以使用软件对组件进行配置。下表列出并介绍了每个函数的接口。以下各节将更加详细地介绍每个函数。

默认情况下，PSoC Creator 将实例名称“VFD_1”分配给提供的设计中的第一个器件实例。您可以将其重新命名为遵循标识符语法规则的任何唯一值。实例名称会成为每个全局函数名称、变量和符号常量的前缀。为便于阅读，下表中使用的实例名称为“VFD”

函数

函数	说明
VFD_Start()	使能组件
VFD_Stop ()	禁用组件
VFD_Init()	初始化组件
VFD_Enable()	使能硬件模块
VFD_GetOVUVFaultStatus()	返回每个电压输入的过/欠压故障状态（如果“Compare Type”被设置为“OV/UV”）
VFD_GetOVFaultStatus()	返回每个电压输入的过压故障状态（如果“Compare Type”被设置为“OV only”）
VFD_GetUVFaultStatus()	返回每个电压输入的欠压故障状态（如果“Compare Type”被设置为“UV only”）
VFD_SetUVFaultThreshold()	对指定电压输入设置欠压故障阈值
VFD_GetUVFaultThreshold()	对指定电压输入返回欠压故障阈值
VFD_SetOVFaultThreshold()	对指定电压输入设置过压故障阈值
VFD_GetOVFaultThreshold()	对指定电压输入返回欠压故障阈值
VFD_SetUVGlitchFilterLength()	设置UV干扰滤波器长度
VFD_GetUVGlitchFilterLength()	返回UV干扰滤波器长度



函数	说明
VFD_SetOVGlitchFilterLength()	设置OV干扰滤波器长度
VFD_GetOVGlitchFilterLength()	返回OV干扰滤波器长度
VFD_SetUVDac()	设置每个通道的UV DAC值
VFD_GetUVDac ()	为指定电压输入获取UV DAC值
VFD_VFD_SetOVDac ()	设置每个通道的OV DAC值
VFD_GetOVDac()	为指定电压输入获取OV DAC值
VFD_Pause()	禁用比较器控制器状态机的时钟
VFD_Resume()	使能比较器控制器状态机的时钟
VFD_SetUVDacDirect()	允许手动控制UV VDAC值
VFD_GetUVDacDirect()	返回当前UV VDAC值
VFD_SetOVDacDirect()	允许OV VDAC的手动控制
VFD_GetOVDacDirect()	返回当前OV VDAC
VFD_ComparatorCal()	运行校准子程序
VFD_SetSpeed(speedMode);	允许为VDAC（如果使能了“Internal Reference”选项）和比较器设置速度模式。

全局变量

函数	说明
VFD_NUMBER_OF_VOLTAGES	要监控的电压数量。范围=1-32
VFD_initOVFaultThreshold[VFD_NUMBER_OF_VOLTAGES]	包含所有电压的初始OV故障阈值的阵列
VFD_initUVFaultThreshold[VFD_NUMBER_OF_VOLTAGES]	包含所有电压的初始UV故障阈值的阵列
VFD_VoltageScale[VFD_NUMBER_OF_VOLTAGES]	包含所有电压比例系数的阵列。

void VFD_Start(void)

说明： 使能组件。如果之前未初始化组件，请调用Init() API。调用Enable() API。

参数： 无

返回值： 无

其他影响： 无

void VFD_Stop(void)

说明: 停止该组件。

参数: 无

返回值: 无

其他影响: pgood和pgood[x]输出被取消置位

void VFD_Init(void)

说明: 禁用组件。

参数: 无

返回值: 无

其他影响: 无

void VFD_Enable(void)

说明: 使能组件内的硬件模块，并启动状态机。

参数: 无

返回值: 无

其他影响: 无

void VFD_GetOVUVFaultStatus(uint32 * ovStatus, uint32 * uvStatus)

说明: 为每个电压输入的参数分配它的过/欠压故障状态。这些位是粘滞位，并通过调用此API清除它们。如果将比较类型设置为“OV/UV”，此变量才可用。

参数: uint32 ovFaultStatus

位字段	过压故障状态
0	1= 电压输入1上的过压故障条件
1	1= 电压输入2上的过压故障条件
...	...
31	1= 电压输入32上的过压故障条件

uint32 uvFaultStatus

位字段	欠压故障状态
0	1= 电压输入1上的欠压故障条件
1	1= 电压输入2上的欠压故障条件
...	...
31	1= 电压输入32上的欠压故障条件

返回值: 无

其他影响: 调用该API可清除故障状况源粘滞位。如果该状况继续存在，则该位将在下次扫描后重新被设定

void VFD_GetOVFaultStatus(uint32 * ovStatus)

说明: 为每个电压输入的参数分配它的过压故障状态。这些位是粘滞位，并通过调用此API清除它们。如果将比较类型设置为“OV only”，此变量才可用。

参数: uint32 ovFaultStatus

位字段	过压故障状态
0	1= 电压输入1上的过压故障条件
1	1= 电压输入2上的过压故障条件
...	...
31	1= 电压输入32上的过压故障条件

返回值: 无

其他影响: 调用该API可清除故障状况源粘滞位。如果该状况继续存在，则该位将在下次扫描后重新被设定

void VFD_GetUVFaultStatus(uint32 * uvStatus)

说明：为每个电压输入的参数分配它的欠压故障状态。这些位是粘滞位，并通过调用此API清除它们。如果将比较类型设置为“UV only”，此变量才可用。

参数：uint32 uvFaultStatus

位字段	欠压故障状态
0	1= 电压输入1上的欠压故障条件
1	1= 电压输入2上的欠压故障条件
...	...
31	1= 电压输入32上的欠压故障条件

返回值：无

其他影响：调用该API可清除故障状况源粘滞位。如果该状况继续存在，则该位将在下次扫描后重新被设定

void VFD_SetUVFaultThreshold(uint8 voltageNum, uint16 uvFaultThreshold)

说明：对指定电压输入设置欠压故障阈值。uvFaultThreshold参数存储在SRAM中，以通过GetUVFaultThreshold() API检索。将uvFaultThreshold参数转换为VDAC值，并写入驱动UV DAC的DMA控制器使用的SRAM缓冲区中。当ExternalRef=true时，此API不再适合。

参数：
uint8 voltageNum
指定电压输入编号
有效范围：1...32
uint16 uvFaultThreshold
指定欠压故障阈值，单位为mV
有效范围：1...65,535

返回值：无。
欠压故障阈值，单位为mV
有效范围：1...65,535

其他影响：uvFaultThreshold值被取整，以符合VDAC数据寄存器格式要求。因此，实际阈值可能不同于uvFaultThreshold。

void VFD_SetOVFaultThreshold(uint8 voltageNum, uint16 ovFaultThreshold)

- 说明:** 对指定电压输入设置过压故障阈值。ovFaultThreshold参数存储在SRAM中，以通过GetOVFaultThreshold() API检索。将ovFaultThreshold参数转换为VDAC值，并写入驱动OV DAC的DMA控制器使用的SRAM缓冲区中。当ExternalRef=true时，此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
 uint16 ovFaultThreshold
指定过压故障阈值，单位为mV
有效范围: 1...65,535
- 返回值:** 无
- 其他影响:** ovFaultThreshold值被取整，以符合VDAC数据寄存器格式要求。因此，实际阈值可能不同于ovFaultThreshold。

uint16 VFD_GetUVFaultThreshold(uint8 voltageNum)

- 说明:** 返回指定电压输入的欠压故障阈值，它通过SetUVFaultThreshold() API被存储在SRAM中。当ExternalRef=true时，此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
- 返回值:** uint16 uvFaultThreshold
欠压故障阈值，单位为mV
有效范围: 1...65,535
- 其他影响:** 无

uint16 VFD_GetOVFaultThreshold(uint8 voltageNum)

- 说明:** 返回指定电压输入的过压故障阈值，它通过SetOVFaultThreshold() API被存储在SRAM中。当ExternalRef=true时，此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
- 返回值:** uint16 ovFaultThreshold
过压故障阈值，单位为mV
有效范围: 1...65,535
- 其他影响:** 无

void VFD_SetUVGlitchFilterLength(uint8 filterLength)

说明: 设置UV干扰滤波器长度

参数: uint8 filterLength
绝对时间单位取决于输入时钟频率
有效范围: 1...255

返回值: 无

其他影响: 无

uint8 VFD_GetUVGlitchFilterLength(void)

说明: 返回UV干扰滤波器长度

参数: 无

返回值: uint8 filterLength
绝对时间单位取决于输入时钟频率
有效范围: 1...255

其他影响: 无

void VFD_SetOVGlitchFilterLength(uint8 filterLength)

说明: 设置OV干扰滤波器长度

参数: uint8 filterLength
绝对时间单位取决于输入时钟频率
有效范围: 1...255

返回值: 无

其他影响: 无

uint8 VFD_GetOVGlitchFilterLength(void)

说明: 返回OV干扰滤波器长度

参数: 无

返回值: uint8 filterLength
绝对时间单位取决于输入时钟频率
有效范围: 1...255

其他影响: 无

void VFD_SetUVdac(uint8 voltageNum, uint8 dacValue)

- 说明:** 调用此API不会立即改变UV VDAC设置。相反, dacValue被写入到控制指定电压输入的UV DAC上DMA控制器使用的SRAM缓冲区中。当ExternalRef=true时, 此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
 uint8 dacValue
指定被写入到UV VDAC中的值。
有效范围: 1...255
- 返回值:** 无
- 其他影响:** 无

uint8 VFD_GetUVdac(uint8 voltageNum)

- 说明:** 返回当前由DMA控制器使用的dacValue。该DMA控制器控制指定电压输入的UV DAC。当ExternalRef=true时, 此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
- 返回值:** uint8 dacValue
- 其他影响:** 无

void VFD_SetOVDac(uint8 voltageNum, uint8 dacValue)

- 说明:** 调用此API不会立即改变 OV VDAC设置。相反, dacValue被写入到控制指定电压输入的OV DAC上DMA控制器使用的SRAM缓冲区中。当ExternalRef=true时, 此API不再适合。
- 参数:** uint8 voltageNum
指定电压输入编号
有效范围: 1...32
 uint8 dacValue
指定被写入OV VDAC中的值。
有效范围: 1...255
- 返回值:** 无
- 其他影响:** 无

uint8 VFD_GetOVDac(uint8 voltageNum)

说明:	返回当前由DMA控制器使用的dacValue。该DMA控制器控制指定电压输入的UV DAC。当ExternalRef=true时，此API不再适合。
参数:	uint8 voltageNum 指定电压输入编号 有效范围: 1...32
返回值:	uint8 dacValue
其他影响:	无

void VFD_Pause(void)

说明:	禁用比较器控制器状态机的时钟。注意：如果正在执行某个处理数据操作过程，调用该API不会停止DMA控制器。假设其他资源没有同时使用DMA控制器，DMA大约需要20个BUS_CLK周期来完成。因此，如果调用这个API的目的只是更改VDAC设置（例如：校准），则在尝试直接访问VDAC之前，应提供足够的时间，以DMA控制器完成运行。
参数:	无
返回值:	无
其他影响:	停止故障检测状态机。并不立即停止DMA控制器。

void VFD_Resume(void)

说明:	使能比较器控制器状态机的时钟。
参数:	无
返回值:	无
其他影响:	重新启动故障检测逻辑

void VFD_SetUVdacDirect(uint8 dacValue)

- 说明:** 允许UV VDAC值的手动控制。将dacValue直接写到UV VDAC组件内。适用于UV VDAC校准。注意：如果调用此API时，VFD组件正在运行，则状态机控制器将覆盖此API调用所设置的UV VDAC值。如果需要手动控制UV VDAC，则要调用Pause API以停止状态机控制器。当ExternalRef=true时，此API不再适合。
- 参数:** uint8 dacValue
有效范围：1...255
- 返回值:** 无
- 其他影响:** 调用此API可使比较器触发故障条件。为了防止发生这种情况，要先调用VFD_Pause()，然后才能调用此API

uint8 VFD_GetUVdacDirect(void)

- 说明:** 返回当前UV VDAC。被返回的dacValue从UV VDAC组件直接读取。适用于UV VDAC校准。注意：如果组件正在运行时调用此API，则无法确定哪个电压输入与已返回的UV VDAC值相关。如果需要手动控制UV VDAC，则要调用Pause API以停止状态机控制器。当ExternalRef=true时，此API不再适合。
- 参数:** 无
- 返回值:** uint8 dacValue
- 其他影响:** 无

void VFD_SetOVDacDirect(uint8 dacValue)

- 说明:** 允许手动控制OV VDAC值。将dacValue直接写到OV VDAC组件内。适用于OV VDAC校准。注意：如果调用此API时，VFD组件正在运行，则状态机控制器将覆盖此API调用所设置的OV VDAC值。如果需要手动控制OV VDAC，则要调用Pause API以停止状态机控制器。当ExternalRef=true时，此API不再适合。
- 参数:** uint8 dacValue
有效范围：1...255
- 返回值:** 无
- 其他影响:** 调用此API可使比较器触发故障条件。为了防止发生这种情况，要先调用VFD_Pause()，然后才能调用此API

uint8 VFD_GetOVDacDirect(void)

- 说明：** 返回当前OV VDAC 被返回的dacValue从VDAC组件直接读取。它适用于OV VDAC校准。
- 注意：** 如果组件正在运行时调用此API，则无法确定哪个电压输入与已返回的OV VDAC值相关。如果需要手动控制UV VDAC，则要调用 **Pause** API以停止状态机控制器。当 **ExternalRef=true**时，此API不再适合。
- 参数：** 无
- 返回值：** uint8 dacValue
- 其他影响：** 无

void VFD_ComparatorCal(enum compType)

- 说明：** 通过短接所选比较器的各个输入来测量其偏移电压的校准子程序，并通过将结果写入CMP模块的校准寄存器进行校准
- 参数：** enum compType
有效范围：VFD_OV、VFD_UV
- 返回值：** 无
- 其他影响：** 调用此API可使比较器触发故障条件。为了防止发生这种情况，要先调用VFD_Pause()，然后才能调用此API

void VFD_SetSpeed(uint8 speedMode)

- 说明：** 允许为VDAC（如果使能了“Internal Reference”选项）和比较器设置速度模式。
- 参数：** uint8 speedMode
有效值：VFD_HIGH_SPEED、VFD_LOW_SPEED
- 返回值：** 无
- 其他影响：** 无

MISRA 符合性

本节介绍了 MISRA-C:2004 规范和本器件的偏差情况。定义了下面两种类型的偏差：

- 项目偏差 — 适用于所有 PSoC Creator 器件的偏差
- 特定偏差 — 仅适用于该组件的偏差

本节介绍了有关组件特定偏差的信息。《系统参考指南》的“MISRA 合规性”章节中介绍了项目偏差以及有关 MISRA 合规性验证环境的信息。



尚未根据 MISRA-C:2004 编码准则合规性，验证电压故障检测器组件。

此组件具有以下嵌入式组件：软件和硬件 AMUX、DMA。MISRA 合规性与特定偏差的相关信息，请参见相应组件数据手册。

示例固件源代码

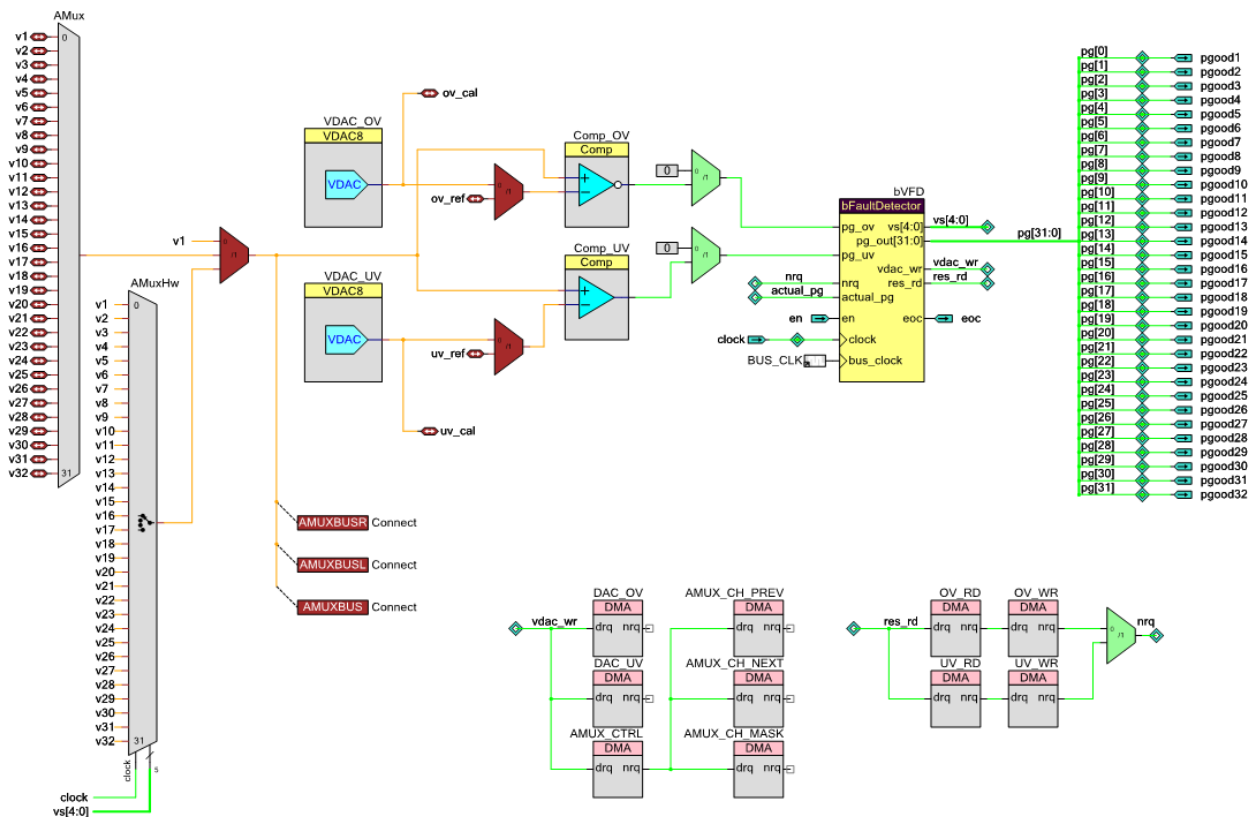
在 Find Example Project 对话框中，PSoC Creator 提供了大量的示例项目，包括原理图和示例代码。要获取组件特定的示例，请打开器件目录中的对话框或原理图中的器件实例。要查看通用示例，请打开 ‘Start Page’ 或 **File** 菜单中的对话框。根据要求，可以通过使用对话框中的 **Filter Options** 选项来限定可选的项目列表。

更多有关信息，请参考《PSoC Creator 帮助》中主题为“查找示例项”的部分。

功能说明

下图显示的是电压故障检测器的示意图。

图 1. 电压故障检测器的示意图



通过 **vs[4:0]** 信号可将要测试的电压连接至模拟复用器。它们是来自递减计数器的模块，因此，电压以相反的顺序被复用。各信号之间有一个死区时间，用以确保“先开后合”的连接

选择下一个被监控的外部电压输入和新 **OV/UV** 阈值数据已被写入 **VDAC** 中（如果“外部参考”选项被禁用）后，首先会将最近比较器输出锁存到干扰滤波器内。更新 **VDAC**（如果“外部参考”选项被禁用）或启动当前电压扫描过程中（如果“外部参考”选项被使能）的 9 个组件时钟周期后才会锁存当前比较器的值。

vdac_wr 控制信号会先生成用于 **DMA** 下一个电压输入的 **OV** 和 **UV** 阈值进入 **VDAC** 中（如果“外部参考”选项被禁用）。

最后生成 **res_rd** 控制信号，该信号用于切换干扰滤波器的上下文输入和输出 **SRAM**。后缀为“**_RD**”的 **DMA** 控制器读取当前电压的干扰滤波器中的值，并将它写入 **SRAM** 中。后缀为“**_WR**”的 **DMA** 控制器将在下一个电压的干扰滤波器上最后测量的结果从 **SRAM** 写回到干扰滤波器内。

“干扰滤波器”是一个可编程的周期（干扰滤波器延迟）计数器。每当相关的比较器“电源良好”输出正常时，它将复位为零。它主要是为防止在超出指定 **OV/UV** 限制的临时输入电压上的短时脉冲生成故障条件。每当比较器输出不正常时，干扰滤波器内的计数器便开始递增。一旦达到用户指定的干扰滤波器延迟值（即表示一个持久的电压超出了范围），干扰滤波器输出反映了电源上的不正常状态。因此，干扰滤波器会立即传输可用值，但只在用户指定干扰滤波器的延迟到期时，才会过滤掉非正常值。干扰滤波器输出将返回 **bVoltageFaultDetector** 组件。这些输出既被锁存到 **CPU** 访问的状态寄存器，又被用于生成“**pgood[x]**”组件的“电源良好”输出。

当内部 **VDAC** 用于设置 **OV/UV** 阈值时，用户可选择 **0 – 1 V** 或 **0 – 4 V** 的电压范围。**0 – 1 V** 电压范围的优点是 **VDAC** 更新频率（**1 MHz**）高于 **0 – 4 V** 电压范围的更新频率（**250 kHz**）。这样会使故障检测时间更短，该特点在许多应用中起着关键的作用。在这两种情况下，需要调整所有要监控的电压，以便在极端情况下能够满足选定的 **VDAC** 范围。即，任何给定电压的 **OV** 阈值必须处于 **VDAC** 最大值内。一般在指南中调整所有电压，以便额定电压值等于所选 **VDAC** 上限值的 **85%**。假设 **OV** 阈值并未超出额定值的 **110%**。定制器和组件数据手册要提供比例因子的建议值，并执行检查以确保用户的设置与硬件功能相匹配。

为了允许使用每个电压轨上的相同模拟引脚以进行电压测量和故障检测，需要一同使用软件模拟复用器组件和 **DMA** 来提供通道选择功能。当不采用这个解决方案并针对通道选择目的使用硬件模拟复用器组件和 **UDB** 计数器时，所有“模拟总线”选项均有效（除“**Unconstrained**”（无约束）选项外）。

资源

电压故障检测器组件放置在整个 UDB 阵列中。该组件使用以下资源（对于比较类型设置为 OV/UV）。

配置 (电压的数量)	资源类型					
	数据路径单元	宏单元	状态单元	控制单元	DMA通道	中断
8	1	58	2	3	10	—
16	1	58	4	3	10	—
24	1	75	6	3	10	—
32	1	93	8	3	10	—

API 存储器大小

根据编译器、器件、所使用的 API 数量以及组件的配置情况的不同，组件所用的存储器大小也不一样。下表提供了在某一器件配置中的所有可用的 APIs 使用的存储器大小。

下表中的存储器大小是在将相应编译器设置为 Release 模式并且优化选项为 Size 的情况下测得的。有关特定的设计，可分析编译器生成的映射文件以确定存储器的使用情况。

配置 (电压数量)	PSoC 3 (Keil_PK51)		PSoC 5LP (GCC)	
	闪存 (字节)	SRAM (字节)	闪存 (字节)	SRAM (字节)
8	4293	92	3578	94
16	4395	148	3658	150
24	4605	204	3738	206
32	4725	260	3798	262

直流和交流的电气特性

下面各值表示其预计性能，它们基于初始特性数据。

VFD 直流规范

组件的直流特性与 VDAC 和比较器组件直流特性相关。有关详细信息，请参考相应数据手册。

VFD 交流规范

参数	说明	条件	最小值	典型值	最大值	单位
CLKFreq	工作频率	内部DAC, 1 V范围	—	—	4	MHz
		内部DAC, 4 V范围	—	—	3.2	MHz
		外部参考	—	—	4	MHz
TFaultDet	电压故障检测时间 (每个轨道)	1 V DAC范围	1.8	2	2.2	µs
		4 V DAC范围	4.5	5	5.5	µs
CMPTResp	比较器响应时间		30	75	110	ns

组件勘误表

本节列出了组件的已知问题。

赛普拉斯 ID	组件版本	问题	解决方案
152757	全部	当组件被暂停，然后被恢复时，负责选择输入电压和配置OV和UV阈值的控制逻辑可以不同步。这适用于VFD_Pause()和VFD_Resume()函数以及更改组件“EN”终端提供的值。	当启动组件时，不可通过EN引脚禁用它或不可通过VFD_Pause()函数暂停它。
159310	全部	通过读取PGOOD和过压 (OV) 状态寄存器确定电压故障检测器的故障状态。OV状态寄存器中的各位是粘滞位，并用于返回故障状态的API不正确清除粘滞位。因此，会导致一个问题表现下面两个情况： <ol style="list-style-type: none"> 如果在已发生OV故障的轨道上发生UV故障，GetOVUVFaultStatus()函数可能不正确报告OV故障，并不报告UV故障。 使用GetOVUVFaultStatus()或GetOVFaultStatus() API时，返回的故障数据可包含失效故障数据，用以表示未经过此故障条件的轨道的OV故障。 	当使用GetOVUVFaultStatus()或GetOVFaultStatus() API检查故障状态时，两次调用相应的函数，并使用第二次调用函数返回的结果。

159749	全部	电压故障检测器定制器中的 General 选项卡中，在“ Glitch Filter Length ”选择旁边显示故障响应时间。计算的时间只包括与干扰滤波器相关联的延迟，不包括检测故障的最终扫描的延迟。	为了更准确地确定故障响应时间，获取在定制器中提供的编号，并向那个值添加一个额外周期。
--------	----	---	--

组件更改

本节列出了该组件各版本中的主要更改内容。

版本	更改说明	更改原因/影响
2.20.a	添加了“组件勘误表”章节	列出组件的已知问题。
	将最大时钟速度从12 MHz降低为4 MHz。	系统的使用情况显示了4 MHz是组件时钟的最大且可靠的工作速度。
2.20	添加了vin_muxed输出。添加了VFD_SetSpeed() API。	更新组件的要求。纠正了实现中DMA通道的数量。
2.10	将组件原理图中的所有组件更新为最新版本。	
	添加了MISRA合规性章节。	此组件未进行MISRA合规性验证。
2.0	<p>添加了PSoC 5LP器件的支持。</p> <p>添加了GetOVUVFaultStatus() API。更改了GetOVFaultStatus()和GetOVFaultStatus() API的说明。</p> <p>更新了组件定制器中“General”选项卡的屏幕截图。</p> <p>添加了速度模式参数的说明。</p> <p>向“模拟总线”添加了“AMUXBUS”选项。</p> <p>对“全局变量”部分添加了以下全局数组：VFD_initOVFaultThreshold[]、VFD_initUVFaultThreshold[]、VFD_VoltageScale[]。</p> <p>添加了软件模拟复用器功能的说明。</p> <p>更新了资源使用表。</p> <p>对数据手册进行了少量编辑。</p>	GetOVFaultStatus()和GetOVFaultStatus() API与v1_0不兼容。
1.0	第一版	

赛普拉斯半导体公司，2013-2016 年。本文件是赛普拉斯半导体公司及其子公司，包括 Spansion LLC（“赛普拉斯”）的财产。本文件，包括其包含或引用的任何软件或固件（“软件”），根据全球范围内的知识产权法律以及美国与其他国家签署条约由赛普拉斯所有。除非在本款中另有明确规定，赛普拉斯保留在该等法律和条约下的所有权利，且未就其专利、版权、商标或其他知识产权授予任何许可。如果软件并不附随有一份许可协议且贵方未以其他方式与赛普拉斯签署关于使用软件的书面协议，赛普拉斯特此授予贵方属人性质的、非独家且不可转让的如下许可（无再许可权）（1）在赛普拉斯特软件著作权项下的下列许可权（一）对以源代码形式提供的软件，仅出于在赛普拉斯硬件产品上使用之目的且仅在贵方集团内部修改和复制软件，和（二）仅限于在有关赛普拉斯硬件产品上使用之目的将软件以二进制代码形式的向外部最终用户提供（无论直接提供或通过经销商和分销商间接提供），和（2）在被软件（由赛普拉斯公司提供，且未经修改）侵犯的赛普拉斯专利的权利主张项下，仅出于在赛普拉斯硬件产品上使用之目的制造、使用、提供和进口软件的许可。禁止对软件的任何其他使用、复制、修改、翻译或汇编。

在适用法律允许的限度内，赛普拉斯未对本文件或任何软件作出任何明示或暗示的担保，包括但不限于关于适销性和特定用途的默示保证。赛普拉斯保留更改本文件的权利，届时将不另行通知。在适用法律允许的限度内，赛普拉斯不对因应用或使用本文件所述任何产品或电路引起的任何后果负责。本文件，包括任何样本设计信息或程序代码信息，仅为供参考之目的提供。文件使用人应负责正确设计、计划和测试信息应用和由此生产的任何产品的功能和安全性。赛普拉斯产品不应被设计为、设定为或授权用作武器操作、武器系统、核设施、生命支持设备或系统、其他医疗设备或系统（包括急救设备和手术植入物）、污染控制或有害物质管理系统中的关键部件，或产品植入之设备或系统故障可能导致人身伤害、死亡或财产损失其他用途（“非预期用途”）。关键部件指，若该部件发生故障，经合理预期会导致设备或系统故障或会影响设备或系统安全性和有效性的部件。针对由赛普拉斯产品非预期用途产生或相关的任何主张、费用、损失和其他责任，赛普拉斯不承担全部或部分责任且贵方不应追究赛普拉斯之责任。贵方应赔偿赛普拉斯因赛普拉斯产品任何非预期用途产生或相关的所有索赔、费用、损失和其他责任，包括因人身伤害或死亡引起的主张，并使之免受损失。

赛普拉斯、赛普拉斯徽标、Spansion、Spansion 徽标，及上述项目的组合，WICED，及 PSoC、CapSense、EZ-USB、F-RAM 和 Traveo 应视为赛普拉斯在美国和其他国家的商标或注册商标。请访问 cypress.com 获取赛普拉斯商标的完整列表。其他名称和品牌可能由其各自所有者主张为该方财产。

