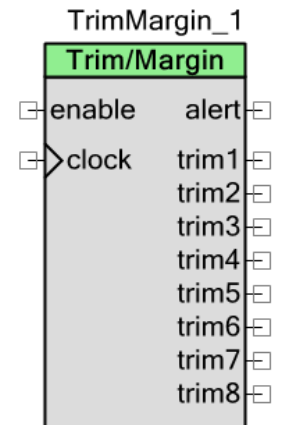


调整和容限

1.30

特性

- 可与大多数的可调整的DC-DC转换器或稳压器一起使用，包括LDO、开关电路和模块
- 最多支持24个DC-DC转换器
- 8到10位分辨率PWM伏DAC输出
- 与电源监控系统组件一起使用时，支持实时闭环有源振荡
- 对容限的内置支持



概述

调整和容限组件提供了一种简单的方式来调节和控制最多24个DC-DC转换器的输出电压，以满足系统电源要求。

此组件的用户可在直观、易于使用的图形配置GUI中轻松地输入电源转换器的额定输出电压、电压调整范围、容限高设置和容限低设置，剩下的工作由此组件完成。此组件还将帮助用户基于性能要求选择适当的外部无源器件值。

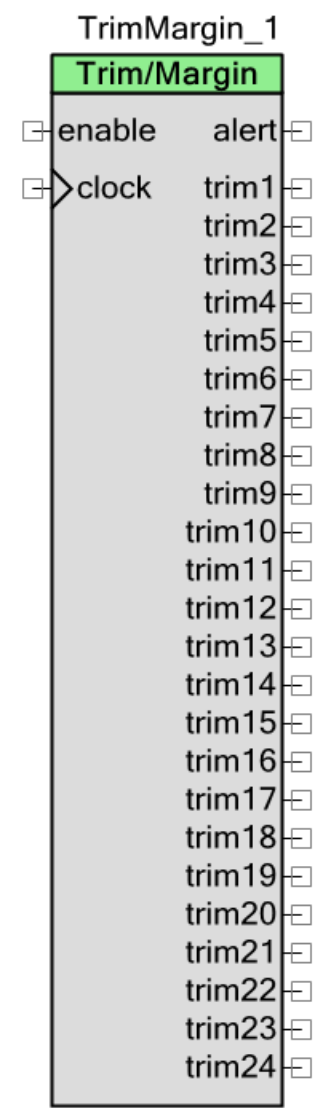
提供的固件API使用户能够手动将电源转换器的输出电压调整至电源转换器的工作范围限制内的任何需要的级别。使用用户控制的更新频率，通过连续运行的背景任务支持实时有源调整或容限。

何时使用调整和容限

调整和容限组件应用于需要PSoC调节和控制多个DC-DC电源转换器的输出电压的任何应用。使用调整和容限组件以及其他功率监控系统组件来构建您的自定义功率监控系统解决方案。

输入/输出接口

本节介绍调整和容限组件的各种输入和输出连接。I/O列表中的星号 (*) 表示它是可隐藏的I/O，其隐藏条件描述在该I/O的说明中。



时钟— 输入
用于驱动PWM伪DAC输出的时钟信号

启用— 输入
高电平有效时钟启用与时钟输入保持同步。设置此信号有效将启用PWM。此同步高电平有效信号作为启用PWM的时钟使用



警报— 输出

由于PWM处于最小或最大占空比，当未达到闭环调整容限时，Alert将被设置为高电平有效信号，但不会达到电源转换器所需的输出电压。只要任何输出上存在警报条件，将保持设置。

trim[1..24] — 输出*

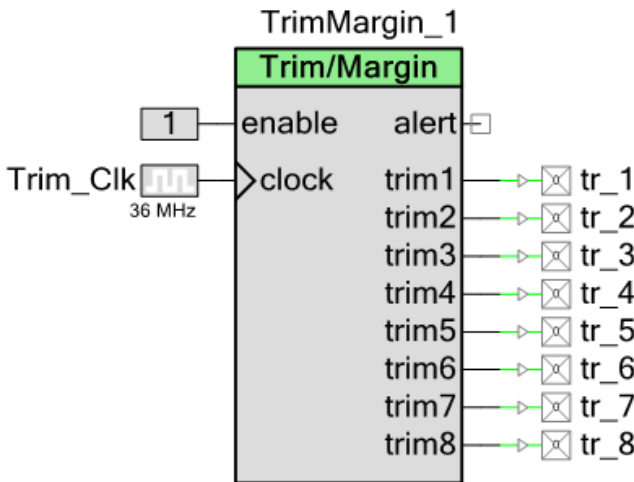
这些终端是PWM输出，它们通过外部RC滤波器以生成模拟控制电压，此电压用于调节关联电源转换器的输出电压。这些终端的数量通过 **Number of converters** (电压数量) 参数设置。

原理图宏的信息

本节包含与调整和容限组件的原理图宏相关的信息。

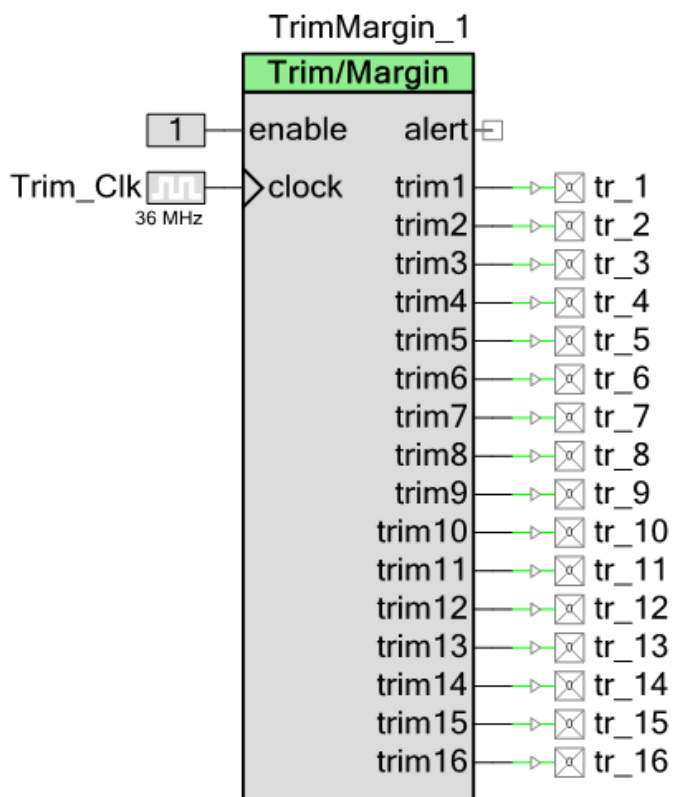
调整容限— 8个轨道

此宏支持8个8位分辨率PWM输出。时钟输入设置为36 MHz。



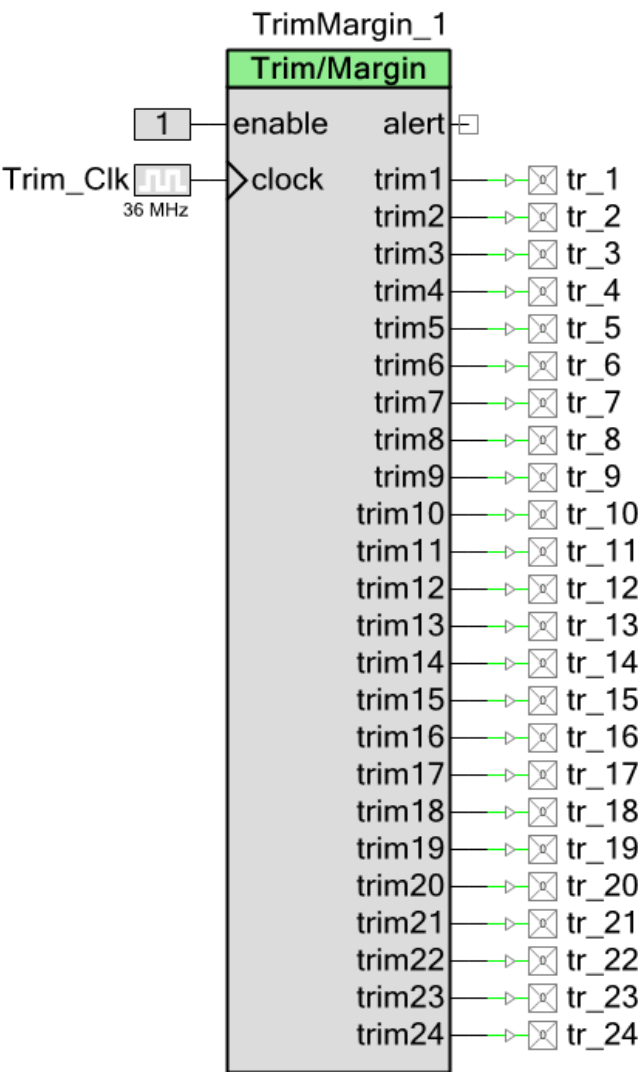
调整容限— 16个轨道

此宏支持16个8位分辨率PWM输出。时钟输入设置为36 MHz。



调整容限— 24个轨道

此宏支持24个8位分辨率PWM输出。时钟输入设置为36 MHz。



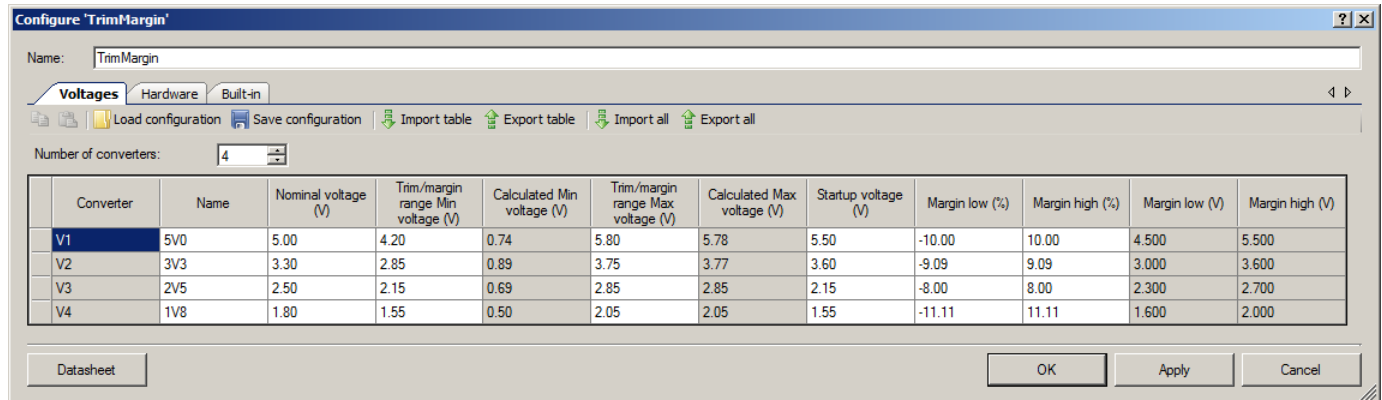
组件参数

将调整和容限组件拖入设计中，双击它以打开

Configure (配置) 对话框。该对话框包含具有各种参数的不同选项卡，以及带有常用指令的工具栏。

Voltages (电压) 选项卡

Voltages 选项卡允许您了解每个电源转换器的电压特性：额定电压、所需的调整容限动态范围和容限高低设置。显示的行数取决于 **Number of voltages** (电压数量) 参数。



Number of converters (转换器数)

要调整容限的电源转换器数量。

Name (名称)

文本字段 16 个字符。仅用于注释目的，用于协助用户将此组件的 PWM 输出与其特定的电源转换器的功能相关联。

Nominal voltage (额定电压)

额定转换器输出电压。仅用于注释目的。

Trim/margin range Min voltage (调整容限范围最小电压)

转换器最小输出电压。对外部组件产生影响，以达到所需的动态范围的低端。

Calculated Min voltage (计算后的最小电压)

根据在 Hardware (硬件) 选项卡中输入的实际组件值计算得出的最小电压。

$$V_{\text{min calc}[x]} = V_{\text{nom}[x]} - V_{\text{resolution}[x]} * \left(\left(2^{\text{PWM resolution}} - 1 \right) - \text{PWM}_{\text{duty cycle}} \right)$$

Trim/margin range Max voltage (调整容限范围最大电压)

转换器最大输出电压。影响外部组件，以达到所需的动态范围的高端。

Calculated Max voltage (计算后的最大电压)

根据在Hardware (硬件) 选项卡中输入的实际组件值计算得出的最大电压。

$$V_{\max calc[x]} = V_{nom[x]} + V_{resolution[x]} * PWM_{duty cycle}$$

Startup voltage (启动电压)

用于转换器用户可配置启动电压。

Margin low (容限低)

用于响应容限低请求所需的转换器输出电压。所需要输入的值是额定电压的百分比。在单独的栏中，该值的单位被转换为伏特。

Margin high (容限高)

用于响应容限高请求所需的转换器输出电压。所需要输入的值是额定电压的百分比。在单独的栏中，该值的单位被转换为伏特。

Hardware (硬件) 选项卡

Hardware 选项卡允许您设置硬件参数，如PWM分辨率、PWM I/O电源电压、电源转换器数据手册参数和外部电路。

底部的电路图旨在帮助您将表格中的器件名称与您的原理图上所需要的器件相关联。

显示的数通过Number of voltages参数设置。

该选项卡下的Name和Nominal voltage数据是从Voltages选项卡中引用过来的，仅供参考，而不能进行编辑。

Converter	Name	Nominal voltage (V)	PWM output pin Vddio (V)	Vadj voltage at Vnom (V)	R1 (kOhm)	R2 (kOhm)	Adjusted R2 (kOhm)	Calculated R3 (kOhm)	R3 (kOhm)	Calculated R4 (kOhm)	R4 (kOhm)	Max Ripple on Vadj (mV)	Calculated Max Ripple (mV)	Calculated C1 (uF)	C1 (uF)	Nominal PWM (duty cycle)	Trim/Margin resolution (mV)
V1	5V0	5.00	5.00	0.771	121.00	22.10	22.06	107.00	100.00	10.70	20.00	5.00	6.79	0.136	0.100	157	4.928
V2	3V3	3.30	5.00	0.810	634.00	365.00	206.24	1,050.00	1,000.00	105.00	100.00	10.00	13.58	0.014	0.010	165	2.817
V3	2V5	2.50	5.00	0.810	475.00	442.00	227.66	1,000.00	1,000.00	100.00	100.00	10.00	13.58	0.014	0.010	165	2.111
V4	1V8	1.80	5.00	0.810	340.00	698.00	278.18	1,000.00	1,000.00	100.00	100.00	10.00	13.58	0.014	0.010	165	1.511

PWM resolution (PWM分辨率)

PWM为DAC输出的分辨率。可在8到10位之间选择，以让用户在控制电压的粒度和PWM输出频率之间选择最佳平衡。



PWM frequency (PWM频率)

根据输入时钟计算得出的PWM输出频率。

$$F_{pwm} = \frac{F_{Clock}}{2^{PWMresolution}}$$

PWM output pin Vddio (PWM输出引脚Vddio)

与关联PWM输出引脚一起使用的Vddio电压。

Vadj voltage at Vnom (Vnom时的Vadj电压)

调节反馈引脚处为了达到额定输出电压的控制电压。

R1

为了在调节反馈引脚上得到适当的电压，从而在PWM输出被禁用时达到额定输出电压所需的外围扩展电阻值（单位为kΩ）。此值源自基于电源转换器数据手册规范的用户的PCB。

R2

为了在调节反馈引脚上达到适当的电压，从而在PWM输出被禁用时达到额定输出电压所需的外围扩展电阻值（单位为kΩ）。此值源自基于电源转换器数据手册规范的用户的PCB。

Adjusted R2 (调整后的R2)

R2的实际值可能与用户所输入的值不同。该值可能受与R2并行的内部电源转换器阻抗的影响。例如 ADP3331的电压调节器的阻抗为R3_{int} + R4_{int}。因此，要根据下面公式重新计算R2_{adj}。

$$R_{2adj[x]} = \frac{V_{adj[x]} \times R_{l[x]}}{V_{nom[x]} - V_{adj[x]}}$$

Calculated R3 (已计算的R3)

外部控制电压求和电阻值（单位为kΩ）。此值主要控制PWM输出的动态范围功能。此值是根据“Voltages”选项卡中指定的所需调整容限范围最小最大值、控制电压（V_{adj}）以及R1和R2_{adj}的值进行计算的。

$$(R_3 + R_4)_{calc[x]} = \frac{V_{adj[x]} \times R_{l[x]} \times R_{2adj[x]}}{\left(V_{max[x]} \times R_{2adj[x]} - V_{adj[x]} \times (R_{l[x]} + R_{2adj[x]})\right)}$$

总电阻应拆分为R3和滤波电阻R4。

$$R_{3calc[x]} = (R_3 + R_4)_{calc[x]} - R_{4calc[x]}$$

显示的值接近于标准的电阻值，其误差不超过1%。

R3

用户需要输入他们将在PCB上使用的实际电阻值以计算实际动态范围。

Calculated R4 (已计算的R4)

外部控制电压滤波电阻值 (单位为kΩ)。此值控制PWM输出上RC滤波器的截止频率。显示的值接近于标准的电阻值, 其误差不超过1%。

$$R_{4calc[x]} = \frac{(R_3 + R_4)_{calc[x]}}{11}$$

R4

用户需要输入他们将在PCB上使用的实际电阻值以计算实际波纹。

Max Ripple on Vadj (Vadj上的最大波纹)

用户可以指定RC滤波器输出上显示的最大允许波纹, 它由R4和C1构成。为此参数设置过低的值将导致C1的组件值很大。

Calculated Max Ripple (计算最大波纹)

根据向R4和C1输入的实际值计算预期波纹。

$$V_{MaxRipple_calc[x]} = \frac{V_{ddi[x]}}{2 \times \pi \times R_{4[x]} \times F_{pwm} \times C_{1[x]}}$$

Calculated C1 (所计算的C1)

外部控制电压滤波电容值 (单位为μF)。此值控制PWM输出上RC滤波器的截止频率。该值是根据Voltages (电压) 选项卡中输入的R4、PWM分辨率以及此组件的源时钟的频率输入计算得出的。

$$C_{1calc[x]} = \frac{V_{ddi[x]}}{2 \times \pi \times R_{4[x]} \times F_{pwm} \times V_{MaxRipple[x]}}$$

C1

用户需要输入在PCB上使用的实际电容值以计算实际动态范围。

Nominal PWM (额定PWM)

显示了计算PWM占空比的公式, 以获取额定电压值。

$$PWM_{duty\ cycle} = \frac{V_{adj[x]}}{V_{ddi[x]}} \times 2^{PWM\ resolution}$$

Trim/Margin resolution (调整容限分辨率)

此参数表示由占空比以一个步长更改所导致的电源转换器的输出电压变化。使用以下公式计算该值。

$$V_{resolution[x]} = \frac{V_{max\ real[x]} - V_{nom[x]}}{PWM_{duty\ cycle}}$$

其中，根据用户输入的实际R3和R4的值以及重新计算的R2adj值，来计算实际的最大输出电压（Vmaxreal）。

$$V_{max\ real[x]} = \frac{V_{adj[x]} \times R_{l[x]}}{R_{2adj[x]} \parallel (R_{3[x]} + R_{4[x]})} + V_{adj[x]}$$

工具栏命令

Load configuration (加载配置)

从某个外部文件恢复所有定制器设置，包括各表。键盘快捷方式 — [Ctrl] [L]

Save configuration (保存配置)

将当前所有定制器设置保存到某个外部文件中的所有定制器设置，包括各表。键盘快捷方式 — [Ctrl] [S]

Import table (导入表格)

将数据从文件导入到工作选项卡上的表格单元格内。支持“.csv”文件格式。键盘快捷方式 — [Ctrl] [M]

Export table (导出表格)

将数据从工作选项卡上的表格单元格导出到文件中。支持“.csv”文件格式。键盘快捷方式 — [Ctrl] [R]。

Import all (全部导入)

执行Voltages (电压)和Hardware (硬件)表格的导入功能。键盘快捷方式 — [Ctrl] [Alt] [M]

Export all (全部导出)

执行Voltages和Hardware表格的导出功能。键盘快捷方式 — [Ctrl] [Alt] [R]。

时钟选择

该组件中没有内部时钟。您必须添加一个时钟源。此组件根据连接到组件的单一时钟进行操作。

应用编程接口

应

用编程接口 (API) 允许您使用软件配置及控制组件。下面的表格列出并说明了每个函数的接口。以下各节将更详细地介绍每个函数。

默认情况下，PSoC

Creator 将实例名称“TrimMargin_1”分配给指定设计中组件的第一个实例。您可以将其重新命名为遵循标识符语法规则的任何唯一值。实例名称会成为每个全局函数名称、变量和常量符号的前缀。为了便于阅读，下表中使用的实例名称为“TrimMargin”。

函数

函数	说明
TrimMargin_Start()	启用此组件
TrimMargin_Stop()	禁用组件
TrimMargin_Init()	初始化组件的参数
TrimMargin_Enable()	使能输出并启动各PWM
TrimMargin_SetMarginHighVoltage()	设置容限高电平输出电压参数
TrimMargin_GetMarginHighVoltage()	返回容限高电平输出电压参数
TrimMargin_SetMarginLowVoltage()	设置容限低电平输出电压参数
TrimMargin_GetMarginLowVoltage()	返回容限低电平输出电压参数
TrimMargin_ActiveTrim()	调整指定电源转换器的PWM占空比，以使电源转换器的实际电压输出更接近于所需的电压输出。
TrimMargin_SetDutyCycle()	设置与指定电源转换器相关联的当前PWM的占空比
TrimMargin_GetDutyCycle()	获得与指定电源转换器相关联的当前PWM的占空比
TrimMargin_GetAlertSource()	返回一个位掩码，用于说明正在生成警报的PWM。
TrimMargin_MarginLow()	将电源转换器的输出电压设置为容限低电平电压
TrimMargin_MarginHigh()	将电源转换器的输出电压设置为容限高电平电压
TrimMargin_SetNominal()	将电源转换器的输出电压设置为额定电压
TrimMargin_SetPreRun()	在使能电源转换器前，设置所需的预充电PWM占空比，以获得额定电压。
TrimMargin_SetStartup()	将电源转换器的输出电压设置为启动电压
TrimMargin_SetStartupPreRun()	在使能电源转换器前，设置所需的预充电PWM占空比，以获得启动电压。
TrimMargin_ConvertVoltageToDutyCycle()	返回所要求的PWM占空比，以在选定的电源转换器上得到所需的电压。
TrimMargin_ConvertVoltageToPreRunDutyCycle()	返回所要求的预充电PWM占空比，以在选定的电源转换器上得到所需的电压。



全局变量

函数	说明
TrimMargin_initVar	initVar变量用于说明此组件的初始配置。此变量前面附带了组件名称。此变量被初始化为0，并在第一次调用TrimMargin_Start()时设置为1。这可以实现组件初始化，同时无需重新初始化TrimMargin_Start()子程序中的所有后续调用。
TrimMargin_vMarginLow[]	容限低输出电压参数。它被init()函数初始化为自定义程序中Voltages (电压) 选项卡中输入的容限低值，且可通过TrimMargin_SetMarginLowVoltage()函数进行更改。
TrimMargin_vMarginHigh[]	容限高输出电压参数。它被init()函数初始化为自定义程序中Voltages (电压) 选项卡中输入的容限高值，且可通过TrimMargin_SetMarginHighVoltage()函数进行更改。
TrimMargin_vMarginLowDutyCycle[]	针对从init()函数中的ROM中复制的容限低电压的预计算PWM占空比。当设置好了新的容限值时，可通过TrimMargin_SetMarginLowVoltage()函数重新计算这些值。由MarginLow()用于设置开环容限的PWM。
TrimMargin_vMarginHighDutyCycle[]	针对从init()函数中的ROM中复制的容限高电压的预计算PWM占空比。当设置了新的容限值时，可通过TrimMargin_SetMarginLowVoltage()函数重新计算这些值。由MarginHigh()用于设置闭环容限的PWM。

void TrimMargin_Start(void)

- 说明：

启用组件。如果组件之前未被初始化，则请调用init() API。调用Enable() API。
- 参数：

无
- 返回值：

无
- 其他影响：

无

void TrimMargin_Stop(void)

- 说明：

禁用组件。停止PWM。
- 参数：

无
- 返回值：

无
- 其他影响：

trim[x]输出在未定义状态中暂停。使用特定引脚的API PinName_SetDriveMode(PIN_DM_DIG_HIZ)，将连接至这些输出引脚的驱动模式更改为高阻态数字。



void TrimMargin_Init(void)

说明： 将器件的参数初始化为原理图上放置的器件的自定义程序中由用户设置的参数。通常被称为 TrimMargin_Start() API。

将PWM占空比设置为“预运行”目标，用于假定未启动（已禁用）电源转换器。

参数： 无

返回值： 无

其他影响： 无

void TrimMargin_Enable(void)

说明： 启用并启动PWM。

参数： 无

返回值： 无

其他影响： 无

void TrimMargin_SetMarginHighVoltage(uint8 converterNum, uint16 marginHiVoltage)

说明： 设置指定电源转换器的容限高输出电压参数。此函数覆盖自定义程序中 Voltages（电压）选项卡上进行的 TrimMargin_vMarginHigh[x] 设置，并重新计算由 TrimMargin_MarginHigh() 宏使用的 TrimMargin_vMarginHighDutyCycle[x]。注意，调用此API不会导致PWM输出占空比出现更改。

参数： uint8 converterNum。指定电源转换器编号

有效范围：1至24

uint16 marginHiVoltage。指定电源转换器所需的输出容限高电压（单位为mV）

有效范围：1至12,000

返回值： 无

其他影响： 无

其他影响： 无

其他影响： 无

其他影响： 无

其他影响： 无

其他影响： 无

其他影响： 无

uint16 TrimMargin_GetMarginHighVoltage(uint8 converterNum)

说明: 返回指定电源转换器的容限高输出参数

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24

返回值: uint16 : 指定电源转换器所需的输出容限高电压 (单位为mV)

其他影响: 无

void TrimMargin_SetMarginLowVoltage(uint8 converterNum, uint16 marginLoVoltage)

说明: 设置指定电源转换器的容限低输出电压参数。此函数覆盖自定义程序中 Voltages (电压) 选项卡上进行的 TrimMargin_vMarginLow [x] 设置, 并重新计算供 TrimMargin_MarginLow() 宏使用的 TrimMargin_vMarginLowDutyCycle[x]。注意, 调用此 API 不会导致 PWM 输出占空比出现更改。

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24
uint16 marginLoVoltage。指定电源转换器所需的输出容限低电压 (单位为mV)
有效范围: 1至11,999

返回值: 无

其他影响: 无

uint16 TrimMargin_GetMarginLowVoltage(uint8 converterNum)

说明: 返回指定电源转换器的容限低输出参数

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24

返回值: uint16 : 指定电源转换器所需的输出容限低电压 (单位为mV)

其他影响: 无

void TrimMargin_ActiveTrim(uint8 converterNum, uint16 actualVoltage, uint16 desiredVoltage)

说明： 此API调整指定电源转换器的PWM占空比，以使电源转换器的实际电压输出更接近于需要的电压输出。需要定期调用它以确保达到了适当的闭环调节。

参数： uint8 converterNum。指定电源转换器编号

有效范围：1至24

uint16 actualVoltage

指定电源转换器当前实际输出的电压读数（单位为mV）。可通过使用连接至电源转换器输出电压的电源监控系统组件获得此值

有效范围：1至12,000

uint16 desiredVoltage：指定电源转换器所需的输出电压（单位为mV）

有效范围：1至12,000

返回值： 无

其他影响： 调用此API可能会导致选定电源转换器控制电压的PWM占空比出现更改，从而导致电源转换器输出电压出现更改。

如果由于PWM占空比处于最小或最大级别而无去达到需要的电压，将设置警报信号，直至此警报条件被解除，而且只有通过调用API和使用可达到的需要电压方可解除。

void TrimMargin_SetDutyCycle(uint8 converterNum, uint8/uint16 dutyCycle)

说明： 设置与指定电源转换器关联的脉冲宽度调制器的PWM占空比。此API可用于闭环调整或容限目的。PWM周期始终固定使用最大值，取决于自定义程序中设置的分辨率。

参数： uint8 converterNum。指定电源转换器编号

有效范围：1至24

uint8/uint16 dutyCycle。指定PWM时钟计数中的PWM占空比

有效范围：0..255到0..1023，取决于自定义程序中设置的分辨率

返回值： 无

其他影响： 无

uint8/uint16 TrimMargin_GetDutyCycle(uint8 converterNum)

说明： 获得与指定电源转换器相关的当前脉冲宽度调制器的PWM占空比。注意，如果定期调用TrimMargin_ActiveTrim() API，应预计返回的值会随时间出现更改。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： uint8/uint16。指定PWM时钟计数中的PWM占空比
： 有效范围：0..255到0..1023，取决于自定义程序中设置的分辨率

其他影响： 无

uint8/uint16/uint32 TrimMargin_GetAlertSource(void)

说明： 返回一个位掩码，用于说明正在生成警报的PWM。

参数： 无

返回值： uint8/uint16/uint32。

位字段	警报源
位0	1 = 无法在Trim1输出上实现电源转换器调节
位1	1 = 无法在Trim2输出上实现电源转换器调节
...	...
位23	1 = 无法在Trim24输出上实现电源转换器调节

其他影响： 无

void TrimMargin_MarginLow(uint8 converterNum)

说明： 将选定电源转换器的输出电压设置为自定义程序Voltages（电压）选项卡中指定的需要容限低设置，或按照SetMarginLowVoltage() API设置此输出电压。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： 无

其他影响： 无



void TrimMargin_MarginHigh(uint8 converterNum)

说明： 将选定电源转换器的输出电压设置为自定义程序中Voltages（电压）选项卡中指定的需要容限高低设置，或按照SetMarginHighVoltage() API设置此输出电压。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： 无

其他影响： 无
：

void TrimMargin_SetNominal(uint8 converterNum)

说明： 将选定电源转换器的输出电压设置为自定义程序中Voltages（电压）选项卡中指定的Nominal Voltage（标称电压）设置。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： 无

其他影响： 无

void TrimMargin_SetPreRun(uint8 converterNum)

说明： 将预充电PWM占空比设置为要求在假定R1与R2并联接地电源转换器使能之前获得标称电压。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： 无

其他影响： 无

void TrimMargin_SetStartup(uint8 converterNum)

说明： 将选定电源转换器的输出电压设置为自定义程序中Voltages（电压）选项卡中指定的Nominal Voltage（标称电压）设置。

参数： uint8 converterNum。指定电源转换器编号
有效范围：1至24

返回值： 无

其他影响： 无



void TrimMargin_SetStartupPreRun(uint8 converterNum)

说明: 将预充电PWM占空比设置为要求在假定R1与R2并联接地电源转换器使能之前获得启动电压。

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24

返回值: 无

其他影响: 无

void TrimMargin_ConvertVoltageToDutyCycle(uint8 converterNum, uint16 desiredVoltage)

说明: 返回所需的PWM占空比, 以获得在选定的电源转换器上所需的电压。

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24
uint16 desiredVoltage。指定电源转换器所需的输出电压 (单位为mV)

返回值: 无

其他影响: 无

void TrimMargin_ConvertVoltageToPreRunDutyCycle(uint8 converterNum, uint16 desiredVoltage)

说明: 返回所需的预充电PWM占空比, 以获得在选定的电源转换器上所需的电压。

参数: uint8 converterNum。指定电源转换器编号
有效范围: 1至24
uint16 desiredVoltage。指定电源转换器所需的输出电压 (单位为mV)

返回值: 无

其他影响: 无

MISRA 符合性

本节介绍了MISRA-C:2004规范以及本组件的偏差情况。定义了下面两种类型的偏差:

- **项目偏差** — 适用于所有PSoC Creator器件的偏差
- **特定偏差** — 仅适用于该组件的偏差

本节介绍了有关组件特定偏差的信息。《系统参考指南》的MISRA符合性章节中介绍了项目偏差以及有关MISRA符合性验证和审计的信息。

此调整容限组件具有如下特定偏差：

MISRA-C: 2004 规则	规则类别 (必须 (Required) / 建议 (Advisory))	规则描述	偏差说明
19.7	建议(A)	函数应优先于类似于函数的宏。	因为使用函数宏以实现更高的代码效率而导致了偏差。

该组件配有以下嵌入式组件：ControlReg。MISRA 合规性与特定偏差的相关信息，请参见相应组件数据手册。

固件源代码示例

在 Find Example Project 对话框中，PSoC Creator 提供了大量的示例项目，包括原理图和示例代码。要获取组件特定的示例，请打开器件目录中的对话框或原理图中的器件实例。要查看通用示例，请打开 Start Page 或 File 菜单中的对话框。根据要求，可以通过使用对话框中的 **Filter Options** 选项来限定可选的项目列表。

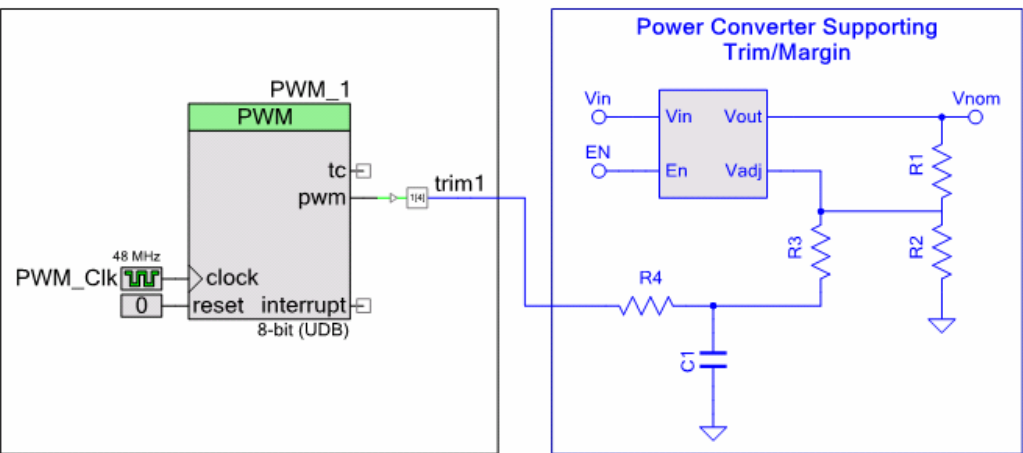
更多信息，请参考《PSoC Creator 帮助》中主题为“查找示例项”的部分。

功能说明

此器件是由大量的8位或10位的PWM构建的。PSoC中的脉PWM输出经过RC的过滤以生成模拟控制电压，这些电压通过求和电阻连接到可调节电源转换器的“调节”、“感应”或“反馈”点。下图显示了这一过程。

这是一个负反馈控制回路，其中增大脉冲宽度调制器占比会增大模拟控制电压，进而会导致电源转换器的输出电压减小。相反，减小脉冲宽度调制器占比会减小模拟控制电压，进而会导致电源转换器输出电压增大。

PWM Pseudo DACs Adjust Power Converter Nominal Output



此模块需要包括调节或反馈控制电压级别以及达到标称输出电压所需的反馈电阻R1和R2的值，以在良好配置中启动，而不会对电源转换器输出造成不利影响。此信息可在电源转换器基本介绍中找到。



已基于配置对话框中硬件选项卡中的参数设置推荐值和电阻R3与RC滤波器值R4和C1。

使用资源

调整和容限器件放在整个UDB阵列中。该组件利用以下资源。

配置	资源类型					
	数据路径单元	宏单元	状态单元	控制单元	DMA通道	中断
4输出TrimMargin (10位)	4	1	—	1	—	—
24输出TrimMargin (8位)	12	1	—	1	—	—

API 存储器的使用情况

根据编译器、器件、所使用的API数量以及组件的配置情况的不同，组件所用的存储器使用情况也不一样。下表提供了给定组件配置中的所有API的存储器使用情况。

通过使用Release（释放）模式下的优化选项配置为空间的相应编译器，完成了资源占用的测量。对于特定的设计，分析编译器生成的映射文件后可以确定存储器的使用情况。

配置	PSoC 3 (Keil_PK51)		PSoC 5LP (GCC)	
	闪存字节	SRAM字节	闪存字节	SRAM字节
4输出TrimMargin	1709	42	1006	45
24输出TrimMargin	2472	197	1982	197

直流和交流的电气特性

除非另有说明，否则这些规定的适用条件是： $-40^{\circ}\text{C} \leq T_A \leq 85^{\circ}\text{C}$ 且 $T_J \leq 100^{\circ}\text{C}$ 。除非另有说明，否则这些规定的适用范围为1.71 V到5.5 V。

直流特性

参数	说明	最小值	典型值 ¹	最大值	单位
I _{DD}	组件电流消耗				

¹ 未包括设备I/O和时钟分频的电流。这些值是在温度为25 °C时的值。

参数	说明	最小值	典型值 ¹⁾	最大值	单位
	8位单个调整输出	–	2.5	–	μA/MHz
	9位或10位单个调整输出	–	4	–	μA/MHz

交流特性

参数	说明	最小值	典型值	最大值 ²⁾	单位
f _{CLOCK}	组件时钟频率 ³⁾				
	4输出TrimMargin (10位)	–	–	50	MHz
	24输出TrimMargin (8位)	–	–	55	MHz

组件勘误表

本部分列出了已知的组件问题。

赛普拉斯ID	组件版本	问题	解决方案
155210	所有器件	当计算达到所需电压目标所需的占空比时，调整器容限组件符合特定模型。该模型符合赛普拉斯CY8CKIT-036开发套件中所配置的线性稳压器，并不符合其他配置或开关电源。因此，进行容限时，使用与该器件不符的转换器会导致过冲或下冲电压。	请检查并交叉对系统的电源调节器与该组件预期配置情况。需要了解系统中的调节器应不应该使用其他模型。请联系赛普拉斯技术支持组，以获得关于如何可组件适用于系统设计的帮助。

组件更改

本节列出了该组件各版本中的主要更改内容。

版本	更改说明	更改原因影响
1.3 0.a	添加了组件Errata章节。	列出组件的已知问题。
1.3 0	修正了有关TrimMargin_ConvertVoltageToDutyCycle() API函数的问题。	此API函数在PSoC 3中不正确运行。
	对数据手册进行了少量纠正。	

²⁾ 这些值提供了此组件的最大安全工作频率。可以在更高的时钟频率下运行组件，在该频率将需要使用STA结果验证时序要求。

³⁾ 最大组件时钟频率取决于所选模式和其他功能。

版本	更改说明	更改原因影响
1.2 0.a	清除了数据手册中有关PSoC 5的参考内容。	PSoC 5被替代为PSoC 5LP。
1.2 0	已添加了MISRA符合性章节。	该组件具有所有器件的特定偏差。
	已在定制器的“Hardware”选项卡下添加了“PWM frequency” (PWM频率) 字段。	增强可用性。
	添加了“Load / Save configuration” (加载/保存配置) 指令。	
	更新了定制器的Vmax、Vmin、R2、R3、R4、最大波形、C1以及额定PWM等数值。	增强可用性。
	为了设置电压，已在定制器的“Voltages”选项卡添加了“Startup voltage” (启动电压) 列，并且还添加了下面的API：TrimMargin_SetStartup()、TrimMargin_SetStartupPreRun()。	启动自定义电压的能力。
1.1 0	添加了下面的API，用于将电压转换为PWM占空比： TrimMargin_ConvertVoltageToDutyCycle() TrimMargin_ConvertVoltageToPreRunDutyCycle()	支持对任意电压的调整。
	更新了宏的名称及配置。	
	Import All (全部导入) 和Export All (全部导出) 功能向单个CSV文件 (不是多个文件) 导入/导出所有表格。更改了CSV格式，使用了“,”分隔符号。	这能够使用户更方便地手动编辑器件配置。
1.0	已将Trim/Margin Resolution” (调整容限分辨率) 列添加到“Hardware” (硬件) 选项卡中。	此参数表示由占空比以一个步长更改所导致的电源转换器输出电压变化。
	此组件的最初版本。	

赛普拉斯半导体公司，2013-2016 年。本文件是赛普拉斯半导体公司及其子公司，包括 Spansion LLC (“赛普拉斯”) 的财产。本文件，包括其包含或引用的任何软件或固件 (“软件”)，根据全球范围内的知识产权法律以及美国与其他国家签署条约由赛普拉斯所有。除非在本款中另有明确规定，赛普拉斯保留在该等法律和条约下的所有权利，且未就其专利、版权、商标或其他知识产权授予任何许可。如果软件并不附随有一份许可协议且贵方未以其他方式与赛普拉斯签署关于使用软件的书面协议，赛普拉斯特此授予贵方属人性质的、非独家且不可转让的如下许可 (无再许可权) (1) 在赛普拉斯特软件著作权项下的下列许可权 (一) 对以源代码形式提供的软件，仅出于在赛普拉斯硬件产品上使用之目的且仅在贵方集团内部修改和复制软件，和 (二) 仅限于在有关赛普拉斯硬件产品上使用之目的将软件以二进制代码形式的向外部最终用户提供 (无论直接提供或通过经销商和分销商间接提供)，和 (2) 在被软件 (由赛普拉斯公司提供，且未经修改) 侵犯的赛普拉斯专利的权利主张项下，仅出于在赛普拉斯硬件产品上使用之目的制造、使用、提供和进口软件的许可。禁止对软件的任何其他使用、复制、修改、翻译或汇编。

在适用法律允许的限度内，赛普拉斯未对本文件或任何软件作出任何明示或暗示的担保，包括但不限于关于适销性和特定用途的默示保证。赛普拉斯保留更改本文件的权利，届时将不另行通知。在适用法律允许的限度内，赛普拉斯不对因应用或使用本文件所述任何产品或电路引起的任何后果负责。本文件，包括任何样本设计信息或程序代码信息，仅为供参考之目的提供。文件使用人应负责正确设计、计划和测试信息应用和由此生产的任何产品的功能和安全性。赛普拉斯产品不应被设计为、设定为或授权用作武器操作、武器系统、核设施、生命支持设备或系统、其他医疗设备或系统 (包括急救设备和手术植入物)、污染控制或有害物质管理系统中的关键部件，或产品植入之设备或系统故障可能导致人身伤害、死亡或财产损失其他用途 (“非预期用途”)。关键部件指，若该部件发生故障，经合理预期会导致设备或系统故障或会影响设备或系统安全性和有效性的部件。针对由赛普拉斯产品非预期用途产生或相关的任何主张、费用、损失和其他责任，赛普拉斯不承担任何全部或部分责任且贵方不应追究赛普拉斯之责任。贵方应赔偿赛普拉斯因赛普拉斯产品任何非预期用途产生或相关的所有索赔、费用、损失和其他责任，包括因人身伤害或死亡引起的主张，并使之免受损失。

赛普拉斯、赛普拉斯徽标、Spansion、Spansion 徽标，及上述项目的组合、WICED，及 PSoC、CapSense、EZ-USB、F-RAM 和 Traveo 应视为赛普拉斯在美国和其他国家的商标或注册商标。请访问 cypress.com 获取赛普拉斯商标的完整列表。其他名称和品牌可能由其各自所有者主张为该方财产。