

模拟资源保留

1.50

Auto

性能

- 防止模拟路由工具使用某条全局模拟路径资源
- 允许固件安全访问某个全局模拟路径资源

概述

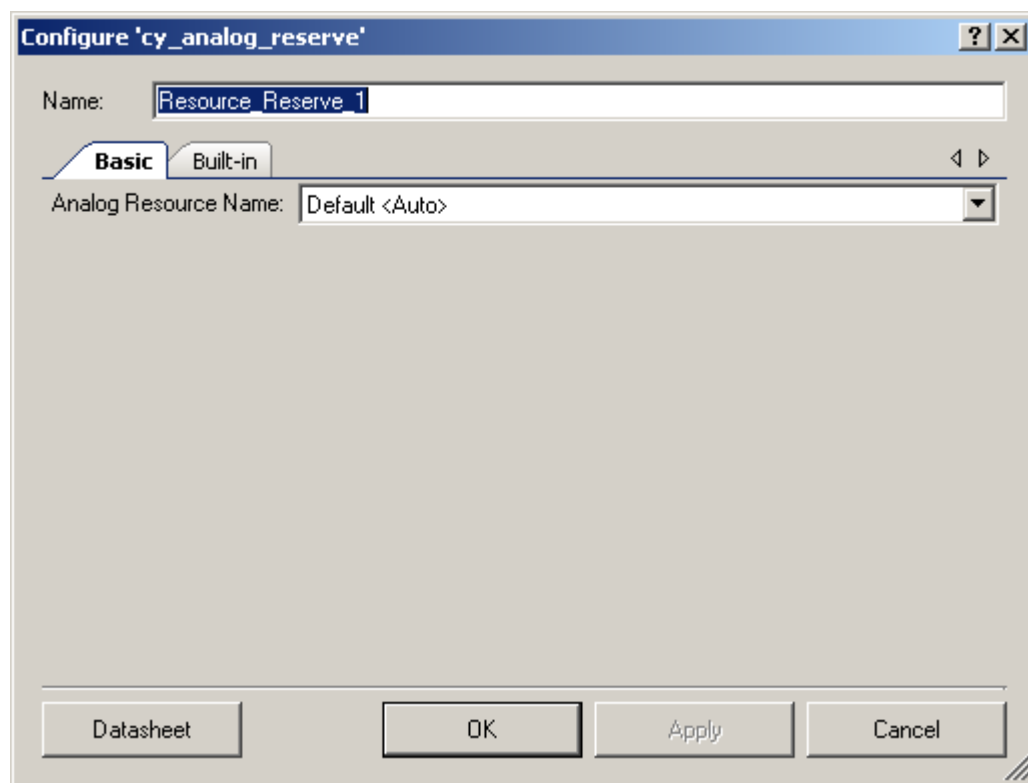
模拟资源保留组件用来保留全局模拟路径资源，以便基于固件的手动模拟路由可以安全地使用该资源。此类高级功能并非大多数设计所必需的，应谨慎使用。

何时使用模拟资源保留功能

当您的固件需要修改模拟路由寄存器时，应该使用模拟资源保留组件。模拟资源保留组件可以防止固件和自动模拟路由对模拟资源的使用发生冲突。

组件参数

将一个模拟资源保留组件拖放到您的设计上，并双击以打开 **Configure**（配置）对话框。



模拟资源保留组件提供以下参数。

模拟资源名称

要保留的模拟资源。默认值“Auto”（自动）无效。路由资源列表取决于所选定的芯片系列。也就是说，可选的全局模拟路由资源取决于您选定器件的系列。

放置

模拟资源保留组件没有独立的放置信息。模拟资源名称决定要保留的资源。

资源

模拟资源保留组件使用指定的路由资源，因为它只指定未被模拟路由器使用的路由资源。但是，通过手动写入路由寄存器，用户可以方便的使用此资源路由信号。请参见[赛普拉斯公司网站上适用器件的“寄存器技术参考手册”（TRM）](#)。

功能描述

PSoC 3 和 PSoC 5 可使用以下模拟路由资源名称：

- 模拟全局总线：AGL[0]–AGL[7]、AGR[0]–AGR[7]
- 局部模拟总线：abusl0–abusl3、abusr0–abusr3
- 模拟复用器总线：AMUXBUSL、AMUXBUSR
- 整合左/右侧资源：AG[0]–AG[7]、abus0–abus3、AMUXBUS

要保留连接到引脚、比较器或其他组件的模拟连线，使用终端保留组件。

组件更改

本节列出了各版本的主要组件更改内容。

版本	更改说明
1.50.c	外观更改；更新的符号
1.50.b	对数据规格书进行了较小程度的编辑和更新
1.50.a	对数据规格书进行了较小程度的编辑和更新

© 赛普拉斯半导体公司，2010-2013。此处所包含的信息可能会随时更改，恕不另行通知。除赛普拉斯产品的内嵌电路之外，赛普拉斯半导体公司不对任何其他电路的使用承担任何责任。也不根据专利或其他权利以明示或暗示的方式授予任何许可。除非与赛普拉斯签订明确的书面协议，否则赛普拉斯产品不保证能够用于或适用于医疗、生命支持、救生、关键控制或安全应用领域。此外，对于可能发生运转异常和故障并对用户造成严重伤害的生命支持系统，赛普拉斯不授权将其产品用作此类系统的关键器件。若将赛普拉斯产品用于生命支持系统中，则表示制造商将承担因此类使用而招致的所有风险，并确保赛普拉斯免于因此而受到任何指控。

PSoC®是赛普拉斯半导体公司的注册商标，PSoC Creator™和 Programmable System-on-Chip™是赛普拉斯半导体公司的商标。此处引用的所有其他商标或注册商标归其各自所有者所有。

所有源代码（软件和/或固件）均归赛普拉斯半导体公司（赛普拉斯）所有，并受全球专利法规（美国和美国以外的专利法规）、美国版权法以及国际条约规定的保护和约束。赛普拉斯据此向获许可者授予适用于个人的、非独占性、不可转让的许可，用以复制、使用、修改、创建赛普拉斯源代码的派生作品、编译赛普拉斯源代码和派生作品，并且其目的只能是创建自定义软件和/或固件，以支持获许可者仅将其获得的产品依照适用协议规定的方式与赛普拉斯集成电路配合使用。除上述指定的用途之外，未经赛普拉斯的明确书面许可，不得对此类源代码进行任何复制、修改、转换、编译或演示。

免责声明：赛普拉斯不针对此材料提供任何类型的明示或暗示保证，包括（但不限于）针对特定用途的适销性和适用性的暗示保证。赛普拉斯保留在不做出通知的情况下对此处所述材料进行更改的权利。赛普拉斯不对此处所述之任何产品或电路的应用或使用承担任何责任。对于可能发生运转异常和故障并对用户造成严重伤害的生命支持系统，赛普拉斯不授权将其产品用作此类系统的关键器件。若将赛普拉斯产品用于生命支持系统中，则表示制造商将承担因此类使用而招致的所有风险，并确保赛普拉斯免于因此而受到任何指控。

产品使用可能受适用的赛普拉斯软件许可协议限制。

