

## サイプレスはインフィニオン テクノロジーズになりました

この表紙に続く文書には「サイプレス」と表記されていますが、これは同社が最初にこの製品を開発したからです。新規および既存のお客様いずれに対しても、引き続きインフィニオンがラインアップの一部として当該製品をご提供いたします。

## 文書の内容の継続性

下記製品がインフィニオンの製品ラインアップの一部として提供されたとしても、それを理由としてこの文書に変更が加わることはありません。今後も適宜改訂は行いますが、変更があった場合は文書の履歴ページでお知らせします。

## 注文時の部品番号の継続性

インフィニオンは既存の部品番号を引き続きサポートします。ご注文の際は、データシート記載の注文部品番号をこれまで通りご利用下さい。

# CY91580M/S Series, FR81S 32-bit Microcontroller Datasheet

本シリーズは、自動車用モータ制御向けの 32 ビットマイクロコントローラです。CPU には、FR ファミリと互換の FR81S CPU を使用しています。

## 特長

### FR81S CPU コア

- 32 ビット RISC, ロード/ストアアーキテクチャ, パイプライン 5 段
- 最大動作周波数: 128MHz (原発振=4.0MHz, 32 通倍(PLL クロック通倍方式))
- 汎用レジスタ 32 ビット×16 本
- 16 ビット固定長命令(基本命令), 1 命令/1 サイクル
- 組み込み用途に適した命令
  - メモリ→メモリ間転送命令
  - ビット処理命令
  - パレルシフト命令など
- 高級言語対応命令
  - 関数入口/出口命令
  - レジスタ内容のマルチロードストア命令
- ビットサーチ命令  
1 検出, 0 検出, 変化点検出
- 遅延スロット付き分岐命令  
分岐処理時のオーバヘッドの低減
- レジスタインターロック機能  
アセンブラ記述の容易化
- 乗算器の内蔵/命令レベルでのサポート
  - 符号付き 32 ビット乗算 : 5 サイクル
  - 符号付き 16 ビット乗算 : 3 サイクル
- 割込み(PC/PS 退避)  
6 サイクル(16 プライオリティレベル)
- ハードウェアアーキテクチャにより、プログラムアクセスとデータアクセスを同時に実行可能
- FR ファミリとの命令互換
- メモリ保護機能(MPU)搭載
  - 命令・データ共用で 8 個の保護領域指定
  - 特権モード・ユーザモードそれぞれでアクセス権を制御
- FPU(浮動小数点演算)搭載
  - IEEE754 準拠
  - 浮動小数点レジスタ 32 ビット×16 本

### 周辺機能

- クロック生成 (SSCG 機能搭載)
  - メイン発振 (4 MHz~20MHz)
  - PLL 通倍率 : 1~32 通倍
- CR 発振器
  - 発振周波数 100kHz, 発振周波数精度±50% (トリミング実施前)
  - トリミング可能
  - ハードウェアウォッチドッグのカウントクロックとして使用
  - スタンバイ時の発振停止機能なし  
CY91F583AMJ/F584AMJ/F585AMJ/F583AMK/F584AMK/F585AMK  
CY91F583ASJ/F584ASJ/F585ASJ/F583ASK/F584ASK/F585ASK
  - スタンバイ時の発振停止機能あり  
CY91F583AMG/F584AMG/F585AMG/F583AMH/F584AMH/F585AMH  
CY91F583ASG/F584ASG/F585ASG/F583ASH/F584ASH/F585ASH
- 内蔵プログラム用 Flash 容量  
CY91F583 : 256+64K バイト  
CY91F584 : 384+64K バイト  
CY91F585 : 512+64K バイト
- 内蔵データ用 Flash(ワークフラッシュ)64K バイト
- 内蔵 RAM 容量
  - メイン RAM  
CY91F583 : 32K バイト  
CY91F584 : 48K バイト  
CY91F585 : 48K バイト
  - BackupRAM 8K バイト
- 汎用ポート:
 

CY91F583AM/F584AM/F585AM	76 本
うち I <sup>2</sup> C 用擬似オープンドレイン対応ポート	8 本
CY91F583AS/F584AS/F585AS	44 本
うち I <sup>2</sup> C 用擬似オープンドレイン対応ポート	2 本

**■DMA コントローラ**

- 同時に最大 8 チャンネルの起動が可能
- 2 つの転送要因(内部周辺要求/ソフトウェア)

**■外部割込み入力**

CY91F583AM/F584AM/F585AM: 8 チャンネル

CY91F583AS/F584AS/F585AS : 7 チャンネル

レベル("H"/"L"), エッジ検出(立上り/立下り)可能

**■マルチファンクションシリアル (送受信 FIFO 搭載)**

CY91F583AM/F584AM/F585AM: 4 チャンネル

CY91F583AS/F584AS/F585AS : 2 チャンネル

- UART (非同期シリアルインタフェース)
  - ・ 全二重ダブルバッファ方式, 64 バイトの送信 FIFO, 64 バイトの受信 FIFO
  - ・ パリティあり/なし選択可能
  - ・ 専用ボーレートジェネレータ内蔵
  - ・ 外部クロックを転送クロックとして使用可能
  - ・ パリティ, フレーム, オーバランエラー検出機能あり
  - ・ DMA 転送対応
- CSIO (同期シリアルインタフェース)
  - ・ 全二重ダブルバッファ方式, 64 バイトの送信 FIFO, 64 バイトの受信 FIFO
  - ・ SPI に対応, マスタ/スレーブ両方に対応, データ長 5 ~16, 20, 24, 32 ビットに設定可能
  - ・ 専用ボーレートジェネレータ内蔵(マスタ動作)
  - ・ 外部クロック入力可能(スレーブ動作)
  - ・ オーバランエラー検出機能あり
  - ・ チップセレクト機能搭載
  - ・ DMA 転送対応
- LIN インタフェース (v2.1)
  - ・ 全二重ダブルバッファ方式, 64 バイトの送信 FIFO, 64 バイトの受信 FIFO
  - ・ LIN プロトコル Revision2.1 に対応
  - ・ マスタ/スレーブ両方に対応
  - ・ フレーミングエラー, オーバランエラー検出
  - ・ LIN Sync break 生成, 検出, LIN Sync Delimiter 生成
  - ・ 専用ボーレートジェネレータ内蔵
  - ・ 外部クロックをリロードカウンタで調整可能
  - ・ DMA 転送対応
- I<sup>2</sup>C
  - ・ CY91F583AM/F584AM/F585AM: 3 チャンネル ch.0, ch.2, ch.3 に対応
  - ・ CY91F583AS/F584AS/F585AS: 1 チャンネル ch.0 に対応
  - ・ 全二重ダブルバッファ方式, 64 バイトの送信 FIFO, 64 バイトの受信 FIFO
  - ・ 標準モード(Max. 100kbps) / 高速モード(Max. 400kbps) に対応
  - ・ 送信のみ DMA 転送対応

**■CAN コントローラ CAN**

CY91F583AM/F584AM/F585AM: 2 チャンネル

CY91F583AS/F584AS/F585AS : 1 チャンネル

- 転送速度 最大 1Mbps
- 64 送受信メッセージバッファ

**■FlexRay コントローラ**

CY91F583AMG/F584AMG/F585AMG/F583AMJ/F584AMJ/F585AMJ/

F583ASG/F584ASG/F585ASG/F583ASJ/F584ASJ/F585ASJ: 1 ユニット(ch.A/ch.B)

- FlexRay 仕様バージョン 2.1 に対応
- 最大 128 のメッセージバッファ構成
- 8K バイトのメッセージ RAM
- 可変長のメッセージバッファ構成
- 各メッセージバッファは、受信バッファ, 送信バッファあるいは受信 FIFO の一部として構成可能
- インプットバッファ, アウトプットバッファを介してメッセージバッファへのホストアクセス
- スロットカウンタ, サイクルカウンタ, チャンネルに対するフィルタリング
- マスク可能な割込み

**■PPG: 16 ビット×6 チャンネル**
**■リロードタイマ: 16 ビット×4 チャンネル**
**■A/D コンバータ (逐次比較型)**

- 12 ビット分解能
  - CY91F583AM/F584AM/F585AM: 3 ユニット(23 チャンネル)
  - CY91F583AS/F584AS/F585AS : 3 ユニット(17 チャンネル)
- 変換時間: 1μs

**フリーランタイマ:**

16 ビット×6 チャンネル (インプットキャプチャ用, アウトプットコンペア用各 1 チャンネル選択可能)

**■インプットキャプチャ: 16 ビット×4 チャンネル (フリーランタイマと連動)**
**■アウトプットコンペア: 16 ビット×7 チャンネル (フリーランタイマと連動)**
**■波形ジェネレータ: 2 ユニット(7 チャンネル)**
**■10 ビット D/A コンバータ: 1 チャンネル**

キャリブレーション: CR 発振駆動のハードウェアウォッチドッグ CR 発振周波数をトリミング可能

**■クロックスーパーバイザ**

- 外部のメイン発振(4 MHz)の異常(水晶の破損など)監視
- 異常検出時には CR クロックに切り換える

**■アップダウンカウンタ: 2 チャンネル**

- 8/16 ビットアップダウンカウンタ

**■ベースタイマ: 2 チャンネル**

- 16 ビットタイマ
- PWM / PPG / PWC / リロードタイマの 4 機能を選択して使用可能
- PWC 機能とリロードタイマ機能は、2 チャンネルをカスケードモードで 32 ビットタイマとして使用可能

**■CRC 生成****■ウォッチドッグタイマ**

- ☐ ハードウェアウォッチドッグ
- ☐ ソフトウェアウォッチドッグ

**■NMI****■割込みコントローラ****■割込み要求一括読出し**

複数の周辺からの割込み有無を、一連のレジスタで読出し可能

**■I/O リロケーション(CY91F583AM/F584AM/F585AM)**

周辺機能の端子位置変更

**■低消費電力モード**

- ☐ スリープ/ストップ/時計
- ☐ ストップ(電源遮断)/時計(電源遮断)モード

**■パワーオンリセット****■低電圧検出リセット(外部低電圧検出)****■低電圧検出リセット(内部低電圧検出)****■パッケージ**

CY91F583AM/F584AM/F585AM: LQFP-100

CY91F583AS/F584AS/F585AS : LQFP-64

**■CMOS 90nm テクノロジ****■電源**

- ☐ 単一 5V 電源
- ☐ 降圧回路により 5.0V から内部 1.2V 生成
- ☐ I/O 5.0V

## Table of Contents

1. 品種構成.....	5	11.1 絶対最大定格 .....	106
2. 端子配列図 .....	11	11.2 推奨動作条件 .....	108
3. 端子機能説明.....	13	11.3 直流規格 .....	109
4. 入出力回路形式.....	22	11.4 交流規格 .....	116
5. 取扱上のご注意 .....	27	11.5 A/D コンバータ .....	143
5.1 設計上の注意事項 .....	27	11.6 D/A コンバータ .....	145
5.2 パッケージ実装上の注意事項 .....	28	11.7 フラッシュメモリ .....	146
5.3 使用環境に関する注意事項 .....	29	12. 特性例.....	147
6. デバイス取扱い上の注意.....	30	13. オーダ型格 .....	151
7. ブロックダイアグラム .....	33	14. パッケージ・外形寸法図.....	152
8. メモリマップ.....	35	15. 主な変更内容.....	154
9. I/O マップ.....	36	改訂履歴.....	156
10. 割込みベクタ.....	100	セールス、ソリューションおよび法律情報.....	157
11. 電气的特性 .....	106		

## 1. 品種構成

CY91580AM シリーズ品種構成比較

### メモリサイズ

項目	CY91F583AMG CY91F583AMH CY91F583AMJ CY91F583AMK	CY91F584AMG CY91F584AMH CY91F584AMJ CY91F584AMK	CY91F585AMG CY91F585AMH CY91F585AMJ CY91F585AMK
Flash 容量(プログラム)	256+64K バイト	384+64K バイト	512+64K バイト
Flash 容量(ワーク)	64K バイト		
RAM 容量(メイン)	32K バイト	48K バイト	48K バイト
RAM 容量(Backup)	8K バイト		

### ファンクション

項目	CY91F583AMG CY91F584AMG CY91F585AMG	CY91F583AMH CY91F584AMH CY91F585AMH	CY91F583AMJ CY91F584AMJ CY91F585AMJ	CY91F583AMK CY91F584AMK CY91F585AMK
システムクロック	オンチップ PLL クロック通倍方式 (最大 32 通倍) 最小命令実行時間 7.81ns (128MHz, 原発振 4MHz × 32 通倍)			
CR 発振器	あり			
	スタンバイ時 発振停止機能	あり	あり	なし
外部バス I/F	なし			
DMA 転送	8 チャンネル			
16 ビットベースタイマ	2 チャンネル			
フリーランタイマ	6 チャンネル			
インプットキャプチャ	4 チャンネル			
アウトプットコンペア	7 チャンネル			
波形ジェネレータ	2 ユニット(7 チャンネル)			
16 ビットリロードタイマ	4 チャンネル			
PPG	6 チャンネル			

項目	CY91F583AMG CY91F584AMG CY91F585AMG	CY91F583AMH CY91F584AMH CY91F585AMH	CY91F583AMJ CY91F584AMJ CY91F585AMJ	CY91F583AMK CY91F584AMK CY91F585AMK
外部割込み	8 チャンネル			
A/D コンバータ	3 ユニット(23 チャンネル)			
R/D コンバータ	なし			
D/A コンバータ	あり			
アップダウンカウンタ	2 チャンネル			
マルチファンクション シリアル	4 チャンネル			
CAN	64msb × 2 チャンネル(ch.0/ch.1)			
FlexRay	128msb × 1 ユニット (ch.A / ch.B)	なし	128msb × 1 ユニット (ch.A / ch.B)	なし
ソフトウェアウォッチドッグ	あり			
ハードウェアウォッチドッグ	あり			
CRC 生成	2 チャンネル			
低電圧検出リセット (内部低電圧検出)	あり			
低電圧検出リセット (外部低電圧検出)	あり			
パッケージ	LQFP-100			
デバッグインタフェース	OCD (On Chip Debug Unit) 搭載			

**CY91580AS シリーズ品種構成比較**
**メモリスizes**

項目	CY91F583ASG CY91F583ASH CY91F583ASJ CY91F583ASK	CY91F584ASG CY91F584ASH CY91F584ASJ CY91F584ASK	CY91F585ASG CY91F585ASH CY91F585ASJ CY91F585ASK
Flash 容量(プログラム)	256+64K バイト	384+64K バイト	512+64K バイト
Flash 容量(ワーク)	64K バイト		
RAM 容量(メイン)	32K バイト	48K バイト	48K バイト
RAM 容量(Backup)	8K バイト		

**ファンクション**

項目	CY91F583ASG CY91F584ASG CY91F585ASG	CY91F583ASH CY91F584ASH CY91F585ASH	CY91F583ASJ CY91F584ASJ CY91F585ASJ	CY91F583ASK CY91F584ASK CY91F585ASK
システムクロック	オンチップ PLL クロック通倍方式 (最大 32 通倍) 最小命令実行時間 7.81ns (128MHz, 原発振 4MHz × 32 通倍)			
CR 発振器	あり			
スタンバイ時 発振停止機能	あり	あり	なし	なし
外部バス I/F	なし			
DMA 転送	8 チャンネル			
16 ビットベースタイマ	2 チャンネル			
フリーランタイマ	6 チャンネル			
インプットキャプチャ	4 チャンネル			
アウトプットコンペア	7 チャンネル			
波形ジェネレータ	2 ユニット(7 チャンネル)			
16 ビットリロードタイマ	4 チャンネル			
PPG	6 チャンネル			
外部割込み	7 チャンネル			



項目	CY91F583ASG CY91F584ASG CY91F585ASG	CY91F583ASH CY91F584ASH CY91F585ASH	CY91F583ASJ CY91F584ASJ CY91F585ASJ	CY91F583ASK CY91F584ASK CY91F585ASK
A/D コンバータ	3 ユニット(17 チャンネル)			
R/D コンバータ	なし			
D/A コンバータ	あり			
アップダウンカウンタ	2 チャンネル			
マルチファンクション シリアル	2 チャンネル			
CAN	64msb × 1 チャンネル(ch.0)			
FlexRay	128msb × 1 ユニット (ch.A / ch.B)	なし	128msb × 1 ユニット (ch.A / ch.B)	なし
ソフトウェアウォッチドッグ	あり			
ハードウェアウォッチドッグ	あり			
CRC 生成	2 チャンネル			
低電圧検出リセット (内部低電圧検出)	あり			
低電圧検出リセット (外部低電圧検出)	あり			
パッケージ	LQFP-64			
デバッグインタフェース	OCD (On Chip Debug Unit) 搭載			

**CY91580L シリーズ品種構成比較**
**メモリスizes**

項目	CY91F585LA CY91F585LB CY91F585LC CY91F585LD	CY91F586LA CY91F586LB CY91F586LC CY91F586LD	CY91F587LA CY91F587LB CY91F587LC CY91F587LD
Flash 容量(プログラム)	512+64K バイト	768+64K バイト	1024+64K バイト
Flash 容量(ワーク)	64K バイト		
RAM 容量(メイン)	48K バイト	64K バイト	96K バイト
RAM 容量(Backup)	8K バイト		

**ファンクション**

項目	CY91F585LA CY91F586LA CY91F587LA	CY91F585LB CY91F586LB CY91F587LB	CY91F585LC CY91F586LC CY91F587LC	CY91F585LD CY91F586LD CY91F587LD
システムクロック	オンチップ PLL クロック通倍方式 (最大 32 通倍) 最小命令実行時間 7.81ns (128MHz, 原発振 4MHz × 32 通倍)			
CR 発振器	あり			
	スタンバイ時 発振停止機能	あり	あり	なし
外部バス I/F	なし	アドレス 22 ビット データ 16 ビット	なし	アドレス 22 ビット データ 16 ビット
DMA 転送	8 チャンネル			
16 ビットベースタイマ	2 チャンネル			
フリーランタイマ	6 チャンネル			
インプットキャプチャ	8 チャンネル			
アウトプットコンペア	12 チャンネル			
波形ジェネレータ	2 ユニット(12 チャンネル)			

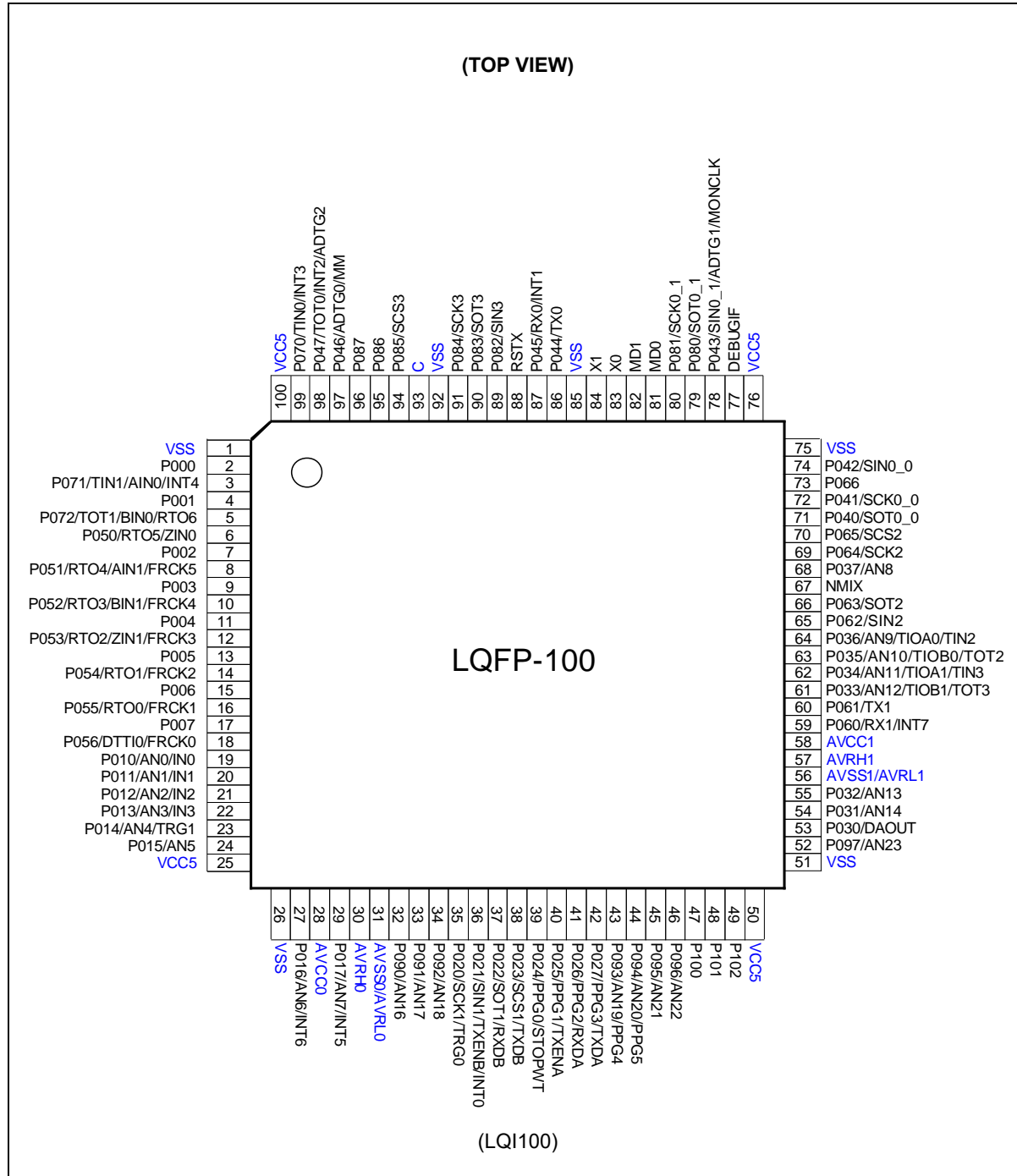
項目	CY91F585LA CY91F586LA CY91F587LA	CY91F585LB CY91F586LB CY91F587LB	CY91F585LC CY91F586LC CY91F587LC	CY91F585LD CY91F586LD CY91F587LD
16 ビットリロードタイマ	4 チャンネル			
PPG	24 チャンネル			
外部割込み	8 チャンネル			
A/D コンバータ	3 ユニット(24 チャンネル)			
R/D コンバータ	あり	なし	あり	なし
D/A コンバータ	なし	あり	なし	あり
アップダウンカウンタ	2 チャンネル			
マルチファンクション シリアル	5 チャンネル			
CAN	64msb × 3 チャンネル(ch.0/ch.1/ch.2)			
FlexRay	128msb × 1 ユニット (ch.A / ch.B)			
ソフトウェアウォッチドッグ	あり			
ハードウェアウォッチドッグ	あり			
CRC 生成	1 チャンネル			
低電圧検出リセット (内部低電圧検出)	あり			
低電圧検出リセット (外部低電圧検出)	あり			
パッケージ	LQFP-144			
デバッグインタフェース	OCD (On Chip Debug Unit) 搭載			

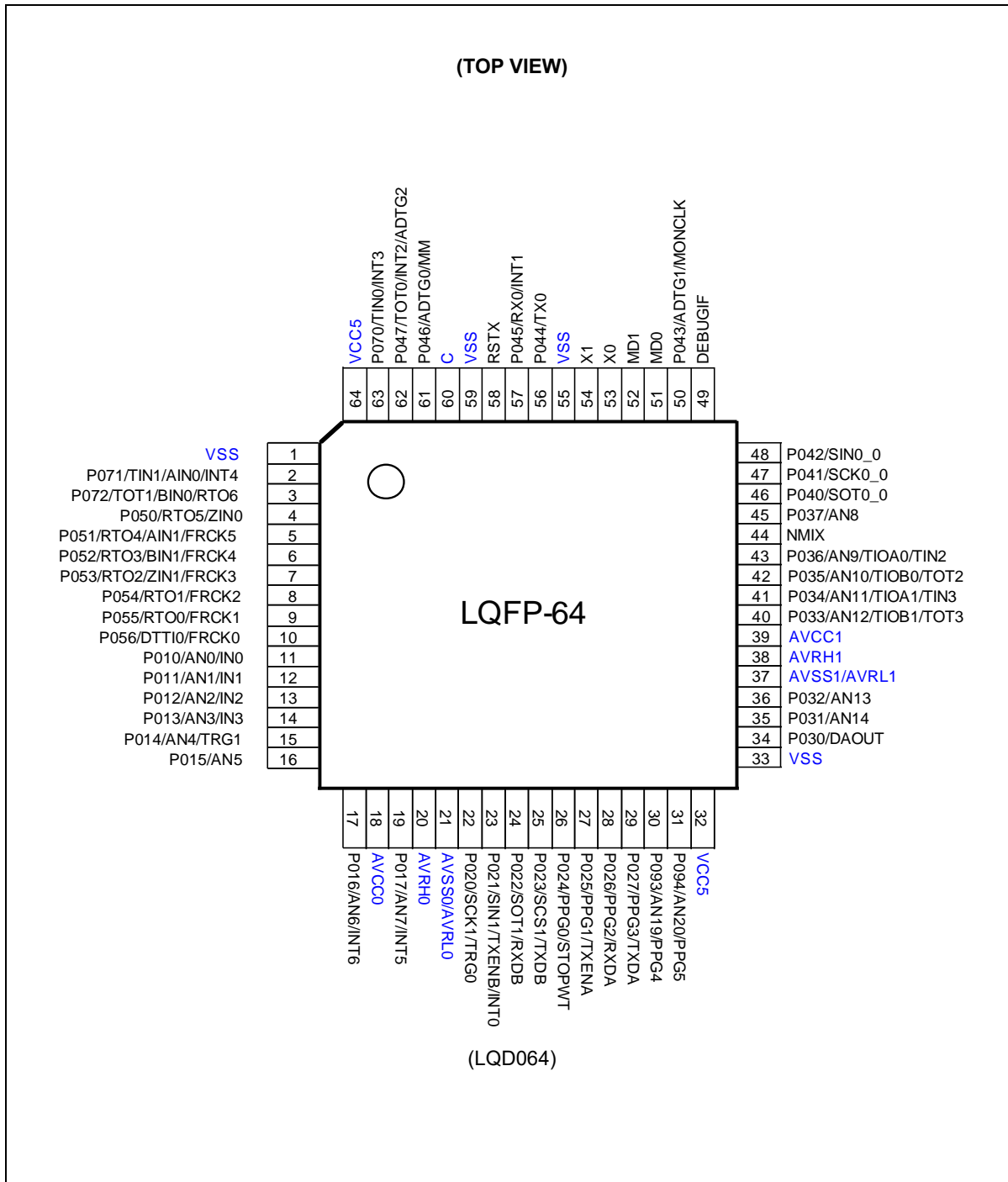
**(注意事項)**

- CY91580L シリーズの詳細は『CY91580L シリーズハードウェアマニュアル』を参照してください。

## 2. 端子配列図

**LQFP-100 端子配置図 CY91F583AM/F584AM/F585AM**



**LQFP-64 端子配置図 CY91F583AS/F584AS/F585AS**


### 3. 端子機能説明

#### CY91F583AM/F584AM/F585AM

端子番号	端子名	入出力 回路 形式*	機能
83	X0	A	メインクロック発振入力端子
84	X1		メインクロック発振出力端子
67	NMIX	B	マスクなし割込み入力端子
88	RSTX	B	外部リセット入力端子
81	MD0	C	モード端子0 (高電圧制御付)
82	MD1	C	モード端子1 (高電圧制御付)
2	P000	D	汎用入出力ポート
4	P001	D	汎用入出力ポート
7	P002	D	汎用入出力ポート
9	P003	D	汎用入出力ポート
11	P004	D	汎用入出力ポート
13	P005	D	汎用入出力ポート
15	P006	D	汎用入出力ポート
17	P007	D	汎用入出力ポート
19	P010	F	汎用入出力ポート
	IN0		16ビットインプットキャプチャch.0 外部パルス入力端子
	AN0		ADCアナログ0入力端子
20	P011	F	汎用入出力ポート
	IN1		16ビットインプットキャプチャch.1 外部パルス入力端子
	AN1		ADCアナログ1入力端子
21	P012	F	汎用入出力ポート
	IN2		16ビットインプットキャプチャch.2 外部パルス入力端子
	AN2		ADCアナログ2入力端子
22	P013	F	汎用入出力ポート
	IN3		16ビットインプットキャプチャch.3 外部パルス入力端子
	AN3		ADCアナログ3入力端子
23	P014	F	汎用入出力ポート
	TRG1		PPG ch.4,ch.5外部トリガ
	AN4		ADCアナログ4入力端子
24	P015	F	汎用入出力ポート
	AN5		ADCアナログ5入力端子
27	P016	G	汎用入出力ポート
	AN6		ADCアナログ6入力端子
	INT6		INT6外部割込み入力端子
29	P017	G	汎用入出力ポート
	AN7		ADCアナログ7入力端子
	INT5		INT5外部割込み入力端子
35	P020	D	汎用入出力ポート
	SCK1		マルチファンクションシリアル ch.1 クロック入出力端子
	TRG0		PPG ch.0-ch.3外部トリガ

端子番号	端子名	入出力 回路 形式*	機能
36	P021	L	汎用入出力ポート
	SIN1		マルチファンクションシリアル ch.1シリアルデータ入力端子
	TXENB		FlexRay ch.B動作許可出力端子
	INT0		INT0外部割込み入力端子
37	P022	K	汎用入出力ポート
	SOT1		マルチファンクションシリアル ch.1 シリアルデータ出力端子
	RXDB		FlexRay ch.Bデータ入力端子
38	P023	K	汎用入出力ポート
	SCS1		マルチファンクションシリアル ch.1 シリアルチップセレクト入出力端子
	TXDB		FlexRay ch.A動作許可出力端
39	P024	D	汎用入出力ポート
	PPG0		PPG ch.0出力
	STOPWT		FlexRayストップウォッチ入力端子
40	P025	K	汎用入出力ポート
	PPG1		PPG ch.1出力
	TXENA		FlexRay ch.A動作許可出力端子
41	P026	K	汎用入出力ポート
	PPG2		PPG ch.2出力端子
	RXDA		FlexRay ch.Aデータ入力端子
42	P027	K	汎用入出力ポート
	PPG3		PPG ch.3出力端子
	TXDA		FlexRay ch.Aデータ出力端子
53	P030	M	汎用入出力ポート
	DAOUT		DACアナログ出力端子
54	P031	F	汎用入出力ポート
	AN14		ADCアナログ14入力端子
55	P032	F	汎用入出力ポート
	AN13		ADCアナログ13入力端子
61	P033	F	汎用入出力ポート
	TIOB1		ベースタイマch.1 TIOB入力端子
	TOT3		リロードタイマ ch.3 出力端子
	AN12		ADCアナログ12入力端子
62	P034	F	汎用入出力ポート
	TIOA1		ベースタイマch.1 TIOA入出力端子
	TIN3		リロードタイマ ch.3 イベント入力端子
	AN11		ADCアナログ11入力端子
63	P035	F	汎用入出力ポート
	TIOB0		ベースタイマch.0 TIOB入力端子
	TOT2		リロードタイマ ch.2 出力端子
	AN10		ADCアナログ10入力端子
64	P036	F	汎用入出力ポート
	TIOA0		ベースタイマch.0 TIOA出力端子
	TIN2		リロードタイマ ch.2 イベント入力端子
	AN9		ADCアナログ9入力端子
68	P037	F	汎用入出力ポート
	AN8		ADCアナログ8入力端子

端子番号	端子名	入出力 回路 形式*	機能
71	P040	H	汎用入出力ポート
	SOT0_0		マルチファンクションシリアル ch.0シリアルデータ出力端子(0)/ I <sup>2</sup> C ch.0シリアルデータ入出力端子(0) (SDA)
72	P041	H	汎用入出力ポート
	SCK0_0		マルチファンクションシリアル ch.0クロック入出力端子(0)/ I <sup>2</sup> C ch.0クロック入出力端子(0) (SCL)
74	P042	D	汎用入出力ポート
	SIN0_0		マルチファンクションシリアル ch.0シリアルデータ入力端子(0)
78	P043	D	汎用入出力ポート
	SIN0_1		マルチファンクションシリアル ch.0シリアルデータ入力端子(1)
	ADTG1		A/Dコンバータ ch.8-ch.14 外部トリガ入力端子
	MONCLK		クロックモニタ出力端子
86	P044	D	汎用入出力ポート
	TX0		CAN送信データ0出力端子
87	P045	E	汎用入出力ポート
	RX0		CAN受信データ0入力端子
	INT1		INT1外部割込み入力端子
97	P046	D	汎用入出力ポート
	ADTG0		A/Dコンバータ ch.0-ch.7 外部トリガ入力端子
	MM		クロックスーパバイザ メインクロック停止検出出力端子
98	P047	E	汎用入出力ポート
	TOT0		リロードタイマ ch.0 出力端子
	INT2		INT2外部割込み入力端子
	ADTG2		A/Dコンバータ ch.16-ch.23 外部トリガ入力端子
6	P050	D	汎用入出力ポート
	RTO5		波形ジェネレータch.5出力端子
	ZIN0		アップダウンカウンタch.0 ZIN入力端子
8	P051	D	汎用入出力ポート
	RTO4		波形ジェネレータch.4出力端子
	AIN1		アップダウンカウンタch.1 AIN入力端子
	FRCK5		フリーランタイマch.5 外部クロック入力端子
10	P052	D	汎用入出力ポート
	RTO3		波形ジェネレータch.3出力端子
	BIN1		アップダウンカウンタch.1 BIN入力端子
	FRCK4		フリーランタイマch.4 外部クロック入力端子
12	P053	D	汎用入出力ポート
	RTO2		波形ジェネレータch.2出力端子
	ZIN1		アップダウンカウンタch.1 ZIN入力端子
	FRCK3		フリーランタイマch.3 外部クロック入力端子
14	P054	D	汎用入出力ポート
	RTO1		波形ジェネレータch.1出力端子
	FRCK2		フリーランタイマch.2 外部クロック入力端子
16	P055	D	汎用入出力ポート
	RTO0		波形ジェネレータch.0出力端子
	FRCK1		フリーランタイマch.1 外部クロック入力端子



端子番号	端子名	入出力 回路 形式*	機能
18	P056	D	汎用入出力ポート
	DTTI0		波形ジェネレータ出力停止信号入力端子0
	FRCK0		フリーランタイムch.0 外部クロック入力端子
59	P060	E	汎用入出力ポート
	RX1		CAN受信データ1入力端子
	INT7		INT7外部割込み入力端子
60	P061	D	汎用入出力ポート
	TX1		CAN送信データ1出力端子
65	P062	D	汎用入出力ポート
	SIN2		マルチファンクションシリアル ch.2シリアルデータ入力端子
66	P063	H	汎用入出力ポート
	SOT2		マルチファンクションシリアル ch.2 シリアルデータ出力端子/ I <sup>2</sup> C ch.2 シリアルデータ入出力端子(SDA)
69	P064	H	汎用入出力ポート
	SCK2		マルチファンクションシリアル ch.2 クロック入出力端子/ I <sup>2</sup> C ch.2 クロック入出力端子(SCL)
70	P065	D	汎用入出力ポート
	SCS2		マルチファンクションシリアル ch.2 シリアルチップセレクト入出力端子
73	P066	D	汎用入出力ポート
99	P070	E	汎用入出力ポート
	TIN0		リロードタイマ ch.0 イベント入力端子
	INT3		INT3外部割込み入力端子
3	P071	E	汎用入出力ポート
	TIN1		リロードタイマ ch.1 イベント入力端子
	AIN0		アップダウンカウンタch.0 AIN入力端子
	INT4		INT4外部割込み入力端子
5	P072	D	汎用入出力ポート
	TOT1		リロードタイマ ch.1 出力端子
	BIN0		アップダウンカウンタch.0 BIN入力端子
	RTO6		波形ジェネレータch.6出力端子
79	P080	H	汎用入出力ポート
	SOT0_1		マルチファンクションシリアル ch.0 シリアルデータ出力端子(1)/ I <sup>2</sup> C ch.0 シリアルデータ入出力端子(1) (SDA)
80	P081	H	汎用入出力ポート
	SCK0_1		マルチファンクションシリアル ch.0クロック入出力端子(1)/ I <sup>2</sup> C ch.0クロック入出力端子(1) (SCL)
89	P082	D	汎用入出力ポート
	SIN3		マルチファンクションシリアル ch.3 シリアルデータ入力端子
90	P083	H	汎用入出力ポート
	SOT3		マルチファンクションシリアル ch.3 シリアルデータ出力端子/ I <sup>2</sup> C ch.3 シリアルデータ入出力端子(SDA)
91	P084	H	汎用入出力ポート
	SCK3		マルチファンクションシリアル ch.3 クロック入出力端子/ I <sup>2</sup> C ch.3 クロック入出力端子(SCL)
94	P085	D	汎用入出力ポート
	SCS3		マルチファンクションシリアル ch.3 シリアルチップセレクト入出力端子
95	P086	D	汎用入出力ポート
96	P087	D	汎用入出力ポート

端子番号	端子名	入出力回路形式*	機能
32	P090	F	汎用入出力ポート
	AN16		ADCアナログ16入力端子
33	P091	F	汎用入出力ポート
	AN17		ADCアナログ17入力端子
34	P092	F	汎用入出力ポート
	AN18		ADCアナログ18入力端子
43	P093	F	汎用入出力ポート
	PPG4		PPG ch.4出力端子
	AN19		ADCアナログ19入力端子
44	P094	F	汎用入出力ポート
	PPG5		PPG ch.5出力端子
	AN20		ADCアナログ20入力端子
45	P095	F	汎用入出力ポート
	AN21		ADCアナログ21入力端子
46	P096	F	汎用入出力ポート
	AN22		ADCアナログ22入力端子
52	P097	F	汎用入出力ポート
	AN23		ADCアナログ23入力端子
47	P100	D	汎用入出力ポート
48	P101	D	汎用入出力ポート
49	P102	D	汎用入出力ポート
77	DEBUGIF	I	DEBUG I/F端子
28	AVCC0	-	A/Dコンバータ用アナログ電源
58	AVCC1	-	A/Dコンバータ用アナログ電源
30	AVRH0	-	A/Dコンバータ用上限基準電圧
57	AVRH1	-	A/Dコンバータ用上限基準電圧
31	AVSS0	-	A/Dコンバータ用GND
	AVRL0		A/Dコンバータ用下限基準電圧
56	AVSS1	-	A/Dコンバータ用GND
	AVRL1		A/Dコンバータ用下限基準電圧
93	C	-	外部容量接続出力端子
25, 50, 76, 100	VCC5	-	+5.0v電源
1, 26, 51, 75, 85, 92	VSS	-	GND

\*:入出力回路形式については、「4. 入出力回路形式」を参照してください。

**CY91F583AS/F584AS/F585AS**

端子番号	端子名	入出力 回路 形式*	機能
53	X0	A	メインクロック発振入力端子
54	X1		メインクロック発振出力端子
44	NMIX	B	マスクなし割込み入力端子
58	RSTX	B	外部リセット入力端子
51	MD0	C	モード端子0 (高電圧制御付)
52	MD1	C	モード端子1 (高電圧制御付)
11	P010	F	汎用入出力ポート
	IN0		16ビットインプットキャプチャch.0 外部パルス入力端子
	AN0		ADCアナログ0入力端子
12	P011	F	汎用入出力ポート
	IN1		16ビットインプットキャプチャch.1 外部パルス入力端子
	AN1		ADCアナログ1入力端子
13	P012	F	汎用入出力ポート
	IN2		16ビットインプットキャプチャch.2 外部パルス入力端子
	AN2		ADCアナログ2入力端子
14	P013	F	汎用入出力ポート
	IN3		16ビットインプットキャプチャch.3 外部パルス入力端子
	AN3		ADCアナログ3入力端子
15	P014	F	汎用入出力ポート
	TRG1		PPG ch.4,ch.5外部トリガ
	AN4		ADCアナログ4入力端子
16	P015	F	汎用入出力ポート
	AN5		ADCアナログ5入力端子
17	P016	G	汎用入出力ポート
	AN6		ADCアナログ6入力端子
	INT6		INT6外部割込み入力端子
19	P017	G	汎用入出力ポート
	AN7		ADCアナログ7入力端子
	INT5		INT5外部割込み入力端子
22	P020	D	汎用入出力ポート
	SCK1		マルチファンクションシリアル ch.1 クロック入出力端子
	TRG0		PPG ch.0-ch.3外部トリガ
23	P021	L	汎用入出力ポート
	SIN1		マルチファンクションシリアル ch.1シリアルデータ入力端子
	TXENB		FlexRay ch.B動作許可出力端子
	INT0		INT0外部割込み入力端子
24	P022	K	汎用入出力ポート
	SOT1		マルチファンクションシリアル ch.1 シリアルデータ出力端子
	RXDB		FlexRay ch.Bデータ入力端子
25	P023	K	汎用入出力ポート
	SCS1		マルチファンクションシリアル ch.1 シリアルチップセレクト入出力端子
	TXDB		FlexRay ch.Bデータ出力端子
26	P024	D	汎用入出力ポート
	PPG0		PPG ch.0出力
	STOPWT		FlexRayストップウォッチ入力端子

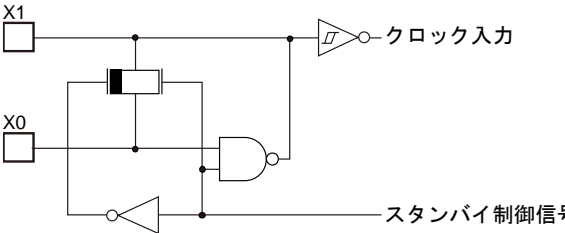
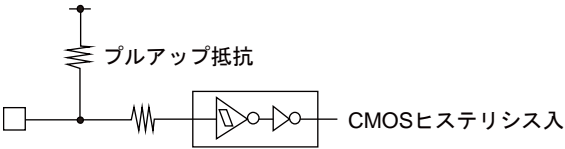
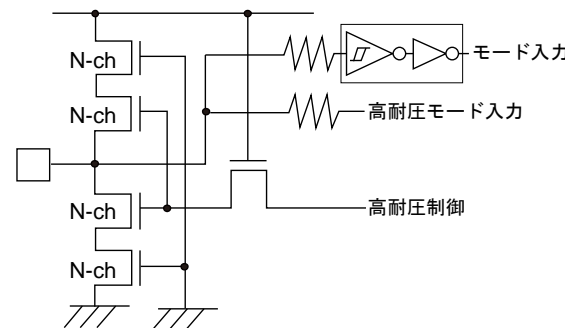
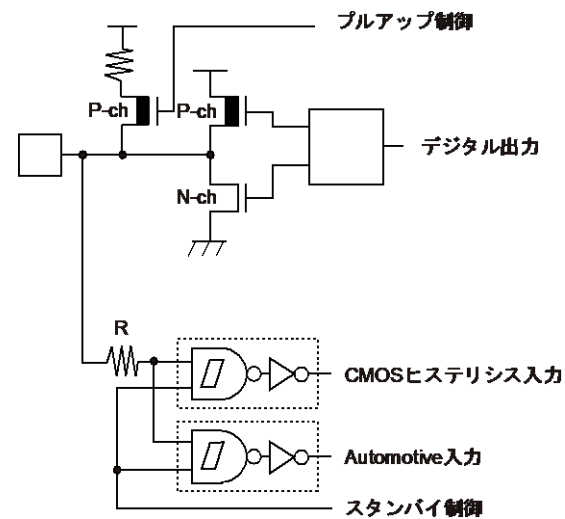
端子番号	端子名	入出力 回路 形式*	機能
27	P025	K	汎用入出力ポート
	PPG1		PPG ch.1出力
	TXENA		FlexRay ch.A動作許可出力端子
28	P026	K	汎用入出力ポート
	PPG2		PPG ch.2出力端子
	RXDA		FlexRay ch.Aデータ入力端子
29	P027	K	汎用入出力ポート
	PPG3		PPG ch.3出力端子
	TXDA		FlexRay ch.Aデータ出力端子
34	P030	M	汎用入出力ポート
	DAOOUT		DACアナログ出力端子
35	P031	F	汎用入出力ポート
	AN14		ADCアナログ14入力端子
36	P032	F	汎用入出力ポート
	AN13		ADCアナログ13入力端子
40	P033	F	汎用入出力ポート
	TIOB1		ベースタイムch.1 TIOB入力端子
	TOT3		リロードタイム ch.3 出力端子
	AN12		ADCアナログ12入力端子
41	P034	F	汎用入出力ポート
	TIOA1		ベースタイムch.1 TIOA入出力端子
	TIN3		リロードタイム ch.3 イベント入力端子
	AN11		ADCアナログ11入力端子
42	P035	F	汎用入出力ポート
	TIOB0		ベースタイムch.0 TIOB入力端子
	TOT2		リロードタイム ch.2 出力端子
	AN10		ADCアナログ10入力端子
43	P036	F	汎用入出力ポート
	TIOA0		ベースタイムch.0 TIOA出力端子
	TIN2		リロードタイム ch.2 イベント入力端子
	AN9		ADCアナログ9入力端子
45	P037	F	汎用入出力ポート
	AN8		ADCアナログ8入力端子
46	P040	H	汎用入出力ポート
	SOT0_0		マルチファンクションシリアル ch.0シリアルデータ出力端子(0)/ I <sup>2</sup> C ch.0シリアルデータ入出力端子(0) (SDA)
47	P041	H	汎用入出力ポート
	SCK0_0		マルチファンクションシリアル ch.0クロック入出力端子(0)/ I <sup>2</sup> C ch.0クロック入出力端子(0) (SCL)
48	P042	D	汎用入出力ポート
	SIN0_0		マルチファンクションシリアル ch.0シリアルデータ入力端子(0)
50	P043	D	汎用入出力ポート
	ADTG1		A/Dコンバータ ch.8-ch.14 外部トリガ入力端子
	MONCLK		クロックモニタ出力端子
56	P044	D	汎用入出力ポート
	TX0		CAN送信データ0出力端子

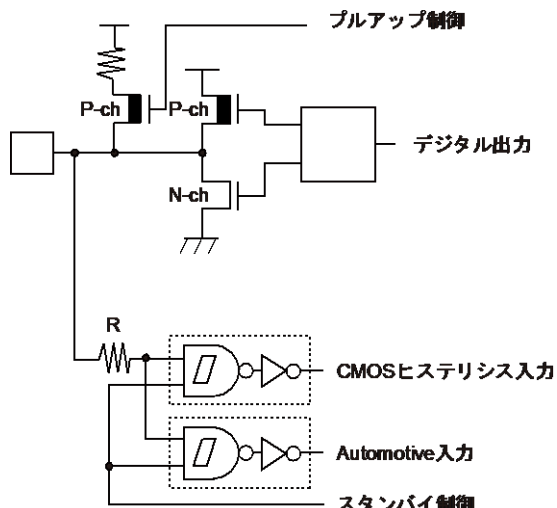
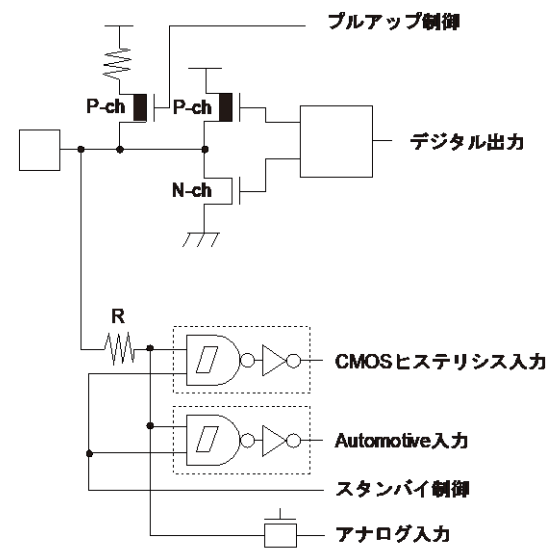
端子番号	端子名	入出力 回路 形式*	機能
57	P045	E	汎用入出力ポート
	RX0		CAN受信データ0入力端子
	INT1		INT1外部割込み入力端子
61	P046	D	汎用入出力ポート
	ADTG0		A/Dコンバータ ch.0-ch.7 外部トリガ入力端子
	MM		クロックスーパーバイザ メインクロック停止検出出力端子
62	P047	E	汎用入出力ポート
	TOT0		リロードタイマ ch.0 出力端子
	INT2		INT2外部割込み入力端子
	ADTG2		A/Dコンバータ ch.19,ch.20 外部トリガ入力端子
4	P050	D	汎用入出力ポート
	RTO5		波形ジェネレータch.5出力端子
	ZIN0		アップダウンカウンタch.0 ZIN入力端子
5	P051	D	汎用入出力ポート
	RTO4		波形ジェネレータch.4出力端子
	AIN1		アップダウンカウンタch.1 AIN入力端子
	FRCK5		フリーランタイマch.5 外部クロック入力端子
6	P052	D	汎用入出力ポート
	RTO3		波形ジェネレータch.3出力端子
	BIN1		アップダウンカウンタch.1 BIN入力端子
	FRCK4		フリーランタイマch.4 外部クロック入力端子
7	P053	D	汎用入出力ポート
	RTO2		波形ジェネレータch.2出力端子
	ZIN1		アップダウンカウンタch.1 ZIN入力端子
	FRCK3		フリーランタイマch.3 外部クロック入力端子
8	P054	D	汎用入出力ポート
	RTO1		波形ジェネレータch.1出力端子
	FRCK2		フリーランタイマch.2 外部クロック入力端子
9	P055	D	汎用入出力ポート
	RTO0		波形ジェネレータch.0出力端子
	FRCK1		フリーランタイマch.1 外部クロック入力端子
10	P056	D	汎用入出力ポート
	DTTI0		波形ジェネレータ出力停止信号入力端子0
	FRCK0		フリーランタイマch.0 外部クロック入力端子
63	P070	E	汎用入出力ポート
	TIN0		リロードタイマ ch.0 イベント入力端子
	INT3		INT3外部割込み入力端子
2	P071	E	汎用入出力ポート
	TIN1		リロードタイマ ch.1 イベント入力端子
	AIN0		アップダウンカウンタch.0 AIN入力端子
	INT4		INT4外部割込み入力端子
3	P072	D	汎用入出力ポート
	TOT1		リロードタイマ ch.1 出力端子
	BIN0		アップダウンカウンタch.0 BIN入力端子
	RTO6		波形ジェネレータch.6出力端子

端子番号	端子名	入出力回路形式*	機能
30	P093	F	汎用入出力ポート
	PPG4		PPG ch.4出力端子
	AN19		ADCアナログ19入力端子
31	P094	F	汎用入出力ポート
	PPG5		PPG ch.5出力端子
	AN20		ADCアナログ20入力端子
49	DEBUGIF	I	DEBUG I/F端子
18	AVCC0	-	A/Dコンバータ用アナログ電源
39	AVCC1	-	A/Dコンバータ用アナログ電源
20	AVRH0	-	A/Dコンバータ用上限基準電圧
38	AVRH1	-	A/Dコンバータ用上限基準電圧
21	AVSS0	-	A/Dコンバータ用GND
	AVRL0		A/Dコンバータ用下限基準電圧
37	AVSS1	-	A/Dコンバータ用GND
	AVRL1		A/Dコンバータ用下限基準電圧
60	C	-	外部容量接続出力端子
32, 64	VCC5	-	+5.0v電源
1, 33, 55, 59	VSS	-	GND

\*:入出力回路形式については、「4. 入出力回路形式」を参照してください。

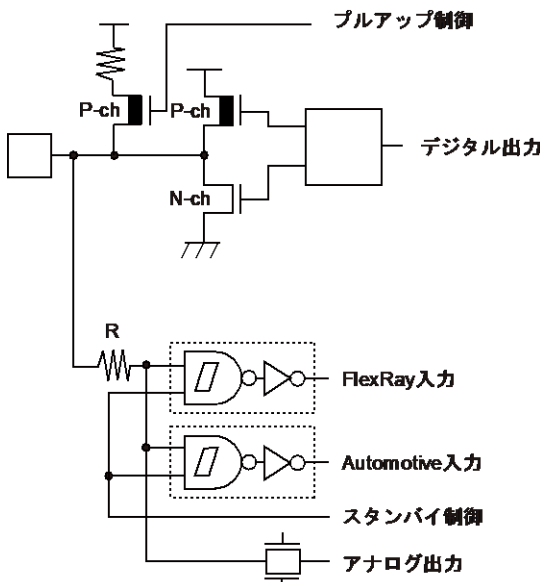
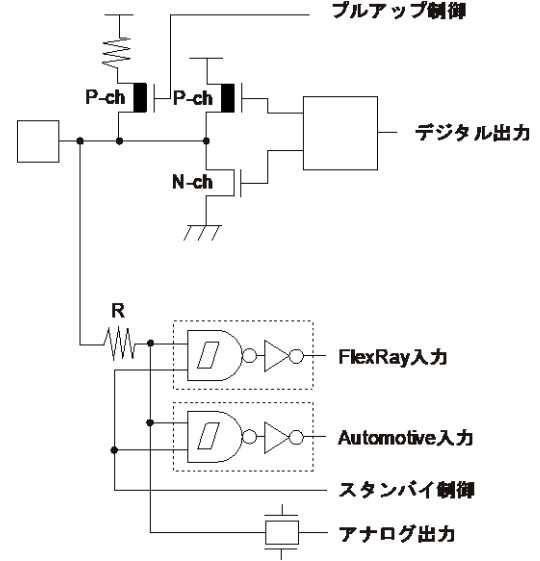
#### 4. 入出力回路形式

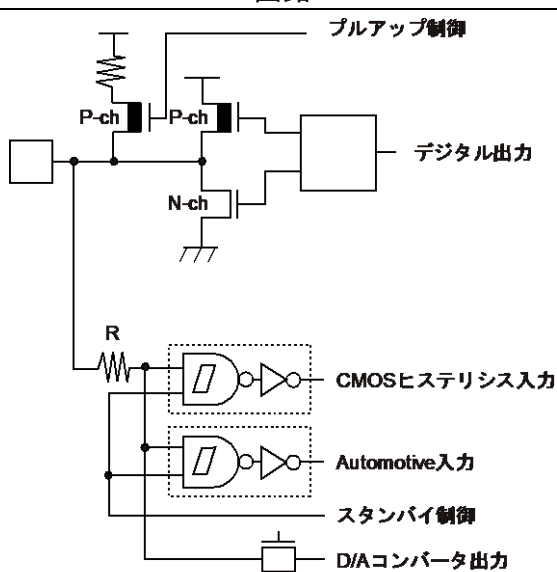
分類	回路	備考
A		発振帰還抵抗 約 1MΩ
B		・CMOS ヒステリシス入力 ・プルアップ抵抗付き 50kΩ
C		・Schmitt 入力 ・高耐圧制御付き
D		・汎用入出力ポート ・CMOS レベル出力 $I_{OH}=-2/-5mA$ , $I_{OL}=2/5mA$ ・プルアップ抵抗制御付き 50kΩ ・CMOS ヒステリシス入力 (0.7Vcc/0.3Vcc) ・Automotive 入力(0.8Vcc/0.5Vcc)

分類	回路	備考
E	 <p>プルアップ制御</p> <p>デジタル出力</p> <p>CMOSヒステリシス入力</p> <p>Automotive入力</p> <p>スタンバイ制御</p>	<ul style="list-style-type: none"> <li>汎用入出力ポート</li> <li>CMOS レベル出力  <math>I_{OH}=-2/-5mA</math>, <math>I_{OL}=2/5mA</math></li> <li>プルアップ抵抗制御付き 50k<math>\Omega</math></li> <li>CMOS ヒステリシス入力  <math>(0.7V_{CC}/0.3V_{CC})</math>            スタンバイ時, 入力値は前値保持</li> <li>Automotive 入力(<math>0.8V_{CC}/0.5V_{CC}</math>)            スタンバイ時, 入力値は前値保持</li> </ul>
F	 <p>プルアップ制御</p> <p>デジタル出力</p> <p>CMOSヒステリシス入力</p> <p>Automotive入力</p> <p>スタンバイ制御</p> <p>アナログ入力</p>	<ul style="list-style-type: none"> <li>アナログ入力付き, 汎用入出力ポート</li> <li>CMOS レベル出力  <math>I_{OH}=-2/-5mA</math>, <math>I_{OL}=2/5mA</math></li> <li>プルアップ抵抗制御付き 50k<math>\Omega</math></li> <li>CMOS ヒステリシス入力  <math>(0.7V_{CC}/0.3V_{CC})</math></li> <li>Automotive 入力(<math>0.8V_{CC}/0.5V_{CC}</math>)</li> </ul>





分類	回路	備考
K		<ul style="list-style-type: none"> <li>・アナログ出力付き, 汎用入出力ポート</li> <li>・CMOS レベル出力  <math>I_{OH}=-2/-4mA</math>, <math>I_{OL}=2/4mA</math></li> <li>・プルアップ抵抗制御付き 50k<math>\Omega</math></li> <li>・FlexRay 入力(0.7Vcc/0.3Vcc)</li> <li>・Automotive 入力(0.8Vcc/0.5Vcc)</li> </ul>
L		<ul style="list-style-type: none"> <li>・アナログ出力付き, 汎用入出力ポート</li> <li>・CMOS レベル出力  <math>I_{OH}=-2/-4mA</math>, <math>I_{OL}=2/4mA</math></li> <li>・プルアップ抵抗制御付き 50k<math>\Omega</math></li> <li>・FlexRay 入力(0.7Vcc/0.3Vcc)            スタンバイ時, 入力値は前値保持</li> <li>・Automotive 入力(0.8Vcc/0.5Vcc)            スタンバイ時, 入力値は前値保持</li> </ul>

分類	回路	備考
M	 <p>プルアップ制御</p> <p>デジタル出力</p> <p>CMOSヒステリシス入力</p> <p>Automotive入力</p> <p>スタンバイ制御</p> <p>D/Aコンバータ出力</p>	<ul style="list-style-type: none"> <li>・D/A コンバータ出力付き, 汎用入出力ポート</li> <li>・CMOS レベル出力  <math>I_{OH} = -2/-5\text{mA}</math>, <math>I_{OL} = 2/5\text{mA}</math></li> <li>・プルアップ抵抗制御付き 50k<math>\Omega</math></li> <li>・CMOS ヒステリシス入力 (0.7Vcc/0.3Vcc)</li> <li>・Automotive 入力(0.8Vcc/0.5Vcc)</li> </ul>

## 5. 取扱上のご注意

半導体デバイスは、ある確率で故障します。また、半導体デバイスの故障は、使用される条件(回路条件、環境条件など)によっても大きく左右されます。

以下に、半導体デバイスをより信頼性の高い状態で使用していただくために、注意・配慮しなければならない事項について説明します。

### 5.1 設計上の注意事項

ここでは、半導体デバイスを使用して電子機器の設計を行う際に注意すべき事項について述べます。

#### 絶対最大定格の遵守

半導体デバイスは、過剰なストレス (電圧、電流、温度など) が加わると破壊する可能性があります。この限界値を定めたものが絶対最大定格です。従って、定格を一項目でも超えることのないようご注意ください。

#### 推奨動作条件の遵守

推奨動作条件は、半導体デバイスの正常な動作を保証する条件です。電気的特性の規格値は、全てこの条件の範囲内で保証されます。常に推奨動作条件下で使用してください。この条件を越えて使用すると、信頼性に悪影響を及ぼすことがあります。

本資料に記載されていない項目、使用条件、論理組み合わせでの使用は、保証していません。記載されている以外の条件での使用をお考えの場合は、必ず事前に営業部門までご相談ください。

#### 端子の処理と保護

半導体デバイスには、電源および各種入出力端子があります。これらに対して以下の注意が必要です。

##### 1. 過電圧・過電流の防止

各端子に最大定格を超える電圧・電流が印加されると、デバイスの内部に劣化が生じ、著しい場合には破壊に至ります。機器の設計の際には、このような過電圧・過電流の発生を防止してください。

##### 2. 出力端子の保護

出力端子を電源端子または他の出力端子とショートしたり、大きな容量負荷を接続すると大電流が流れる場合があります。この状態が長時間続くとデバイスが劣化しますので、このような接続はしないようにしてください。

##### 3. 未使用入力端子の処理

インピーダンスの非常に高い入力端子は、オープン状態で使用すると動作が不安定になる場合があります。適切な抵抗を介して電源端子やグランド端子に接続してください。

#### ラッチアップ

半導体デバイスは、基板上に P 型と N 型の領域を形成することにより構成されます。外部から異常な電圧が加えられた場合、内部の寄生 PNP 接合 (サイリスタ構造) が導通して、数百 mA を越える大電流が電源端子に流れ続けることがあります。これをラッチアップと呼びます。この現象が起きるとデバイスの信頼性を損ねるだけでなく、破壊に至り発熱・発煙・発火の恐れもあります。これを防止するために、以下の点にご注意ください。

1. 最大定格以上の電圧が端子に加わることが無いようにしてください。異常なノイズ、サージ等にも注意してください。
2. 電源投入シーケンスを考慮し、異常な電流が流れないようにしてください。

#### 安全等の規制と規格の遵守

世界各国では、安全や、電磁妨害等の各種規制と規格が設けられています。お客様が機器を設計するに際しては、これらの規制と規格に適合するようお願いいたします。

## フェイル・セーフ設計

半導体デバイスは、ある確率で故障が発生します。半導体デバイスが故障しても、結果的に人身事故、火災事故、社会的な損害を生じさせないよう、お客様は、装置の冗長設計、延焼対策設計、過電流防止設計、誤動作防止設計などの安全設計をお願いします。

## 用途に関する注意

本資料に記載された製品は、通常の産業用、一般事務用、パーソナル用、家庭用などの一般的用途に使用されることを意図して設計・製造されています。極めて高度な安全性が要求され、仮に当該安全性が確保されない場合、社会的に重大な影響を与えかつ直接生命・身体に対する重大な危険性を伴う用途（原子力施設における核反応制御、航空機自動飛行制御、航空交通管制、大量輸送システムにおける運行制御、生命維持のための医療機器、兵器システムにおけるミサイル発射制御をいう）、ならびに極めて高い信頼性が要求される用途（海底中継器、宇宙衛星をいう）に使用されるよう設計・製造されたものではありません。当社は、これらの用途に当該製品が使用されたことにより発生した損害などについては、責任を負いかねますのでご了承ください。

## 5.2 パッケージ実装上の注意事項

パッケージには、リード挿入形と表面実装形があります。いずれの場合も、はんだ付け時の耐熱性に関する品質保証は、当社の推奨する条件での実装に対してのみ適用されます。実装条件の詳細については営業部門までお問い合わせください。

### リード挿入形

リード挿入形パッケージのプリント板への実装方法は、プリント板へ直接はんだ付けする方法とソケットを使用してプリント板に実装する方法とがあります。

プリント板へ直接はんだ付けする場合は、プリント板のスルーホールにリード挿入後、噴流はんだによるフローはんだ方法（ウェーブソルダーリング法）が一般的に使用されます。この場合、はんだ付け実装時には、通常最大定格の保存温度を上回る熱ストレスがリード部分に加わります。当社の実装推奨条件で実装してください。

ソケット実装方法でご使用になる場合、ソケットの接点の表面処理と IC のリードの表面処理が異なるとき、長時間経過後、接触不良を起こすことがあります。このため、ソケットの接点の表面処理と IC のリードの表面処理の状態を確認してから実装することをお勧めします。

### 表面実装形

表面実装形パッケージは、リード挿入形と比較して、リードが細く薄いため、リードが変形し易い性質をもっています。また、パッケージの多ピン化に伴い、リードピッチも狭く、リード変形によるオープン不良や、はんだブリッジによるショート不良が発生しやすいため、適切な実装技術が必要となります。

当社ははんだリフロー方法を推奨し、製品ごとに実装条件のランク分類を実施しています。当社推奨のランク分類に従って実装してください。

### 鉛フリーパッケージ

BGA パッケージの Sn-Ag-Cu 系ボール品を Sn-Pb 共晶はんだにて実装した場合、使用状況により接合強度が低下することがありますのでご注意ください。

## 半導体デバイスの保管について

プラスチックパッケージは樹脂でできているため、自然の環境に放置することにより吸湿します。吸湿したパッケージに実装時の熱が加わった場合、界面剥離発生による耐湿性の低下やパッケージクラックが発生することがあります。以下の点にご注意ください。

1. 急激な温度変化のある所では製品に水分の結露が起こります。このような環境を避けて、温度変化の少ない場所に保管してください。
2. 製品の保管場所はドライボックスの使用を推奨します。相対湿度 70%RH 以下、温度 5°C～30°C で保管をお願いします。ドライパッケージを開封した場合には湿度 40%～70%RH を推奨いたします。
3. 当社では必要に応じて半導体デバイスの梱包材として防湿性の高いアルミラミネート袋を用い、乾燥剤としてシリカゲルを使用しております。半導体デバイスはアルミラミネート袋に入れて密封して保管してください。
4. 腐食性ガスの発生する場所や塵埃の多い所は避けてください。

## ベーキングについて

吸湿したパッケージはベーキング (加熱乾燥) を実施することにより除湿することが可能です。

ベーキングは、当社の推奨する条件で実施してください。

条件:125°C/24 時間

## 静電気

半導体デバイスは静電気による破壊を起こしやすいため、以下の点についてご注意ください。

1. 作業環境の相対湿度は 40 % ~ 70%RH にしてください。  
除電装置 (イオン発生装置) の使用なども必要に応じて検討してください。
2. 使用するコンベア、半田槽、半田ゴテ、および周辺付帯設備は大地に接地してください。
3. 人体の帯電防止のため、指輪または腕輪などから高抵抗 (1 MΩ 程度) で大地に接地したり、導電性の衣服・靴を着用し、床に導電マットを敷くなど帯電電荷を最小限に保つようにしてください。
4. 治具、計器類は、接地または帯電防止化を実施してください。
5. 組立完了基板の収納時、発泡スチロールなどの帯電しやすい材料の使用は避けてください。

## 5.3 使用環境に関する注意事項

半導体デバイスの信頼性は、先に述べました周囲温度とそれ以外の環境条件にも依存します。ご使用にあたっては、以下の点にご注意ください。

### 1. 湿度環境

高湿度環境下での長期の使用は、デバイス自身だけでなくプリント基板等にもリーク性の不具合が発生する場合があります。高湿度が想定される場合は、防湿処理を施す等の配慮をお願いします。

### 2. 静電気放電

半導体デバイスの直近に高電圧に帯電したものが存在すると、放電が発生し誤動作の原因となることがあります。このような場合、帯電の防止または放電の防止の処置をお願いします。

### 3. 腐食性ガス、塵埃、油

腐食性ガス雰囲気中や、塵埃、油等がデバイスに付着した状態で使用すると、化学反応によりデバイスに悪影響を及ぼす場合があります。このような環境下でご使用の場合は、防止策についてご検討ください。

### 4. 放射線・宇宙線

一般のデバイスは、設計上、放射線、宇宙線にさらされる環境を想定しておりません。したがって、これらを遮蔽してご使用ください。

### 5. 発煙・発火

樹脂モールド型のデバイスは、不燃性ではありません。発火物の近くでは、ご使用にならないでください。発煙・発火しますと、その際に毒性を持ったガスが発生する恐れがあります。

その他、特殊な環境下でのご使用をお考えの場合は、営業部門にご相談ください。

## 6. デバイス取扱い上の注意

ラッチアップ防止および端子処理について説明します。

### ラッチアップ防止のために

CMOS IC では入力端子や出力端子に VCC より高い電圧や VSS より低い電圧を印加した場合または VCC 端子～VSS 端子間に定格を超える電圧を印加した場合に、ラッチアップ現象を生じることがあります。ラッチアップが生じると電源電流が激増し、素子の熱破壊に至ることがありますので使用に際しては最大定格を超えることのないよう十分に注意してください。

また、アナログ系の電源投入時、および切断時においてもアナログ電源(AVCC0, AVCC1, AVR0, AVR1) とアナログ入力、デジタル電源(VCC5)を超えないように注意してください。

電源投入の順序は、デジタル電源電圧(VCC5)、アナログ電源電圧(AVCC0, AVCC1, AVR0, AVR1)を同時に投入するか、デジタル電源電圧(VCC5)を投入後、アナログ電源 (AVCC0, AVCC1, AVR0, AVR1)を投入してください。

### 未使用端子の処理について

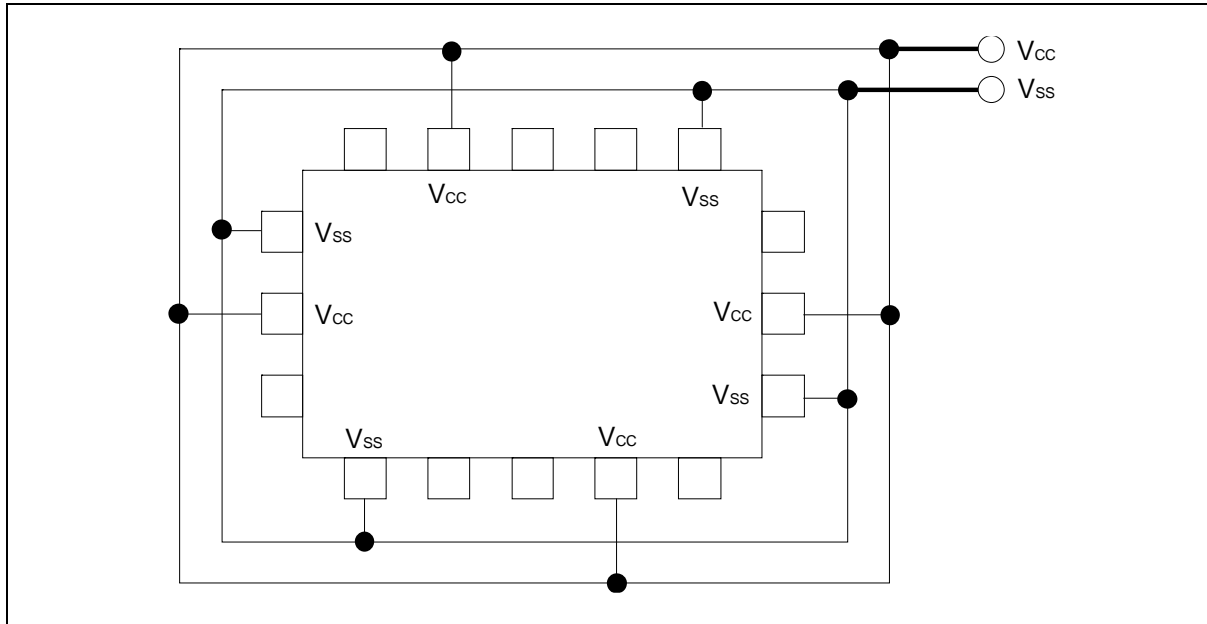
使用していない入力端子を開放のままにしておくと、誤動作およびラッチアップによる永久破壊の原因になることがありますので、 $2k\Omega$ 以上の抵抗を介して、プルアップまたはプルダウンなどの処置をしてください。

また、使用していない入出力端子がある場合は、出力状態に設定して解放とするか、入力状態に設定して入力端子と同じ処理をしてください。

### 電源端子について

VCC 端子・VSS 端子が複数ある場合、デバイス設計上はラッチアップなどの誤動作を防止するためにデバイス内部で同電位にするべきものどうしを接続してありますが、不要輻射の低減・グラウンドレベルの上昇によるストロブ信号の誤動作の防止・総出力電流規格の遵守などのため、必ずそれらすべてを外部で電源およびグラウンドに接続してください。下図に示すように、すべての VSS 電源端子も同様に扱ってください。複数の VCC または VSS システムがある場合、デバイスは保証された動作範囲内でも正しく動作しません。

## 電源入力端子



また、電源供給源から低インピーダンスで本デバイスの VCC 端子、VSS 端子に接続するような配慮をお願いいたします。  
 本デバイスの近くで、VCC 端子と VSS 端子の間に C 端子のコンデンサより値の大きなセラミックコンデンサをバイパスコンデンサとして接続することを推奨します。

## 水晶発振回路について

X0 端子、X1 端子へのノイズは誤動作の原因となります。X0 端子と X1 端子および水晶発振子(あるいはセラミック発振子)さらにグラウンドへのバイパスコンデンサはデバイスの直近に配置するようにプリント板を設計してください。

X0 端子、X1 端子の周りをグラウンドで囲むようなプリント板アートを推奨いたします。

## モード端子 (MD[1:0]) について

モード端子 MD[1:0]は、VCC 端子または VSS 端子に直接つないで使用してください。

ノイズによって誤ってテストモードに入ってしまうことを防ぐために、プリント板上の各モード端子と VCC 端子または VSS 端子間のパターン長を短くし、低インピーダンスで接続するようにしてください。

## 電源投入時について

内部に内蔵している降圧回路の誤動作を防ぐために、電源投入時における電圧の立上り時間は 50 $\mu$ s(0.2V~2.7V の間)以上を確保してください。

## PLL クロック動作中の注意について

PLL クロックを選択しているときに発振子が外れたり、あるいは入力停止したりした場合、PLL 内部の自励発振回路の自走周波数で動作を継続し続ける場合があります。この動作は保証範囲外の動作です。

## A/D コンバータの電源端子処理

A/D コンバータを使用しない場合においても AVCC0 = AVCC1 = AVRHO = AVRHI = VCC, AVSS0/AVRL0 = AVSS1/AVRL1 = VSS となるよう接続してください。



## 外部クロック使用時の注意について

外部クロックは非対応です。

外部ダイレクトクロック入力はありません。

## A/D コンバータの電源アナログ入力の投入順序

A/D コンバータの電源 (AVCC0, AVCC1, AVRH0, AVRH1, AVRL0, AVRL1) およびアナログ入力 (AN0 ~ AN14, AN16 ~ AN23) の印加は、必ずデジタル電源 (VCC5) の投入後に行ってください。また、電源切断時は A/D コンバータの電源 (AVCC0, AVCC1, AVRH0, AVRH1, AVRL0, AVRL1) およびアナログ入力 (AN0 ~ AN14, AN16 ~ AN23) の切断の後で、デジタル電源 (VCC5) の切断を行ってください。その際、AVRH0 および AVRH1 は AVCC0, AVCC1 を超えないように投入、切断を行ってください。アナログ入力と兼用している端子を入力ポートとして使用する場合においても、入力電圧は AVCC0 または AVCC1 を超えないようにしてください (アナログ電源電圧とデジタル電源電圧を同時に投入・切断することは問題ありません)。

## C 端子の処理について

本デバイスは降圧回路を内蔵します。C 端子にはデバイス内部安定化のため、必ずコンデンサを接続してください。規格値については、最新データシートの「2.推奨動作条件」を参照してください。

## 兼用ポートの機能切換え

ポートと兼用端子の切換えは、PFR (ポートファンクションレジスタ) で行います。詳細はハードウェアマニュアルの「I/O ポート」を参照してください。

## 低消費電力モード

スリープモード・時計モード・ストップモードまたは時計モード(電源遮断)・ストップモード(電源遮断)に入れる場合は、ハードウェアマニュアルの「消費電力制御」の「スリープモード・時計モード・ストップモードの起動」または「時計モード(電源遮断)・ストップモード(電源遮断)の起動」で説明している手順を実行してください。

モニタデバッグを使用する場合は、以下のことを行わないでください。

- ・低消費電力移行プログラムに対する、ブレークポイントの設定
- ・低消費電力移行プログラムに対する、ステップ実行

## ステータスフラグを含むレジスタに書込みを行う場合の注意

ステータスフラグ(特に割込み要求フラグなど)を含むレジスタに機能の制御のために書込みを行う場合には、ステータスフラグを誤ってクリアしないように配慮することが大切です。

つまり、書込み時には、ステータスビットに対してフラグをクリアしないよう設定した上で、制御ビットを希望した値に設定してください。

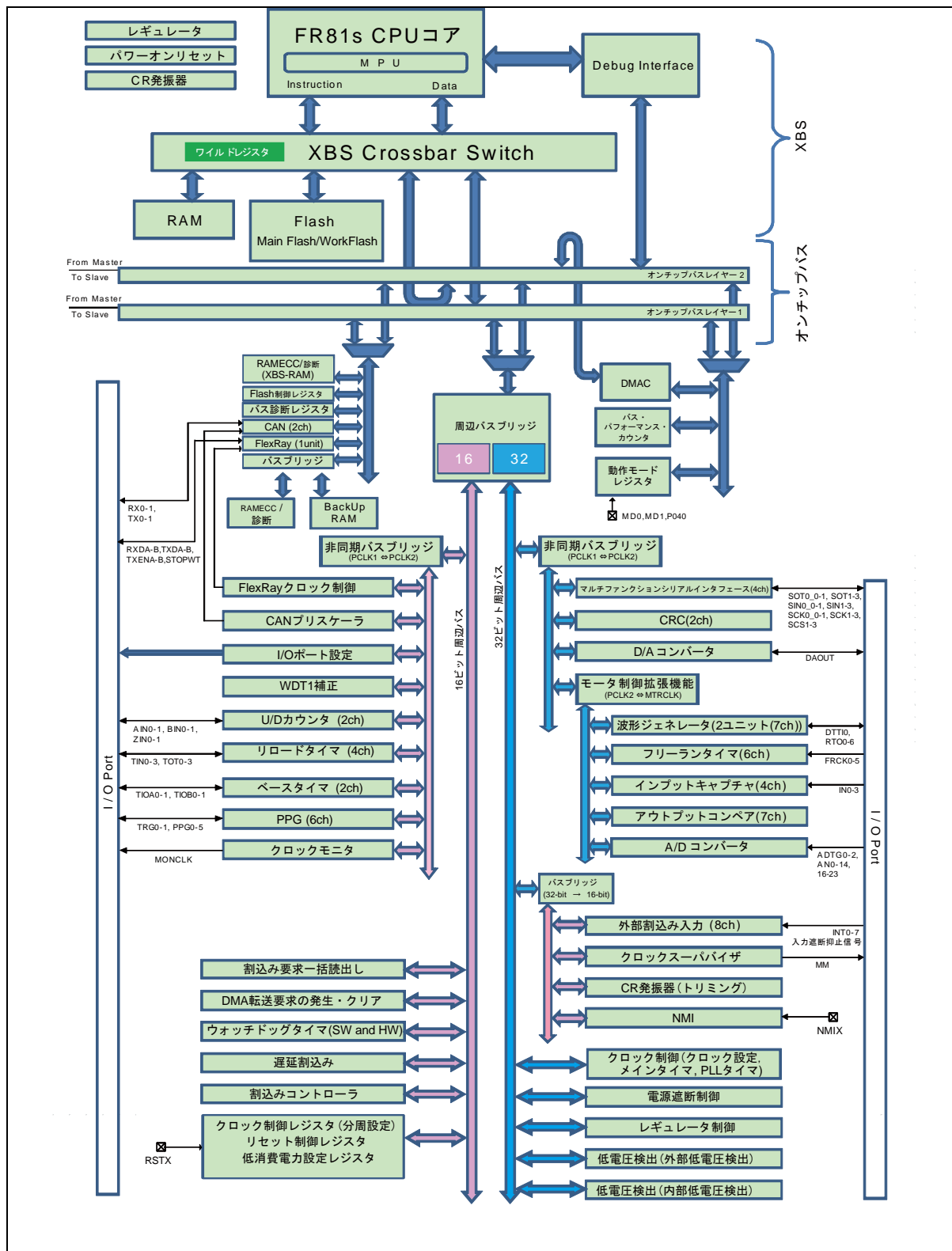
特に複数ビットで構成している制御ビットの場合、ビット命令が使えないため(ビット命令は1ビットアクセスのみ)、バイト/ハーフワード/ワードアクセスによって、同時に制御ビットとステータスフラグへの書込みを行うことになります。しかし、このときに目的以外のビット(この場合ステータスフラグのビット)を誤ってクリアしないよう注意してください。

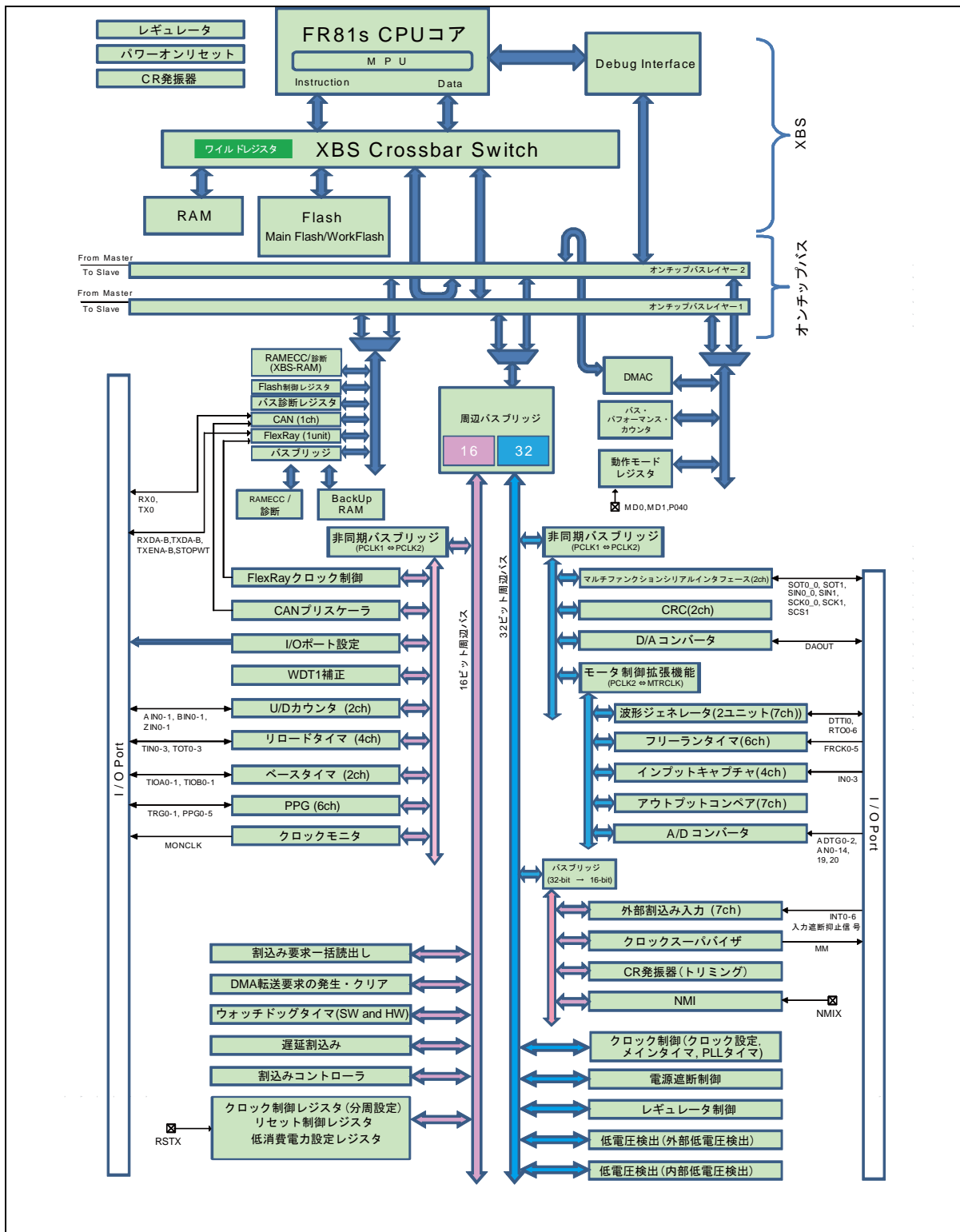
### (注意事項)

- RMW をサポートしているレジスタに対して、ビット命令は、この点を配慮していますので、注意の必要はありません。RMW をサポートしていないレジスタに対して、ビット命令を使う場合には注意が必要です。

## 7. ブロックダイアグラム

### CY91F583AM/F584AM/F585AM



**CY91F583AS/F584AS/F585AS**


## 8. メモリマップ

ICY91F583AM/583AS		CY91F584AM/584AS		CY91F585AM/585AS	
0000_0000 H	IO領域	0000_0000 H	IO領域	0000_0000 H	IO領域
0000_4000 H	BackUp RAM(8KB)	0000_4000 H	BackUp RAM(8KB)	0000_4000 H	BackUp RAM(8KB)
0000_6000 H	IO領域	0000_6000 H	IO領域	0000_6000 H	IO領域
0001_0000 H	RAM(32KB)	0001_0000 H	RAM(48KB)	0001_0000 H	RAM(48KB)
0001_8000 H	Reserved	0001_C000 H	Reserved	0001_C000 H	Reserved
0007_0000 H	フラッシュメモリ (256+64)KB	0007_0000 H	フラッシュメモリ (384+64)KB	0007_0000 H	フラッシュメモリ (512+64)KB
000C_0000 H	Reserved	000E_0000 H	Reserved	000F_FC00 H	Reserved
000F_FC00 H	割込みベクタテーブル リセットベクタテーブル	000F_FC00 H	割込みベクタテーブル リセットベクタテーブル	000F_FC00 H	割込みベクタテーブル リセットベクタテーブル
0010_0000 H	Reserved	0010_0000 H	Reserved	0010_0000 H	Reserved
0033_0000 H	WorkFlash (64KB)	0033_0000 H	WorkFlash (64KB)	0033_0000 H	WorkFlash (64KB)
0034_0000 H	Reserved	0034_0000 H	Reserved	0034_0000 H	Reserved
FFFF_FFFF H		FFFF_FFFF H		FFFF_FFFF H	

## 9. I/O マップ

メモリ空間と周辺機能の各レジスタの対応を示します。

### ● I/O マップの見方

リード/ライト属性(R: 読出し W: 書込み)

アドレス	アドレスオフセット値 / レジスタ名				ブロック
	+ 0	+ 1	+ 2	+ 3	
000090 <sub>H</sub>	BT1TMR [R] H 00000000 00000000		BT1TMCR [R/W] B,H,W 00000000 00000000		ベースタイマ 1
000094 <sub>H</sub>	-	BT1STC [R/W] B 00000000	-	-	
000098 <sub>H</sub>	BT1PCSR/BT1PRLL [R/W] H 00000000 00000000		BT1PDUT/BT1PRLH/BT1DTBF [R/W] H 00000000 00000000		
00009C <sub>H</sub>	BTSEL [R/W] B ---0000	-	BTSSSR [W] B, H -----11		
0000A0 <sub>H</sub>	ADERH [R/W] B, H, W 00000000 00000000		ADERL [R/W] B, H, W 00000000 00000000		A/D コンバータ
0000A4 <sub>H</sub>	ADCS1 [R/W] B,H,W 00000000	ADCS0 [R/W] B,H,W 00000000	ADCR1 [R] B,H,W -----XX	ADCR0 [R] B,H,W XXXXXXXXXX	
0000A8 <sub>H</sub>	ADCT1 [R/W] B,H,W 00010000	ADCT0 [R/W] B,H,W 00101100	ADSCH [R/W] B,H,W ---00000	ADECH [R/W] B,H,W ---00000	

データアクセス属性  
 B: バイト  
 H: ハーフワード  
 W: ワード  
 ( 注意事項 )  
 記述していないデータアクセス属性によるアクセスは禁止です。

リセット後のレジスタ初期値

リセット後のレジスタ初期値の表記の意味を以下に示します。

"1": 初期値"1"

"0": 初期値"0"

"X": 初期値不定

"-": 予約ビット/未定義ビット

"\*": 設定により初期値が"0"または"1"に変化

### <注意事項>

- 記載のないアドレスへのアクセスは禁止です。

**CY91F583AM/F584AM/F585AM**

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000000 <sub>H</sub>	PDR00[R/W] B,H,W XXXXXXXXXX	PDR01[R/W] B,H,W XXXXXXXXXX	PDR02[R/W] B,H,W XXXXXXXXXX	PDR03[R/W] B,H,W XXXXXXXXXX	ポートデータ レジスタ
000004 <sub>H</sub>	PDR04[R/W] B,H,W XXXXXXXXXX	PDR05[R/W] B,H,W -XXXXXXXXX	PDR06[R/W] B,H,W -XXXXXXXXX	PDR07[R/W] B,H,W -----XXX	
000008 <sub>H</sub>	PDR08[R/W] B,H,W XXXXXXXXXX	PDR09[R/W] B,H,W XXXXXXXXXX	PDR10[R/W] B,H,W -----XXX	—	
00000C <sub>H</sub>	—	—	—	—	
000010 <sub>H</sub> ～ 000038 <sub>H</sub>	—	—	—	—	予約
00003C <sub>H</sub>	WDTCR0[R/W] B,H,W -0--0000	WDTCPR0[W] B,H,W 00000000	WDTCR1[R] B,H,W ----0010	WDTCPR1[W] B,H,W 00000000	ウォッチドッグ タイマ [S]
000040 <sub>H</sub>	—	—	—		予約
000044 <sub>H</sub>	DICR[R/W] B -----0	—	—	—	遅延割込み
000048 <sub>H</sub> ～ 00005C <sub>H</sub>	—		—		予約
000060 <sub>H</sub>	TMRLRA0[R/W] H XXXXXXXXXX XXXXXXXXX		TMR0[R] H XXXXXXXXXX XXXXXXXXX		リロードタイマ 0
000064 <sub>H</sub>	TMRLRB0[R/W] H XXXXXXXXXX XXXXXXXXX		TMCSR0[R/W] B,H,W 00000000 0-000000		
000068 <sub>H</sub> ～ 00007C <sub>H</sub>	—	—	—	—	予約
000080 <sub>H</sub>	BT0TMR[R] H 00000000 00000000		BT0TMCR[R/W] H -0000000 00000000		ベースタイマ 0
000084 <sub>H</sub>	BT0TMCR2[R/W] B -----0	BT0STC[R/W] B -0-0-0-0	—	—	
000088 <sub>H</sub>	BT0PCSR/BT0PRL[R/W] H 00000000 00000000		BT0PDUT/BT0PRLH/BT0DTBF[R/W] H 00000000 00000000		
00008C <sub>H</sub>	—	—	—	—	
000090 <sub>H</sub>	BT1TMR[R] H 00000000 00000000		BT1TMCR[R/W] H -0000000 00000000		ベースタイマ 1
000094 <sub>H</sub>	BT1TMCR2[R/W] B -----0	BT1STC[R/W] B -0-0-0-0	—	—	
000098 <sub>H</sub>	BT1PCSR/BT1PRL[R/W] H 00000000 00000000		BT1PDUT/BT1PRLH/BT1DTBF[R/W] H 00000000 00000000		
00009C <sub>H</sub>	BTSEL01[R/W] B ----0000	—	BTSSSR[W] B,H -----11		ベースタイマ 0,1
0000A0 <sub>H</sub> ～ 0000FC <sub>H</sub>	—	—	—	—	予約
000100 <sub>H</sub>	TMRLRA1[R/W] H XXXXXXXXXX XXXXXXXXX		TMR1[R] H XXXXXXXXXX XXXXXXXXX		リロードタイマ 1
000104 <sub>H</sub>	TMRLRB1[R/W] H XXXXXXXXXX XXXXXXXXX		TMCSR1[R/W] B,H,W 00000000 0-000000		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000108 <sub>H</sub>	TMRLRA2[R/W] H XXXXXXXXXX XXXXXXXXXX		TMR2[R] H XXXXXXXXXX XXXXXXXXXX		リロードタイマ 2
00010C <sub>H</sub>	TMRLRB2[R/W] H XXXXXXXXXX XXXXXXXXXX		TMCSR2[R/W] B,H,W 00000000 0-000000		
000110 <sub>H</sub>	TMRLRA3[R/W] H XXXXXXXXXX XXXXXXXXXX		TMR3[R] H XXXXXXXXXX XXXXXXXXXX		リロードタイマ 3
000114 <sub>H</sub>	TMRLRB3[R/W] H XXXXXXXXXX XXXXXXXXXX		TMCSR3[R/W] B,H,W 00000000 0-000000		
000118 <sub>H</sub> ～ 00011C <sub>H</sub>	—	—	—	—	予約
000120 <sub>H</sub>	IRPR0H[R] B,H,W 00-----	IRPR0L[R] B,H,W 00-----	IRPR1H[R] B,H,W 00-----	IRPR1L[R] B,H,W -----	割込み要求一括 読出しレジスタ
000124 <sub>H</sub>	IRPR2H[R] B,H,W -----	IRPR2L[R] B,H,W*5 0000----	IRPR3H[R] B,H,W 00-----	IRPR3L[R] B,H,W 00-----	
000128 <sub>H</sub>	IRPR4H[R] B,H,W 00-----	IRPR4L[R] B,H,W 000000--	IRPR5H[R] B,H,W 00-----	IRPR5L[R] B,H,W 00-----	
00012C <sub>H</sub>	IRPR6H[R] B,H,W 0000----	IRPR6L[R] B,H,W 00-----	IRPR7H[R] B,H,W 00-----	IRPR7L[R] B,H,W -----	
000130 <sub>H</sub>	IRPR8H[R] B,H,W -----	IRPR8L[R] B,H,W 00-----	IRPR9H[R] B,H,W 00-----	IRPR9L[R] B,H,W 00-----	
000134 <sub>H</sub>	IRPR10H[R] B,H,W 00-----	IRPR10L[R] B,H,W 00-----	IRPR11H[R] B,H,W 00-----	IRPR11L[R] B,H,W 0000000-	
000138 <sub>H</sub>	IRPR12H[R] B,H,W 0000000-	IRPR12L[R] B,H,W 00000000	IRPR13H[R] B,H,W 0000000-	IRPR13L[R] B,H,W 00000000	
00013C <sub>H</sub>	IRPR14H[R] B,H,W 00-----	IRPR14L[R] B,H,W 00-----	IRPR15H[R] B,H,W 00000000	IRPR15L[R] B,H,W 0000----	
000140 <sub>H</sub>	IRPR16H[R] B,H,W 00-----	IRPR16L[R] B,H,W 00-----	IRPR17H[R] B,H,W 00-----	IRPR17L[R] B,H,W -----	
000144 <sub>H</sub>	IRPR18H[R] B,H,W -----	IRPR18L[R] B,H,W 000000--	—	—	
000148 <sub>H</sub> ～ 0001FC <sub>H</sub>	—	—	—	—	予約
000200 <sub>H</sub>	PCN0[R/W] B,H,W 00000000 000000-0		PCSR0[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG0
000204 <sub>H</sub>	PDUT0[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR0[R] H,W 11111111 11111111		
000208 <sub>H</sub>	PCN1[R/W] B,H,W 00000000 000000-0		PCSR1[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG1
00020C <sub>H</sub>	PDUT1[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR1[R] H,W 11111111 11111111		
000210 <sub>H</sub>	PCN2[R/W] B,H,W 00000000 000000-0		PCSR2[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG2
000214 <sub>H</sub>	PDUT2[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR2[R] H,W 11111111 11111111		
000218 <sub>H</sub>	PCN3[R/W] B,H,W 00000000 000000-0		PCSR3[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG3
00021C <sub>H</sub>	PDUT3[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR3[R] H,W 11111111 11111111		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000220 <sub>H</sub>	PCN4[R/W] B,H,W 00000000 000000-0		PCSR4[W] H,W XXXXXXXXXX XXXXXXXXX		PPG4
000224 <sub>H</sub>	PDUT4[W] H,W XXXXXXXXXX XXXXXXXXX		PTMR4[R] H,W 11111111 11111111		
000228 <sub>H</sub>	PCN5[R/W] B,H,W 00000000 000000-0		PCSR5[W] H,W XXXXXXXXXX XXXXXXXXX		PPG5
00022C <sub>H</sub>	PDUT5[W] H,W XXXXXXXXXX XXXXXXXXX		PTMR5[R] H,W 11111111 11111111		
000230 <sub>H</sub> ～ 0002BC <sub>H</sub>	—		—		予約
0002C0 <sub>H</sub>	GTRS0[R/W] B,H,W -0000000 -0000000		GTRS1[R/W] B,H,W -0000000 -0000000		PPG Control
0002C4 <sub>H</sub>	GTRS2[R/W] B,H,W -0000000 -0000000		—		
0002C8 <sub>H</sub>	—		—		
0002CC <sub>H</sub>	—		—		
0002D0 <sub>H</sub>	—		—		
0002D4 <sub>H</sub>	—		—		
0002D8 <sub>H</sub>	GTREN0[R/W] H,W ----- --000000		—		予約
0002DC <sub>H</sub>	—		—		
0002E0 <sub>H</sub>	—	GATEC0[R/W] B,H,W -----00	—	GATEC2[R/W] B,H,W -----00	PPG GATE Control
0002E4 <sub>H</sub>	—	GATEC4[R/W] B,H,W -----00	—	—	
0002E8 <sub>H</sub>	—	—	—	—	PPG GATE Control
0002EC <sub>H</sub>	—	—	—	—	予約
0002F0 <sub>H</sub>	RCRH0[W] H,W 00000000	RCRL0[W] B,H,W 00000000	UDCRH0[R] H,W 00000000	UDCRL0[R] B,H,W 00000000	U/D カウンタ 0
0002F4 <sub>H</sub>	CCR0[R/W] B,H 00000000 -0001000		—	CSR0[R] B 00000000	
0002F8 <sub>H</sub>	RCRH1[W] H,W 00000000	RCRL1[W] B,H,W 00000000	UDCRH1[R] H,W 00000000	UDCRL1[R] B,H,W 00000000	U/D カウンタ 1
0002FC <sub>H</sub>	CCR1[R/W] B,H 00000000 -0001000		—	CSR1[R] B 00000000	
000300 <sub>H</sub>	—				予約
000304 <sub>H</sub>	—	—	—	—	予約
000308 <sub>H</sub>	—				予約
00030C <sub>H</sub>	—	—	—	—	



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000310 <sub>H</sub>	—	—	MPUCR[R/W] H 000000-0 ----0100		MPU [S] (この領域へは CPU のみアクセス可能)
000314 <sub>H</sub>	—	—	—	—	
000318 <sub>H</sub>	—				
00031C <sub>H</sub>	—	—	—		
000320 <sub>H</sub>	DPVAR[R] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000324 <sub>H</sub>	—	—	DPVSR[R/W] H ----- 00000--0		
000328 <sub>H</sub>	DEAR[R] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
00032C <sub>H</sub>	—	—	DESR[R/W] H ----- 00000--0		
000330 <sub>H</sub>	PABR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000334 <sub>H</sub>	—	—	PACR0[R/W] H 000000-0 00000--0		
000338 <sub>H</sub>	PABR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				MPU [S] (この領域へは CPU のみアクセス可能)
00033C <sub>H</sub>	—	—	PACR1[R/W] H 000000-0 00000--0		
000340 <sub>H</sub>	PABR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000344 <sub>H</sub>	—	—	PACR2[R/W] H 000000-0 00000--0		
000348 <sub>H</sub>	PABR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
00034C <sub>H</sub>	—	—	PACR3[R/W] H 000000-0 00000--0		
000350 <sub>H</sub>	PABR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000354 <sub>H</sub>	—	—	PACR4[R/W] H 000000-0 00000--0		
000358 <sub>H</sub>	PABR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
00035C <sub>H</sub>	—	—	PACR5[R/W] H 000000-0 00000--0		
000360 <sub>H</sub>	PABR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				MPU [S] (この領域へは CPU のみアクセス可能)
000364 <sub>H</sub>	—	—	PACR6[R/W] H 000000-0 00000--0		
000368 <sub>H</sub>	PABR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				MPU [S] (この領域へは CPU のみアクセス可能)
00036C <sub>H</sub>	—	—	PACR7[R/W] H 000000-0 00000--0		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000370 <sub>H</sub>	—				予約 [S]
000374 <sub>H</sub>	—	—	—		
000378 <sub>H</sub>	—				
00037C <sub>H</sub>	—	—	—		
000380 <sub>H</sub>	—				
000384 <sub>H</sub>	—	—	—		
000388 <sub>H</sub>	—				
00038C <sub>H</sub>	—	—	—		
000390 <sub>H</sub>	—				予約 [S]
000394 <sub>H</sub>	—	—	—		
000398 <sub>H</sub>	—				
00039C <sub>H</sub>	—	—	—		
0003A0 <sub>H</sub>	—				
0003A4 <sub>H</sub>	—	—	—		
0003A8 <sub>H</sub>	—				
0003AC <sub>H</sub>	—	—	—		予約 [S]
0003B0 <sub>H</sub> ～ 0003CC <sub>H</sub>	—	—	—	—	
0003D0 <sub>H</sub>	—				予約 [S]
0003D4 <sub>H</sub>	—				
0003D8 <sub>H</sub>	—				
0003DC <sub>H</sub>	—				
0003E0 <sub>H</sub> ～ 0003FC <sub>H</sub>	—	—	—	—	予約 [S]
000400 <sub>H</sub>	ICSEL0[R/W] B,H,W -----000	ICSEL1[R/W] B,H,W -----0	ICSEL2[R/W] B,H,W -----0	ICSEL3[R/W] B,H,W -----0	DMA 転送要求の 発生・クリア
000404 <sub>H</sub>	ICSEL4[R/W] B,H,W -----0	ICSEL5[R/W] B,H,W -----0	ICSEL6[R/W] B,H,W -----0	ICSEL7[R/W] B,H,W -----000	
000408 <sub>H</sub>	ICSEL8[R/W] B,H,W -----0	ICSEL9[R/W] B,H,W -----0	ICSEL10[R/W] B,H,W -----00	ICSEL11[R/W] B,H,W -----0	
00040C <sub>H</sub>	ICSEL12[R/W] B,H,W -----0	ICSEL13[R/W] B,H,W -----0	ICSEL14[R/W] B,H,W -----0	ICSEL15[R/W] B,H,W -----0	
000410 <sub>H</sub>	ICSEL16[R/W] B,H,W -----0	ICSEL17[R/W] B,H,W -----0	ICSEL18[R/W] B,H,W -----0	ICSEL19[R/W] B,H,W -----0	
000414 <sub>H</sub>	ICSEL20[R/W] B,H,W -----0	ICSEL21[R/W] B,H,W -----000	ICSEL22[R/W] B,H,W -----000	ICSEL23[R/W] B,H,W -----000	
000418 <sub>H</sub>	ICSEL24[R/W] B,H,W -----000	ICSEL25[R/W] B,H,W -----000	ICSEL26[R/W] B,H,W -----0	ICSEL27[R/W] B,H,W -----0	
00041C <sub>H</sub>	—	—	—	—	
000420 <sub>H</sub>	—	—	—	—	予約
000424 <sub>H</sub> ～ 00043C <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000440 <sub>H</sub>	ICR00[R/W] B,H,W ---11111	ICR01[R/W] B,H,W ---11111	ICR02[R/W] B,H,W ---11111	ICR03[R/W] B,H,W ---11111	割込み コントローラ [S]
000444 <sub>H</sub>	ICR04[R/W] B,H,W ---11111	ICR05[R/W] B,H,W ---11111	ICR06[R/W] B,H,W ---11111	ICR07[R/W] B,H,W ---11111	
000448 <sub>H</sub>	ICR08[R/W] B,H,W ---11111	ICR09[R/W] B,H,W ---11111	ICR10[R/W] B,H,W ---11111	ICR11[R/W] B,H,W ---11111	
00044C <sub>H</sub>	ICR12[R/W] B,H,W ---11111	ICR13[R/W] B,H,W ---11111	ICR14[R/W] B,H,W ---11111	ICR15[R/W] B,H,W ---11111	
000450 <sub>H</sub>	ICR16[R/W] B,H,W ---11111	ICR17[R/W] B,H,W ---11111	ICR18[R/W] B,H,W ---11111	ICR19[R/W] B,H,W ---11111	
000454 <sub>H</sub>	ICR20[R/W] B,H,W ---11111	ICR21[R/W] B,H,W ---11111	ICR22[R/W] B,H,W ---11111	ICR23[R/W] B,H,W ---11111	
000458 <sub>H</sub>	ICR24[R/W] B,H,W ---11111	ICR25[R/W] B,H,W ---11111	ICR26[R/W] B,H,W ---11111	ICR27[R/W] B,H,W ---11111	
00045C <sub>H</sub>	ICR28[R/W] B,H,W ---11111	ICR29[R/W] B,H,W ---11111	ICR30[R/W] B,H,W ---11111	ICR31[R/W] B,H,W ---11111	
000460 <sub>H</sub>	ICR32[R/W] B,H,W ---11111	ICR33[R/W] B,H,W ---11111	ICR34[R/W] B,H,W ---11111	ICR35[R/W] B,H,W ---11111	
000464 <sub>H</sub>	ICR36[R/W] B,H,W ---11111	ICR37[R/W] B,H,W ---11111	ICR38[R/W] B,H,W ---11111	ICR39[R/W] B,H,W ---11111	
000468 <sub>H</sub>	ICR40[R/W] B,H,W ---11111	ICR41[R/W] B,H,W ---11111	ICR42[R/W] B,H,W ---11111	ICR43[R/W] B,H,W ---11111	
00046C <sub>H</sub>	ICR44[R/W] B,H,W ---11111	ICR45[R/W] B,H,W ---11111	ICR46[R/W] B,H,W ---11111	ICR47[R/W] B,H,W ---11111	
000470 <sub>H</sub> ～ 00047C <sub>H</sub>	—	—	—	—	予約 [S]
000480 <sub>H</sub>	RSTRR[R] B,H,W XXXX--XX	RSTCR[R/W] B,H,W 111---0	STBCR[R/W] B,H,W 000---11*	—	リセット制御 [S] 消費電力制御 [S] *:STBCR への DMA による書込み は禁止です
000484 <sub>H</sub>	—	—	—	—	予約 [S]
000488 <sub>H</sub>	DIVR0[R/W] B,H,W 000-----	—	DIVR2[R/W] B,H,W 0011----	—	クロック制御 [S]
00048C <sub>H</sub>	—	—	—	—	予約 [S]
000490 <sub>H</sub>	IORR0[R/W] B,H,W -0000000	IORR1[R/W] B,H,W -0000000	IORR2[R/W] B,H,W -0000000	IORR3[R/W] B,H,W -0000000	ペリフェラルに よる DMA 転送要 求[S]
000494 <sub>H</sub>	IORR4[R/W] B,H,W -0000000	IORR5[R/W] B,H,W -0000000	IORR6[R/W] B,H,W -0000000	IORR7[R/W] B,H,W -0000000	
000498 <sub>H</sub>	—	—	—	—	
00049C <sub>H</sub>	—	—	—	—	
0004A0 <sub>H</sub>	—	—	—	—	予約
0004A4 <sub>H</sub>	CANPRE[R/W] B,H,W ---00000	—	—	—	CAN プリスケアラ
0004A8 <sub>H</sub> ～ 0004AC <sub>H</sub>	—	—	—	—	予約
0004B0 <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0004B <sub>4H</sub> ～ 0004C <sub>0H</sub>	—	—	—	—	予約
0004C <sub>4H</sub>	CUCR1[R/W] B,H,W -----0--00		CUTD1[R/W] B,H,W 11000011 01010000		WDT1 補正 (キャリブレーション)
0004C <sub>8H</sub>	CUTR1[R] B,H,W -----00000000 00000000 00000000				
0004CC <sub>H</sub> ～ 0004DC <sub>H</sub>	—	—	—	—	予約
0004E <sub>0H</sub>	—	—	CSCFG[R/W] B,H,W ---0----	CMCFG[R/W] B,H,W 00000000	クロックモニタ
0004E <sub>4H</sub>	—	—	—	—	
0004E <sub>8H</sub>	PLL2DIVM[R/W] B,H,W ----0000	PLL2DIVN[R/W] B,H,W -0000000	PLL2DIVG[R/W] B,H,W ----0000	PLL2MULG[R/W] B,H,W 00000000	FlexRay 用 クロック制御*5
0004EC <sub>H</sub>	PLL2CTRL[R/W] B,H,W ----0000	PLL2DIVK[R/W] B,H,W -----0	CLKR2[R/W] B,H,W 000--000	—	
0004F <sub>0H</sub> ～ 0004FC <sub>H</sub>	—	—	—	—	予約
00050 <sub>0H</sub>	—				予約
00050 <sub>4H</sub>	—				予約
00050 <sub>8H</sub> ～ 00050C <sub>H</sub>	—	—	—	—	予約
00051 <sub>0H</sub>	CSELR[R/W] B,H,W -0----00	CMONR[R] B,H,W -01---00	MTMCR[R/W] B,H,W 00001111	—	クロック制御 [S]
00051 <sub>4H</sub>	PLLCR[R/W] B,H,W 00-00000 11110000		CSTBR[R/W] B,H,W ----0000	PTMCR[R/W] B,H,W 00-----	
00051 <sub>8H</sub>	—	—	CPUAR[R/W] B,H,W 0---XXXX	—	リセット [S]
00051C <sub>H</sub>	—		—	—	予約 [S]

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000520 <sub>H</sub>	CCPSSELR[R/W] B,H,W -----0	—	—	CCPSDIVR[R/W] B,H,W -000-000	クロック制御 2
000524 <sub>H</sub>	—	CCPLLFBR[R/W] B,H,W -0000000	CCSSFBR0[R/W] B,H,W --000000	CCSSFBR1[R/W] B,H,W ---00000	
000528 <sub>H</sub>	—	CCSSCCR0[R/W] B,H,W ----0000	CCSSCCR1[R/W] B,H,W 000-----		
00052C <sub>H</sub>	—	CCCGRCR0[R/W] B,H,W 00----00	CCCGRCR1[R/W] B,H,W 00000000	CCCGRCR2[R/W] B,H,W 00000000	
000530 <sub>H</sub>	—	—	CCPMUCR0[R/W] B,H,W 0----00	CCPMUCR1[R/W] B,H,W 0--00000	
000534 <sub>H</sub>	—	—	—	—	
000538 <sub>H</sub>	—	—	—	—	
00053C <sub>H</sub>	—	—	—	—	
000540 <sub>H</sub> ～ 00054C <sub>H</sub>	—	—	—	—	予約
000550 <sub>H</sub>	EIRR0[R/W] B,H,W XXXXXXXX	ENIR0[R/W] B,H,W 00000000	ELVR0[R/W] B,H,W 00000000 00000000		外部割込み (INT0～INT 7)
000554 <sub>H</sub> ～ 000568 <sub>H</sub>	—	—	—	—	予約
00056C <sub>H</sub>	—	CSVCR[R/W] B -0--1--0	—	—	CSV
000570 <sub>H</sub>	CRTR[R/W] B,H,W 01111111	—	—	—	WDT1 補正 (トリミング)
000574 <sub>H</sub> ～ 00057C <sub>H</sub>	—	—	—	—	予約
000580 <sub>H</sub>	REGSEL[R/W] B,H,W 01--110-	—	—	—	レギュレータ制御
000584 <sub>H</sub>	LVD5R[R/W] B,H,W -----1	LVD5F[R/W] B,H,W 001100-1	LVD[R/W] B,H,W 01000--0	—	低電圧検出
000588 <sub>H</sub> ～ 00058C <sub>H</sub>	—	—	—	—	予約
000590 <sub>H</sub>	PMUSTR [R/W] B,H,W 0-----1X	PMUCTLR[R/W] B,H,W 0-00----	PWRTMCTL[R/W] B,H,W -----011	—	PMU
000594 <sub>H</sub>	—	PMUINTF1[R/W] B,H,W 00000000	PMUINTF2[R/W] B,H,W -00-----	—	
000598 <sub>H</sub>	—	—	—	—	
00059C <sub>H</sub>	—	—	—	—	
0005A0 <sub>H</sub> ～ 0005FC <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000600 <sub>H</sub> ～ 00060C <sub>H</sub>	—	—	—	—	予約[S]
000610 <sub>H</sub> ～ 00063C <sub>H</sub>	—	—	—	—	予約[S]
000640 <sub>H</sub> ～ 00064C <sub>H</sub>	—	—	—	—	予約[S]
000650 <sub>H</sub> ～ 00067C <sub>H</sub>	—	—	—	—	予約[S]
000680 <sub>H</sub> ～ 00068C <sub>H</sub>	—	—	—	—	予約[S]
000690 <sub>H</sub> ～ 0006BC <sub>H</sub>	—	—	—	—	予約[S]
0006C0 <sub>H</sub> ～ 0006CC <sub>H</sub>	—	—	—	—	予約[S]
0006D0 <sub>H</sub> ～ 0006F0 <sub>H</sub>	—	—	—	—	予約
0006F4 <sub>H</sub>	—				予約
0006F8 <sub>H</sub> ～ 0006FC <sub>H</sub>	—	—	—	—	予約
000700 <sub>H</sub>	—				予約
000704 <sub>H</sub> ～ 00070C <sub>H</sub>	—	—	—	—	予約
000710 <sub>H</sub>	BPCCRA[R/W] B 00000000	BPCCRB[R/W] B 00000000	BPCCRC[R/W] B 00000000	—	バス・ パフォーマンス・ カウンタ
000714 <sub>H</sub>	BPCTRA[R/W] W 00000000 00000000 00000000 00000000				
000718 <sub>H</sub>	BPCTRB[R/W] W 00000000 00000000 00000000 00000000				
00071C <sub>H</sub>	BPCTRC[R/W] W 00000000 00000000 00000000 00000000				
000720 <sub>H</sub> ～ 0007F8 <sub>H</sub>	—	—	—	—	予約
0007FC <sub>H</sub>	BMODR[R] B,H,W XXXXXXXX	—	—	—	動作モード
000800 <sub>H</sub> ～ 00083C <sub>H</sub>	—	—	—	—	予約 [S]
000840 <sub>H</sub>	FCTL[R/W] H -0--1000 0--0-----		—	FSTR[R/W] B -----001	フラッシュメモリ レジスタ [S]
000844 <sub>H</sub>	—	—	—	—	予約 [S]

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000848 <sub>H</sub> ～ 000854 <sub>H</sub>	—	—	—	—	予約 [S]
000858 <sub>H</sub>	—	—	WREN[R/W] H 00000000 00000000		ワイルドレジスタ [S]
00085C <sub>H</sub> ～ 00087C <sub>H</sub>	—	—	—	—	予約 [S]
000880 <sub>H</sub>	WRAR00[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				ワイルドレジスタ [S]
000884 <sub>H</sub>	WRDR00[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
000888 <sub>H</sub>	WRAR01[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
00088C <sub>H</sub>	WRDR01[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
000890 <sub>H</sub>	WRAR02[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
000894 <sub>H</sub>	WRDR02[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
000898 <sub>H</sub>	WRAR03[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
00089C <sub>H</sub>	WRDR03[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008A0 <sub>H</sub>	WRAR04[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008A4 <sub>H</sub>	WRDR04[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008A8 <sub>H</sub>	WRAR05[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008AC <sub>H</sub>	WRDR05[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008B0 <sub>H</sub>	WRAR06[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008B4 <sub>H</sub>	WRDR06[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008B8 <sub>H</sub>	WRAR07[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008BC <sub>H</sub>	WRDR07[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008C0 <sub>H</sub>	WRAR08[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008C4 <sub>H</sub>	WRDR08[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008C8 <sub>H</sub>	WRAR09[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				
0008CC <sub>H</sub>	WRDR09[R/W] W XXXXXXXX XXXXXXXXXX XXXXXXXXXX XXXXXXXXXX				
0008D0 <sub>H</sub>	WRAR10[R/W] W ----- --XXXXXX XXXXXXXXXX XXXXXX--				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0008D <sub>4H</sub>	WRDR10[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				ワイルドレジスタ [S]
0008D <sub>8H</sub>	WRAR11[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008DC <sub>H</sub>	WRDR11[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008E <sub>0H</sub>	WRAR12[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008E <sub>4H</sub>	WRDR12[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008E <sub>8H</sub>	WRAR13[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008EC <sub>H</sub>	WRDR13[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008F <sub>0H</sub>	WRAR14[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008F <sub>4H</sub>	WRDR14[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008F <sub>8H</sub>	WRAR15[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008FC <sub>H</sub>	WRDR15[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
00090 <sub>0H</sub> ～ 000BF <sub>8H</sub>	—	—	—	—	予約
000BF <sub>C</sub> <sub>H</sub>	—		UER[W] B,H,W ----- --X		OCDU
000C0 <sub>0H</sub>	DCCR0[R/W] W 0---000 --00--00 00000000 0-000000				DMA コントローラ [S]
000C0 <sub>4H</sub>	DCSR0[R/W] H 0----- --000		DTCR0[R/W] H 00000000 00000000		
000C0 <sub>8H</sub>	DSAR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C0 <sub>C</sub> <sub>H</sub>	DDAR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C1 <sub>0H</sub>	DCCR1[R/W] W 0---000 --00--00 00000000 0-000000				
000C1 <sub>4H</sub>	DCSR1[R/W] H 0----- --000		DTCR1[R/W] H 00000000 00000000		
000C1 <sub>8H</sub>	DSAR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C1 <sub>C</sub> <sub>H</sub>	DDAR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C2 <sub>0H</sub>	DCCR2[R/W] W 0---000 --00--00 00000000 0-000000				
000C2 <sub>4H</sub>	DCSR2[R/W] H 0----- --000		DTCR2[R/W] H 00000000 00000000		
000C2 <sub>8H</sub>	DSAR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000C2 <sub>H</sub>	DDAR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				DMA コントローラ [S]
000C30 <sub>H</sub>	DCCR3[R/W] W 0----000 --00--00 00000000 0-000000				
000C34 <sub>H</sub>	DCSR3[R/W] H 0-----000		DTCR3[R/W] H 00000000 00000000		
000C38 <sub>H</sub>	DSAR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C3C <sub>H</sub>	DDAR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C40 <sub>H</sub>	DCCR4[R/W] W 0----000 --00--00 00000000 0-000000				
000C44 <sub>H</sub>	DCSR4[R/W] H 0-----000		DTCR4[R/W] H 00000000 00000000		
000C48 <sub>H</sub>	DSAR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C4C <sub>H</sub>	DDAR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C50 <sub>H</sub>	DCCR5[R/W] W 0----000 --00--00 00000000 0-000000				
000C54 <sub>H</sub>	DCSR5[R/W] H 0-----000		DTCR5[R/W] H 00000000 00000000		
000C58 <sub>H</sub>	DSAR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C5C <sub>H</sub>	DDAR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C60 <sub>H</sub>	DCCR6[R/W] W 0----000 --00--00 00000000 0-000000				
000C64 <sub>H</sub>	DCSR6[R/W] H 0-----000		DTCR6[R/W] H 00000000 00000000		
000C68 <sub>H</sub>	DSAR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C6C <sub>H</sub>	DDAR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C70 <sub>H</sub>	DCCR7[R/W] W 0----000 --00--00 00000000 0-000000				
000C74 <sub>H</sub>	DCSR7[R/W] H 0-----000		DTCR7[R/W] H 00000000 00000000		
000C78 <sub>H</sub>	DSAR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C7C <sub>H</sub>	DDAR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C80 <sub>H</sub> ～ 000DF0 <sub>H</sub>	—	—	—	—	
000DF4 <sub>H</sub>	—	—	DNMIR[R/W] B 0-----0	DILVR[R/W] B ---1111	
000DF8 <sub>H</sub>	DMACR[R/W] W 0-----0-----				
000DFC <sub>H</sub>	—	—	—	—	

予約 [S]

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000E00 <sub>H</sub>	DDR00[R/W] B,H 00000000	DDR01[R/W] B,H 00000000	DDR02[R/W] B,H 00000000	DDR03[R/W] B,H 00000000	データ方向 レジスタ
000E04 <sub>H</sub>	DDR04[R/W] B,H 00000000	DDR05[R/W] B,H -0000000	DDR06[R/W] B,H -0000000	DDR07[R/W] B,H ----000	
000E08 <sub>H</sub>	DDR08[R/W] B,H 00000000	DDR09[R/W] B,H 00000000	DDR10[R/W] B,H ----000	—	
000E0C <sub>H</sub>	—	—	—	—	
000E10 <sub>H</sub> ～ 000E1C <sub>H</sub>	—	—	—	—	予約
000E20 <sub>H</sub>	PFR00[R/W] B,H 00000000	PFR01[R/W] B,H 00000000	PFR02[R/W] B,H 00000000	PFR03[R/W] B,H 00000000	ポート機能 レジスタ
000E24 <sub>H</sub>	PFR04[R/W] B,H 00000000	PFR05[R/W] B,H -0000000	PFR06[R/W] B,H -0000000	PFR07[R/W] B,H ----000	
000E28 <sub>H</sub>	PFR08[R/W] B,H 00000000	PFR09[R/W] B,H 00000000	PFR10[R/W] B,H ----000	—	
000E2C <sub>H</sub>	—	—	—	—	
000E30 <sub>H</sub> ～ 000E3C <sub>H</sub>	—	—	—	—	予約
000E40 <sub>H</sub>	PDDR00[R] B,H,W XXXXXXXXXX	PDDR01[R] B,H,W XXXXXXXXXX	PDDR02[R] B,H,W XXXXXXXXXX	PDDR03[R] B,H,W XXXXXXXXXX	入力データ ダイレクトリード レジスタ
000E44 <sub>H</sub>	PDDR04[R] B,H,W XXXXXXXXXX	PDDR05[R] B,H,W -XXXXXXXXXX	PDDR06[R] B,H,W -XXXXXXXXXX	PDDR07[R] B,H,W ----XXX	
000E48 <sub>H</sub>	PDDR08[R] B,H,W XXXXXXXXXX	PDDR09[R] B,H,W XXXXXXXXXX	PDDR10[R] B,H,W ----XXX	—	
000E4C <sub>H</sub>	—	—	—	—	
000E50 <sub>H</sub> ～ 000E5C <sub>H</sub>	—	—	—	—	予約
000E60 <sub>H</sub>	EPFR00[R/W] B,H -----00	EPFR01[R/W] B,H --00000	EPFR02[R/W] B,H --000000	EPFR03[R/W] B,H --000000	拡張ポート機能 レジスタ
000E64 <sub>H</sub>	—	—	EPFR06[R/W] B,H -----00	EPFR07[R/W] B,H ----0000	
000E68 <sub>H</sub>	EPFR08[R/W] B,H*5 ----0000	EPFR09[R/W] B,H -----0	EPFR10[R/W] B,H -0000000	—	
000E6C <sub>H</sub>	—	—	EPFR14[R/W] B,H --0-0-0-	—	
000E70 <sub>H</sub>	—	—	—	—	
000E74 <sub>H</sub>	—	—	—	—	
000E78 <sub>H</sub>	—	—	—	—	
000E7C <sub>H</sub>	—	—	—	—	
000E80 <sub>H</sub>	—	—	—	—	予約
000E84 <sub>H</sub> ～ 000EBC <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000EC <sub>0H</sub>	PPER00[R/W] B,H 00000000	PPER01[R/W] B,H 00000000	PPER02[R/W] B,H 00000000	PPER03[R/W] B,H 00000000	ポートブルアップ ダウン許可 レジスタ
000EC <sub>4H</sub>	PPER04[R/W] B,H 00000000	PPER05[R/W] B,H -00000000	PPER06[R/W] B,H -00000000	PPER07[R/W] B,H ----000	
000EC <sub>8H</sub>	PPER08[R/W] B,H 00000000	PPER09[R/W] B,H 00000000	PPER10[R/W] B,H ----000	—	
000ECC <sub>H</sub>	—	—	—	—	
000ED <sub>0H</sub> ～ 000EDC <sub>H</sub>	—	—	—	—	予約
000EE <sub>0H</sub>	PILR00[R/W] B,H 11111111	PILR01[R/W] B,H 11111111	PILR02[R/W] B,H 11111111	PILR03[R/W] B,H 11111111	ポート入力レベル 選択 レジスタ
000EE <sub>4H</sub>	PILR04[R/W] B,H 11111111	PILR05[R/W] B,H -11111111	PILR06[R/W] B,H -11111111	PILR07[R/W] B,H ----111	
000EE <sub>8H</sub>	PILR08[R/W] B,H 11111111	PILR09[R/W] B,H 11111111	PILR10[R/W] B,H ----111	—	
000EEC <sub>H</sub>	—	—	—	—	
000EF <sub>0H</sub> ～ 000EFC <sub>H</sub>	—	—	—	—	予約
000F <sub>00H</sub> ～ 000F1C <sub>H</sub>	—	—	—	—	予約
000F2 <sub>0H</sub>	PODR00[R/W] B,H 00000000	PODR01[R/W] B,H 00000000	PODR02[R/W] B,H 00000000	PODR03[R/W] B,H 00000000	ポート出力駆動 レジスタ
000F2 <sub>4H</sub>	PODR04[R/W] B,H 00000000	PODR05[R/W] B,H -00000000	PODR06[R/W] B,H -00000000	PODR07[R/W] B,H ----000	
000F2 <sub>8H</sub>	PODR08[R/W] B,H 00000000	PODR09[R/W] B,H 00000000	PODR10[R/W] B,H ----000	—	
000F2C <sub>H</sub>	—	—	—	—	
000F3 <sub>0H</sub> ～ 000F3C <sub>H</sub>	—	—	—	—	予約
000F4 <sub>0H</sub>	PORTEN[R/W] B,H,W -----00	—	—	—	ポート入力許可 レジスタ
000F4 <sub>4H</sub>	KEYCDR[R/W] H 00000000 00000000		—	—	ポート キーコード
000F4 <sub>8H</sub>	ADERH[R/W] B,H ----- 11111111		ADERL[R/W] B,H -11111111 11111111		アナログ入力許可 レジスタ
000F4C <sub>H</sub>	DAER[R/W] B,H -----0	—	—	—	アナログ出力許可 レジスタ
000F5 <sub>0H</sub> ～ 000FFC <sub>H</sub>	—	—	—	—	予約
00100 <sub>0H</sub>	SACR[R/W] B,H,W -----0	PICD[R/W] B,H,W ----0011	—	—	同期/非同期 切換え制御
00100 <sub>4H</sub> ～ 0010BC <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0010C0 <sub>H</sub>	—	—	—	CRCCR[R/W] B,H,W -0000000	CRC 演算 0
0010C4 <sub>H</sub>	CRCINIT[R/W] B,H,W 11111111 11111111 11111111 11111111				
0010C8 <sub>H</sub>	CRCIN[R/W] B,H,W 00000000 00000000 00000000 00000000				
0010CC <sub>H</sub>	CRCCR[R] B,H,W 11111111 11111111 11111111 11111111				
0010D0 <sub>H</sub>	—	—	—	CRCCR1[R/W] B,H,W -0000000	CRC 演算 1
0010D4 <sub>H</sub>	CRCINIT1[R/W] B,H,W 11111111 11111111 11111111 11111111				
0010D8 <sub>H</sub>	CRCIN1[R/W] B,H,W 00000000 00000000 00000000 00000000				
0010DC <sub>H</sub>	CRCCR1[R] B,H,W 11111111 11111111 11111111 11111111				
0010E0 <sub>H</sub> ～ 0010FC <sub>H</sub>	—	—	—	—	予約
001100 <sub>H</sub>	TCGS[R/W] B,H,W -----00	—	—	TCGSE[R/W] B,H,W --000000	フリーランタイム 同時起動
001104 <sub>H</sub>	CPCLRB0/CPCLR0[R/W] H,W 11111111 11111111		TCDT0[R/W] H,W 00000000 00000000		フリーランタイム 0
001108 <sub>H</sub>	TCCS0[R/W] B,H,W 00000000 01000000 ----0000 -----				
00110C <sub>H</sub>	CPCLRB1/CPCLR1[R/W] H,W 11111111 11111111		TCDT1[R/W] H,W 00000000 00000000		フリーランタイム 1
001110 <sub>H</sub>	TCCS1[R/W] B,H,W 00000000 01000000 ----0000 -----				
001114 <sub>H</sub>	CPCLRB2/CPCLR2[R/W] H,W 11111111 11111111		TCDT2[R/W] H,W 00000000 00000000		フリーランタイム 2
001118 <sub>H</sub>	TCCS2[R/W] B,H,W 00000000 01000000 ----0000 -----				
00111C <sub>H</sub>	CPCLRB3/CPCLR3[R/W] H,W 11111111 11111111		TCDT3[R/W] H,W 00000000 00000000		フリーランタイム 3
001120 <sub>H</sub>	TCCS3[R/W] B,H,W 00000000 01000000 ----0000 -----				
001124 <sub>H</sub>	CPCLRB4/CPCLR4[R/W] H,W 11111111 11111111		TCDT4[R/W] H,W 00000000 00000000		フリーランタイム 4
001128 <sub>H</sub>	TCCS4[R/W] B,H,W 00000000 01000000 ----0000 -----				
00112C <sub>H</sub>	CPCLRB5/CPCLR5[R/W] H,W 11111111 11111111		TCDT5[R/W] H,W 00000000 00000000		フリーランタイム 5
001130 <sub>H</sub>	TCCS5[R/W] B,H,W 00000000 01000000 ----0000 -----				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001134 <sub>H</sub>	FRS0[R/W] B,H,W ----- -000-000 -000-000 -000-000				フリーランタイム 選択
001138 <sub>H</sub>	FRS1[R/W] B,H,W ----- -000-000 -000-000				
00113C <sub>H</sub>	FRS2[R/W] B,H,W ----- -000-000 -000-000 -000-000				
001140 <sub>H</sub>	—				
001144 <sub>H</sub>	FRS4[R/W] B,H,W -000-000 -000-000 -000-000 -000-000				
001148 <sub>H</sub>	FRS5[R/W] B,H,W -----000 -000-000 -000-000 -000-000				
00114C <sub>H</sub>	FRS6[R/W] B,H,W -000-000 -000-000 -000-000 -000-000				
001150 <sub>H</sub>	—				アウトプット コンペア 0/1
001154 <sub>H</sub>	OCCPB0/OCCP0[R/W] H,W 00000000 00000000		OCCPB1/OCCP1[R/W] H,W 00000000 00000000		
001158 <sub>H</sub>	OCS01[R/W] B,H,W -110--00 00001100		—	OCMOD01[R/W] B,H,W -----00	
00115C <sub>H</sub>	OCCPB2/OCCP2[R/W] H,W 00000000 00000000		OCCPB3/OCCP3[R/W] H,W 00000000 00000000		
001160 <sub>H</sub>	OCS23[R/W] B,H,W -110--00 00001100		—	OCMOD23[R/W] B,H,W -----00	
001164 <sub>H</sub>	OCCPB4/OCCP4[R/W] H,W 00000000 00000000		OCCPB5/OCCP5[R/W] H,W 00000000 00000000		
001168 <sub>H</sub>	OCS45[R/W] B,H,W -110--00 00001100		—	OCMOD45[R/W] B,H,W -----00	
00116C <sub>H</sub>	OCCPB6/OCCP6[R/W] H,W 00000000 00000000		OCCPB7/OCCP7[R/W] H,W 00000000 00000000		アウトプット コンペア 6/7
001170 <sub>H</sub>	OCS67[R/W] B,H,W -110--00 00001100		—	OCMOD67[R/W] B,H,W -----00	
001174 <sub>H</sub>	OCCPB8/OCCP8[R/W] H,W 00000000 00000000		OCCPB9/OCCP9[R/W] H,W 00000000 00000000		
001178 <sub>H</sub>	OCS89[R/W] B,H,W -110--00 00001100		—	OCMOD89[R/W] B,H,W -----00	
00117C <sub>H</sub>	OCCPB10/OCCP10[R/W] H,W 00000000 00000000		OCCPB11/OCCP11[R/W] H,W 00000000 00000000		
001180 <sub>H</sub>	OCS1011[R/W] B,H,W -110--00 00001100		—	OCMOD1011[R/W] B,H,W -----00	
001184 <sub>H</sub>	IPCP0[R] H,W 00000000 00000000		IPCP1[R] H,W 00000000 00000000		
001188 <sub>H</sub>	ICS01[R/W] B,H,W -----00 00000000		—	LSYNS[R/W] B,H,W ----0000	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00118 <sub>C<sub>H</sub></sub>	IPCP2[R] H,W 00000000 00000000		IPCP3[R] H,W 00000000 00000000		インプット キャプチャ 2/3
001190 <sub>H</sub>	ICS23[R/W] B,H,W -----00 00000000		—	—	
001194 <sub>H</sub>	—		—		予約
001198 <sub>H</sub>	—		—	—	
00119C <sub>H</sub>	—		—		予約
0011A0 <sub>H</sub>	—		—	—	
0011A4 <sub>H</sub>	DTSR[R/W] B,H,W -----10	—	—	—	DTTI 選択
0011A8 <sub>H</sub>	TMRR0[R/W] H,W 00000000 00000001		TMRR1[R/W] H,W 00000000 00000001		波形ジェネレータ 0/1/2
0011AC <sub>H</sub>	TMRR2[R/W] H,W 00000000 00000001		—	—	
0011B0 <sub>H</sub>	DTSCR0[R/W] B,H,W 00000000	DTSCR1[R/W] B,H,W 00000000	DTSCR2[R/W] B,H,W 00000000	—	
0011B4 <sub>H</sub>	—	DTIR0[R/W] B,H,W 000000--	—	DTMNS0[R/W] B,H,W 00---000	
0011B8 <sub>H</sub>	—	SIGCR10[R/W] B,H,W 00000000	—	SIGCR20[R/W] B,H,W 000000-1	
0011BC <sub>H</sub>	PICS0[R/W] B,H,W 000000-- -----				波形ジェネレータ 3/4/5
0011C0 <sub>H</sub>	TMRR3[R/W] H,W 00000000 00000001		TMRR4[R/W] H,W 00000000 00000001		
0011C4 <sub>H</sub>	TMRR5[R/W] H,W 00000000 00000001		—	—	
0011C8 <sub>H</sub>	DTSCR3[R/W] B,H,W 00000000	DTSCR4[R/W] B,H,W 00000000	DTSCR5[R/W] B,H,W 00000000	—	
0011CC <sub>H</sub>	—	DTIR1[R/W] B,H,W 000000--	—	DTMNS1[R/W] B,H,W 00---000	
0011D0 <sub>H</sub>	—	SIGCR11[R/W] B,H,W 00000000	—	SIGCR21[R/W] B,H,W -----1	12 ビット A/D コンバータ
0011D4 <sub>H</sub>	—				
0011D8 <sub>H</sub>	—	—	—	—	
0011DC <sub>H</sub>	ADTSS[R/W] B,H,W -----0	—	—	—	
0011E0 <sub>H</sub>	ADTSE[R/W] B,H,W ----- 00000000 -0000000 00000000				
0011E4 <sub>H</sub>	ADCOMP0/ADCOMPB0[R/W] H,W 00000000 00000000		ADCOMP1/ADCOMPB1[R/W] H,W 00000000 00000000		
0011E8 <sub>H</sub>	ADCOMP2/ADCOMPB2[R/W] H,W 00000000 00000000		ADCOMP3/ADCOMPB3[R/W] H,W 00000000 00000000		
0011EC <sub>H</sub>	ADCOMP4/ADCOMPB4[R/W] H,W 00000000 00000000		ADCOMP5/ADCOMPB5[R/W] H,W 00000000 00000000		
0011F0 <sub>H</sub>	ADCOMP6/ADCOMPB6[R/W] H,W 00000000 00000000		ADCOMP7/ADCOMPB7[R/W] H,W 00000000 00000000		
0011F4 <sub>H</sub>	ADCOMP8/ADCOMPB8[R/W] H,W 00000000 00000000		ADCOMP9/ADCOMPB9[R/W] H,W 00000000 00000000		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0011F8 <sub>H</sub>	ADCOMP10/ADCOMPB10[R/W] H,W 00000000 00000000		ADCOMP11/ADCOMPB11[R/W] H,W 00000000 00000000		12 ビット A/D コンバータ
0011FC <sub>H</sub>	ADCOMP12/ADCOMPB12[R/W] H,W 00000000 00000000		ADCOMP13/ADCOMPB13[R/W] H,W 00000000 00000000		
001200 <sub>H</sub>	ADCOMP14/ADCOMPB14[R/W] H,W 00000000 00000000		—		
001204 <sub>H</sub>	ADCOMP16/ADCOMPB16[R/W] H,W 00000000 00000000		ADCOMP17/ADCOMPB17[R/W] H,W 00000000 00000000		
001208 <sub>H</sub>	ADCOMP18/ADCOMPB18[R/W] H,W 00000000 00000000		ADCOMP19/ADCOMPB19[R/W] H,W 00000000 00000000		
00120C <sub>H</sub>	ADCOMP20/ADCOMPB20[R/W] H,W 00000000 00000000		ADCOMP21/ADCOMPB21[R/W] H,W 00000000 00000000		
001210 <sub>H</sub>	ADCOMP22/ADCOMPB22[R/W] H,W 00000000 00000000		ADCOMP23/ADCOMPB23[R/W] H,W 00000000 00000000		
001214 <sub>H</sub>	—	—	—	—	
001218 <sub>H</sub>	—	—	—	—	
00121C <sub>H</sub>	—	—	—	—	
001220 <sub>H</sub>	—	—	—	—	
001224 <sub>H</sub>	ADTCS0[R/W] B,H,W 00000000 0010-000		ADTCS1[R/W] B,H,W 00000000 0010-000		
001228 <sub>H</sub>	ADTCS2[R/W] B,H,W 00000000 0010-000		ADTCS3[R/W] B,H,W 00000000 0010-000		
00122C <sub>H</sub>	ADTCS4[R/W] B,H,W 00000000 0010-000		ADTCS5[R/W] B,H,W 00000000 0010-000		
001230 <sub>H</sub>	ADTCS6[R/W] B,H,W 00000000 0010-000		ADTCS7[R/W] B,H,W 00000000 0010-000		
001234 <sub>H</sub>	ADTCS8[R/W] B,H,W 00000000 0010-000		ADTCS9[R/W] B,H,W 00000000 0010-000		
001238 <sub>H</sub>	ADTCS10[R/W] B,H,W 00000000 0010-000		ADTCS11[R/W] B,H,W 00000000 0010-000		
00123C <sub>H</sub>	ADTCS12[R/W] B,H,W 00000000 0010-000		ADTCS13[R/W] B,H,W 00000000 0010-000		
001240 <sub>H</sub>	ADTCS14[R/W] B,H,W 00000000 0010-000		—		
001244 <sub>H</sub>	ADTCS16[R/W] B,H,W 00000000 00100000		ADTCS17[R/W] B,H,W 00000000 00100000		
001248 <sub>H</sub>	ADTCS18[R/W] B,H,W 00000000 00100000		ADTCS19[R/W] B,H,W 00000000 00100000		
00124C <sub>H</sub>	ADTCS20[R/W] B,H,W 00000000 00100000		ADTCS21[R/W] B,H,W 00000000 00100000		
001250 <sub>H</sub>	ADTCS22[R/W] B,H,W 00000000 00100000		ADTCS23[R/W] B,H,W 00000000 00100000		
001254 <sub>H</sub>	—	—	—	—	
001258 <sub>H</sub>	—	—	—	—	
00125C <sub>H</sub>	—	—	—	—	
001260 <sub>H</sub>	—	—	—	—	
001264 <sub>H</sub>	ADTCD0[R] B,H,W 10--0000 00000000		ADTCD1[R] B,H,W 10--0000 00000000		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001268 <sub>H</sub>	ADTCD2[R] B,H,W 10--0000 00000000		ADTCD3[R] B,H,W 10--0000 00000000		12 ビット A/D コンバータ
00126C <sub>H</sub>	ADTCD4[R] B,H,W 10--0000 00000000		ADTCD5[R] B,H,W 10--0000 00000000		
001270 <sub>H</sub>	ADTCD6[R] B,H,W 10--0000 00000000		ADTCD7[R] B,H,W 10--0000 00000000		
001274 <sub>H</sub>	ADTCD8[R] B,H,W 10--0000 00000000		ADTCD9[R] B,H,W 10--0000 00000000		
001278 <sub>H</sub>	ADTCD10[R] B,H,W 10--0000 00000000		ADTCD11[R] B,H,W 10--0000 00000000		
00127C <sub>H</sub>	ADTCD12[R] B,H,W 10--0000 00000000		ADTCD13[R] B,H,W 10--0000 00000000		
001280 <sub>H</sub>	ADTCD14[R] B,H,W 10--0000 00000000		—		
001284 <sub>H</sub>	ADTCD16[R] B,H,W 10--0000 00000000		ADTCD17[R] B,H,W 10--0000 00000000		
001288 <sub>H</sub>	ADTCD18[R] B,H,W 10--0000 00000000		ADTCD19[R] B,H,W 10--0000 00000000		
00128C <sub>H</sub>	ADTCD20[R] B,H,W 10--0000 00000000		ADTCD21[R] B,H,W 10--0000 00000000		
001290 <sub>H</sub>	ADTCD22[R] B,H,W 10--0000 00000000		ADTCD23[R] B,H,W 10--0000 00000000		
001294 <sub>H</sub>	—	—	—	—	
001298 <sub>H</sub>	—	—	—	—	
00129C <sub>H</sub>	—	—	—	—	
0012A0 <sub>H</sub>	—	—	—	—	
0012A4 <sub>H</sub>	ADCS0[R/W] B,H,W 0-----		ADCH0[R] B,H,W ----000	ADMD0[R/W] B,H,W ---0000	
0012A8 <sub>H</sub>	ADCS1[R/W] B,H,W 0-----		ADCH1[R] B,H,W ----000	ADMD1[R/W] B,H,W ---0000	
0012AC <sub>H</sub>	ADCS2[R/W] B,H,W 0-----		ADCH2[R] B,H,W ----000	ADMD2[R/W] B,H,W ---0000	
0012B0 <sub>H</sub>	MTRCSR[R/W] B,H,W -----0	—	—	—	モータ制御 拡張機能
0012B4 <sub>H</sub>	RTOSEL0[R/W] B,H,W --000000	RTOSEL1[R/W] B,H,W -----0	—	—	
0012B8 <sub>H</sub> ～ 0012FC <sub>H</sub>	—	—	—	—	予約
001300 <sub>H</sub>	—	—	—	—	
001304 <sub>H</sub>	—	—	—	—	
001308 <sub>H</sub>	—	—	—	—	
00130C <sub>H</sub>	—	—	—	—	
001310 <sub>H</sub>	—	—	—	—	
001314 <sub>H</sub>	—	—	—	—	
001318 <sub>H</sub>	—	—	—	—	
00131C <sub>H</sub>	—	—	—	—	
001320 <sub>H</sub>	—	—	—	—	



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001324 <sub>H</sub>	—		—		予約
001328 <sub>H</sub> ～ 00132C <sub>H</sub>	—	—	—	—	
001330 <sub>H</sub>	—		—		
001334 <sub>H</sub> ～ 0013FC <sub>H</sub>	—	—	—	—	
001400 <sub>H</sub>	DACR[R/W] B,H,W -----0	—	DADR[R/W] H,W -----XX XXXXXXXX		DAC
001404 <sub>H</sub> ～ 0014FC <sub>H</sub>	—	—	—	—	予約
001500 <sub>H</sub>	SCR0/(IBCR0)[R/W] B,H,W 0--00000	SMR0[R/W] B,H,W 000000-0	SSR0[R/W] B,H,W 0--00011	ESCR0/(IBSR0)[R/W] B,H,W 00000000	Multi Function Serial I/F 0 *1:下位 8 ビット にアクセスする 場合のみ、バイ トアクセス可能 *2:リセット直後 は I <sup>2</sup> C モードで は ないため予約 *3:リセット直後 は CSIO モード ではないため予 約 *4:リセット直後 は LIN2.1 モード ではないため予 約
001504 <sub>H</sub>	—/(RDR10/(TDR10))[R/W] B,H,W ----- *3		RDR00/(TDR00)[R/W] B,H,W -----0 00000000*1		
001508 <sub>H</sub>	SACSR0[R/W] B,H,W 0----000 00000000		STMCR0[R] B,H,W 00000000 00000000		
00150C <sub>H</sub>	STMCR0[R/W] B,H,W 00000000 00000000		—/(SFUR0) [R/W] B,H,W ----- *4		
001510 <sub>H</sub>	—	—	—/(SFLR10) [R/W] B,H,W ----- *4	—/(SFLR00) [R/W] B,H,W ----- *4	
001514 <sub>H</sub>	—	—	—	—	
001518 <sub>H</sub>	—	—	—	—	
00151C <sub>H</sub>	BGR0[R/W] H,W 00000000 00000000		—/(ISMK0)[R/W] B,H,W ----- *2	—/(ISBA0)[R/W] B,H,W ----- *2	
001520 <sub>H</sub>	FCR10[R/W] B,H,W 00-00100	FCR00[R/W] B,H,W -0000000	FBYTE20[R/W] B,H,W 00000000	FBYTE10[R/W] B,H,W 00000000	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001524 <sub>H</sub>	SCR1[R/W] B,H,W 0--00000	SMR1[R/W] B,H,W 000000-0	SSR1[R/W] B,H,W 0--00011	ESCR1[R/W] B,H,W 00000000	Multi Function Serial I/F 1  *1: 下位 8 ビットにアクセスする場合のみ、バイトアクセス可能  *3:リセット直後は CSIO モードではないため予約 *4:リセット直後は LIN2.1 モードではないため予約
001528 <sub>H</sub>	—/(RDR11/(TDR11))[R/W] B,H,W ----- *3		RDR01/(TDR01)[R/W] B,H,W -----0 00000000 *1		
00152C <sub>H</sub>	SACSR1[R/W] B,H,W 0----000 00000000		STMR1[R] B,H,W 00000000 00000000		
001530 <sub>H</sub>	STMCR1[R/W] B,H,W 00000000 00000000		—/(SCSCR1/SFUR1) [R/W] B,H,W ----- *3 *4		
001534 <sub>H</sub>	—/(SCSTR31) [R/W] B,H,W ----- *3	—/(SCSTR21) [R/W] B,H,W ----- *3	—/(SCSTR11/SFLR1 1) [R/W] B,H,W ----- *3 *4	—/(SCSTR01/SFLR0 1) [R/W] B,H,W ----- *3 *4	
001538 <sub>H</sub>	—	—	—	—	
00153C <sub>H</sub>	—	—	—	TBYTE01[R/W] B,H,W 00000000	
001540 <sub>H</sub>	BGR1[R/W] H,W 00000000 00000000		—	—	
001544 <sub>H</sub>	FCR11[R/W] B,H,W 00-00100	FCR01[R/W] B,H,W -0000000	FBYTE21[R/W] B,H,W 00000000	FBYTE11[R/W] B,H,W 00000000	
001548 <sub>H</sub>	SCR2/(IBCR2)[R/W] B,H,W 0--00000	SMR2[R/W] B,H,W 000000-0	SSR2[R/W] B,H,W 0--00011	ESCR2/(IBSR2)[R/W] B,H,W 00000000	Multi Function Serial I/F 2  *1:下位 8 ビットにアクセスする場合のみ、バイトアクセス可能 *2:リセット直後は I <sup>2</sup> C モードではないため予約 *3:リセット直後は CSIO モードではないため予約 *4:リセット直後は LIN2.1 モードではないため予約
00154C <sub>H</sub>	—/(RDR12/(TDR12))[R/W] B,H,W ----- *3		RDR02/(TDR02)[R/W] B,H,W -----0 00000000 *1		
001550 <sub>H</sub>	SACSR2[R/W] B,H,W 0----000 00000000		STMR2[R] B,H,W 00000000 00000000		
001554 <sub>H</sub>	STMCR2[R/W] B,H,W 00000000 00000000		—/(SCSCR2/SFUR2) [R/W] B,H,W ----- *3 *4		
001558 <sub>H</sub>	—/(SCSTR32) [R/W] B,H,W ----- *3	—/(SCSTR22) [R/W] B,H,W ----- *3	—/(SCSTR12/SFLR1 2) [R/W] B,H,W ----- *3 *4	—/(SCSTR02/SFLR0 2) [R/W] B,H,W ----- *3 *4	
00155C <sub>H</sub>	—	—	—	—	
001560 <sub>H</sub>	—	—	—	TBYTE02[R/W] B,H,W 00000000	
001564 <sub>H</sub>	BGR2[R/W] H,W 00000000 00000000		—/(ISMK2)[R/W] B,H,W ----- *2	—/(ISBA2)[R/W] B,H,W ----- *2	
001568 <sub>H</sub>	FCR12[R/W] B,H,W 00-00100	FCR02[R/W] B,H,W -0000000	FBYTE22[R/W] B,H,W 00000000	FBYTE12[R/W] B,H,W 00000000	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00156C <sub>H</sub>	SCR3/(IBCR3)[R/W] B,H,W 0--00000	SMR3[R/W] B,H,W 000000-0	SSR3[R/W] B,H,W 0--00011	ESCR3/(IBSR3)[R/W] B,H,W 00000000	Multi Function Serial I/F 3 *1:下位 8 ビット にアクセスする 場合のみ、バイト アクセス可能 *2:リセット直後 は I <sup>2</sup> C モードで はないため予約 *3:リセット直後 は CSIO モード ではないため予約 *4:リセット直後 は LIN2.1 モード ではないため予約
001570 <sub>H</sub>	—/(RDR13/(TDR13))[R/W] B,H,W ----- *3		RDR03/(TDR03)[R/W] B,H,W -----0 00000000 *1		
001574 <sub>H</sub>	SACSR3[R/W] B,H,W 0----000 00000000		STMR3[R] B,H,W 00000000 00000000		
001578 <sub>H</sub>	STMCR3[R/W] B,H,W 00000000 00000000		—/(SCSCR3/SFUR3) [R/W] B,H,W ----- *3 *4		
00157C <sub>H</sub>	—/(SCSTR33) [R/W] B,H,W ----- *3	—/(SCSTR23) [R/W] B,H,W ----- *3	—/(SCSTR13/SFLR1 3) [R/W] B,H,W ----- *3 *4	—/(SCSTR03/SFLR0 3) [R/W] B,H,W ----- *3 *4	
001580 <sub>H</sub>	—	—	—	—	
001584 <sub>H</sub>	—	—	—	TBYTE03[R/W] B,H,W 00000000	
001588 <sub>H</sub>	BGR3[R/W] H,W 00000000 00000000		—/(ISMK3)[R/W] B,H,W ----- *2	—/(ISBA3)[R/W] B,H,W ----- *2	
00158C <sub>H</sub>	FCR13[R/W] B,H,W 00-00100	FCR03[R/W] B,H,W -0000000	FBYTE23[R/W] B,H,W 00000000	FBYTE13[R/W] B,H,W 00000000	CAN 0 64msb
001590 <sub>H</sub> ～ 001FFC <sub>H</sub>	—	—	—	—	
002000 <sub>H</sub>	CTRLR0[R/W] B,H,W ----- 000-0001		STATR0[R/W] B,H,W ----- 00000000		
002004 <sub>H</sub>	ERRCNT0 [R] B,H,W 00000000 00000000		BTR0[R/W] B,H,W -0100011 00000001		
002008 <sub>H</sub>	INTR0[R] B,H,W 00000000 00000000		TESTR0[R/W] B,H,W ----- X00000--		
00200C <sub>H</sub>	BRPER0[R/W] B,H,W ----- ---0000		—		
002010 <sub>H</sub>	IF1CREQ0[R/W] B,H,W 0----- 00000001		IF1CMSK0[R/W] B,H,W ----- 00000000		
002014 <sub>H</sub>	IF1MSK20[R/W] B,H,W 11-11111 11111111		IF1MSK10[R/W] B,H,W 11111111 11111111		
002018 <sub>H</sub>	IF1ARB20[R/W] B,H,W 00000000 00000000		IF1ARB10[R/W] B,H,W 00000000 00000000		
00201C <sub>H</sub>	IF1MCTR0[R/W] B,H,W 00000000 0---0000		—		
002020 <sub>H</sub>	IF1DTA10[R/W] B,H,W 00000000 00000000		IF1DTA20[R/W] B,H,W 00000000 00000000		
002024 <sub>H</sub>	IF1DTB10[R/W] B,H,W 00000000 00000000		IF1DTB20[R/W] B,H,W 00000000 00000000		
002028 <sub>H</sub> , 00202C <sub>H</sub>	—		—		
002030 <sub>H</sub> , 002034 <sub>H</sub>	予約 (IF1 データミラー)				
002038 <sub>H</sub> , 00203C <sub>H</sub>	—		—		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
002040 <sub>H</sub>	IF2CREQ0[R/W] B,H,W 0----- 00000001		IF2CMSK0[R/W] B,H,W ----- 00000000		CAN 0 64msb
002044 <sub>H</sub>	IF2MSK20[R/W] B,H,W 11-11111 11111111		IF2MSK10[R/W] B,H,W 11111111 11111111		
002048 <sub>H</sub>	IF2ARB20[R/W] B,H,W 00000000 00000000		IF2ARB10[R/W] B,H,W 00000000 00000000		
00204C <sub>H</sub>	IF2MCTR0[R/W] B,H,W 00000000 0---0000		—		
002050 <sub>H</sub>	IF2DTA10[R/W] B,H,W 00000000 00000000		IF2DTA20[R/W] B,H,W 00000000 00000000		
002054 <sub>H</sub>	IF2DTB10[R/W] B,H,W 00000000 00000000		IF2DTB20[R/W] B,H,W 00000000 00000000		
002058 <sub>H</sub> , 00205C <sub>H</sub>	—		—		
002060 <sub>H</sub> , 002064 <sub>H</sub>	予約 (IF2 データミラー)				
002068 <sub>H</sub> ～ 00207C <sub>H</sub>	—		—		
002080 <sub>H</sub>	TREQR20[R] B,H,W 00000000 00000000		TREQR10[R] B,H,W 00000000 00000000		
002084 <sub>H</sub>	TREQR40[R] B,H,W 00000000 00000000		TREQR30[R] B,H,W 00000000 00000000		
002088 <sub>H</sub>	—		—		
00208C <sub>H</sub>	—		—		
002090 <sub>H</sub>	NEWDT20[R] B,H,W 00000000 00000000		NEWDT10[R] B,H,W 00000000 00000000		
002094 <sub>H</sub>	NEWDT40[R] B,H,W 00000000 00000000		NEWDT30[R] B,H,W 00000000 00000000		
002098 <sub>H</sub>	—		—		
00209C <sub>H</sub>	—		—		
0020A0 <sub>H</sub>	INTPND20[R] B,H,W 00000000 00000000		INTPND10[R] B,H,W 00000000 00000000		
0020A4 <sub>H</sub>	INTPND40[R] B,H,W 00000000 00000000		INTPND30[R] B,H,W 00000000 00000000		
0020A8 <sub>H</sub>	—		—		
0020AC <sub>H</sub>	—		—		
0020B0 <sub>H</sub>	MSGVAL20[R] B,H,W 00000000 00000000		MSGVAL10[R] B,H,W 00000000 00000000		
0020B4 <sub>H</sub>	MSGVAL40[R] B,H,W 00000000 00000000		MSGVAL30[R] B,H,W 00000000 00000000		
0020B8 <sub>H</sub>	—		—		
0020BC <sub>H</sub>	—		—		
0020C0 <sub>H</sub> ～ 0020FC <sub>H</sub>	—		—		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
002100 <sub>H</sub>	CTRLR1[R/W] B,H,W ----- 000-0001		STATR1[R/W] B,H,W ----- 00000000		CAN 1 64msb
002104 <sub>H</sub>	ERRCNT1 [R] B,H,W 00000000 00000000		BTR1[R/W] B,H,W -0100011 00000001		
002108 <sub>H</sub>	INTR1[R] B,H,W 00000000 00000000		TESTR1[R/W] B,H,W ----- X00000--		
00210C <sub>H</sub>	BRPER1[R/W] B,H,W ----- ----0000		—		
002110 <sub>H</sub>	IF1CREQ1[R/W] B,H,W 0----- 00000001		IF1CMSK1[R/W] B,H,W ----- 00000000		
002114 <sub>H</sub>	IF1MSK21[R/W] B,H,W 11-11111 11111111		IF1MSK11[R/W] B,H,W 11111111 11111111		
002118 <sub>H</sub>	IF1ARB21[R/W] B,H,W 00000000 00000000		IF1ARB11[R/W] B,H,W 00000000 00000000		
00211C <sub>H</sub>	IF1MCTR1[R/W] B,H,W 00000000 0---0000		—		
002120 <sub>H</sub>	IF1DTA11[R/W] B,H,W 00000000 00000000		IF1DTA21[R/W] B,H,W 00000000 00000000		
002124 <sub>H</sub>	IF1DTB11[R/W] B,H,W 00000000 00000000		IF1DTB21[R/W] B,H,W 00000000 00000000		
002128 <sub>H</sub> , 00212C <sub>H</sub>	—		—		
002130 <sub>H</sub> , 002134 <sub>H</sub>	予約 (IF1 データミラー)				
002138 <sub>H</sub> , 00213C <sub>H</sub>	—		—		
002140 <sub>H</sub>	IF2CREQ1[R/W] B,H,W 0----- 00000001		IF2CMSK1[R/W] B,H,W ----- 00000000		
002144 <sub>H</sub>	IF2MSK21[R/W] B,H,W 11-11111 11111111		IF2MSK11[R/W] B,H,W 11111111 11111111		
002148 <sub>H</sub>	IF2ARB21[R/W] B,H,W 00000000 00000000		IF2ARB11[R/W] B,H,W 00000000 00000000		
00214C <sub>H</sub>	IF2MCTR1[R/W] B,H,W 00000000 0---0000		—		
002150 <sub>H</sub>	IF2DTA11[R/W] B,H,W 00000000 00000000		IF2DTA21[R/W] B,H,W 00000000 00000000		
002154 <sub>H</sub>	IF2DTB11[R/W] B,H,W 00000000 00000000		IF2DTB21[R/W] B,H,W 00000000 00000000		
002158 <sub>H</sub> , 00215C <sub>H</sub>	—		—		
002160 <sub>H</sub> , 002164 <sub>H</sub>	予約 (IF2 データミラー)				
002168 <sub>H</sub> ～ 00217C <sub>H</sub>	—		—		
002180 <sub>H</sub>	TREQR21[R] B,H,W 00000000 00000000		TREQR11[R] B,H,W 00000000 00000000		
002184 <sub>H</sub>	TREQR41[R] B,H,W 00000000 00000000		TREQR31[R] B,H,W 00000000 00000000		
002188 <sub>H</sub>	—		—		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00218C <sub>H</sub>	—		—		CAN 1 64msb
002190 <sub>H</sub>	NEWDT21[R] B,H,W 00000000 00000000		NEWDT11[R] B,H,W 00000000 00000000		
002194 <sub>H</sub>	NEWDT41[R] B,H,W 00000000 00000000		NEWDT31[R] B,H,W 00000000 00000000		
002198 <sub>H</sub>	—		—		
00219C <sub>H</sub>	—		—		
0021A0 <sub>H</sub>	INTPND21[R] B,H,W 00000000 00000000		INTPND11[R] B,H,W 00000000 00000000		
0021A4 <sub>H</sub>	INTPND41[R] B,H,W 00000000 00000000		INTPND31[R] B,H,W 00000000 00000000		
0021A8 <sub>H</sub>	—		—		
0021AC <sub>H</sub>	—		—		
0021B0 <sub>H</sub>	MSGVAL21[R] B,H,W 00000000 00000000		MSGVAL11[R] B,H,W 00000000 00000000		
0021B4 <sub>H</sub>	MSGVAL41[R] B,H,W 00000000 00000000		MSGVAL31[R] B,H,W 00000000 00000000		
0021B8 <sub>H</sub>	—		—		
0021BC <sub>H</sub>	—		—		
0021C0 <sub>H</sub> ～ 0021FC <sub>H</sub>	—		—		
002200 <sub>H</sub> ～ 0022FC <sub>H</sub>	—		—		予約
002300 <sub>H</sub>	DFCTLR[R/W] B,H,W -0-----		—	DFSTR[R/W] B,H,W -----001	ワークフラッ シュ
002304 <sub>H</sub>	—	—	—	—	
002308 <sub>H</sub>	FLIFCTLR[R/W] B,H,W ---0--00	—	FLIFFER1[R/W] B,H,W -----	FLIFFER2[R/W] B,H,W -----	
00230C <sub>H</sub> ～ 002FFC <sub>H</sub>	—	—	—	—	予約
003000 <sub>H</sub>	SEEARX[R] B,H,W --000000 00000000		DEEARX[R] B,H,W --000000 00000000		XBS RAM ECC 制御レジスタ
003004 <sub>H</sub>	EECSRX[R/W] B,H,W ----00-0	—	EFEARX[R/W] B,H,W --000000 00000000		
003008 <sub>H</sub>	—	EFECRX[R/W] B,H,W -----0 00000000 00000000			

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00300C <sub>H</sub>	TEAR0X[R] B,H,W 000----- --000000 00000000				XBS RAM 診断レジスタ
003010 <sub>H</sub>	TEAR1X[R] B,H,W 000----- --000000 00000000				
003014 <sub>H</sub>	TEAR2X[R] B,H,W 000----- --000000 00000000				
003018 <sub>H</sub>	TAEARX[R/W] B,H,W --101111 11111111		TASARX[R/W] B,H,W --000000 00000000		
00301C <sub>H</sub>	TFECRX[R/W] B,H,W ----0000	TICRX[R/W] B,H,W ----0000	TTCRX[R/W] B,H,W -----00 00001100		
003020 <sub>H</sub>	TSRCRX[R/W] B,H,W 0-----	—	—	TKCCRX[R/W] B,H,W 00----00	
003024 <sub>H</sub>	SEEARA[R] B,H,W --000000 00000000		DEEARA[R] B,H,W --000000 00000000		Backup RAM ECC 制御レジスタ
003028 <sub>H</sub>	EECSRA[R/W] B,H,W ----00-0	—	EFEARA[R/W] B,H,W --000000 00000000		
00302C <sub>H</sub>	—	EFECRA[R/W] B,H,W -----0 00000000 00000000			
003030 <sub>H</sub>	TEAR0A[R] B,H,W 000----- ----000 00000000				Backup RAM 診断レジスタ
003034 <sub>H</sub>	TEAR1A[R] B,H,W 000----- ----000 00000000				
003038 <sub>H</sub>	TEAR2A[R] B,H,W 000----- ----000 00000000				
00303C <sub>H</sub>	TAEARA[R/W] B,H,W ----111 11111111		TASARA[R/W] B,H,W ----000 00000000		
003040 <sub>H</sub>	TFECRA[R/W] B,H,W ----0000	TICRA[R/W] B,H,W ----0000	TTCRA[R/W] B,H,W -----00 00001100		
003044 <sub>H</sub>	TSRCRA[R/W] B,H,W 0-----	—	—	TKCCRA[R/W] B,H,W 00----00	
003048 <sub>H</sub> ～ 0030FC <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
003100 <sub>H</sub>	BUSDIGSR0[R/W] H,W 00000000 0-----00		BUSDIGSR1[R/W] H,W 00000000 0-----00		バス診断
003104 <sub>H</sub>	BUSDIGSR2[R/W] H,W 00000000 0-----00		BUSTSTR0[R/W] H,W 00--0000 00000000		
003108 <sub>H</sub>	BUSADR0[R] W 00000000 00000000 00000000 00000000				
00310C <sub>H</sub>	BUSADR1[R] W 00000000 00000000 00000000 00000000				
003110 <sub>H</sub>	BUSADR2[R] W 00000000 00000000 00000000 00000000				
003114 <sub>H</sub>	—		BUSDIGSR3[R/W] H,W 00000000 0-----00		
003118 <sub>H</sub>	BUSDIGSR4[R/W] H,W 00000000 0-----00		BUSTSTR1[R/W] H,W 00--0000 00000000		
00311C <sub>H</sub>	—				
003120 <sub>H</sub>	BUSADR3[R] W 00000000 00000000 00000000 00000000				
003124 <sub>H</sub>	BUSADR4[R] W 00000000 00000000 00000000 00000000				
003128 <sub>H</sub> ～ 003FFC <sub>H</sub>	—	—	—	—	予約
004000 <sub>H</sub> ～ 005FFC <sub>H</sub>	Backup RAM				Backup RAM 領域
006000 <sub>H</sub> ～ 00CFFC <sub>H</sub>	—	—	—	—	予約
00D000 <sub>H</sub>	CIF0[R] W 00000100 11111111 01011011 11111111				FlexRay CIF* <sup>5</sup>
00D004 <sub>H</sub>	CIF1[R/W] W 00000000 -----0 -0000000 -----				
00D008 <sub>H</sub> ～ 00D00C <sub>H</sub>	—	—	—	—	予約
00D010 <sub>H</sub>	—				FlexRay GIF* <sup>5</sup>
00D014 <sub>H</sub>	—				
00D018 <sub>H</sub>	—	—	—	—	
00D01C <sub>H</sub>	LCK[R/W] W ----- 00000000				



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D020 <sub>H</sub>	EIR[R/W] W -----000 -----000 ---0000 00000000				FlexRay INT* <sup>5</sup>
00D024 <sub>H</sub>	SIR[R/W] W -----00 -----00 00000000 00000000				
00D028 <sub>H</sub>	EILS[R/W] W -----000 -----000 ---0000 00000000				
00D02C <sub>H</sub>	SILS[R/W] W -----11 -----11 11111111 11111111				
00D030 <sub>H</sub>	EIES[R/W] W -----000 -----000 ---0000 00000000				
00D034 <sub>H</sub>	EIER[R/W] W -----000 -----000 ---0000 00000000				
00D038 <sub>H</sub>	SIES[R/W] W -----00 -----00 00000000 00000000				
00D03C <sub>H</sub>	SIER[R/W] W -----00 -----00 00000000 00000000				
00D040 <sub>H</sub>	ILE[R/W] W -----00000000 -----00				
00D044 <sub>H</sub>	T0C[R/W] W --000000 00000000 -0000000 -----00				
00D048 <sub>H</sub>	T1C[R/W] W --000000 00000010 -----00				
00D04C <sub>H</sub>	STPW1[R/W] W --000000 00000000 --000000 -0000000				
00D050 <sub>H</sub>	STPW2[R] W -----000 00000000 -----000 00000000				
00D054 <sub>H</sub> ~ 00D07C <sub>H</sub>	—	—	—	—	予約
00D080 <sub>H</sub>	SUCC1[R/W] W ----1100 01000000 00010-00 1---0000				FlexRay SUC* <sup>5</sup>
00D084 <sub>H</sub>	SUCC2[R/W] W ----0001 ---00000 00000101 00000100				
00D088 <sub>H</sub>	SUCC3[R/W] W -----00000000 -----00010001				
00D08C <sub>H</sub>	NEMC[R/W] W -----00000000 -----0000				FlexRay NEM* <sup>5</sup>
00D090 <sub>H</sub>	PRTC1[R/W] W 000010-0 01001100 0000-110 00110011				FlexRay PRT* <sup>5</sup>
00D094 <sub>H</sub>	PRTC2[R/W] W --001111 00101101 --001010 --001110				
00D098 <sub>H</sub>	MHDC[R/W] W ---00000 00000000 -----0000000				FlexRay MHD* <sup>5</sup>
00D09C <sub>H</sub>	—				予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D0A0 <sub>H</sub>	GTUC1[R/W] W -----0000 00000010 10000000				FlexRay GTU* <sup>5</sup>
00D0A4 <sub>H</sub>	GTUC2[R/W] W -----0010 --000000 00001010				
00D0A8 <sub>H</sub>	GTUC3[R/W] W -0000010 -0000010 00000000 00000000				
00D0AC <sub>H</sub>	GTUC4[R/W] W --000000 00001000 --000000 00000111				
00D0B0 <sub>H</sub>	GTUC5[R/W] W 00001110 ---00000 00000000 00000000				
00D0B4 <sub>H</sub>	GTUC6[R/W] W ----000 00000010 ----000 00000000				
00D0B8 <sub>H</sub>	GTUC7[R/W] W -----00 00000010 -----00 00000100				
00D0BC <sub>H</sub>	GTUC8[R/W] W ---00000 00000000 ----- --000010				
00D0C0 <sub>H</sub>	GTUC9[R/W] W -----00 ---00001 --000001				
00D0C4 <sub>H</sub>	GTUC10[R/W] W ----000 00000010 --000000 00000101				
00D0C8 <sub>H</sub>	GTUC11[R/W] W ----000 -----000 -----00 -----00				
00D0CC <sub>H</sub> ～ 00D0FC <sub>H</sub>	—				予約
00D100 <sub>H</sub>	CCSV[R] W --000000 00010000 -100--00 00000000				FlexRay SUC* <sup>5</sup>
00D104 <sub>H</sub>	CCEV[R] W -----00000 00--0000				
00D108 <sub>H</sub> 00D10C <sub>H</sub>	—				予約
00D110 <sub>H</sub>	SCV[R] W ----000 00000000 ----000 00000000				FlexRay GTU* <sup>5</sup>
00D114 <sub>H</sub>	MTCCV[R] W ----- --000000 --000000 00000000				
00D118 <sub>H</sub>	RCV[R] W -----0000 00000000				
00D11C <sub>H</sub>	OCV[R] W -----000 00000000 00000000				
00D120 <sub>H</sub>	SFS[R] W -----0000 00000000 00000000				
00D124 <sub>H</sub>	SWNIT[R] W -----0000 00000000				
00D128 <sub>H</sub>	ACS[R/W] W ----- --00000 ---00000				
00D12C <sub>H</sub>	—				
00D130 <sub>H</sub>	ESID1[R] W -----00----00 00000000				
00D134 <sub>H</sub>	ESID2[R] W -----00----00 00000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D138 <sub>H</sub>	ESID3[R] W ----- 00---00 00000000				FlexRay GTU* <sup>5</sup>
00D13C <sub>H</sub>	ESID4[R] W ----- 00---00 00000000				
00D140 <sub>H</sub>	ESID5[R] W ----- 00---00 00000000				
00D144 <sub>H</sub>	ESID6[R] W ----- 00---00 00000000				
00D148 <sub>H</sub>	ESID7[R] W ----- 00---00 00000000				
00D14C <sub>H</sub>	ESID8[R] W ----- 00---00 00000000				
00D150 <sub>H</sub>	ESID9[R] W ----- 00---00 00000000				
00D154 <sub>H</sub>	ESID10[R] W ----- 00---00 00000000				
00D158 <sub>H</sub>	ESID11[R] W ----- 00---00 00000000				
00D15C <sub>H</sub>	ESID12[R] W ----- 00---00 00000000				
00D160 <sub>H</sub>	ESID13[R] W ----- 00---00 00000000				
00D164 <sub>H</sub>	ESID14[R] W ----- 00---00 00000000				
00D168 <sub>H</sub>	ESID15[R] W ----- 00---00 00000000				
00D16C <sub>H</sub>	—				
00D170 <sub>H</sub>	OSID1[R] W ----- 00---00 00000000				
00D174 <sub>H</sub>	OSID2[R] W ----- 00---00 00000000				
00D178 <sub>H</sub>	OSID3[R] W ----- 00---00 00000000				
00D17C <sub>H</sub>	OSID4[R] W ----- 00---00 00000000				
00D180 <sub>H</sub>	OSID5[R] W ----- 00---00 00000000				
00D184 <sub>H</sub>	OSID6[R] W ----- 00---00 00000000				
00D188 <sub>H</sub>	OSID7[R] W ----- 00---00 00000000				
00D18C <sub>H</sub>	OSID8[R] W ----- 00---00 00000000				
00D190 <sub>H</sub>	OSID9[R] W ----- 00---00 00000000				
00D194 <sub>H</sub>	OSID10[R] W ----- 00---00 00000000				
00D198 <sub>H</sub>	OSID11[R] W ----- 00---00 00000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D19C <sub>H</sub>	OSID12[R] W ----- 00---00 00000000				FlexRay GTU* <sup>5</sup>
00D1A0 <sub>H</sub>	OSID13[R] W ----- 00---00 00000000				
00D1A4 <sub>H</sub>	OSID14[R] W ----- 00---00 00000000				
00D1A8 <sub>H</sub>	OSID15[R] W ----- 00---00 00000000				
00D1AC <sub>H</sub>	—				予約
00D1B0 <sub>H</sub>	NMV1[R] W 00000000 00000000 00000000 00000000				FlexRay NEM* <sup>5</sup>
00D1B4 <sub>H</sub>	NMV2[R] W 00000000 00000000 00000000 00000000				
00D1B8 <sub>H</sub>	NMV3[R] W 00000000 00000000 00000000 00000000				
00D1BC <sub>H</sub> ~ 00D2FC <sub>H</sub>	—				予約
00D300 <sub>H</sub>	MRC[R/W] W -----001 10000000 00000000 00000000				FlexRay MHD* <sup>5</sup>
00D304 <sub>H</sub>	FRF[R/W] W -----1 10000000 ---00000 00000000				
00D308 <sub>H</sub>	FRFM[R/W] W ----- ---00000 000000--				
00D30C <sub>H</sub>	FCL[R/W] W ----- 10000000				
00D310 <sub>H</sub>	MHDS[R/W] W -0000000 -0000000 -0000000 00000000				
00D314 <sub>H</sub>	LDTS[R] W -----000 00000000 -----000 00000000				
00D318 <sub>H</sub>	FSR[R] W ----- 00000000 -----000				
00D31C <sub>H</sub>	MHDF[R/W] W ----- -----0 00000000				
00D320 <sub>H</sub>	TXRQ1[R] W 00000000 00000000 00000000 00000000				
00D324 <sub>H</sub>	TXRQ2[R] W 00000000 00000000 00000000 00000000				
00D328 <sub>H</sub>	TXRQ3[R] W 00000000 00000000 00000000 00000000				
00D32C <sub>H</sub>	TXRQ4[R] W 00000000 00000000 00000000 00000000				
00D330 <sub>H</sub>	NDAT1[R] W 00000000 00000000 00000000 00000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D334 <sub>H</sub>	NDAT2[R] W 00000000 00000000 00000000 00000000				FlexRay MHD* <sup>5</sup>
00D338 <sub>H</sub>	NDAT3[R] W 00000000 00000000 00000000 00000000				
00D33C <sub>H</sub>	NDAT4[R] W 00000000 00000000 00000000 00000000				
00D340 <sub>H</sub>	MBSC1[R] W 00000000 00000000 00000000 00000000				
00D344 <sub>H</sub>	MBSC2[R] W 00000000 00000000 00000000 00000000				
00D348 <sub>H</sub>	MBSC3[R] W 00000000 00000000 00000000 00000000				
00D34C <sub>H</sub>	MBSC4[R] W 00000000 00000000 00000000 00000000				
00D350 <sub>H</sub> ～ 00D3EC <sub>H</sub>	—				予約
00D3F0 <sub>H</sub>	CREL[R] W 00010000 00111001 00000010 00000110				FlexRay GIF* <sup>5</sup>
00D3F4 <sub>H</sub>	ENDN[R] W 10000111 01100101 01000011 00100001				
00D3F8 <sub>H</sub> ～ 00D3FC <sub>H</sub>	—				予約
00D400 <sub>H</sub> ～ 00D4FC <sub>H</sub>	WRDSn[1-64][R/W] W 00000000 00000000 00000000 00000000				FlexRay IBF* <sup>5</sup>
00D500 <sub>H</sub>	WRHS1[R/W] W --000000 -00000000 -----000 00000000				
00D504 <sub>H</sub>	WRHS2[R/W] W ----- -00000000 -----000 00000000				
00D508 <sub>H</sub>	WRHS3[R/W] W ----- ----- -000 00000000				
00D50C <sub>H</sub>	—				
00D510 <sub>H</sub>	IBCM[R/W] W ----- -----00 ----- -000				
00D514 <sub>H</sub>	IBCR[R/W] W 0----- -00000000 0----- -00000000				
00D518 <sub>H</sub> ～ 00D5FC <sub>H</sub>	—				予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D600 <sub>H</sub> ～ 00D6FC <sub>H</sub>	RDDS <sub>n</sub> [1-64][R] W 00000000 00000000 00000000 00000000				FlexRay OBF*5
00D700 <sub>H</sub>	RDHS1[R] W --000000 -0000000 -----000 00000000				
00D704 <sub>H</sub>	RDHS2[R] W -0000000 -0000000 -----000 00000000				
00D708 <sub>H</sub>	RDHS3[R] W --000000 --000000 -----000 00000000				
00D70C <sub>H</sub>	MBS[R] W --000000 --000000 00-000000 00000000				
00D710 <sub>H</sub>	OBCM[R/W] W -----00 -----00				
00D714 <sub>H</sub>	OBCR[R/W] W ----- -0000000 0-----00 -0000000				
00D718 <sub>H</sub> ～ 00D7FC <sub>H</sub>	—				予約
00D800 <sub>H</sub> ～ 00EFC <sub>H</sub>	—				
00F000 <sub>H</sub> ～ 00FEFC <sub>H</sub>	—				予約[S]
00FF00 <sub>H</sub>	DSUCR[R/W] B,H,W -----0		—	—	OCDU [S]
00FF04 <sub>H</sub> ～ 00FF0C <sub>H</sub>	—	—	—	—	予約 [S]
00FF10 <sub>H</sub>	PCSR[R/W] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				OCDU [S]
00FF14 <sub>H</sub>	PSSR[R/W] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
00FF18 <sub>H</sub> ～ 00FF4 <sub>H</sub>	—	—	—	—	予約 [S]
00FFF8 <sub>H</sub>	EDIR1[R] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				OCDU [S]
00FFFC <sub>H</sub>	EDIR0[R] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				

[S] システムレジスタです。ユーザモードでこれらのレジスタに読み書きを行った場合は、不正命令例外( データアクセスエラー) を発生させます。

\*5: FlexRay については、CY91F583AMG/F584AMG/F585AMG/F583AMJ/F584AMJ/F585AMJ の機能となります。

下記レジスタは FlexRay の機能のない品種では予約レジスタとなります。

000125<sub>H</sub> IRPR2L[5:4], 000E68<sub>H</sub>, 0004E8<sub>H</sub>-0004EF<sub>H</sub>, 00D000<sub>H</sub>-00D717<sub>H</sub>

**CY91F583AS/F584AS/F585AS**

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000000 <sub>H</sub>	—	PDR01[R/W] B,H,W XXXXXXXXXX	PDR02[R/W] B,H,W XXXXXXXXXX	PDR03[R/W] B,H,W XXXXXXXXXX	ポートデータ レジスタ
000004 <sub>H</sub>	PDR04[R/W] B,H,W XXXXXXXXXX	PDR05[R/W] B,H,W -XXXXXXXX	—	PDR07[R/W] B,H,W -----XXX	
000008 <sub>H</sub>	—	PDR09[R/W] B,H,W ---XX---	—	—	
00000C <sub>H</sub>	—	—	—	—	
000010 <sub>H</sub> ～ 000038 <sub>H</sub>	—	—	—	—	予約
00003C <sub>H</sub>	WDTCSR0[R/W] B,H,W -0--0000	WDTCSR0[W] B,H,W 00000000	WDTCSR1[R] B,H,W ----0010	WDTCSR1[W] B,H,W 00000000	ウォッチドッグ タイマ [S]
000040 <sub>H</sub>	—	—	—		予約
000044 <sub>H</sub>	DICR[R/W] B -----0	—	—	—	遅延割込み
000048 <sub>H</sub> ～ 00005C <sub>H</sub>	—		—		予約
000060 <sub>H</sub>	TMRLRA0[R/W] H XXXXXXXXXX XXXXXXXXX		TMR0[R] H XXXXXXXXXX XXXXXXXXX		リロードタイマ 0
000064 <sub>H</sub>	TMRLRB0[R/W] H XXXXXXXXXX XXXXXXXXX		TMCSR0[R/W] B,H,W 00000000 0-000000		
000068 <sub>H</sub> ～ 00007C <sub>H</sub>	—	—	—	—	予約
000080 <sub>H</sub>	BT0TMR[R] H 00000000 00000000		BT0TMCR[R/W] H -0000000 00000000		ベースタイマ 0
000084 <sub>H</sub>	BT0TMCR2[R/W] B -----0	BT0STC[R/W] B -0-0-0-0	—	—	
000088 <sub>H</sub>	BT0PCSR/BT0PRL[R/W] H 00000000 00000000		BT0PDUT/BT0PRLH/BT0DTBF[R/W] H 00000000 00000000		
00008C <sub>H</sub>	—	—	—	—	
000090 <sub>H</sub>	BT1TMR[R] H 00000000 00000000		BT1TMCR[R/W] H -0000000 00000000		ベースタイマ 1
000094 <sub>H</sub>	BT1TMCR2[R/W] B -----0	BT1STC[R/W] B -0-0-0-0	—	—	
000098 <sub>H</sub>	BT1PCSR/BT1PRL[R/W] H 00000000 00000000		BT1PDUT/BT1PRLH/BT1DTBF[R/W] H 00000000 00000000		
00009C <sub>H</sub>	BTSEL01[R/W] B ----0000	—	BTSSSR[W] B,H -----11		ベースタイマ 0,1
0000A0 <sub>H</sub> ～ 0000FC <sub>H</sub>	—	—	—	—	予約
000100 <sub>H</sub>	TMRLRA1[R/W] H XXXXXXXXXX XXXXXXXXX		TMR1[R] H XXXXXXXXXX XXXXXXXXX		リロードタイマ 1
000104 <sub>H</sub>	TMRLRB1[R/W] H XXXXXXXXXX XXXXXXXXX		TMCSR1[R/W] B,H,W 00000000 0-000000		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000108 <sub>H</sub>	TMRLRA2[R/W] H XXXXXXXXXX XXXXXXXXXX		TMR2[R] H XXXXXXXXXX XXXXXXXXXX		リロードタイマ 2
00010C <sub>H</sub>	TMRLRB2[R/W] H XXXXXXXXXX XXXXXXXXXX		TMCSR2[R/W] B,H,W 00000000 0-000000		
000110 <sub>H</sub>	TMRLRA3[R/W] H XXXXXXXXXX XXXXXXXXXX		TMR3[R] H XXXXXXXXXX XXXXXXXXXX		リロードタイマ 3
000114 <sub>H</sub>	TMRLRB3[R/W] H XXXXXXXXXX XXXXXXXXXX		TMCSR3[R/W] B,H,W 00000000 0-000000		
000118 <sub>H</sub> ～ 00011C <sub>H</sub>	—	—	—	—	予約
000120 <sub>H</sub>	IRPR0H[R] B,H,W 00-----	IRPR0L[R] B,H,W 00-----	IRPR1H[R] B,H,W 00-----	IRPR1L[R] B,H,W -----	割込み要求一括 読出しレジスタ
000124 <sub>H</sub>	IRPR2H[R] B,H,W -----	IRPR2L[R] B,H,W*5 0000----	IRPR3H[R] B,H,W 00-----	IRPR3L[R] B,H,W 00-----	
000128 <sub>H</sub>	IRPR4H[R] B,H,W 00-----	IRPR4L[R] B,H,W 000000--	IRPR5H[R] B,H,W 00-----	IRPR5L[R] B,H,W 00-----	
00012C <sub>H</sub>	IRPR6H[R] B,H,W 0000----	IRPR6L[R] B,H,W 00-----	IRPR7H[R] B,H,W 00-----	IRPR7L[R] B,H,W -----	
000130 <sub>H</sub>	IRPR8H[R] B,H,W -----	IRPR8L[R] B,H,W 00-----	IRPR9H[R] B,H,W 00-----	IRPR9L[R] B,H,W 00-----	
000134 <sub>H</sub>	IRPR10H[R] B,H,W 00-----	IRPR10L[R] B,H,W 00-----	IRPR11H[R] B,H,W 00-----	IRPR11L[R] B,H,W 0000000-	
000138 <sub>H</sub>	IRPR12H[R] B,H,W 0000000-	IRPR12L[R] B,H,W 00000000	IRPR13H[R] B,H,W 0000000-	IRPR13L[R] B,H,W ---00---	
00013C <sub>H</sub>	IRPR14H[R] B,H,W 00-----	IRPR14L[R] B,H,W 00-----	IRPR15H[R] B,H,W 00000000	IRPR15L[R] B,H,W 0000----	
000140 <sub>H</sub>	IRPR16H[R] B,H,W 00-----	IRPR16L[R] B,H,W -----	IRPR17H[R] B,H,W -----	IRPR17L[R] B,H,W -----	
000144 <sub>H</sub>	IRPR18H[R] B,H,W -----	IRPR18L[R] B,H,W 000000--	—	—	
000148 <sub>H</sub> ～ 0001FC <sub>H</sub>	—	—	—	—	予約
000200 <sub>H</sub>	PCN0[R/W] B,H,W 00000000 000000-0		PCSR0[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG0
000204 <sub>H</sub>	PDUT0[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR0[R] H,W 11111111 11111111		
000208 <sub>H</sub>	PCN1[R/W] B,H,W 00000000 000000-0		PCSR1[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG1
00020C <sub>H</sub>	PDUT1[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR1[R] H,W 11111111 11111111		
000210 <sub>H</sub>	PCN2[R/W] B,H,W 00000000 000000-0		PCSR2[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG2
000214 <sub>H</sub>	PDUT2[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR2[R] H,W 11111111 11111111		
000218 <sub>H</sub>	PCN3[R/W] B,H,W 00000000 000000-0		PCSR3[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG3
00021C <sub>H</sub>	PDUT3[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR3[R] H,W 11111111 11111111		



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000220 <sub>H</sub>	PCN4[R/W] B,H,W 00000000 000000-0		PCSR4[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG4
000224 <sub>H</sub>	PDUT4[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR4[R] H,W 11111111 11111111		
000228 <sub>H</sub>	PCN5[R/W] B,H,W 00000000 000000-0		PCSR5[W] H,W XXXXXXXXXX XXXXXXXXXX		PPG5
00022C <sub>H</sub>	PDUT5[W] H,W XXXXXXXXXX XXXXXXXXXX		PTMR5[R] H,W 11111111 11111111		
000230 <sub>H</sub> ～ 0002BC <sub>H</sub>	—		—		予約
0002C0 <sub>H</sub>	GTRS0[R/W] B,H,W -0000000 -0000000		GTRS1[R/W] B,H,W -0000000 -0000000		PPG Control
0002C4 <sub>H</sub>	GTRS2[R/W] B,H,W -0000000 -0000000		—		
0002C8 <sub>H</sub>	—		—		
0002CC <sub>H</sub>	—		—		
0002D0 <sub>H</sub>	—		—		
0002D4 <sub>H</sub>	—		—		
0002D8 <sub>H</sub>	GTREN0[R/W] H,W ----- --000000		—		予約
0002DC <sub>H</sub>	—		—		
0002E0 <sub>H</sub>	—	GATEC0[R/W] B,H,W -----00	—	GATEC2[R/W] B,H,W -----00	PPG GATE Control
0002E4 <sub>H</sub>	—	GATEC4[R/W] B,H,W -----00	—	—	
0002E8 <sub>H</sub>	—	—	—	—	PPG GATE Control
0002EC <sub>H</sub>	—	—	—	—	予約
0002F0 <sub>H</sub>	RCRH0[W] H,W 00000000	RCRL0[W] B,H,W 00000000	UDCRH0[R] H,W 00000000	UDCRL0[R] B,H,W 00000000	U/D カウンタ 0
0002F4 <sub>H</sub>	CCR0[R/W] B,H 00000000 -0001000		—	CSR0[R] B 00000000	
0002F8 <sub>H</sub>	RCRH1[W] H,W 00000000	RCRL1[W] B,H,W 00000000	UDCRH1[R] H,W 00000000	UDCRL1[R] B,H,W 00000000	U/D カウンタ 1
0002FC <sub>H</sub>	CCR1[R/W] B,H 00000000 -0001000		—	CSR1[R] B 00000000	
000300 <sub>H</sub>	—				予約
000304 <sub>H</sub>	—	—	—	—	
000308 <sub>H</sub>	—				
00030C <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000310 <sub>H</sub>	—	—	MPUCR[R/W] H 000000-0 ----0100		MPU [S] (この領域へは CPUのみアクセ ス可能)
000314 <sub>H</sub>	—	—	—	—	
000318 <sub>H</sub>	—				
00031C <sub>H</sub>	—	—	—		
000320 <sub>H</sub>	DPVAR[R] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000324 <sub>H</sub>	—	—	DPVSR[R/W] H ----- 00000--0		
000328 <sub>H</sub>	DEAR[R] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
00032C <sub>H</sub>	—	—	DESR[R/W] H ----- 00000--0		
000330 <sub>H</sub>	PABR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000334 <sub>H</sub>	—	—	PACR0[R/W] H 000000-0 00000--0		
000338 <sub>H</sub>	PABR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
00033C <sub>H</sub>	—	—	PACR1[R/W] H 000000-0 00000--0		
000340 <sub>H</sub>	PABR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000344 <sub>H</sub>	—	—	PACR2[R/W] H 000000-0 00000--0		
000348 <sub>H</sub>	PABR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				MPU [S] (この領域へは CPUのみアクセ ス可能)
00034C <sub>H</sub>	—	—	PACR3[R/W] H 000000-0 00000--0		
000350 <sub>H</sub>	PABR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000354 <sub>H</sub>	—	—	PACR4[R/W] H 000000-0 00000--0		
000358 <sub>H</sub>	PABR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
00035C <sub>H</sub>	—	—	PACR5[R/W] H 000000-0 00000--0		
000360 <sub>H</sub>	PABR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
000364 <sub>H</sub>	—	—	PACR6[R/W] H 000000-0 00000--0		
000368 <sub>H</sub>	PABR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXX0000				
00036C <sub>H</sub>	—	—	PACR7[R/W] H 000000-0 00000--0		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000370 <sub>H</sub>	—				予約 [S]
000374 <sub>H</sub>	—	—	—		
000378 <sub>H</sub>	—				
00037C <sub>H</sub>	—	—	—		
000380 <sub>H</sub>	—				
000384 <sub>H</sub>	—	—	—		
000388 <sub>H</sub>	—				
00038C <sub>H</sub>	—	—	—		
000390 <sub>H</sub>	—				予約 [S]
000394 <sub>H</sub>	—	—	—		
000398 <sub>H</sub>	—				
00039C <sub>H</sub>	—	—	—		
0003A0 <sub>H</sub>	—				
0003A4 <sub>H</sub>	—	—	—		
0003A8 <sub>H</sub>	—				
0003AC <sub>H</sub>	—	—	—		予約 [S]
0003B0 <sub>H</sub> ～ 0003CC <sub>H</sub>	—	—	—	—	
0003D0 <sub>H</sub>	—				予約 [S]
0003D4 <sub>H</sub>	—				
0003D8 <sub>H</sub>	—				
0003DC <sub>H</sub>	—				
0003E0 <sub>H</sub> ～ 0003FC <sub>H</sub>	—	—	—	—	
000400 <sub>H</sub>	ICSEL0[R/W] B,H,W -----000	ICSEL1[R/W] B,H,W -----0	ICSEL2[R/W] B,H,W -----0	ICSEL3[R/W] B,H,W -----0	DMA 転送要求の 発生・クリア
000404 <sub>H</sub>	ICSEL4[R/W] B,H,W -----0	ICSEL5[R/W] B,H,W -----0	ICSEL6[R/W] B,H,W -----0	ICSEL7[R/W] B,H,W -----000	
000408 <sub>H</sub>	ICSEL8[R/W] B,H,W -----0	ICSEL9[R/W] B,H,W -----0	ICSEL10[R/W] B,H,W -----00	ICSEL11[R/W] B,H,W -----0	
00040C <sub>H</sub>	ICSEL12[R/W] B,H,W -----0	ICSEL13[R/W] B,H,W -----0	ICSEL14[R/W] B,H,W -----0	ICSEL15[R/W] B,H,W -----0	
000410 <sub>H</sub>	ICSEL16[R/W] B,H,W -----0	ICSEL17[R/W] B,H,W -----0	ICSEL18[R/W] B,H,W -----0	ICSEL19[R/W] B,H,W -----0	
000414 <sub>H</sub>	ICSEL20[R/W] B,H,W -----0	ICSEL21[R/W] B,H,W -----000	ICSEL22[R/W] B,H,W -----000	ICSEL23[R/W] B,H,W -----000	
000418 <sub>H</sub>	ICSEL24[R/W] B,H,W -----000	ICSEL25[R/W] B,H,W -----000	ICSEL26[R/W] B,H,W -----0	ICSEL27[R/W] B,H,W -----0	
00041C <sub>H</sub>	—	—	—	—	
000420 <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000424 <sub>H</sub> ～ 00043C <sub>H</sub>	—	—	—	—	予約
000440 <sub>H</sub>	ICR00[R/W] B,H,W ---11111	ICR01[R/W] B,H,W ---11111	ICR02[R/W] B,H,W ---11111	ICR03[R/W] B,H,W ---11111	割込み コントローラ [S]
000444 <sub>H</sub>	ICR04[R/W] B,H,W ---11111	ICR05[R/W] B,H,W ---11111	ICR06[R/W] B,H,W ---11111	ICR07[R/W] B,H,W ---11111	
000448 <sub>H</sub>	ICR08[R/W] B,H,W ---11111	ICR09[R/W] B,H,W ---11111	ICR10[R/W] B,H,W ---11111	ICR11[R/W] B,H,W ---11111	
00044C <sub>H</sub>	ICR12[R/W] B,H,W ---11111	ICR13[R/W] B,H,W ---11111	ICR14[R/W] B,H,W ---11111	ICR15[R/W] B,H,W ---11111	
000450 <sub>H</sub>	ICR16[R/W] B,H,W ---11111	ICR17[R/W] B,H,W ---11111	ICR18[R/W] B,H,W ---11111	ICR19[R/W] B,H,W ---11111	
000454 <sub>H</sub>	ICR20[R/W] B,H,W ---11111	ICR21[R/W] B,H,W ---11111	ICR22[R/W] B,H,W ---11111	ICR23[R/W] B,H,W ---11111	
000458 <sub>H</sub>	ICR24[R/W] B,H,W ---11111	ICR25[R/W] B,H,W ---11111	ICR26[R/W] B,H,W ---11111	ICR27[R/W] B,H,W ---11111	
00045C <sub>H</sub>	ICR28[R/W] B,H,W ---11111	ICR29[R/W] B,H,W ---11111	ICR30[R/W] B,H,W ---11111	ICR31[R/W] B,H,W ---11111	
000460 <sub>H</sub>	ICR32[R/W] B,H,W ---11111	ICR33[R/W] B,H,W ---11111	ICR34[R/W] B,H,W ---11111	ICR35[R/W] B,H,W ---11111	割込み コントローラ [S]
000464 <sub>H</sub>	ICR36[R/W] B,H,W ---11111	ICR37[R/W] B,H,W ---11111	ICR38[R/W] B,H,W ---11111	ICR39[R/W] B,H,W ---11111	
000468 <sub>H</sub>	ICR40[R/W] B,H,W ---11111	ICR41[R/W] B,H,W ---11111	ICR42[R/W] B,H,W ---11111	ICR43[R/W] B,H,W ---11111	
00046C <sub>H</sub>	ICR44[R/W] B,H,W ---11111	ICR45[R/W] B,H,W ---11111	ICR46[R/W] B,H,W ---11111	ICR47[R/W] B,H,W ---11111	
000470 <sub>H</sub> ～ 00047C <sub>H</sub>	—	—	—	—	予約 [S]
000480 <sub>H</sub>	RSTRR[R] B,H,W XXXX--XX	RSTCR[R/W] B,H,W 111----0	STBCR[R/W] B,H,W 000---11*	—	リセット制御 [S] 消費電力制御 [S] *: STBCR への DMA による書込 みは 禁止です
000484 <sub>H</sub>	—	—	—	—	予約 [S]
000488 <sub>H</sub>	DIVR0[R/W] B,H,W 000-----	—	DIVR2[R/W] B,H,W 0011----	—	クロック制御 [S]
00048C <sub>H</sub>	—	—	—	—	予約 [S]
000490 <sub>H</sub>	IORR0[R/W] B,H,W -0000000	IORR1[R/W] B,H,W -0000000	IORR2[R/W] B,H,W -0000000	IORR3[R/W] B,H,W -0000000	ペリフェラルに よる DMA 転送 要求[S]
000494 <sub>H</sub>	IORR4[R/W] B,H,W -0000000	IORR5[R/W] B,H,W -0000000	IORR6[R/W] B,H,W -0000000	IORR7[R/W] B,H,W -0000000	
000498 <sub>H</sub>	—	—	—	—	
00049C <sub>H</sub>	—	—	—	—	
0004A0 <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0004A4 <sub>H</sub>	CANPRE[R/W] B,H,W ---00000	—	—	—	CAN プリスケー ラ
0004A8 <sub>H</sub> ～ 0004AC <sub>H</sub>	—	—	—	—	予約
0004B0 <sub>H</sub>	—	—	—	—	
0004B4 <sub>H</sub> ～ 0004C0 <sub>H</sub>	—	—	—	—	
0004C4 <sub>H</sub>	CUCR1[R/W] B,H,W ----- --0--00		CUTD1[R/W] B,H,W 11000011 01010000		WDT1 補正 (キャリブ レーション)
0004C8 <sub>H</sub>	CUTR1[R] B,H,W ----- 00000000 00000000 00000000				
0004CC <sub>H</sub> ～ 0004DC <sub>H</sub>	—	—	—	—	予約
0004E0 <sub>H</sub>	—	—	CSCFG[R/W] B,H,W ---0----	CMCFG[R/W] B,H,W 00000000	クロックモニタ
0004E4 <sub>H</sub>	—	—	—	—	
0004E8 <sub>H</sub>	PLL2DIVM[R/W] B,H,W ----0000	PLL2DIVN[R/W] B,H,W -0000000	PLL2DIVG[R/W] B,H,W ----0000	PLL2MULG[R/W] B,H,W 00000000	FlexRay 用 クロック制御*5
0004EC <sub>H</sub>	PLL2CTRL[R/W] B,H,W ----0000	PLL2DIVK[R/W] B,H,W -----0	CLKR2[R/W] B,H,W 000--000	—	
0004F0 <sub>H</sub> ～ 0004FC <sub>H</sub>	—	—	—	—	予約
000500 <sub>H</sub>	—				
000504 <sub>H</sub>	—				
000508 <sub>H</sub> ～ 00050C <sub>H</sub>	—	—	—	—	
000510 <sub>H</sub>	CSELR[R/W] B,H,W -0----00	CMONR[R] B,H,W -01---00	MTMCR[R/W] B,H,W 00001111	—	クロック制御 [S]
000514 <sub>H</sub>	PLLCR[R/W] B,H,W 00-00000 11110000		CSTBR[R/W] B,H,W ----0000	PTMCR[R/W] B,H,W 00-----	
000518 <sub>H</sub>	—	—	CPUAR[R/W] B,H,W 0---XXXX	—	リセット [S]
00051C <sub>H</sub>	—		—	—	予約 [S]

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000520 <sub>H</sub>	CCPSSELR[R/W] B,H,W -----0	—	—	CCPSDIVR[R/W] B,H,W -000-000	クロック制御 2
000524 <sub>H</sub>	—	CCPLLFBR[R/W] B,H,W -0000000	CCSSFBR0[R/W] B,H,W --000000	CCSSFBR1[R/W] B,H,W ---00000	
000528 <sub>H</sub>	—	CCSSCCR0[R/W] B,H,W ----0000	CCSSCCR1[R/W] B,H,W 000-----		
00052C <sub>H</sub>	—	CCCGRCR0[R/W] B,H,W 00----00	CCCGRCR1[R/W] B,H,W 00000000	CCCGRCR2[R/W] B,H,W 00000000	
000530 <sub>H</sub>	—	—	CCPMUCR0[R/W] B,H,W 0-----00	CCPMUCR1[R/W] B,H,W 0--00000	
000534 <sub>H</sub>	—	—	—	—	
000538 <sub>H</sub>	—	—	—	—	
00053C <sub>H</sub>	—	—	—	—	
000540 <sub>H</sub> ～ 00054C <sub>H</sub>	—	—	—	—	予約
000550 <sub>H</sub>	EIRR0[R/W] B,H,W -XXXXXXXX	ENIR0[R/W] B,H,W -0000000	ELVR0[R/W] B,H,W --000000 00000000		外部割込み (INT0～INT 6)
000554 <sub>H</sub> ～ 000568 <sub>H</sub>	—	—	—	—	予約
00056C <sub>H</sub>	—	CSVCR[R/W] B -0--1--0	—	—	CSV
000570 <sub>H</sub>	CRTR[R/W] B,H,W 01111111	—	—	—	WDT1 補正 (トリミング)
000574 <sub>H</sub> ～ 00057C <sub>H</sub>	—	—	—	—	予約
000580 <sub>H</sub>	REGSEL[R/W] B,H,W 01--110-	—	—	—	レギュレータ制 御
000584 <sub>H</sub>	LVD5R[R/W] B,H,W -----1	LVD5F[R/W] B,H,W 001100-1	LVD[R/W] B,H,W 01000--0	—	低電圧検出
000588 <sub>H</sub> ～ 00058C <sub>H</sub>	—	—	—	—	予約
000590 <sub>H</sub>	PMUSTR [R/W] B,H,W 0-----1X	PMUCTLR[R/W] B,H,W 0-00----	PWRTMCTL[R/W] B,H,W -----011	—	PMU
000594 <sub>H</sub>	—	PMUINTF1[R/W] B,H,W 00000000	PMUINTF2[R/W] B,H,W -00-----	—	
000598 <sub>H</sub>	—	—	—	—	
00059C <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0005A0 <sub>H</sub> ～ 0005FC <sub>H</sub>	—	—	—	—	予約
000600 <sub>H</sub> ～ 00060C <sub>H</sub>	—				予約[S]
000610 <sub>H</sub> ～ 00063C <sub>H</sub>	—	—	—	—	
000640 <sub>H</sub> ～ 00064C <sub>H</sub>	—				
000650 <sub>H</sub> ～ 00067C <sub>H</sub>	—	—	—	—	
000680 <sub>H</sub> ～ 00068C <sub>H</sub>	—				
000690 <sub>H</sub> ～ 0006BC <sub>H</sub>	—	—	—	—	予約[S]
0006C0 <sub>H</sub> ～ 0006CC <sub>H</sub>	—				予約
0006D0 <sub>H</sub> ～ 0006F0 <sub>H</sub>	—	—	—	—	
0006F4 <sub>H</sub>	—				
0006F8 <sub>H</sub> ～ 0006FC <sub>H</sub>	—	—	—	—	
000700 <sub>H</sub>	—				
000704 <sub>H</sub> ～ 00070C <sub>H</sub>	—	—	—	—	バス・ パフォーマンス・ カウンタ
000710 <sub>H</sub>	BPCCRA[R/W] B 00000000	BPCCRB[R/W] B 00000000	BPCCRC[R/W] B 00000000	—	
000714 <sub>H</sub>	BPCTRA[R/W] W 00000000 00000000 00000000 00000000				
000718 <sub>H</sub>	BPCTRB[R/W] W 00000000 00000000 00000000 00000000				
00071C <sub>H</sub>	BPCTRC[R/W] W 00000000 00000000 00000000 00000000				予約
000720 <sub>H</sub> ～ 0007F8 <sub>H</sub>	—	—	—	—	
0007FC <sub>H</sub>	BMODR[R] B,H,W XXXXXXXX	—	—	—	動作モード
000800 <sub>H</sub> ～ 00083C <sub>H</sub>	—	—	—	—	予約 [S]

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000840 <sub>H</sub>	FCTLR[R/W] H -0--1000 0--0----		—	FSTR[R/W] B -----001	フラッシュメモ リレジスタ [S]
000844 <sub>H</sub>	—	—	—	—	予約 [S]
000848 <sub>H</sub> ～ 000854 <sub>H</sub>	—	—	—	—	
000858 <sub>H</sub>	—	—	WREN[R/W] H 00000000 00000000		
000858 <sub>H</sub>	—	—	WREN[R/W] H 00000000 00000000		ワイルドレジス タ[S]
00085C <sub>H</sub> ～ 00087C <sub>H</sub>	—	—	—	—	予約 [S]
000880 <sub>H</sub>	WRAR00[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				ワイルドレジス タ[S]
000884 <sub>H</sub>	WRDR00[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
000888 <sub>H</sub>	WRAR01[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
00088C <sub>H</sub>	WRDR01[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
000890 <sub>H</sub>	WRAR02[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
000894 <sub>H</sub>	WRDR02[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
000898 <sub>H</sub>	WRAR03[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
00089C <sub>H</sub>	WRDR03[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008A0 <sub>H</sub>	WRAR04[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
0008A4 <sub>H</sub>	WRDR04[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008A8 <sub>H</sub>	WRAR05[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
0008AC <sub>H</sub>	WRDR05[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008B0 <sub>H</sub>	WRAR06[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
0008B4 <sub>H</sub>	WRDR06[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008B8 <sub>H</sub>	WRAR07[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
0008BC <sub>H</sub>	WRDR07[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008C0 <sub>H</sub>	WRAR08[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				
0008C4 <sub>H</sub>	WRDR08[R/W] W XXXXXXXXXX XXXXXXXXX XXXXXXXXX XXXXXXXXX				
0008C8 <sub>H</sub>	WRAR09[R/W] W ----- --XXXXXX XXXXXXXXX XXXXXX--				



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0008CC <sub>H</sub>	WRDR09[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				ワイルドレジスタ[S]
0008D0 <sub>H</sub>	WRAR10[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008D4 <sub>H</sub>	WRDR10[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008D8 <sub>H</sub>	WRAR11[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008DC <sub>H</sub>	WRDR11[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008E0 <sub>H</sub>	WRAR12[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008E4 <sub>H</sub>	WRDR12[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008E8 <sub>H</sub>	WRAR13[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008EC <sub>H</sub>	WRDR13[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008F0 <sub>H</sub>	WRAR14[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008F4 <sub>H</sub>	WRDR14[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
0008F8 <sub>H</sub>	WRAR15[R/W] W ----- --XXXXXX XXXXXXXX XXXXXX--				
0008FC <sub>H</sub>	WRDR15[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000900 <sub>H</sub> ～ 000BF8 <sub>H</sub>	—	—	—	—	予約
000BFC <sub>H</sub>	—		UER[W] B,H,W ----- --X		OCDU
000C00 <sub>H</sub>	DCCR0[R/W] W 0----000 --00--00 00000000 0-000000				DMA コントローラ [S]
000C04 <sub>H</sub>	DCSR0[R/W] H 0----- --000		DTCR0[R/W] H 00000000 00000000		
000C08 <sub>H</sub>	DSAR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C0C <sub>H</sub>	DDAR0[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C10 <sub>H</sub>	DCCR1[R/W] W 0----000 --00--00 00000000 0-000000				
000C14 <sub>H</sub>	DCSR1[R/W] H 0----- --000		DTCR1[R/W] H 00000000 00000000		
000C18 <sub>H</sub>	DSAR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C1C <sub>H</sub>	DDAR1[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C20 <sub>H</sub>	DCCR2[R/W] W 0----000 --00--00 00000000 0-000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000C24 <sub>H</sub>	DCSR2[R/W] H 0-----000		DTCR2[R/W] H 00000000 00000000		DMA コントローラ [S]
000C28 <sub>H</sub>	DSAR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C2C <sub>H</sub>	DDAR2[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C30 <sub>H</sub>	DCCR3[R/W] W 0----000 --00--00 00000000 0-000000				
000C34 <sub>H</sub>	DCSR3[R/W] H 0-----000		DTCR3[R/W] H 00000000 00000000		
000C38 <sub>H</sub>	DSAR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C3C <sub>H</sub>	DDAR3[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C40 <sub>H</sub>	DCCR4[R/W] W 0----000 --00--00 00000000 0-000000				
000C44 <sub>H</sub>	DCSR4[R/W] H 0-----000		DTCR4[R/W] H 00000000 00000000		
000C48 <sub>H</sub>	DSAR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C4C <sub>H</sub>	DDAR4[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C50 <sub>H</sub>	DCCR5[R/W] W 0----000 --00--00 00000000 0-000000				
000C54 <sub>H</sub>	DCSR5[R/W] H 0-----000		DTCR5[R/W] H 00000000 00000000		
000C58 <sub>H</sub>	DSAR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C5C <sub>H</sub>	DDAR5[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C60 <sub>H</sub>	DCCR6[R/W] W 0----000 --00--00 00000000 0-000000				
000C64 <sub>H</sub>	DCSR6[R/W] H 0-----000		DTCR6[R/W] H 00000000 00000000		
000C68 <sub>H</sub>	DSAR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C6C <sub>H</sub>	DDAR6[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
000C70 <sub>H</sub>	DCCR7[R/W] W 0----000 --00--00 00000000 0-000000				
000C74 <sub>H</sub>	DCSR7[R/W] H 0-----000		DTCR7[R/W] H 00000000 00000000		
000C78 <sub>H</sub>	DSAR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000C7CH	DDAR7[R/W] W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				DMA コントローラ [S]
000C80H ～ 000DF0H	—	—	—	—	
000DF4H	—	—	DNMIR[R/W] B 0-----0	DILVR[R/W] B ---1111	
000DF8H	DMACR[R/W] W 0----- 0-----				
000DFCH	—	—	—	—	予約 [S]
000E00H	—	DDR01[R/W] B,H 00000000	DDR02[R/W] B,H 00000000	DDR03[R/W] B,H 00000000	データ方向 レジスタ
000E04H	DDR04[R/W] B,H 00000000	DDR05[R/W] B,H -0000000	—	DDR07[R/W] B,H -----000	
000E08H	—	DDR09[R/W] B,H ---00---	—	—	
000E0CH	—	—	—	—	
000E10H ～ 000E1CH	—	—	—	—	予約
000E20H	—	PFR01[R/W] B,H 00000000	PFR02[R/W] B,H 00000000	PFR03[R/W] B,H 00000000	ポート機能 レジスタ
000E24H	PFR04[R/W] B,H 00000000	PFR05[R/W] B,H -0000000	—	PFR07[R/W] B,H -----000	
000E28H	—	PFR09[R/W] B,H ---00---	—	—	
000E2CH	—	—	—	—	
000E30H ～ 000E3CH	—	—	—	—	予約
000E40H	—	PDDR01[R] B,H,W XXXXXXXX	PDDR02[R] B,H,W XXXXXXXX	PDDR03[R] B,H,W XXXXXXXX	入力データ ダイレクトリー ド レジスタ
000E44H	PDDR04[R] B,H,W XXXXXXXX	PDDR05[R] B,H,W -XXXXXXXX	—	PDDR07[R] B,H,W -----XXX	
000E48H	—	PDDR09[R] B,H,W ---XX---	—	—	
000E4CH	—	—	—	—	
000E50H ～ 000E5CH	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000E60 <sub>H</sub>	EPFR00[R/W] B,H -----0	EPFR01[R/W] B,H -----00	EPFR02[R/W] B,H -----000	EPFR03[R/W] B,H --000000	拡張ポート機能 レジスタ
000E64 <sub>H</sub>	—	—	EPFR06[R/W] B,H -----00	EPFR07[R/W] B,H ----0000	
000E68 <sub>H</sub>	EPFR08[R/W] B,H*5 ----0000	EPFR09[R/W] B,H -----0	EPFR10[R/W] B,H -0000000	—	
000E6C <sub>H</sub>	—	—	—	—	
000E70 <sub>H</sub>	—	—	—	—	
000E74 <sub>H</sub>	—	—	—	—	
000E78 <sub>H</sub>	—	—	—	—	
000E7C <sub>H</sub>	—	—	—	—	
000E80 <sub>H</sub>	—	—	—	—	
000E84 <sub>H</sub> ～ 000EBC <sub>H</sub>	—	—	—	—	予約
000EC0 <sub>H</sub>	—	PPER01[R/W] B,H 00000000	PPER02[R/W] B,H 00000000	PPER03[R/W] B,H 00000000	ポートプルアップ ブダウン許可 レジスタ
000EC4 <sub>H</sub>	PPER04[R/W] B,H 00000000	PPER05[R/W] B,H -0000000	—	PPER07[R/W] B,H -----000	
000EC8 <sub>H</sub>	—	PPER09[R/W] B,H ---00---	—	—	
000ECC <sub>H</sub>	—	—	—	—	
000ED0 <sub>H</sub> ～ 000EDC <sub>H</sub>	—	—	—	—	予約
000EE0 <sub>H</sub>	—	PILR01[R/W] B,H 11111111	PILR02[R/W] B,H 11111111	PILR03[R/W] B,H 11111111	ポート入力レベル 選択 レジスタ
000EE4 <sub>H</sub>	PILR04[R/W] B,H 11111111	PILR05[R/W] B,H -1111111	—	PILR07[R/W] B,H -----111	
000EE8 <sub>H</sub>	—	PILR09[R/W] B,H ---11---	—	—	
000EEC <sub>H</sub>	—	—	—	—	
000EF0 <sub>H</sub> ～ 000EFC <sub>H</sub>	—	—	—	—	予約
000F00 <sub>H</sub> ～ 000F1C <sub>H</sub>	—	—	—	—	
000F20 <sub>H</sub>	—	PODR01[R/W] B,H 00000000	PODR02[R/W] B,H 00000000	PODR03[R/W] B,H 00000000	
000F24 <sub>H</sub>	PODR04[R/W] B,H 00000000	PODR05[R/W] B,H -0000000	—	PODR07[R/W] B,H -----000	
000F28 <sub>H</sub>	—	PODR09[R/W] B,H ---00---	—	—	ポート出力駆動 レジスタ
000F2C <sub>H</sub>	—	—	—	—	
000F30 <sub>H</sub> ～ 000F3C <sub>H</sub>	—	—	—	—	
000F3C <sub>H</sub>	—	—	—	—	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
000F40 <sub>H</sub>	PORTEN[R/W] B,H,W -----00	—	—	—	ポート入力許可 レジスタ
000F44 <sub>H</sub>	KEYCDR[R/W] H 00000000 00000000		—	—	ポート キーコード
000F48 <sub>H</sub>	ADERH[R/W] B,H ----- ---11---		ADERL[R/W] B,H -1111111 11111111		アナログ入力許 可レジスタ
000F4C <sub>H</sub>	DAER[R/W] B,H -----0	—	—	—	アナログ出力許 可レジスタ
000F50 <sub>H</sub> ～ 000FFC <sub>H</sub>	—	—	—	—	予約
001000 <sub>H</sub>	SACR[R/W] B,H,W -----0	PICD[R/W] B,H,W ----0011	—	—	同期/非同期 切換え制御
001004 <sub>H</sub> ～ 0010BC <sub>H</sub>	—	—	—	—	予約
0010C0 <sub>H</sub>	—	—	—	CRCCR[R/W] B,H,W -0000000	CRC 演算 0
0010C4 <sub>H</sub>	CRCINIT[R/W] B,H,W 11111111 11111111 11111111 11111111				
0010C8 <sub>H</sub>	CRCIN[R/W] B,H,W 00000000 00000000 00000000 00000000				
0010CC <sub>H</sub>	CRCCR[R] B,H,W 11111111 11111111 11111111 11111111				
0010D0 <sub>H</sub>	—	—	—	CRCCR1[R/W] B,H,W -0000000	CRC 演算 1
0010D4 <sub>H</sub>	CRCINIT1[R/W] B,H,W 11111111 11111111 11111111 11111111				
0010D8 <sub>H</sub>	CRCIN1[R/W] B,H,W 00000000 00000000 00000000 00000000				
0010DC <sub>H</sub>	CRCCR1[R] B,H,W 11111111 11111111 11111111 11111111				
0010E0 <sub>H</sub> ～ 0010FC <sub>H</sub>	—	—	—	—	予約
001100 <sub>H</sub>	TCGS[R/W] B,H,W -----00	—	—	TCGSE[R/W] B,H,W --000000	フリーランタイ マ同時起動
001104 <sub>H</sub>	CPCLRB0/CPCLR0[R/W] H,W 11111111 11111111		TCDT0[R/W] H,W 00000000 00000000		フリーランタイ マ 0
001108 <sub>H</sub>	TCCS0[R/W] B,H,W 00000000 01000000 ----0000 -----				
00110C <sub>H</sub>	CPCLRB1/CPCLR1[R/W] H,W 11111111 11111111		TCDT1[R/W] H,W 00000000 00000000		フリーランタイ マ 1
001110 <sub>H</sub>	TCCS1[R/W] B,H,W 00000000 01000000 ----0000 -----				
001114 <sub>H</sub>	CPCLRB2/CPCLR2[R/W] H,W 11111111 11111111		TCDT2[R/W] H,W 00000000 00000000		フリーランタイ マ 2
001118 <sub>H</sub>	TCCS2[R/W] B,H,W 00000000 01000000 ----0000 -----				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00111CH	CPCLRB3/CPCLR3[R/W] H,W 11111111 11111111		TCDT3[R/W] H,W 00000000 00000000		フリーランタイム マ3
001120H	TCCS3[R/W] B,H,W 00000000 01000000 ----0000 -----				
001124H	CPCLRB4/CPCLR4[R/W] H,W 11111111 11111111		TCDT4[R/W] H,W 00000000 00000000		フリーランタイム マ4
001128H	TCCS4[R/W] B,H,W 00000000 01000000 ----0000 -----				
00112CH	CPCLRB5/CPCLR5[R/W] H,W 11111111 11111111		TCDT5[R/W] H,W 00000000 00000000		フリーランタイム マ5
001130H	TCCS5[R/W] B,H,W 00000000 01000000 ----0000 -----				
001134H	FRS0[R/W] B,H,W ----- -000-000 -000-000 -000-000				フリーランタイム マ選択
001138H	FRS1[R/W] B,H,W ----- -000-000 -000-000				
00113CH	FRS2[R/W] B,H,W ----- -000-000 -000-000 -000-000				
001140H	—				
001144H	FRS4[R/W] B,H,W -000-000 -000-000 -000-000 -000-000				フリーランタイム マ選択
001148H	FRS5[R/W] B,H,W -----000 -000-000 -000-000 -000-000				
00114CH	FRS6[R/W] B,H,W ----- -000 -000-----				
001150H	—				
001154H	OCCPB0/OCCP0[R/W] H,W 00000000 00000000		OCCPB1/OCCP1[R/W] H,W 00000000 00000000		アウトプット コンペア 0/1
001158H	OCS01[R/W] B,H,W -110--00 00001100		—	OCMOD01[R/W] B,H,W -----00	
00115CH	OCCPB2/OCCP2[R/W] H,W 00000000 00000000		OCCPB3/OCCP3[R/W] H,W 00000000 00000000		アウトプット コンペア 2/3
001160H	OCS23[R/W] B,H,W -110--00 00001100		—	OCMOD23[R/W] B,H,W -----00	
001164H	OCCPB4/OCCP4[R/W] H,W 00000000 00000000		OCCPB5/OCCP5[R/W] H,W 00000000 00000000		アウトプット コンペア 4/5
001168H	OCS45[R/W] B,H,W -110--00 00001100		—	OCMOD45[R/W] B,H,W -----00	
00116CH	OCCPB6/OCCP6[R/W] H,W 00000000 00000000		OCCPB7/OCCP7[R/W] H,W 00000000 00000000		アウトプット コンペア 6/7
001170H	OCS67[R/W] B,H,W -110--00 00001100		—	OCMOD67[R/W] B,H,W -----00	
001174H	OCCPB8/OCCP8[R/W] H,W 00000000 00000000		OCCPB9/OCCP9[R/W] H,W 00000000 00000000		アウトプット コンペア 8/9
001178H	OCS89[R/W] B,H,W -110--00 00001100		—	OCMOD89[R/W] B,H,W -----00	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00117CH	OCCPB10/OCCP10[R/W] H,W 00000000 00000000		OCCPB11/OCCP11[R/W] H,W 00000000 00000000		アウトプット コンペア 10/11
001180H	OCS1011[R/W] B,H,W -110--00 00001100		—	OCMOD1011[R/W] B,H,W -----00	
001184H	IPCP0[R] H,W 00000000 00000000		IPCP1[R] H,W 00000000 00000000		インプット キャプチャ 0/1
001188H	ICS01[R/W] B,H,W -----00 00000000		—	LSYNS[R/W] B,H,W -----00	
00118CH	IPCP2[R] H,W 00000000 00000000		IPCP3[R] H,W 00000000 00000000		インプット キャプチャ 2/3
001190H	ICS23[R/W] B,H,W -----00 00000000		—	—	
001194H	—		—		予約
001198H	—		—	—	
00119CH	—		—		
0011A0H	—		—	—	
0011A4H	DTSR[R/W] B,H,W -----10	—	—	—	DTTI 選択
0011A8H	TMRR0[R/W] H,W 00000000 00000001		TMRR1[R/W] H,W 00000000 00000001		波形ジェネレー タ 0/1/2
0011ACH	TMRR2[R/W] H,W 00000000 00000001		—	—	
0011B0H	DTSCR0[R/W] B,H,W 00000000	DTSCR1[R/W] B,H,W 00000000	DTSCR2[R/W] B,H,W 00000000	—	
0011B4H	—	DTIR0[R/W] B,H,W 000000--	—	DTMNS0[R/W] B,H,W 00---000	
0011B8H	—	SIGCR10[R/W] B,H,W 00000000	—	SIGCR20[R/W] B,H,W 000000-1	
0011BCH	PICS0[R/W] B,H,W 000000-- -----				
0011C0H	TMRR3[R/W] H,W 00000000 00000001		TMRR4[R/W] H,W 00000000 00000001		波形ジェネレー タ 3/4/5
0011C4H	TMRR5[R/W] H,W 00000000 00000001		—	—	
0011C8H	DTSCR3[R/W] B,H,W 00000000	DTSCR4[R/W] B,H,W 00000000	DTSCR5[R/W] B,H,W 00000000	—	
0011CCH	—	DTIR1[R/W] B,H,W 000000--	—	DTMNS1[R/W] B,H,W 00---000	
0011D0H	—	SIGCR11[R/W] B,H,W 00000000	—	SIGCR21[R/W] B,H,W -----1	
0011D4H	—				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0011D8 <sub>H</sub>	—	—	—	—	12 ビット A/D コンバータ
0011DC <sub>H</sub>	ADTSS[R/W] B,H,W -----0	—	—	—	
0011E0 <sub>H</sub>	ADTSE[R/W] B,H,W ----- --00--- -0000000 00000000				
0011E4 <sub>H</sub>	ADCOMP0/ADCOMPB0[R/W] H,W 00000000 00000000		ADCOMP1/ADCOMPB1[R/W] H,W 00000000 00000000		
0011E8 <sub>H</sub>	ADCOMP2/ADCOMPB2[R/W] H,W 00000000 00000000		ADCOMP3/ADCOMPB3[R/W] H,W 00000000 00000000		
0011EC <sub>H</sub>	ADCOMP4/ADCOMPB4[R/W] H,W 00000000 00000000		ADCOMP5/ADCOMPB5[R/W] H,W 00000000 00000000		
0011F0 <sub>H</sub>	ADCOMP6/ADCOMPB6[R/W] H,W 00000000 00000000		ADCOMP7/ADCOMPB7[R/W] H,W 00000000 00000000		
0011F4 <sub>H</sub>	ADCOMP8/ADCOMPB8[R/W] H,W 00000000 00000000		ADCOMP9/ADCOMPB9[R/W] H,W 00000000 00000000		
0011F8 <sub>H</sub>	ADCOMP10/ADCOMPB10[R/W] H,W 00000000 00000000		ADCOMP11/ADCOMPB11[R/W] H,W 00000000 00000000		
0011FC <sub>H</sub>	ADCOMP12/ADCOMPB12[R/W] H,W 00000000 00000000		ADCOMP13/ADCOMPB13[R/W] H,W 00000000 00000000		
001200 <sub>H</sub>	ADCOMP14/ADCOMPB14[R/W] H,W 00000000 00000000		—		
001204 <sub>H</sub>	—		—		
001208 <sub>H</sub>	—		ADCOMP19/ADCOMPB19[R/W] H,W 00000000 00000000		
00120C <sub>H</sub>	ADCOMP20/ADCOMPB20[R/W] H,W 00000000 00000000		—		
001210 <sub>H</sub>	—		—		
001214 <sub>H</sub>	—	—	—	—	
001218 <sub>H</sub>	—	—	—	—	
00121C <sub>H</sub>	—	—	—	—	
001220 <sub>H</sub>	—	—	—	—	
001224 <sub>H</sub>	ADTCS0[R/W] B,H,W 00000000 0010-000		ADTCS1[R/W] B,H,W 00000000 0010-000		
001228 <sub>H</sub>	ADTCS2[R/W] B,H,W 00000000 0010-000		ADTCS3[R/W] B,H,W 00000000 0010-000		
00122C <sub>H</sub>	ADTCS4[R/W] B,H,W 00000000 0010-000		ADTCS5[R/W] B,H,W 00000000 0010-000		
001230 <sub>H</sub>	ADTCS6[R/W] B,H,W 00000000 0010-000		ADTCS7[R/W] B,H,W 00000000 0010-000		
001234 <sub>H</sub>	ADTCS8[R/W] B,H,W 00000000 0010-000		ADTCS9[R/W] B,H,W 00000000 0010-000		
001238 <sub>H</sub>	ADTCS10[R/W] B,H,W 00000000 0010-000		ADTCS11[R/W] B,H,W 00000000 0010-000		
00123C <sub>H</sub>	ADTCS12[R/W] B,H,W 00000000 0010-000		ADTCS13[R/W] B,H,W 00000000 0010-000		
001240 <sub>H</sub>	ADTCS14[R/W] B,H,W 00000000 0010-000		—		
001244 <sub>H</sub>	—		—		



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001248 <sub>H</sub>	—		ADTCS19[R/W] B,H,W 00000000 00100000		12 ビット A/D コンバータ
00124C <sub>H</sub>	ADTCS20[R/W] B,H,W 00000000 00100000		—		
001250 <sub>H</sub>	—		—		
001254 <sub>H</sub>	—	—	—	—	
001258 <sub>H</sub>	—	—	—	—	
00125C <sub>H</sub>	—	—	—	—	
001260 <sub>H</sub>	—	—	—	—	
001264 <sub>H</sub>	ADTCD0[R] B,H,W 10--0000 00000000		ADTCD1[R] B,H,W 10--0000 00000000		
001268 <sub>H</sub>	ADTCD2[R] B,H,W 10--0000 00000000		ADTCD3[R] B,H,W 10--0000 00000000		
00126C <sub>H</sub>	ADTCD4[R] B,H,W 10--0000 00000000		ADTCD5[R] B,H,W 10--0000 00000000		
001270 <sub>H</sub>	ADTCD6[R] B,H,W 10--0000 00000000		ADTCD7[R] B,H,W 10--0000 00000000		
001274 <sub>H</sub>	ADTCD8[R] B,H,W 10--0000 00000000		ADTCD9[R] B,H,W 10--0000 00000000		
001278 <sub>H</sub>	ADTCD10[R] B,H,W 10--0000 00000000		ADTCD11[R] B,H,W 10--0000 00000000		
00127C <sub>H</sub>	ADTCD12[R] B,H,W 10--0000 00000000		ADTCD13[R] B,H,W 10--0000 00000000		
001280 <sub>H</sub>	ADTCD14[R] B,H,W 10--0000 00000000		—		
001284 <sub>H</sub>	—		—		
001288 <sub>H</sub>	—		ADTCD19[R] B,H,W 10--0000 00000000		
00128C <sub>H</sub>	ADTCD20[R] B,H,W 10--0000 00000000		—		
001290 <sub>H</sub>	—		—		
001294 <sub>H</sub>	—	—	—	—	
001298 <sub>H</sub>	—	—	—	—	
00129C <sub>H</sub>	—	—	—	—	
0012A0 <sub>H</sub>	—	—	—	—	
0012A4 <sub>H</sub>	ADCS0[R/W] B,H,W 0-----		ADCH0[R] B,H,W ----000	ADMD0[R/W] B,H,W ----0000	
0012A8 <sub>H</sub>	ADCS1[R/W] B,H,W 0-----		ADCH1[R] B,H,W ----000	ADMD1[R/W] B,H,W ----0000	
0012AC <sub>H</sub>	ADCS2[R/W] B,H,W 0-----		ADCH2[R] B,H,W ----000	ADMD2[R/W] B,H,W ----0000	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
0012B0 <sub>H</sub>	MTRCSR[R/W] B,H,W -----0	—	—	—	モータ制御 拡張機能
0012B4 <sub>H</sub>	RTSEL0[R/W] B,H,W --000000	RTSEL1[R/W] B,H,W -----0	—	—	
0012B8 <sub>H</sub> ～ 0012FC <sub>H</sub>	—	—	—	—	予約
001300 <sub>H</sub>	—	—	—	—	
001304 <sub>H</sub>	—	—	—	—	
001308 <sub>H</sub>	—	—	—	—	
00130C <sub>H</sub>	—	—	—	—	
001310 <sub>H</sub>	—	—	—	—	
001314 <sub>H</sub>	—	—	—	—	
001318 <sub>H</sub>	—	—	—	—	予約
00131C <sub>H</sub>	—	—	—	—	
001320 <sub>H</sub>	—	—	—	—	
001324 <sub>H</sub>	—	—	—	—	
001328 <sub>H</sub> ～ 00132C <sub>H</sub>	—	—	—	—	
001330 <sub>H</sub>	—	—	—	—	
001334 <sub>H</sub> ～ 0013FC <sub>H</sub>	—	—	—	—	
001400 <sub>H</sub>	DACR[R/W] B,H,W -----0	—	DADR[R/W] H,W -----XX XXXXXXXXXX	—	DAC
001404 <sub>H</sub> ～ 0014FC <sub>H</sub>	—	—	—	—	予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
001500 <sub>H</sub>	SCR0/(IBCR0)[R/W] B,H,W 0--00000	SMR0[R/W] B,H,W 000000-0	SSR0[R/W] B,H,W 0--00011	ESCR0/(IBSR0)[R/W] B,H,W 00000000	Multi Function Serial I/F 0 *1:下位 8 ビット にアクセスする 場合のみ、バイト アクセス可能 *2:リセット直後は I <sup>2</sup> C モードでは ないため予約 *3:リセット直後は CSIO モードでは ないため予約 *4:リセット直後は LIN2.1 モードでは ないため予約
001504 <sub>H</sub>	—/(RDR10/(TDR10))[R/W] B,H,W ----- *3		RDR00/(TDR00)[R/W] B,H,W -----0 00000000 *1		
001508 <sub>H</sub>	SACSR0[R/W] B,H,W 0---000 00000000		STMCR0[R] B,H,W 00000000 00000000		
00150C <sub>H</sub>	STMCR0[R/W] B,H,W 00000000 00000000		—/(SFUR0) [R/W] B,H,W ----- *4		
001510 <sub>H</sub>	—	—	—/(SFLR10) [R/W] B,H,W ----- *4	—/(SFLR00) [R/W] B,H,W ----- *4	
001514 <sub>H</sub>	—	—	—	—	
001518 <sub>H</sub>	—	—	—	—	
00151C <sub>H</sub>	BGR0[R/W] H,W 00000000 00000000		—/(ISMK0)[R/W] B,H,W ----- *2	—/(ISBA0)[R/W] B,H,W ----- *2	Multi Function Serial I/F 1 *1:下位 8 ビット にアクセスする 場合のみ、バイト アクセス可能 *3:リセット直後は CSIO モードでは ないため予約 *4:リセット直後は LIN2.1 モードでは ないため予約
001520 <sub>H</sub>	FCR10[R/W] B,H,W 00-00100	FCR00[R/W] B,H,W -0000000	FBYTE20[R/W] B,H,W 00000000	FBYTE10[R/W] B,H,W 00000000	
001524 <sub>H</sub>	SCR1[R/W] B,H,W 0--00000	SMR1[R/W] B,H,W 000000-0	SSR1[R/W] B,H,W 0--00011	ESCR1[R/W] B,H,W 00000000	
001528 <sub>H</sub>	—/(RDR11/(TDR11))[R/W] B,H,W ----- *3		RDR01/(TDR01)[R/W] B,H,W -----0 00000000 *1		
00152C <sub>H</sub>	SACSR1[R/W] B,H,W 0---000 00000000		STMCR1[R] B,H,W 00000000 00000000		
001530 <sub>H</sub>	STMCR1[R/W] B,H,W 00000000 00000000		—/(SCSCR1/SFUR1) [R/W] B,H,W ----- *3 *4		
001534 <sub>H</sub>	—/(SCSTR31) [R/W] B,H,W ----- *3	—/(SCSTR21) [R/W] B,H,W ----- *3	—/(SCSTR11/SFLR1 1) [R/W] B,H,W ----- *3 *4	—/(SCSTR01/SFLR0 1) [R/W] B,H,W ----- *3 *4	
001538 <sub>H</sub>	—	—	—	—	*3:リセット直後は CSIO モードでは ないため予約 *4:リセット直後は LIN2.1 モードでは ないため予約
00153C <sub>H</sub>	—	—	—	TBYTE01[R/W] B,H,W 00000000	
001540 <sub>H</sub>	BGR1[R/W] H,W 00000000 00000000		—	—	
001544 <sub>H</sub>	FCR11[R/W] B,H,W 00-00100	FCR01[R/W] B,H,W -0000000	FBYTE21[R/W] B,H,W 00000000	FBYTE11[R/W] B,H,W 00000000	CAN 0 64msb
001548 <sub>H</sub> ～ 001FFC <sub>H</sub>	—	—	—	—	
002000 <sub>H</sub>	CTRLR0[R/W] B,H,W ----- 000-0001		STATR0[R/W] B,H,W ----- 00000000		
002004 <sub>H</sub>	ERRCNT0 [R] B,H,W 00000000 00000000		BTR0[R/W] B,H,W -0100011 00000001		
002008 <sub>H</sub>	INTR0[R] B,H,W 00000000 00000000		TESTR0[R/W] B,H,W ----- X00000--		
00200C <sub>H</sub>	BRPER0[R/W] B,H,W ----- ----0000		—		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
002010 <sub>H</sub>	IF1CREQ0[R/W] B,H,W 0----- 00000001		IF1CMSK0[R/W] B,H,W ----- 00000000		CAN 0 64msb
002014 <sub>H</sub>	IF1MSK20[R/W] B,H,W 11-11111 11111111		IF1MSK10[R/W] B,H,W 11111111 11111111		
002018 <sub>H</sub>	IF1ARB20[R/W] B,H,W 00000000 00000000		IF1ARB10[R/W] B,H,W 00000000 00000000		
00201C <sub>H</sub>	IF1MCTR0[R/W] B,H,W 00000000 0---0000		—		
002020 <sub>H</sub>	IF1DTA10[R/W] B,H,W 00000000 00000000		IF1DTA20[R/W] B,H,W 00000000 00000000		
002024 <sub>H</sub>	IF1DTB10[R/W] B,H,W 00000000 00000000		IF1DTB20[R/W] B,H,W 00000000 00000000		
002028 <sub>H</sub> , 00202C <sub>H</sub>	—		—		
002030 <sub>H</sub> , 002034 <sub>H</sub>	予約 (IF1 データミラー)				
002038 <sub>H</sub> , 00203C <sub>H</sub>	—		—		
002040 <sub>H</sub>	IF2CREQ0[R/W] B,H,W 0----- 00000001		IF2CMSK0[R/W] B,H,W ----- 00000000		
002044 <sub>H</sub>	IF2MSK20[R/W] B,H,W 11-11111 11111111		IF2MSK10[R/W] B,H,W 11111111 11111111		
002048 <sub>H</sub>	IF2ARB20[R/W] B,H,W 00000000 00000000		IF2ARB10[R/W] B,H,W 00000000 00000000		
00204C <sub>H</sub>	IF2MCTR0[R/W] B,H,W 00000000 0---0000		—		
002050 <sub>H</sub>	IF2DTA10[R/W] B,H,W 00000000 00000000		IF2DTA20[R/W] B,H,W 00000000 00000000		
002054 <sub>H</sub>	IF2DTB10[R/W] B,H,W 00000000 00000000		IF2DTB20[R/W] B,H,W 00000000 00000000		
002058 <sub>H</sub> , 00205C <sub>H</sub>	—		—		
002060 <sub>H</sub> , 002064 <sub>H</sub>	予約 (IF2 データミラー)				
002068 <sub>H</sub> ～ 00207C <sub>H</sub>	—		—		
002080 <sub>H</sub>	TREQR20[R] B,H,W 00000000 00000000		TREQR10[R] B,H,W 00000000 00000000		
002084 <sub>H</sub>	TREQR40[R] B,H,W 00000000 00000000		TREQR30[R] B,H,W 00000000 00000000		
002088 <sub>H</sub>	—		—		
00208C <sub>H</sub>	—		—		
002090 <sub>H</sub>	NEWDT20[R] B,H,W 00000000 00000000		NEWDT10[R] B,H,W 00000000 00000000		
002094 <sub>H</sub>	NEWDT40[R] B,H,W 00000000 00000000		NEWDT30[R] B,H,W 00000000 00000000		
002098 <sub>H</sub>	—		—		

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00209C <sub>H</sub>	—		—		CAN 0 64msb
0020A0 <sub>H</sub>	INTPND20[R] B,H,W 00000000 00000000		INTPND10[R] B,H,W 00000000 00000000		
0020A4 <sub>H</sub>	INTPND40[R] B,H,W 00000000 00000000		INTPND30[R] B,H,W 00000000 00000000		
0020A8 <sub>H</sub>	—		—		
0020AC <sub>H</sub>	—		—		
0020B0 <sub>H</sub>	MSGVAL20[R] B,H,W 00000000 00000000		MSGVAL10[R] B,H,W 00000000 00000000		
0020B4 <sub>H</sub>	MSGVAL40[R] B,H,W 00000000 00000000		MSGVAL30[R] B,H,W 00000000 00000000		
0020B8 <sub>H</sub>	—		—		
0020BC <sub>H</sub>	—		—		
0020C0 <sub>H</sub> ～ 0020FC <sub>H</sub>	—		—		
002100 <sub>H</sub> ～ 0022FC <sub>H</sub>	—		—		予約
002300 <sub>H</sub>	DFCTLR[R/W] B,H,W -0-----		—	DFSTR[R/W] B,H,W -----001	ワーク フラッシュ
002304 <sub>H</sub>	—	—	—	—	
002308 <sub>H</sub>	FLIFCTLR[R/W] B,H,W ---0--00	—	FLIFFER1[R/W] B,H,W -----	FLIFFER2[R/W] B,H,W -----	
00230C <sub>H</sub> ～ 002FFC <sub>H</sub>	—	—	—	—	予約
003000 <sub>H</sub>	SEEARX[R] B,H,W --000000 00000000		DEEARX[R] B,H,W --000000 00000000		XBS RAM ECC 制御レジスタ
003004 <sub>H</sub>	EECSR[X/R/W] B,H,W ----00-0	—	EFEARX[R/W] B,H,W --000000 00000000		
003008 <sub>H</sub>	—	EFECRX[R/W] B,H,W -----0 00000000 00000000			
00300C <sub>H</sub>	TEAR0X[R] B,H,W 000----- --000000 00000000				XBS RAM 診断レジスタ
003010 <sub>H</sub>	TEAR1X[R] B,H,W 000----- --000000 00000000				
003014 <sub>H</sub>	TEAR2X[R] B,H,W 000----- --000000 00000000				
003018 <sub>H</sub>	TAEARX[R/W] B,H,W --101111 11111111		TASARX[R/W] B,H,W --000000 00000000		
00301C <sub>H</sub>	TFECRX[R/W] B,H,W ----0000	TICRX[R/W] B,H,W ----0000	TTCRX[R/W] B,H,W -----00 00001100		
003020 <sub>H</sub>	TSRCRX[R/W] B,H,W 0-----	—	—	TKCCRX[R/W] B,H,W 00----00	

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
003024 <sub>H</sub>	SEEARA[R] B,H,W --000000 00000000		DEEARA[R] B,H,W --000000 00000000		Backup RAM ECC 制御レジスタ
003028 <sub>H</sub>	EECSRA[R/W] B,H,W ----00-0	—	EFEARA[R/W] B,H,W --000000 00000000		
00302C <sub>H</sub>	—	EFECRA[R/W] B,H,W -----0 00000000 00000000			
003030 <sub>H</sub>	TEAR0A[R] B,H,W 000----- 000 00000000				Backup RAM 診断レジスタ
003034 <sub>H</sub>	TEAR1A[R] B,H,W 000----- 000 00000000				
003038 <sub>H</sub>	TEAR2A[R] B,H,W 000----- 000 00000000				
00303C <sub>H</sub>	TAEARA[R/W] B,H,W ----111 11111111		TASARA[R/W] B,H,W ----000 00000000		
003040 <sub>H</sub>	TFECRA[R/W] B,H,W ----0000	TICRA[R/W] B,H,W ---0000	TTCRA[R/W] B,H,W -----00 00001100		
003044 <sub>H</sub>	TSRCRA[R/W] B,H,W 0-----	—	—	TKCCRA[R/W] B,H,W 00----00	
003048 <sub>H</sub> ~ 0030FC <sub>H</sub>	—	—	—	—	予約
003100 <sub>H</sub>	BUSDIGSR0[R/W] H,W 00000000 0-----00		BUSDIGSR1[R/W] H,W 00000000 0-----00		バス診断
003104 <sub>H</sub>	BUSDIGSR2[R/W] H,W 00000000 0-----00		BUSTSTR0[R/W] H,W 00--0000 00000000		
003108 <sub>H</sub>	BUSADR0[R] W 00000000 00000000 00000000 00000000				
00310C <sub>H</sub>	BUSADR1[R] W 00000000 00000000 00000000 00000000				
003110 <sub>H</sub>	BUSADR2[R] W 00000000 00000000 00000000 00000000				
003114 <sub>H</sub>	—		BUSDIGSR3[R/W] H,W 00000000 0-----00		
003118 <sub>H</sub>	BUSDIGSR4[R/W] H,W 00000000 0-----00		BUSTSTR1[R/W] H,W 00--0000 00000000		
00311C <sub>H</sub>	—				
003120 <sub>H</sub>	BUSADR3[R] W 00000000 00000000 00000000 00000000				
003124 <sub>H</sub>	BUSADR4[R] W 00000000 00000000 00000000 00000000				
003128 <sub>H</sub> ~ 003FFC <sub>H</sub>	—	—	—	—	予約
004000 <sub>H</sub> ~ 005FFC <sub>H</sub>	Backup RAM				Backup RAM 領域

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
006000 <sub>H</sub> ～ 00CFFC <sub>H</sub>	—	—	—	—	予約
00D000 <sub>H</sub>	CIF0[R] W 00000100 11111111 01011011 11111111				FlexRay CIF* <sup>5</sup>
00D004 <sub>H</sub>	CIF1[R/W] W 00000000 -----0 -0000000 -----				
00D008 <sub>H</sub> ～ 00D00C <sub>H</sub>	—	—	—	—	予約
00D010 <sub>H</sub>	—				FlexRay GIF* <sup>5</sup>
00D014 <sub>H</sub>	—				
00D018 <sub>H</sub>	—	—	—	—	
00D01C <sub>H</sub>	LCK[R/W] W -----00000000				
00D020 <sub>H</sub>	EIR[R/W] W ----000 ----000 ---0000 00000000				FlexRay INT* <sup>5</sup>
00D024 <sub>H</sub>	SIR[R/W] W -----00 -----00 00000000 00000000				
00D028 <sub>H</sub>	EILS[R/W] W ----000 ----000 ---0000 00000000				
00D02C <sub>H</sub>	SILS[R/W] W ----11 ----11 11111111 11111111				
00D030 <sub>H</sub>	EIES[R/W] W ----000 ----000 ---0000 00000000				
00D034 <sub>H</sub>	EIER[R/W] W ----000 ----000 ---0000 00000000				
00D038 <sub>H</sub>	SIES[R/W] W -----00 -----00 00000000 00000000				
00D03C <sub>H</sub>	SIER[R/W] W -----00 -----00 00000000 00000000				
00D040 <sub>H</sub>	ILE[R/W] W -----00				
00D044 <sub>H</sub>	T0C[R/W] W --000000 00000000 -0000000 -----00				
00D048 <sub>H</sub>	T1C[R/W] W --000000 00000010 -----00				
00D04C <sub>H</sub>	STPW1[R/W] W --000000 00000000 --000000 -0000000				
00D050 <sub>H</sub>	STPW2[R] W -----000 00000000 ----000 00000000				
00D054 <sub>H</sub> ～ 00D07C <sub>H</sub>	—	—	—	—	予約
00D080 <sub>H</sub>	SUCC1[R/W] W ----1100 01000000 00010-00 1---0000				FlexRay SUC* <sup>5</sup>
00D084 <sub>H</sub>	SUCC2[R/W] W ----0001 ---00000 00000101 00000100				
00D088 <sub>H</sub>	SUCC3[R/W] W -----00010001				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D08 <sub>CH</sub>	NEMC[R/W] W -----0000				FlexRay NEM* <sup>5</sup>
00D090 <sub>H</sub>	PRTC1[R/W] W 000010-0 01001100 0000-110 00110011				FlexRay PRT* <sup>5</sup>
00D094 <sub>H</sub>	PRTC2[R/W] W --001111 00101101 --001010 --001110				
00D098 <sub>H</sub>	MHDC[R/W] W ---00000 00000000 -----0000000				FlexRay MHD* <sup>5</sup>
00D09C <sub>H</sub>	—				予約
00D0A0 <sub>H</sub>	GTUC1[R/W] W -----0000 00000010 10000000				FlexRay GTU* <sup>5</sup>
00D0A4 <sub>H</sub>	GTUC2[R/W] W -----0010 --000000 00001010				
00D0A8 <sub>H</sub>	GTUC3[R/W] W -0000010 -0000010 00000000 00000000				
00D0AC <sub>H</sub>	GTUC4[R/W] W --000000 00001000 --000000 00000111				
00D0B0 <sub>H</sub>	GTUC5[R/W] W 00001110 ---00000 00000000 00000000				
00D0B4 <sub>H</sub>	GTUC6[R/W] W ----000 00000010 ----000 00000000				
00D0B8 <sub>H</sub>	GTUC7[R/W] W ----00 00000010 ----00 00000100				
00D0BC <sub>H</sub>	GTUC8[R/W] W ---00000 00000000 -----0000010				
00D0C0 <sub>H</sub>	GTUC9[R/W] W -----00 --00001 --000001				
00D0C4 <sub>H</sub>	GTUC10[R/W] W ----000 00000010 --000000 00000101				
00D0C8 <sub>H</sub>	GTUC11[R/W] W ----000 ----000 ----00 ----00				
00D0CC <sub>H</sub> ~ 00D0FC <sub>H</sub>	—				予約
00D100 <sub>H</sub>	CCSV[R] W --000000 00010000 -100--00 00000000				FlexRay SUC* <sup>5</sup>
00D104 <sub>H</sub>	CCEV[R] W -----00000 00--0000				
00D108 <sub>H</sub> 00D10C <sub>H</sub>	—				予約
00D110 <sub>H</sub>	SCV[R] W ----000 00000000 ----000 00000000				FlexRay GTU* <sup>5</sup>
00D114 <sub>H</sub>	MTCCV[R] W -----000000 --000000 00000000				
00D118 <sub>H</sub>	RCV[R] W -----0000 00000000				
00D11C <sub>H</sub>	OCV[R] W -----000 00000000 00000000				
00D120 <sub>H</sub>	SFS[R] W -----0000 00000000 00000000				



アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D124 <sub>H</sub>	SWNIT[R] W -----0000 00000000				FlexRay GTU* <sup>5</sup>
00D128 <sub>H</sub>	ACS[R/W] W -----00000 ---00000				
00D12C <sub>H</sub>	—				
00D130 <sub>H</sub>	ESID1[R] W -----00---00 00000000				
00D134 <sub>H</sub>	ESID2[R] W -----00---00 00000000				
00D138 <sub>H</sub>	ESID3[R] W -----00---00 00000000				
00D13C <sub>H</sub>	ESID4[R] W -----00---00 00000000				
00D140 <sub>H</sub>	ESID5[R] W -----00---00 00000000				
00D144 <sub>H</sub>	ESID6[R] W -----00---00 00000000				
00D148 <sub>H</sub>	ESID7[R] W -----00---00 00000000				
00D14C <sub>H</sub>	ESID8[R] W -----00---00 00000000				
00D150 <sub>H</sub>	ESID9[R] W -----00---00 00000000				
00D154 <sub>H</sub>	ESID10[R] W -----00---00 00000000				
00D158 <sub>H</sub>	ESID11[R] W -----00---00 00000000				
00D15C <sub>H</sub>	ESID12[R] W -----00---00 00000000				
00D160 <sub>H</sub>	ESID13[R] W -----00---00 00000000				
00D164 <sub>H</sub>	ESID14[R] W -----00---00 00000000				
00D168 <sub>H</sub>	ESID15[R] W -----00---00 00000000				
00D16C <sub>H</sub>	—				
00D170 <sub>H</sub>	OSID1[R] W -----00---00 00000000				
00D174 <sub>H</sub>	OSID2[R] W -----00---00 00000000				
00D178 <sub>H</sub>	OSID3[R] W -----00---00 00000000				
00D17C <sub>H</sub>	OSID4[R] W -----00---00 00000000				
00D180 <sub>H</sub>	OSID5[R] W -----00---00 00000000				
00D184 <sub>H</sub>	OSID6[R] W -----00---00 00000000				
00D188 <sub>H</sub>	OSID7[R] W -----00---00 00000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D18 <sub>CH</sub>	OSID8[R] W ----- 00---00 00000000				FlexRay GTU* <sup>5</sup>
00D190 <sub>H</sub>	OSID9[R] W ----- 00---00 00000000				
00D194 <sub>H</sub>	OSID10[R] W ----- 00---00 00000000				
00D198 <sub>H</sub>	OSID11[R] W ----- 00---00 00000000				
00D19C <sub>H</sub>	OSID12[R] W ----- 00---00 00000000				
00D1A0 <sub>H</sub>	OSID13[R] W ----- 00---00 00000000				
00D1A4 <sub>H</sub>	OSID14[R] W ----- 00---00 00000000				
00D1A8 <sub>H</sub>	OSID15[R] W ----- 00---00 00000000				
00D1A <sub>CH</sub>	—				予約
00D1B0 <sub>H</sub>	NMV1[R] W 00000000 00000000 00000000 00000000				FlexRay NEM* <sup>5</sup>
00D1B4 <sub>H</sub>	NMV2[R] W 00000000 00000000 00000000 00000000				
00D1B8 <sub>H</sub>	NMV3[R] W 00000000 00000000 00000000 00000000				
00D1B <sub>CH</sub> ～ 00D2F <sub>CH</sub>	—				予約
00D300 <sub>H</sub>	MRC[R/W] W -----001 10000000 00000000 00000000				FlexRay MHD* <sup>5</sup>
00D304 <sub>H</sub>	FRF[R/W] W -----1 10000000 ---00000 00000000				
00D308 <sub>H</sub>	FRFM[R/W] W ----- ---00000 000000--				
00D30C <sub>H</sub>	FCL[R/W] W ----- 10000000				FlexRay MHD* <sup>5</sup>
00D310 <sub>H</sub>	MHDS[R/W] W -0000000 -0000000 -0000000 00000000				
00D314 <sub>H</sub>	LDTS[R] W -----000 00000000 -----000 00000000				
00D318 <sub>H</sub>	FSR[R] W ----- 00000000 -----000				
00D31C <sub>H</sub>	MHDF[R/W] W ----- -----0 00000000				
00D320 <sub>H</sub>	TXRQ1[R] W 00000000 00000000 00000000 00000000				
00D324 <sub>H</sub>	TXRQ2[R] W 00000000 00000000 00000000 00000000				
00D328 <sub>H</sub>	TXRQ3[R] W 00000000 00000000 00000000 00000000				
00D32C <sub>H</sub>	TXRQ4[R] W 00000000 00000000 00000000 00000000				

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D330 <sub>H</sub>	NDAT1[R] W 00000000 00000000 00000000 00000000				FlexRay MHD* <sup>5</sup>
00D334 <sub>H</sub>	NDAT2[R] W 00000000 00000000 00000000 00000000				
00D338 <sub>H</sub>	NDAT3[R] W 00000000 00000000 00000000 00000000				
00D33C <sub>H</sub>	NDAT4[R] W 00000000 00000000 00000000 00000000				
00D340 <sub>H</sub>	MBSC1[R] W 00000000 00000000 00000000 00000000				
00D344 <sub>H</sub>	MBSC2[R] W 00000000 00000000 00000000 00000000				
00D348 <sub>H</sub>	MBSC3[R] W 00000000 00000000 00000000 00000000				
00D34C <sub>H</sub>	MBSC4[R] W 00000000 00000000 00000000 00000000				
00D350 <sub>H</sub> ～ 00D3EC <sub>H</sub>	—				予約
00D3F0 <sub>H</sub>	CREL[R] W 00010000 00111001 00000010 00000110				FlexRay GIF* <sup>5</sup>
00D3F4 <sub>H</sub>	ENDN[R] W 10000111 01100101 01000011 00100001				
00D3F8 <sub>H</sub> ～ 00D3FC <sub>H</sub>	—				予約
00D400 <sub>H</sub> ～ 00D4FC <sub>H</sub>	WRDS <sub>n</sub> [1-64][R/W] W 00000000 00000000 00000000 00000000				FlexRay IBF* <sup>5</sup>
00D500 <sub>H</sub>	WRHS1[R/W] W --000000 -00000000 -----000 00000000				
00D504 <sub>H</sub>	WRHS2[R/W] W ----- -00000000 -----000 00000000				
00D508 <sub>H</sub>	WRHS3[R/W] W ----- ----- ----000 00000000				
00D50C <sub>H</sub>	—				
00D510 <sub>H</sub>	IBCM[R/W] W ----- ----00 ----- ----000				
00D514 <sub>H</sub>	IBCR[R/W] W 0----- -00000000 0----- -00000000				
00D518 <sub>H</sub> ～ 00D5FC <sub>H</sub>	—				予約

アドレス	アドレスオフセット値/レジスタ名				ブロック
	+0	+1	+2	+3	
00D600 <sub>H</sub> ～ 00D6FC <sub>H</sub>	RDDS <sub>n</sub> [1-64][R] W 00000000 00000000 00000000 00000000				FlexRay OBF*5
00D700 <sub>H</sub>	RDHS1[R] W --000000 -0000000 -----000 00000000				
00D704 <sub>H</sub>	RDHS2[R] W -0000000 -0000000 -----000 00000000				
00D708 <sub>H</sub>	RDHS3[R] W --000000 --000000 -----000 00000000				
00D70C <sub>H</sub>	MBS[R] W --000000 --000000 00-000000 00000000				
00D710 <sub>H</sub>	OBCM[R/W] W -----00 -----00				
00D714 <sub>H</sub>	OBCR[R/W] W ----- -0000000 0-----00 -0000000				
00D718 <sub>H</sub> ～ 00D7FC <sub>H</sub>	—				予約
00D800 <sub>H</sub> ～ 00EFFC <sub>H</sub>	—				
00F000 <sub>H</sub> ～ 00FEFC <sub>H</sub>	—				予約[S]
00FF00 <sub>H</sub>	DSUCR[R/W] B,H,W -----0		—	—	OCDU [S]
00FF04 <sub>H</sub> ～ 00FF0C <sub>H</sub>	—	—	—	—	予約 [S]
00FF10 <sub>H</sub>	PCSR[R/W] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				OCDU [S]
00FF14 <sub>H</sub>	PSSR[R/W] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				
00FF18 <sub>H</sub> ～ 00FFF4 <sub>H</sub>	—	—	—	—	予約 [S]
00FFF8 <sub>H</sub>	EDIR1[R] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				OCDU [S]
00FFFC <sub>H</sub>	EDIR0[R] B,H,W XXXXXXXX XXXXXXXX XXXXXXXX XXXXXXXX				

[S] システムレジスタです。ユーザモードでこれらのレジスタに読み書きを行った場合は、不正命令例外( データアクセスエラー) を発生させます。

\*5: FlexRay については、CY91F583ASG/F584ASG/F585ASG/F583ASJ/F584ASJ/F585ASJ の機能となります。

下記レジスタは FlexRay の機能のない品種では予約レジスタとなります。

000125<sub>H</sub> IRPR2L[5:4], 000E68<sub>H</sub>, 0004E8<sub>H</sub>-0004EF<sub>H</sub>, 00D000<sub>H</sub> -00D717<sub>H</sub>

## 10. 割込みベクタ

### CY91F583AM/F584AM/F585AM

割込み要因	割込み番号		割込みレベル	オフセット	TBR デフォルトのアドレス	RN <sup>*1</sup>	割込み要求一括読出し対象
	10 進	16 進					
リセット	0	00	-	3FCH	000FFFFCH	-	-
システム予約	1	01	-	3F8H	000FFFF8H	-	-
システム予約	2	02	-	3F4H	000FFFF4H	-	-
システム予約	3	03	-	3F0H	000FFFF0H	-	-
システム予約	4	04	-	3ECH	000FFFECH	-	-
FPU 例外	5	05	-	3E8H	000FFFE8H	-	-
命令アクセス保護違反例外	6	06	-	3E4H	000FFFE4H	-	-
データアクセス保護違反例外	7	07	-	3E0H	000FFFE0H	-	-
データアクセスエラー割込み	8	08	-	3DCH	000FFFDCH	-	-
INTE 命令	9	09	-	3D8H	000FFFD8H	-	-
命令ブレーク	10	0A	-	3D4H	000FFFD4H	-	-
システム予約	11	0B	-	3D0H	000FFFD0H	-	-
システム予約	12	0C	-	3CCH	000FFFCCH	-	-
システム予約	13	0D	-	3C8H	000FFFC8H	-	-
不正命令例外	14	0E	-	3C4H	000FFFC4H	-	-
NMI 要求 内部バス診断時エラー発生 RAM ダブルビットエラー Backup RAM ダブルビットエラー	15	0F	15(FH)固定	3C0H	000FFFC0H	-	○
外部割込み 0~7	16	10	ICR00	3BC <sub>H</sub>	000FFFBCH	0	-
リロードタイマ 0 / 1	17	11	ICR01	3B8 <sub>H</sub>	000FFFB8H	1	○
リロードタイマ 2 / 3	18	12	ICR02	3B4 <sub>H</sub>	000FFFB4H	2	○
マルチファンクションシリアル インタフェース ch.0 (受信完了) / マルチファンクションシリアル インタフェース ch.0 (ステータス)	19	13	ICR03	3B0 <sub>H</sub>	000FFFB0H	3 <sup>*2</sup>	○
マルチファンクションシリアル インタフェース ch.0 (送信完了)	20	14	ICR04	3AC <sub>H</sub>	000FFFACH	4	-
マルチファンクションシリアル インタフェース ch.1 (受信完了) / マルチファンクションシリアル インタフェース ch.1 (ステータス)	21	15	ICR05	3A8 <sub>H</sub>	000FFFA8H	5 <sup>*2</sup>	○
マルチファンクションシリアル インタフェース ch.1 (送信完了)	22	16	ICR06	3A4 <sub>H</sub>	000FFFA4H	6	-
マルチファンクションシリアル インタフェース ch.2 (受信完了) / マルチファンクションシリアル インタフェース ch.2 (ステータス)	23	17	ICR07	3A0 <sub>H</sub>	000FFFA0H	7 <sup>*2</sup>	○
マルチファンクションシリアル インタフェース ch.2 (送信完了)	24	18	ICR08	39C <sub>H</sub>	000FFF9CH	8	-
マルチファンクションシリアル インタフェース ch.3 (受信完了) / マルチファンクションシリアル インタフェース ch.3 (ステータス)	25	19	ICR09	398 <sub>H</sub>	000FFF98H	9 <sup>*2</sup>	○

割込み要因	割込み番号		割込み レベル	オフ セット	TBR デフォルト のアドレス	RN *1	割込み要求一括 読出し対象
	10 進	16 進					
マルチファンクションシリアル インタフェース ch.3 (送信完了)	26	1A	ICR10	394 <sub>H</sub>	000FFF94 <sub>H</sub>	10	-
*4	27	1B	ICR11	390 <sub>H</sub>	000FFF90 <sub>H</sub>	-	-
*4	28	1C	ICR12	38C <sub>H</sub>	000FFF8C <sub>H</sub>	-	-
CAN 0	29	1D	ICR13	388 <sub>H</sub>	000FFF88 <sub>H</sub>	-	-
CAN 1	30	1E	ICR14	384 <sub>H</sub>	000FFF84 <sub>H</sub>	-	-
FlexRay 0 *5	31	1F	ICR15	380 <sub>H</sub>	000FFF80 <sub>H</sub>	-	-
FlexRay 1 *5	32	20	ICR16	37C <sub>H</sub>	000FFF7C <sub>H</sub>	-	-
FlexRay タイマ 0 *5	33	21	ICR17	378 <sub>H</sub>	000FFF78 <sub>H</sub>	-	-
FlexRay タイマ 1 *5	34	22	ICR18	374 <sub>H</sub>	000FFF74 <sub>H</sub>	-	-
RAM 診断終了 RAM 初期化完了 RAM 診断時エラー発生 Backup RAM 診断終了 Backup RAM 初期化完了 Backup RAM 診断時エラー発生	35	23	ICR19	370 <sub>H</sub>	000FFF70 <sub>H</sub>	-	○
メインタイマ/PLL タイマ/ FlexRay 用 PLL ギア*5/ FlexRay 用 PLL アラーム*5	36	24	ICR20	36C <sub>H</sub>	000FFF6C <sub>H</sub>	20 *3	○
クロックキャリブレーションユ ニット(CR 発振)	37	25	ICR21	368 <sub>H</sub>	000FFF68 <sub>H</sub>	-	-
U/D カウンタ 0 / 1	38	26	ICR22	364 <sub>H</sub>	000FFF64 <sub>H</sub>	22	○
フリーランタイマ 0 (0 検出) / (コンペアクリア)	39	27	ICR23	360 <sub>H</sub>	000FFF60 <sub>H</sub>	23	○
フリーランタイマ 1 (0 検出) / (コンペアクリア)	40	28	ICR24	35C <sub>H</sub>	000FFF5C <sub>H</sub>	24	○
フリーランタイマ 2 (0 検出) / (コンペアクリア) PPG 0 / 1 / 2 / 3	41	29	ICR25	358 <sub>H</sub>	000FFF58 <sub>H</sub>	25	○
フリーランタイマ 3 (0 検出) / (コンペアクリア)	42	2A	ICR26	354 <sub>H</sub>	000FFF54 <sub>H</sub>	26	○
フリーランタイマ 4 (0 検出) / (コンペアクリア)	43	2B	ICR27	350 <sub>H</sub>	000FFF50 <sub>H</sub>	27	○
フリーランタイマ 5 (0 検出) / (コンペアクリア) PPG 4 / 5	44	2C	ICR28	34C <sub>H</sub>	000FFF4C <sub>H</sub>	28	○
ICU 0 (取込み) / ICU 1 (取込み)	45	2D	ICR29	348 <sub>H</sub>	000FFF48 <sub>H</sub>	29	○
ICU 2 (取込み) / ICU 3 (取込み)	46	2E	ICR30	344 <sub>H</sub>	000FFF44 <sub>H</sub>	30	○
*4	47	2F	ICR31	340 <sub>H</sub>	000FFF40 <sub>H</sub>	-	-
*4	48	30	ICR32	33C <sub>H</sub>	000FFF3C <sub>H</sub>	-	-
OCU 0 (一致) / OCU 1 (一致)	49	31	ICR33	338 <sub>H</sub>	000FFF38 <sub>H</sub>	33	○
OCU 2 (一致) / OCU 3 (一致)	50	32	ICR34	334 <sub>H</sub>	000FFF34 <sub>H</sub>	34	○
OCU 4 (一致) / OCU 5 (一致)	51	33	ICR35	330 <sub>H</sub>	000FFF30 <sub>H</sub>	35	○
OCU 6 (一致) / OCU 7 (一致)	52	34	ICR36	32C <sub>H</sub>	000FFF2C <sub>H</sub>	36	○
OCU 8 (一致) / OCU 9 (一致)	53	35	ICR37	328 <sub>H</sub>	000FFF28 <sub>H</sub>	37	○
OCU 10 (一致) / OCU 11 (一致)	54	36	ICR38	324 <sub>H</sub>	000FFF24 <sub>H</sub>	38	○

割込み要因	割込み番号		割込み レベル	オフ セット	TBR デフォルト のアドレス	RN *1	割込み要求一括 読出し対象
	10 進	16 進					
WG デッドタイムアンダフロー 0 / 1 / 2 WG デッドタイムリロード 0 / 1 / 2 WG DTTI 0	55	37	ICR39	320 <sub>H</sub>	000FFF20 <sub>H</sub>	39	○
WG デッドタイムアンダフロー 3 / 4 / 5 WG デッドタイムリロード 3 / 4 / 5 WG DTTI 1	56	38	ICR40	31C <sub>H</sub>	000FFF1C <sub>H</sub>	40	○
AD コンバータ 0 / 1 / 2 / 3 / 4 / 5 / 6 / 7	57	39	ICR41	318 <sub>H</sub>	000FFF18 <sub>H</sub>	41	○
AD コンバータ 8 / 9 / 10 / 11 / 12 / 13 / 14	58	3A	ICR42	314 <sub>H</sub>	000FFF14 <sub>H</sub>	42	○
AD コンバータ 16 / 17 / 18 / 19 / 20 / 21 / 22 / 23	59	3B	ICR43	310 <sub>H</sub>	000FFF10 <sub>H</sub>	43	○
ベースタイム 0 IRQ 0 / ベースタイム 0 IRQ 1	60	3C	ICR44	30C <sub>H</sub>	000FFF0C <sub>H</sub>	44	○
ベースタイム 1 IRQ 0 / ベースタイム 1 IRQ 1	61	3D	ICR45	308 <sub>H</sub>	000FFF08 <sub>H</sub>	45	○
DMAC 0 / 1 / 2 / 3 / 4 / 5 / 6 / 7	62	3E	ICR46	304 <sub>H</sub>	000FFF04 <sub>H</sub>	-	○
遅延割込み	63	3F	ICR47	300 <sub>H</sub>	000FFF00 <sub>H</sub>	-	-
システム予約	64	40	-	2FC <sub>H</sub>	000FFEFC <sub>H</sub>	-	-
システム予約	65	41	-	2F8 <sub>H</sub>	000FFE8 <sub>H</sub>	-	-
INTE 命令で使用	66 255	42 FF	-	2F4 <sub>H</sub> 000 <sub>H</sub>	000FFE4 <sub>H</sub> 000FFC00 <sub>H</sub>	-	-

\*1: RN 番号割り当てのないペリフェラルからの割込みによる DMA 転送要求には対応していません。

\*2: マルチファンクションシリアルインタフェースのステータスは、I<sup>2</sup>C 受信による DMA 転送に対応していません。

\*3: 「FlexRay 用 PLL ギア」「FlexRay 用 PLL アラーム」は DMA 転送に対応しておりません。

\*4: CY91F583AM/F584AM/F585AM では、未使用となる割込みベクタです。

\*5: FlexRay については、CY91F583AMG/F584AMG/F585AMG/F583AMJ/F584AMJ/F585AMJ の機能となります。

**CY91F583AS/F584AS/F585AS**

割込み要因	割込み番号		割込み レベル	オフ セット	TBR デフォルト のアドレス	RN *1	割込み要求一括 読出し対象
	10 進	16 進					
リセット	0	00	-	3FC <sub>H</sub>	000FFFFC <sub>H</sub>	-	-
システム予約	1	01	-	3F8 <sub>H</sub>	000FFFF8 <sub>H</sub>	-	-
システム予約	2	02	-	3F4 <sub>H</sub>	000FFFF4 <sub>H</sub>	-	-
システム予約	3	03	-	3F0 <sub>H</sub>	000FFFF0 <sub>H</sub>	-	-
システム予約	4	04	-	3EC <sub>H</sub>	000FFFE <sub>C</sub>	-	-
FPU 例外	5	05	-	3E8 <sub>H</sub>	000FFFE8 <sub>H</sub>	-	-
命令アクセス保護違反例外	6	06	-	3E4 <sub>H</sub>	000FFFE4 <sub>H</sub>	-	-
データアクセス保護違反例外	7	07	-	3E0 <sub>H</sub>	000FFFE0 <sub>H</sub>	-	-
データアクセスエラー割込み	8	08	-	3DC <sub>H</sub>	000FFFD <sub>C</sub>	-	-
INTE 命令	9	09	-	3D8 <sub>H</sub>	000FFFD8 <sub>H</sub>	-	-
命令ブレーク	10	0A	-	3D4 <sub>H</sub>	000FFFD4 <sub>H</sub>	-	-
システム予約	11	0B	-	3D0 <sub>H</sub>	000FFFD0 <sub>H</sub>	-	-
システム予約	12	0C	-	3CC <sub>H</sub>	000FFFC <sub>C</sub>	-	-
システム予約	13	0D	-	3C8 <sub>H</sub>	000FFFC8 <sub>H</sub>	-	-
不正命令例外	14	0E	-	3C4 <sub>H</sub>	000FFFC4 <sub>H</sub>	-	-
NMI 要求 内部バス診断時エラー発生 RAM ダブルビットエラー Backup RAM ダブルビットエラー	15	0F	15(F <sub>H</sub> )固定	3C0 <sub>H</sub>	000FFFC0 <sub>H</sub>	-	○
外部割込み 0~6	16	10	ICR00	3BC <sub>H</sub>	000FFFB <sub>C</sub>	0	-
リロードタイマ 0 / 1	17	11	ICR01	3B8 <sub>H</sub>	000FFFB8 <sub>H</sub>	1	○
リロードタイマ 2 / 3	18	12	ICR02	3B4 <sub>H</sub>	000FFFB4 <sub>H</sub>	2	○
マルチファンクションシリアル インタフェース ch.0 (受信完了) / マルチファンクションシリアル インタフェース ch.0 (ステータス)	19	13	ICR03	3B0 <sub>H</sub>	000FFFB0 <sub>H</sub>	3 *2	○
マルチファンクションシリアル インタフェース ch.0 (送信完了)	20	14	ICR04	3AC <sub>H</sub>	000FFFA <sub>C</sub>	4	-
マルチファンクションシリアル インタフェース ch.1 (受信完了) / マルチファンクションシリアル インタフェース ch.1 (ステータス)	21	15	ICR05	3A8 <sub>H</sub>	000FFFA8 <sub>H</sub>	5 *2	○
マルチファンクションシリアル インタフェース ch.1 (送信完了)	22	16	ICR06	3A4 <sub>H</sub>	000FFFA4 <sub>H</sub>	6	-
*4	23	17	ICR07	3A0 <sub>H</sub>	000FFFA0 <sub>H</sub>	-	-
*4	24	18	ICR08	39C <sub>H</sub>	000FFF9 <sub>C</sub>	-	-
*4	25	19	ICR09	398 <sub>H</sub>	000FFF98 <sub>H</sub>	-	-
*4	26	1A	ICR10	394 <sub>H</sub>	000FFF94 <sub>H</sub>	-	-
*4	27	1B	ICR11	390 <sub>H</sub>	000FFF90 <sub>H</sub>	-	-
*4	28	1C	ICR12	38C <sub>H</sub>	000FFF8 <sub>C</sub>	-	-
CAN 0	29	1D	ICR13	388 <sub>H</sub>	000FFF88 <sub>H</sub>	-	-
*4	30	1E	ICR14	384 <sub>H</sub>	000FFF84 <sub>H</sub>	-	-
FlexRay 0 *5	31	1F	ICR15	380 <sub>H</sub>	000FFF80 <sub>H</sub>	-	-
FlexRay 1 *5	32	20	ICR16	37C <sub>H</sub>	000FFF7 <sub>C</sub>	-	-



割込み要因	割込み番号		割込み レベル	オフ セット	TBR デフォルト のアドレス	RN *1	割込み要求一括 読出し対象
	10 進	16 進					
FlexRay タイマ 0 *5	33	21	ICR17	378H	000FFF78H	-	-
FlexRay タイマ 1 *5	34	22	ICR18	374H	000FFF74H	-	-
RAM 診断終了 RAM 初期化完了 RAM 診断時エラー発生 Backup RAM 診断終了 Backup RAM 初期化完了 Backup RAM 診断時エラー発生	35	23	ICR19	370H	000FFF70H	-	○
メインタイマ/PLL タイマ/ FlexRay 用 PLL ギア*5/ FlexRay 用 PLL アラーム*5	36	24	ICR20	36CH	000FFF6CH	20 *3	○
クロックキャリブレーションユ ニット(CR 発振)	37	25	ICR21	368H	000FFF68H	-	-
U/D カウンタ 0 / 1	38	26	ICR22	364H	000FFF64H	22	○
フリーランタイマ 0 (0 検出) / (コンペアクリア)	39	27	ICR23	360H	000FFF60H	23	○
フリーランタイマ 1 (0 検出) / (コンペアクリア)	40	28	ICR24	35CH	000FFF5CH	24	○
フリーランタイマ 2 (0 検出) / (コンペアクリア) PPG 0 / 1 / 2 / 3	41	29	ICR25	358H	000FFF58H	25	○
フリーランタイマ 3 (0 検出) / (コンペアクリア)	42	2A	ICR26	354H	000FFF54H	26	○
フリーランタイマ 4 (0 検出) / (コンペアクリア)	43	2B	ICR27	350H	000FFF50H	27	○
フリーランタイマ 5 (0 検出) / (コンペアクリア) PPG 4 / 5	44	2C	ICR28	34CH	000FFF4CH	28	○
ICU 0 (取込み) / ICU 1 (取込み)	45	2D	ICR29	348H	000FFF48H	29	○
ICU 2 (取込み) / ICU 3 (取込み)	46	2E	ICR30	344H	000FFF44H	30	○
*4	47	2F	ICR31	340H	000FFF40H	-	-
*4	48	30	ICR32	33CH	000FFF3CH	-	-
OCU 0 (一致) / OCU 1 (一致)	49	31	ICR33	338H	000FFF38H	33	○
OCU 2 (一致) / OCU 3 (一致)	50	32	ICR34	334H	000FFF34H	34	○
OCU 4 (一致) / OCU 5 (一致)	51	33	ICR35	330H	000FFF30H	35	○
OCU 6 (一致) / OCU 7 (一致)	52	34	ICR36	32CH	000FFF2CH	36	○
OCU 8 (一致) / OCU 9 (一致)	53	35	ICR37	328H	000FFF28H	37	○
OCU 10 (一致) / OCU 11 (一致)	54	36	ICR38	324H	000FFF24H	38	○
WG デッドタイマアンダフロー 0 / 1 / 2 WG デッドタイマリロード 0 / 1 / 2 WG DTTI 0	55	37	ICR39	320H	000FFF20H	39	○
WG デッドタイマアンダフロー 3 / 4 / 5 WG デッドタイマリロード 3 / 4 / 5 WG DTTI 1	56	38	ICR40	31CH	000FFF1CH	40	○
AD コンバータ 0 / 1 / 2 / 3 / 4 / 5 / 6 / 7	57	39	ICR41	318H	000FFF18H	41	○

割込み要因	割込み番号		割込み レベル	オフ セット	TBR デフォルト のアドレス	RN *1	割込み要求一括 読出し対象
	10 進	16 進					
AD コンバータ 8 / 9 / 10 / 11 / 12 / 13 / 14	58	3A	ICR42	314 <sub>H</sub>	000FFF14 <sub>H</sub>	42	○
AD コンバータ 19 / 20	59	3B	ICR43	310 <sub>H</sub>	000FFF10 <sub>H</sub>	43	○
ベースタイマ 0 IRQ 0 / ベースタイマ 0 IRQ 1	60	3C	ICR44	30C <sub>H</sub>	000FFF0C <sub>H</sub>	44	○
ベースタイマ 1 IRQ 0 / ベースタイマ 1 IRQ 1	61	3D	ICR45	308 <sub>H</sub>	000FFF08 <sub>H</sub>	45	○
DMAC 0 / 1 / 2 / 3 / 4 / 5 / 6 / 7	62	3E	ICR46	304 <sub>H</sub>	000FFF04 <sub>H</sub>	-	○
遅延割込み	63	3F	ICR47	300 <sub>H</sub>	000FFF00 <sub>H</sub>	-	-
システム予約	64	40	-	2FC <sub>H</sub>	000FFEFC <sub>H</sub>	-	-
システム予約	65	41	-	2F8 <sub>H</sub>	000FFE8 <sub>H</sub>	-	-
INTE 命令で使用	66	42	-	2F4 <sub>H</sub>	000FEF4 <sub>H</sub>	-	-
	255	FF		000 <sub>H</sub>	000FFC00 <sub>H</sub>		

\*1 : RN 番号割り当てのないペリフェラルからの割込みによる DMA 転送要求には対応していません。

\*2 : マルチファンクションシリアルインタフェースのステータスは、I<sup>2</sup>C 受信による DMA 転送に対応していません。

\*3 : 「FlexRay 用 PLL ギア」「FlexRay 用 PLL アラーム」は DMA 転送に対応しておりません。

\*4 : CY91F583AS/F584AS/F585AS では、未使用となる割込みベクタです。

\*5 : FlexRay については、CY91F583ASG/F584ASG/F585ASG/F583ASJ/F584ASJ/F585ASJ の機能となります。

## 11. 電気的特性

### 11.1 絶対最大定格

項目	記号	定格値		単位	備考
		最小	最大		
電源電圧 <sup>*1,*2</sup>	V <sub>CC</sub>	V <sub>SS</sub> -0.3	V <sub>SS</sub> +6.0	V	
アナログ電源電圧 <sup>*1,*2</sup>	AV <sub>CC</sub>	V <sub>SS</sub> -0.3	V <sub>SS</sub> +6.0	V	Avcc ≤ Vcc
アナログリファレンス電圧 <sup>*1</sup>	AVRH	V <sub>SS</sub> -0.3	V <sub>SS</sub> +6.0	V	AVRH ≤ AV <sub>CC</sub>
入力電圧 <sup>*1</sup>	V <sub>I</sub>	V <sub>SS</sub> -0.3	V <sub>CC</sub> +0.3	V	
アナログ端子入力電圧 <sup>*1</sup>	V <sub>IA</sub>	V <sub>SS</sub> -0.3	V <sub>CC</sub> +0.3	V	
出力電圧 <sup>*1</sup>	V <sub>O</sub>	V <sub>SS</sub> -0.3	V <sub>CC</sub> +0.3	V	
最大クランプ電流	I <sub>CLAMP</sub>	—	4	mA	*9
最大総クランプ電流	Σ I <sub>CLAMP</sub>	—	20	mA	*9
“L”レベル最大出力電流 <sup>*3</sup>	I <sub>OL1</sub>	—	7	mA	2mA 設定時 <sup>*6</sup>
	I <sub>OL2</sub>	—	14	mA	4mA 設定時 <sup>*7</sup>
	I <sub>OL3</sub>	—	17.5	mA	5mA 設定時 <sup>*8</sup>
“L”レベル平均出力電流 <sup>*4</sup>	I <sub>OLAV1</sub>	—	2	mA	2mA 設定時 <sup>*6</sup>
	I <sub>OLAV2</sub>	—	4	mA	4mA 設定時 <sup>*7</sup>
	I <sub>OLAV3</sub>	—	5	mA	5mA 設定時 <sup>*8</sup>
“L”レベル総出力電流 <sup>*5</sup>	ΣI <sub>OL</sub>	—	50	mA	*6
“H”レベル最大出力電流 <sup>*3</sup>	I <sub>OH1</sub>	—	-7	mA	2mA 設定時 <sup>*6</sup>
	I <sub>OH2</sub>	—	-14	mA	4mA 設定時 <sup>*7</sup>
	I <sub>OH3</sub>	—	-17.5	mA	5mA 設定時 <sup>*8</sup>
“H”レベル平均出力電流 <sup>*4</sup>	I <sub>OHAV1</sub>	—	-2	mA	2mA 設定時 <sup>*6</sup>
	I <sub>OHAV2</sub>	—	-4	mA	4mA 設定時 <sup>*7</sup>
	I <sub>OHAV3</sub>	—	-5	mA	5mA 設定時 <sup>*8</sup>
“H”レベル総出力電流 <sup>*5</sup>	ΣI <sub>OH</sub>	—	-50	mA	*6
消費電力	P <sub>D</sub>	—	690	mW	
動作温度	T <sub>A</sub>	-40	+125	°C	*10,*11
保存温度	T <sub>stg</sub>	-55	+150	°C	

\*1: V<sub>SS</sub>=AV<sub>SS</sub>=0.0V を基準にしています。

\*2: 電源投入時など AV<sub>CC</sub> が V<sub>CC</sub> を超えないように注意してください。

\*3: 最大出力電流は、該当する端子 1 本のピーク電流値を規定します。

\*4: 平均出力電流は、該当する端子 1 本に流れる電流の 10ms の平均電流値を規定します。平均値とは、動作電流×動作率を意味します。

\*5: 総出力電流は、該当する端子すべてに流れる最大電流値を規定します。

\*6: 該当端子：すべての汎用ポート

\*7: 該当端子：P021-P023, P025-P027 の汎用ポート

\*8: 該当端子：P021-P023, P025-P027 以外の汎用ポート

\*9: ・該当端子：すべての汎用ポート

・推奨動作条件内でご使用ください。

・直流電圧（電流）でご使用ください。

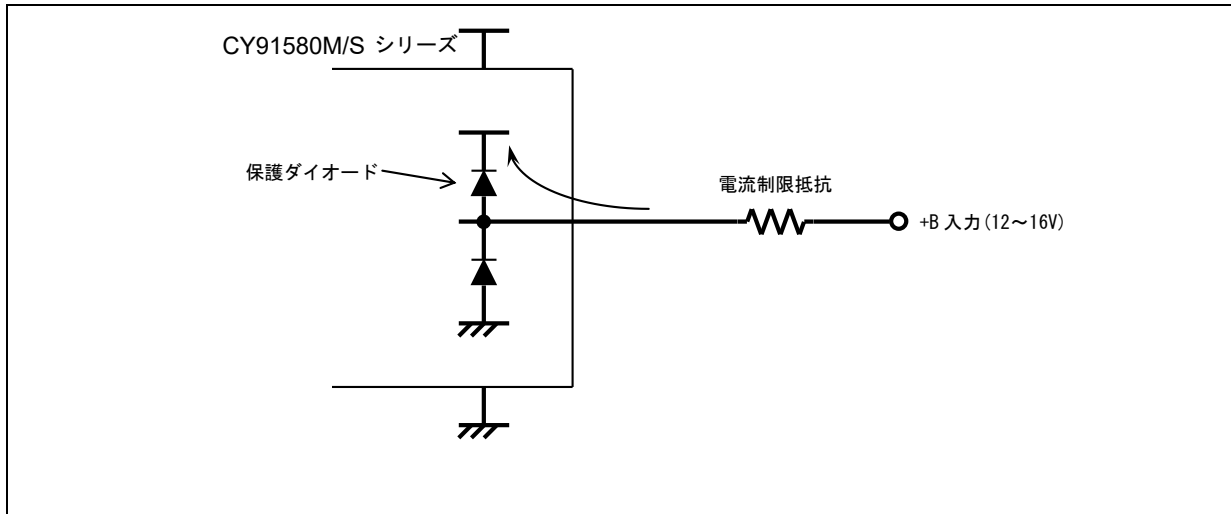
・+B 信号とマイコンの間には、必ず制限抵抗を接続し+B 信号を印加してください。

・+B 入力時にマイコン端子に入力される電流が、瞬時・定常を問わず規格値以下になるように制限抵抗の値を設定してください。

・低消費電力モードなどマイコンの駆動電流が少ない動作状態では、+B 入力電位が保護ダイオードを通して V<sub>CC</sub> 端子の電位を上昇させ、ほかの機器へ影響を及ぼす可能性がありますのでご注意ください。

- ・マイコン電源が OFF 時(0V に固定していない場合)に+B 入力がある場合は、端子から電源が供給されているため、不完全な動作を行う可能性がありますのでご注意ください。
- ・電源投入時に+B 入力がある場合は、端子から電源が供給されているため、パワーオンリセットが動作しない電源電圧になる可能性がありますのでご注意ください。
- ・+B 入力端子は、オープン状態にならないようにご注意ください。

#### 推奨回路例



- \*10 : 本製品を  $T_A=125^{\circ}\text{C}$  でご使用いただくには、4 層以上の多層基板への搭載が必要となります。単層基板に搭載してご使用いただく場合、動作条件(動作周波数・電源電圧など)を変更して消費電力  $P_D=415\text{mW}$  以下でご使用いただくか、 $T_A=105^{\circ}\text{C}$  以下でご使用いただく必要がございます。
- \*11 :  $T_A=125^{\circ}\text{C}$  での使用時の信頼性の制限については、営業部門までお問い合わせください。

#### <注意事項>

- － 絶対最大定格を超えるストレス(電圧、電流、温度など)の印加は、半導体デバイスを破壊する可能性があります。したがって、定格を一項目でも超えることのないようご注意ください。

## 11.2 推奨動作条件

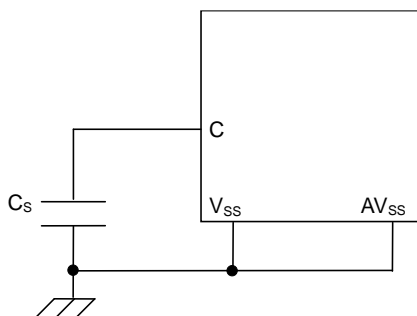
 $(V_{SS} = AV_{SS} = 0.0V)$ 

項目	記号	定格値		単位	備考
		最小	最大		
電源電圧	$V_{CC}$	4.5	5.5	V	推奨動作保証範囲
	$AV_{CC}$	4.5	5.5	V	
	$V_{CC}$	3.7	5.5	V	動作保証範囲
	$AV_{CC}$	3.7	5.5	V	
平滑コンデンサ *1	$C_S$	4.7 (公差±50%以内)		μF	セラミックコンデンサまたは同程度の周波数特性のコンデンサを使用してください。 VCC 端子の平滑コンデンサは $C_S$ よりも大きい容量値のものを使用してください
動作温度	$T_A$	-40	+125	℃	*2

\*1: 平滑コンデンサ  $C_S$  の接続は、下図を参照してください。

\*2:  $T_A=125^\circ\text{C}$  での使用時の信頼性の制限については、営業部門までお問い合わせください。

### ・C 端子接続図



### <注意事項>

- 推奨動作条件は、半導体デバイスの正常な動作を保証する条件です。電気的特性の規格値は、すべてこの条件の範囲内で保証されます。常に推奨動作条件下で使用してください。この条件を超えて使用すると、信頼性に悪影響を及ぼすことがあります。
- データシートに記載されていない項目、使用条件、論理の組合せでの使用は、保証していません。記載されている以外の条件での使用をお考えの場合は、必ず事前に営業部門までご相談ください。

**11.3 直流規格**

 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
“H”レベル 入力電圧	V <sub>IHI</sub>	P000~P007*, P010~P017, P020, P024, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	CMOS シュミット 入力レベル選 択時	0.7×V <sub>CC</sub>	—	V <sub>CC</sub> +0.3	V	
	V <sub>IH2</sub>	P000~P007*, P010~P017, P020~P027, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	Automotive 入力レベル選 択時	0.8×V <sub>CC</sub>	—	V <sub>CC</sub> +0.3	V	
	V <sub>IH3</sub>	P021~P023, P025~P027	FlexRay 入力レベル選 択時	0.7×V <sub>CC</sub>	—	V <sub>CC</sub> +0.3	V	
	V <sub>IH4</sub>	RSTX, NMIX	—	0.7×V <sub>CC</sub>	—	V <sub>CC</sub> +0.3	V	
	V <sub>IH5</sub>	MD0, MD1	—	0.7×V <sub>CC</sub>	—	V <sub>CC</sub> +0.3	V	
	V <sub>IH6</sub>	DEBUGIF	—	2.0	—	V <sub>CC</sub> +0.3	V	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
“L”レベル 入力電圧	V <sub>IL1</sub>	P000~P007*, P010~P017, P020, P024, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	CMOS シュミット 入力レベル選 択時	V <sub>SS</sub> -0.3	—	0.3×V <sub>CC</sub>	V	
	V <sub>IL2</sub>	P000~P007*, P010~P017, P020~P027, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	Automotive 入力レベル選 択時	V <sub>SS</sub> -0.3	—	0.5×V <sub>CC</sub>	V	
	V <sub>IL3</sub>	P021~P023, P025~P027	FlexRay 入力レベル選 択時	V <sub>SS</sub> -0.3	—	0.3×V <sub>CC</sub>	V	
	V <sub>IL4</sub>	RSTX, NMIX	—	V <sub>SS</sub> -0.3	—	0.3×V <sub>CC</sub>	V	
	V <sub>IL5</sub>	MD0, MD1	—	V <sub>SS</sub> -0.3	—	0.3×V <sub>CC</sub>	V	
	V <sub>IL6</sub>	DEBUGIF	—	V <sub>SS</sub> -0.3	—	0.8	V	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

( $T_A$ :推奨動作条件,  $V_{CC}=5.0V \pm 10\%$ ,  $V_{SS}=AV_{SS}=0.0V$ )

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
“H”レベル 出力電圧	$V_{OH1}$	P000~P007*, P010~P017, P020~P027, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	$V_{CC}=4.5V$ $I_{OH}=-2.0mA$	$V_{CC}-0.5$	—	$V_{CC}$	V	
	$V_{OH2}$	P021~P023, P025~P027	$V_{CC}=4.5V$ $I_{OH}=-4.0mA$	$V_{CC}-0.5$	—	$V_{CC}$	V	FlexRay 選択時
	$V_{OH3}$	P000~P007*, P010~P017, P020, P024, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	$V_{CC}=4.5V$ $I_{OH}=-5.0mA$	$V_{CC}-0.5$	—	$V_{CC}$	V	

\*: CY91F583AM/F584AM/F585AM にのみ搭載



(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
“L”レベル 出力電圧	V <sub>OL1</sub>	P000~P007*, P010~P017, P020~P027, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	V <sub>CC</sub> =4.5V I <sub>OL</sub> =2.0mA	0	—	0.4	V	
	V <sub>OL2</sub>	P021~P023, P025~P027	V <sub>CC</sub> =4.5V I <sub>OL</sub> =4.0mA	0	—	0.4	V	FlexRay 選択時
	V <sub>OL3</sub>	P000~P007*, P010~P017, P020, P024, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	V <sub>CC</sub> =4.5V I <sub>OL</sub> =5.0mA	0	—	0.4	V	
	V <sub>OL4</sub>	P040, P041, P063*, P064*, P080*, P081*, P083*, P084*	V <sub>CC</sub> =4.5V I <sub>OL</sub> =3.0mA	0	—	0.4	V	I <sup>2</sup> C 兼用端子(I <sup>2</sup> C 選択時)
	V <sub>OL5</sub>	DEBUGIF	V <sub>CC</sub> =2.7V I <sub>OL</sub> =25.0mA	0	—	0.25	V	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
入力リーク電流	I <sub>IL</sub>	全入力端子	V <sub>CC</sub> =AV <sub>CC</sub> =5.5V V <sub>SS</sub> <V <sub>I</sub> <V <sub>CC</sub>	-5	—	+5	μA	
プルアップ抵抗	R <sub>UP1</sub>	RSTX, NMIX	—	25	—	100	kΩ	
	R <sub>UP2</sub>	P000~P007*, P010~P017, P020~P027, P030~P037, P040~P047, P050~P056, P060~P066*, P070~P072, P080~P087*, P090~P092*, P093, P094, P095~P097*, P100~P102*	プルアップ抵抗 選択時	25	—	100	kΩ	
入力容量	C <sub>IN</sub>	VCC, VSS, AVCC, AVSS, C 以外の端子	—	—	5	15	pF	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
電源 電流	I <sub>CC</sub>	VCC5	通常動作 F <sub>CP</sub> =128MHz, F <sub>CPM</sub> =128MHz, F <sub>CPP</sub> =32MHz	—	80	110	mA	FlexRay =ON
				—	73	103	mA	FlexRay =OFF
			通常動作 F <sub>CP</sub> =128MHz, F <sub>CPM</sub> =32MHz, F <sub>CPP</sub> =32MHz	—	77	107	mA	FlexRay =ON
				—	70	100	mA	FlexRay =OFF
			通常動作 F <sub>CP</sub> =80MHz, F <sub>CPM</sub> =80MHz, F <sub>CPP</sub> =40MHz	—	62	89	mA	FlexRay =ON
				—	57	85	mA	FlexRay =OFF
			通常動作 F <sub>CP</sub> =80MHz, F <sub>CPM</sub> =40MHz, F <sub>CPP</sub> =40MHz	—	61	88	mA	FlexRay =ON
				—	56	84	mA	FlexRay =OFF
			Flash 書込み F <sub>CP</sub> =128MHz, F <sub>CPM</sub> =128MHz, F <sub>CPP</sub> =32MHz	—	95	125	mA	*
			Flash 消去 F <sub>CP</sub> =128MHz, F <sub>CPM</sub> =128MHz, F <sub>CPP</sub> =32MHz	—	95	125	mA	*

\* : 本シリーズには、メインフラッシュとワークフラッシュ の 2 種類が搭載されていますが、  
ここではどちらか一方のみを書込み/消去状態にした場合の規格です。

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			項目	備考
				最小	標準	最大		
電源電流	I <sub>CCS</sub>	VCC5	CPU スリープ F <sub>CP</sub> =128MHz, F <sub>CPm</sub> =128MHz, F <sub>CPP</sub> =32MHz	—	41	66	mA	*1, *2 ,*3, *4
	I <sub>CCBS</sub>		バススリープ F <sub>CP</sub> =128MHz, F <sub>CPm</sub> =128MHz, F <sub>CPP</sub> =32MHz	—	19	45	mA	*1, *2 ,*3 ,*4
	I <sub>CCT</sub>		時計モード 原発振 4MHz	—	1.2	1.8	mA	外部クロック使用時*5 T <sub>A</sub> =25°C, *1, *2 ,*3 ,*4
				—	2.7	3.3	mA	水晶使用時 T <sub>A</sub> =25°C, *1, *2, *3, *4
	I <sub>CCTS</sub>		時計モード シャットダウン 原発振 4MHz	—	0.3	0.4	mA	外部クロック使用時*5 T <sub>A</sub> =25°C, *1, *2
				—	1.8	1.9	mA	水晶使用時 T <sub>A</sub> =25°C, *1, *2
				—	0.7	0.8	mA	外部クロック使用時*5 T <sub>A</sub> =25°C, *3, *4
				—	2.2	2.3	mA	水晶使用時 T <sub>A</sub> =25°C, *3 ,*4
	I <sub>CCH</sub>		STOP モード	—	0.6	1.1	mA	T <sub>A</sub> =25°C, *1 ,*2
				—	1.0	1.6	mA	T <sub>A</sub> =25°C, *3 ,*4
	I <sub>CCHS</sub>		STOP モード シャットダウン	—	0.1	0.2	mA	T <sub>A</sub> =25°C, *1, *2
				—	0.5	0.6	mA	T <sub>A</sub> =25°C, *3, *4

\*1 : CY91F583AMG/F584AMG/F585AMG/F583AMH/F584AMH/F585AMH

\*2 : CY91F583ASG/F584ASG/F585ASG/F583ASH/F584ASH/F585ASH

\*3 : CY91F583AMJ/F584AMJ/F585AMJ/F583AMK/F584AMK/F585AMK

\*4 : CY91F583ASJ/F584ASJ/F585ASJ/F583ASK/F584ASK/F585ASK

\*5 : 電源電流は、X1 端子から外部クロックを供給した場合の電流値です。外部クロック使用時と振動子使用時では、電源電流値が異なりますので注意が必要です。

## 11.4 交流規格

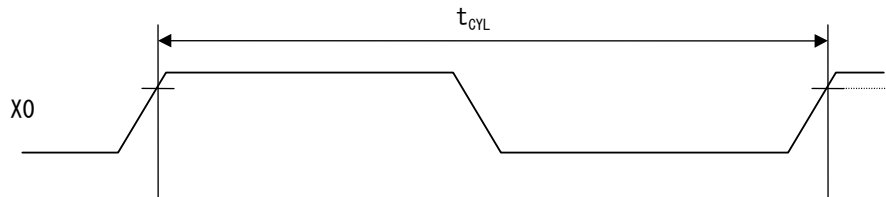
### 11.4.1 メインクロックタイミング

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub> = 5.0V ± 10%, V<sub>SS</sub> = AV<sub>SS</sub> = 0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
原発振クロック 周波数	F <sub>C</sub>	X0, X1	—	4	—	20	MHz	
原発振クロック サイクルタイム	t <sub>CYL</sub>	X0, X1	—	50	—	250	ns	
内部動作クロック 周波数*	F <sub>CP</sub>	—	—	—	—	128	MHz	CPU クロック
	F <sub>CPP</sub>	—	—	—	—	40	MHz	周辺バスクロック
	F <sub>CPM</sub>	—	—	—	—	128	MHz	モータクロック
内部動作クロック サイクルタイム*	t <sub>CP</sub>	—	—	7.82	—	—	ns	CPU クロック
	t <sub>CPP</sub>	—	—	25	—	—	ns	周辺バスクロック
	t <sub>CPM</sub>	—	—	7.82	—	—	ns	モータクロック
CAN PLL ジッタ (ロック時)	t <sub>PJ</sub>	—	—	-10	—	+10	ns	
内蔵 CR 発振周波数	F <sub>CCR</sub>	—	—	50	100	150	kHz	

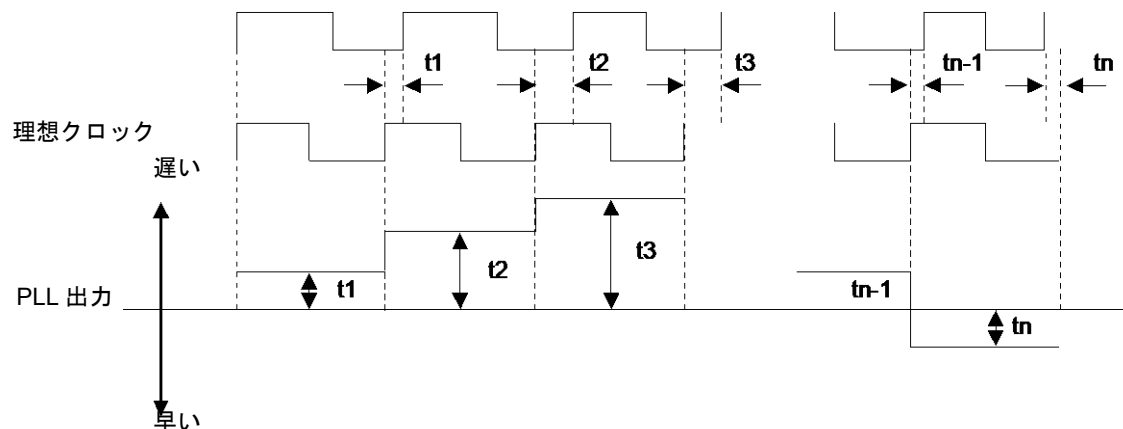
\*: メインクロック, PLL クロック使用時で最大/最小値を規格化しています。

#### X0, X1 クロックタイミング



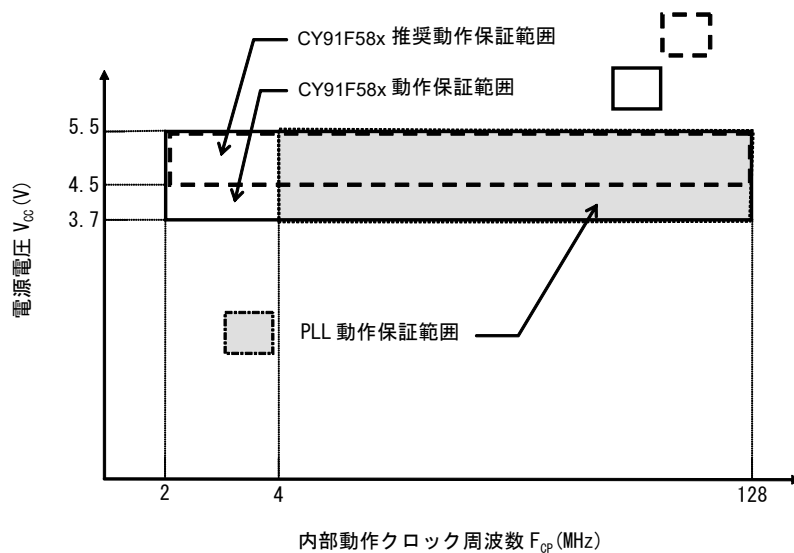
#### CAN PLL ジッタ

20,000 サイクル内で 1 サイクル周期ごと、理想クロックからのズレ時間を保証します。



**動作保証範囲**

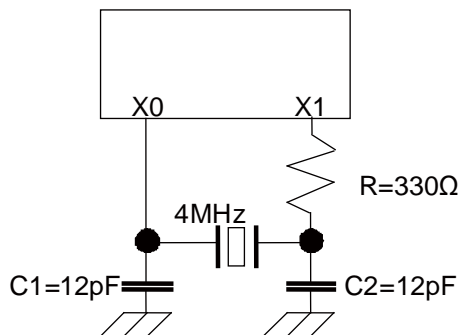
内部動作クロック周波数と電源電圧の関係


**(注意事項)**

低電圧検出設定電圧以下の電源電圧では、リセット状態になります。

**発振クロック周波数と内部動作クロック周波数の関係**

		内部動作クロック周波数								
		メイン クロック	PLL クロック							
発振クロック 周波数	4MHz	2MHz	4MHz	8MHz	12MHz	16MHz	...	20 通倍	...	32 通倍

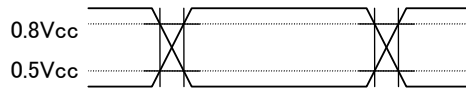
**発振回路例**

**(注意事項)**

- 発振停止から発振を開始する時、20ms 以内に発振を開始できなければ、クロックスーパーバイザが、断検出して fail safe 動作に移行します。  
20ms 以内に発振を開始できるように基板を設計してください。また、発振回路を構成される場合、発振子メーカーへ回路のマッチング評価をご依頼の上、設計されることを推奨します。

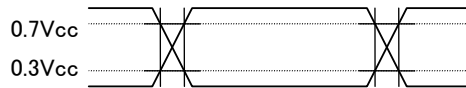
交流規格は以下の測定基準電圧値で規定しています。

### 入力信号波形

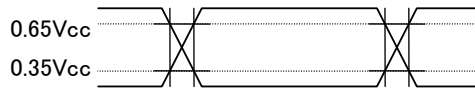
#### ヒステリシス入力端子 (Automotive)



#### ヒステリシス入力端子 (CMOS シュミット)

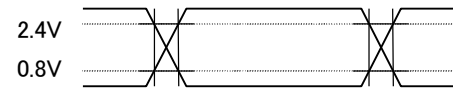


#### ヒステリシス入力端子 (FlexRay)



### 出力信号波形

#### 出力端子

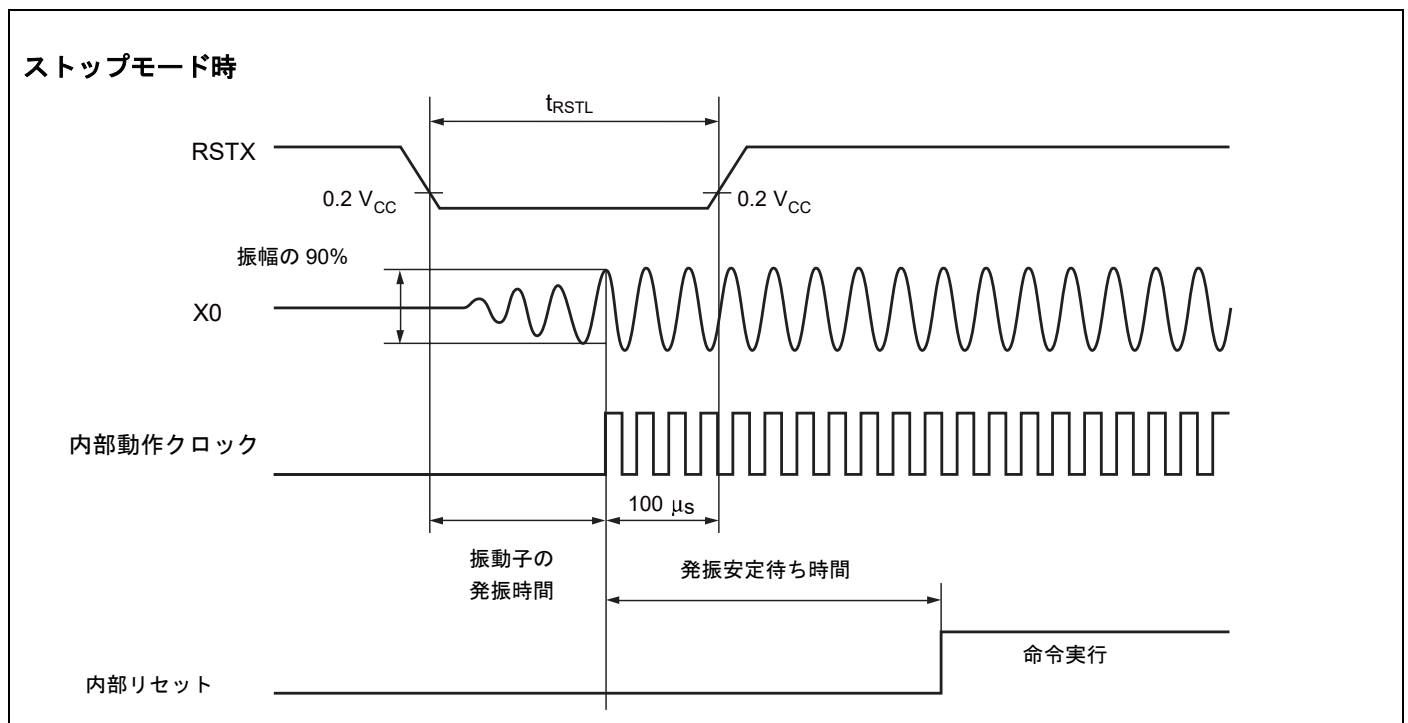
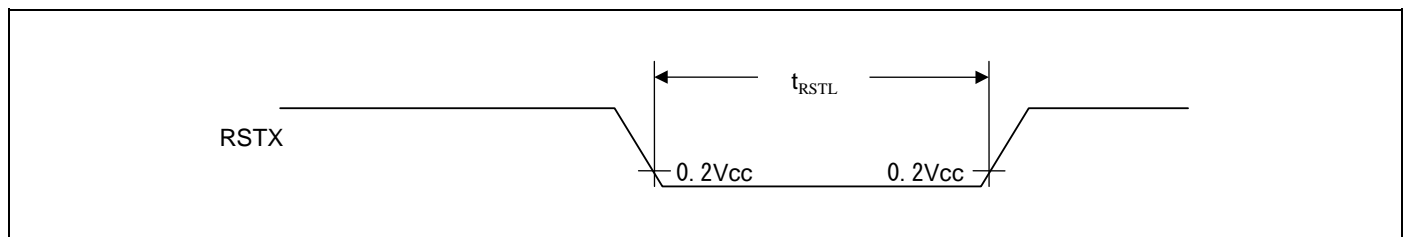


### 11.4.2 リセット入力

( $T_A$ :推奨動作条件,  $V_{CC}=5.0V \pm 10\%$ ,  $V_{SS}=AV_{SS}=0.0V$ )

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
リセット 入力時間	$t_{RSTL}$	RSTX	—	10	—	$\mu s$	通常動作時
				振動子の発振時間* +0.1	—	ms	ストップモード時
				100	—	$\mu s$	時計モード時
リセット 入力除去幅				1	—	$\mu s$	

\*: 振動子の発振時間は、振幅の 90% に達した時間です。水晶発振子は数 ms ～ 数十 ms、セラミック発振子は、数百  $\mu s$  ～ 数 ms、外部クロックは 0ms となります。





**11.4.3 パワーオン, 電源投入条件**

 (T<sub>A</sub>:推奨動作条件, V<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
レベル検知 検出電圧	—	VCC5	—	2.024	2.200	2.376	V	電源投入時
レベル検知 ヒステリシス幅	—	VCC5	—	—	100	—	mV	電源降下時
レベル検知 検出時間	—	—	—	—	—	30	μs	*1
傾き検知 未検出規格	—	VCC5	V <sub>CC</sub> =レベル検知 解除レベル	—	—	4	mV/μs	*2
電源切断時間	t <sub>OFF</sub>	VCC5	—	50	—	—	ms	*3

- \*1: 電源の変動が低電圧検知時間より早い場合、電源電圧が検出電圧範囲を通過した後に発生/解除する可能性があります。
- \*2: 電源変動を本規格以下にすることで、傾き検知を抑止できます。電源変動が一定である時の規格です。
- \*3: 電源を落としてから内部電荷が抜けて次のパワーオンを傾き検知できるようになるまでの時間です。

#### 11.4.4 マルチファンクションシリアル

##### CSIO タイミング(SMR:MD2-0="010"b)

ノーマル同期転送(SCR:SPI=0)・シリアルクロック出力マークレベル"H"(SMR:SCINV=0)

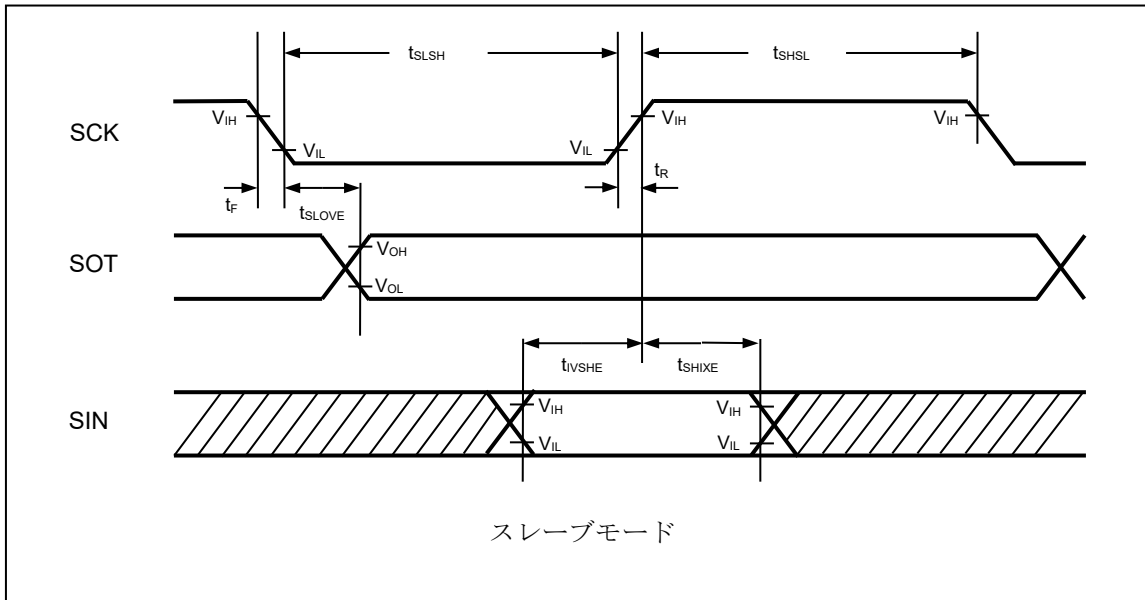
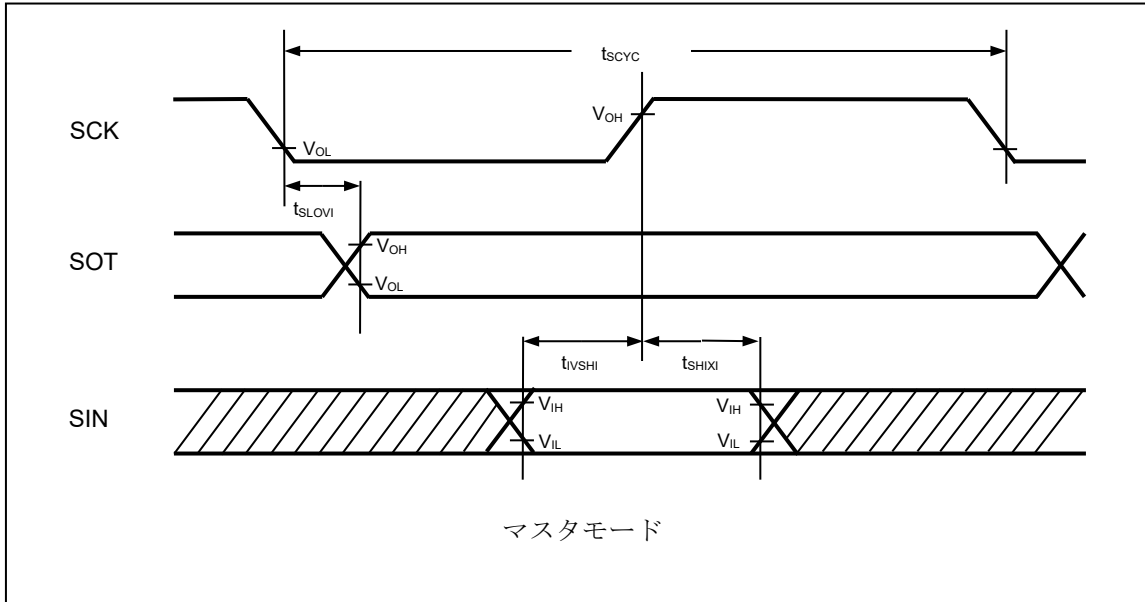
(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック サイクルタイム	t <sub>SCYC</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	マスタ モード C <sub>L</sub> =50pF	4t <sub>CPP</sub>	—	ns	
SCK ↓ ⇒ SOT 遅延時間	t <sub>SLOVI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		-30	+30	ns	
有効 SIN ⇒ SCK ↑ セットアップ時間	t <sub>IVSHI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		30	—	ns	
SCK ↑ ⇒ 有効 SIN ホールド時間	t <sub>SHIXI</sub>			0	—	ns	
シリアルクロック “H”パルス幅	t <sub>SHSL</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	スレーブ モード C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック “L”パルス幅	t <sub>SLSH</sub>			2t <sub>CPP</sub> -10	—	ns	
SCK ↓ ⇒ SOT 遅延時間	t <sub>SLOVE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		—	30	ns	
有効 SIN ⇒ SCK ↑ セットアップ時間	t <sub>IVSHE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		10	—	ns	
SCK ↑ ⇒ 有効 SIN ホールド時間	t <sub>SHIXE</sub>			20	—	ns	
SCK 立下り時間	t <sub>F</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	
SCK 立上り時間	t <sub>R</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

##### (注意事項)

- CLK 同期モード時の交流規格です。
- C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



ノーマル同期転送(SCR:SPI=0)・シリアルクロック出力マークレベル"L"(SMR:SCINV=1)

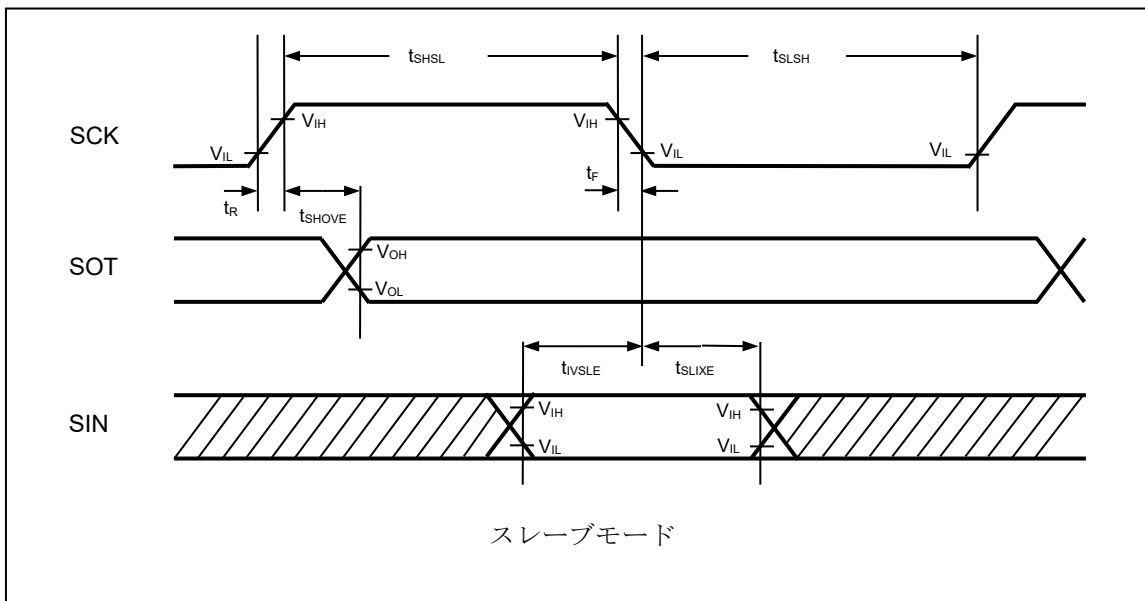
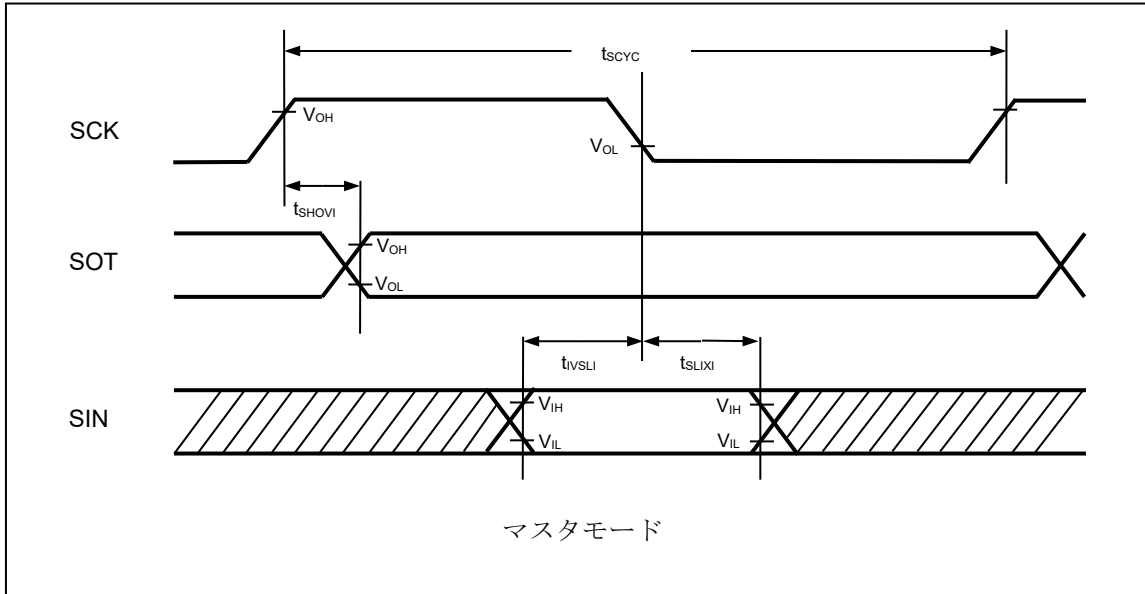
(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック サイクルタイム	t <sub>SCYC</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	マスタ モード C <sub>L</sub> =50pF	4t <sub>CPP</sub>	—	ns	
SCK ↑ ⇒ SOT 遅延時間	t <sub>SHOVI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		-30	+30	ns	
有効 SIN ⇒ SCK ↓ セットアップ時間	t <sub>IVSLI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		30	—	ns	
SCK ↓ ⇒ 有効 SIN ホールド時間	t <sub>SLIXI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		0	—	ns	
シリアルクロック “H”パルス幅	t <sub>SHSL</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	スレーブ モード C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック “L”パルス幅	t <sub>LSLH</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		2t <sub>CPP</sub> -10	—	ns	
SCK ↑ ⇒ SOT 遅延時間	t <sub>SHOVE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		—	30	ns	
有効 SIN ⇒ SCK ↓ セットアップ時間	t <sub>IVSLE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		10	—	ns	
SCK ↓ ⇒ 有効 SIN ホールド時間	t <sub>SLIXE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		20	—	ns	
SCK 立下り時間	t <sub>F</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	
SCK 立上り時間	t <sub>R</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

**(注意事項)**

- CLK 同期モード時の交流規格です。
- C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



SPI 対応(SCR:SPI=1)・シリアルクロック出力マークレベル"H"(SMR:SCINV=0)

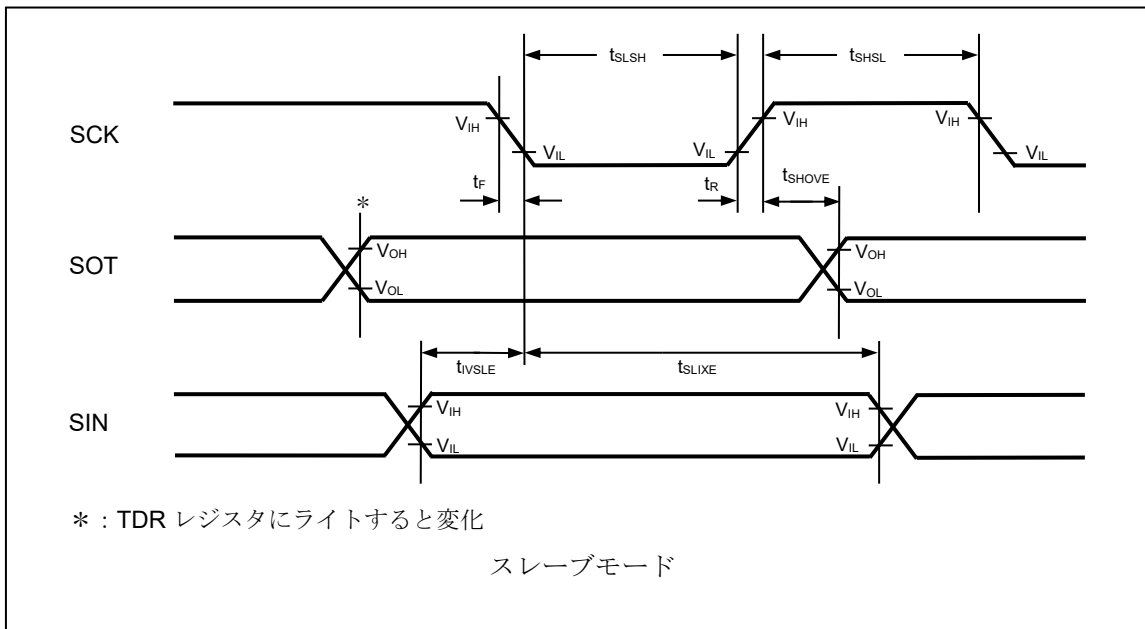
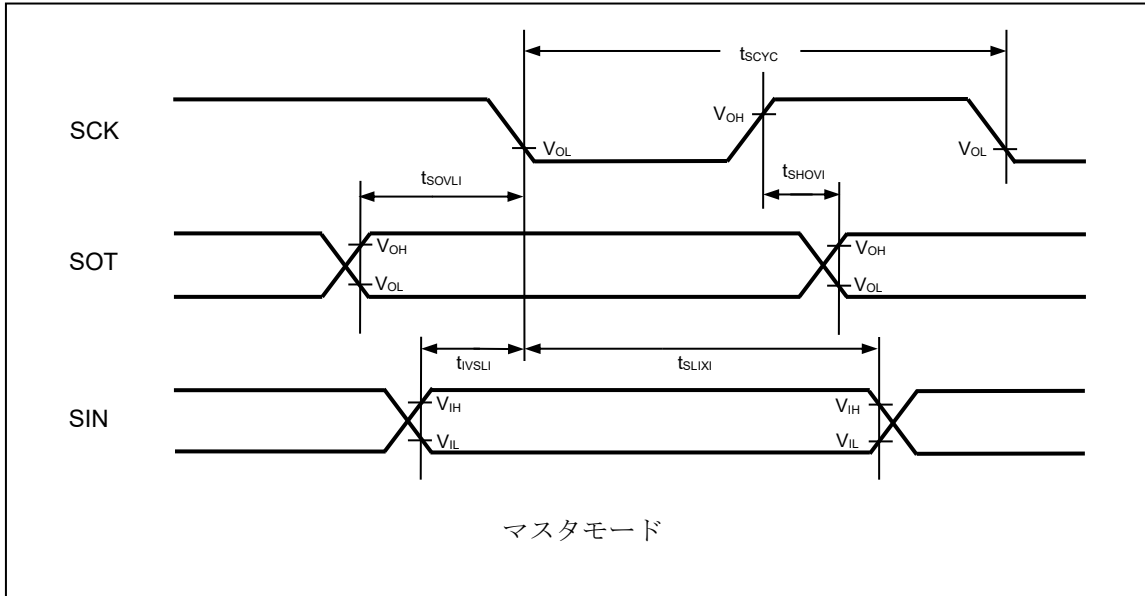
 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック サイクルタイム	t <sub>SCYC</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	マスタ モード C <sub>L</sub> =50pF	4t <sub>CPP</sub>	—	ns	
SCK ↑⇒SOT 遅延時間	t <sub>SHOVI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		-30	+30	ns	
有効 SIN⇒SCK ↓ セットアップ時間	t <sub>IVSLI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		30	—	ns	
SCK ↓⇒有効 SIN ホールド時間	t <sub>SLIXI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		0	—	ns	
SOT⇒SCK ↓ 遅延時間	t <sub>SOVLI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		2t <sub>CPP</sub> -30	—	ns	
シリアルクロック “H”パルス幅	t <sub>SHSL</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	スレーブ モード C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック “L”パルス幅	t <sub>LSLH</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		2t <sub>CPP</sub> -10	—	ns	
SCK ↑⇒SOT 遅延時間	t <sub>SHOVE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		—	30	ns	
有効 SIN⇒SCK ↓ セットアップ時間	t <sub>IVSLE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		10	—	ns	
SCK ↓⇒有効 SIN ホールド時間	t <sub>SLIXE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		20	—	ns	
SCK 立下り時間	t <sub>F</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	
SCK 立上り時間	t <sub>R</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

**(注意事項)**

- CLK 同期モード時の交流規格です。
- C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



SPI 対応(SCR:SPI=1)・シリアルクロック出力マークレベル"L"(SMR:SCINV=1)

 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

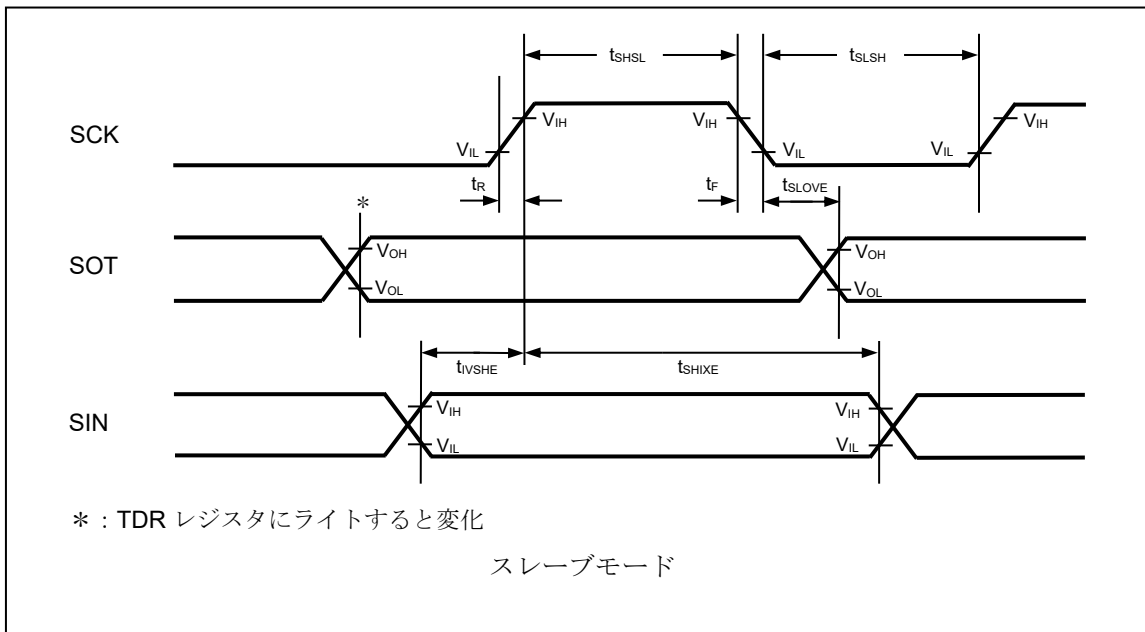
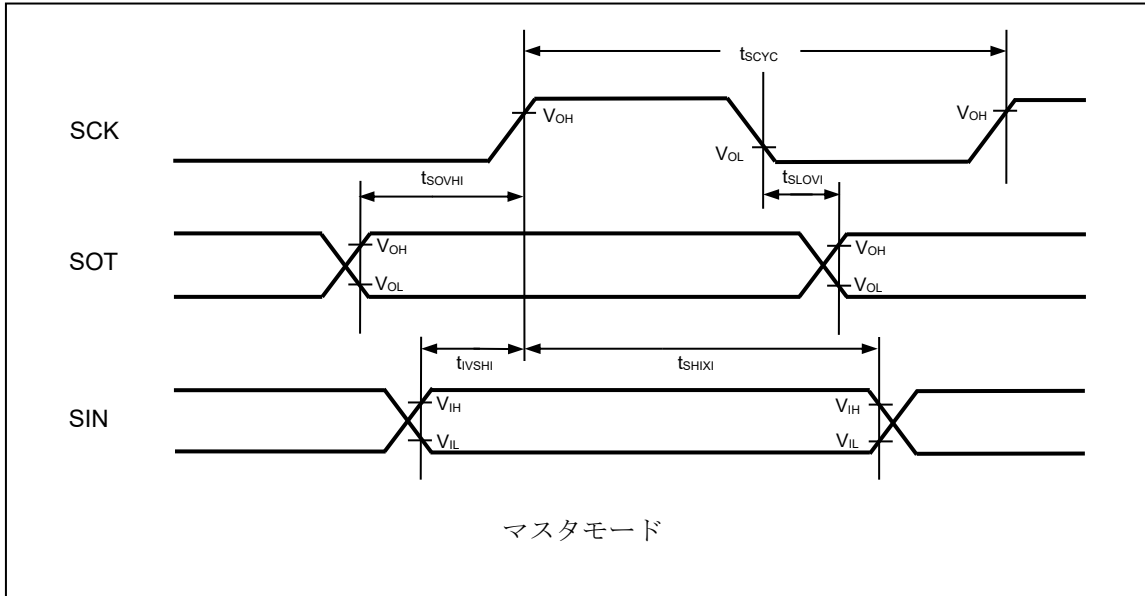
項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック サイクルタイム	t <sub>SCYC</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	マスタ モード C <sub>L</sub> =50pF	4t <sub>CPP</sub>	—	ns	
SCK ↓ ⇒ SOT 遅延時間	t <sub>SLOVI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		-30	+30	ns	
有効 SIN ⇒ SCK ↑ セットアップ時間	t <sub>IVSHI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		30	—	ns	
SCK ↑ ⇒ 有効 SIN ホールド時間	t <sub>SHIXI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		0	—	ns	
SOT ⇒ SCK ↑ 遅延時間	t <sub>SOVHI</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		2t <sub>CPP</sub> -30	—	ns	
シリアルクロック “H”パルス幅	t <sub>SHSL</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	スレーブ モード C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック “L”パルス幅	t <sub>SLSH</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		2t <sub>CPP</sub> -10	—	ns	
SCK ↓ ⇒ SOT 遅延時間	t <sub>SLOVE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SOT0_0, SOT0_1*, SOT1, SOT2*, SOT3*		—	30	ns	
有効 SIN ⇒ SCK ↑ セットアップ時間	t <sub>IVSHE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		10	—	ns	
SCK ↑ ⇒ 有効 SIN ホールド時間	t <sub>SHIXE</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*, SIN0_0, SIN0_1*, SIN1, SIN2*, SIN3*		20	—	ns	
SCK 立下り時間	t <sub>F</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	
SCK 立上り時間	t <sub>R</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*		—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載

**(注意事項)**

- CLK 同期モード時の交流規格です。
- C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。





シリアルチップセレクト使用時(SCSCR: CSEN=1)

- ・シリアルクロック出力マークレベル"H"(SMR: SCINV=0)
- ・シリアルチップセレクトインアクティブレベル"H"(SCSCR: CSLVL=1)

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
SCS ↓ ⇒ SCK ↓ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	マスタ モード C <sub>L</sub> =50pF	t <sub>CSSU</sub> * <sup>1</sup> +0	t <sub>CSSU</sub> * <sup>1</sup> +50	ns	
SCK ↑ ⇒ SCS ↑ ホールド時間	t <sub>CSDH</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		t <sub>CSDH</sub> * <sup>2</sup> -50	t <sub>CSDH</sub> * <sup>2</sup> +0	ns	
SCS ディセレクト時間	t <sub>CSDI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		-50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	+50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	ns	
SCS ↓ ⇒ SCK ↓ セットアップ時間	t <sub>CSSSE</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	スレーブ モード C <sub>L</sub> =50pF	3t <sub>CPP</sub> +30	—	ns	
SCK ↑ ⇒ SCS ↑ ホールド時間	t <sub>CSDSE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		0	—	ns	
SCS ディセレクト時間	t <sub>CSDDE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		3t <sub>CPP</sub> +30	—	ns	
SCS ↓ ⇒ SOT 遅延時間	t <sub>DSE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup> ,		—	40	ns	
SCS ↑ ⇒ SOT 遅延時間	t <sub>DEE</sub>	SOT1, SOT2* <sup>4</sup> , SOT3* <sup>4</sup>		0	—	ns	

\*1: t<sub>CSSU</sub>=SCSTR:CSSU7-0×シリアルチップセレクトタイミング動作クロック

\*2: t<sub>CSDH</sub>=SCSTR:CSHD7-0×シリアルチップセレクトタイミング動作クロック

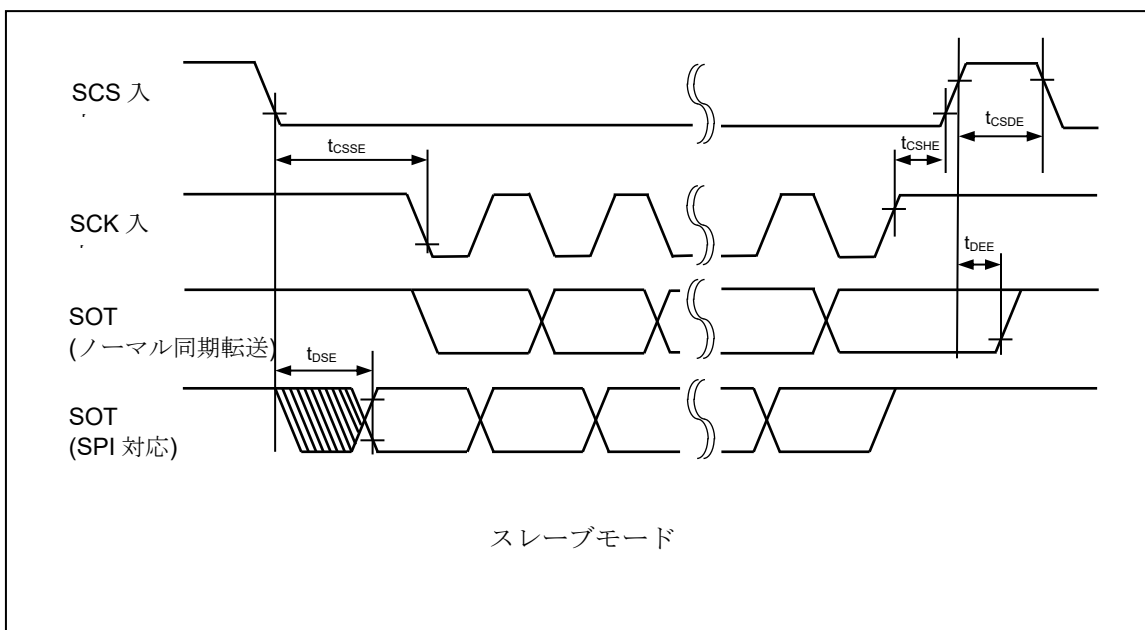
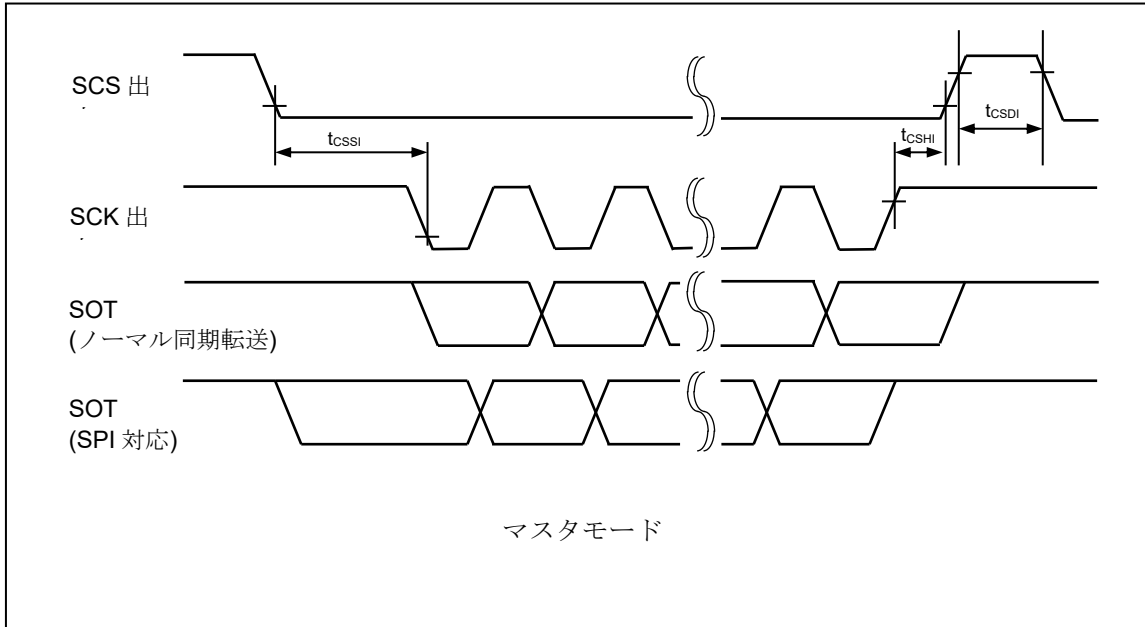
\*3: t<sub>CSDS</sub>=SCSTR:CSDS15-0×シリアルチップセレクトタイミング動作クロック

\*4: CY91F583AM/F584AM/F585AM にのみ搭載

上記 \*1, \*2, \*3 の詳細はハードウェアマニュアルを参照してください。

**(注意事項)**

- － CLK 同期モード時の交流規格です。
- － C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- － 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



シリアルチップセレクト使用時(SCSCR: CSEN=1)

- ・シリアルクロック出力マークレベル"L"(SMR: SCINV=1)
- ・シリアルチップセレクトインアクティブレベル"H"(SCSCR: CSLVL=1)

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
SCS ↓ ⇒ SCK ↑ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	マスタ モード C <sub>L</sub> =50pF	t <sub>CSSU</sub> * <sup>1</sup> +0	t <sub>CSSU</sub> * <sup>1</sup> +50	ns	
SCK ↓ ⇒ SCS ↑ ホールド時間	t <sub>CSDH</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		t <sub>CSDH</sub> * <sup>2</sup> -50	t <sub>CSDH</sub> * <sup>2</sup> +0	ns	
SCS ディセレクト 時間	t <sub>CSDI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		-50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	+50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	ns	
SCS ↓ ⇒ SCK ↑ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	スレーブ モード C <sub>L</sub> =50pF	3t <sub>CPP</sub> +30	—	ns	
SCK ↓ ⇒ SCS ↑ ホールド時間	t <sub>CSDH</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		0	—	ns	
SCS ディセレクト時間	t <sub>CSDI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		3t <sub>CPP</sub> +30	—	ns	
SCS ↓ ⇒ SOT 遅延時間	t <sub>DSE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup> ,		—	40	ns	
SCS ↑ ⇒ SOT 遅延時間	t <sub>DEE</sub>	SOT1, SOT2* <sup>4</sup> , SOT3* <sup>4</sup>		0	—	ns	

\*1: t<sub>CSSU</sub>=SCSTR:CSSU7-0×シリアルチップセレクトタイミング動作クロック

\*2: t<sub>CSDH</sub>=SCSTR:CSDH7-0×シリアルチップセレクトタイミング動作クロック

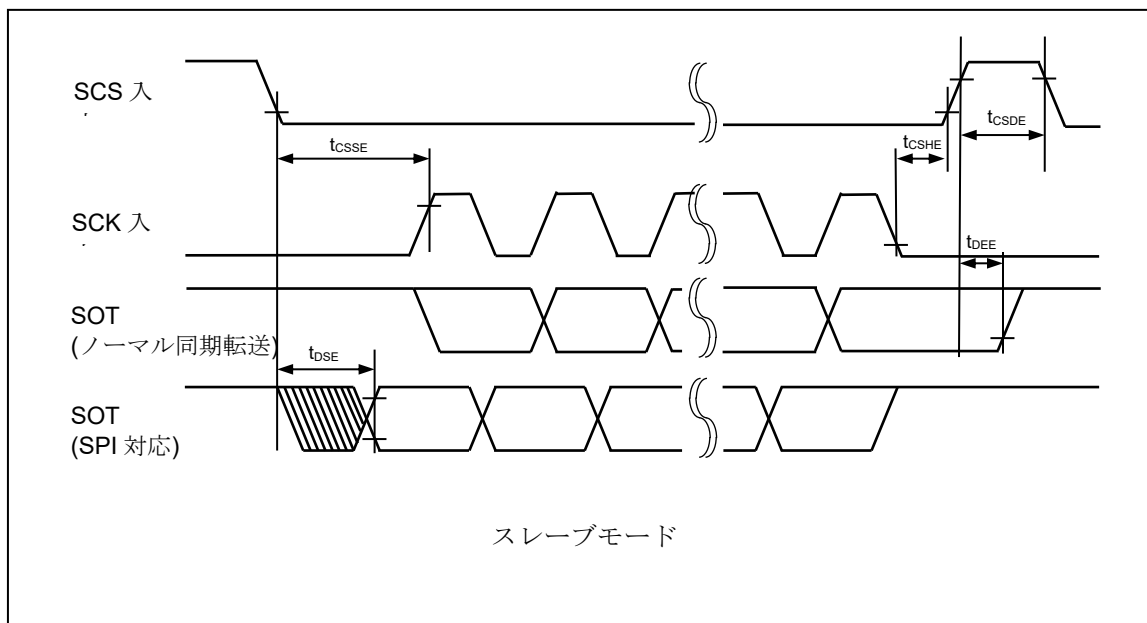
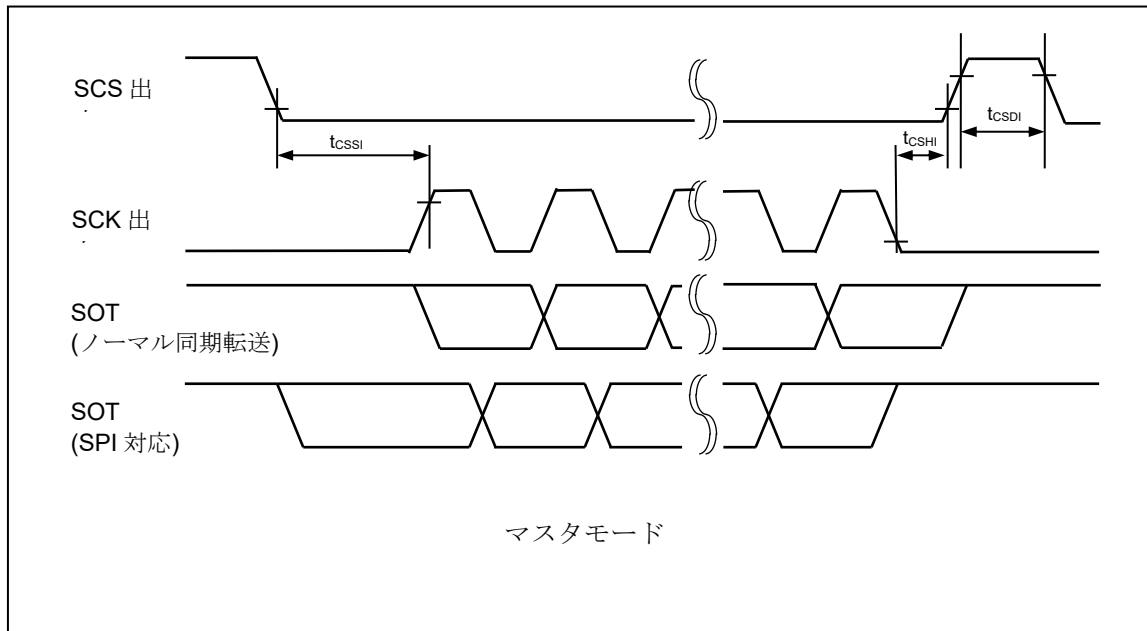
\*3: t<sub>CSDS</sub>=SCSTR:CSDS15-0×シリアルチップセレクトタイミング動作クロック

\*4: CY91F583AM/F584AM/F585AM にのみ搭載

上記 \*1, \*2, \*3 の詳細はハードウェアマニュアルを参照してください。

#### (注意事項)

- － CLK 同期モード時の交流規格です。
- － C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- － 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



シリアルチップセレクト使用時(SCSCR: CSEN=1)

- ・シリアルクロック出力マークレベル"H"(SMR: SCINV=0)
- ・シリアルチップセレクトインアクティブレベル"L"(SCSCR: CSLVL=0)

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
SCS ↑⇒SCK ↓ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	マスタ モード C <sub>L</sub> =50pF	t <sub>CSSU</sub> * <sup>1</sup> +0	t <sub>CSSU</sub> * <sup>1</sup> +50	ns	
SCK ↑⇒SCS ↓ ホールド時間	t <sub>CSHI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		t <sub>CSHD</sub> * <sup>2</sup> -50	t <sub>CSHD</sub> * <sup>2</sup> +0	ns	
SCS ディセレクト時間	t <sub>CSDI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		-50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	+50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	ns	
SCS ↑⇒SCK ↓ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	スレーブ モード C <sub>L</sub> =50pF	3t <sub>CPP</sub> +30	—	ns	
SCK ↑⇒SCS ↓ ホールド時間	t <sub>CSHE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		0	—	ns	
SCS ディセレクト時間	t <sub>CSDE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		3t <sub>CPP</sub> +30	—	ns	
SCS ↑⇒SOT 遅延時間	t <sub>DSE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup> ,		—	40	ns	
SCS ↓⇒SOT 遅延時間	t <sub>DEE</sub>	SOT1, SOT2* <sup>4</sup> , SOT3* <sup>4</sup>		0	—	ns	

\*1: t<sub>CSSU</sub>=SCSTR:CSSU7-0×シリアルチップセレクトタイミング動作クロック

\*2: t<sub>CSHD</sub>=SCSTR:CSHD7-0×シリアルチップセレクトタイミング動作クロック

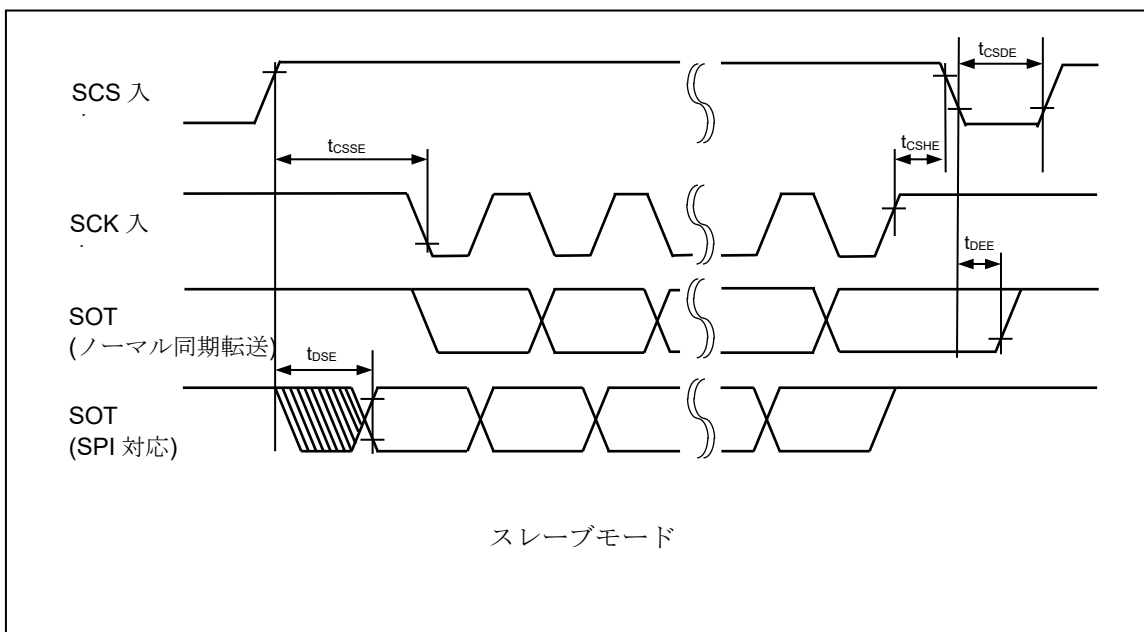
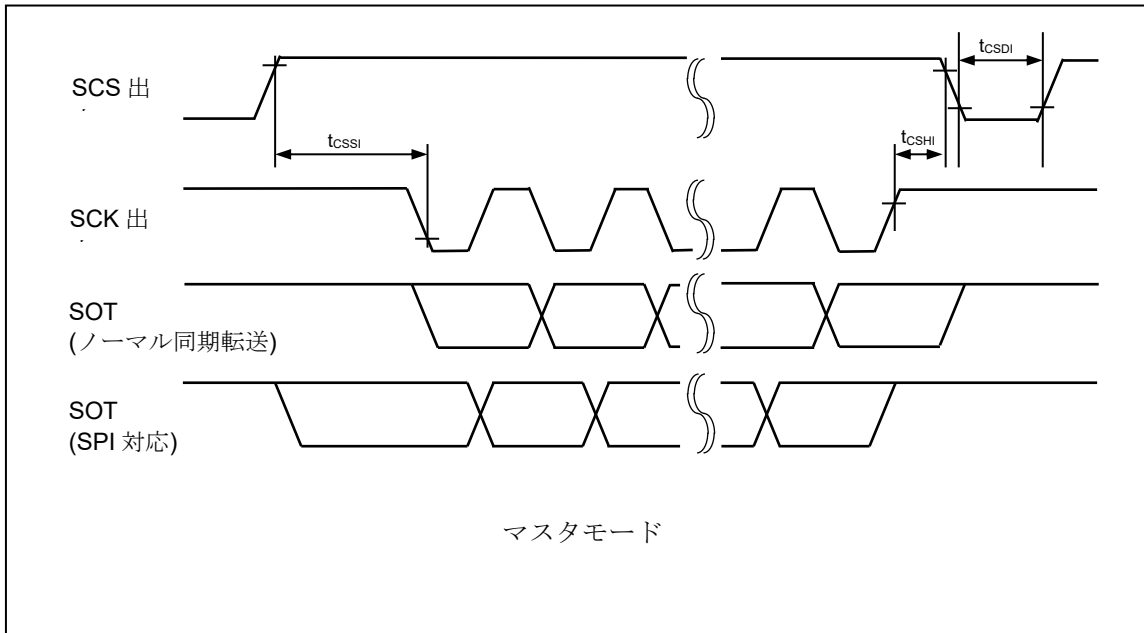
\*3: t<sub>CSDS</sub>=SCSTR:CSDS15-0×シリアルチップセレクトタイミング動作クロック

\*4: CY91F583AM/F584AM/F585AM にのみ搭載

上記 \*1, \*2, \*3 の詳細はハードウェアマニュアルを参照してください。

#### (注意事項)

- － CLK 同期モード時の交流規格です。
- － C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- － 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。



シリアルチップセレクト使用時(SCSCR: CSEN=1)

- ・シリアルクロック出力マークレベル"L"(SMR: SCINV=1)
- ・シリアルチップセレクトインアクティブレベル"L"(SCSCR: CSLVL=0)

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
SCS ↑⇒SCK ↑ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	マスタ モード C <sub>L</sub> =50pF	t <sub>CSSU</sub> * <sup>1</sup> +0	t <sub>CSSU</sub> * <sup>1</sup> +50	ns	
SCK ↓⇒SCS ↓ ホールド時間	t <sub>CSHI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		t <sub>CSHD</sub> * <sup>2</sup> -50	t <sub>CSHD</sub> * <sup>2</sup> +0	ns	
SCS ディセレクト時間	t <sub>CSDI</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		-50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	+50+5t <sub>CPP</sub> +t <sub>CSDS</sub> * <sup>3</sup>	ns	
SCS ↑⇒SCK ↑ セットアップ時間	t <sub>CSSU</sub>	SCK1, SCK2* <sup>4</sup> , SCK3* <sup>4</sup> ,	スレーブ モード C <sub>L</sub> =50pF	3t <sub>CPP</sub> +30	—	ns	
SCK ↓⇒SCS ↓ ホールド時間	t <sub>CSHE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		0	—	ns	
SCS ディセレクト時間	t <sub>CSDE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup>		3t <sub>CPP</sub> +30	—	ns	
SCS ↑⇒SOT 遅延時間	t <sub>DSE</sub>	SCS1, SCS2* <sup>4</sup> , SCS3* <sup>4</sup> ,		—	40	ns	
SCS ↓⇒SOT 遅延時間	t <sub>DSE</sub>	SOT1, SOT2* <sup>4</sup> , SOT3* <sup>4</sup>		0	—	ns	

\*1: t<sub>CSSU</sub>=SCSTR:CSSU7-0×シリアルチップセレクトタイミング動作クロック

\*2: t<sub>CSHD</sub>=SCSTR:CSHD7-0×シリアルチップセレクトタイミング動作クロック

\*3: t<sub>CSDS</sub>=SCSTR:CSDS15-0×シリアルチップセレクトタイミング動作クロック

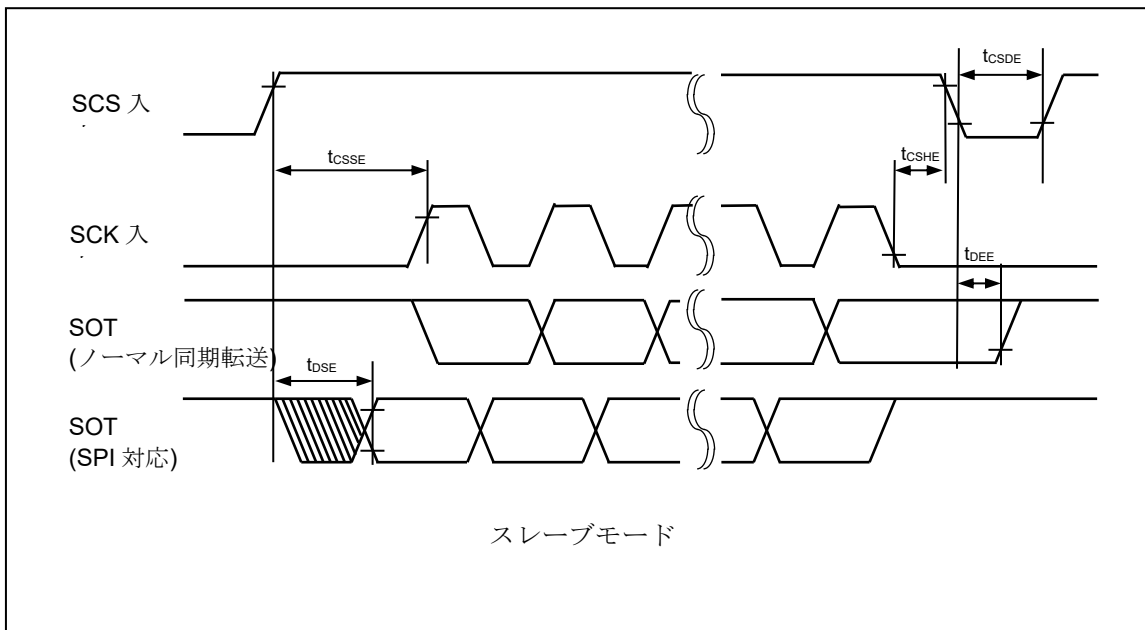
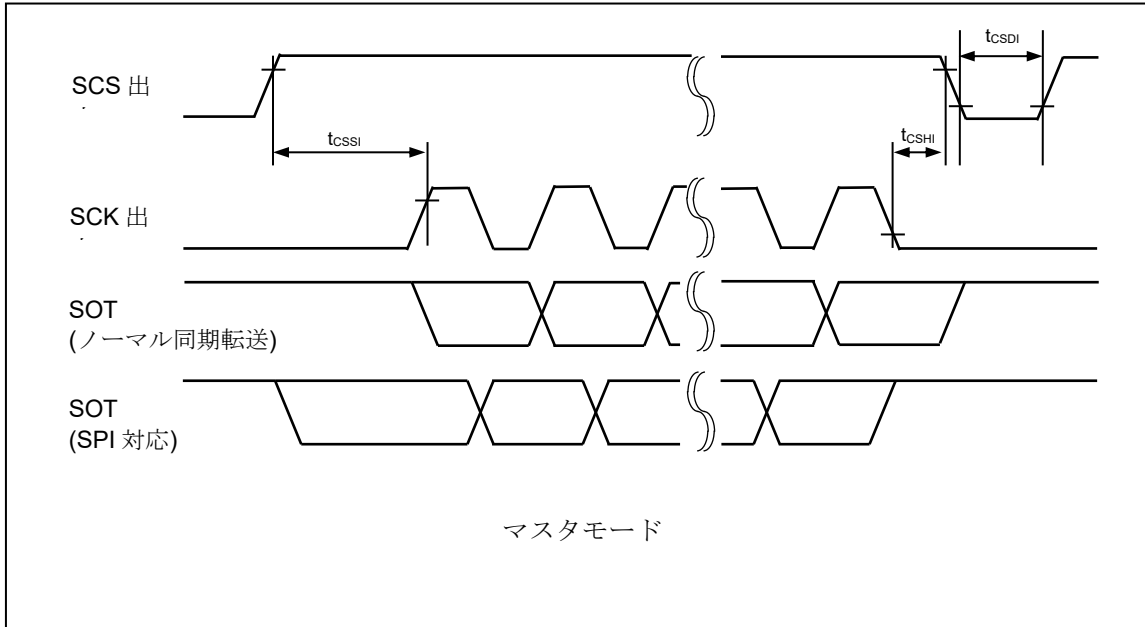
\*4: CY91F583AM/F584AM/F585AM にのみ搭載

上記 \*1, \*2, \*3 の詳細はハードウェアマニュアルを参照してください。

#### (注意事項)

- － CLK 同期モード時の交流規格です。
- － C<sub>L</sub> は、テスト時の端子に接続される負荷容量値です。
- － 最大ボーレートは、使用する内部動作クロックおよびその他のパラメータより制限されます。  
詳細につきましては、ハードウェアマニュアルを参照してください。





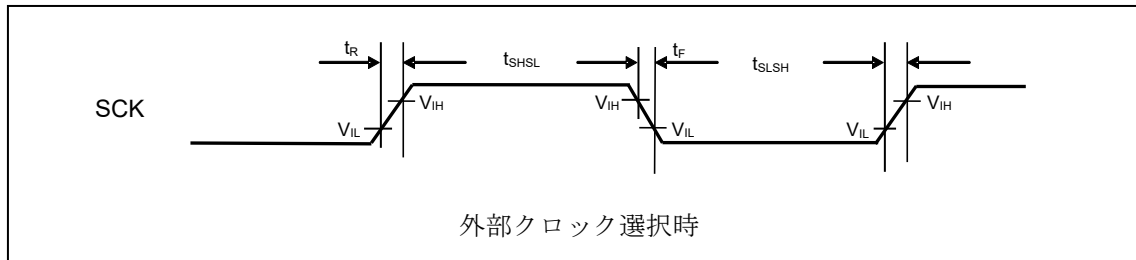
**UART (非同期シリアルインタフェース) タイミング (SMR:MD2-0="000"b, "001"b)**

外部クロック選択時 (BGR:EXT=1)

 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック ”L”パルス幅	t <sub>SLSH</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック ”H”パルス幅	t <sub>SHSL</sub>			t <sub>CPP</sub> +10	—	ns	
SCK 立下り時間	t <sub>F</sub>			—	5	ns	
SCK 立上り時間	t <sub>R</sub>			—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載



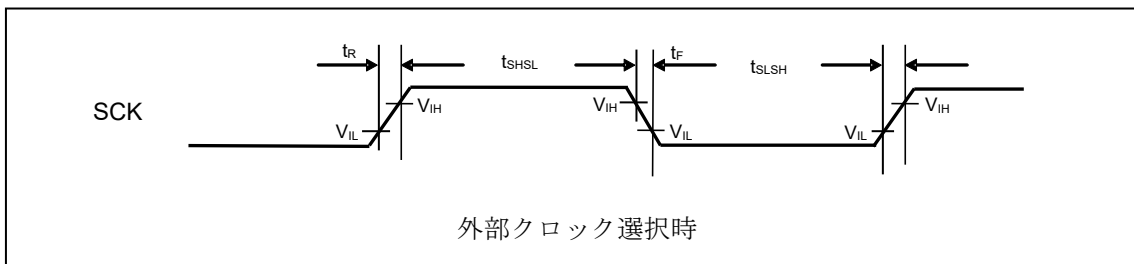
**LIN インタフェース(v2.1)(LIN 通信制御インタフェース(v2.1))タイミング(SMR:MD2-0="011"b)**

外部クロック選択時(BGR:EXT=1)

 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
シリアルクロック ”L”パルス幅	t <sub>SLSH</sub>	SCK0_0, SCK0_1*, SCK1, SCK2*, SCK3*	C <sub>L</sub> =50pF	t <sub>CPP</sub> +10	—	ns	
シリアルクロック ”H”パルス幅	t <sub>SHSL</sub>			t <sub>CPP</sub> +10	—	ns	
SCK 立下り時間	t <sub>F</sub>			—	5	ns	
SCK 立上り時間	t <sub>R</sub>			—	5	ns	

\*: CY91F583AM/F584AM/F585AM にのみ搭載



**I<sup>2</sup>C タイミング(SMR:MD2-0="100"b)**

 (T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	標準モード		高速モード <sup>*3</sup>		単位	備考
				最小	最大	最小	最大		
SCL クロック周波数	f <sub>SCL</sub>	SCK0_0, SCK0_1 <sup>*5</sup> , SCK2 <sup>*5</sup> , SCK3 <sup>*5</sup> (SCL)	C <sub>L</sub> =50pF R=(V <sub>P</sub> /I <sub>OL</sub> ) <sup>*1</sup>	0	100	0	400	kHz	
「反復 START 条件」 ホールド時間 SDA ↓ → SCL ↓	t <sub>HDSTA</sub>	SCK0_0, SCK0_1 <sup>*5</sup> , SCK2 <sup>*5</sup> , SCK3 <sup>*5</sup> (SCL) SOT0_0, SOT0_1 <sup>*5</sup> , SOT2 <sup>*5</sup> , SOT3 <sup>*5</sup> (SDA)		4.0	—	0.6	—	μs	
SCL クロック“L”幅	t <sub>LOW</sub>	SCK0_0, SCK0_1 <sup>*5</sup> , SCK2 <sup>*5</sup> , SCK3 <sup>*5</sup> (SCL)		4.7	—	1.3	—	μs	
SCL クロック“H”幅	t <sub>HIGH</sub>			4.0	—	0.6	—	μs	
「反復 START 条件」 セットアップ時間 SCL ↑ → SDA ↓	t <sub>SUSTA</sub>	SCK0_0, SCK0_1 <sup>*5</sup> , SCK2 <sup>*5</sup> , SCK3 <sup>*5</sup> (SCL) SOT0_0, SOT0_1 <sup>*5</sup> , SOT2 <sup>*5</sup> , SOT3 <sup>*5</sup> (SDA)		4.7	—	0.6	—	μs	
データホールド 時間 SCL ↓ → SDA ↓ ↑	t <sub>HDDAT</sub>			0	3.45 <sup>*2</sup>	0	0.90 <sup>*3</sup>	μs	
データセットアップ 時間 SDA ↓ ↑ → SCL ↑	t <sub>SUDAT</sub>			250	—	100	—	ns	
「STOP 条件」 セットアップ時間 SCL ↑ → SDA ↑	t <sub>SUSTO</sub>			4.0	—	0.6	—	μs	
「STOP 条件」と 「START 条件」との 間のバスフリー 時間	t <sub>BUF</sub>			—	4.7	—	1.3	—	μs
ノイズフィルタ	t <sub>SP</sub>	—		2t <sub>CPP</sub> <sup>*4</sup>	—	2t <sub>CPP</sub> <sup>*4</sup>	—	ns	

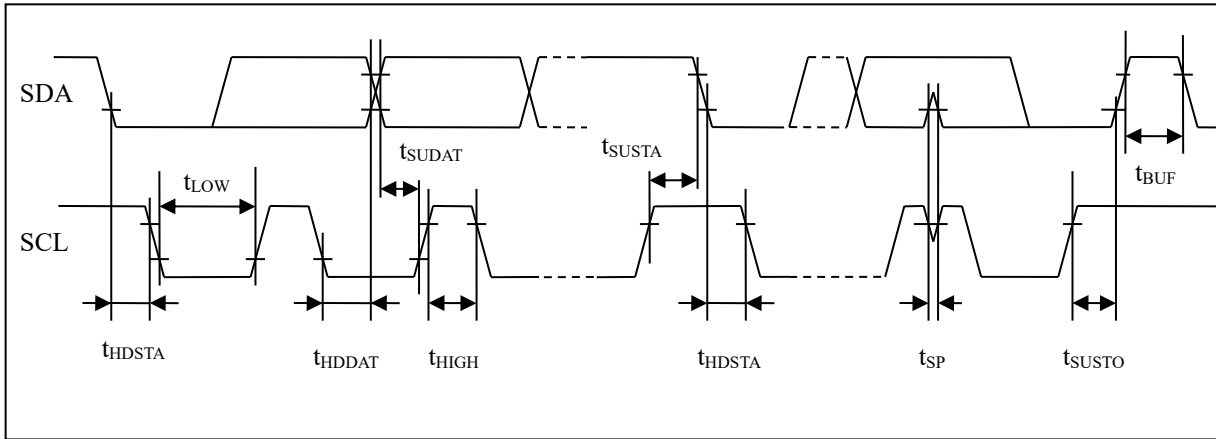
<sup>\*1</sup> : R, C<sub>L</sub>は SCL, SDA 出力ラインのプルアップ抵抗, 負荷容量です。V<sub>P</sub>はプルアップ抵抗の電源電圧、I<sub>OL</sub>は V<sub>OL</sub> 保証電流を示します。

<sup>\*2</sup> : 最大 t<sub>HDDAT</sub> は少なくともデバイスの SCL 信号の“L”区間(t<sub>LOW</sub>)を延長していないということを満たしていません。

<sup>\*3</sup> : 高速モード I<sup>2</sup>C バスデバイスを標準モード I<sup>2</sup>C バスシステムに使用することはできますが、要求される条件 t<sub>SUDAT</sub> ≥ 250 ns を満足しなければなりません。

<sup>\*4</sup> : t<sub>CPP</sub>は、周辺系クロックサイクル時間です。I<sup>2</sup>C 使用時は、周辺バスクロックは 8 MHz 以上に設定してください。

<sup>\*5</sup> : CY91F583AM/F584AM/F585AM にのみ搭載

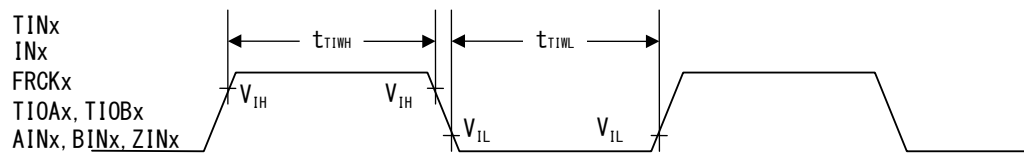


#### 11.4.5 タイマ入力タイミング

( $T_A$ :推奨動作条件,  $V_{CC} = 5.0V \pm 10\%$ ,  $V_{SS} = AV_{SS} = 0.0V$ )

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
入力パルス幅	$t_{TIWH}$ , $t_{TIWL}$	TIN0~TIN3, IN0~IN3, FRCK0~FRCK5, TIOA1, TIOB0, TIOB1	—	$4t_{CPP}$	—	ns	
		AIN0, AIN1, BIN0, BIN1, ZIN0, ZIN1	—	$2t_{CPP}$	—	ns	

#### ・ タイマ入力タイミング



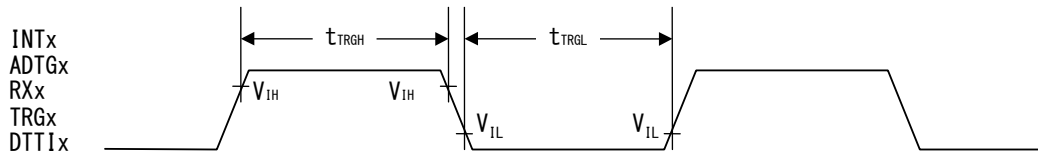
#### 11.4.6 トリガ入力タイミング

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10% V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
入力パルス幅	t <sub>TRGH</sub> , t <sub>TRGL</sub>	INT0~INT6, INT7*, ADTG0~ADTG2, RX0, RX1*, TRG0, TRG1, DTTI0	—	5t <sub>CPP</sub>	—	ns	
				1	—	μs	ストップ モード時

\*: CY91F583AM/F584AM/F585AM にのみ搭載

##### ・トリガ入力タイミング

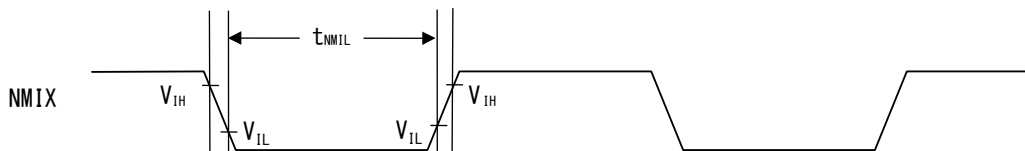


#### 11.4.7 NMI 入力タイミング

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	条件	規格値		単位	備考
				最小	最大		
入力パルス幅	t <sub>NMIL</sub>	NMIX	—	4t <sub>CPP</sub>	—	ns	

##### ・NMIX 入力タイミング



**11.4.8 低電圧検出(外部低電圧検出)**

(TA:推奨動作条件, VSS=AVSS=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
電源電圧範囲	V <sub>DP5</sub>	VCC5	—	3.7	—	5.5	V	
検出電圧	V <sub>DL</sub>	VCC5	*1	-8%	3.9	+8%	V	電圧降下時 検出レベル初期設定時
ヒステリシス幅	V <sub>HYS</sub>	VCC5	—	—	0.1	—	V	電圧上昇時
低電圧検知時間	T <sub>d</sub>	—	—	—	—	30	μs	
電源電圧変動率	—	VCC5	—	-2	—	2	V/ms	*2

\*1: 電源の変動が低電圧検知時間(T<sub>d</sub>)より短い時間で、検出電圧範囲を通過した場合、電源電圧が検出電圧範囲を通過した後に発生/解除する可能性があります。

\*2: 検出電圧(V<sub>DL</sub>)で低電圧検出を行うために、電源の変動を電源電圧変動率の範囲内に抑えるようにしてください。

**11.4.9 低電圧検出(内部低電圧検出)**

(TA:推奨動作条件, VSS=AVSS=0.0V)

項目	記号	端子名	条件	規格値			単位	備考
				最小	標準	最大		
電源電圧範囲	V <sub>RDP5</sub>	—	—	1.1	—	1.3	V	
検出電圧	V <sub>RDL</sub>	—	*	0.8	0.9	1.0	V	電圧降下時
ヒステリシス幅	V <sub>RHYS</sub>	—	—	—	0.1	—	V	電圧上昇時
低電圧検知時間	—	—	—	—	—	30	μs	

\*: 電源の変動が低電圧検知時間より速い場合、電源電圧が検出電圧範囲を通過した後に発生/解除する可能性があります。

## 11.5 A/D コンバータ

### 11.5.1 電気的特性

(T<sub>A</sub>:推奨動作条件, V<sub>CC</sub>=5.0V±10%, AV<sub>CC</sub>=5.0V±10%, V<sub>SS</sub>=AV<sub>SS</sub>=0.0V)

項目	記号	端子名	規格値			単位	備考
			最小	標準	最大		
分解能	—	—	—	—	12	bit	
非直線性誤差	—	—	-4.0	—	+4.0	LSB	
微分直線性誤差	—	—	-1.9	—	+1.9	LSB	
ゼロトランジション電圧	V <sub>OT</sub>	AN0~AN14, AN16~AN18 <sup>*3</sup> , AN19, AN20, AN21~AN23 <sup>*3</sup>	AVRL+0.5LSB-20	—	AVRL+0.5LSB+20	mV	1LSB= (VFST-VOT)/4094
フルスケールトランジション電圧	V <sub>FST</sub>	AN0~AN14, AN16~AN18 <sup>*3</sup> , AN19, AN20, AN21~AN23 <sup>*3</sup>	AVRH-1.5LSB-20	—	AVRH-1.5LSB+20	mV	
サンプリング時間	t <sub>SMP</sub>	—	0.3	—	12	μs	*1
コンペア時間	t <sub>CMP</sub>	—	0.7	—	28	μs	*1
A/D 変換時間	t <sub>CNV</sub>	—	1.0	—	40	μs	*1
アナログポート入力電流	I <sub>AIN</sub>	AN0~AN14, AN16~AN18 <sup>*3</sup> , AN19, AN20, AN21~AN23 <sup>*3</sup>	-1.0	—	1.0	μA	V <sub>AVSS</sub> ≤ V <sub>AIN</sub> ≤ V <sub>AVCC</sub>
アナログ入力電圧	V <sub>AIN</sub>	AN0~AN14, AN16~AN18 <sup>*3</sup> , AN19, AN20, AN21~AN23 <sup>*3</sup>	AV <sub>SS</sub>	—	AVRH	V	
基準電圧	AVRH	AVRH0, AVRH1	4.5	—	5.5	V	AV <sub>CC</sub> ≥ AVRH
	AVRL	AVRL0, AVRL1	—	0.0	—	V	
電源電流	I <sub>A</sub>	AVCC0,	—	1.5	2.1	mA	3 ユニット動作時
	I <sub>AH</sub>	AVCC1	—	—	25	μA	3 ユニット動作時*2
	I <sub>R</sub>	AVRH0,	—	3	6	mA	3 ユニット動作時
	I <sub>RH</sub>	AVRH1	—	—	4.8	μA	3 ユニット動作時*2
チャンネル間ばらつき	—	AN0~AN14, AN16~AN18 <sup>*3</sup> , AN19, AN20, AN21~AN23 <sup>*3</sup>	—	—	4	LSB	1unit ごと*4

\*1 : 1 チャンネルあたりの時間です。

\*2 : A/D コンバータが非動作時でかつ、CPU ストップ時の電源電流(V<sub>CC</sub>=AV<sub>CC</sub>=5.0V 時)を規定します。

\*3 : CY91F583AM/F584AM/F585AM にのみ搭載

\*4 : Unit0 AN0~AN7

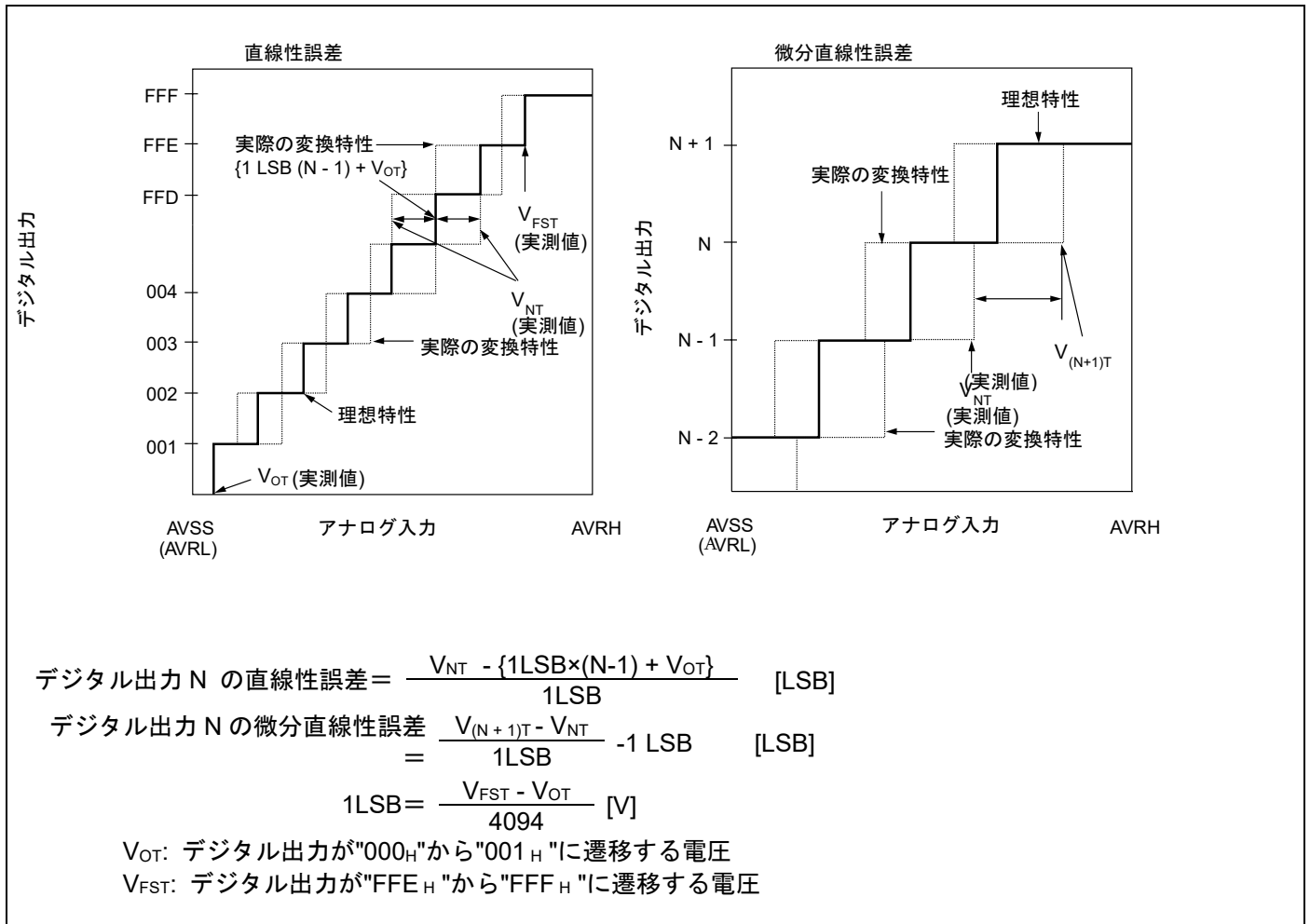
Unit1 AN8~AN14

Unit2 AN16~AN23



### 11.5.2 用語の定義

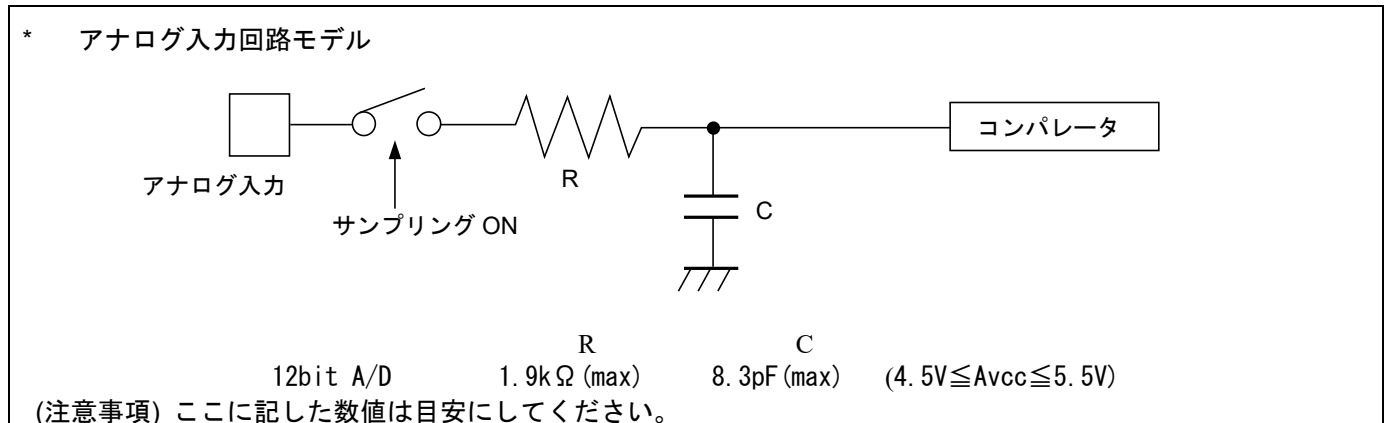
- ・ 分解能 : A/D コンバータにより識別可能なアナログ変化
- ・ 直線性誤差 : ゼロトランジション点 ("0000 0000 0000" ↔ "0000 0000 0001") とフルスケールトランジション点 ("1111 1111 1110" ↔ "1111 1111 1111") とを結んだ直線と実際の変換特性との偏差
- ・ 微分直線性誤差 : 出力コードを 1LSB 変化させるのに必要な入力電圧の理想値からの偏差



### 11.5.3 A/D 変換部の注意事項

＜アナログ入力の外部回路の出力インピーダンスについて＞

外部インピーダンスが高すぎる場合には、アナログ電圧のサンプリング時間が不足する場合があります。その場合には、アナログ入力端子にコンデンサ(0.1 $\mu$ F 程度)を付ける事を推奨します。



### 11.6 D/A コンバータ

(TA:推奨動作条件, VCC=AVCC=5.0V $\pm$ 10%, VSS=AVSS=0.0V)

項目	記号	端子名	規格値			単位	備考
			最小	標準	最大		
分解能	—	—	—	—	10	bit	
微分直線性誤差	—	—	-4.0	—	+4.0	LSB	アナログ出力電圧 0.5V $\sim$ 4.5V 時

## 11.7 フラッシュメモリ

### 11.7.1 電気的特性

項目	規格値			単位	備考
	最小	標準	最大		
セクタ消去時間	—	200	800	ms	8K バイトセクタ*1 内部でのプリプログラム時間は除く
	—	300	1100	ms	8K バイトセクタ*1 内部でのプリプログラム時間は含む
	—	400	2000	ms	64K バイトセクタ*1 内部でのプリプログラム時間は除く
	—	700	3700	ms	64K バイトセクタ*1 内部でのプリプログラム時間は含む
8bit 書込み時間	—	9	288	μs	システムレベルのオーバーヘッド時間を除く *1
16bit 書込み時間	—	12	384	μs	システムレベルのオーバーヘッド時間を除く *1
ECC 書込み時間	—	9	288	μs	システムレベルのオーバーヘッド時間を除く *1
消去回数*2/ データ保持期間	1,000 回/20 年, 10,000 回/10 年, 100,000 回/ 5 年	—	—	—	平均温度 T <sub>A</sub> =+85°C *3

\*1: 100,000 回消去までの保証値です。

\*2: セクタごとの消去回数です。

\*3: テクノロジ信頼性評価結果からの換算値です(アレニウスの式を使用し、高温加速試験結果を平均温度+85°C へ換算しています)。

### 11.7.2 注意事項

フラッシュメモリは、書込み中または消去中の外部電源(V<sub>CC</sub>)遮断は禁止です。

書き込み中または消去中に V<sub>CC</sub> が消失する可能性があるアプリケーションにおいては、外部低電圧検出機能を使用して、安全に電源を落とすようにしてください。

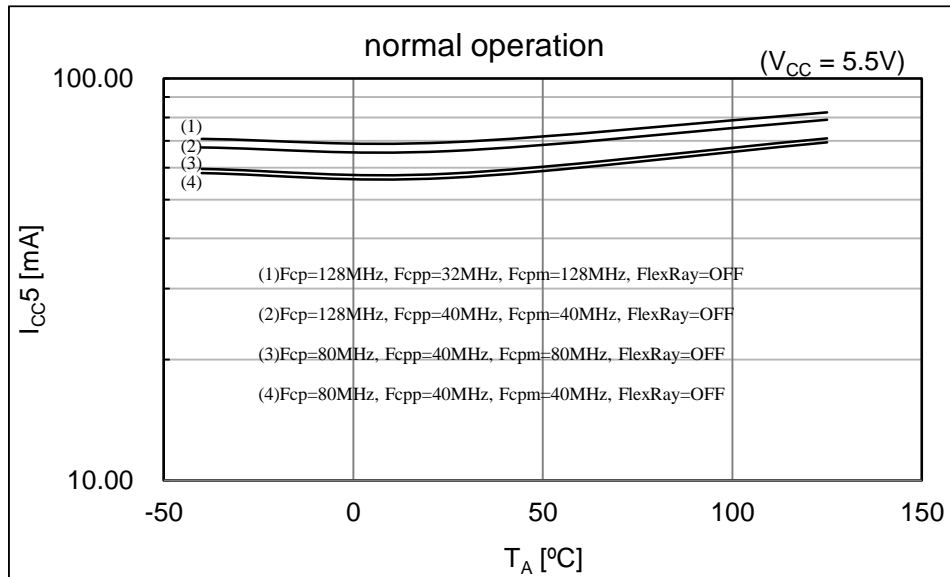
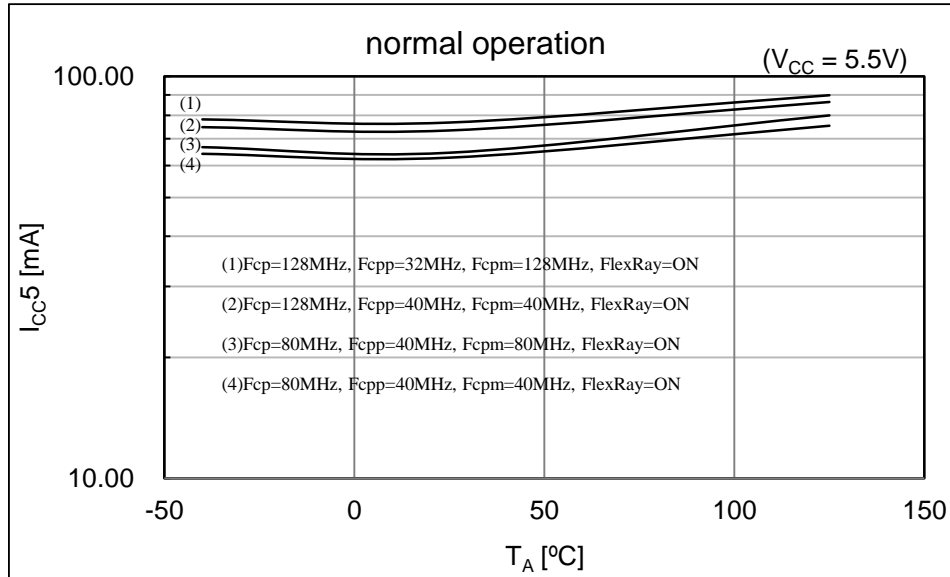
具体的には、外部電源電圧が検出電圧(V<sub>DL</sub>\*)を下回ってから、下記式で計算される時間内は V<sub>CC</sub> を 2.7V 以上に保ってください。

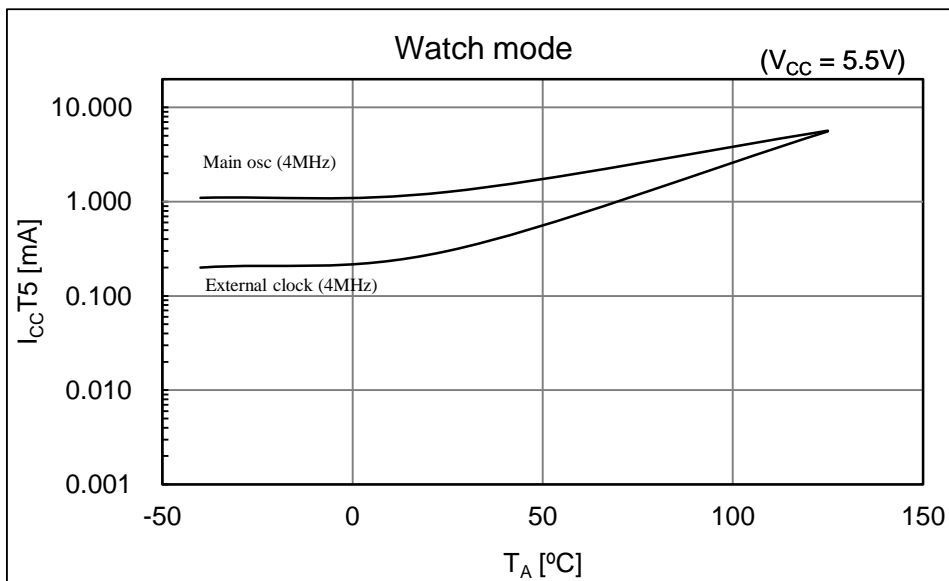
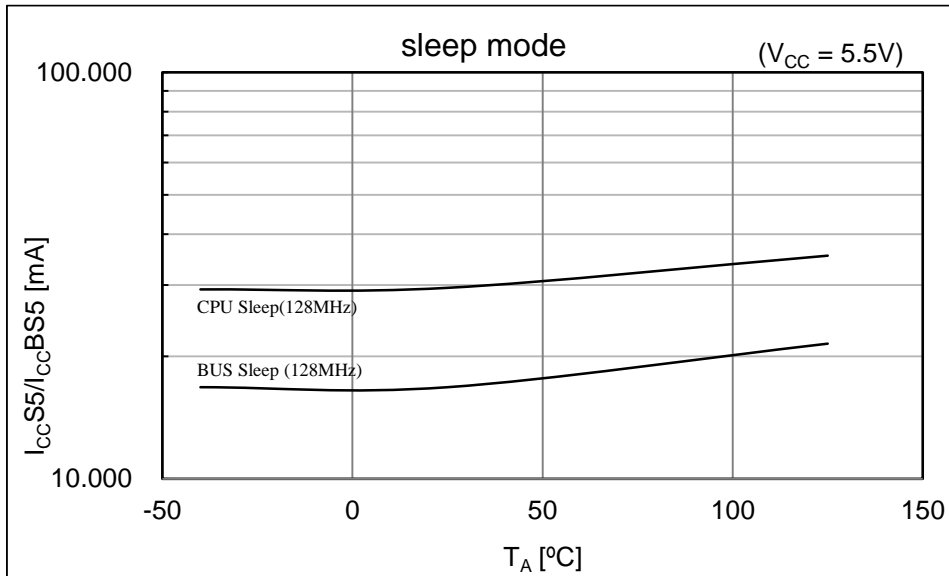
$$T_d^*[\mu s] + (PCLK \text{ 周期}[\mu s] \times 257) + 50[\mu s]$$

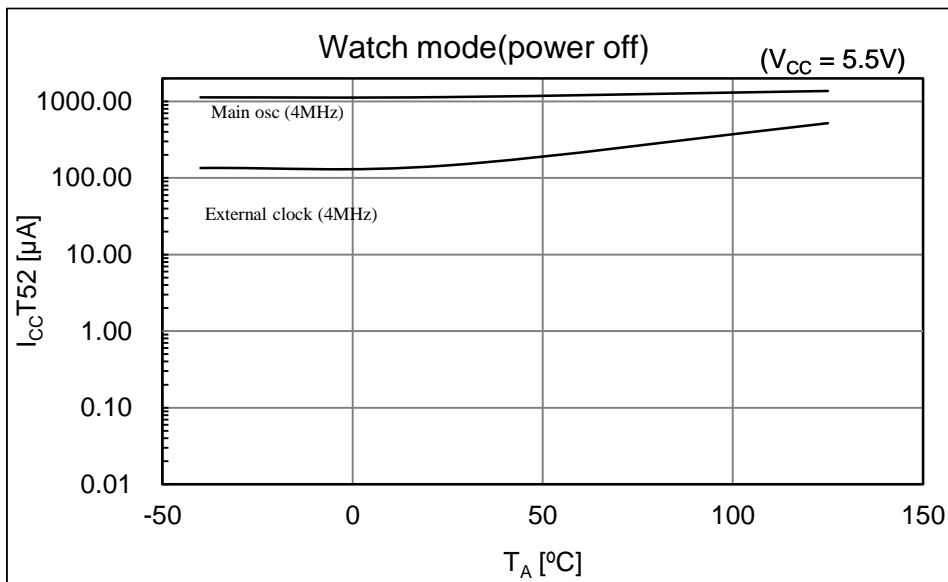
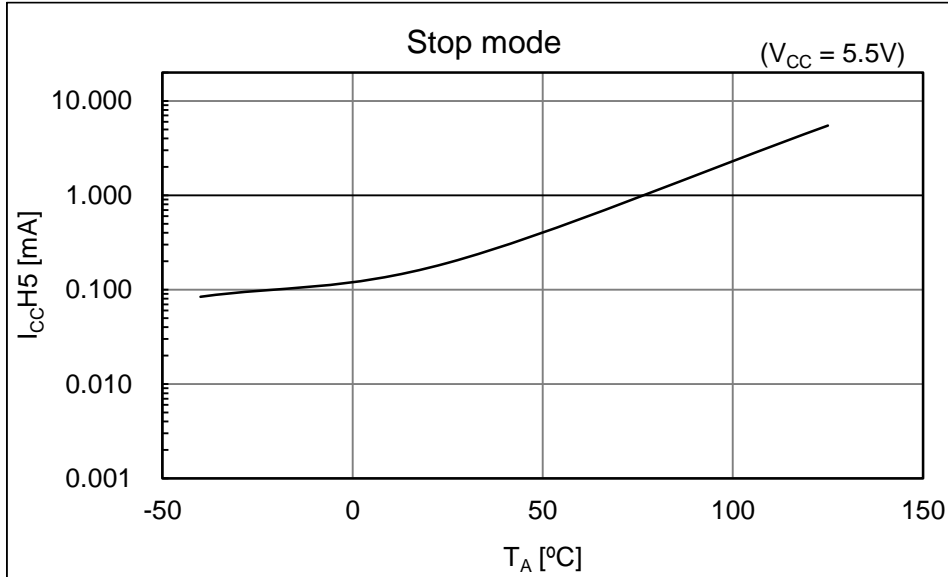
\*: 11.4. 交流規格 11.4.8. 低電圧検出(外部低電圧検出) を参照してください。

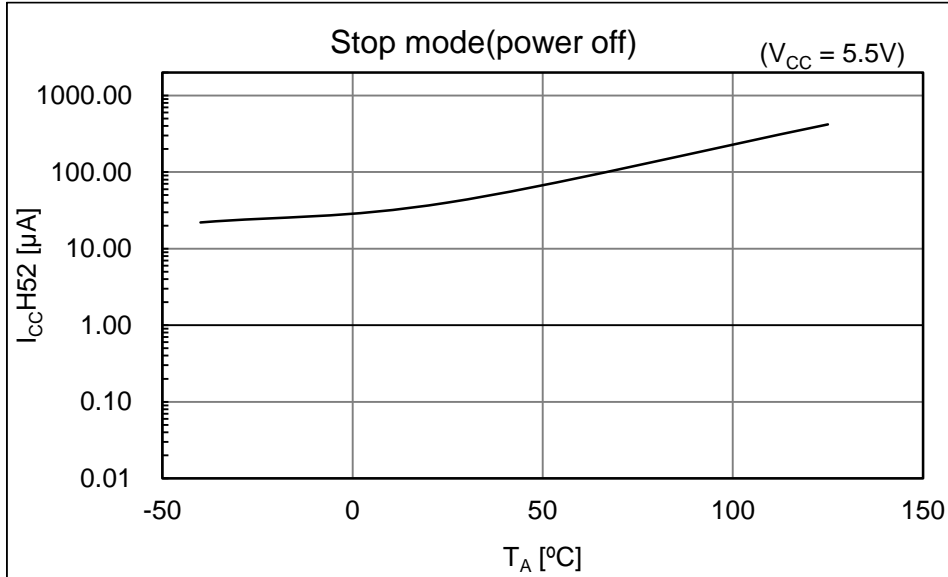
## 12. 特性例

本特性は特定サンプルにおける実力値です。保証値ではありません。









### 13. オーダ型格

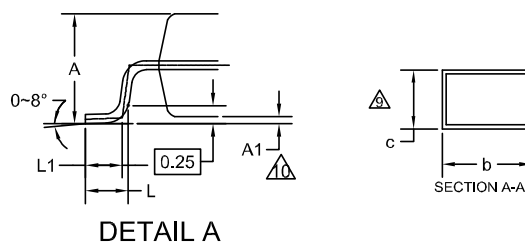
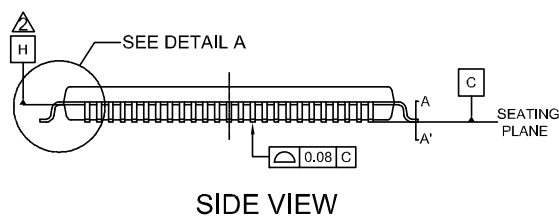
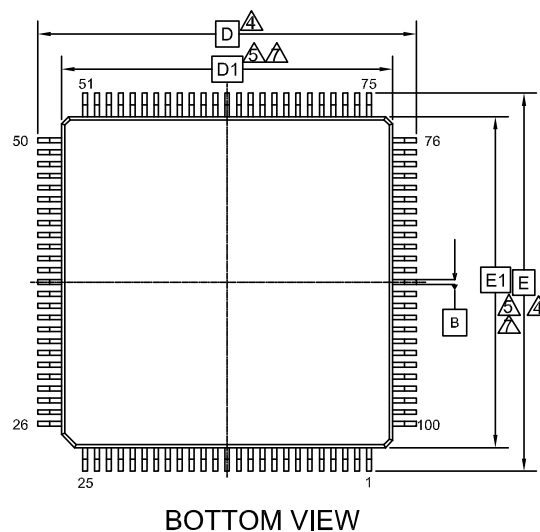
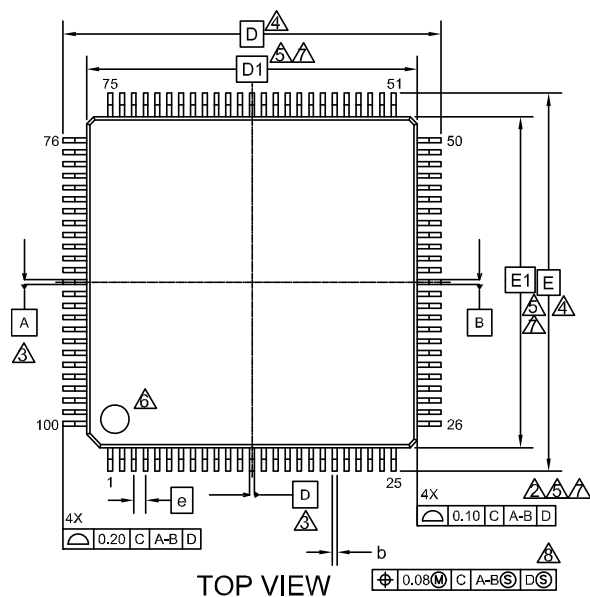
型格	パッケージ*
CY91F583AMGPMC-GTE1 CY91F584AMGPMC-GTE1 CY91F585AMGPMC-GTE1 CY91F583AMHPMC-GTE1 CY91F584AMHPMC-GTE1 CY91F585AMHPMC-GTE1 CY91F583AMJPMC-GTE1 CY91F584AMJPMC-GTE1 CY91F585AMJPMC-GTE1 CY91F583AMKPMC-GTE1 CY91F584AMKPMC-GTE1 CY91F585AMKPMC-GTE1	プラスチック・LQFP, 100 ピン (LQI100)
CY91F583ASGPMC1-GTE1 CY91F584ASGPMC1-GTE1 CY91F585ASGPMC1-GTE1 CY91F583ASHPMC1-GTE1 CY91F584ASHPMC1-GTE1 CY91F585ASHPMC1-GTE1 CY91F583ASJPMC1-GTE1 CY91F584ASJPMC1-GTE1 CY91F585ASJPMC1-GTE1 CY91F583ASKPMC1-GTE1 CY91F584ASKPMC1-GTE1 CY91F585ASKPMC1-GTE1	プラスチック・LQFP, 64 ピン (LQD064)

\*: パッケージの詳細については、「14. パッケージ・外形寸法図」を参照してください。



## 14. パッケージ・外形寸法図

Package Type	Package Code
LQFP 100	LQI100



SYMBOL	DIMENSIONS		
	MIN.	NOM.	MAX.
A	—	—	1.70
A1	0.05	—	0.15
b	0.15	—	0.25
c	0.09	—	0.20
D	16.00 BSC		
D1	14.00 BSC		
e	0.50 BSC		
E	16.00 BSC		
E1	14.00 BSC		
L	0.45	0.60	0.75
L1	0.30	0.50	0.70

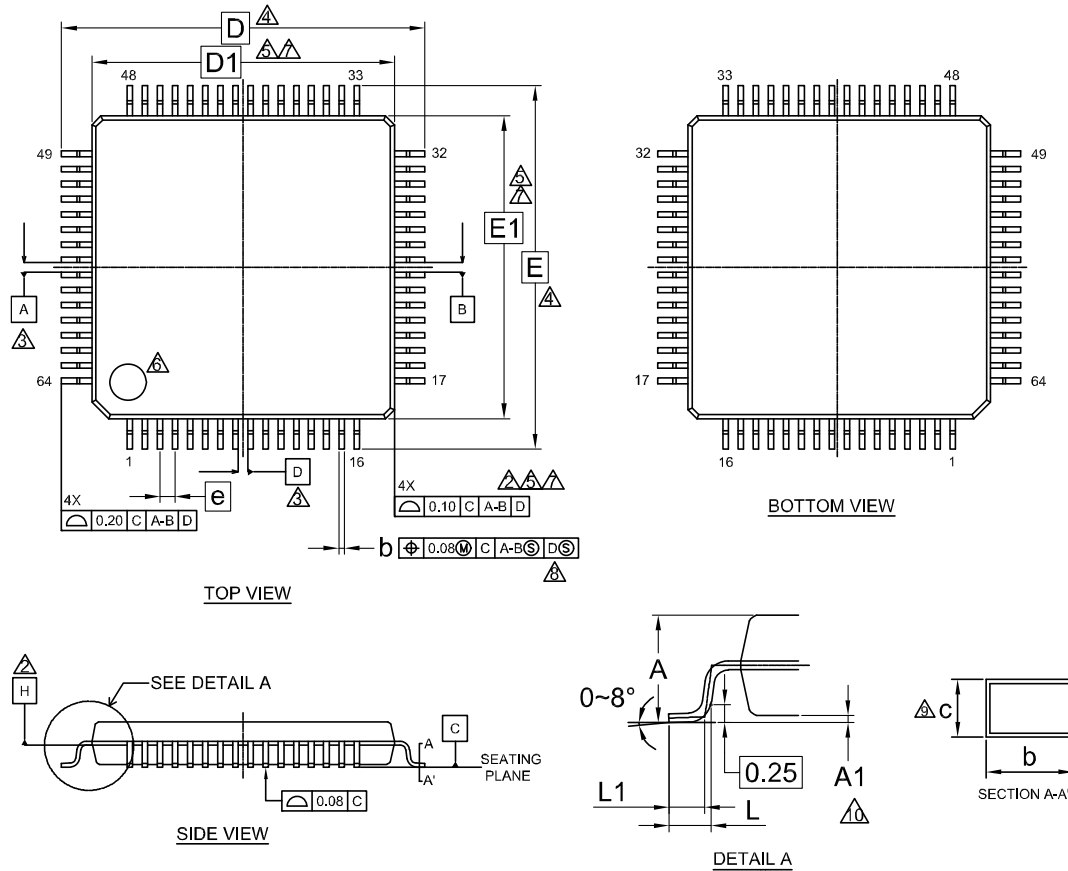
NOTES :

1. ALL DIMENSIONS ARE IN MILLIMETERS.
2. DATUM PLANE H IS LOCATED AT THE BOTTOM OF THE MOLD PARTING LINE COINCIDENT WITH WHERE THE LEAD EXITS THE BODY.
3. DATUMS A-B AND D TO BE DETERMINED AT DATUM PLANE H.
4. TO BE DETERMINED AT SEATING PLANE C.
5. DIMENSIONS D1 AND E1 DO NOT INCLUDE MOLD PROTRUSION.  
ALLOWABLE PROTRUSION IS 0.25mm PRE SIDE.  
DIMENSIONS D1 AND E1 INCLUDE MOLD MISMATCH AND ARE DETERMINED AT DATUM PLANE H.
6. DETAILS OF PIN 1 IDENTIFIER ARE OPTIONAL BUT MUST BE LOCATED WITHIN THE ZONE INDICATED.
7. REGARDLESS OF THE RELATIVE SIZE OF THE UPPER AND LOWER BODY SECTIONS, DIMENSIONS D1 AND E1 ARE DETERMINED AT THE LARGEST FEATURE OF THE BODY EXCLUSIVE OF MOLD FLASH AND GATE BURRS, BUT INCLUDING ANY MISMATCH BETWEEN THE UPPER AND LOWER SECTIONS OF THE MOLDER BODY.
8. DIMENSION b DOES NOT INCLUDE DAMBAR PROTRUSION, THE DAMBAR PROTRUSION (S) SHALL NOT CAUSE THE LEAD WIDTH TO EXCEED b MAXIMUM BY MORE THAN 0.08mm. DAMBAR CANNOT BE LOCATED ON THE LOWER RADIUS OR THE LEAD FOOT.
9. THESE DIMENSIONS APPLY TO THE FLAT SECTION OF THE LEAD BETWEEN 0.10mm AND 0.25mm FROM THE LEAD TIP.
10. A1 IS DEFINED AS THE DISTANCE FROM THE SEATING PLANE TO THE LOWEST POINT OF THE PACKAGE BODY.

002-25980 \*\*

PACKAGE OUTLINE, 100 LEAD LQFP  
14.0X14.0X1.7 MM LQFP100 for legacy MB product

Package Type	Package Code
LQFP 64	LQD064



SYMBOL	DIMENSIONS		
	MIN.	NOM.	MAX.
A	—	—	1.70
A1	0.05	—	0.15
b	0.15	—	0.25
c	0.09	—	0.20
D	12.00 BSC.		
D1	10.00 BSC.		
e	0.50 BSC.		
E	12.00 BSC.		
E1	10.00 BSC.		
L	0.45	0.60	0.75
L1	0.30	0.50	0.70

#### NOTES

- ALL DIMENSIONS ARE IN MILLIMETERS.
- DATUM PLANE H IS LOCATED AT THE BOTTOM OF THE MOLD PARTING LINE COINCIDENT WITH WHERE THE LEAD EXITS THE BODY.
- DATUMS A-B AND D TO BE DETERMINED AT DATUM PLANE H.
- TO BE DETERMINED AT SEATING PLANE C.
- DIMENSIONS D1 AND E1 DO NOT INCLUDE MOLD PROTRUSION. ALLOWABLE PROTRUSION IS 0.25mm PRE SIDE. DIMENSIONS D1 AND E1 INCLUDE MOLD MISMATCH AND ARE DETERMINED AT DATUM PLANE H.
- DETAILS OF PIN 1 IDENTIFIER ARE OPTIONAL BUT MUST BE LOCATED WITHIN THE ZONE INDICATED.
- REGARDLESS OF THE RELATIVE SIZE OF THE UPPER AND LOWER BODY SECTIONS. DIMENSIONS D1 AND E1 ARE DETERMINED AT THE LARGEST FEATURE OF THE BODY EXCLUSIVE OF MOLD FLASH AND GATE BURRS. BUT INCLUDING ANY MISMATCH BETWEEN THE UPPER AND LOWER SECTIONS OF THE MOLDER BODY.
- DIMENSION b DOES NOT INCLUDE DAMBAR PROTRUSION. THE DAMBAR PROTRUSION (S) SHALL NOT CAUSE THE LEAD WIDTH TO EXCEED b MAXIMUM BY MORE THAN 0.08mm. DAMBAR CANNOT BE LOCATED ON THE LOWER RADIUS OR THE LEAD FOOT.
- THESE DIMENSIONS APPLY TO THE FLAT SECTION OF THE LEAD BETWEEN 0.10mm AND 0.25mm FROM THE LEAD TIP.
- A1 IS DEFINED AS THE DISTANCE FROM THE SEATING PLANE TO THE LOWEST POINT OF THE PACKAGE BODY.

002-25982 \*\*

PACKAGE OUTLINE: 64 LEAD LQFP  
 10.0X10.0X1.7 MM LQD064 for legacy M3 product

## 15. 主な変更内容

Spansion Publication Number: MB91F585AMG\_DS705-00013

ページ	場所	変更箇所
Revision 1.0		
-	-	Initial release
Revision 2.0		
-	-	型格名称を変更 MB91F585MG MB91F585AMG MB91F585MH MB91F585AMH MB91F585MJ MB91F585AMJ MB91F585MK MB91F585AMK MB91F584MG MB91F584AMG MB91F584MH MB91F584AMH MB91F584MJ MB91F584AMJ MB91F584MK MB91F584AMK MB91F583MG MB91F583AMG MB91F583MH MB91F583AMH MB91F583MJ MB91F583AMJ MB91F583MK → MB91F583AMK MB91F585SG MB91F585ASG MB91F585SH MB91F585ASH MB91F585SJ MB91F585ASJ MB91F585SK MB91F585ASK MB91F584SG MB91F584ASG MB91F584SH MB91F584ASH MB91F584SJ MB91F584ASJ MB91F584SK MB91F584ASK MB91F583SG MB91F583ASG MB91F583SH MB91F583ASH MB91F583SJ MB91F583ASJ MB91F583SK MB91F583ASK
2	■特長	CR 発振器の特長を変更 ・発振周波数 100kHz, 発振周波数精度 ±10% ↓ ・発振周波数 100kHz, 発振周波数精度 ±50% (トリミング実施前)
24,25	■入出力回路形式	FlexRay 入力レベル電圧値を変更 FlexRay 入力(0.65Vcc/0.35Vcc) ↓ FlexRay 入力(0.7Vcc/0.3Vcc)
36	■メモリマップ	メモリマップの変更 リセットベクタ、および割込みベクタのアドレス位置を明記。
59,92	■I/O マップ アドレス:00150CH	レジスタ名称の変更 STMCR00 → STMCR0
59,92	■I/O マップ アドレス: 00150EH, 001510H, 001511H, 001512H, 001513H	レジスタの削除 SCSCR0, SCSTR30, SCSTR20, SCSTR10, SCSTR00
70,99	■I/O マップ アドレス:00D310H	レジスタ MHDS 初期値の変更 -0000000 -0000000 -0000000 10000000 ↓ -0000000 -0000000 -0000000 00000000
111	■電気的特性 3.直流規格	P021-P023, P025-P027 の"H"レベル入力電圧の規格を変更 最小:0.65×Vcc ↓ 最小:0.7×Vcc

ページ	場所	変更箇所
112	■電気的特性 3.直流規格	P021-P023,P025-P027 の"L"レベル入力電圧の規格を変更 最大: $0.35 \times V_{CC}$ ↓ 最大: $0.3 \times V_{CC}$
118	■電気的特性 4.交流規格 (1)メインクロックタイミング	CAN PLL ジッタの備考欄を削除
118	■電気的特性 4.交流規格 (1)メインクロックタイミング	内蔵 CR 発振周波数の規格を変更 最小:90kHz 最大:110kHz ↓ 最小:50kHz 最大:150kHz
-	-	社名変更および記述フォーマットの変換

注意事項: 以降の変更点に関しては、「改訂履歴」を参照してください。

**改訂履歴**

文書名: CY91F583AMG/AMH/AMJ/AMK/ASG/ASH/ASJ/ASK,  
 CY91F584AMG/AMH/AMJ/AMK/ASG/ASH/ASJ/ASK, CY91F585AMG/AMH/AMJ/AMK/ASG/ASH/ASJ/ASK,  
 CY91580M/S Series FR81S, 32-bit Microcontroller Datasheet  
 文書番号: 002-04666

版	ECN 番号	変更者	発行日	変更内容																																		
**	-	KOJM	04/18/2014	サイプレスとしてドキュメントコード 002-04666 に登録しました。 本版の内容およびフォーマットに変更はありません。																																		
*A	5307566	KOJM	12/20/2016	<p>これは英語版の 002-04665 Rev. *A を翻訳した日本語版です。</p> <p>10 割込みベクタ内より REALOS の記載を削除しました。</p> <p>P112/P115 (誤)</p> <table border="1"> <thead> <tr> <th rowspan="2">割込み要因</th><th colspan="2">割込み番号</th><th rowspan="2">割込み レベル</th><th rowspan="2">オフ セット</th></tr> <tr> <th>10 進</th><th>16 進</th></tr> </thead> <tbody> <tr> <td>システム予約 (REALOS®*4 にて使用)</td><td>64</td><td>40</td><td>-</td><td>2FCH</td></tr> <tr> <td>システム予約 (REALOS®*4 にて使用)</td><td>65</td><td>41</td><td>-</td><td>2F8H</td></tr> </tbody> </table> <p>*1: RN 番号割り当てのないペリフェラルからの割込みによる DMA 転送要求には対応していません。</p> <p>*2: マルチファンクションシリアルインタフェースのステータスは、FC 受信による DMA 転送に対応していません。</p> <p>*3: 「FlexRay 用 PLL ギア」「FlexRay 用 PLL アラーム」は DMA 転送に対応しておりません。</p> <p>*4: REALOS は Spansion LLC の登録商標です。</p> <p>*5: MB91F583AM/F584AM/F585AM では、未使用となる割込みベクタです。</p> <p>*6: FlexRay については、MB91F583AMG/F584AMG/F585AMG/F583AMJ/F584AMJ/F585AMJ の機能となります。</p> <p>(正)</p> <table border="1"> <thead> <tr> <th rowspan="2">割込み要因</th><th colspan="2">割込み番号</th><th rowspan="2">割込み レベル</th><th rowspan="2">オフ セット</th></tr> <tr> <th>10 進</th><th>16 進</th></tr> </thead> <tbody> <tr> <td>システム予約</td><td>64</td><td>40</td><td>-</td><td>2FCH</td></tr> <tr> <td>システム予約</td><td>65</td><td>41</td><td>-</td><td>2F8H</td></tr> </tbody> </table> <p>*1: RN 番号割り当てのないペリフェラルからの割込みによる DMA 転送要求には対応していません。</p> <p>*2: マルチファンクションシリアルインタフェースのステータスは、FC 受信による DMA 転送に対応していません。</p> <p>*3: 「FlexRay 用 PLL ギア」「FlexRay 用 PLL アラーム」は DMA 転送に対応しておりません。</p> <p>*4: MB91F583AM/F584AM/F585AM では、未使用となる割込みベクタです。</p> <p>*5: FlexRay については、MB91F583AMG/F584AMG/F585AMG/F583AMJ/F584AMJ/F585AMJ の機能となります。</p> <p>*4 の削除に伴い、補足説明および表内の注釈番号を修正。</p>	割込み要因	割込み番号		割込み レベル	オフ セット	10 進	16 進	システム予約 (REALOS®*4 にて使用)	64	40	-	2FCH	システム予約 (REALOS®*4 にて使用)	65	41	-	2F8H	割込み要因	割込み番号		割込み レベル	オフ セット	10 進	16 進	システム予約	64	40	-	2FCH	システム予約	65	41	-	2F8H
割込み要因	割込み番号		割込み レベル	オフ セット																																		
	10 進	16 進																																				
システム予約 (REALOS®*4 にて使用)	64	40	-	2FCH																																		
システム予約 (REALOS®*4 にて使用)	65	41	-	2F8H																																		
割込み要因	割込み番号		割込み レベル	オフ セット																																		
	10 進	16 進																																				
システム予約	64	40	-	2FCH																																		
システム予約	65	41	-	2F8H																																		
*B	6508926	KOJM	03/20/2019	<p>これは英語版の 002-04665 Rev. *B を翻訳した日本語版です。</p> <p>主な変更点は以下のとおりです。</p> <p>部品番号を MB から CY に変更しました。</p> <p>100 ピン、64 ピンのパッケージ外形寸法図を更新しました。</p>																																		

## セールス、ソリューションおよび法律情報

### ワールドワイドな販売と設計サポート

サイプレスは、事業所、ソリューションセンター、メーカー代理店、および販売代理店の世界的なネットワークを保持しています。お客様の最寄りのオフィスについては、[サイプレスのロケーションページ](#)をご覧ください。

### 製品

Arm® Cortex® Microcontrollers	<a href="http://cypress.com/arm">cypress.com/arm</a>
車載用	<a href="http://cypress.com/automotive">cypress.com/automotive</a>
クロック&バッファ	<a href="http://cypress.com/clocks">cypress.com/clocks</a>
インターフェース	<a href="http://cypress.com/interface">cypress.com/interface</a>
IoT (モノのインターネット)	<a href="http://cypress.com/iot">cypress.com/iot</a>
メモリ	<a href="http://cypress.com/memory">cypress.com/memory</a>
マイクロコントローラ	<a href="http://cypress.com/mcu">cypress.com/mcu</a>
PSoC	<a href="http://cypress.com/psoc">cypress.com/psoc</a>
電源用 IC	<a href="http://cypress.com/pmics">cypress.com/pmics</a>
タッチセンシング	<a href="http://cypress.com/touch">cypress.com/touch</a>
USB コントローラー	<a href="http://cypress.com/usb">cypress.com/usb</a>
ワイヤレス	<a href="http://cypress.com/wireless">cypress.com/wireless</a>

### PSoC® ソリューション

[PSoC 1](#) | [PSoC 3](#) | [PSoC 4](#) | [PSoC 5LP](#) | [PSoC 6 MCU](#)

### サイプレス開発者コミュニティ

[コミュニティ](#) | [Projects](#) | [ビデオ](#) | [ブログ](#) | [トレーニング](#)  
| [Components](#)

### テクニカルサポート

[cypress.com/support](http://cypress.com/support)

© Cypress Semiconductor Corporation, 2013-2019. 本書面は、Cypress Semiconductor Corporation 及び Spansion LLC を含むその子会社 (以下「Cypress」という。) に帰属する財産である。本書面 (本書面に含まれ又は言及されているあらゆるソフトウェア若しくはファームウェア (以下「本ソフトウェア」という。)) を含む) は、アメリカ合衆国及び世界のその他の国における知的財産法令及び条約に基づき Cypress が所有する。Cypress はこれらの法令及び条約に基づく全ての権利を留保し、本段落で特に記載されているものを除き、その特許権、著作権、商標権又はその他の知的財産権のライセンスを一切許諾しない。本ソフトウェアにライセンス契約書が伴っておらず、かつ Cypress との間で別途本ソフトウェアの使用方法を定める書面による合意がない場合、Cypress は、(1) 本ソフトウェアの著作権に基づき、(a) ソースコード形式で提供されている本ソフトウェアについて、Cypress ハードウェア製品と共に用いるためにのみ、かつ組織内部でのみ、本ソフトウェアの修正及び複製を行うこと、並びに (b) Cypress のハードウェア製品ユニットに用いるためにのみ、(直接又は再販売者及び販売代理店を介して間接のいずれかで) 本ソフトウェアをバイナリコード形式で外部エンドユーザーに配布すること、並びに (2) 本ソフトウェア (Cypress により提供され、修正がなされていないもの) が抵触する Cypress の特許権のクレームに基づき、Cypress ハードウェア製品と共に用いるためにのみ、本ソフトウェアの作成、利用、配布及び輸入を行うことについての非独占的で譲渡不能な一身専属的ライセンス (サブライセンスの権利を除く) を付与する。本ソフトウェアのその他の使用、複製、修正、変換又はコンパイルを禁止する。

**適用される法律により許される範囲内で、Cypress は、本書面又はいかなる本ソフトウェア若しくはこれに伴うハードウェアに関しても、明示又は黙示をとわず、いかなる保証 (商品性及び特定の目的への適合性の黙示の保証を含むがこれらに限られない) も行わない。**いかなるコンピューティングデバイスも絶対に安全ということはない。従って、Cypress のハードウェアまたはソフトウェア製品に講じられたセキュリティ対策にもかかわらず、Cypress は、Cypress 製品への権限のないアクセスまたは使用といったセキュリティ違反から生じる一切の責任を負わない。加えて、本書面に記載された製品には、エラーと呼ばれる設計上の欠陥またはエラーが含まれている可能性があり、公表された仕様とは異なる動作をする場合がある。適用される法律により許される範囲内で、Cypress は、別途通知することなく、本書面を変更する権利を留保する。Cypress は、本書面に記載のある、いかなる製品若しくは回路の適用又は使用から生じる一切の責任を負わない。本書面で提供されたあらゆる情報 (あらゆるサンプルデザイン情報又はプログラムコードを含む) は、参照目的のためのみに提供されたものである。この情報で構成するあらゆるアプリケーション及びその結果としてのあらゆる製品の機能性及び安全性を適切に設計、プログラム、かつテストすることは、本書面のユーザーの責任において行われるものとする。Cypress 製品は、兵器、兵器システム、原子力施設、生命維持装置若しくは生命維持システム、蘇生用の設備及び外科的移植を含むその他の医療機器若しくは医療システム、汚染管理若しくは有害物質管理の運用のために設計され若しくは意図されたシステムの重要な構成部分としての使用、又は装置若しくはシステムの不具合が人身傷害、死亡若しくは物的損害を生じさせるようなその他の使用 (以下「本目的外使用」という。) のためには設計、意図又は承認されていない。重要な構成部分とは、その不具合が装置若しくはシステムの不具合を生じさせるか又はその安全性若しくは実効性に影響すると合理的に予想できるような装置若しくはシステムのあらゆる構成部分をいう。Cypress 製品のあらゆる本目的外使用から生じ、若しくは本目的外使用に関連するいかなる請求、損害又はその他の責任についても、Cypress はその全部又は一部を問わず一切の責任を負わず、かつ Cypress はそれら一切から本書により免除される。Cypress は Cypress 製品の目的外使用から生じ又は本目的外使用に関連するあらゆる請求、費用、損害及びその他の責任 (人身傷害又は死亡に基づく請求を含む) から免責補償される。

Cypress, Cypress のロゴ, Spansion, Spansion のロゴ及びこれらの組み合わせ、WICED, PSoC, Capsense, EZ-USB, F-RAM, 及び Traveo は、米国及びその他の国における Cypress の商標又は登録商標である。Cypress のより完全な商標のリストは、[cypress.com](http://cypress.com) を参照すること。その他の名称及びブランドは、それぞれの権利者の財産として権利主張がなされている可能性がある。