



## Senior Engineer Analog Design & Verification (f/m /div)\*

### Stellenbeschreibung

Wie schafft es Infineon, Produkte so schnell bei gleichzeitig höchster Qualität zu entwickeln? Die Entwickler bedienen sich in „Baukästen“ - den Cell Libraries - und nehmen die darin enthaltenen Bausteine (Zellen) als Grundlage für neue Designs. Wir suchen Verstärkung in unserem internationalen Team, um diese wichtigen Zellen und Bibliotheken für verschiedenste Produkte und Technologien zu entwickeln. Diese werden im eigenen Labor mit Testchips und in Produkten verifiziert und qualifiziert. Unser Ziel ist damit die Entwicklung von Infineon immer weiter voranzutreiben.

In dieser Position unterstützen Sie die Entwicklung, Implementierung und Verifikation von IO Interfaces/ Libraries und zu Ihren Aufgaben gehören u.a.:

- **Entwurf von analogen Schaltungen für I/O Interfaces** gemäß Spezifikation oder Industriestandards
- **Implementierung und Dimensionierung mit Hilfe von EDA Tools** sowie deren Simulation und Optimierung
- **Funktionale und elektrische Verifikation der Schaltungen** (mit automatisierten Testbenches, auch für komplexere Interfaces nach 4 – Augen Prinzip)
- **Verifikation der Physical Design Einflüsse** mit Hilfe von gängigen EDA Tools z.B. Cadence
- **Abstimmung mit den IO Architekten und dem Physical Design Team**

### Ihr Profil

Sie erzeugen mit Ideen und Lösungen einen Wert, hinterfragen dabei bestehendes und gehen mutig neue Wege. Darüber hinaus behalten Sie die Übersicht in komplexen Situationen und treffen auch unter Unsicherheit Entscheidungen. Sie suchen gemeinsam im Team nach der besten Lösung, respektieren dabei unterschiedliche Einstellungen und Sichtweisen und nutzen das daraus entstehende kreative Potenzial.

Sie erfüllen erfolgreich die Voraussetzungen wenn Sie:

- Ein **abgeschlossenes Studium in Elektrotechnik, Kommunikationselektronik** oder eine vergleichbare Qualifikation
- **Mindestens 1-3 Jahr Berufserfahrung im Bereich Schaltungsentwicklung**
- **Grundkenntnisse im Bereich analoges Schaltungsdesign**
- **Erfahrung mit gängigen EDA Tools**
- Freude an der **Kommunikation innerhalb der Entwicklungsteams und mit der Produktentwicklung** bzw. deren Implementierung.

### Auf einen Blick

Standort:	<b>München (Deutschland)</b>
Job ID:	<b>340870</b>
Startdatum:	<b>zum nächstmöglichen Zeitpunkt</b>
Berufserfahrung:	<b>3-5 Jahre</b>
Art:	<b>Vollzeit</b>
Befristung:	<b>Unbefristet</b>

Bewerben Sie sich auf diese Position online indem sie dieser URL folgen und die Job ID in unserer Suche eingeben:

Job ID: **340870**  
[www.infineon.com/jobs](http://www.infineon.com/jobs)

### Kontakt

**Mona Straßmair**  
Talent Attraction Manager



- **Lösungs- und qualitätsorientiertes Arbeiten**
- **Fließende Englischkenntnisse** in Wort und Schrift; Deutschkenntnisse sind ein Plus

## Benefits

- **Munich:** Coaching, mentoring networking possibilities; Wide range of training offers & planning of career development; International Assignments; Different Career Paths: Project Management, Technical Ladder, Management & Individual Contributor; Flexible working conditions; Home Office Options; Part-time work possible; Sabbatical; Creche and kindergarden with 180 spots and opening times until 6pm; Holiday Child Care; On-site social counselling and works doctor; Health promotion programs; On-site gym, jogging paths, beachvolleyball, tennis and soccer court ; On-site canteen; Private insurance offers; Wage payment in case of sick leave; Corporate pension benefits; Flexible transition into retirement; Performance bonus; Cheaper ticket for public transport and very own S-Bahn station; Accessibility access for wheelchairs

## Über uns

**Part of your life. Part of tomorrow.**

Als ein weltweit führender Anbieter von Halbleiterlösungen machen wir das Leben einfacher, sicherer und umweltfreundlicher. Unsere Lösungen für effizientes Energiemanagement, intelligente Mobilität sowie eine sichere, nahtlose Kommunikation verbinden die reale mit der digitalen Welt.

Die zentrale Entwicklungsabteilung **“Design Enabling and Services” (DES)** stellt die Design Umgebung für die verschiedenen Produktentwicklungs-Teams bei Infineon zur Verfügung. Mit zeitgemäßen Design Methoden, IC Bausteinen und einem breiten Angebot an Services unterstützt DES die fortschrittliche IC Entwicklung bei Infineon rundum mit ersten High Level System Modellen bis hin zu verifizierten Produkten, die bereit für die Fertigung sind.

*\* Der Begriff Gender in Bezug auf den General Equal Treatment Act (GETA) oder andere nationale Gesetzgebungen wie das Allgemeine Gleichbehandlungsgesetz (AGG) bezieht sich auf die biologische Zuordnung zu einer Geschlechtergruppe. Bei Infineon sind wir stolz darauf, jede Form von Vielfalt und (Gender) Diversität begrüßen zu dürfen.*

