アナログ リソース予約

1.50

特徴

Reserve Auto

- アナログ ルーターによるグローバル アナログ配線リソースの使用を予防します
- グローバル アナログ配線リソースにファームウェアが安全にアクセスできるようにします

一般的な説明

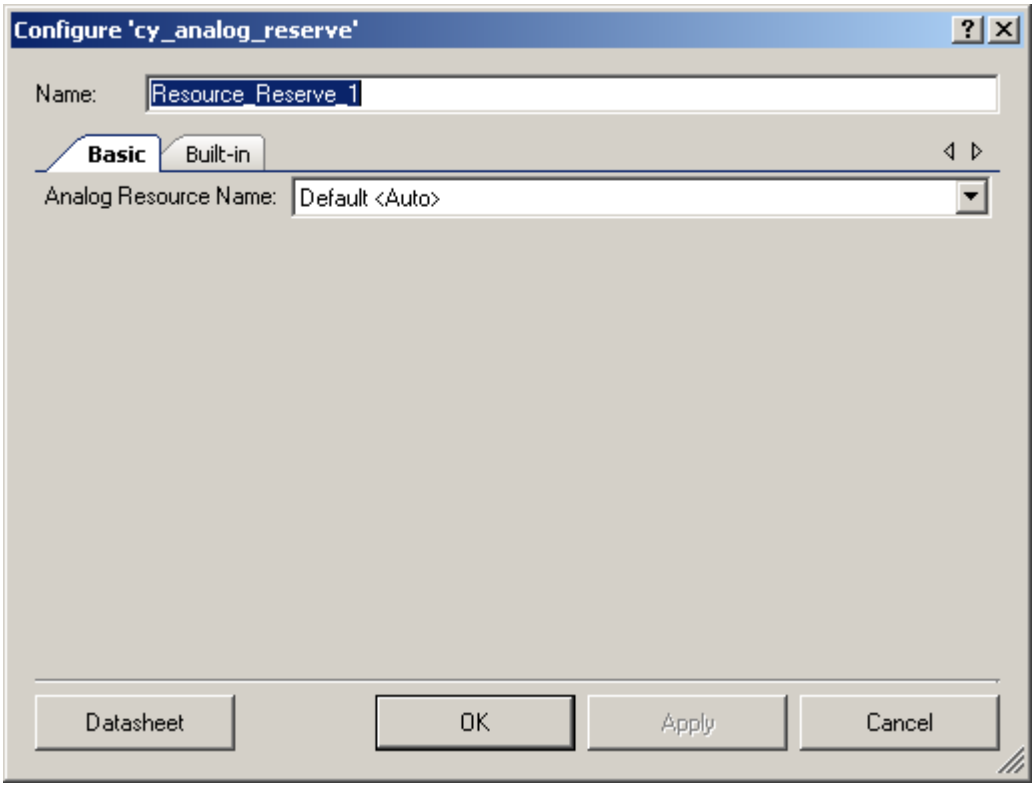
アナログ リソース予約コンポーネントは、リソースがファームウェアベースの手動アナログ配線によって安全に使用できるよう、グローバル アナログ配線リソースを予約します。これは、多くのデザインで必要ない高度の機能であるため、慎重に使用してください。

アナログ 予約の用途

アナログ リソース予約コンポーネントは、ファームウェアがアナログ配線レジスタを変更する予定の場合に使用します。アナログ リソース予約コンポーネントは、ファームウェアおよび自動アナログ配線によるアナログ リソースの使用の競合を防止します。

コンポーネント パラメータ

設計にアナログ リソース予約をドラッグし、ダブルクリックすると **Configure** ダイアログが開きます。



アナログ リソース予約コンポーネントは以下のパラメータを提供します。

アナログ リソース名

予約するアナログ リソース。デフォルト値の Auto (自動) は効果がありません。ルーティング リソース リストは、選択されたファミリーによって異なります。つまり、選択できるグローバル アナログ ルーティング リソースのセットは、基礎となるデバイス ファミリーによって異なります。

配置

アナログ リソース予約コンポーネントには独立した配置情報がありません。アナログ リソース名は、使用されるリソースを管理します。

リソース

アナログ リソース予約コンポーネントは、アナログ ルーターによって使用されていないルーティング リソースを指定するため、特定のルーティング リソースを消費します。ただし、このリソースは、手動でルーティング レジスタを作成することによって、ユーザー ファームウェアがシグナルを自由にルーティングできます。Cypress のウェブサイトから入手できる、該当するデバイスの Registers Technical Reference Manual (TRM) を参照してください。

機能の説明

PSoC 3 および PSoC 5 には以下のアナログ ルーティング リソース名が使用できます:

- アナログ グローバル: AGL[0]–AGL[7], AGR[0]–AGR[7]
- アナログ ローカル バス: abusl0–abusl3, abusr0–abusr3
- アナログ マルチプレクサ バス: AMUXBUSL, AMUXBUSR
- 統合左/右リソース: AG[0]–AG[7], abus0–abus3, AMUXBUS

ピン、コンパレータなどのコンポーネントに接続されているアナログ ワイヤーを予約するには、ターミナル予約コンポーネントを使用します。

コンポーネントの変更

ここでは、過去のバージョンからコンポーネントに加えられた主な変更を示します。

バージョン	変更の説明
1.50.b	データシートのマイナーな編集と更新
1.50.a	データシートのマイナーな編集と更新

Copyright © 2005-2012 Cypress Semiconductor Corporation 本文書に記載される情報は、予告なく変更される場合があります。Cypress Semiconductor Corporation は、サイプレス製品に組み込まれた回路以外のいかなる回路を使用することに対しても一切の責任を負いません。特許又はその他の権限下で、ライセンスを譲渡又は暗示することもありません。サイプレス製品は、サイプレスとの書面による合意に基づくものでない限り、医療、生命維持、救命、重要な管理、又は安全の用途のために仕様することを保証するものではなく、また使用することを意図したものでもありません。さらにサイプレスは、誤動作や故障によって使用者に重大な傷害をもたらすことを合理的に予想される、生命維持システムの重要なコンポーネンツとしてサイプレス製品を使用することを許可していません。生命維持システムの用途にサイプレス製品を供することは、製造者がそのような使用におけるあらゆるリスクを負うことを意味し、その結果サイプレスはあらゆる責任を免除されることを意味します。

PSoC Designer™及び Programmable System-on-Chip™は、Cypress Semiconductor Corp.の商標、PSoC®は同社の登録商標です。本文書で言及するその他全ての商標又は登録商標は各社の所有物です。

全てのソースコード(ソフトウェア及び/又はファームウェア)は Cypress Semiconductor Corporation (以下「サイプレス」)が所有し、全世界(米国及びその他の国)の特許権保護、米国の著作権法並びに国際協定の条項により保護され、かつそれらに従います。サイプレスが本書面によるライセンシーに付与するライセンスは、個人的、非独占的かつ譲渡不能のライセンスであって、適用される契約で指定されたサイプレスの集積回路と併用されるライセンシーの製品のみをサポートするカスタムソフトウェア及び/又はカスタムファームウェアを作成する目的に限って、サイプレスのソースコードの派生著作物を複製、使用、変更、そして作成するためのライセンス、並びにサイプレスのソースコード及び派生著作物をコンパイルするためのライセンスです。上記で指定された場合を除き、サイプレスの書面による明示的な許可なくして本ソースコードを複製、変更、変換、コンパイル、又は表示することは全て禁止されます。

免責条項:サイプレスは、明示的又は黙示的を問わず、本資料に関するいかなる種類の保証も行いません。これには、商品性又は特定目的への適合性の黙示的な保証が含まれますが、これに限定されません。サイプレスは、本文書に記載される資料に対して今後予告なく変更を加える権利を留保します。サイプレスは、本文書に記載されるいかなる製品又は回路を適用又は使用したことによって生ずるいかなる責任も負いません。サイプレスは、誤動作や故障によって使用者に重大な傷害をもたらすことが合理的に予想される生命維持システムの重要なコンポーネンツとしてサイプレス製品を使用することを許可していません。生命維持システムの用途にサイプレス製品を供することは、製造者がそのような使用におけるあらゆるリスクを負うことを意味し、その結果サイプレスはあらゆる責任を免除されることを意味します。

ソフトウェアの使用は、適用されるサイプレスソフトウェアライセンス契約によって制限され、かつ制約される場合があります。