

最终数据手册

带单片体二极管的反向导通IGBT

特性

- $V_{CE} = 1400\text{ V}$
- $I_C = 40\text{ A}$
- 强大的单片体二极管，具有低正向电压，仅适用于软换向
- 参数分布紧密
- 高稳健性、温度稳定性
- 极低 V_{CEsat}
- 由于 V_{CEsat} 具有正温度系数，因此易于并联
- 低电磁干扰
- 符合 JESD-022 目标应用要求
- 无铅镀层；符合RoHS标准
- 符合 IEC 61249-2-21 标准的无卤素
- 完整的产品品类和 PSpice 模型：<http://www.infineon.com/igbt/>

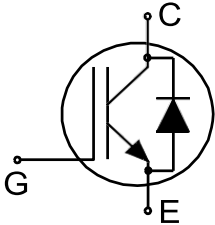
潜在应用

- 电磁炉
- 微波炉

产品验证

- 符合JEDEC47/20/22相关测试的工业应用要求

描述



Lead-free



Green



Halogen-free



RoHS

Type	Package	Marking
IHW40N140R5L	PG-TO247-3-STD-NN2.5	H40QR5L



目录

	描述.....	1
	特性.....	1
	潜在应用	1
	产品验证.....	1
	目录.....	2
1	封装.....	3
2	IGBT	3
3	二极管	5
4	特性图	6
5	封装外形.....	11
6	测试条件.....	12
	修订记录.....	13
	免责声明.....	14

1 封装

1 封装
表 1 特征值

Parameter	Symbol	Note or test condition	Values			Unit
			Min.	Typ.	Max.	
Internal emitter inductance measured 5 mm (0.197 in.) from case	L_E			13		nH
Storage temperature	T_{stg}		-55		150	°C
Soldering temperature	T_{sold}	wave soldering 1.6 mm (0.063 in.) from case for 10 s			260	°C
Mounting torque	M	M3 screw, Maximum of mounting processes: 3			0.6	Nm
Thermal resistance, junction-ambient	$R_{th(j-a)}$				40	K/W
IGBT thermal resistance, junction-case	$R_{th(j-c)}$				0.41	K/W
Diode thermal resistance, junction-case	$R_{th(j-c)}$				0.41	K/W

2 IGBT
表2 最大额定值

Parameter	Symbol	Note or test condition		Values	Unit
Collector-emitter voltage	V_{CE}	$T_{vj} \geq 25\text{ °C}$		1400	V
DC collector current, limited by T_{vjmax}	I_C	limited by bondwire	$T_c = 25\text{ °C}$	80	A
			$T_c = 100\text{ °C}$	72	
Pulsed collector current, t_p limited by T_{vjmax}	I_{Cpulse}			120	A
Non repetitive peak collector current ¹⁾	I_{CSM}			200	A
Turn-off safe operating area ²⁾		$V_{CE} \leq 1400\text{ V}, T_{vj} \leq 175\text{ °C}$		120	A
Gate-emitter voltage	V_{GE}			±20	V
Transient gate-emitter voltage	V_{GE}	$t_p \leq 10\text{ }\mu\text{s}, D < 0.01$		±25	V
Power dissipation	P_{tot}		$T_c = 25\text{ °C}$	366	W
			$T_c = 100\text{ °C}$	183	

1) 电容器充电饱和电流受 $T_{vjmax} < 175\text{ °C}$ 和 $t_p < 3\mu\text{s}$ 限制

2) $dV/dt < 1\text{ kV}/\mu\text{s}$

表3 特征值

Parameter	Symbol	Note or test condition		Values			Unit
				Min.	Typ.	Max.	
Collector-emitter breakdown voltage	V_{BRCES}	$I_C = 0.5 \text{ mA}$, $V_{GE} = 0 \text{ V}$		1400			V
Collector-emitter saturation voltage	V_{CESat}	$I_C = 40 \text{ A}$, $V_{GE} = 15 \text{ V}$	$T_{vj} = 25 \text{ °C}$		1.65	1.95	V
			$T_{vj} = 125 \text{ °C}$		1.8		
			$T_{vj} = 175 \text{ °C}$		1.9		
Gate-emitter threshold voltage	V_{GETh}	$I_C = 0.63 \text{ mA}$, $V_{CE} = V_{GE}$		4	5.6	6.2	V
Zero gate-voltage collector current	I_{CES}	$V_{CE} = 1400 \text{ V}$, $V_{GE} = 0 \text{ V}$	$T_{vj} = 25 \text{ °C}$			100	μA
			$T_{vj} = 175 \text{ °C}$		920		
Gate-emitter leakage current	I_{GES}	$V_{CE} = 0 \text{ V}$, $V_{GE} = 20 \text{ V}$				100	nA
Transconductance	g_{fs}	$I_C = 40 \text{ A}$, $V_{CE} = 20 \text{ V}$			35.4		S
Input capacitance	C_{ies}	$V_{CE} = 25 \text{ V}$, $V_{GE} = 0 \text{ V}$, $f = 100 \text{ kHz}$			2020		pF
Output capacitance	C_{oes}	$V_{CE} = 25 \text{ V}$, $V_{GE} = 0 \text{ V}$, $f = 100 \text{ kHz}$			57		pF
Reverse transfer capacitance	C_{res}	$V_{CE} = 25 \text{ V}$, $V_{GE} = 0 \text{ V}$, $f = 100 \text{ kHz}$			48		pF
Gate charge	Q_G	$V_{CC} = 1120 \text{ V}$, $I_C = 40 \text{ A}$, $V_{GE} = 15 \text{ V}$			260		nC
Turn-off delay time	$t_{d(off)}$	$V_{GE} = 0/15 \text{ V}$, $R_{G(off)} = 10 \text{ }\Omega$, $C_r = 270 \text{ nF}$, $L = 77 \text{ }\mu\text{H}$, $R = 2.2 \text{ }\Omega$	$T_{vj} = 25 \text{ °C}$, $I_C = 40 \text{ A}$		225		ns
			$T_{vj} = 175 \text{ °C}$, $I_C = 40 \text{ A}$		230		
Fall time (inductive load)	t_f	$V_{GE} = 0/15 \text{ V}$, $R_{G(off)} = 10 \text{ }\Omega$, $C_r = 270 \text{ nF}$, $L = 77 \text{ }\mu\text{H}$, $R = 2.2 \text{ }\Omega$	$T_{vj} = 25 \text{ °C}$, $I_C = 40 \text{ A}$		1090		ns
			$T_{vj} = 175 \text{ °C}$, $I_C = 40 \text{ A}$		1180		
Soft turn-off energy	E_{off}	$V_{GE} = 0/15 \text{ V}$, $R_{G(off)} = 10 \text{ }\Omega$, $C_r = 270 \text{ nF}$, $L = 77 \text{ }\mu\text{H}$, $R = 2.2 \text{ }\Omega$	$T_{vj} = 25 \text{ °C}$, $I_C = 40 \text{ A}$		0.269		mJ
			$T_{vj} = 175 \text{ °C}$, $I_C = 40 \text{ A}$		0.287		
Operating junction temperature	T_{vj}			-40		175	$^{\circ}\text{C}$

3 二极管

表4 最大额定值

Parameter	Symbol	Note or test condition		Values	Unit
Diode forward current, limited by T_{vjmax}	I_F	limited by bondwire	$T_c = 25\text{ °C}$	80	A
			$T_c = 100\text{ °C}$	71	
Diode pulsed current, t_p limited by T_{vjmax}	I_{Fpulse}			120	A

表5 特征值

Parameter	Symbol	Note or test condition		Values			Unit
				Min.	Typ.	Max.	
Diode forward voltage	V_F	$I_F = 40\text{ A}$	$T_{vj} = 25\text{ °C}$		1.7	1.95	V
			$T_{vj} = 125\text{ °C}$		1.9		
			$T_{vj} = 175\text{ °C}$		2		
Operating junction temperature	T_{vj}			-40		175	°C

注意： 为了获得最佳的使用寿命和可靠性，英飞凌建议工作条件不超过本数据手册中所述最大额定值的80%。

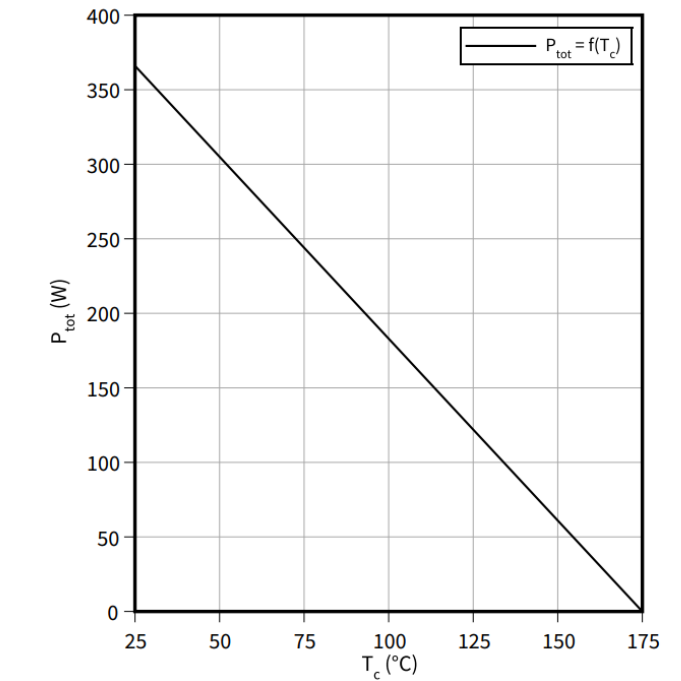
电气特性， $T_{vj} = 25\text{ °C}$ ，除非另有说明。

动态测试电路，能量损耗包括图B 所示的"尾部"（测试电路图E）。

4 特性图

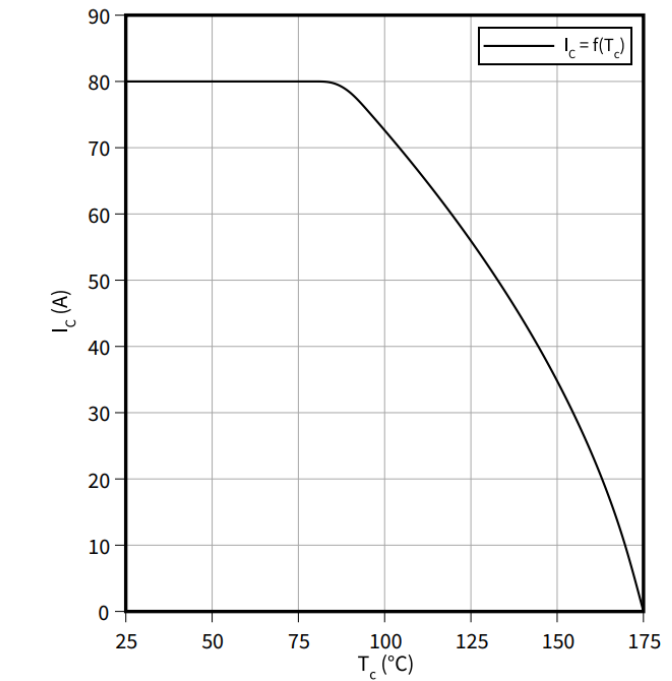
Power dissipation as a function of case temperature

$P_{\text{tot}} = f(T_c)$
 $T_{vj} \leq 175\text{ }^{\circ}\text{C}$



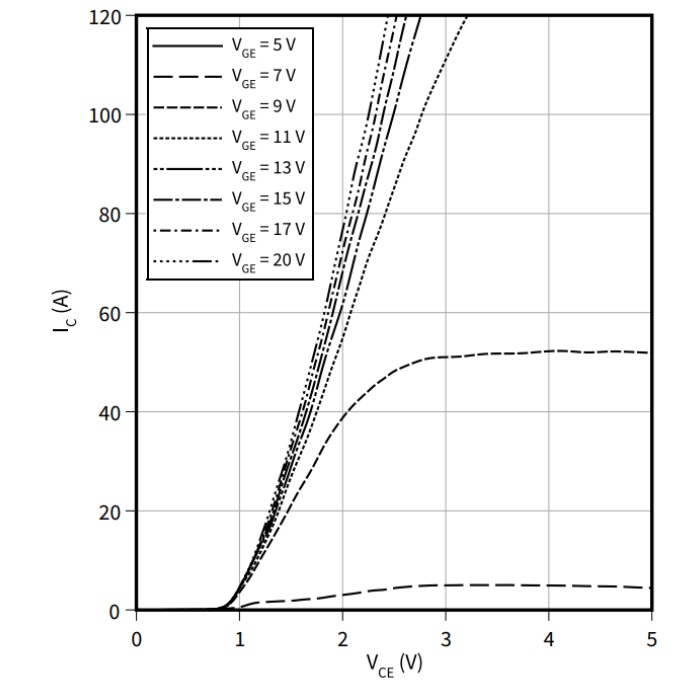
Collector current as a function of case temperature

$I_c = f(T_c)$
 $T_{vj} \leq 175\text{ }^{\circ}\text{C}, V_{GE} \geq 15\text{ V}$



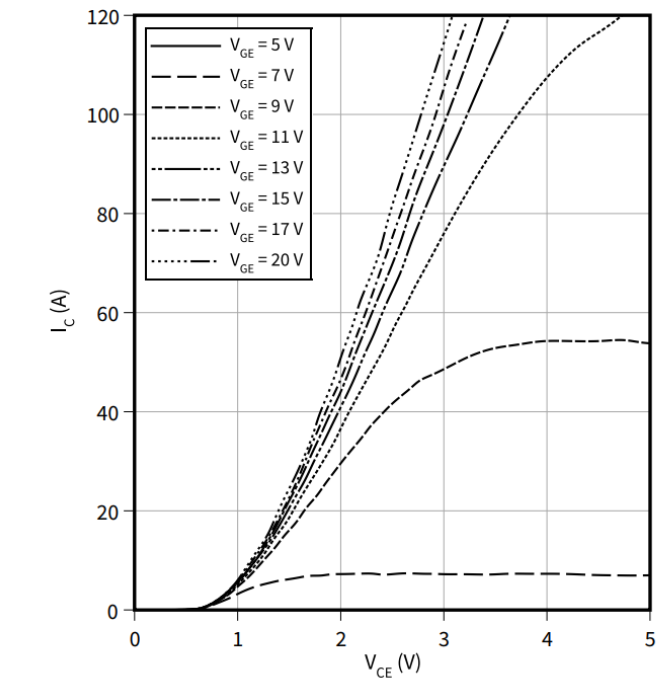
Typical output characteristic

$I_c = f(V_{CE})$
 $T_{vj} = 25\text{ }^{\circ}\text{C}$



Typical output characteristic

$I_c = f(V_{CE})$
 $T_{vj} = 175\text{ }^{\circ}\text{C}$

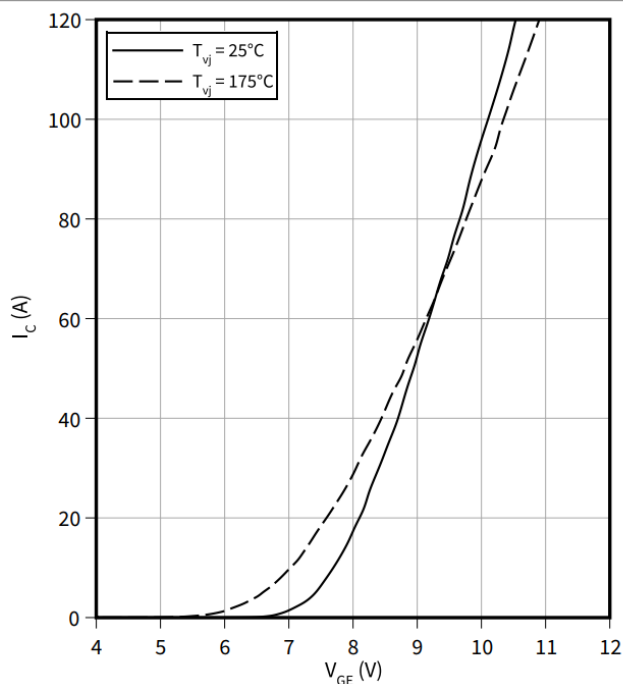


4 特性图

Typical transfer characteristic

$$I_C = f(V_{GE})$$

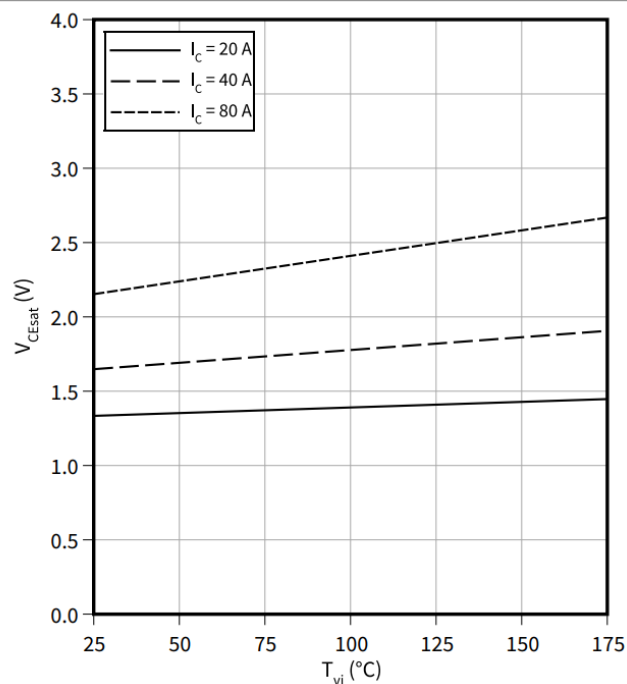
$$V_{CE} = 20 \text{ V}$$



Typical collector-emitter saturation voltage as a function of junction temperature

$$V_{CEsat} = f(T_{vj})$$

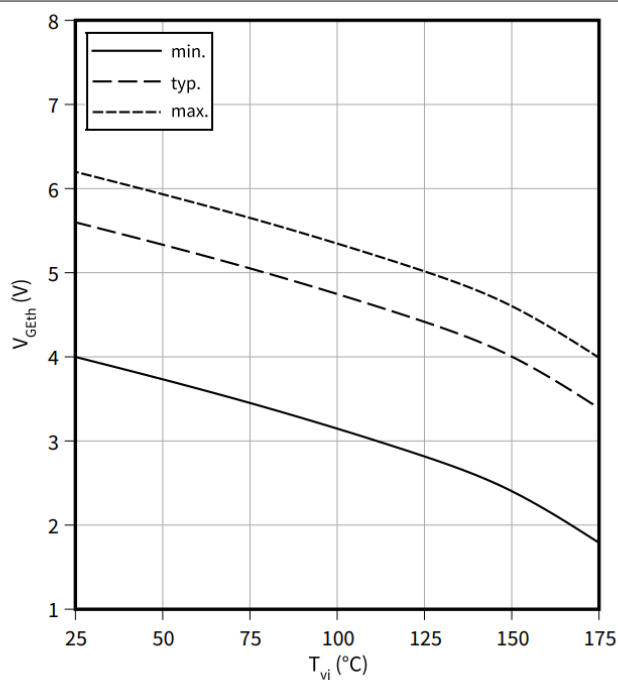
$$V_{GE} = 15 \text{ V}$$



Gate-emitter threshold voltage as a function of junction temperature

$$V_{GEth} = f(T_{vj})$$

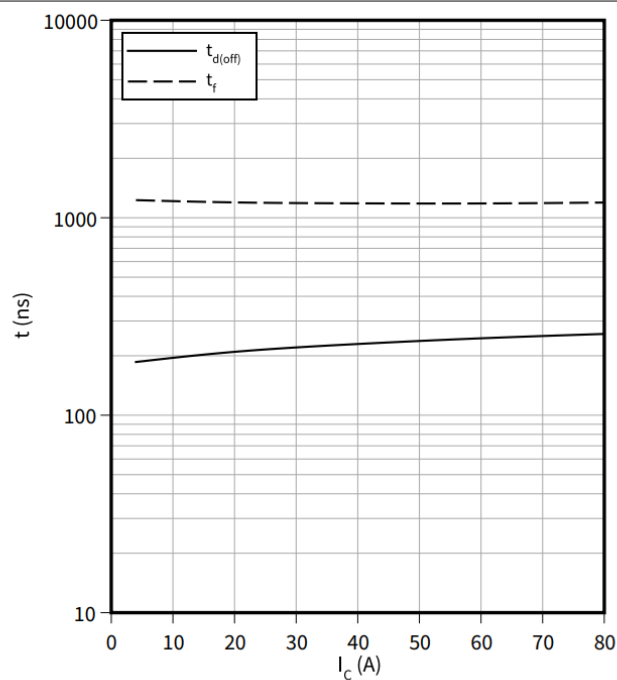
$$I_C = 0.63 \text{ mA}$$



Typical switching times as a function of collector current

$$t = f(I_C)$$

$$T_{vj} = 175^\circ\text{C}, V_{GE} = 0/15 \text{ V}, C_r = 270 \text{ nF}, R_G = 10 \Omega$$

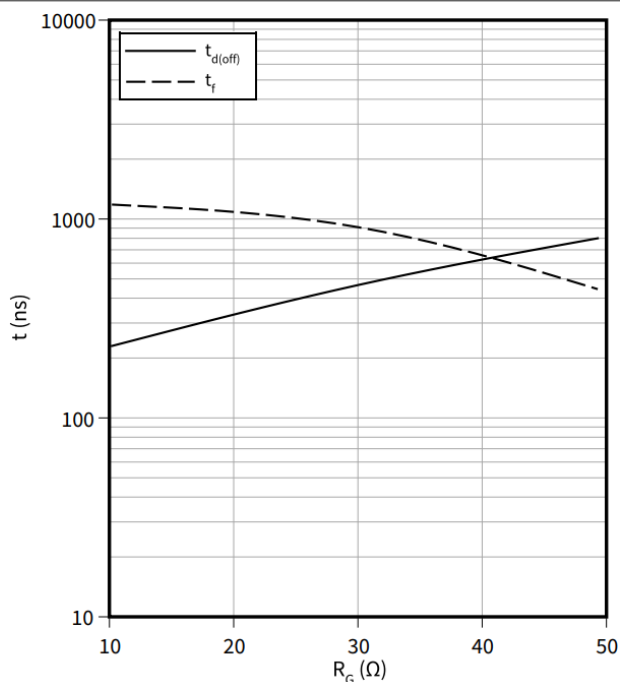


4 特性图

Typical switching times as a function of gate resistor

$$t = f(R_G)$$

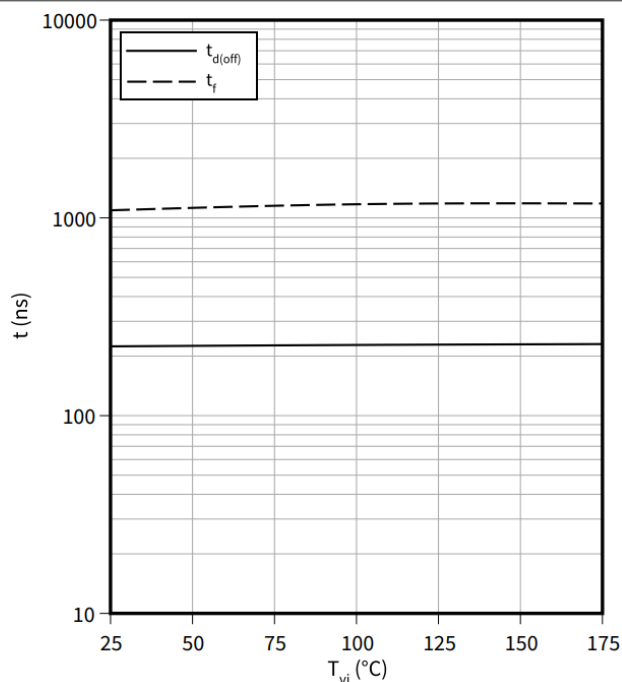
$I_C = 40 \text{ A}$, $T_{vj} = 175 \text{ }^\circ\text{C}$, $V_{GE} = 0/15 \text{ V}$, $C_r = 270 \text{ nF}$



Typical switching times as a function of junction temperature

$$t = f(T_{vj})$$

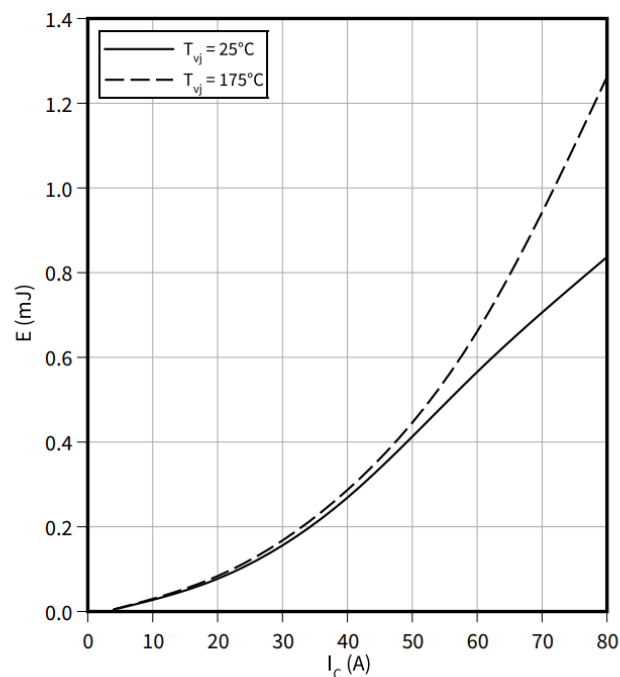
$I_C = 40 \text{ A}$, $V_{GE} = 0/15 \text{ V}$, $C_r = 270 \text{ nF}$, $R_G = 10 \text{ } \Omega$



Typical switching energy losses as a function of collector current

$$E = f(I_C)$$

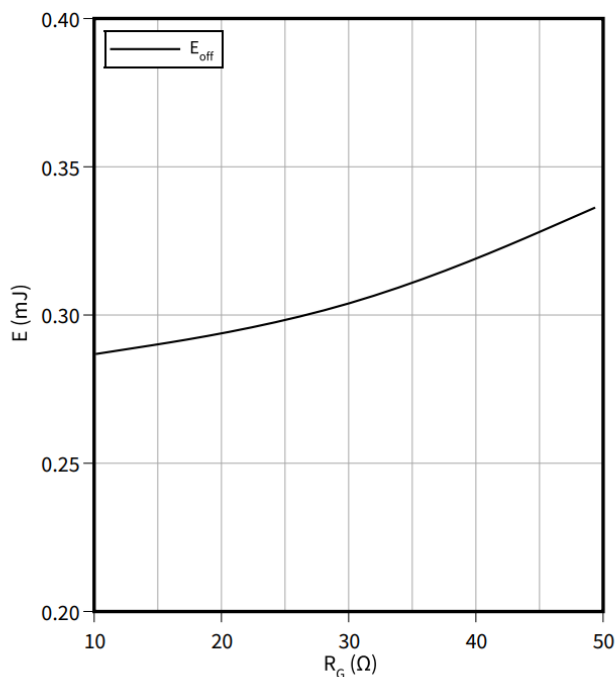
$V_{GE} = 0/15 \text{ V}$, $C_r = 270 \text{ nF}$, $R_G = 10 \text{ } \Omega$



Typical switching energy losses as a function of gate resistor

$$E = f(R_G)$$

$I_C = 40 \text{ A}$, $T_{vj} = 175 \text{ }^\circ\text{C}$, $V_{GE} = 0/15 \text{ V}$, $C_r = 270 \text{ nF}$

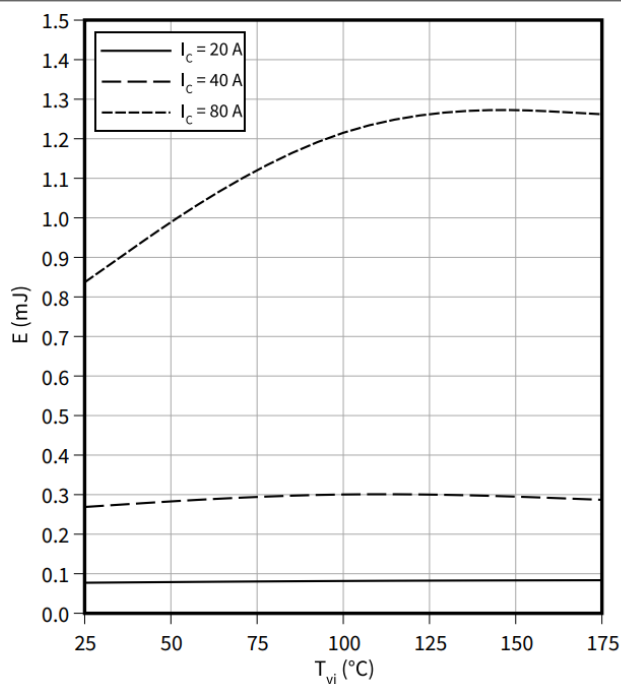


4 特性图

Typical switching energy losses as a function of junction temperature

$$E = f(T_{vj})$$

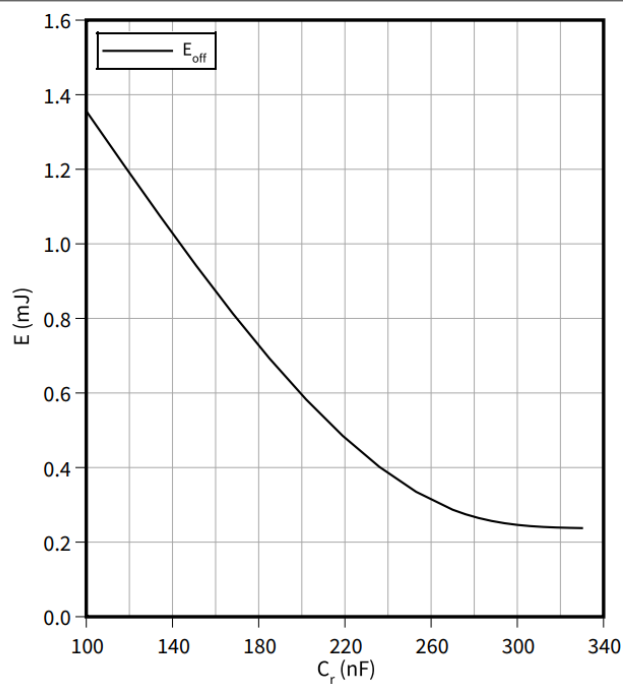
$V_{GE} = 0/15 \text{ V}$, $C_r = 270 \text{ nF}$, $R_G = 10 \Omega$



Typical switching energy losses as a function of resonant capacitance

$$E = f(C_r)$$

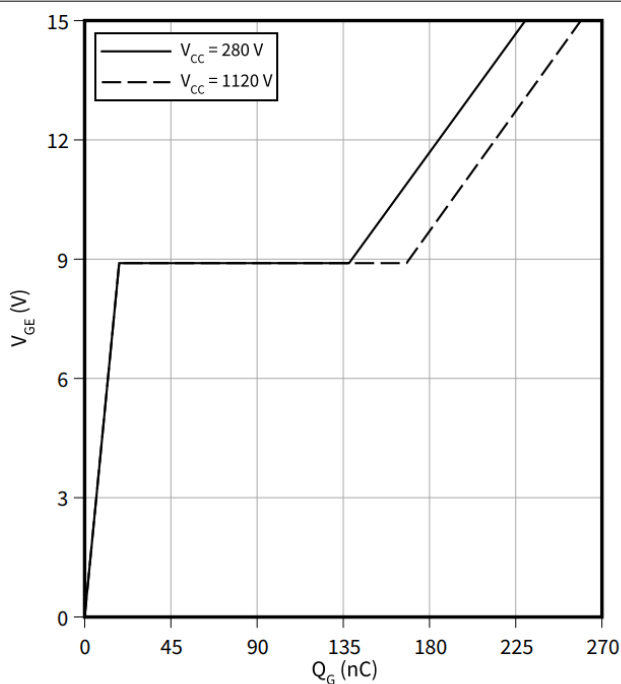
$I_C = 40 \text{ A}$, $T_{vj} = 175 \text{ °C}$, $V_{GE} = 0/15 \text{ V}$, $R_G = 10 \Omega$



Typical gate charge

$$V_{GE} = f(Q_G)$$

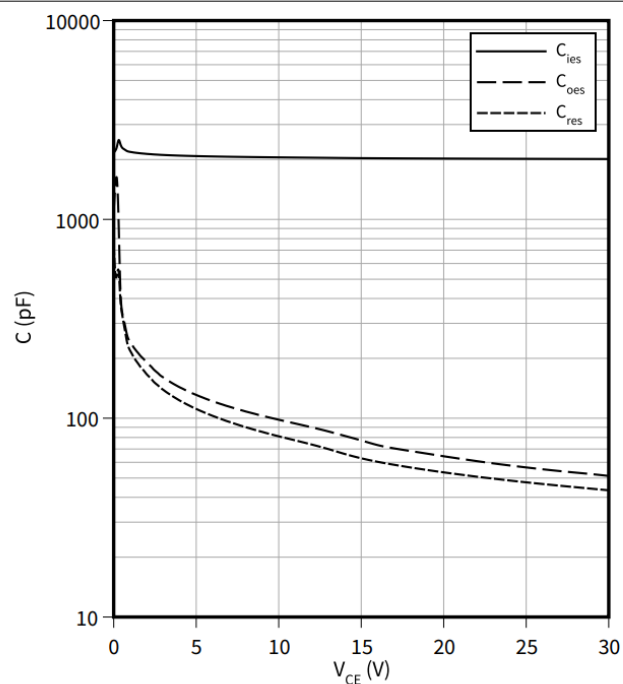
$I_C = 40 \text{ A}$



Typical capacitance as a function of collector-emitter voltage

$$C = f(V_{CE})$$

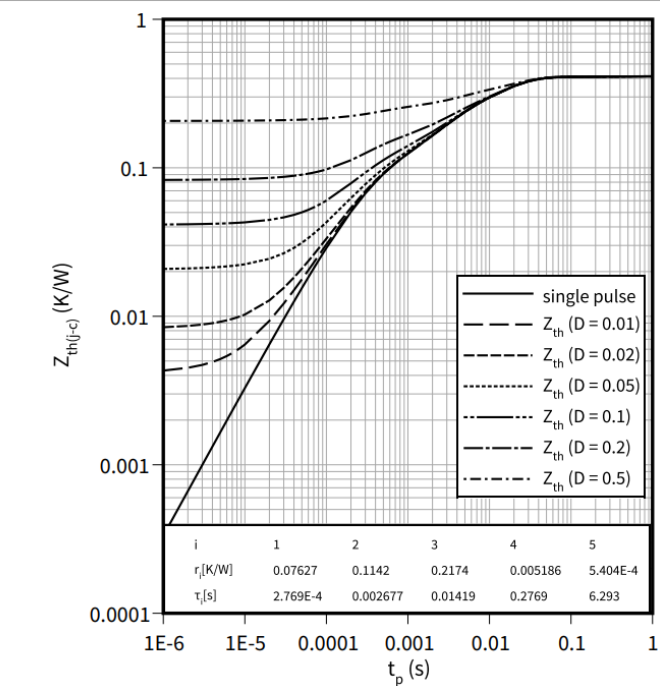
$f = 100 \text{ kHz}$, $V_{GE} = 0 \text{ V}$



4 特性图

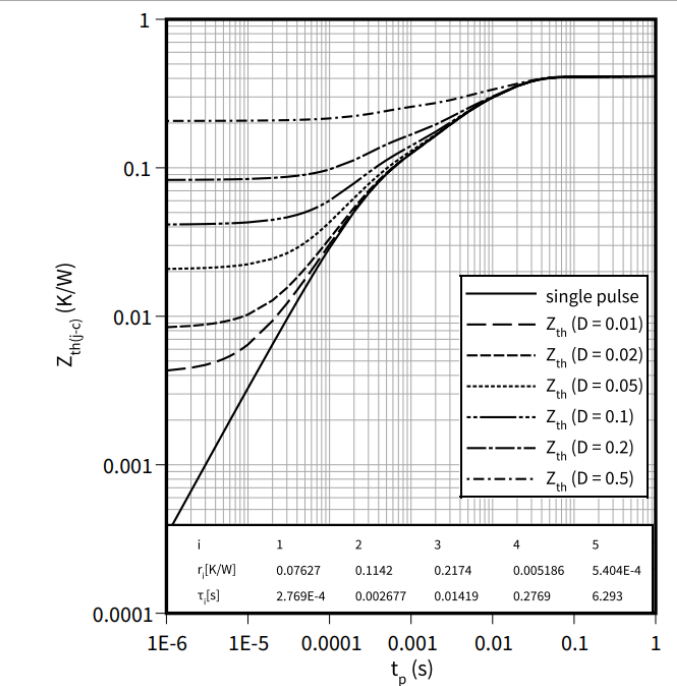
IGBT transient thermal impedance as a function of pulse width

$Z_{th(j-c)} = f(t_p)$
 $D = t_p/T$



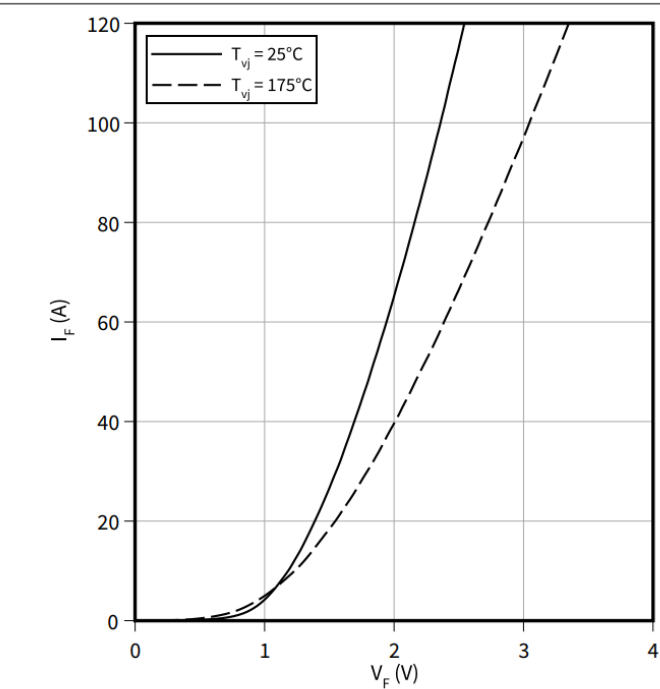
Diode transient thermal impedance as a function of pulse width

$Z_{th(j-c)} = f(t_p)$
 $D = t_p/T$



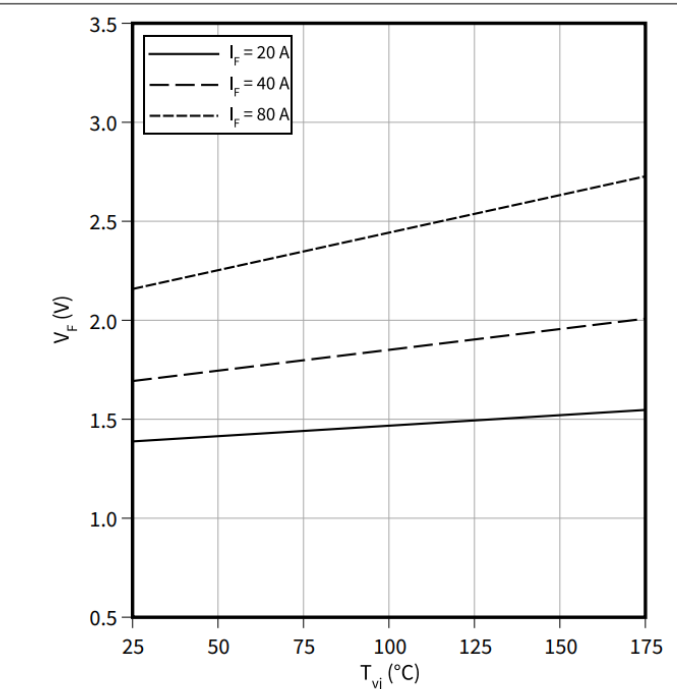
Typical diode forward current as a function of forward voltage

$I_F = f(V_F)$



Typical diode forward voltage as a function of junction temperature

$V_F = f(T_{vj})$



5 封装外形

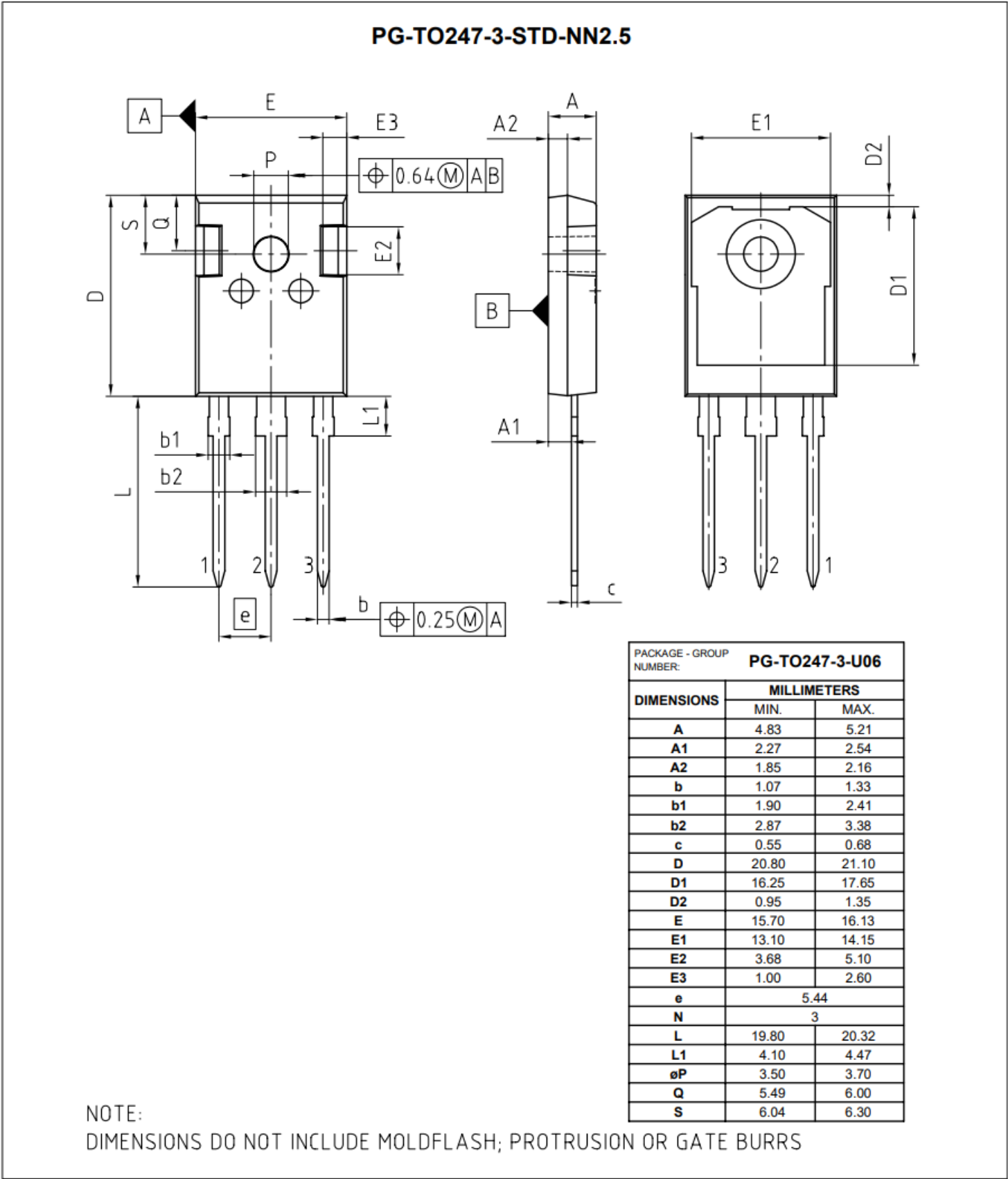


图 1

6 测试条件

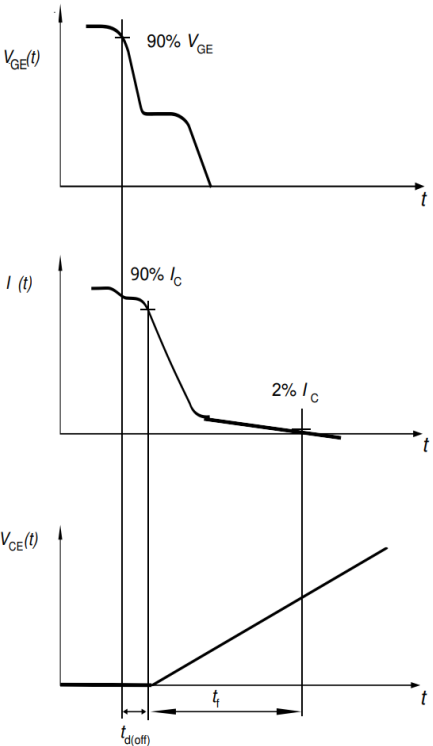


Figure A. Definition of switching times

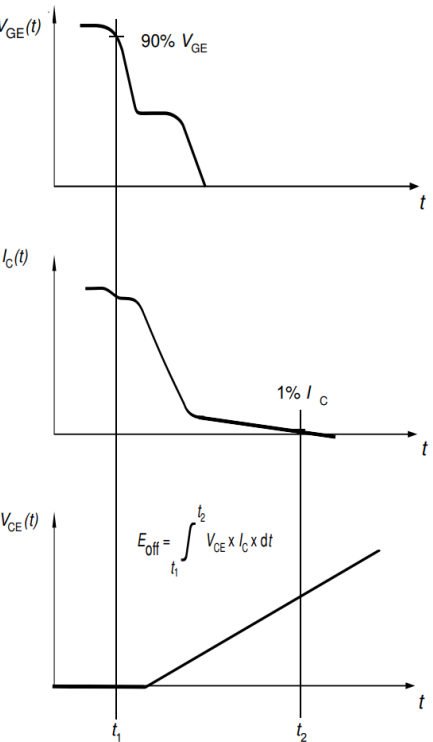


Figure B. Definition of switching losses

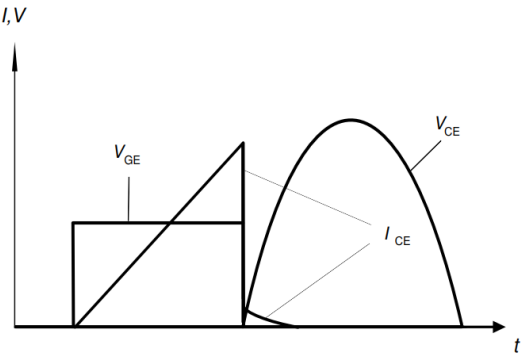


Figure C. Typical switching behavior in resonant applications

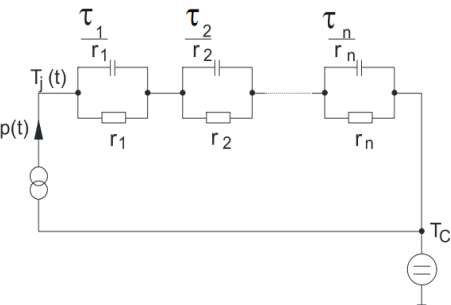


Figure D. Thermal equivalent circuit

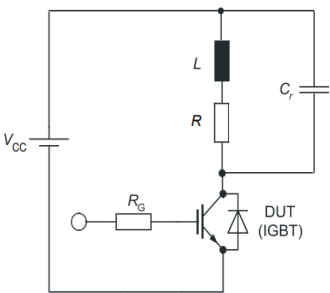


Figure E. Dynamic test circuit
Resonant capacitor, C_r
Damping resistor, R



修订记录

修订记录

Document revision	Date of release	Description of changes
0.10	2022-11-25	Preliminary datasheet
1.00	2023-05-19	Final datasheet
1.10	2024-06-07	Updated switching related data



免责声明

请注意，本文件的原文使用英文撰写，为方便客户浏览英飞凌提供了中文译文。该中文译文仅供参考，并不可作为任何论点之依据。

由于翻译过程中可能使用了自动化程序，以及语言翻译和转换过程中的差异，最后的中文译文与最新的英文版本原文含义可能存在不尽相同之处。

因此，我们同时提供该中文译文版本的最新英文原文供您阅读，请参见 <http://www.infineon.com>

英文原文和中文译文版本之间若存有任何歧异，以最新的英文版本为准，并且仅认可英文版本为正式文件。

您如果使用本文件，即表示您同意并理解上述说明。英飞凌不对因翻译过程中可能存在的任何不完整或不准确信息而产生的任何直接或间接损失或损害负责。英飞凌不承担中文译文版本的完整性和准确性责任。如果您不同意上述说明，请不要使用本文件。

Trademarks

All referenced product or service names and trademarks are the property of their respective owners.

重要通知

版本 2025-09-16

Infineon Technologies AG 出版，
德国 Neubiberg 85579

版权 © 2025 Infineon Technologies AG
及其关联公司。
保留所有权利。

Do you have a question about this
document?

Email:
erratum@infineon.com

Infineon Technologies AG 及其关联公司（以下简称“英飞凌”）销售或提供和交付的产品（可能也包括样品，且可能由硬件或软件或两者组成）（以下简称“产品”），应遵守客户与英飞凌签订的框架供应合同或其他书面协议的条款和条件，如无上述合同或其他书面协议，则应遵守适用的英飞凌销售条件。只有在英飞凌明确书面同意的情况下，客户的一般条款和条件或对适用的英飞凌销售条件的偏离才对英飞凌具有约束力。

为避免疑义，英飞凌不承担侵犯第三方权利的所有保证和默示保证，例如对特定用途/目的的适用性或适销性的保证。

英飞凌对与样品、应用或客户对任何产品的具体使用有关的任何信息或本文件中给出的任何示例或典型值概不负责。

本文件中包含的数据仅供具有技术资格和技能的客户代表使用。客户有责任评估产品对预期应用和客户特定用途的适用性，并在预期应用和客户特定用途中验证本文件中包含的所有相关技术数据。客户有责任正确设计、编程和测试预期应用的功能性和安全性，并遵守与其使用相关的法律要求。

除非英飞凌另行明确批准，否则产品不得用于任何因产品故障或使用产品的任何后果可合理预期会导致人身伤害的应用。但是，上述规定并不妨碍客户在英飞凌明确设计和销售的使用领域中使用任何产品，但是客户对应用负有全部责任。

英飞凌明确保留根据适用法律，如《德国版权法》（UrhG）第 44b 条，将其内容用于商业资料和数据勘探（TDM）的权利。

如果产品包含安全功能：

由于任何计算设备都不可能绝对安全，尽管产品采取了安全措施，但英飞凌不保证产品不会被入侵、数据不会被盗或遗失，或不会发生其他漏洞（以下简称“安全漏洞”），英飞凌对任何安全漏洞不承担任何责任。

如果本文件包含或引用软件：

根据美国、德国和世界其他国家的知识产权法律和条约，该软件归英飞凌所有。英飞凌保留所有权利。因此，您只能按照软件附带的软件授权协议的规定使用本软件。

如果没有适用的软件授权协议，英飞凌特此授予您个人的、非排他性的、不可转让的软件知识产权授权（无权转授权）：(a) 对于以源代码形式提供的软件，仅在贵组织内部修改和复制该软件用于英飞凌硬件产品；及 (b) 对于以二进制代码 (binary code) 形式对外向终端用户分发该软件，仅得用于英飞凌硬件产品。禁止对本软件进行任何其他使用、复制、修改、翻译或编译。有关产品、技术、交货条款和条件以及价格的详细信息，请联系离您最近的英飞凌办公室或访问 <https://www.infineon.com>。