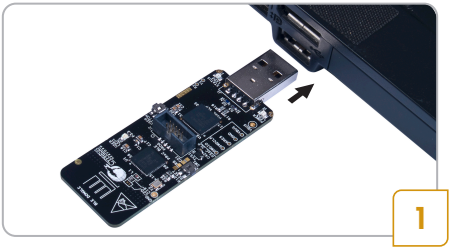
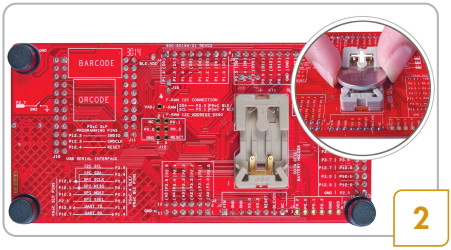
蓝牙®低功耗PIONEER套件



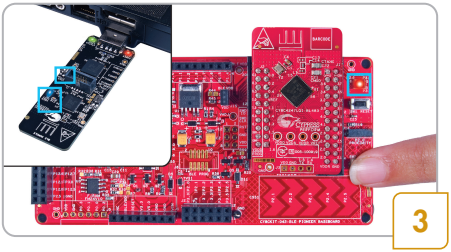
1 CY5671 PRoC™ BLE模块
2 预加载了CY8CKIT-142 PSoC® 4 BLE模块的BLE Pioneer基板
3 CY5670 CySmart™ USB收发器
4 四根跳线（每个的长度为4英寸）
5 两根接近感应传感器线（每个的长度为5英寸）
6 纽扣电池（3 V CR2032）
7 USB的标准A转Mini-B型线缆
8 快速入门指南（本文档）



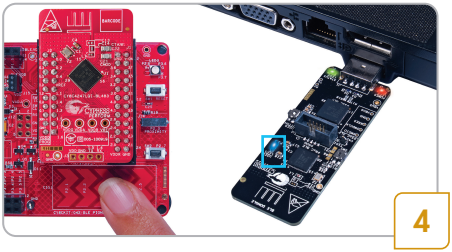
- 将收发器连接到您计算机的USB端口上。对于Windows 8或更早期的操作系统，该演示不要求安装驱动程序。请参考Windows 8.1或更高版本的套件指南



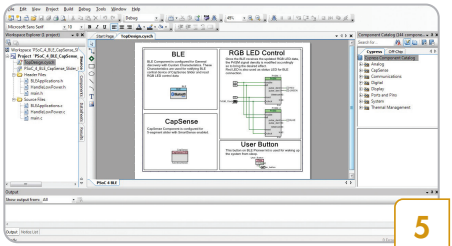
- 将该套件附带的3 V纽扣电池插入基板背面的纽扣电池座内



- 按下收发器和 基板上的SW2按键。基板上的红色LED和收发器上的蓝色LED在三秒钟内保持打开状态，然后它们将关闭，以表示两个电路板之间建立了低功耗蓝牙连接

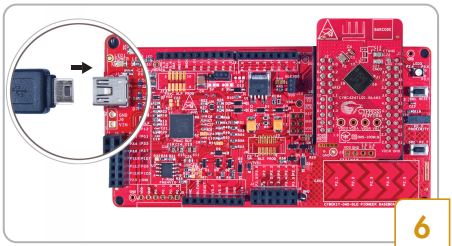


- 在基板的CapSense®滑条上通过移动您的手指来控制收发器上蓝色LED的亮度



5

- 可从www.cypress.com/CY8CKIT-042-BLE网址上下载并安装PSoC Creator™ IDE、BLE Pioneer Kit套件示例项目文档和硬件设计文件

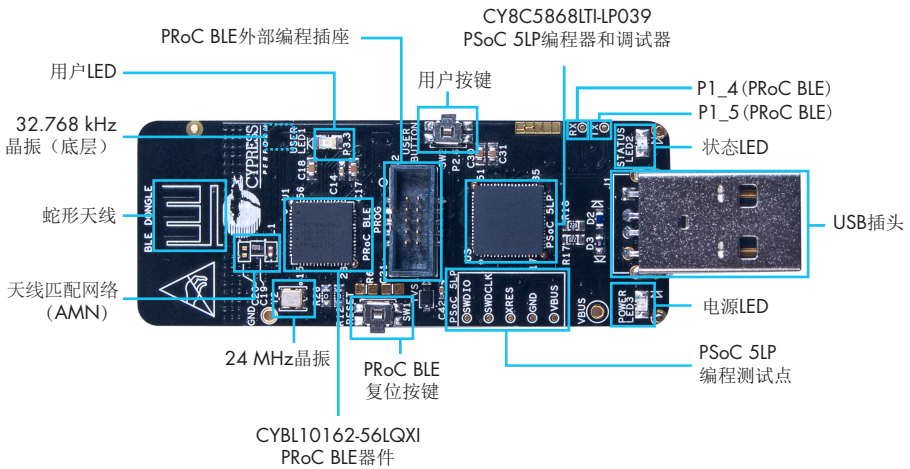


6

- 为了调试您的PSoC Creator项目，请使用USB线缆来将基板（带有PSoC 4 BLE或PRoC BLE模块）连接到您的计算机上
- 有关示例项目的更多信息，请参考套件用户指南的第四章节

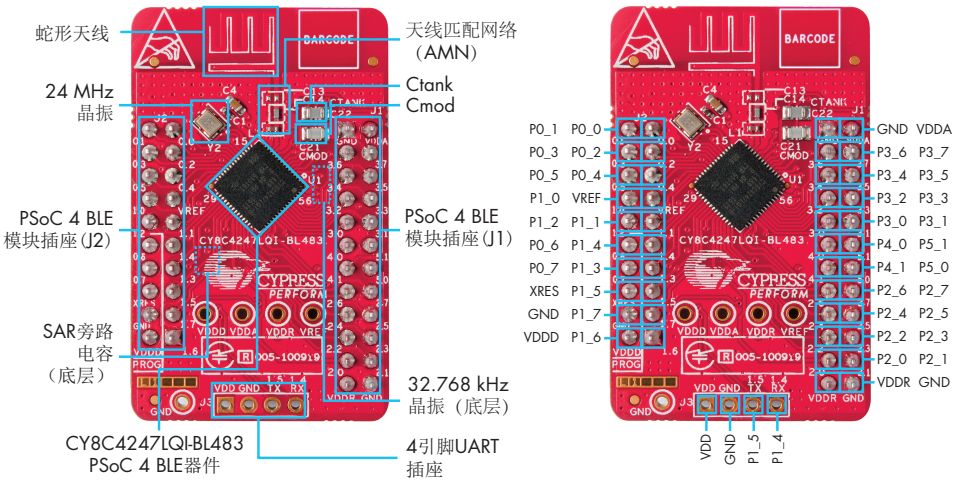
注意：如果在评估时，这个demo接近另外一个正处于广播状态中的BLE Pioneer套件的时候（另一个使用默认开箱即用的固件），收发器可能会连接到另一个套件的基板上。出现这种情况的话，请按下您套件中收发器和基板上的复位按键（SW1），然后重复执行步骤3，重新建立收发器和套件的连接。

CySmart USB Dongle收发器的特性列表和引脚分布说明



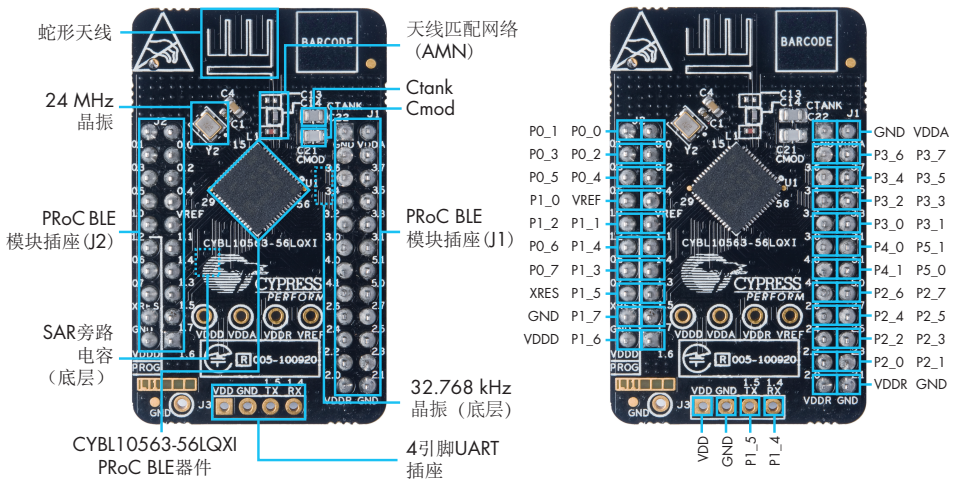
PSoC 4 BLE Module模块的特性列表和引脚分布说明

PSoC 4 BLE — 是一个48 MHz ARM® Cortex®-M0的单芯片解决方案。它集成了BLE射频、CapSense、可编程模拟模块(12位ADC、2个电流DAC、2个低功耗比较器和4个低功耗运算放大器）和可编程数字模块(4个定时器/计数器/PWM、4个通用数字模块和2个串行通信模块）



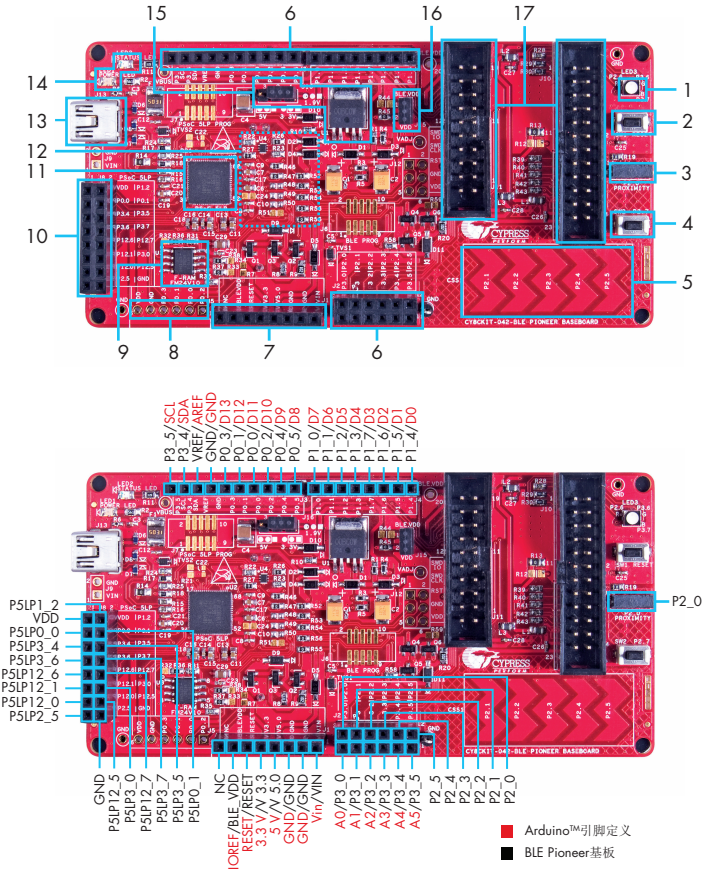
PRoC BLE Module模块的特性列表和引脚分布说明

PRoC BLE — 是一个48 MHz ARM Cortex-M0的单芯片解决方案。它集成了BLE射频、CapSense、2个串行通信模块、12位ADC、4个定时器/计数器/PWM、4个额外的PWM、I²S和LCD



蓝牙®低功耗PIONEER套件

BLE Pioneer基板的特性列表和引脚分布说明



1 RGB LED
2 BLE器件复位按键
3 CapSense接近感应插座
4 用户按键
5 CapSense滑条
6 Arduino兼容的I/O插座（J2/J3/J4）
7 Arduino兼容的电源插座（J1）
8 Digilent® Pmod™-兼容的I/O插座（J5）
9 赛普拉斯所提供的F-RAM 1 Mb（FM24V10-G）
10 PSoC 5LP I/O插座（J8）
11 PSoC 5LP编程器和调试器（CY8C5868LTI-LP039）
12 纽扣座（底层）
13 USB连接器（J13）
14 电源LED和状态LED
15 系统电源跳线器（J16）— LDO 1.9 V~5 V
16 BLE电源跳线器/电流测量（J15）
17 BLE模块插座（J10/J11）

要获取本套件的最新信息，并下载套件软件和硬件文件，请访问网址www.cypress.com/CY8CKIT-042-BLE

© 2014 - 2017赛普拉斯半导体公司。保留所有权利。
此处引用的所有商标或注册商标均归其各自所有者所有。
文档编号：001-96122版本*B