

快速入门指南

KIT_DRIVER_2EDF7275F

PMM栅极驱动器应用工程师

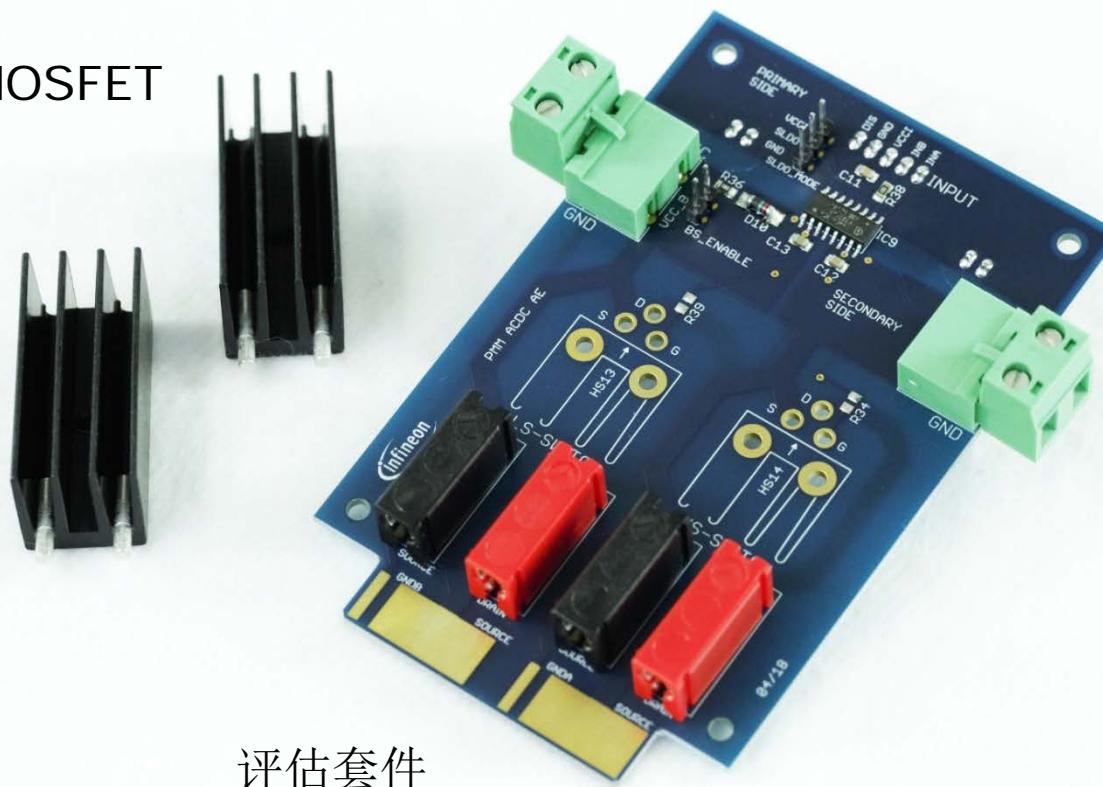


KIT_DRIVER_2EDF7275F



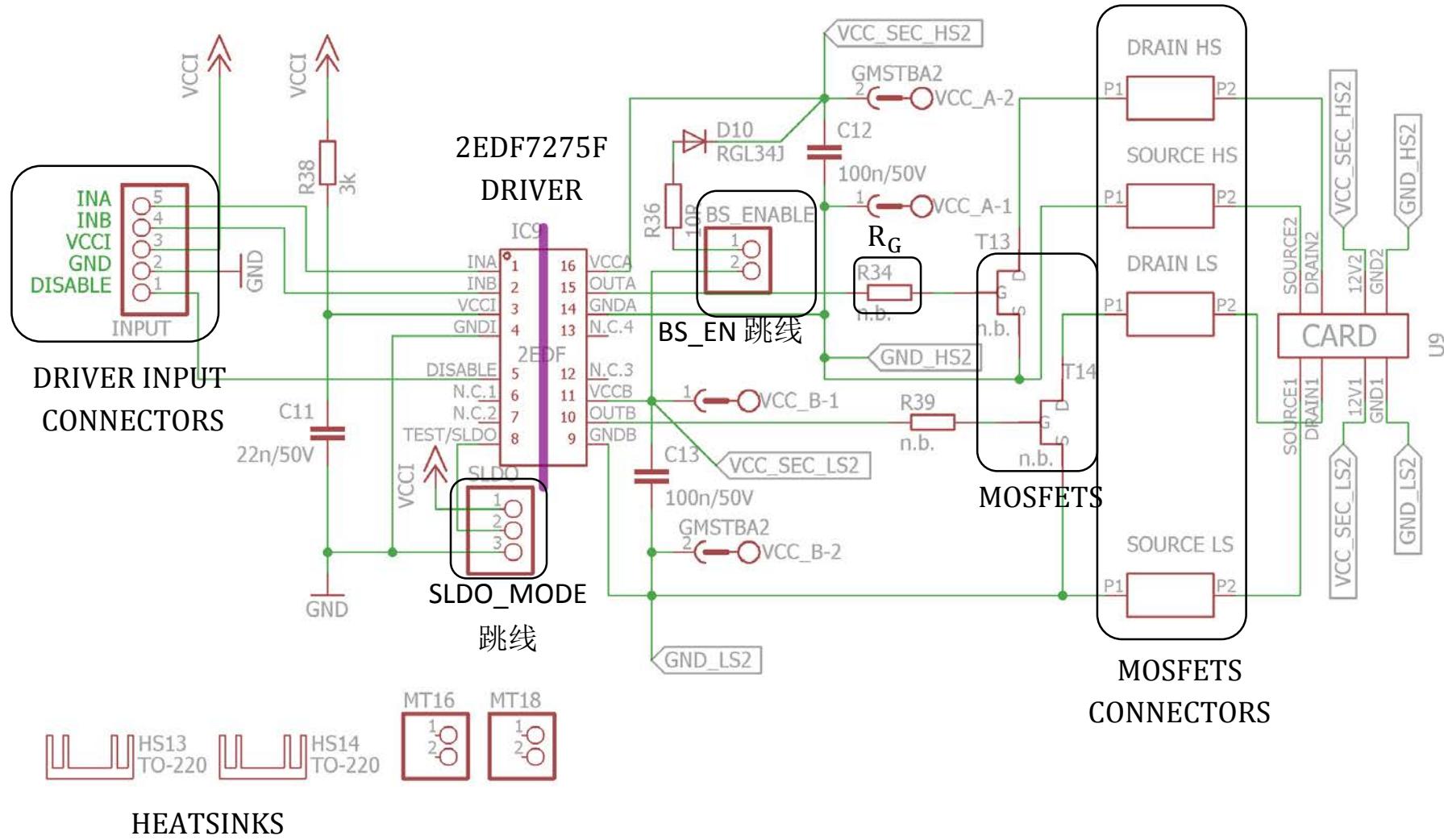
包含在此套件中

用于
TO-220 MOSFET



评估套件
KIT_DRIVER_2EDF7275F

电路板原理图

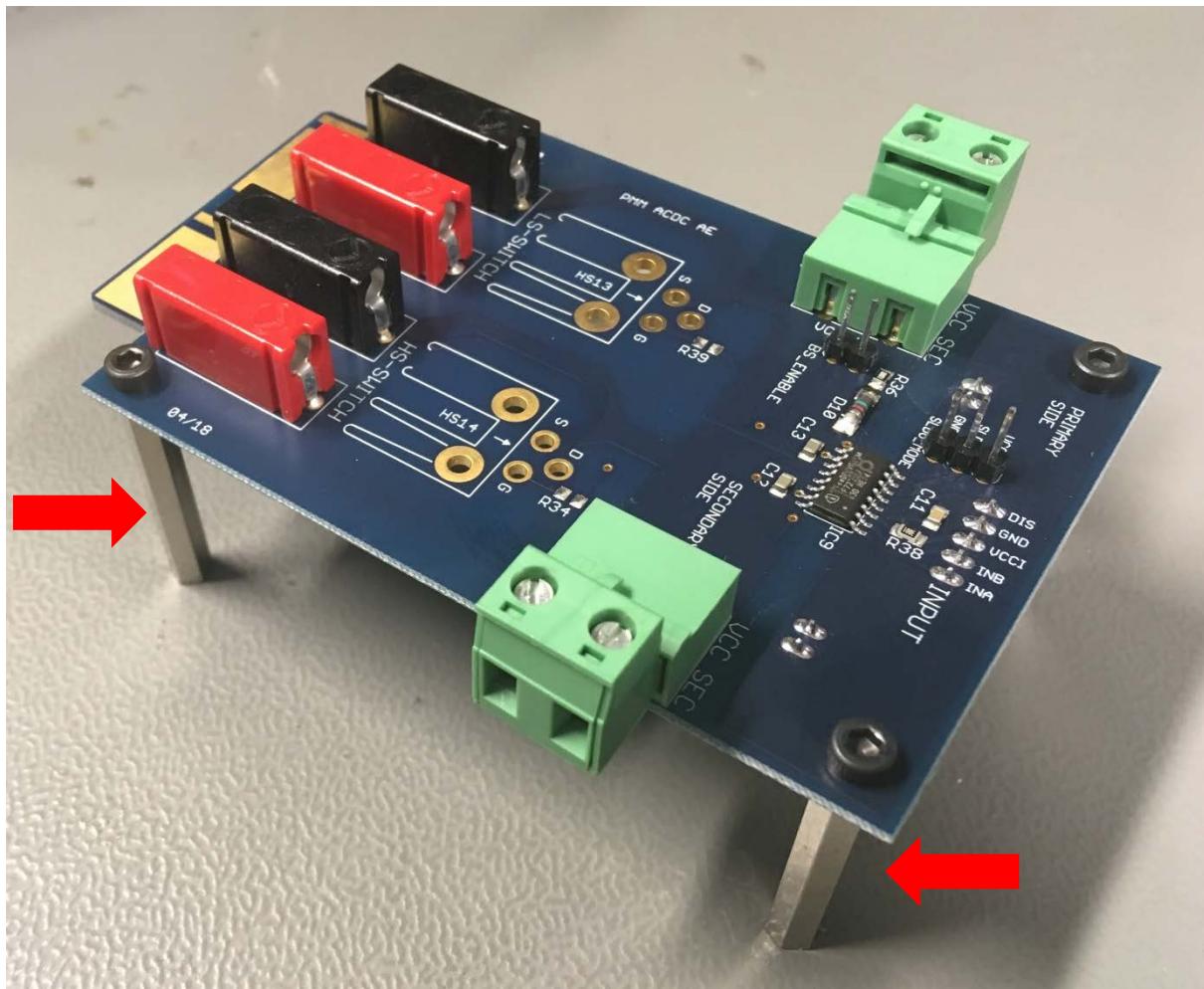


添加组件 – BOM 建议

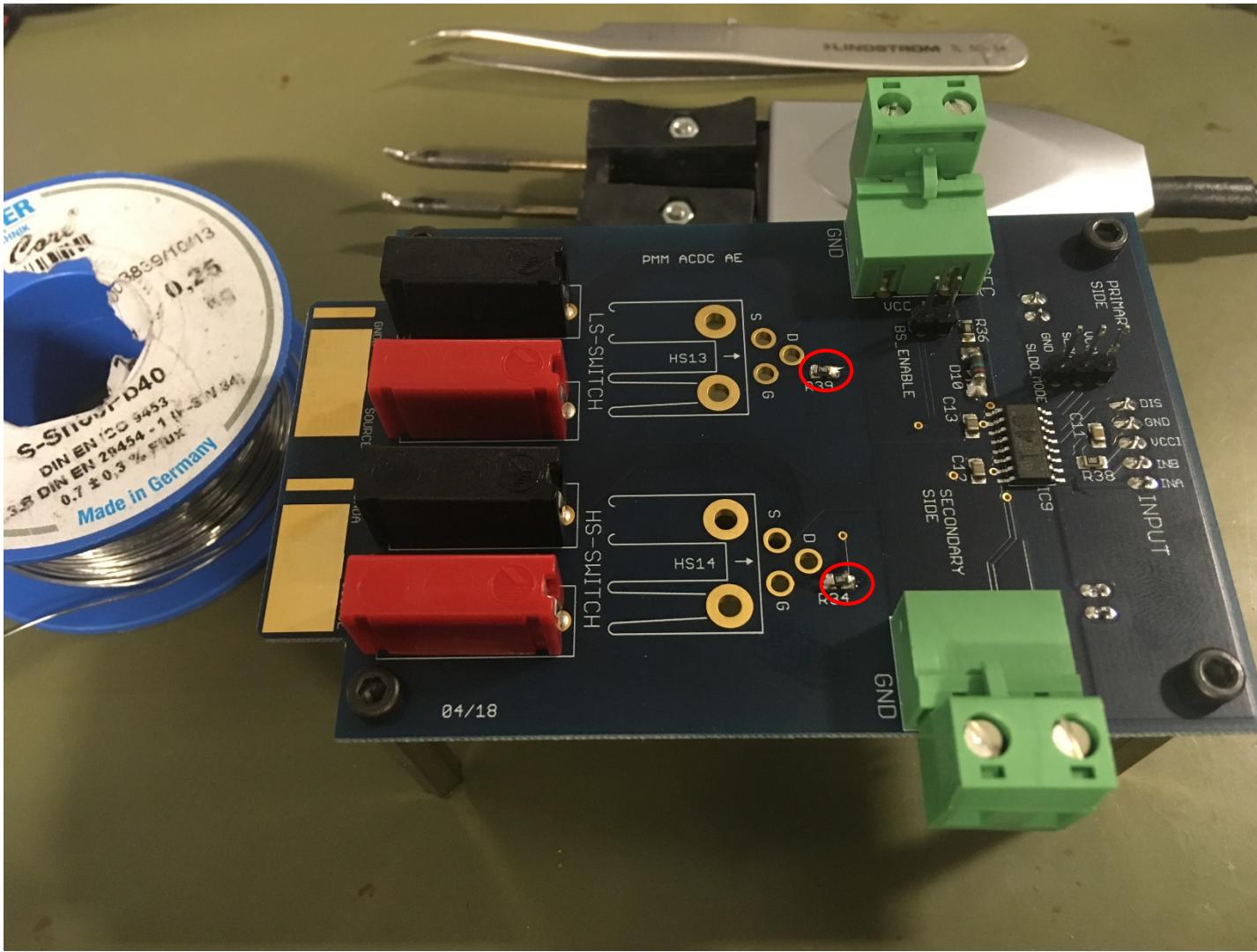


组件	数量	元件称号	注释	电压	封装	类型	零件号/耗材
电阻	4	R34,R39			RES805R	SMD 陶瓷电阻	
TO-220 插座	2	T13,T14	TO-220 socket		TO-220	插座连接器 0.034" ~ 0.041" (0.86 mm ~ 1.04 mm)	5050865-5 得捷电子 (Digi-key)

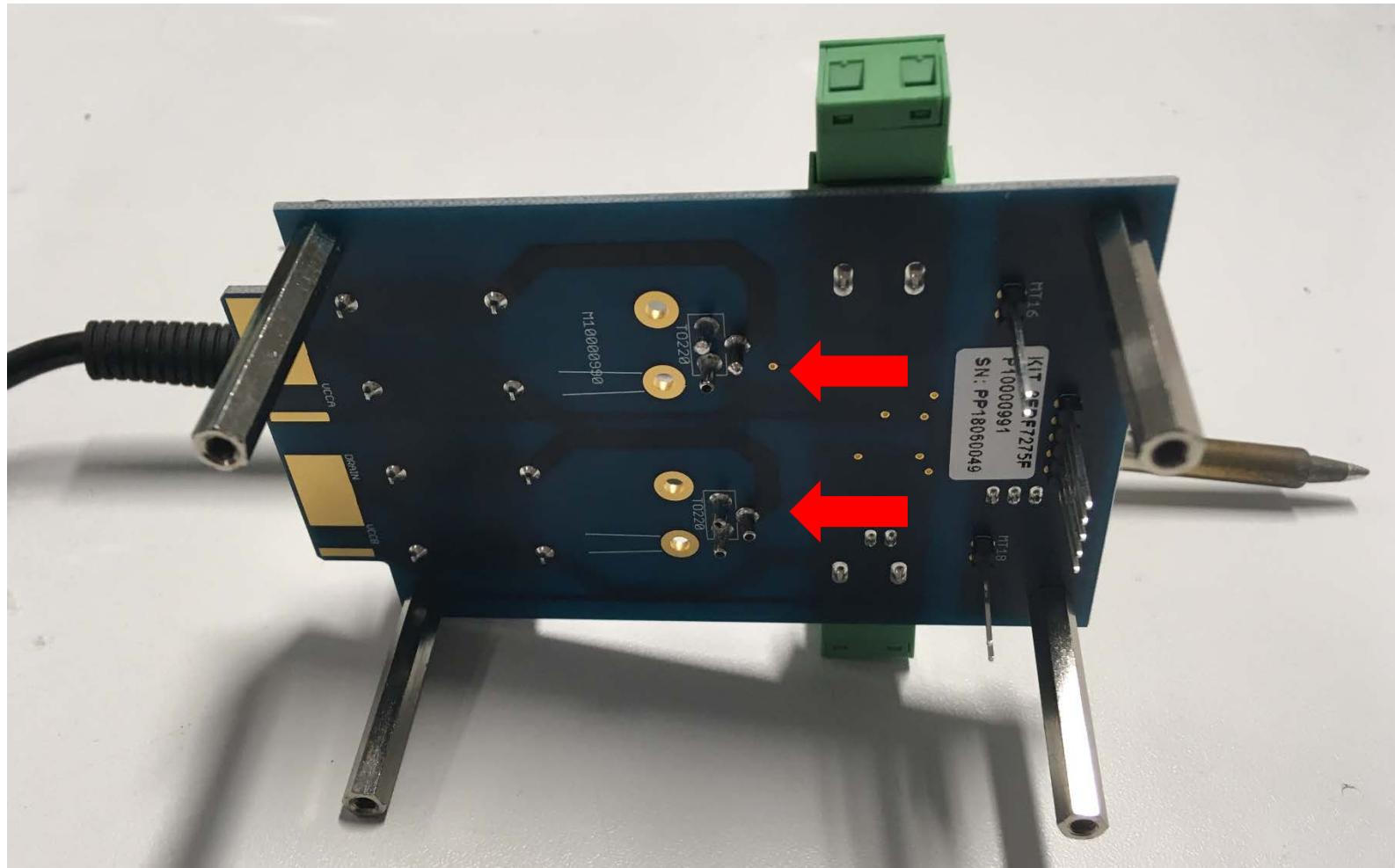
第 1 步：安装定距螺栓



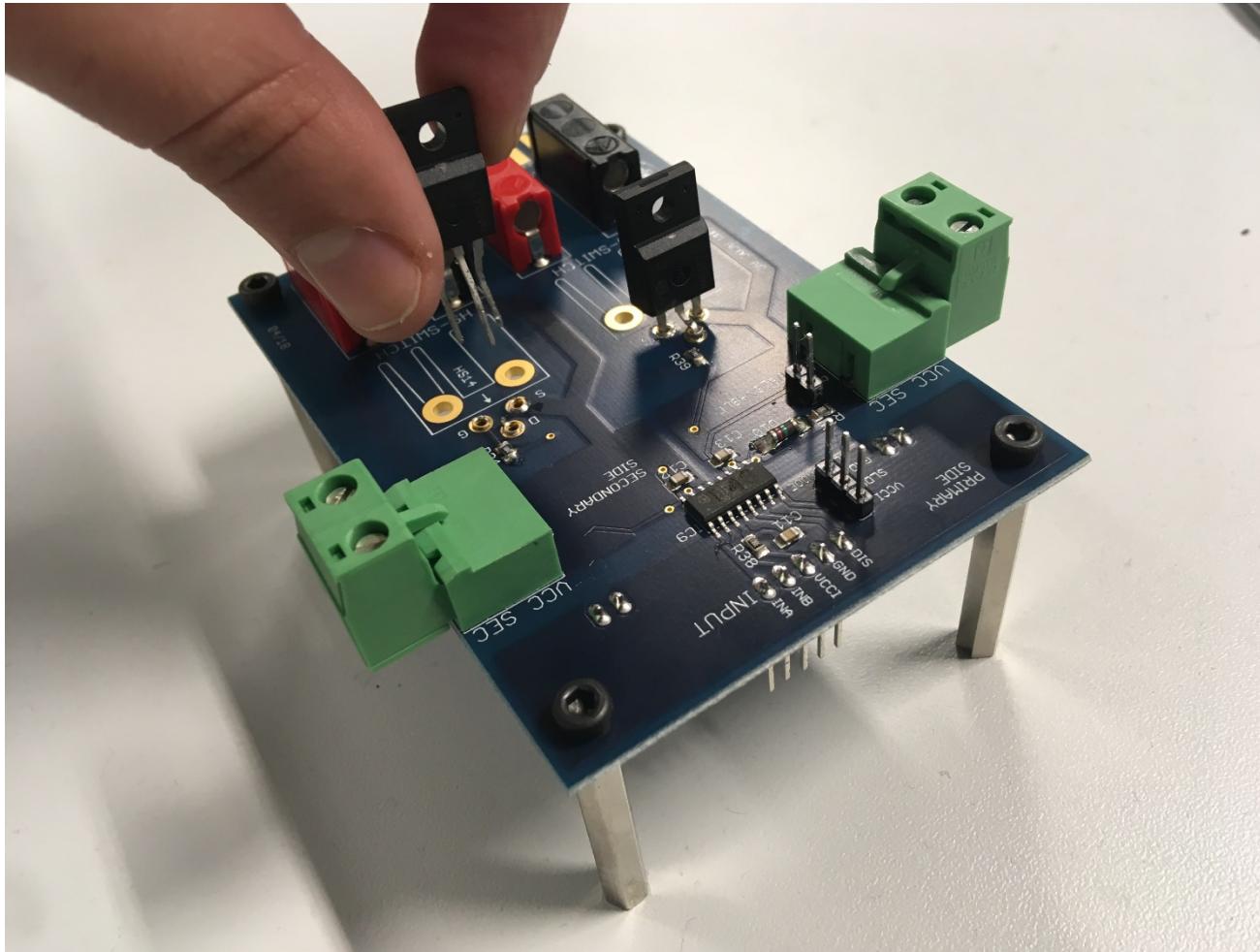
第 2 步：焊接栅极电阻



第 3 步：焊接 TO-220 插座

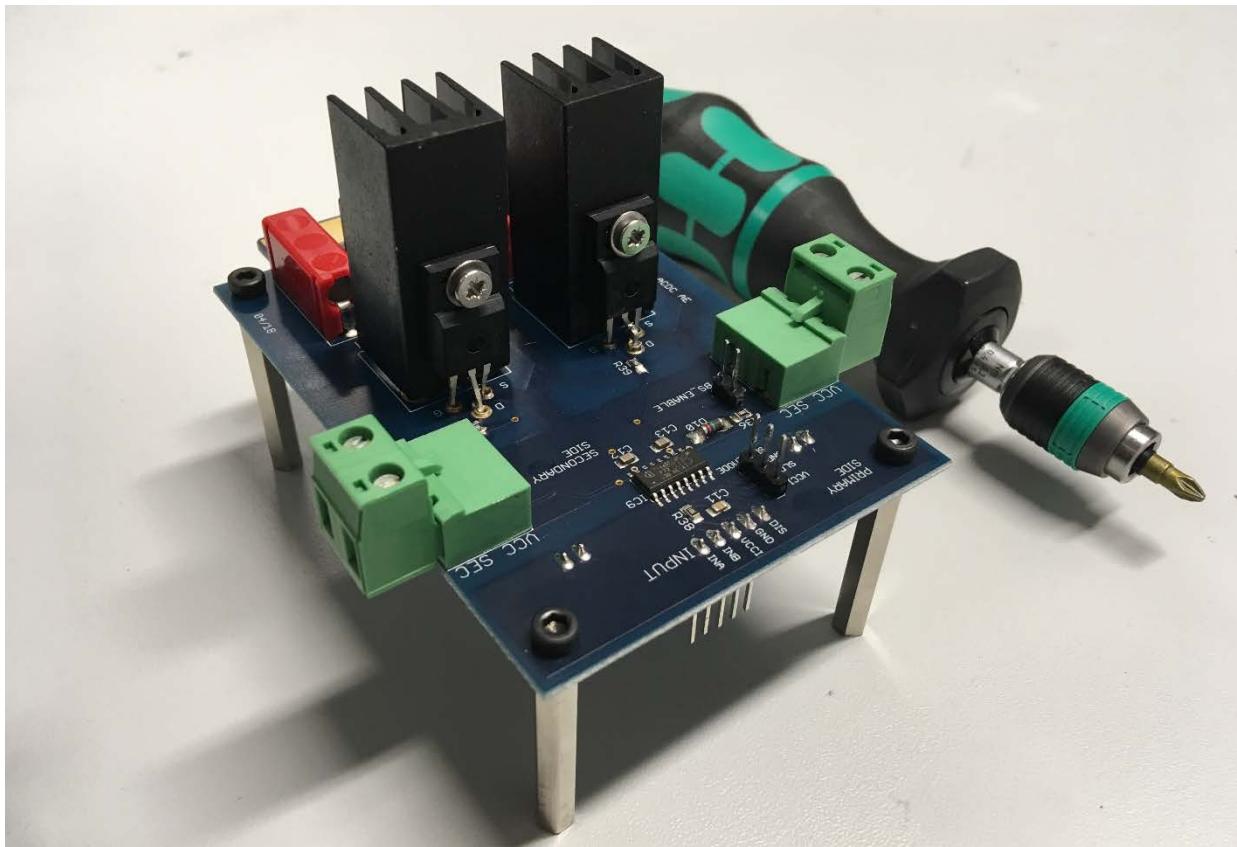


第 4 步：将 MOSFET 放置在插座中

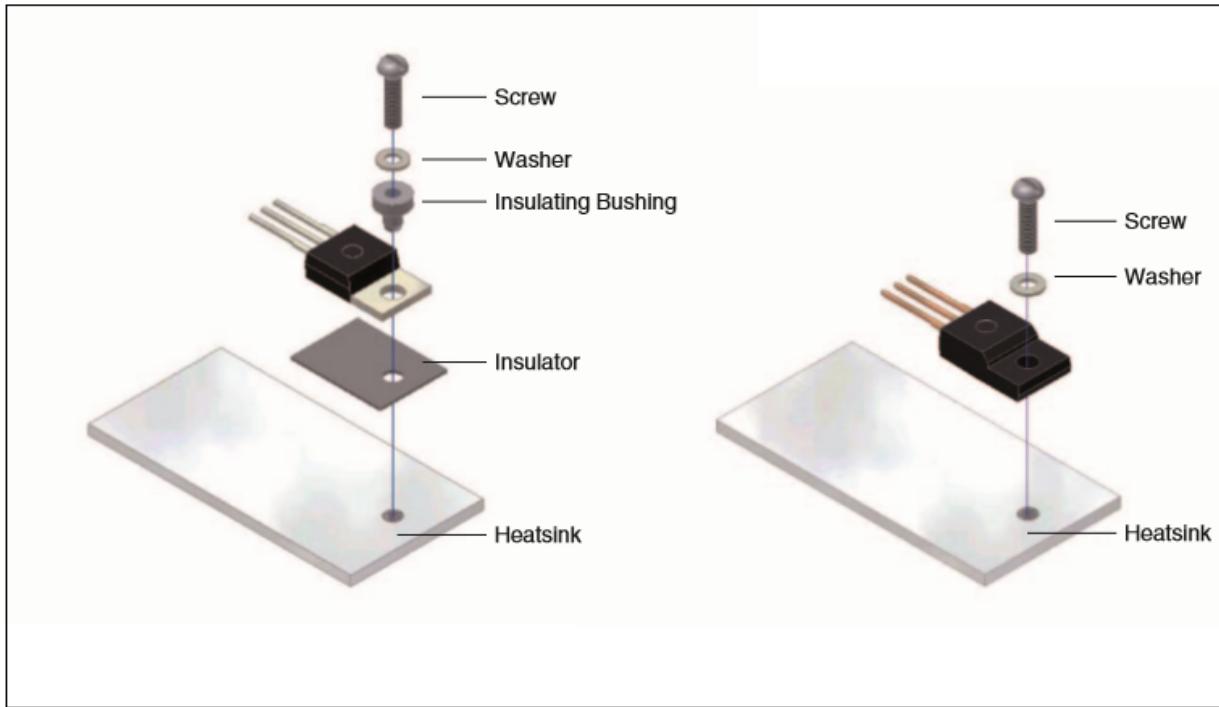


第 5 步：安装散热器（选装）

- › 如果电路板用于高压环境, 请焊接散热器
 - › 在基本测量中, 不必如此
 - › 有关如何将 MOSFET 正确安装到散热器的更多信息, 请参见下一张幻灯片



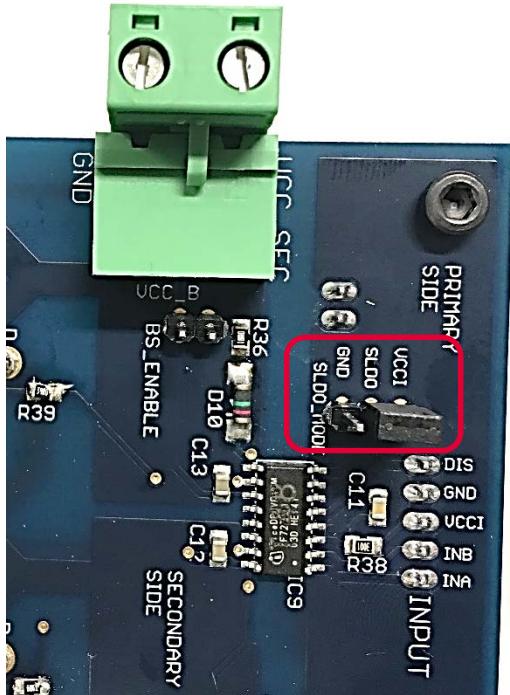
将 TO-220 MOSFET 安装到散热器



Package	Typ. Torque [Nm]	Max. Torque [Nm]	Comment
PG-T0220	0.6	0.7	Screw M3
PG-T0220 FullPAK	0.5	0.7	Screw M2.5

- › Infineon TO 包的装配建议:
- › https://www.infineon.com/dgdl/Infineon-Package_recommendations_for_assembly_of_Infineon_TO_packages-AN-v01_00-EN.pdf?fileId=db3a30431936bc4b011938532f885a38

第 6 步：选择SLDO_MODE跳线配置

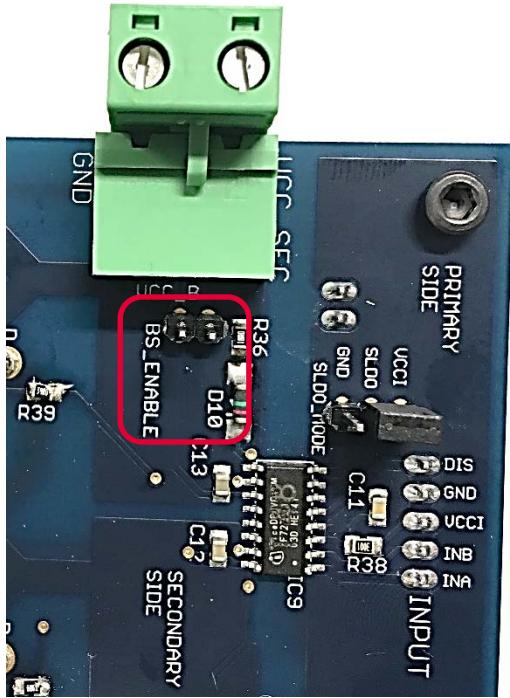


- 如果 $VCCI = 3.3V$:
 - 在VCCI和SLDO上连接SLDO_MODE跳线（正常模式操作）
 - 用 0Ω 电阻更换分流电阻R30
- 如果 $VCCI \geq 3.3V$, 则将SLDO_MODE跳线连接到SLDO和GND（分流模式操作）
 - 如果 $3.3V \leq VCCI \leq 12V$, 请根据下表减少分流电阻R30

可用电源	开关频率		
	100 KHz	1 MHz	3 MHz
5 V	< 732 kΩ	< 453 Ω	< 316 kΩ
8 V	< 2.15 kΩ	< 1.37 kΩ	< 953 kΩ
12 V	< 4.02 kΩ	< 2.61 kΩ	< 1.78 kΩ
15 V	< 5.49 kΩ	< 3.48 kΩ	< 2.43 kΩ

- 本快速入门指南示例为正常模式操作，例如：SLDO_MODE跳线通过SLDO和VCCI引脚连接，并施加3.3V VCCI。

第 7 步：选择BS_EN跳线配置

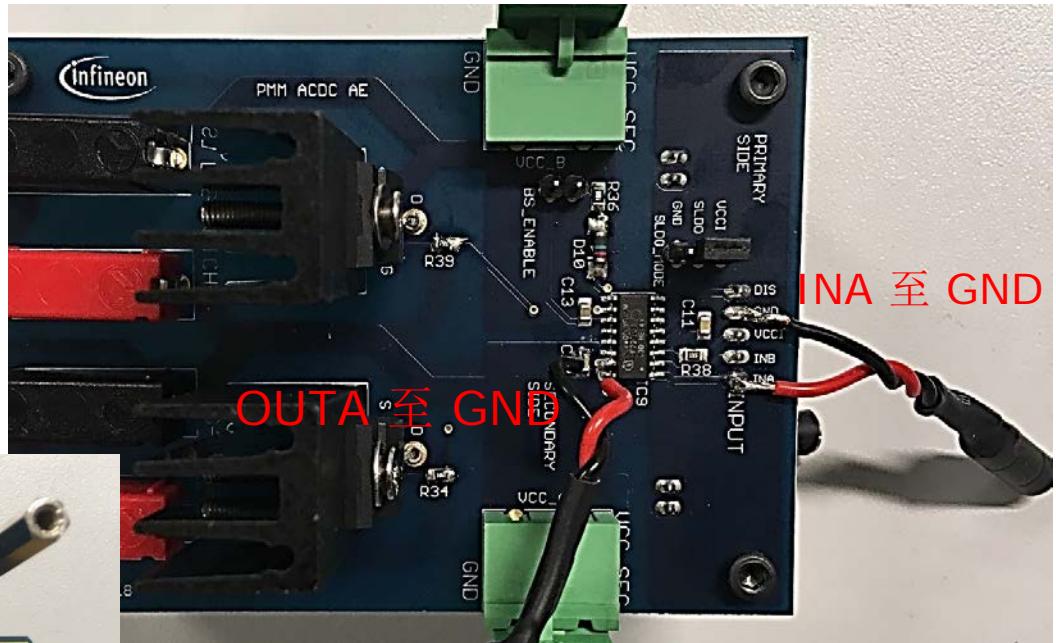
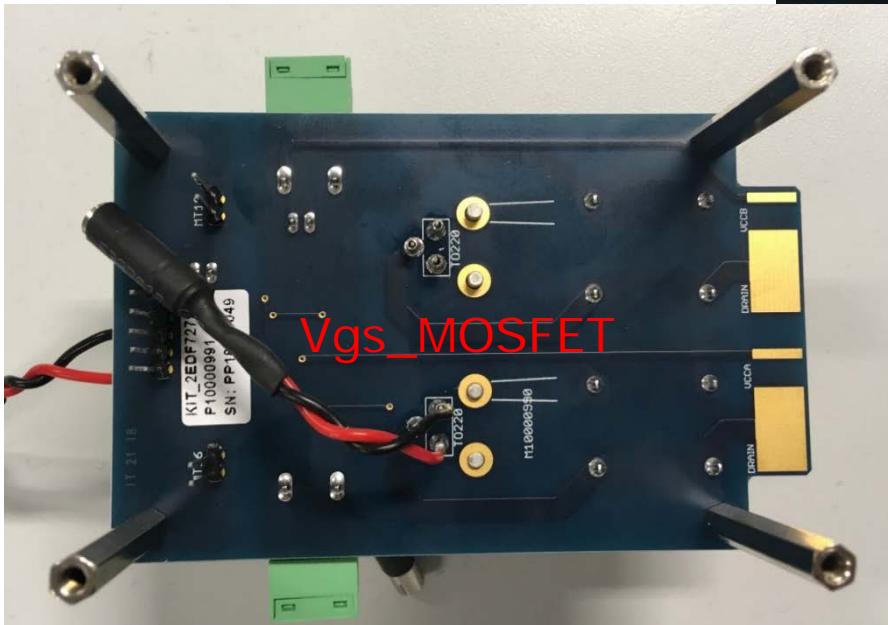


BS_EN跳线：

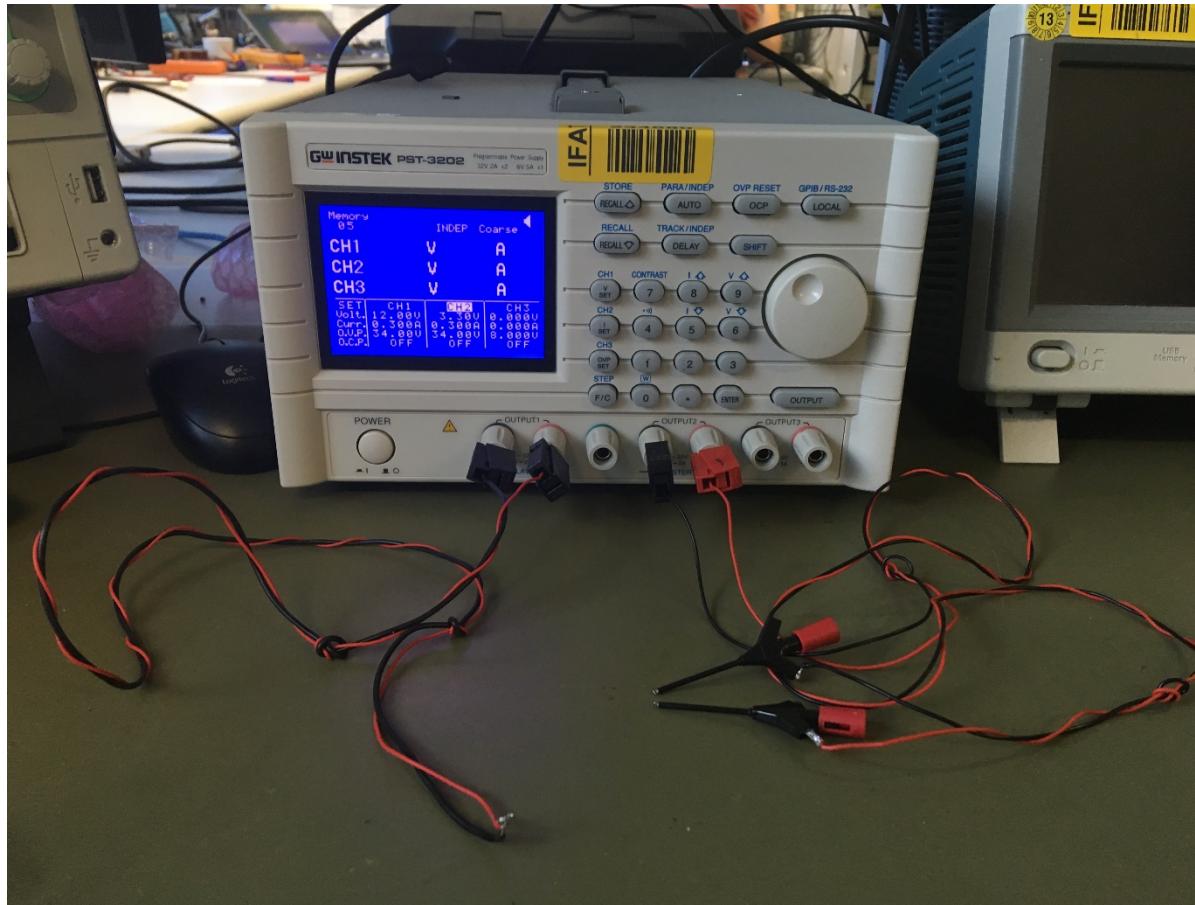
- 打开，如果MOSFET是独立驱动的；在这种情况下，如果使用两个通道，则必须同时提供VCCA和VCCB
- 闭合，半桥配置；在这种情况下，启用自举电路，并且只能提供VCCB

› 在本快速入门指南中，只驱动一个MOSFET，并且BS_EN保持打开状态

第 8 步：焊接 BNC 连接器

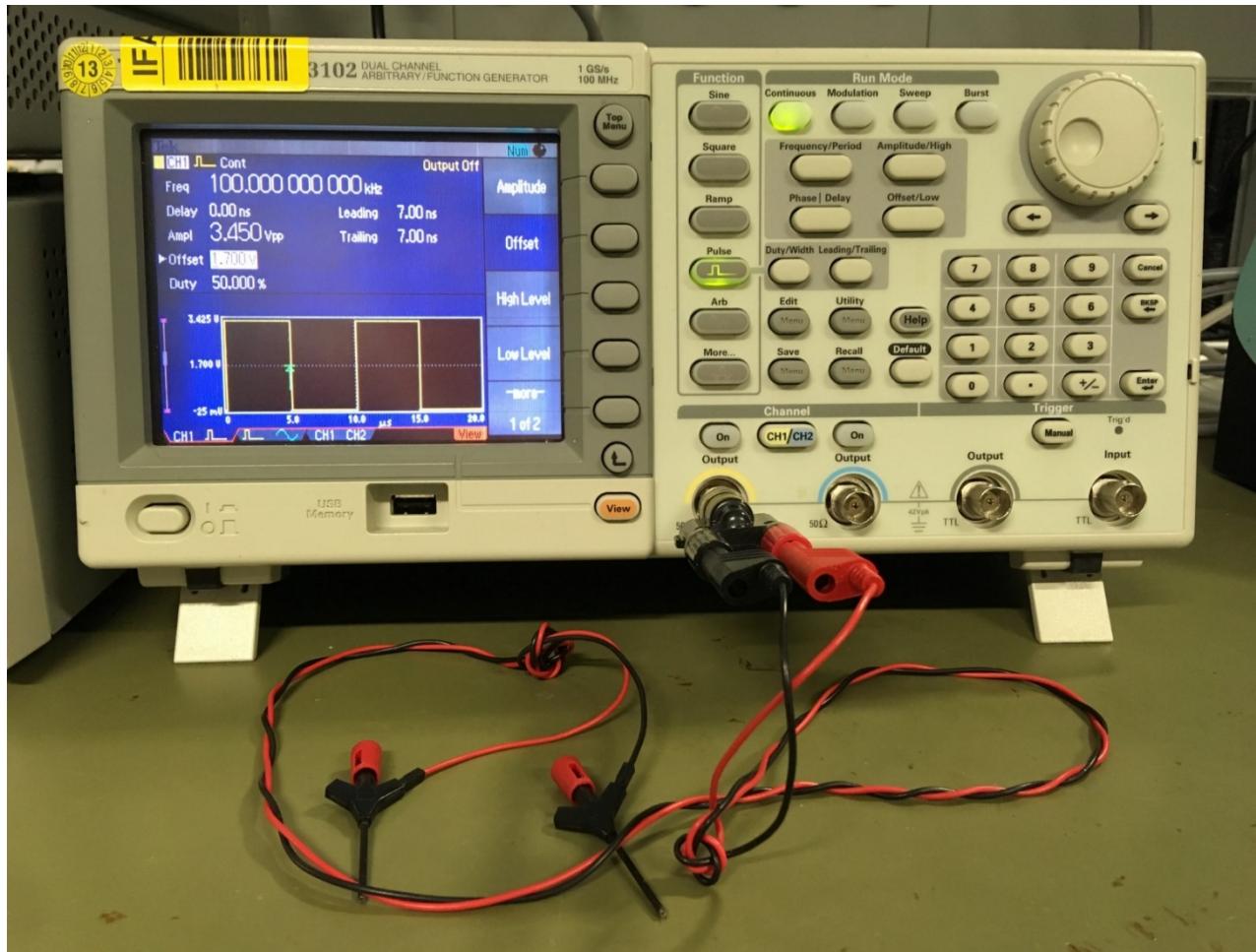


用于产生驱动器电源的仪表



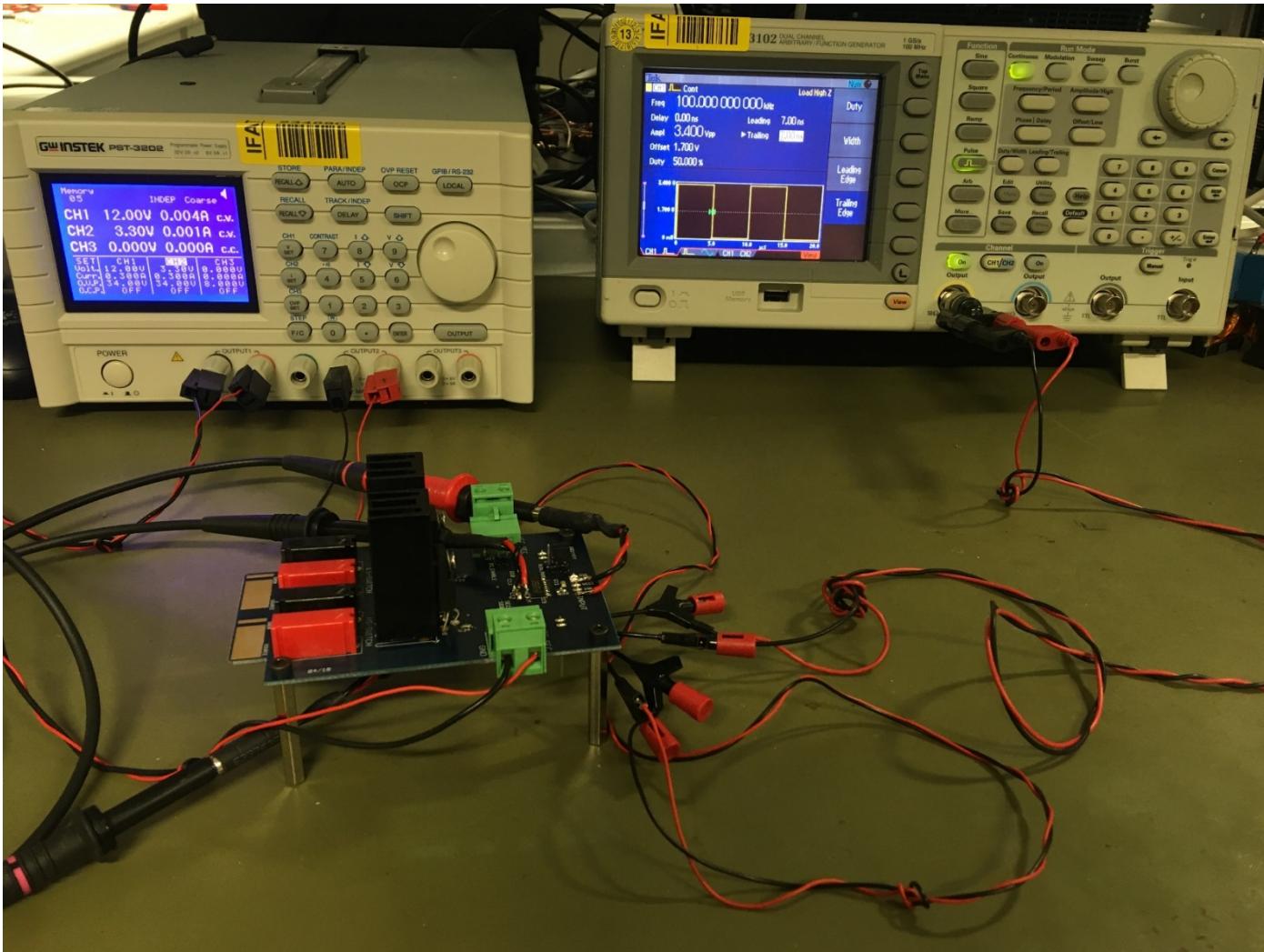
- > CoolMOS™ 的 $V_{cc} = 12 \text{ V}$, OptiMOS™ 为 8 V
- > 电流限值设为 0.3mA

用于生成 PWM 信号的仪表

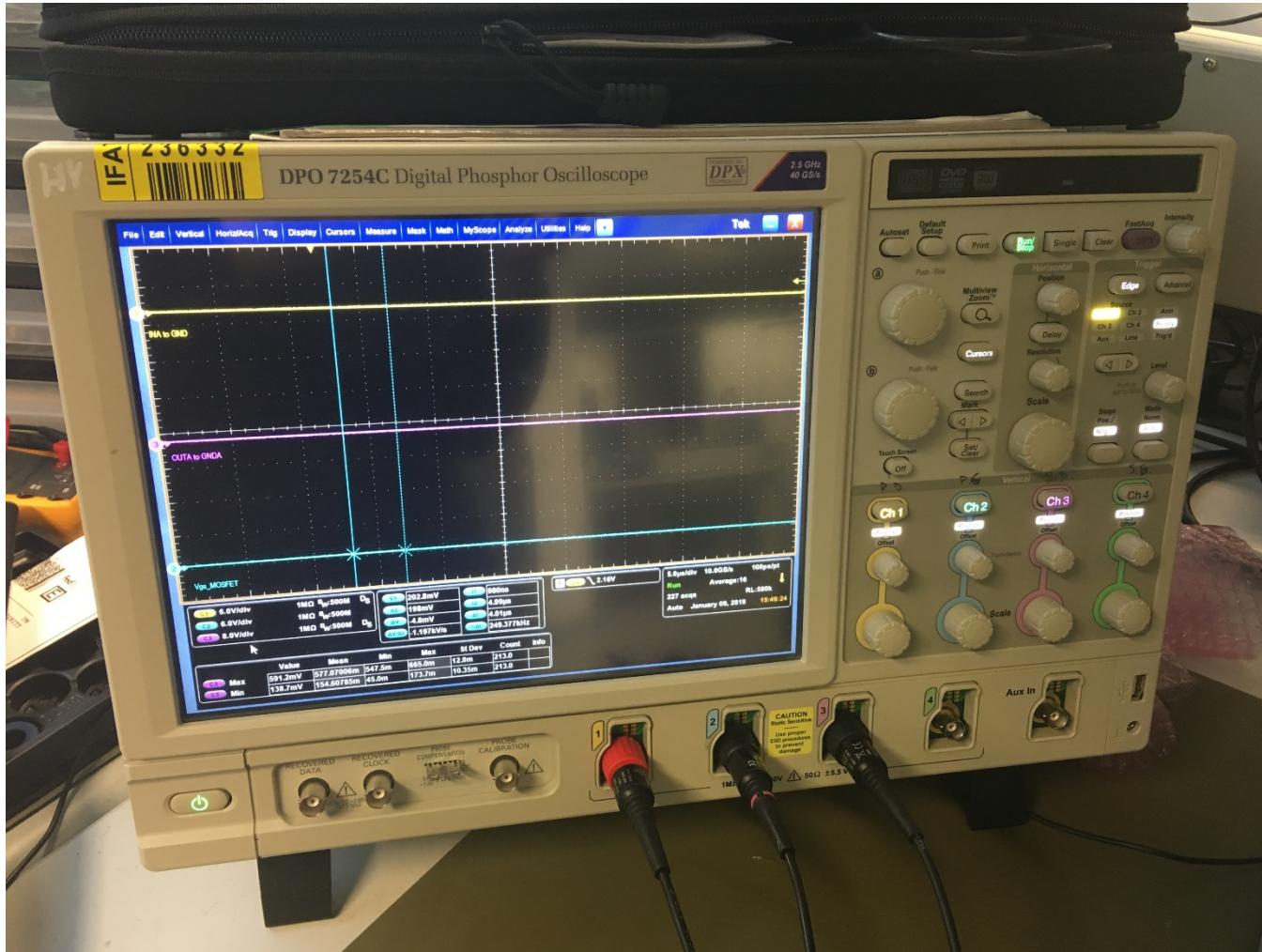


› 使用信号发生器或微控制器

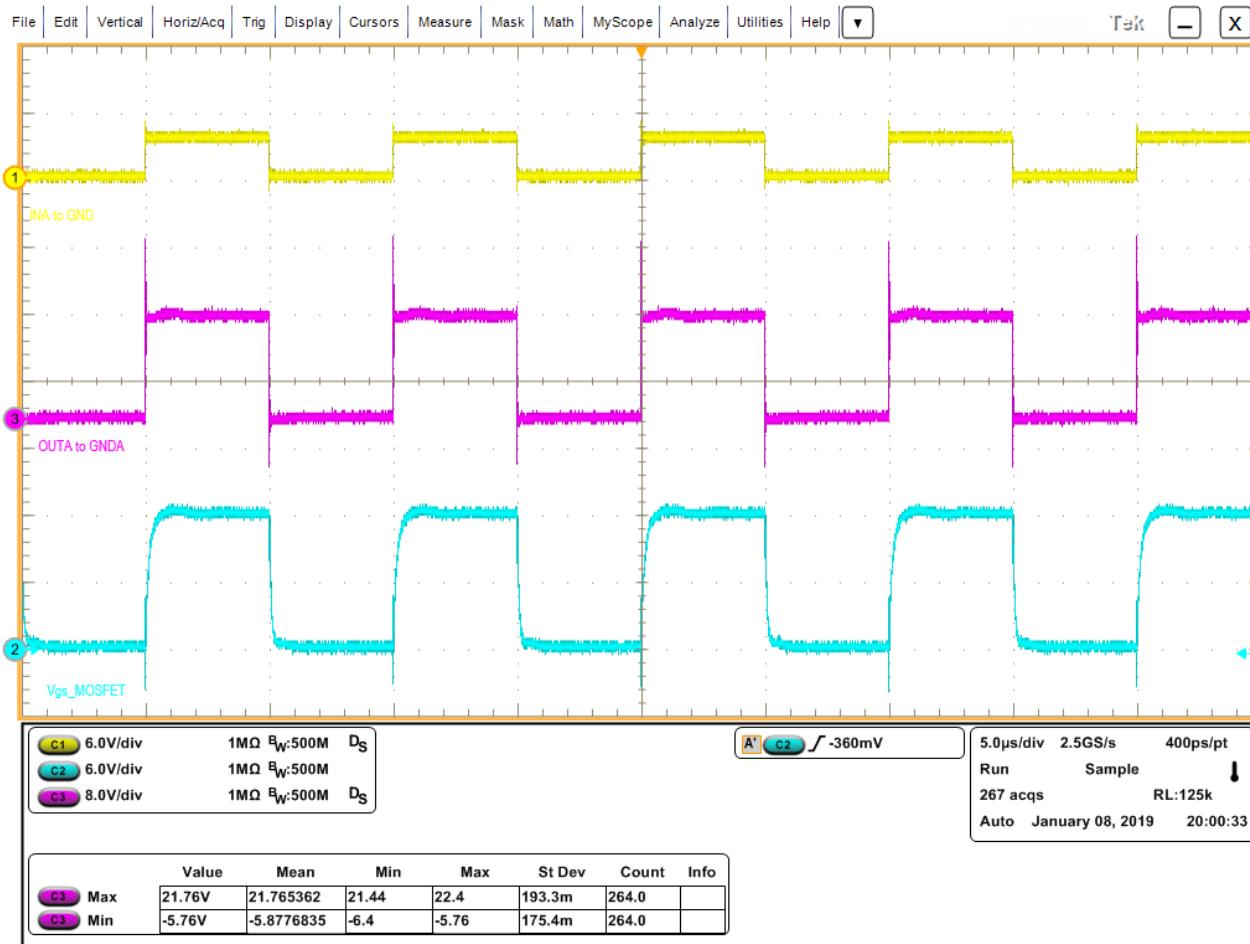
连接



信号评估仪表

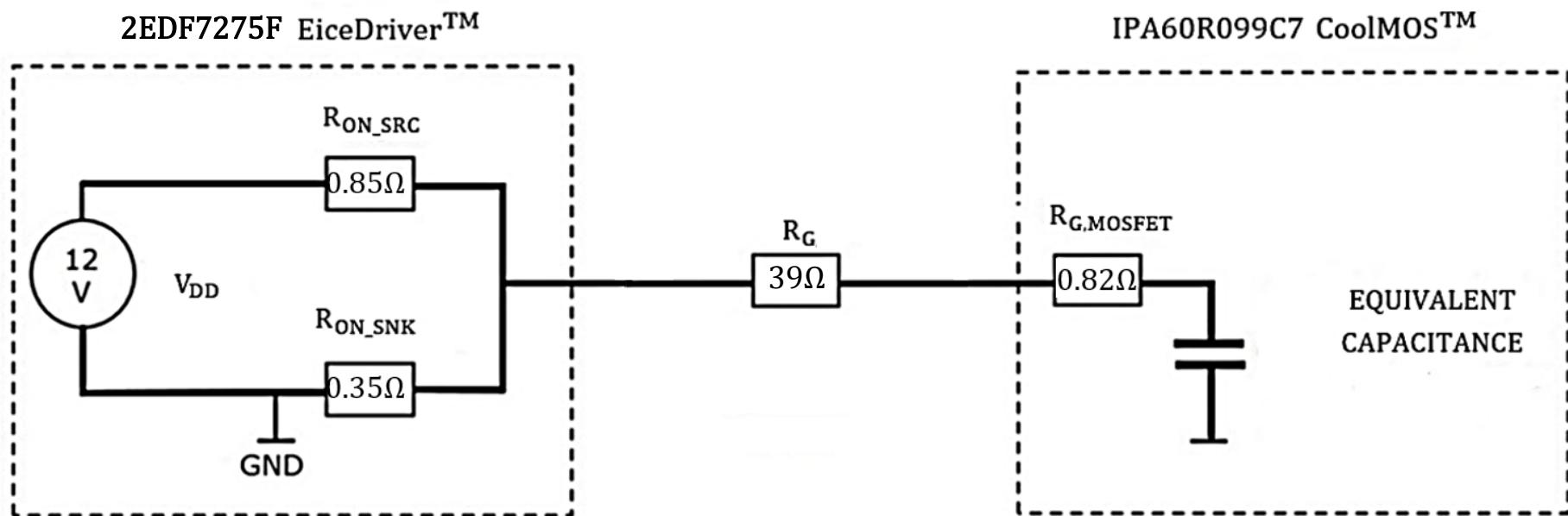


示波器波形

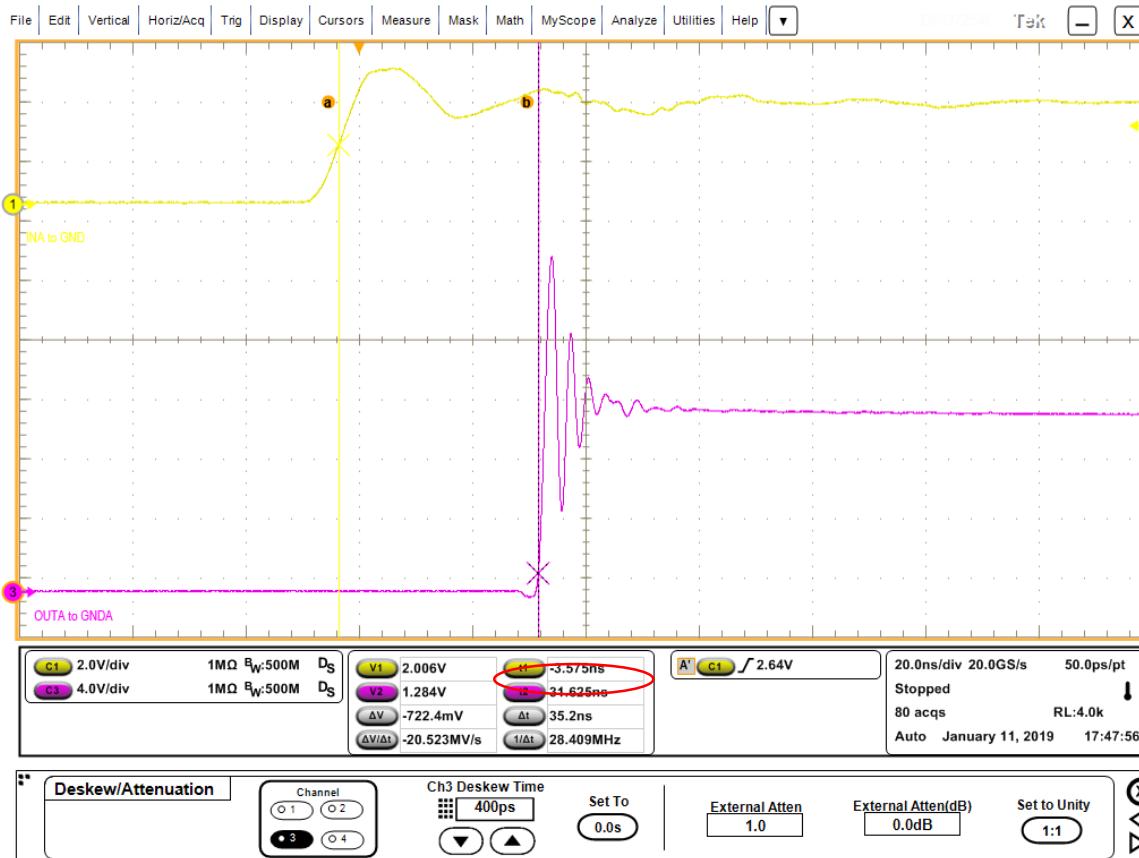


- 用在单个 MOSFET 上进行测量 $V_{DS} = 0 V$ (漏极和源极短路)

驱动电路的等效模型



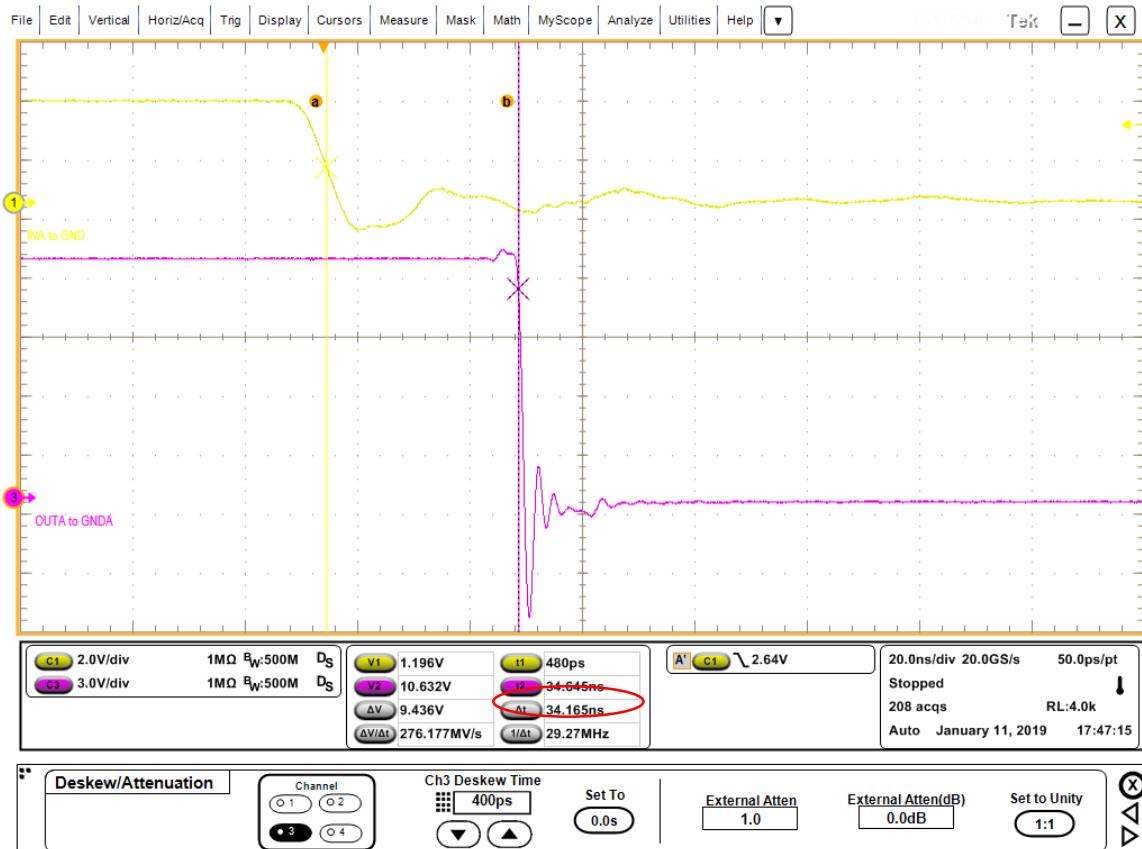
低-高传输延迟



$R_G = 39 \Omega$
 MOSFET = IPA60R099C7
 $R_{G,MOSFET} = 0.82 \Omega$
 $C_{LOAD} \approx 2.8 \text{ nF}$

- t_{PDlh} 在数据表中定义为纯电容负载的时间间隔 $t(\text{OUTB} = 10\% \text{ VDD}) - t(\text{INB} = V_{\text{INH}} = 2 \text{ V})$ $C_{LOAD} = 1.8 \text{ nF}$ 和 $R_G = 0 \Omega$
- 注：在所考虑的测量中，负载是 $R_{G,MOSFET} = 0.82 \Omega$, $R_{G,SOURCE} = 39 \Omega$, $C_{LOAD} \approx 2.8 \text{ nF}$ 的晶体管（参见幻灯片 23 页的数据进行 C_{LOAD} 计算）

高-低传输延迟



$R_G = 39 \Omega$
MOSFET = IPA60R099C7
 $R_{G,MOSFET} = 0.82 \Omega$
 $C_{LOAD} \approx 2.8 \text{ nF}$

- > t_{PDhl} 在数据表中定义为纯电容负载的时间间隔 $t(\text{INB} = V_{\text{INL}} = 1.2 \text{ V}) - t(\text{OUTB} = 90\% \text{ VDD})$ $C_{\text{LOAD}} = 1.8 \text{ nF}$ 和 $R_G = 0 \Omega$
- > 注：在所考虑的测量中，负载是 $R_{G,\text{MOSFET}} = 0.82 \Omega$, $R_{G,\text{SINK}} = 33 \Omega$, $C_{\text{LOAD}} \approx 2.8 \text{ nF}$ 的晶体管

IPA60R099C7, C_{LOAD} 计算

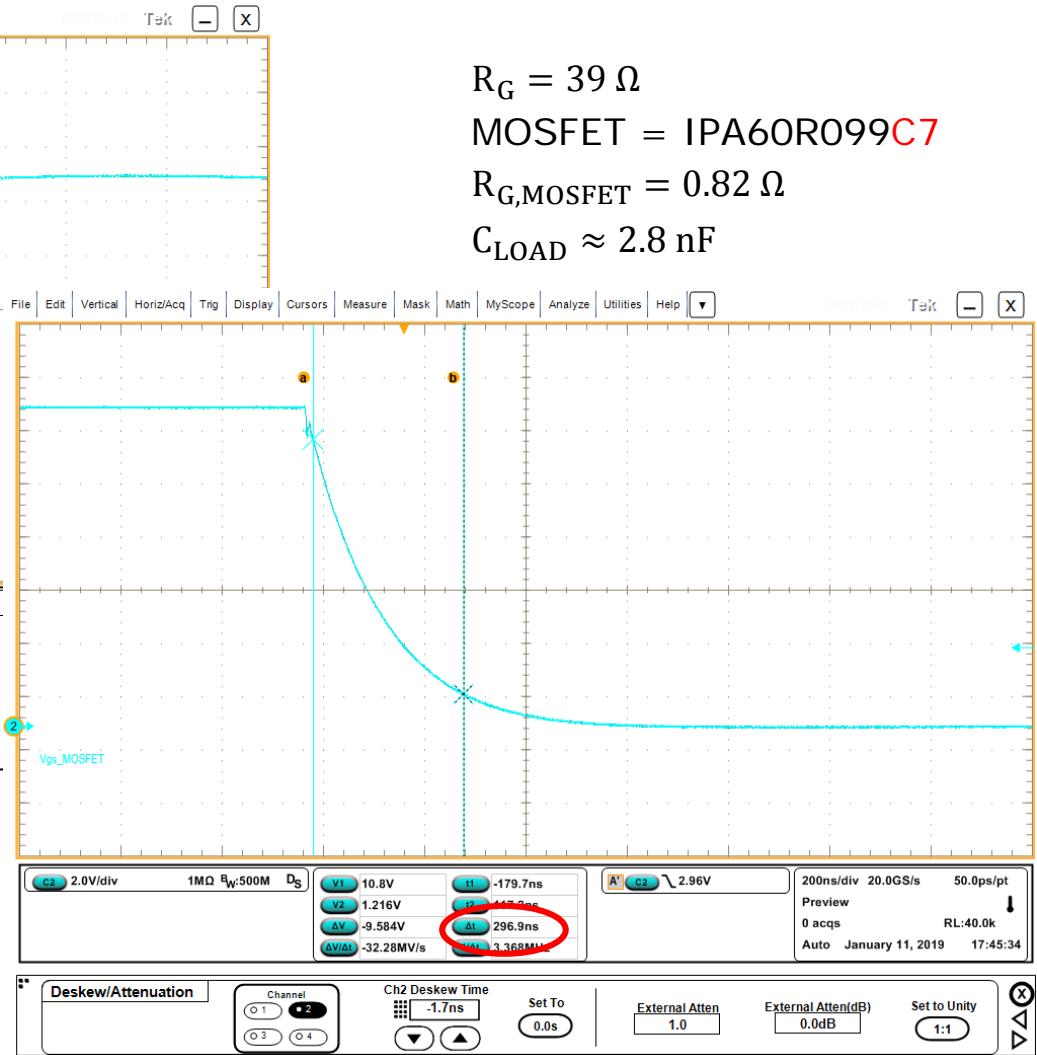
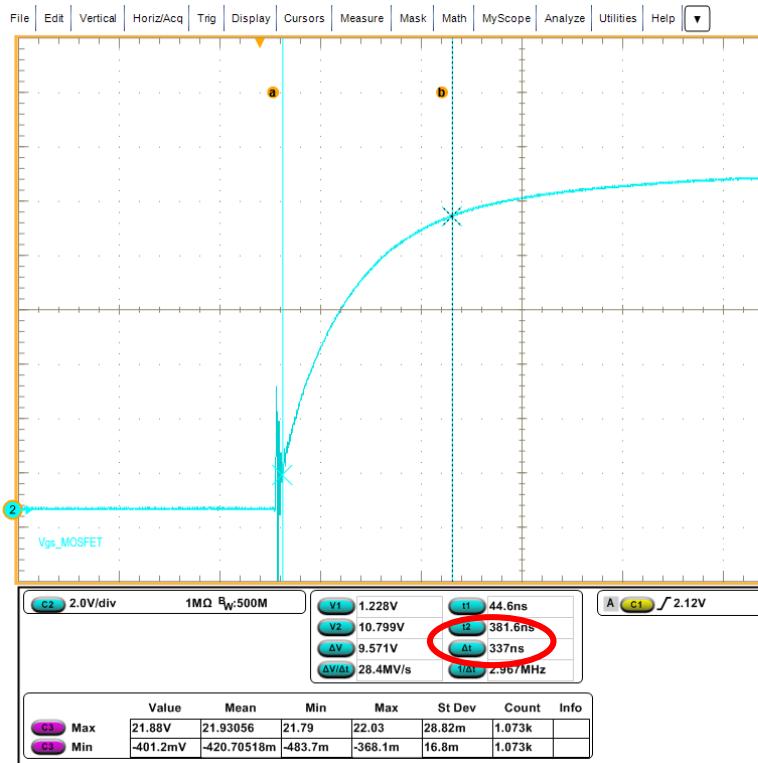


Gate to drain charge	Q_{gd}	-	14	-	nC	$V_{DD}=400V, I_D=9.7A, V_{GS}=0 \text{ to } 10V$
Gate charge total	Q_g	-	42	-	nC	$V_{DD}=400V, I_D=9.7A, V_{GS}=0 \text{ to } 10V$

$$Q_{LOAD} = Q_g - Q_{gd} = 28 \text{ nC} \rightarrow C_{LOAD} = \frac{Q_{LOAD}}{V_{GS}} = 2.8 \text{ nF} \text{ for } V_{GS} = 10 \text{ V} \rightarrow$$

$$C_{LOAD} \approx 2.8 \text{ nF} \text{ for } V_{GS} = 12 \text{ V}$$

升/降时间

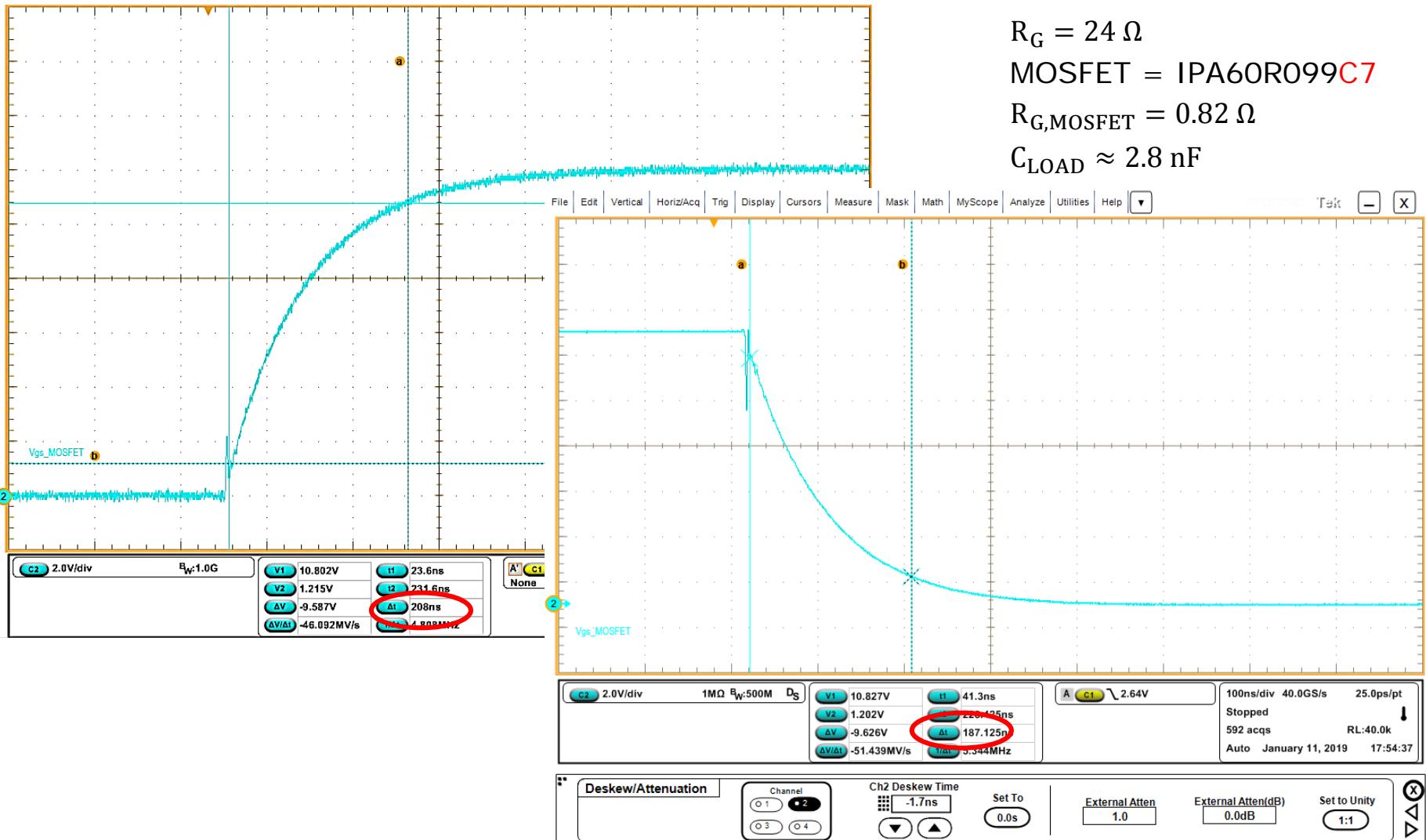


栅极电阻更换

$$R_G = 39 \Omega \rightarrow 24 \Omega$$

MOSFET = IPA60R099**C7**

升/降时间：新的栅极电阻组

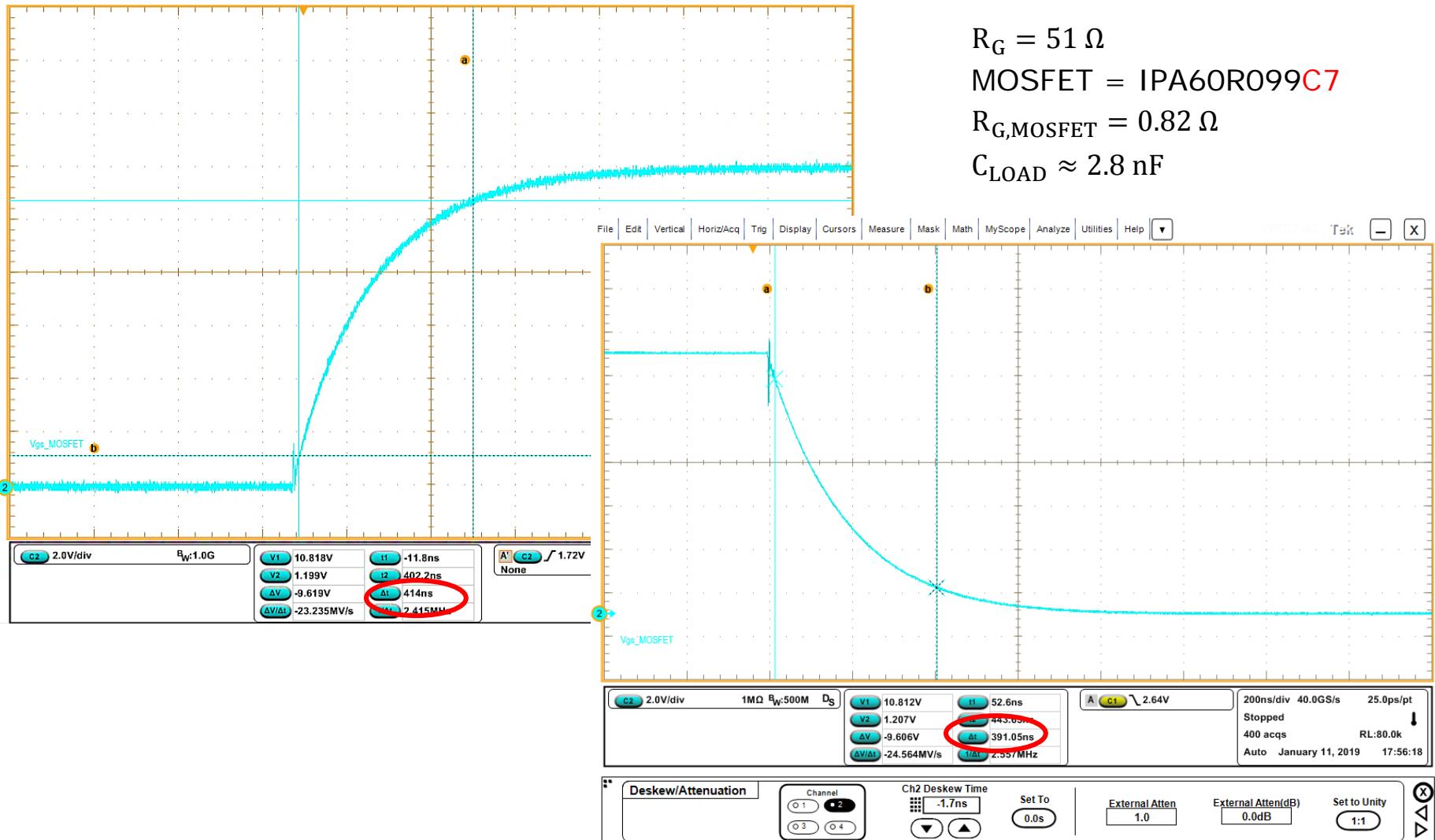


栅极电阻更换

$$R_G = 24 \Omega \rightarrow 51 \Omega$$

MOSFET = IPA60R099**C7**

升/降时间：新的栅极电阻组



MOSFET 更换

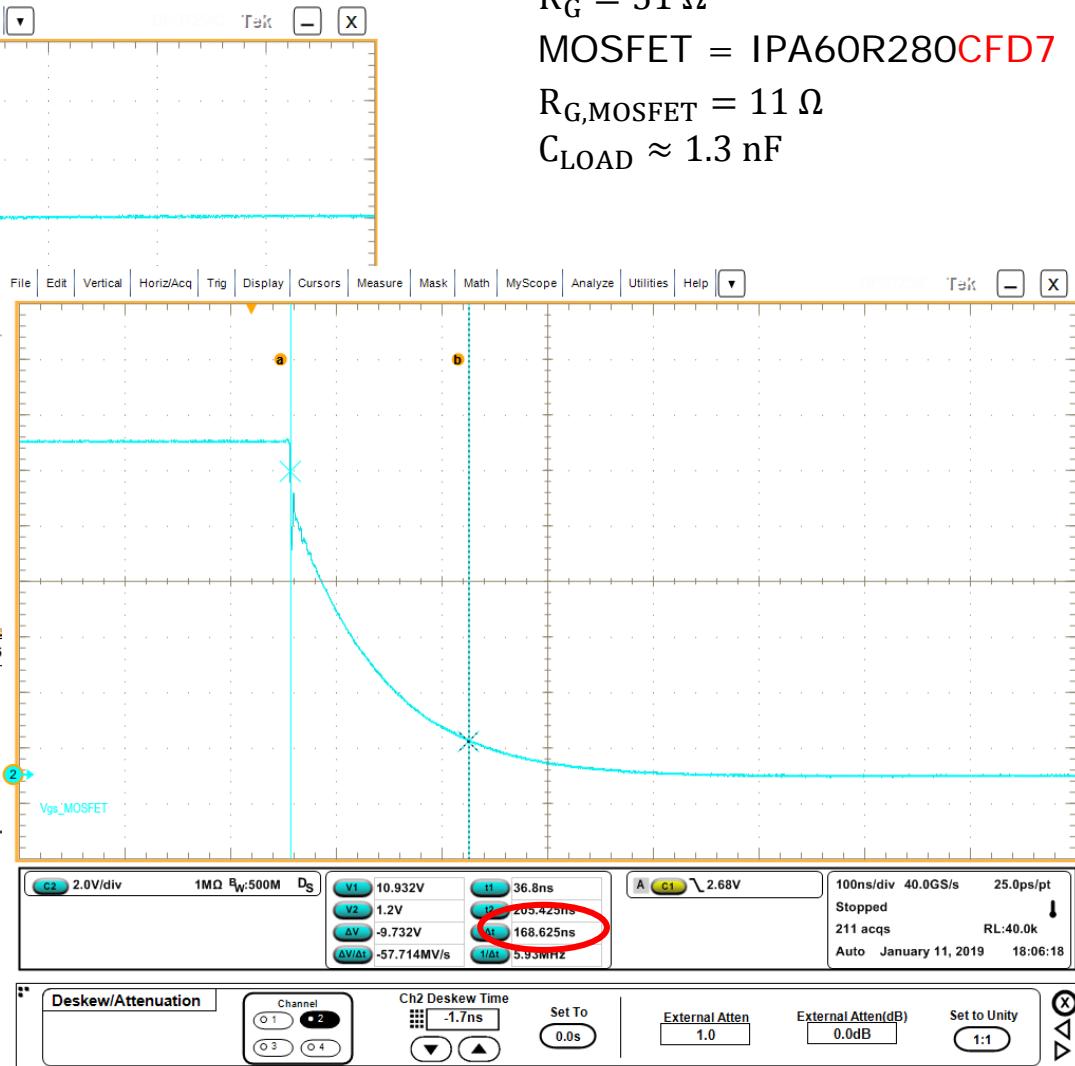
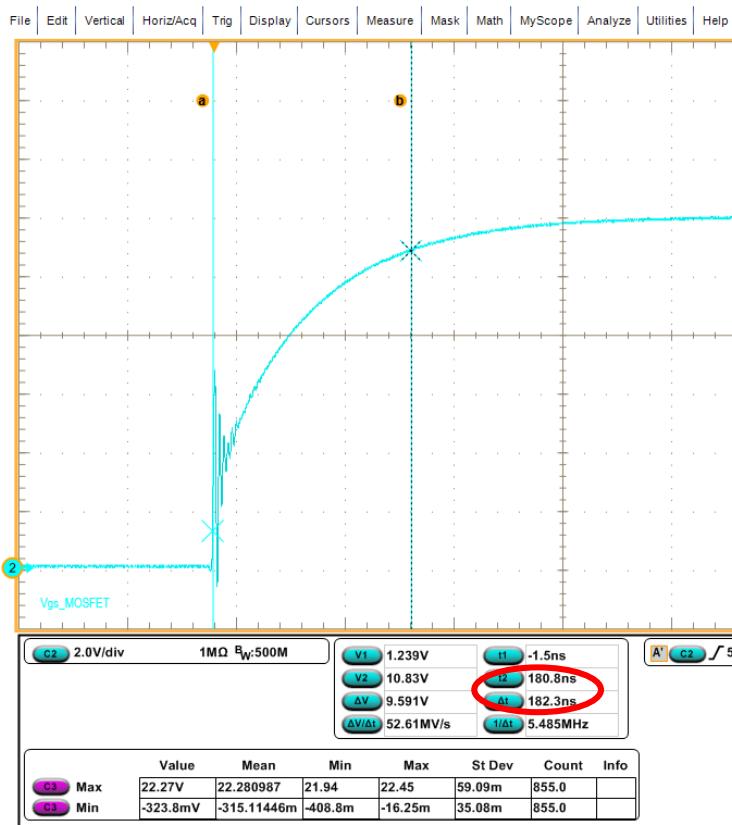
IPA60R099C7 → IPA60R280CFD7



Gate to drain charge	Q_{gd}	-	5	-	nC	$V_{DD}=400V, I_D=5.0A, V_{GS}=0 \text{ to } 10V$
Gate charge total	Q_g	-	18	-	nC	$V_{DD}=400V, I_D=5.0A, V_{GS}=0 \text{ to } 10V$

$$C_{LOAD} \approx \frac{13 \text{ nC}}{10 \text{ V}} = 1.3 \text{ nF} \text{ for } V_{GS} = 12 \text{ V}$$

升/降时间： 新 MOSFET



$$R_G = 51 \Omega$$

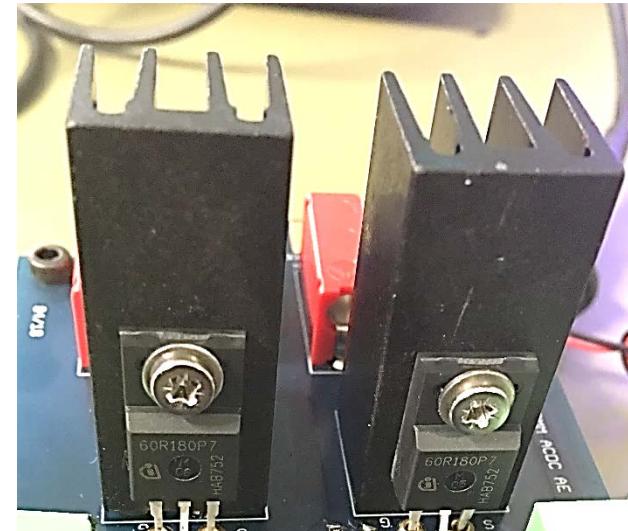
MOSFET = IPA60R280CFD7

$$R_{G,MOSFET} = 11 \Omega$$

$$C_{LOAD} \approx 1.3 \text{ nF}$$

MOSFET 更换

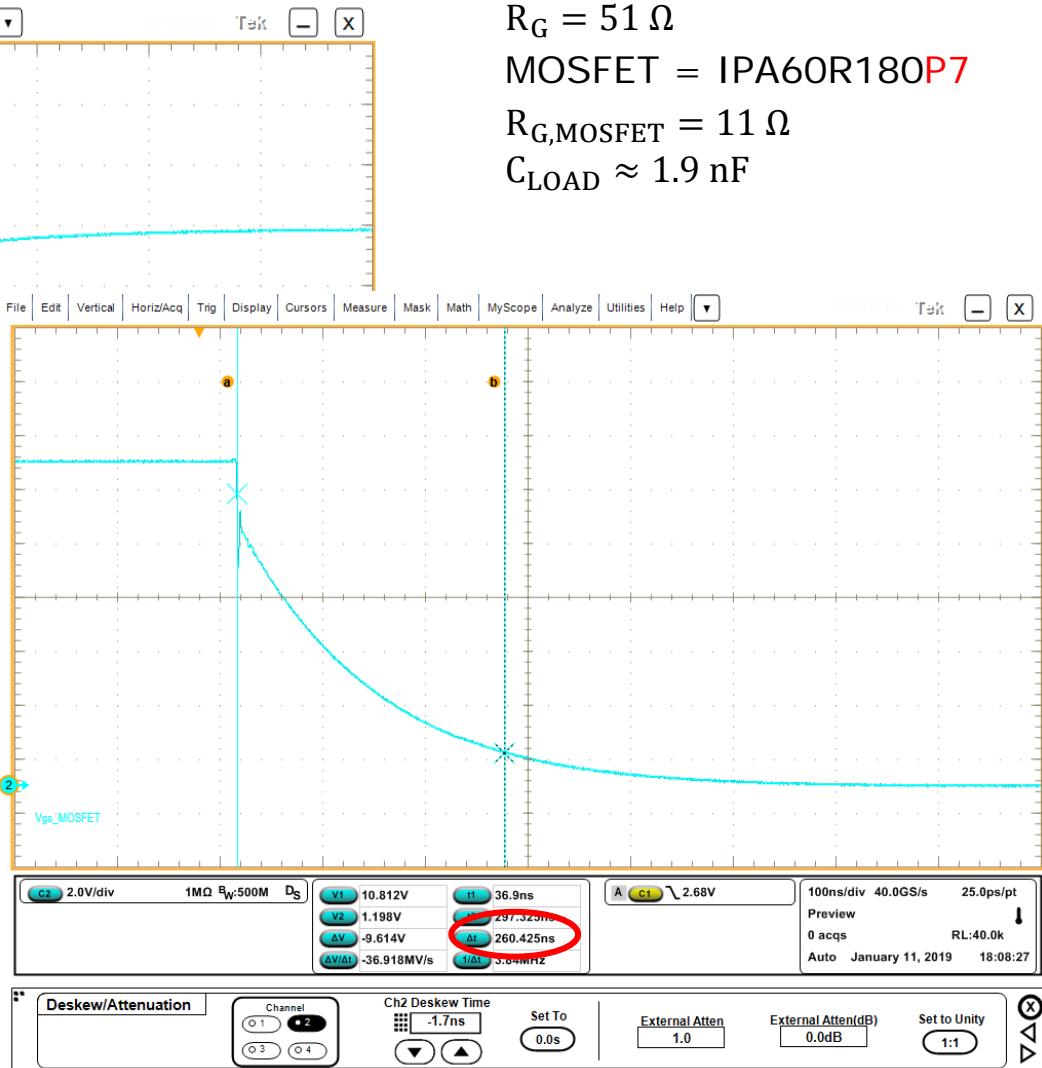
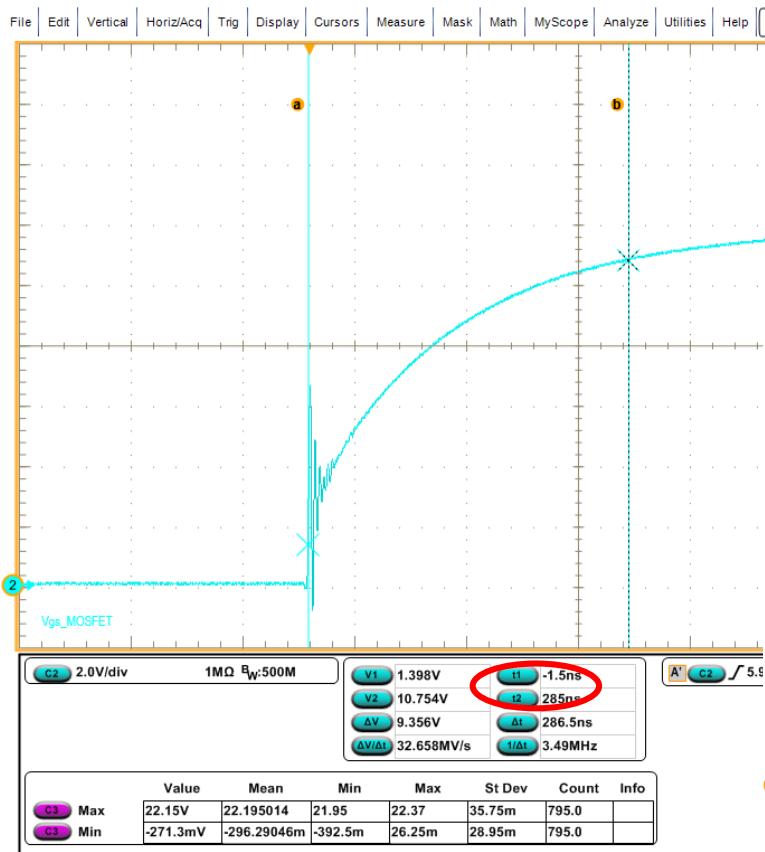
IPA60R280CFD7 → IPA60R180P7



Gate to drain charge	Q_{gd}	-	8	-	nC	$V_{DD}=400V, I_D=5.6A, V_{GS}=0 \text{ to } 10V$
Gate charge total	Q_g	-	25	-	nC	$V_{DD}=400V, I_D=5.6A, V_{GS}=0 \text{ to } 10V$

$$C_{LOAD} \approx \frac{19 \text{ nC}}{10 \text{ V}} = 1.9 \text{ nF} \text{ for } V_{GS} = 12 \text{ V}$$

升/降时间： 新 MOSFET



$$R_G = 51 \Omega$$

MOSFET = IPA60R180P7

$$R_{G,MOSFET} = 11 \Omega$$

$$C_{LOAD} \approx 1.9 \text{ nF}$$

其他说明

- › 请注意，MOSFET 没有导通或关断，您只是在给栅极到源极电容进行充电/放电
- › 更改栅极电阻和 MOSFET，即会改变驱动器的负载
- › 如果要导通或关断 MOSFET，必须将电路板集成到适当的电路中
- › 不能通过电路板上的香蕉插头直接在 MOSFET 上施加电压（如 400V）
- › 您必须限制来自直流电源发生器的输入电流 → 增加一个电感
- › 当 MOSFET 关断时，您必须为电流创建续流路径
- › 示例：升压转换器，钳位磁感应模式下的简单 MOSFET

重要通知和警告

重要通知

在任何情况下，本文档中所提供的信息均不应被视为针对条件或品质做出的保证（“Beschaffenheitsgarantie”）。

对于本文档中所述的任何示例、提示或任何典型值及/或有关产品应用的任何信息，英飞凌科技对此不承担任何及所有形式的保证和责任，包括但不限于其不侵犯任何第三方知识产权的保证，特此声明。

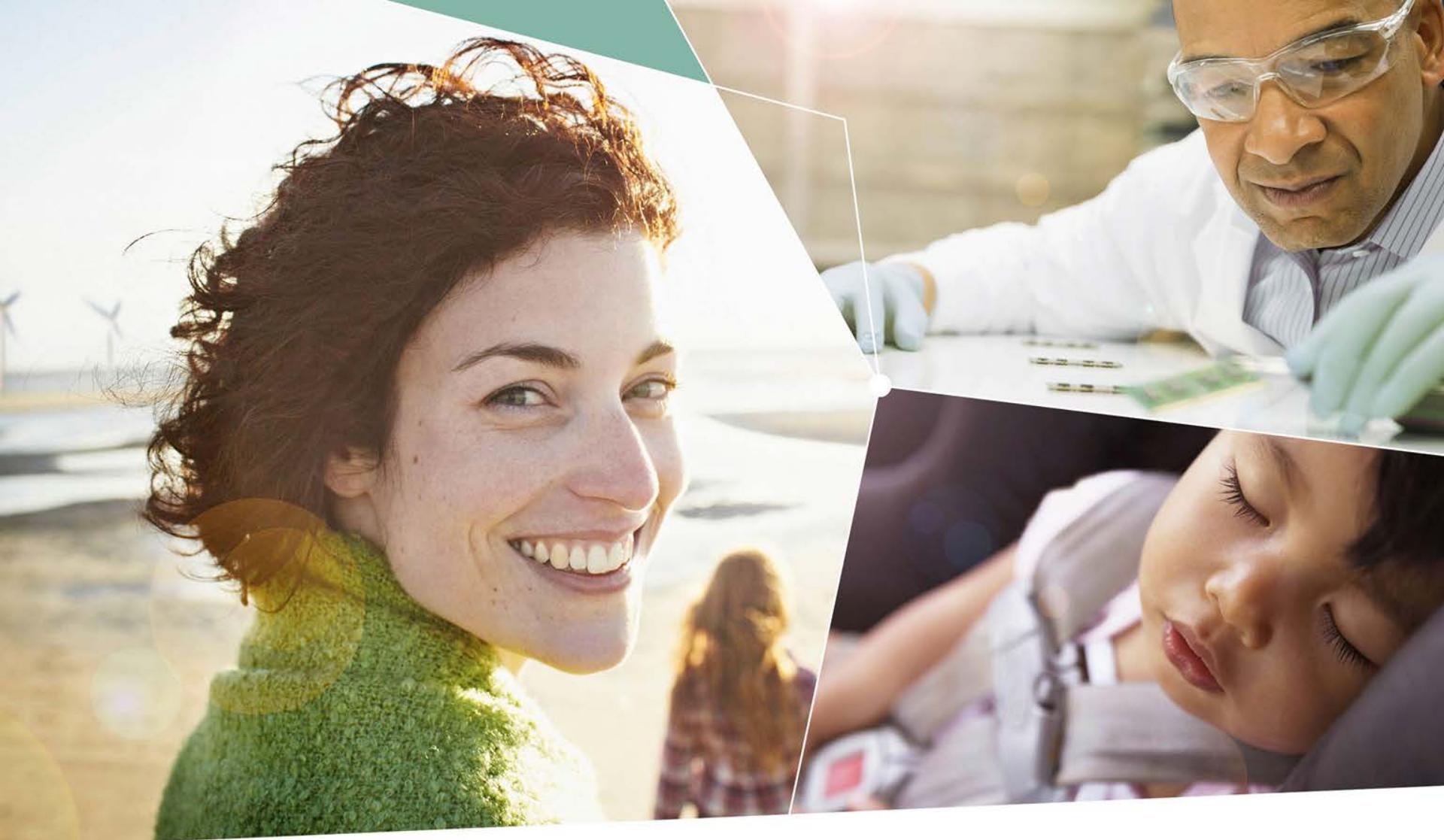
此外，本文档中的任何信息均取决于客户履行本文档所载明的义务，及客户产品以及客户对于英飞凌产品的应用相关的任何法律要求、规范和标准。

本文档中的数据仅供接受了技术培训的员工使用。客户的技术部门有责任评估产品是否适合预期应用，以及本文档中有关此类应用的产品信息的完整性。若需获得有关产品、技术、交付条款与条件和价格的更多信息，请联系距离您最近的英飞凌办事处 (www.infineon.com)。

警告

由于技术要求，产品可能包含有害物质。

若需了解相关物质的类型，请联系距离您最近的英飞凌办事处。除非英飞凌科技在英飞凌科技授权代表签署的书面文件中明确批准，否则英飞凌科技的产品不得用于可合理预计产品故障或其使用后果会导致人身伤害的应用。



Part of your life. Part of tomorrow.

