

无线充电 IC (WLC) – 集成了 USB Type-C PD 控制器的 15 W 发送器

概述

WLC1115 是一款高度集成、符合 Qi 标准的无线电力发送器，并集成了 USB Type-C 电力传输 (PD) 功能。WLC1115 符合适用于 15 W 应用程序的最新 Qi 规范。WLC1115 还符合最新的 USB Type-C 和 PD 规范，该器件是高达 15 W 充电应用的理想选择。

WLC1115 集成了用于降压和逆变电源的栅极驱动器。这些电源适用于无线发送器应用。WLC1115 支持广泛的输入电压范围，并提供多项可编程功能，用于创建独特的无线发送器解决方案。

WLC1115 是一款高度可编程的无线电力发送器，同时也是一个集成了 USB-PD 接收源的解决方案。该器件具有片上 32 位 Arm® Cortex®-M0 处理器、128 KB 闪存、16 KB RAM 和 32 KB ROM，能够在最大程度上为用户应用提供可用的闪存空间。此外，它还具有各种模拟和数字外设，例如 ADC、PWM 和定时器。这款发送器使用了一个具有模拟和数字外设的完全可编程 MCU，从而能够为自由定位发送器设计提供可扩展的多线圈无线充电解决方案。

潜在应用

- 用于扩展电源配置文件 (EPP) (15 W) 和基本电源配置文件 (BPP) (5 W) 的无线充电板
 - 智能音箱
 - 便携式配件
 - 家具和家居用品
 - 扩展坞
 - 高速充电支持

性能

- 符合 Qi v1.3.x 标准的发送器 (MP-A11 线圈)
 - 集成了 USB-PD 控制器
 - 支持最新的 USB-PD 版本 3.0
 - 可编程电源 (PPS) 模式
 - 支持 USB PD 传统充电协议, 例如 QC 2.0/ 3.0 和 AFC^[1]
 - 用于 VBRIDGE (VBRG) 的集成降压转换器控制器
 - 用于降压转换器和逆变器的集成栅极驱动器
 - 集成了 Q 因子检测
 - 集成了 FSK 调制器
 - 宽广的输入电压范围: 4.5 V-24 V
 - 通讯端口: I²C、UART

• 保护

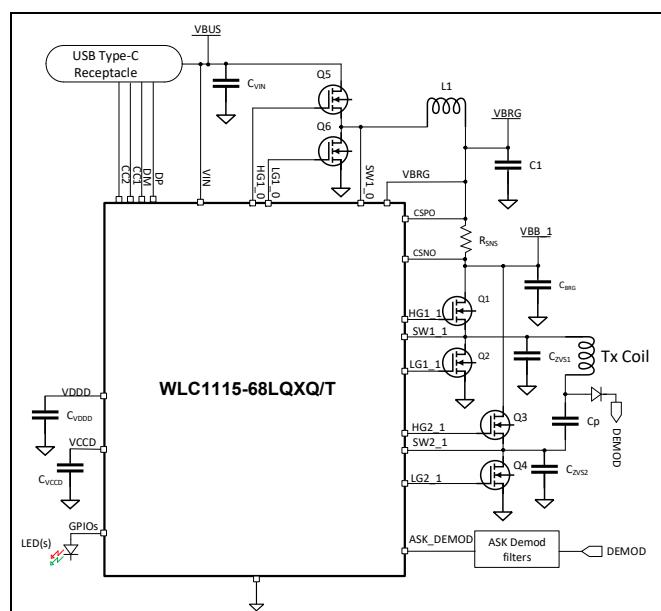
- 过电流保护 (OCP)、过压保护 (OVP)
 - 通过集成的 ADC 电路和内部温度传感器支持过热保护

• 温度范围

- 扩展的工业级温度范围: -40 °C 到 105 °C

· 封裝

- 68 引腳 QFN $8.0 \times 8.0 \times 0.65$ mm LD68B 5.7 x 5.7 mm EPAD

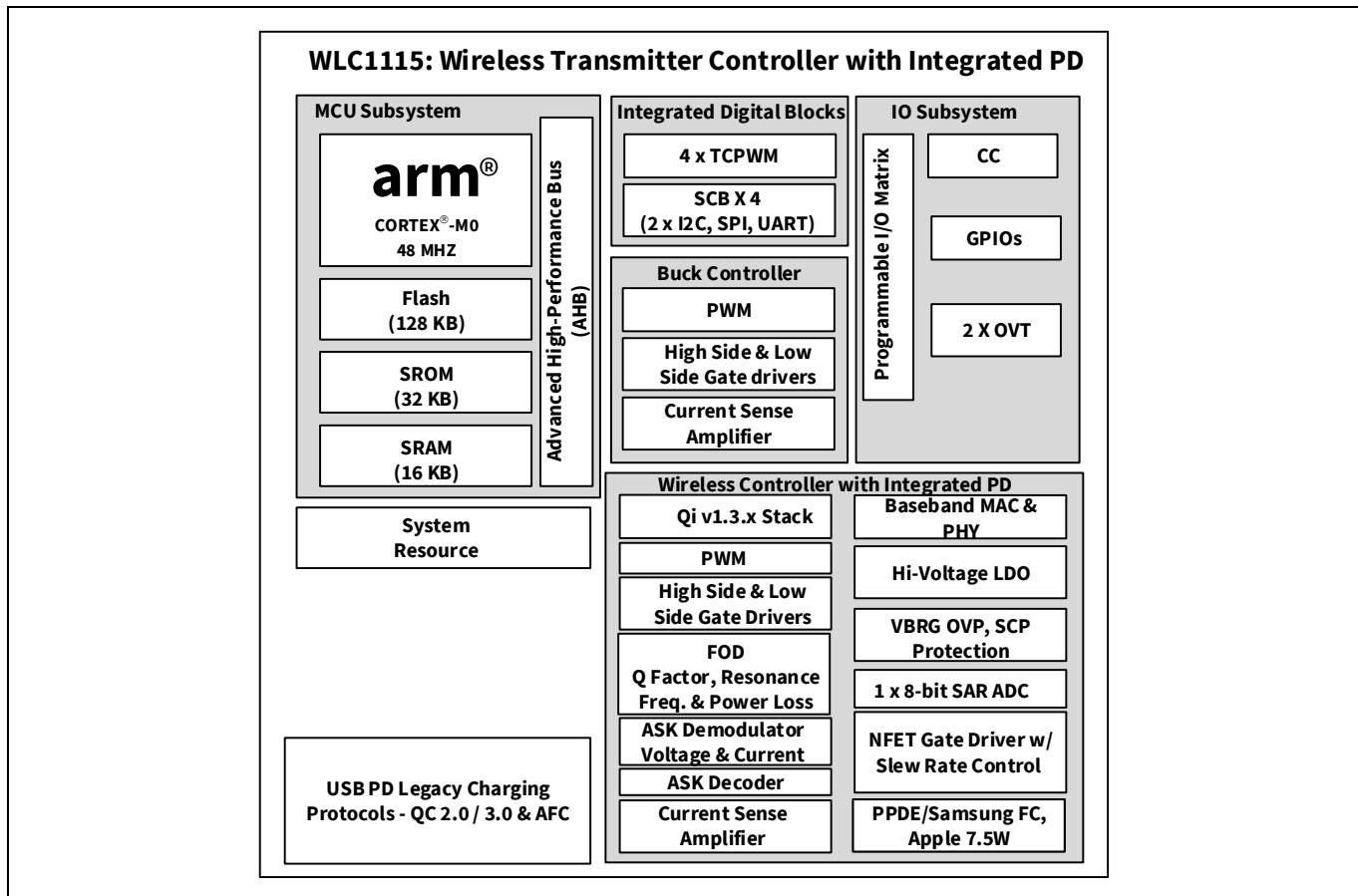


注释

1. 客户必须获得 QC2.0/3.0 和 AFC 的许可。如需任何其他传统充电协议支持, 请联系您当地的英飞凌销售代表。

逻辑框图

逻辑框图



注释

2. 客户需要获取自己的三星 FC 许可。

目录

概述	1
潜在应用	1
性能	1
逻辑框图	2
目录	3
1 带 MP-A11 Tx 线圈的 15 W 发送器解决方案应用图	5
2 引脚信息	6
3 电气规范	11
3.1 最大绝对额定值	11
3.2 器件级规范	14
3.3 直流规范	14
3.3.1 CPU	14
3.3.2 GPIO	15
3.3.3 XRES 和 POR	17
3.4 数字外设	18
3.4.1 GPIO 引脚的逆变器脉宽调制 (PWM)	18
3.4.2 I2C、UART、SWD 接口	18
3.4.3 存储器	19
3.5 系统资源	19
3.5.1 内部主振荡器时钟	19
3.5.2 PD	20
3.5.3 ADC	20
3.5.4 电流检测放大器 (CSA) / ASK 放大器 (ASK_P 和 ASK_N)	21
3.5.5 VIN UV/OV	21
3.5.6 电压调节 — VBRG	22
3.5.7 NFET 棚极驱动器规范	22
3.5.8 降压 PWM 控制器	23
3.5.9 散热	23
4 功能概述	24
4.1 无线电力发送器	24
4.2 WPC 系统控制	24
4.2.1 选择阶段	24
4.2.2 数字 Ping 阶段	25
4.2.3 识别和配置阶段	25
4.2.4 协商	25
4.2.5 校准	25
4.2.6 身份验证	25
4.2.7 重新协商阶段	25
4.2.8 电力传输阶段	25
4.2.9 双向带内通信界面	25
4.3 从 Tx 到 Rx 的通信 — FSK	26
4.4 从 Rx 到 Tx 的通信 — ASK	26
4.5 解调	26
4.6 逆变器	27
4.7 Rx 检测	27
4.7.1 异物检测 (FOD)	27
4.7.2 Q 因子 FOD 和谐振频率 FOD	28
4.7.3 电量损耗 FOD	28
4.7.4 过温 FOD	28
4.7.5 降压调节器	28
4.8 降压器操作模式	29

目录

4.8.1 脉冲宽度调制器 (PWM)	29
4.8.2 脉冲跳跃模式 (PSM)	29
4.8.3 强制连续导通模式 (FCCM)	29
4.8.4 过压保护 (OVP)	30
4.8.5 过电流保护 (OCP)	30
4.8.6 USB-PD 控制器	30
4.8.7 MCU	30
4.8.8 ADC	30
4.8.9 串行通信模块 (SCB)	30
4.8.10 I/O 子系统	31
4.8.11 LDO (VDDD 和 VCCD)	31
5 编程 WLC1115 器件	32
5.1 通过 SWD 接口对器件闪存进行编程	32
6 订购信息	33
6.1 订购代码定义	33
7 封装	34
8 封装图	35
9 缩略语	36
10 文档规范	37
10.1 测量单位	37
文档修订记录	38

1 带 MP-A11 Tx 线圈的 15 W 发送器解决方案应用图

Figure 1 说明了用于 15 W、Qi v1.3.x 兼容发送器的 WLC1115 的典型应用。该器件使用基于固定频率和电压控制的 MP-A11 Qi 发送器线圈。系统的输入电源通过 Type-C PD 接收源，以为降压转换器供电。降压转换器为全桥逆变器供电，该逆变器则驱动发送器线圈。WLC1115 使用降压转换器控制逆变桥电压 (VBRG)，以调节流入发送器线圈的电源。该电源用于给接收器供电。双运算放大器用于将幅移键控 (ASK) 调制电源信号转换为二进制信号。WLC1115 使用数字逻辑对二进制信号进行解码。通过 I²C 连接 OPTIGA™ Trust Security IC，以满足 Qi v1.3.x 的身份验证要求。

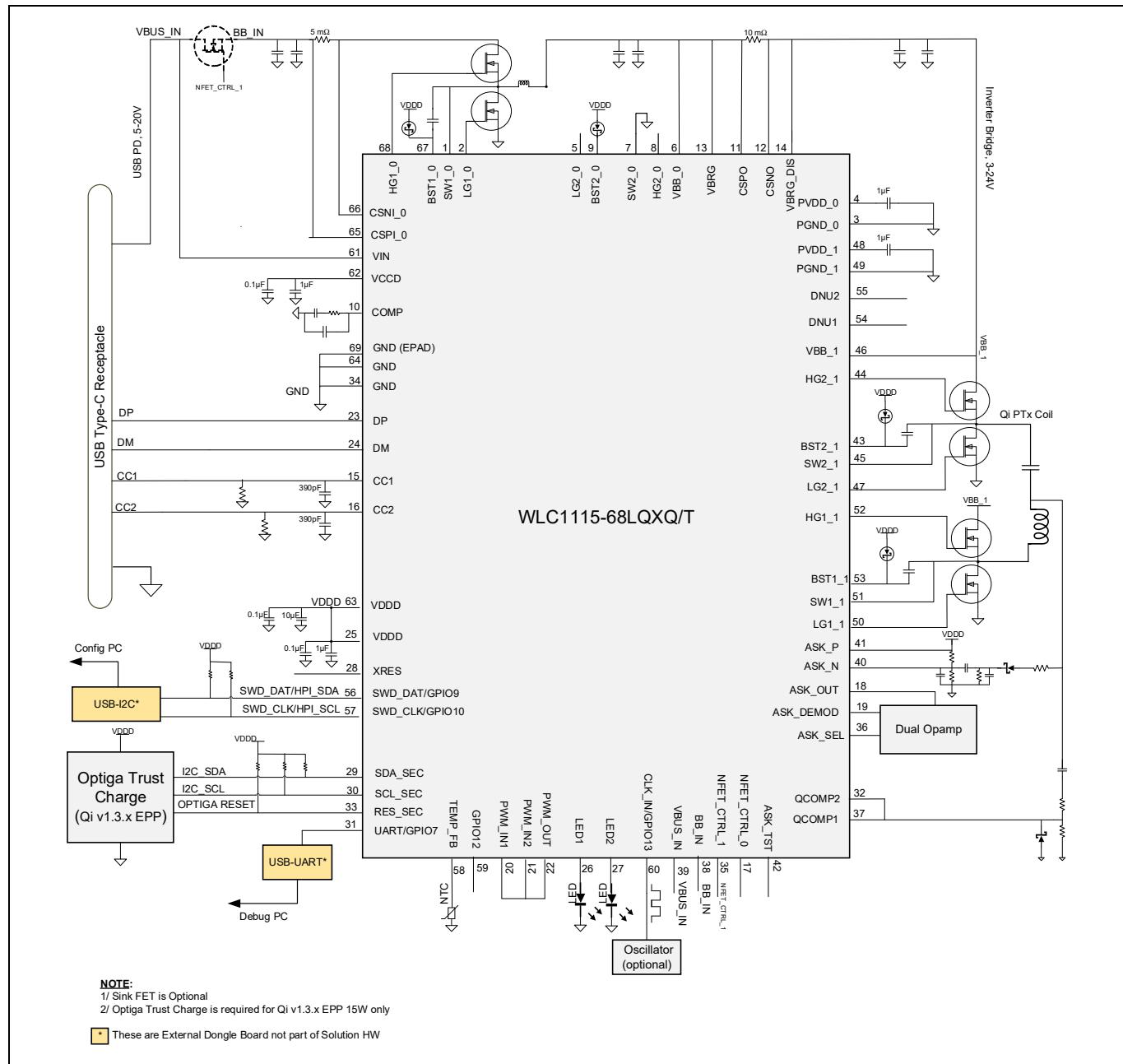


Figure 1 带 MP-A11 Tx 线圈的 15 W 发送器解决方案应用图

引脚信息

2 引脚信息

Table 1 WLC1115 引脚分布 (1/4)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	引脚说明
1	SW1_0		用于低侧栅极驱动器的降压转换器开关节点 (DC-DC 组 1) 和零电流检测器输入。使用短且宽的走线将该引脚连接到降压器的开关节点。
2	LG1_0		降压转换器 (DC-DC 组 1) 的低侧栅极驱动器输出。将该引脚连接到降压低侧 FET 栅极。使用较宽的走线以最小化该连接所产生的电感。
3	PGND_0		栅极驱动器 (DC-DC) 的接地。将所有接地 (GND) 和 PGND 引脚 (PGND_0 和 PGND_1) 连接在一起。将该引脚直接连接到 PCB 接地层和裸露焊盘 (E-PAD)。
4	PVDD_0		连接到 VDDD 和去耦电容 (1 μ F 和 0.1 μ F)，并尽可能靠近 IC。
5	LG2_0		DC-DC 组 2 的低侧栅极驱动器输出。对于 15 W MP-A11 应用，将该引脚设置为悬空状态。
6	VBB_0		逆变桥的输入轨，连接到降压转换器的输出端。将该引脚连接到电流检测电阻的降压侧终端，以检测逆变桥输入电流。该连接使用专用的 (Kelvin) 走线。
7	SW2_0		开关节点 (DC-DC 组 2)。将该引脚直接连接到 E-PAD。
8	HG2_0		DC-DC 组 2 的高侧栅极驱动器输出。对于 15 W MP-A11 应用，将该引脚设置为悬空状态。
9	BST2_0		DC-DC 组 2 的自举电源。通过肖特基二极管将该引脚连接到 VDDD。
10	COMP		用于降压控制器的误差放大器 (EA) 输出。将 RC 补偿网络连接到 GND。
11	CSPO		逆变桥输入电流的电流检测放大器的正输入。连接到输出电流检测电阻 (VBB_0) 的正端。
12	CSNO		逆变桥输入电流的电流检测放大器的负输入。连接到电流检测电阻的负端。
13	VBRG		降压输出电压的反馈引脚。将该引脚连接到位于逆变桥输入电流检测电阻前面的降压输出端。
14	VBRG_DIS		逆变器输入电源电压。将该引脚连接到位于逆变桥输入电流检测电阻前面的降压输出端。该引脚作为 VBRG 的弱放电使用。
15	CC1		Type-C 连接器配置通道 1。直接连接到端口的 Type-C 连接器上的 CC1 引脚和一个接地电容 (建议值为 390 pF)。
16	CC2		Type-C 连接器配置通道 2。直接连接到端口的 Type-C 连接器上的 CC2 引脚和一个接地电容 (建议值为 390 pF)。
17	NFET_CTRL_0		NFET 栅极驱动器输出。如果不使用该引脚，请将其设置为悬空状态。
18	ASK_OUT		ASK 电压 / 电流检测路径。用于 ASK 信号处理的 IC 输出。

引脚信息

Table 1 WLC1115 引脚分布 (2/4)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	引脚说明
19	ASK_DEMOD		ASK 信号解码的输入。将外部 ASK 比较器输出连接到该引脚。将该引脚短接到引脚 36 (ASK_SEL)。
20	GD_OVR_HB_1	PWM_IN1	逆变器组 1 的逆变器栅极驱动器输入信号。 将该引脚短接到引脚 22_PWM_OUT。
21	GD_OVR_HB_2	PWM_IN2	逆变器组 2 的逆变器栅极驱动器输入信号。 将该引脚短接到引脚 22_PWM_OUT。
22	PWM_OUT		用于逆变器栅极驱动输入的逆变器 PWM 信号输出。将该引脚短接到引脚 20 (PWM_IN1) 和引脚 21 (PWM_IN2)。
23	DP/GPIO1	DP	默认 USB D+ / 可配置 GPIO。用于支持传统充电 AFC 和 QC。IC 不支持该引脚上的 USB 数据传输。
24	DM/GPIO2	DM	默认 USB D- / 可配置 GPIO。用于支持传统充电 AFC 和 QC。IC 不支持该引脚上的 USB 数据传输。
25	VDDD		来自 VIN 的 VDDD 5V LDO 输出。在该引脚和靠近 IC 的 GND 之间放置一个陶瓷旁路电容 (推荐值为 1 μ F)。将所有 VDDD 引脚连接在一起。
63			来自 VIN 的 VDDD 5V LDO 输出。在该引脚和靠近 IC 的 GND 之间放置一个陶瓷旁路电容 (推荐值为 10 μ F)。将所有 VDDD 引脚连接在一起。
26	GPIO3	LED1	15W MP-A11 应用程序 / 可配置 GPIO 的默认 LED1。如果不使用该引脚, 请将其设置为悬空状态。
27	GPIO4	LED2	15W MP-A11 应用程序 / 可配置 GPIO 的默认 LED2。如果不使用该引脚, 请将其设置为悬空状态。
28	XRES		外部复位 – 低电平有效, 内部上拉 (~6 k Ω)。 如果不使用该引脚, 请将其设置为悬空状态。
29	GPIO5/SCB0	SDA_SEC	该引脚作为主设备与 OPTIGA™ Trust I ² C SDA 连接。配置该引脚, 使之采用开漏连接。该引脚被连接到一个外部上拉电阻。如果不使用该引脚, 请将其设置为悬空状态。
30	GPIO6/SCB0	SCL_SEC	用于与 OPTIGA™ Trust I ² C SDA 连接。配置该引脚, 使之使用开漏连接。该引脚被连接到一个外部上拉电阻。如果不使用该引脚, 请将其设置为悬空状态。
31	GPIO7/SCB1	UART/GPIO7	调试 / 可配置 GPIO 的默认 UART Tx。 如果不使用该引脚, 请将其设置为悬空状态。
32	QCOMP2		基于 Q 因子的异物检测 (FOD) 预充电测量输入, 用于计数频率。将该引脚短接到引脚 37 (QCOMP1)。
33	GPIO8	RES_SEC	OPTIGA™ Trust IC 的复位。配置该引脚, 以便在低功耗模式下使用 OPTIGA™ Trust。如果不使用该引脚, 请将其设置为悬空状态。
34, 64	GND		接地。直接连接到 E-PAD 和接地层。
35	NFET_CTRL_1		NFET 栅极驱动器输出。如果不使用该引脚, 请将其设置为悬空状态。
36	ASK_SEL		ASK 信号解码的输入。将该引脚短接到引脚 19 (ASK_DEMOD)。

引脚信息

Table 1 WLC1115 引脚分布 (3/4)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	引脚说明
37	QCOMP1		基于 Q 因子的 FOD 预充电测量输入，用于检测峰值电压。将该引脚短接到引脚 32 (QCOMP2)。
38	BB_IN		降压 (DC-DC) 控制器的输入电压。连接到 USB Type-C 连接器的 VBUS 引脚。如果在 Type-C 连接器后面使用 EMI 滤波器 / 扼流圈，则将该引脚连接到该 EMI 滤波器 / 扼流圈的输出端。
39	VBUS_IN		降压 (DC-DC) 输入电压反馈。连接到 USB Type-C 连接器的 VBUS 引脚。如果在 Type-C 连接器后面使用 EMI 滤波器 / 扼流圈，则将该引脚连接到该 EMI 滤波器 / 扼流圈的输出。
40	ASK_N		ASK 电压检测信号输入的负输入，该信号输入与内部放大器连接。
41	ASK_P		ASK 电压检测信号输入的正输入，该信号输入与内部放大器连接。
42	ASK_TST		ASK 电压检测比较器输出。如果不使用该引脚，请将其设置为悬空状态。
43	BST2_1		(逆变器组 2) 逆变器高侧栅极驱动器的自举电源。在该引脚和 SW2_1 之间连接一个电容 (推荐值为 0.1 μ F)。此外，在 VDDD 和 BST2_1 之间连接一个肖特基二极管。
44	HG2_1		用于逆变器 FET (逆变器组 2) 的高侧栅极驱动器。连接到逆变器组 2 的高侧 FET 栅极。使用较宽的走线以最小化该连接的电感。
45	SW2_1		逆变器组 2 的逆变器开关节点。使用短且宽的走线将该引脚连接到逆变器组 2 的开关节点。
46	VBB_1		逆变器输入电压检测。将该引脚连接到电流检测电阻器后面的逆变器输入电压。该连接使用专用的 (Kelvin) 走线。
47	LG2_1		用于逆变器 FET (逆变器组 2) 的低侧栅极驱动器。连接到逆变器组 2 的低侧 FET 栅极。
48	PVDD_1		连接到 VDDD 引脚。尽可能将旁路电容 (推荐值为 1 μ F 和 0.1 μ F) 放置在靠近 IC 的位置。
49	PGND_1		逆变器栅极驱动器的接地。直接连接到 PCB 接地层和 E-PAD。将所有 GND 和 PGND 引脚连接在一起。
50	LG1_1		用于逆变器 FET (逆变器组 1) 的低侧栅极驱动器。连接到逆变器组 1 的低侧 FET 栅极。
51	SW1_1		逆变器组 1 的逆变器开关节点。使用短且宽的走线将该引脚连接到逆变器组 1 的开关节点。
52	HG1_1		用于逆变器 FET (逆变器组 1) 的高侧栅极驱动器。连接到逆变器组 1 的高侧 FET 栅极。
53	BST1_1		(逆变器组 1) 逆变器高侧栅极驱动器的自举电源。在该引脚和 SW1_1 之间连接一个电容 (推荐值为 0.1 μ F)。此外，在 VDDD 和 BST1_1 之间放置一个肖特基二极管。
54	CSNI_1	DNU1	用于逆变器的输入电流检测放大器的负输入。如果不使用该引脚，请将其设置为悬空状态。

引脚信息

Table 1 WLC1115 引脚分布 (4/4)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	引脚说明
55	CSPI_1	DNU2	用于逆变器的输入电流检测放大器的正输入。如果不使用该引脚, 请将其设置为悬空状态。
56	GPIO9/SCB3/SWD_DAT	SWD_DAT/GPIO9	用于 I ² C/SWD 寄存器访问或编程 / 可配置 GPIO。
57	GPIO10/SCB3/SWD_CLK	SWD_CLK/GPIO10	用于 I ² C/SCL 寄存器访问或编程 / 可配置 GPIO。
58	GPIO11/SCB3	TEMP_FB	通过 15 W MP-A11 应用 / 可配置 GPIO 的热敏电阻监控来测量 Tx 线圈的温度。如果不使用该引脚, 请将其设置为悬空状态。
59	GPIO12/SCB3	GPIO12	可配置的 GPIO。如果不使用该引脚, 请将其设置为悬空状态。
60	GPIO13/CLK_IN	GPIO13/CLK_IN	默认情况下, 该引脚作为外部时钟 / 可配置 GPIO 的输入使用。如果不使用该引脚, 请将其设置为悬空状态。
61	VIN		输入电源为 4.5 V–24 V。在该引脚和靠近该引脚的 GND 之间连接一个去耦电容 (推荐值为 0.1 μF)。
62	VCCD		用于 Arm®-M0 电源和 1.8 V 参考的 1.8 V LDO 输出。在该引脚和接地之间连接一个去耦电容 (推荐值为 0.1 μF)。不能外部使用该引脚, 也不能使用它进行加载。
65	CSPI_0		USB 输入电流检测放大器的正输入 (DC-DC)。连接到输入电流检测电阻的正端。使用专用的 (Kelvin) 连接。
66	CSNI_0		USB 输入电流检测放大器的负输入 t (DC-DC)。连接到输入电流检测电阻的负端。使用专用的 (Kelvin) 连接。
67	BST1_0		用于降压 (DC-DC) 高侧栅极驱动器的自举电源。在该引脚和 SW1_0 之间连接一个电容 (推荐值为 0.1 μF)。此外, 在 VDDD 和 BST1_0 之间连接一个肖特基二极管。
68	HG1_0		降压转换器 (DC-DC 组 1) 的高侧栅极驱动器输出。连接到降压高侧 FET 栅极。使用较宽的走线以最小化该连接的电感。
	EPAD		裸露的接地焊盘。直接连接到接地层和引脚 34 和 64。

引脚信息

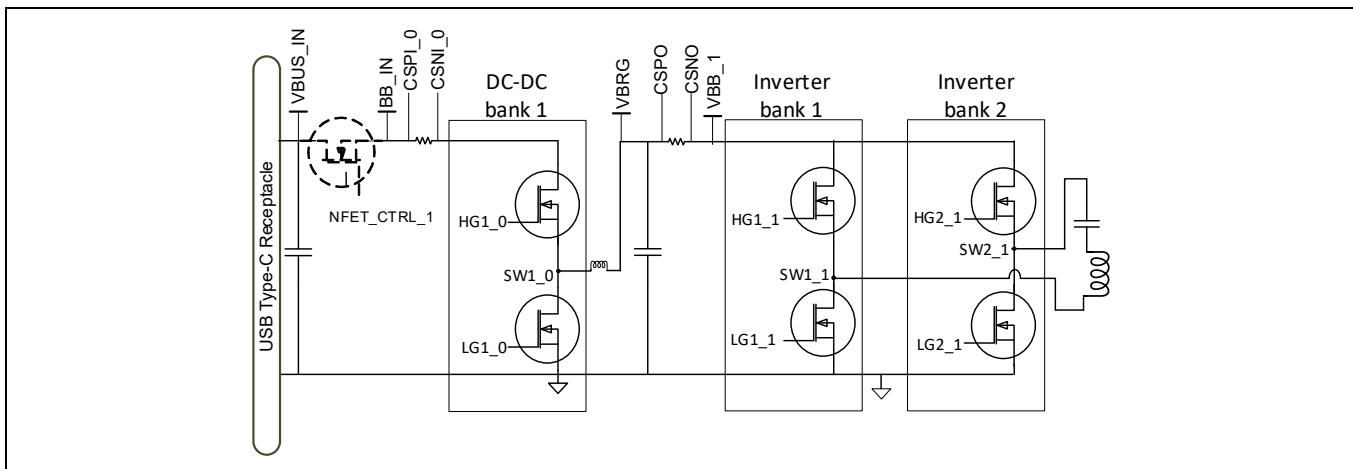


Figure 2 带降压和逆变器电源的 WLC1115 关键引脚映射 [3]

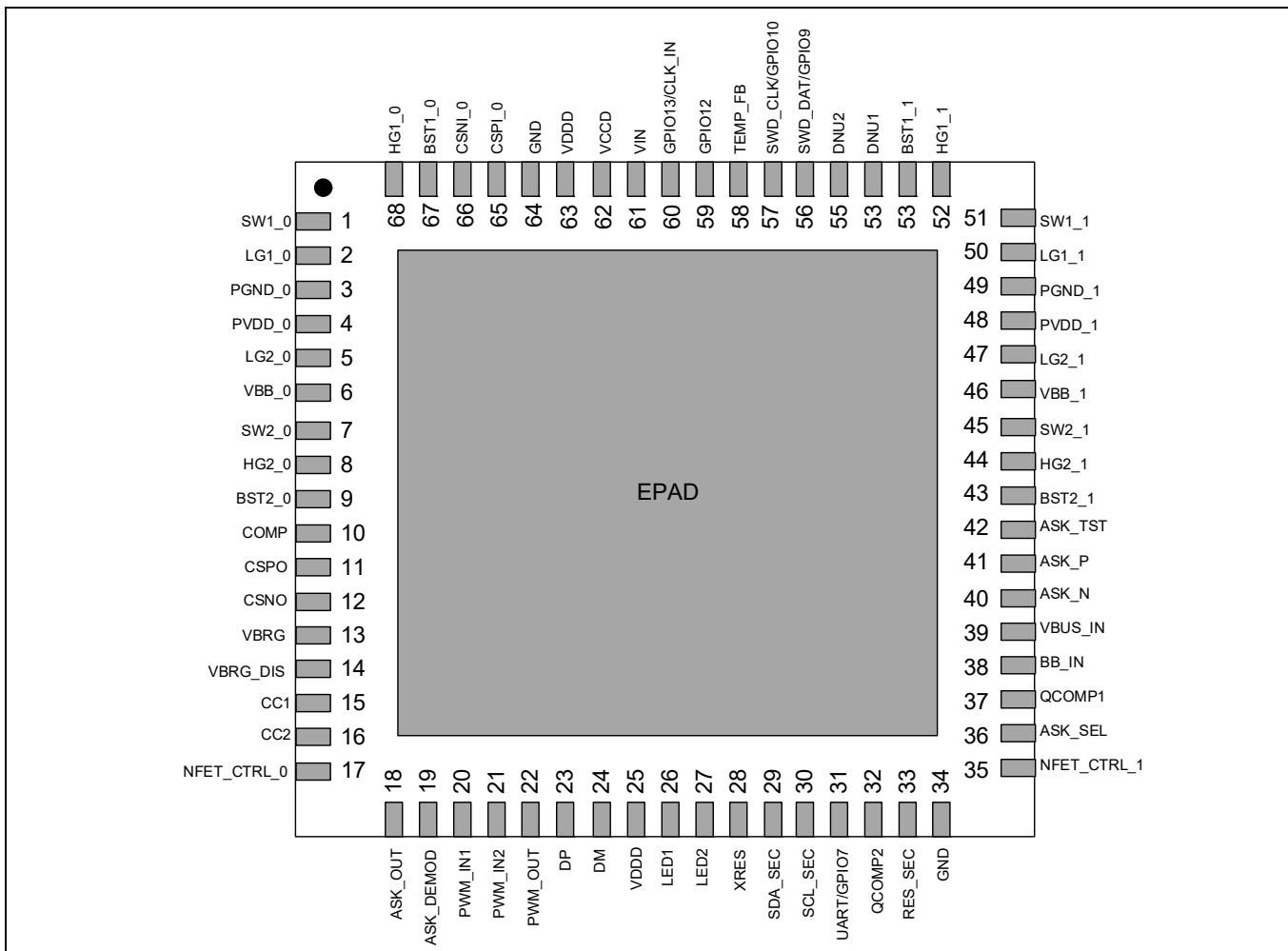


Figure 3 WLC1115 68-QFN 引脚分布

注释

3. 请参阅 [Figure 2](#)，了解 WLC1115 关键引脚映射到降压和逆变器电源的电源输入、电流检测和栅极驱动器的情况概述。

3 电气规范

3.1 最大绝对额定值

Table 2 最大绝对额定值^[4]

超过最大额定值可能会缩短器件的使用寿命。

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

参数	说明	最小值	典型值	最大值	单位	说明
VIN	最大输入供电电压	-	-	40	V	对于 -0.7 V 的最小规范，电流限制为 1 mA。
VDDD、PVDD	相对于 VSS 的最大供电电压			6		
VBUS	相对于 VSS 的最大 VBRG_DIS (P0/P1) 电压			24		
CC_0、ASK_SEL	CC 和 ASK_SEL 引脚上的最大电压			24		
QCOMP1	QCOMP1 引脚上的最大电压			24		
QCOMP2	QCOMP2 的输入电压			VDDD + 0.5		
GPIO	GPIO 的输入电压			VDDD + 0.5		
GPIO	每个 GPIO 上的最大电流			25	mA	最大绝对值，每个引脚的注入电流
GPIO_INJECTION	GPIO 注入电流，在 VIH > VDDD 时使用最大值，在 VIL < VSS 时使用最小值			0.5		
ESD_HBM	静电放电 (ESD) 人体模型 (HBM)	2000	-	V	适用于所有引脚 (CC1_0、CC2_0、ASK_SEL、QCOMP1 引脚除外)。	
ESD_HBM_CC	两个端口的 CC1 和 CC2 引脚的 ESDHBM	1100				
ESD_CDM	ESD 充电器件模型	500				
LU	引脚闩锁电流	-100				
TJ	结温	-40	100	mA	-	充电器件模型 ESD
			125	°C		

注释

- 使用高于 Table 2 中所列出的最大绝对值可能会给器件造成永久性损害。长期使用在最大绝对额定值下可能会影响器件的可靠性。最大存放温度是 150°C ，符合 JEDEC 标准 JESD22-A103 – 高温度存放使用寿命标准。如果采用的值低于最大绝对值但高于正常值，则器件可能不会正常工作。

Table 3 基于引脚的最大绝对额定值 (1/2)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	最小绝对值 (V)	最大绝对值 (V)
1	SW1_0		-0.7	35
2	LG1_0 ^[5]		-0.5	PVDD+0.5
3	PGND_0		-0.3	0.3
4	PVDD_0		-0.3	VDD
5	LG2_0 ^[5]		-0.5	PVDD+0.5
6	VBB_0		-0.3	24
7	SW2_0		-0.3	24
8	HG2_0 (w.r.t SW2_0) ^[5, 6]		-0.5	PVDD+0.5
9	BST2_0 (w.r.t SW2_0) ^[5, 6, 7]		0	PVDD+0.5
10	COMP ^[5]		-0.5	PVDD+0.5
11	CSPO		-0.3	24
12	CSNO		-0.3	24
13	VBRG		-0.3	24
14	VBRG_DIS		-0.3	24
15	CC1		-0.5	24
16	CC2		-0.5	24
17	NFET_CTRL_0		-0.5	32
18	ASK_OUT ^[5]		-0.5	PVDD+0.5
19	ASK_DEMOD ^[5]		-0.5	PVDD+0.5
20	GD_OVR_HB_1 ^[5]	PWM_IN1	-0.5	PVDD+0.5
21	GD_OVR_HB_2 ^[5]	PWM_IN2	-0.5	PVDD+0.5
22	PWM_OUT ^[5]		-0.5	PVDD+0.5
23	DP/GPIO1 ^[5]	DP	-0.5	PVDD+0.5
24	DM/GPIO2 ^[5]	DM	-0.5	PVDD+0.5
25, 63	VDDD		-0.3	6
26	GPIO3 ^[5]	LED1	-0.5	PVDD+0.5
27	GPIO4 ^[5]	LED2	-0.5	PVDD+0.5
28	XRES ^[5]		-0.5	PVDD+0.5
29	GPIO5/SCB0 ^[5]	SDA_SEC	-0.5	PVDD+0.5
30	GPIO6/SCB0 ^[5]	SCL_SEC	-0.5	PVDD+0.5
31	GPIO7/SCB1 ^[5]	UART/GPIO7	-0.5	PVDD+0.5
32	QCOMP2 ^[5, 8]		-0.7	PVDD+0.5
33	GPIO8 ^[5]	RES_SEC	-0.5	PVDD+0.5
34, 64	GND		-0.3	0.3
35	NFET_CTRL_1		-0.5	32

注释

5. 最大电压不能超过 6 V。
6. 最大绝对电压 w.r.t GND 不能超过 40 V。
7. 最小绝对电压 w.r.t GND 不能低于 -0.3 V。
8. 电流限制为 1 mA, 仅适用于 -0.7 V 的最小规范。

Table 3 基于引脚的最大绝对额定值 (2/2)

引脚编号	引脚名称	15 W MP-A11 应用程序固件的引脚功能	最小绝对值 (V)	最大绝对值 (V)
36	ASK_SEL		-0.5	24
37	QCOMP1 ^[8]		-0.7	24
38	BB_IN		-0.3	24
39	VBUS_IN		-0.3	24
40	ASK_N		-0.3	24
41	ASK_P		-0.3	24
42	ASK_TST ^[5]		-0.5	PVDD+0.5
43	BST2_1 (w.r.t SW2_1) ^[5, 6, 7]		0	PVDD+0.5
44	HG2_1 (w.r.t SW2_1) ^[5, 6]		-0.5	PVDD+0.5
45	SW2_1		-0.7	24
46	VBB_1		-0.3	24
47	LG2_1 ^[5]		-0.5	PVDD+0.5
48	PVDD_1		-0.3	VDDD
49	PGND_1		-0.3	0.3
50	LG1_1 ^[5]		-0.5	PVDD+0.5
51	SW1_1		-0.7	35
52	HG1_1 (w.r.t SW1_1) ^[5, 6]		-0.5	PVDD+0.5
53	BST1_1 (w.r.t SW1_1) ^[5, 6, 7]		0	PVDD+0.5
54	CSNI_1	DNU1	-0.3	40
55	CSPI_1	DNU2	-0.3	40
56	GPIO9/SCB3/SWD_DAT ^[5]	SWD_DAT/GPIO9	-0.5	PVDD+0.5
57	GPIO10/SCB3/SWD_CLK ^[5]	SWD_CLK/GPIO10	-0.5	PVDD+0.5
58	GPIO11/SCB3 ^[5]	TEMP_FB	-0.5	PVDD+0.5
59	GPIO12/SCB3 ^[5]	GPIO12	-0.5	PVDD+0.5
60	GPIO13/CLK_IN ^[5]	GPIO13/CLK_IN	-0.5	PVDD+0.5
61	VIN		-0.3	40
62	VCCD		-0.3	2
65	CSPI_0		-0.3	40
66	CSNI_0		-0.3	40
67	BST1_0 (w.r.t SW1_0) ^[5, 6, 7]		0	PVDD+0.5
68	HG1_0 (w.r.t SW1_0) ^[5, 6]		-0.5	PVDD+0.5
	EPAD		-0.3	0.3

注释

5. 最大电压不能超过 6 V。
6. 最大绝对电压 w.r.t GND 不能超过 40 V。
7. 最小绝对电压 w.r.t GND 不能低于 -0.3 V。
8. 电流限制为 1 mA, 仅适用于 -0.7 V 的最小规范。

电气规范

3.2 器件级规范

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

3.3 直流规范

Table 4 直流规范 (工作条件)

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.PWR#1	VIN	输入供电电压	4.5	-	24	V	-
SID.PWR#2	VDDD	VDDD 输出电压范围	4.6		5.5		$5.5\text{ V} < V_{IN} < 24\text{ V}$; 最大负载 = 150 mA
SID.PWR#3	VDDD_MIN	VDDD 压差电压	VIN - 0.2		-		$4.5\text{ V} < V_{IN} < 5.5\text{ V}$; 最大负载 = 20 mA
SID.PWR#20	VB RG	VB RG_0 输出电压范围	3		22		$V_{IN} > V_{BRG}$
SID.PWR#5	VCCD	VCCD 输出电压	-		1.8		-
SID.PWR#25	IDD_ACT48M	开关频率为 0.4 MHz 条件下的工作静态电流	-		87	mA	TA = 25°C、VIN = 12 V。 CC I/O IN 处于发送或接收过程中， 无 I/O 源电流， 无 VCONN 负载电流， CPU 的工作频率为 48 MHz， 降压和逆变器开启， 3 nF 栅极驱动器电容。

3.3.1 CPU

Table 5 CPU 规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.CLK#4	FCPU	CPU 输入频率	-	-	48	MHz	-
SYS.XRES#5	TxRES	外部复位脉冲宽度	5		-	μs	
SYS.FES#1	T_PWR_RDY	从上电到“准备接收 I ² C/CC 指令”的时间	-		5	ms	

3.3.2 GPIO

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq \text{TA} \leq 105^{\circ}\text{C}$ 和 $\text{T}_J \leq 125^{\circ}\text{C}$ 。

Table 6 GPIO 规范 (1/3)

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
GPIO 直流规范							
SID.GIO#9	V_{IH_CMOS}	输入高电平电压	$0.7 \times V_{DDDD}$	-	-	V	CMOS 输入
SID.GIO#10	V_{IL_CMOS}	低电平输入电压阈值	-		$0.3 \times V_{DDDD}$		
SID.GIO#7	V_{OH}	高电平输出电压	$V_{DDDD} - 0.6$		-		$IOH = -4 \text{ mA}$
SID.GIO#8	V_{OL}	低电平输出电压	-		0.6		$IOL = 10 \text{ mA}$
SID.GIO#2	R_{pu}	该信号被启用时的上拉电阻	3.5	5.6	8.5	$k\Omega$	-
SID.GIO#3	R_{pd}	该信号被启用时的下拉电阻	3.5	5.6	8.5		
SID.GIO#4	I_{IL}	输入漏电流 (绝对值)	-	-	2	nA	$TA = 25^{\circ}\text{C}$, $V_{DDDD} = 3\text{V}$
SID.GIO#5	C_{PIN_A}	最大引脚电容			22	pF	DP、DM 引脚上的电容
SID.GIO#6	C_{PIN}	最大引脚电容		3	7		$-40^{\circ}\text{C} < \text{TA} < +105^{\circ}\text{C}$, 所有 V_{DDDD} 值, 其他所有 I/O
SID.GIO#13	V_{HYSTTL}	输入迟滞电压, LVTTL、 $V_{DDDD} > 2.7\text{V}$	100	-	-	mV	$V_{DDDD} > 2.7\text{V}$
SID.GIO#14	$V_{HYSCMOS}$	CMOS 输入迟滞电压	$0.1 \times V_{DDDD}$				-
GPIO 交流规范							
SID.GIO#16	T_{RISEF}	快速强驱动模式下的上升时间	2	-	12	ns	$C_{load} = 25 \text{ pF}$
SID.GIO#17	T_{FALLF}	快速强驱动模式下的下降时间	2		12		
SID.GIO#18	T_{RISES}	慢速强驱动模式下的上升时间	10		60		
SID.GIO#19	T_{FALLS}	慢速强驱动模式下的下降时间	10		60		
SID.GIO#20	F_{GPIO_OUT1}	$\text{GPIO FOUT}; 3.0 \text{ V} \leq V_{DDDD} \leq 5.5 \text{ V}$, 快速强驱动模式。	-		16	MHz	
SID.GIO#21	F_{GPIO_OUT2}	$\text{GPIO FOUT}; 3.0 \text{ V} \leq V_{DDDD} \leq 5.5 \text{ V}$, 慢速强驱动模式。			7		
SID.GIO#22	F_{GPIO_IN}	$\text{GPIO 输入工作频率}; 3.0 \text{ V} \leq V_{DDDD} \leq 5.5 \text{ V}$ 。			48		$-40^{\circ}\text{C} \leq \text{TA} \leq +105^{\circ}\text{C}$

电气规范

Table 6 GPIO 规范 (2/3)

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
GPIO OVT 直流规范							
SID.GPIO_20VT_GIO#4	GPIO_20VT_I_LU	GPIO_20VT 栓锁电流范围	-140	-	140	mA	所有输入或输出、引脚至引脚或引脚至电源的最大 / 最小电流
SID.GPIO_20VT_GIO#5	GPIO_20VT_RPU	GPIO_20VT 上拉电阻值	3.5	-	8.5	kΩ	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#6	GPIO_20VT_RPD	GPIO_20VT 下拉电阻值	3.5		8.5	kΩ	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#16	GPIO_20VT_IIL	GPIO_20VT 输入漏电流 (绝对值)	-	-	2	nA	TA = +25 °C, VDDD = 3 V
SID.GPIO_20VT_GIO#17	GPIO_20VT_CPIN	GPIO_20VT 引脚电容	-		10	pF	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#33	GPIO_20VT_Voh	GPIO_20VT 高电平输出电压	VDDD-0.6	-	V	IOH = -4 mA	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#36	GPIO_20VT_Vol	GPIO_20VT 低电平输出电压	-				
SID.GPIO_20VT_GIO#41	GPIO_20VT_Vih_LV TTL	GPIO_20VT LVTTL 输入	2	-	0.6	IOL = 8 mA	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#42	GPIO_20VT_Vil_LV TTL	GPIO_20VT LVTTL 输入	-				
SID.GPIO_20VT_GIO#43	GPIO_20VT_Vhysttl	GPIO_20VT 输入迟滞电压 LVTTL	100	-	0.8	mV	-40°C ≤ TA ≤ +105°C, 所有 VDDD 值
SID.GPIO_20VT_GIO#45	GPIO_20VT_ITOT_G PIO	GPIO_20VT 引脚对地最大灌电流总值	-				

Table 6 GPIO 规范 (3/3)

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
GPIO OVT 交流规范							
SID.GPIO_20VT_70	GPIO_20VT_TriseF	GPIO_20VT 快速强驱动模式下的上升时间	1	-	15	ns	所有 VDDD 值, Cload = 25 pF
SID.GPIO_20VT_71	GPIO_20VT_TfallF	GPIO_20VT 快速强驱动模式下的下降时间	1	-	15	ns	
SID.GPIO_20VT_GIO#46	GPIO_20VT_TriseS	慢速强驱动模式下的 GPIO_20VT 上升时间	10	-	70	ns	
SID.GPIO_20VT_GIO#47	GPIO_20VT_TfallS	慢速强驱动模式下的 GPIO_20VT 下降时间	10	-	70	ns	
SID.GPIO_20VT_GIO#48	GPIO_20VT_FGPIO_OUT1	GPIO_20VT GPIO Fout; 3 V ≤ VDDD ≤ 5.5 V。快速强驱动模式。	-	-	33	MHz	所有 VDDD 值
SID.GPIO_20VT_GIO#50	GPIO_20VT_FGPIO_OUT3	GPIO_20VT GPIO Fout; 3 V ≤ VDDD ≤ 5.5 V。慢速强驱动模式。	-	-	7	ns	
SID.GPIO_20VT_GIO#52	GPIO_20VT_FGPIO_IN	GPIO_20VT GPIO 输入工作频率; 3 V ≤ VDDD ≤ 5.5 V	-	-	8	ns	

3.3.3 XRES 和 POR

除非另有说明, 否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

Table 7 XRES 规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
XRES 直流规范							
SID.XRES#1	V_{IH_XRES}	XRES 引脚上的输入电压上限阈值	$0.7 \times VDDD$	-	-	V	CMOS 输入
SID.XRES#2	V_{IL_XRES}	XRES 引脚上的输入电压下限阈值	-	-	$0.3 \times VDDD$	V	所有 VDDD 值
SID.XRES#3	C_{IN_XRES}	XRES 引脚上的输入电容	-	-	7	pF	
SID.XRES#4	$V_{HYSXRES}$	XRES 引脚上的输入电压迟滞	-	$0.05 \times VDDD$	-	mV	所有 VDDD 值

不精确 POR (IPOR) 规范

SID185	$V_{RISEIPOR}$	POR 上升触发电压	0.80	-	1.50	V	$-40^{\circ}\text{C} < TA < +105^{\circ}\text{C}$, 所有 VDDD 值
SID186	$V_{FALLIPOR}$	POR 下降触发电压	0.70	-	1.4	V	$-40^{\circ}\text{C} < TA < +105^{\circ}\text{C}$, 所有 VDDD 值

精确 POR (POR) 规范

SID190	$V_{FALLPPOR}$	活动 / 睡眠模式下的欠压检测 (BOD) 触发电压	1.48	-	1.62	V	$-40^{\circ}\text{C} < TA < +105^{\circ}\text{C}$, 所有 VDDD 值
SID192	$V_{FALLDPSLP}$	深度睡眠模式下的 BOD 触发电压	1.1	-	1.5	V	$-40^{\circ}\text{C} < TA < +105^{\circ}\text{C}$, 所有 VDDD 值

电气规范

3.4 数字外设

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq \text{TA} \leq 105^{\circ}\text{C}$ 和 $\text{T}_J \leq 125^{\circ}\text{C}$ 。

下列规范适用于定时器模式下的定时器 / 计数器 / PWM 外设。

3.4.1 GPIO 引脚的逆变器脉宽调制 (PWM)**Table 8** PWM 交流规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.TCPWM.1	PWM_OUT	工作频率	85	127.7	600	kHz	PWM_OUT 引脚
SID.TCPWM.3	T_{PWMEXT}	输出触发脉冲宽度	$2/F_c$	-	-	ns	上溢、下溢和 CC (计数值等于比较值) 可输出的最小宽度。 F_c = 系统时钟。

3.4.2 I²C、UART、SWD 接口**Table 9** 通信接口规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
固定 I²C 交流规范							
SID153	F _{I2C1}	比特率	-	-	1	Mbps	-
固定 UART 交流规范							
SID16	F _{UART}	比特率	-	-	1	Mbps	-
SWD 接口规范							
SID.SWD#1	F_SWDCLK1	$3.0 \text{ V} \leq \text{VDDIO} \leq 5.5 \text{ V}$	-	-	14	MHz	-
SID.SWD#2	T_SWDI_SETUP	$T = 1/f_{\text{SWDCLK}}$	0.25 \times T		-	ns	-
SID.SWD#3	T_SWDI_HOLD		0.25 \times T		-		
SID.SWD#4	T_SWDO_VALID		-		0.50 \times T		
SID.SWD#5	T_SWDO_HOLD		1		-		

3.4.3 存储器

Table 10 闪存交流规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.MEM#2	FLASH_WRITE	行(块)编写的时间(擦除和编程)	-	-	20	ms	-
SID.MEM#1	FLASH_ERASE	行擦除的时间			15.5		
SID.MEM#5	FLASH_ROW_PGM	擦除后的行编程时间			7		
SID178	T_BULKERASE	批量擦除时间(32 KB)			35		
SID180	T_DEVPROG	器件总编程时间			7.5	s	
SID.MEM#6	FLASH _{ENPB}	闪存写入耐久次数	100k	-	周期	25°C < T _A < 55°C	-
SID182	FRET1	闪存数据保持时间, T _A < 55°C, 10 万个编程 / 擦除周期	20				
SID182A	FRET2	闪存数据保持时间, T _A < 85°C, 1 万个编程 / 擦除周期	10	-	年	-	-

3.5 系统资源

除非另有说明, 否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_{\text{A}} \leq 105^{\circ}\text{C}$ 和 $T_{\text{J}} \leq 125^{\circ}\text{C}$ 。

3.5.1 内部主振荡器时钟

Table 11 IMO 交流、时钟规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
IMO 交流规范							
SID.CLK#13	F _{IMOTOL}	在频率为 48 MHz 时测量频率差异(出厂调整后)	-2	-	+2	%	3.0 V < VDDD < 5.5 V
SID226	T _{STARTIMO}	IMO 启动时间	-		7	μs	-
SID.CLK#1	F _{IMO}	IMO 频率	24		48	MHz	
外部时钟规范							
SID.305	EXTCLKFREQ	外部时钟输入频率	-	48	-	MHz	-40°C < T _A < 105°C 3.0 V < VDDD < 5.5 V。容差为 ±50 ppm。

电气规范

3.5.2 PD

Table 12 PD 直流规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.DC.cc_shvt.1	vSwing	发送器输出高电压	1.05	-	1.2	V	-
SID.DC.cc_shvt.2	vSwing_low	发送器输出低电压	-		0.075		
SID.DC.cc_shvt.3	zDriver	发送器输出阻抗	33		75	Ω	
SID.DC.cc_shvt.4	zBmcRx	接收器输入阻抗	10		-	$M\Omega$	
SID.DC.cc_shvt.8	Rd	作为 UFP (上行端口) 使用时的下拉终端电阻	4.59		5.61	$k\Omega$	
SID.DC.cc_shvt.10	zOPEN	该信号被禁用时 CC 阻抗接地	108		-		
SID.DC.cc_shvt.15	UFP_default_0 p66	UFP 端的 CC 电压 – 标准 USB	0.61		0.7	V	
SID.DC.cc_shvt.16	UFP_1.5A_1p23	UFP 端的 CC 电压 – 1.5 A	1.16		1.31		
SID.DC.cc_shvt.17	Vattach_ds	深度睡眠连接阈值	0.3		0.6	%	
SID.DC.cc_shvt.18	Rattach_ds	深度睡眠上拉电阻	10		50	$k\Omega$	
SID.DC.cc_shvt.19	VTX_step	TX 驱动电压步长大小	80		120	mV	

3.5.3 ADC

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

Table 13 ADC 直流规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细信息 / 条件
SID.ADC.1	Resolution	ADC 分辨率	-	8	-	位	-
SID.ADC.2	INL	积分非线性	-1.5	-	1.5	LSB	由带隙生成的参考电压
SID.ADC.3	DNL	差分非线性	-2.5		2.5		VDDD 生成的参考电压
SID.ADC.4	增益误差	增益误差	-1.5		1.5		由带隙产生的参考电压
SID.ADC.5	VREF_ADC1	ADC 的参考电压	VDDDmin		VDDDmax	V	VDDD 生成的参考电压
SID.ADC.6	VREF_ADC2	ADC 的参考电压	1.96	2.0	2.04		由深度睡眠参考生成的参考电压

电气规范

3.5.4 电流检测放大器 (CSA) / ASK 放大器 (ASK_P 和 ASK_N)

Table 14 CSA/ASK 放大器规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
HS CSA 直流规范							
SID.HSCSA.7	Csa_SCP_Acc1	电流为 6A, 检测电阻为 5/10/20 mΩ 时的 CSA 短路保护 (SCP)	-10	-	10	%	活动模式 CSA 检测准确度。 活动模式。 3.0 V < VDDD < 5.5 V。 TA = 25°C.
SID.HSCSA.8	Csa_SCP_Acc2	电流为 10A、检测电阻为 5/10/20 mΩ 时的 CSA SCP	-10		10		
SID.HSCSA.9	Csa_OCP_1A	电流为 1A, 检测电阻为 5/10/20 mΩ 时的 CSA OCP	104		130	156	
SID.HSCSA.10	Csa_OCP_5A	电流为 5A、检测电阻为 5/10/20 mΩ 时的 CSA OCP	117		130	143	
SID.HSCSA.13	Csa_CBL_MON_Acc2	Vsense > 10 mV	-		±3.5	-	
CSA 交流规范							
SID.HSCSA.AC.1	TSCP_GATE	从 SCP 阈值触发表到外部 NFET 电源栅极关闭的延迟时间	-	3.5	8	μs	1 nF NFET 栅极
SID.HSCSA.AC.2	TSCP_GATE_1	从 SCP 阈值触发表到外部 NFET 电源栅极关闭的延迟时间					3 nF NFET 栅极

3.5.5 VIN UV/OV

除非另有说明, 否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

Table 15 VIN UV/OV 规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.UVOV.1	VTHOV1	过压阈值准确度, 4 V-11 V	-3	-	3	% 活动模式	
SID.UVOV.2	VTHOV2	过压阈值准确度, 11 V-21.5 V	-3.2		3.2		
SID.UVOV.3	VTHUV1	欠压阈值准确度, 3 V-3.3 V	-4		4		
SID.UVOV.4	VTHUV2	欠压阈值准确度, 3.3 V-4.0 V	-3.5		3.5		
SID.UVOV.5	VTHUV3	欠压阈值准确度, 4.0 V-21.5 V	-3		3		

电气规范

3.5.6 电压调节 – VBRG

Table 16 VBRG 规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
VBRG 放电规范							
SID.VBUS.DISC .1	R_DIS1	DS = 1 且 20 V NMOS 处于开启状态时的电阻	500	-	2000	W	在电压为 0.5 V 时测量得到
SID.VBUS.DISC .2	R_DIS 2	DS = 1 且 20 V NMOS 处于开启状态时的 DS = 2	250		1000		
SID.VBUS.DISC .3	R_DIS 4	DS = 1 且 20 V NMOS 处于开启状态时的 DS = 4	125		500		
SID.VBUS.DISC .4	R_DIS 8	DS = 1 且 20 V NMOS 处于开启状态时的 DS = 8	62.5		250		
SID.VBUS.DISC .5	R_DIS 16	DS = 1 且 20 V NMOS 处于开启状态时的 DS = 16	31.25		125		
SID.VBUS.DISC .6	VBRG_stop_error	最终 VBRG 值与设置值的误差百分比	-		10	%	当 VBRG 放电到电压为 5 V 时

电压调节直流规范

SID.DC.VR.1	VBB	VBB 输出电压范围	3.0	-	22	V	-
SID.DC.VR.2	VR	VBB 电压调节准确度	-5	±3	+5	%	
SID.DC.VR.3	VIN_UVLO	VIN 供电电压。电压低于该值时，芯片将被复位	1.7	-	3.0	V	
SID.VREG.1	TSTART	调节器供电输出的总启动时间	-		200	μs	VDDD LDO 规范

3.5.7 NFET 栅极驱动器规范

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

Table 17 NFET 栅极驱动器规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
NFET 栅极驱动器直流规范							
SID.GD.1	GD_VGS	在打开状态条件下栅极与发送源之间的过驱动电压	4.5	5	10	V	NFET 驱动器为打开状态
SID.GD.2	GD_RPD	下拉启用时的电阻	-	-	2	kΩ	适用于 NFET_CTRL，以关闭外部 NFET。
NFET 栅极驱动器交流规范							
SID.GD.3	T _{ON}	外部电容为 3 nF 时 NFET_CTRL 从低电平到高电平 (1 V 到 VBUS + 1 V) 的时间。	2	5	10	ms	VBUS = 5 V
SID.GD.4	T _{OFF}	外部电容为 3 nF 时 NFET_CTRL 从高电平到低电平 (90% 到 10%) 的时间。	-	7	-	μs	VBUS = 21.5 V

电气规范

3.5.8 降压 PWM 控制器

Table 18 PWM 控制器规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
PWM 控制器规范							
PWM.1	Fsw	降压开关频率	150	-	600	kHz	- 引脚 PWM_IN1 和 PWM_IN2 被连接到引脚 PWM_OUT。
GD1	Fsw Gd Ovr	逆变器开关频率	85		600		
PWM.2	FSS	扩频频率抖动范围	-	10	-	%	-

降压栅极驱动器规范

DR.1	R_HS_PU	顶部栅极驱动器导通电阻 – 棚极上拉	- 1.5 2 1.5 30 30 25 20	2	W ns	-	-
DR.2	R_HS_PD	顶部栅极驱动器导通电阻 – 棚极下拉		1.5			
DR.3	R_LS_PU	底部栅极驱动器导通电阻 – 棚极上拉		2			
DR.4	R_LS_PD	底部栅极驱动器导通电阻 – 棚极下拉		1.5			
DR.5	Dead_HS	高侧上升沿到来前的死区时间		30			
DR.6	Dead_LS	低侧上升沿到来前的死区时间		30			
DR.7	Tr_HS	顶部栅极驱动器上升时间		25			
DR.8	Tf_HS	顶部栅极驱动器下降时间		20			

NFET 栅极驱动器规范

DR.9	Tr_LS	底部栅极驱动器上升时间	-	25	ns	-	-
DR.10	Tf_LS	底部栅极驱动器下降时间		20			

3.5.9 散热

除非另有说明，否则规范的适用温度范围为 $-40^{\circ}\text{C} \leq T_A \leq 105^{\circ}\text{C}$ 和 $T_J \leq 125^{\circ}\text{C}$ 。

Table 19 散热规范

规范 ID	参数	说明	最小值	典型值	最大值	单位	详细说明 / 条件
SID.OTP.1	OTP	热关机	120	125	130	°C	-

4 功能概述

4.1 无线电力发送器

WLC1115 支持电力发送器 (Tx) 和电力接收器 (Rx) 之间的无线电力传输。传输方法是基于感应电能传输技术 (IPT)。Tx 在 (各) Tx 线圈中传输交电流，以根据法拉第定律产生交变磁场。该磁场与电力接收器内部的 Rx 线圈相互耦合，并被转换为交流电流。该交流电流经过整流，然后被存储在 Vrect 电容器组上，从而为 Rx 负载供电。

在电力传输开始前，Rx 和 Tx 相互通信，以确定已放置好有效的 Rx 设备，并协商充电周期中要传输的电量。Tx 和 Rx 所使用的数字通信为带内通信。从 Tx 到 Rx 的通信用的是频移键控 (FSK) 调制；从 Rx 到 Tx 的通信则用的是幅移键控 (ASK) 调制。WLC1115 解决方案符合 Qi v1.3.x 标准，最高功率可达 15 W。

WLC1115 可在 BPP 或 EPP 中运行，具体情况取决于用户所放置的 Rx 的功能。

WLC1115 提供了一个高度集成的无线电力发送器解决方案。它使用一个 USB Type-C PD 控制器并符合 Qi v1.3.x 标准。该解决方案采用了随时可用的固件堆栈，该堆栈具有用于连续电力传输和可靠 FOD 的强大解调方案，从而可以确保安全。WLC1115 固件堆栈提供了高级别的可配置选项，可通过使用配置实用工具在不同应用上进行各种配置。

4.2 WPC 系统控制

WLC1115 按照 Qi 标准版本 1.3.x 控制无线电源系统。根据放置在 Tx 焊盘上的 Rx 类型，系统控制将包括电力传输、系统监控和 BPP 或 EPP 接收器情况下的各种操作阶段。

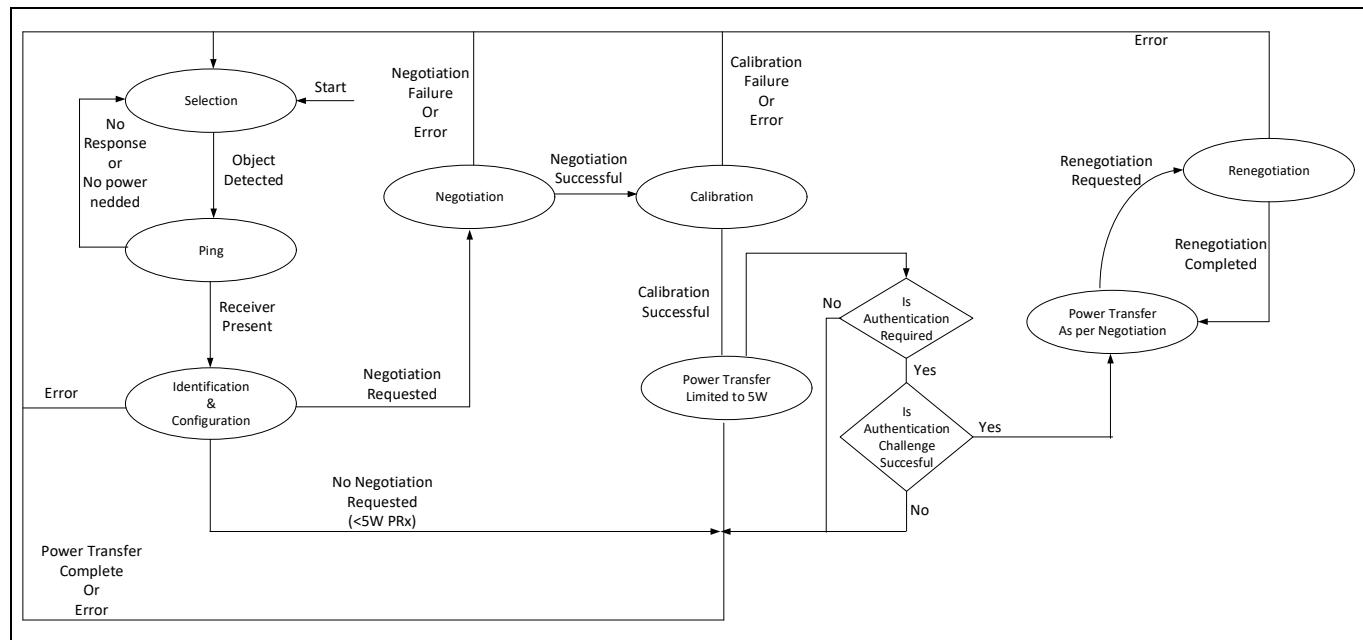


Figure 4 WPC 系统控制流程图 (协商、校准和身份验证仅适用于 EPP) [9]

4.2.1 选择阶段

Tx 使用低能量信号 (模拟 ping 或 Q 因子) 监控界面表面，以检测物体的放置和移除情况。对模拟 Ping 能量进行限制，可以检测到 Tx 线圈上的阻抗变化，而无需为接收器供电或唤醒接收器。WLC1115 将桥接 (VBRG) 电压 (用于为逆变器供电) 设置为低电压值，以产生足够的能量来测量任何界面的阻抗变化，而无需在选择阶段中传输任何电力。

注释

9. 功能概述部分只介绍了 Qi 规范。但是，IC 可以支持无线充电专有电力传输扩展 (PPDE) / 三星 FC。

4.2.2 数字 Ping 阶段

在这个阶段，Tx 发送一个足够为接收器供电并提示响应的电源信号。该信号称为数字 Ping，其幅度和时间长度由 WPC Tx 规范预先定义。当未检测到任何响应或 Rx 以信号强度数据包 (SSP) 响应时，数字 Ping 阶段将会结束。当 Tx 接收到有效的 SSP 时，数字 Ping 将被扩展，并且系统将进入识别和配置阶段。

4.2.3 识别和配置阶段

在这个阶段，Tx 将识别 Rx 是属于 BPP 还是 EPP 配置文件。此外，在该阶段，Tx 将获取配置信息，例如 Rx 在其输出端可能需要的最大电量。电力发送器使用该信息来创建电力传输合约。

如果接收器为 BPP 类型，则电力发送器将在 ID 和配置阶段完成时进入电力传输阶段，如 [Figure 8](#) 所示。如果使用 EPP 接收器，则根据 Rx 请求决定是否进入协商阶段。

4.2.4 协商

在这个阶段，EPP 电力接收器与电力发送器进行协商，以微调电力传输合约。为实现该操作，电力接收器向电力发送器发送协商请求。电力发送器可以授予或拒绝该请求。

根据 Q 因子 FOD，Tx 会将 Rx 所报告的 Q 因子与其自己的测量值进行比较，从而确定线圈的 Q 因子是否适合已放置的 Rx (仅限 EPP)。如果获得的 Tx Q 因子太低，则 Tx 将标记一个 QFOD 警报并返回选择阶段。

4.2.5 校准

当该阶段被请求时，Tx 将应答 (ACK) 该请求并对 EPP Rx 开始操作，从而启用并进入校准阶段，然后对两个固定接收器负载的发送器电量损耗进行校准。Tx 将使用该系统的电量损耗信息，以在电力传输阶段中检测界面表面上是否存在异物。

4.2.6 身份验证

成功校准后，Tx 将进入功率限制为 5 W 的电力传输模式。在该模式下，Rx 可以请求并要求 Tx 进行身份验证。如果身份验证成功，Tx 将按照已协商的电力传输合约继续操作。如果身份验证不成功，则 Tx 将继续处于电力传输模式中，其功率限制为 5 W。WLC1115 提供了一个用于连接 OPTGA™ Trust Charge IC 的 I²C 端口，以启用身份验证功能。

4.2.7 重新协商阶段

在这个阶段，EPP Rx 可以请求调整电力传输合约。在没有对电力传输合约进行更改时可以提前中止该阶段。

4.2.8 电力传输阶段

在这个阶段，Tx 会将电力传输到 Rx。要传输的电量由控制错误数据包 (CEP) 决定，并受已保证电力合约的限制。电量损耗 FOD 也被启用并用于防止可能导致 FO 加热时发生过度电量损耗。

1. CEP: Tx 使用这些数据包调整要发送的电量。CEP 值可以为正数、负数或为零。Tx 根据 CEP 的值调整其工作点。每 1.8 秒 (可配置) 必须接收 CEP 数据包一次，否则电源将与其他约束一起撤消。这些约束指定 Rx 按照 WPC 规范中的定义可能发送 CEP 的时间。
2. 已接收的电源数据包 (RPP): 该数据包 (BPP 为 8 位，EPP 为 24 位) 包含接收器所接收的电量。Tx 使用 RPP 并根据 FW 中包含的 FOD 阈值来确定电量损耗是否超过安全范围。
3. 结束电力传输 (EPT): Rx 可以随时发送一个 EPT 数据包以通知 Tx 撤回 / 终止传输电力。如果收到一个 EPT 数据包，Tx 将立即结束电力传输过程。

Rx 和 Tx 通过调制用于电力传输的载波进行相互通信。以下部分介绍了由 WPC 使用和定义的通信层。

4.2.9 双向带内通信界面

Qi 标准要求在 Tx 和 Rx 之间进行双向带内通信。从 Tx 到 Rx 的通信用的是 FSK，并通过 Tx 交替载波频率来实现。从 Rx 到 Tx 的通信则是 ASK。通过调制 Rx 端的负载创建该通信。对该负载的调制使 Tx 上出现反射情况，然后该反射将被过滤和解码。

功能概述

4.3 从 Tx 到 Rx 的通信 – FSK

电力发送器使用频移键控与电力接收器通信，其中包括电力发送器调制电力信号的工作频率。

在 FSK 中，Tx 在当前工作频率 (f_{OP}) 和备用频率 (f_{MOD}) 之间更改其工作频率。更改操作是在调制状态下实现的。这两个频率之间的差异特性由两个参数决定。在无线电源连接的初始 ID 和配置阶段中确定了这些参数：

- 极性：该参数决定 f_{MOD} 和 f_{OP} 之间的差异是正数还是负数。

- 深度：该参数确定 f_{MOD} 和 f_{OP} 之间的差异幅度，以赫兹 (Hz) 为单位。

Tx 使用差分双相编码方案将数据位调制为载波。为实现该操作，Tx 将每个数据位与载波频率的 512 个周期的段对齐

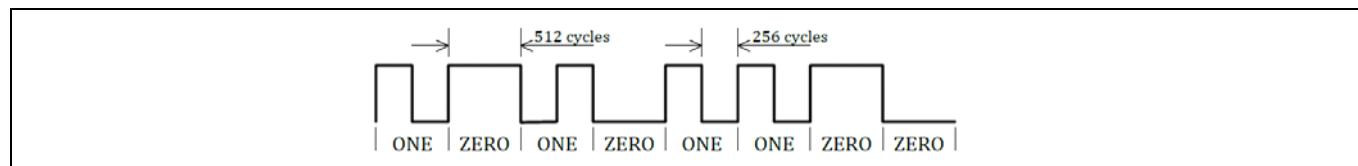


Figure 5 差分双相编码示例 – FSK

4.4 从 Rx 到 Tx 的通信 – ASK

在 ASK 通信方案中，Rx 将调制要从 Tx 电源信号中接收的电量。Tx 通过对 Tx 电流和 / 或电压的调制来检测该信息，并使用解调方案将已调制的信号转换为一个二进制信号。

Rx 将使用差分双相编码方案将数据位调制到电源信号上。为实现该操作，电力接收器会将每个数据位与内部时钟信号的整个周期 t_{CLK} 对齐，这样，数据位的开始将与时钟信号的上升沿同步。该内部时钟 (INTCLK) 信号的频率应为 $f_{CLK} = 2 \text{ kHz} \pm 4\%$ 。 t_{CLK} 为 INTCLK 时钟的时间周期。

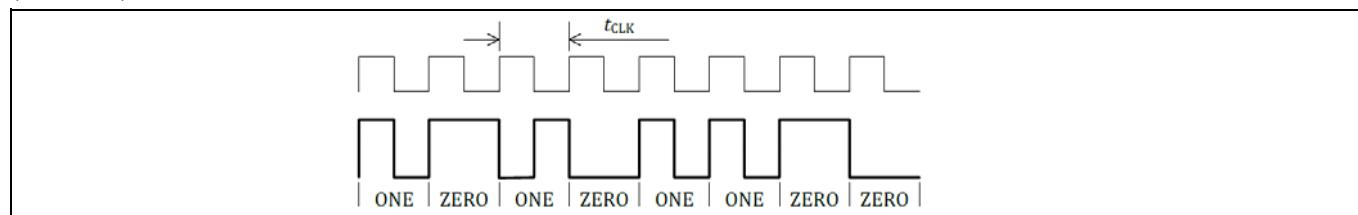


Figure 6 差分双相编码示例 – ASK

当 Tx 接收到来自 Rx 的调制信号时，该信号将被解码，并且 Tx 将根据类型和 WPC 规范对该数据包进行相应的处理。

4.5 解调

WLC1115 ASK 解调和解码方案通过检测 Tx 线圈中由 Rx 调制信号引起的电压和电流变化进行操作。ASK 的电压路径使用外部带通滤波器将解调信号从载波中滤除。电流检测使用桥式电流检测电阻器和集成差分放大器检测 ASK 的变化。两条 ASK 检测路径都可以与外部运算放大器滤波器和比较器多路复用，以不同信噪比环境或不同条件下的通信效果。

Figure 7 显示了用于调制信号的电流和电压检测的解调路径，以进行数据包解码

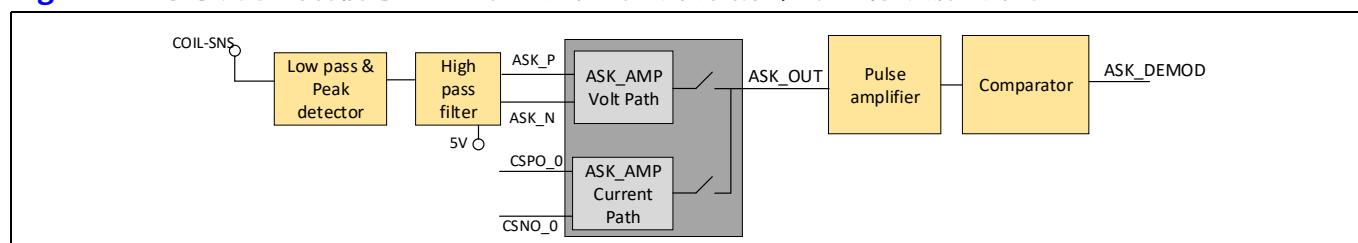


Figure 7 用于 ASK 的 WLC1115 电压和电流解调路径

4.6 逆变器

WLC1115 通过使用集成降压控制器生成桥电压，用于为全桥逆变器供电。该逆变器为 Tx 谐振槽供电，以为 Rx 提供电源。该逆变器支持用于电力传输的宽广输入工作电压范围 (3 V 至 22 V)。通过使用 WLC1115 的集成栅极驱动器可以根据 WPC 规范类型和操作情况控制全桥或半桥逆变器。该逆变器能够在 85 kHz 至 600 kHz 的开关频率范围内工作，但通常其频率限于 110 kHz 至 148 kHz 的范围。在电力传输阶段，该逆变器通过调整工作频率或桥电压响应 Rx CEP 数据包。电力控制方法 (可变电压或可变频率) 由 WPC 规范确定，但可以通过改进该方法来提高互操作性和用户体验。

4.7 Rx 检测

在选择阶段中，Tx 将定期轮询界面，以检测阻抗变化。这样，该发送器可以在用户放置 Rx 后 0.5 秒内快速发送数字 Ping。在该阶段，WLC1115 能够使用 Q 因子、输入电流或谐振频率偏移来区分大型铁质物体 (如钥匙或硬币) 和常规 Rx 设备，以便在电力传输前尝试 FOD。如果输入电流稍高或发生谐振偏移，Tx 将开始进行数字 Ping，从而确保能够及时与有效的 Rx 建立连接。[Figure 8](#) 显示的是扫描界面以检测 Rx 放置 (或移除，如果在电力传输期间收到 EPT) 时所执行的典型操作序列。

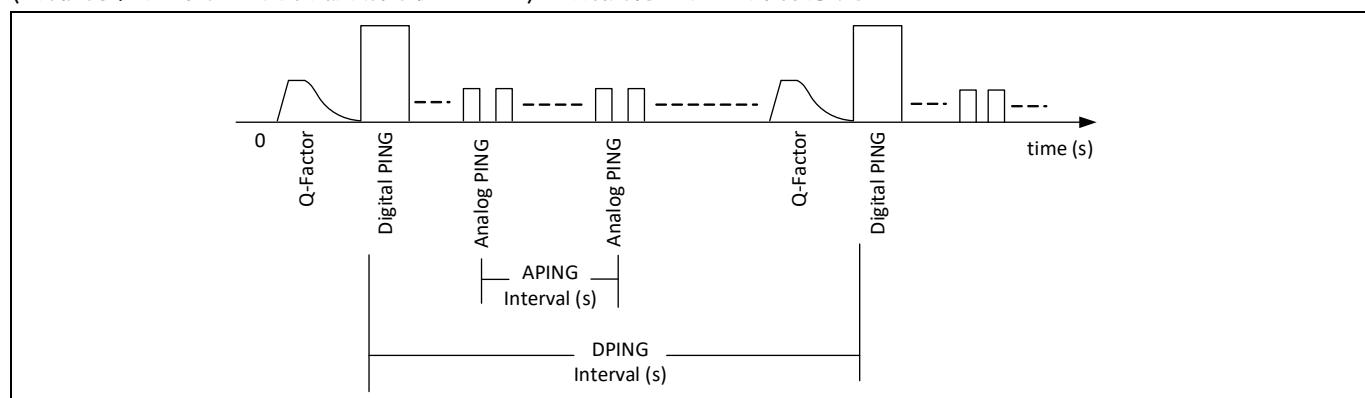


Figure 8 典型的选择阶段中 Rx 检测时序图

[Figure 9](#) 显示了在选择阶段中用于快速检测和连接 Rx 的过程。

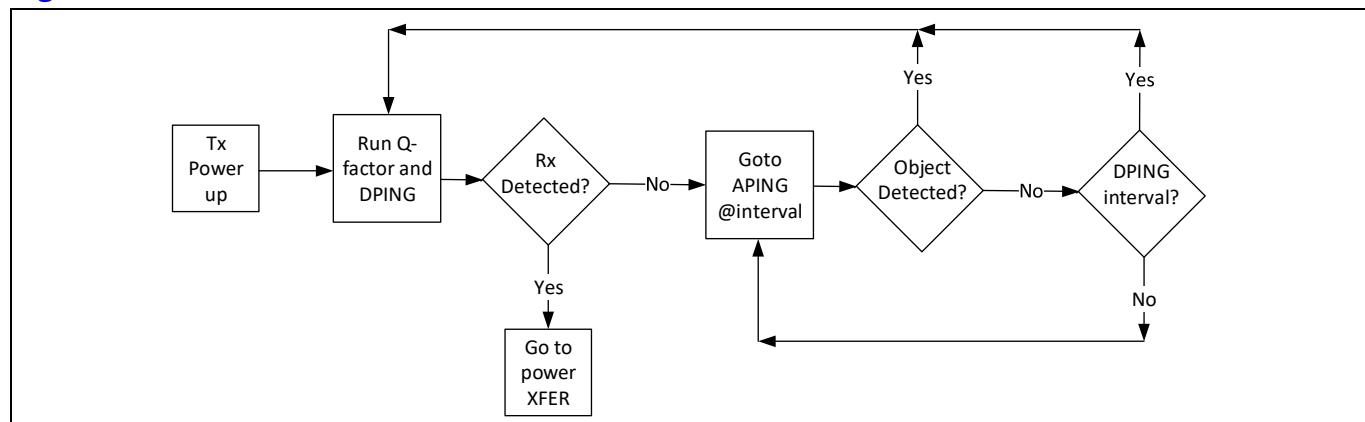


Figure 9 Rx 检测和连接的典型选择阶段流程图

[Figure 9](#) 中的 Rx 检测还包括异物检测。通过使用 Q 因子可以识别异物。在对异物进行检测时，处理流程将进行模拟 Ping (APNG)。更多有关异物检测的详细信息，请参见第 27 页上的 "[异物检测 \(FOD\)](#)"。

4.7.1 异物检测 (FOD)

WLC1115 根据 Qi v1.3.x 标准支持增强型 FOD，其中包括基于 Q 因子、谐振频率、电量损耗和过温 (如果使用热敏电阻) 的 FOD。

4.7.2 Q 因子 FOD 和谐振频率 FOD

WLC1115 为 QFOD 预先电力传输提供了集成 Q 因子和諧振频率的测量。使用内部比较器 QCOMP1 和 QCOMP2 以及简单的外部组件进行测量，具体是使用这些比较器和组件为諧振电容器充电，然后通过短路 LC 槽进行放电，最后观察由前面操作所产生的振荡和电压衰减。在每次进行数字 Ping 前，该器件都直接执行 Q 因子的测量。两个线圈电压 V1 和 V2 之间的周期计数 “N” 以及相应上升沿脉冲之间的周期均用于测量 Q 因子和諧振频率，如 Figure 10 所示。

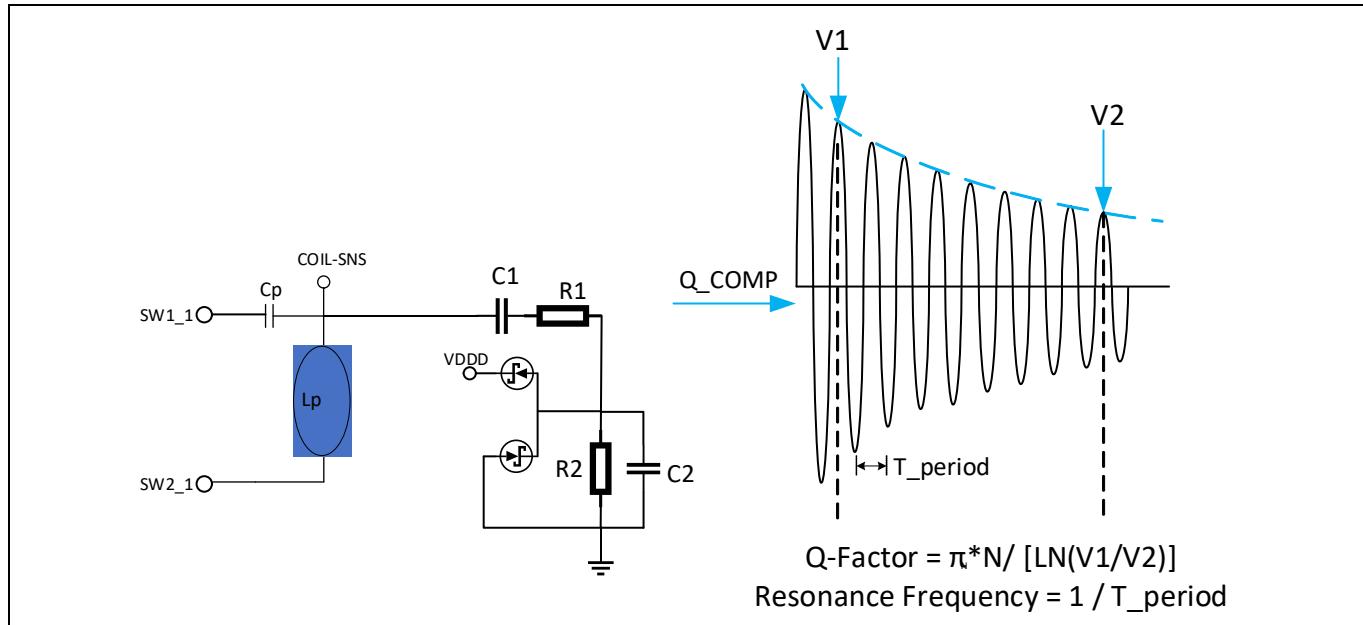


Figure 10 WLC1115 Q 因子测量原理图和信号

4.7.3 电量损耗 FOD

WLC1115 在电力传输过程中支持电量损耗 FOD。电量损耗 FOD 使用在降压输出处测量得到的 Tx 电源并等于桥电压和桥电流的乘积 (在输入 CSPO_0 和 CSNO_0 处检测电流)。在考虑逆变器损耗和适当金属损耗时，通过微调 FOD 系数可以进一步调整所得到的 Tx 电源。计算完校准的 Tx 电源后，将得到的结果与由 Rx 发送的最新 RPP 值进行比较。如果 Tx_Power_Calibrated 和 RPP 之间的差异超过 Ploss 阈值，则记录一个 FOD 事件。为防止错误断开连接并提高用户体验，WLC1115 只在连续发生三次 Ploss 阈值违规的情况下才会断开 Ploss FOD 的电源。可以对 FOD 系数和 Ploss 阈值进行配置，以符合系统设计。

4.7.4 过温 FOD

如果连接了外部 NTC 热敏电阻并将其与 Tx 线圈接触，则 WLC1115 可以监控界面的温度。在 Tx 线圈温度超过可配置阈值的情况下，可以启用该功能，以断开 Tx 与 Rx 的连接。

4.7.5 降压调节器

降压调节器在输入节点 VBRG 处为逆变器供电，以按照 Qi 进行电力传输。WLC1115 的降压调节器需要输入和输出旁路电容以及两个 FET 和一个电感器。Figure 11 显示了必要的外部组件和连接。降压器使用电阻 CSR1 上所连接的逐周期电流检测放大器提供电流保护。它还提供集成的高侧和低侧栅极驱动器以及用于输出电压控制的自动 PWM 生成。精心选择的有效电容和电感，可以优化降压器性能。要想进行任何替换，请使用与参考原理图中相同的组件并遵循硬件设计指南。

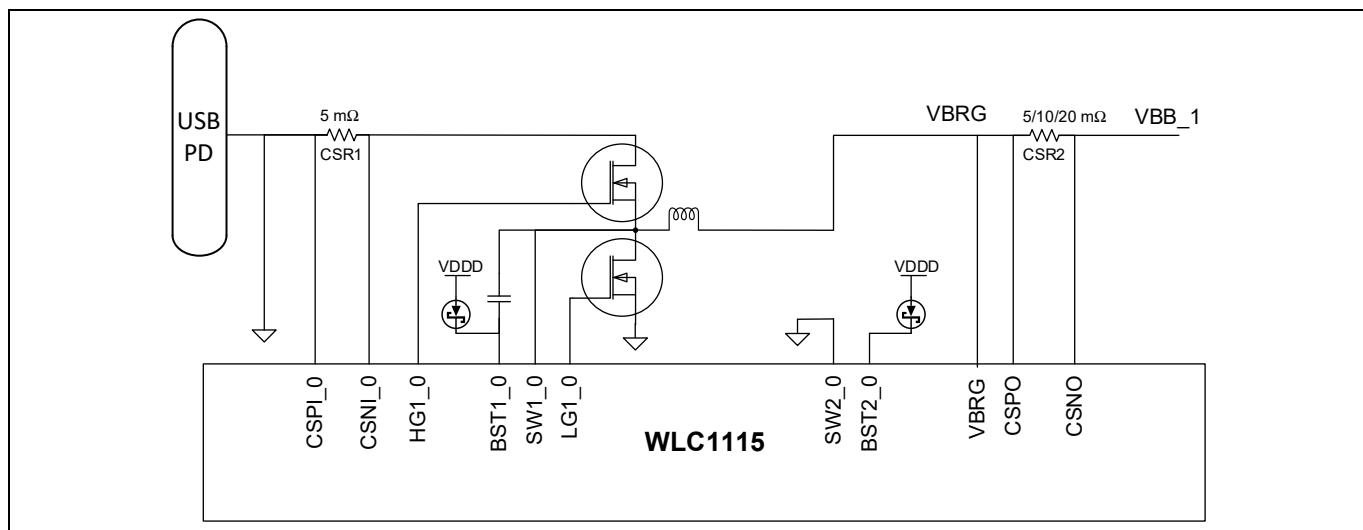


Figure 11 用于 VBRG 生成的 WLC1115 典型降压调节器原理图

WLC1115 的降压控制器提供两个 N 沟道 MOSFET 栅极驱动器：一个通过 HG1_0 引脚的浮动高侧栅极驱动器，另一个通过 LG1_0 引脚的接地参考低侧驱动器。栅极驱动器由 VDDD 供电，其额定电压值为 5 V。可以对降压调节器的开关频率进行编程，并将该值设置在 150 kHz 到 600 kHz 的范围内。为防止在使用栅极驱动器过程中发生有关 EMI 的问题，用户需要提供可编程的驱动强度、死区时间。所使用的程序可以在抖动模式下运行，从而扩展辐射频谱能量。高侧栅极驱动电源使用来自 BST1_0 引脚的外部电容器和肖特基二极管。此外，高侧和低侧栅极驱动器模块包括过零检测器 (ZCD)，从而可以实现具有二极管仿真功能的非连续导通模式 (DCM)。

WLC1115 的降压控制器使用集成误差放大器进行输出电压调节。误差放大器是一个具有单个补偿引脚 (COMP_0) 的跨导型放大器。它需要在该补偿引脚和 GND 之间连接一个如参考原理图中所示的 RC 滤波器。

WLC1115 支持高电压 (22 V) VBRG 放电电路。在检测到设备断开连接、故障或硬复位时，芯片可在 USB PD 规范所要求的限定时间内将 VBRG 节点放电至电压为 vSafe5V 和 / 或 vSafe0V。

4.8 降压器操作模式

4.8.1 脉冲宽度调制器 (PWM)

WLC1115 具有一个 PWM 发生器。通过该发生器，可以在峰值电流模式控制中使用集成栅极驱动器来控制外部 FET。当逆变器加载降压器并且电力传输正在进行时，该模式将为主要操作模式。

4.8.2 脉冲跳跃模式 (PSM)

WLC1115 降压器具有两种固件可选的工作模式，用于优化效率并降低轻负载条件下的损耗：脉冲跳跃模式 (PSM) 和强制连续导通模式 (FCCM)。在 PSM 中，控制器在不降低有效开关频率的情况下减少开关脉冲的总数，方法是在正常额定频率开关的“突发”中进行操作，其期间穿插无开关间隔。因此，输出电压将在开关突发期间增加，并在静态间隔期间降低。在该模式中，为尽量降低损耗，输出电压纹波将被提高。在该模式下，WLC1115 器件将监控降压同步 FET 上的电压，以检测电感电流达到零的时间；当该电流等于零时，WLC1115 器件将关闭降压同步 FET，从而防止发生来自输出电容器的反向电流（即二极管仿真模式）。

4.8.3 强制连续导通模式 (FCCM)

在强制连续导通模式 (FCCM) 中，额定开关频率始终保持不变，并且电感电流在开关周期的一部分时间内降至零以下（即“反向”或从输出到输入）。该部分开关周期是保持输出电压和电流所需的时长。这样可以保持输出电压纹波为最低值，但轻负载效率将受到影响。

4.8.4 过压保护 (OVP)

WLC1115 提供两种过压保护类型。该器件监控并限制 VIN 和 VBRG。如果检测到 USB VIN 过压事件，可以对 WLC1115 进行配置，使之完全关闭 Type-C 端口。如果发生 VBRG 过压事件，将立即关闭降压调节器。在进行物理断连和重新连接后，可以重新启用 IC。过压故障阈值是可配置的。

4.8.5 过电流保护 (OCP)

通过监控桥电流并连续检查过电流事件，WLC1115 可以防止逆变器发生过电流和短路故障。为检测过电流事件，该器件使用了用于检查电流检测电阻器电压的内部 CSA。与 OVP 相同，OCP 和 SCP 故障阈值和响应时间均为可配置的值。在进行物理断连和重新连接后，可以重新启用 IC。

4.8.6 USB-PD 控制器

WLC1115 直接与 Type-C USB 电源和旅行适配器 (TA) 连接。WLC1115 使用 D+、D- 和 CC 线在整个操作过程中管理输入电源。WLC1115 管理 USB-PD 物理通信层、VCONN 开关并进行监控，从而可以避免因从电源中接收过多电量而发生欠压事件。WLC1115 提供了完全符合 USB-PD 规范版本 3.0 和 2.0 的所有必要电气控制，并且包括 SCP。

USB-PD 物理层由电力发送器和电力接收器组成。它们根据 PD 3.0 标准通过 CC 通道传输 BMC 编码数据。所有通信都是半双工的。物理层，即 PHY，具有避免冲突功能，从而能够大幅度减少通道上的通信错误。WLC1115 使用 RP 和 RD 电阻器进行连接检测和插头方向检测。RD 电阻器将发送器系统的角色设置为 USB 接收源。当连接到电源适配器时，该器件支持 3 V 至 22 V 范围内的所有有效电压进行 PPS 操作。

此外，WLC1115 器件通过实施分块机制支持包含高达 260 字节数据的 USB-PD 扩展消息；除非发送源和接收源都确认并协商了与更长消息长度的兼容性，否则消息长度仅限于版本 2.0 中规定的大小。

WLC1115 USB 控制器还支持 USB 传统 QC 2.0/3.0 和 AFC 协议的电池充电器仿真和检测（发送源和接收源）。

4.8.7 MCU

WLC1115 器件中的 Cortex®-M0 是一款 32 位 MCU，它具有广泛的时钟门控，并针对低功耗操作进行了优化。该器件使用一个具有 32 个中断输入的中断控制器 (NVIC 模块) 和一个可将处理器从深度睡眠模式唤醒的唤醒中断控制器 (WIC)。此外，WLC1115 器件还具有 128 KB 闪存和 32 KB ROM，用作非易失性存储。该 ROM 存储用于 I²C、SPI 等器件驱动程序的库。主要无线电源固件被存储在闪存中，这样可以灵活地存储所有无线电源功能的代码，支持使用配置表，以及进行固件升级，从而满足最新的 USBPD 规范和应用程序要求。通过切换 XRES 引脚强制完全硬件和软件复位，可以随时使器件进行复位。

WLC1115 器件针对 MCU 和所有需要时钟的内部子系统支持外部时钟 (EXTCLK) 或 INTCLK。要使用内部时钟，请将 CLK_IN 引脚设置为悬空状态。要使用可选的外部时钟，请为 CLK_IN 引脚提供一个振荡频率为 48 MHz 的单端时钟。

WLC1115 器件的 TCPWM 模块有四个定时器、计数器或 PWM (TCPWM) 发生器。FW 使用这些定时器并按照 WPC 和 USB 合规性指令的要求运行无线电源 Tx 系统。WLC1115 器件还具有一个看门狗定时器 (WDT)。FW 可以使用该定时器处理各种超时事件。

4.8.8 ADC

WLC1115 器件具有 8 位 SAR ADC，可用于芯片和系统内的通用模数转换应用程序。可从 GPIO 访问 ADC，也可以通过片上模拟多路复用器直接在电源引脚上访问该模块。有关 ADC 的详细规范，请参见第 11 页上的“[电气规范](#)”。

4.8.9 串行通信模块 (SCB)

WLC1115 器件具有四个 SCB 模块，可将它们配置为 I²C、SPI 或 UART。这些模块可以实现完整的多主设备和从设备 I²C 接口。这些接口具有多主设备仲裁功能。I²C 符合标准 Philips I²C 规范 V3.0。这些模块的工作速度可达 1 Mbps，另外它们还提供了各种灵活的缓冲选项，用于降低 CPU 的中断开销和延迟。此外，SCB 模块还支持深度为 8 字节的 FIFO，用于接收和发送数据。这些 FIFO 可以缩短 MCU 进行连接时所需要的时间并减少时钟延展的发生（由于 CPU 没有及时读取数据，因此才导致时钟延展）。

4.8.10 I/O 子系统

WLC1115 器件具有 13 个 GPIO，但其中多个引脚具有专用于 15 W MP-A11 应用程序的功能，例如无线电源应用程序中的 I2C 通信、LED 和温度感应。此外，无法对这些专用引脚的用途进行重新设置。GPIO 的输出状态具有集成的控制模式，可通过 FW 启用这些模式。具体包括：弱上拉强下拉、强上拉弱下拉、开漏强下拉、开漏强上拉、强上拉强下拉、禁用或弱上拉弱下拉。这些模式还为 dV/dt 输出控制提供可选的转换率。当 GPIO 作为输入使用时，可对它们进行配置，使之支持不同的输入阈值 (CMOS 或 LVTTL)。在 POR 期间，GPIO 模块被强制进入禁用状态，以防止发生任何多余的电流流动。

4.8.11 LDO (VDDD 和 VCCD)

WLC1115 具有两个集成的 LDO 调节器。VDDD LDO 由 VIN 供电，并为 GPIO、栅极驱动器和其他内部模块提供 5 V 电压。VDDD LDO 上的总电流负载 (包括内部消耗) 必须小于 150 mA。VDDD LDO 将被外部加载，如参考原理图所示。要想在该调节器上连接任何额外的外部负载，请联系英飞凌技术支持。将 VDDD 5 V 电源外部路由到各个引脚，并且应该将这些引脚全部外部短接在一起。VCCD LDO 是一个 1.8 V LDO 调节器，并由 VDDD 供电。请勿外部加载 VCCD。两个 LDO 都必须在每个引脚与靠近 WLC1115 器件的接地之间放置陶瓷旁路电容。

编程 WLC1115 器件

5 编程 WLC1115 器件

通过以下两种方法，可以将应用程序固件编程到 WLC1115 器件上：

1. 通过 SWD 接口对器件闪存进行编程
2. 通过特定接口 (CC、I²C) 更新应用程序固件

一般情况下，只有在开发期间或在最终产品的制造过程中才能通过 SWD 接口编程 WLC1115 器件。推出终端产品后，可以通过合适的引导加载程序接口更新 WLC1115 器件的应用程序固件。英飞凌强烈推荐客户使用配置实用程序关闭固件中通过 CC 或 I²C 接口进行的应用程序固件更新。在批量生产前，该固件已被更新到 WLC1115 的闪存中。这样可以防止在现场通过 CC 接口对未经授权的固件进行更新。如果您想保留在产品出厂后仍然可以通过 CC/I²C 接口进行应用程序固件更新的功能，以进行现场固件更新，请联系您当地的英飞凌销售代表，以获取更多信息。

5.1 通过 SWD 接口对器件闪存进行编程

通过 SWD 接口可以对 WLC1115 器件系列进行编程。英飞凌提供了 MiniProg4 编程套件 (CY8CKIT-005 MiniProg4 Kit)，使用该套件可以编程闪存和调试固件。通过从 hex 文件下载信息，可以对闪存进行编程。

SWD_DAT 和 SWD_CLK 引脚分别连接到主机编程器的 SWDIO (数据) 和 SWDCLK (时钟) 引脚，如 **Figure 12** 所示。在 SWD 编程期间，主机编程器可以通过将其 VTARG (目标器件的电源) 连接到 WLC1115 器件的 VDDD 引脚来为该器件供电。如果使用板载电源为 WLC1115 器件供电，则可以使用“复位编程”选项对该器件进行编程。更多有关详细信息，请参阅 WLCXXXX 编程规范。

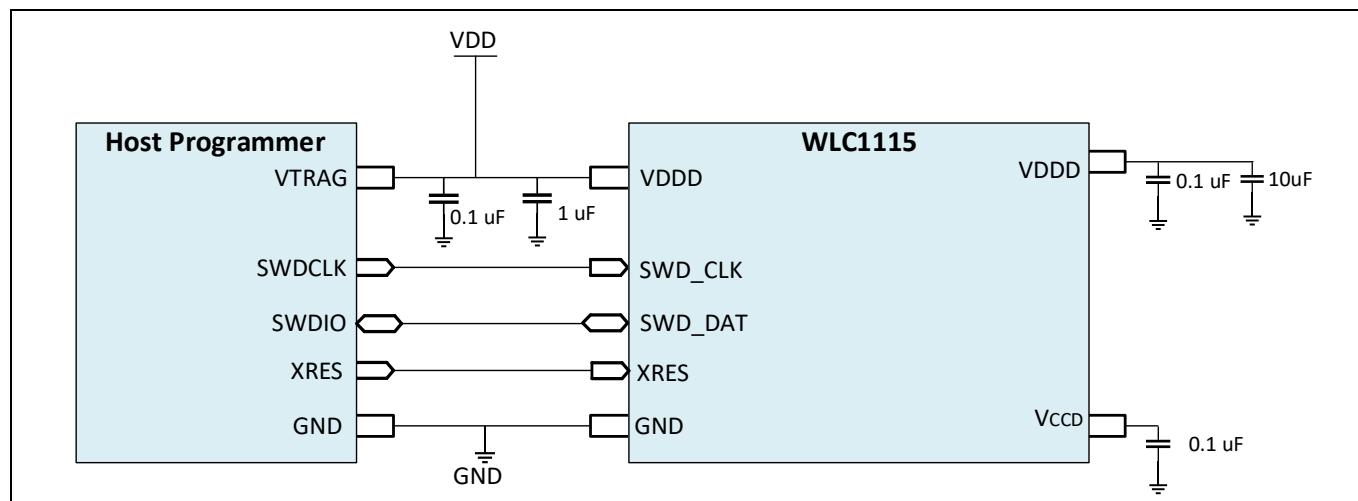


Figure 12 将编程器连接到 WLC1115

订购信息

6 订购信息

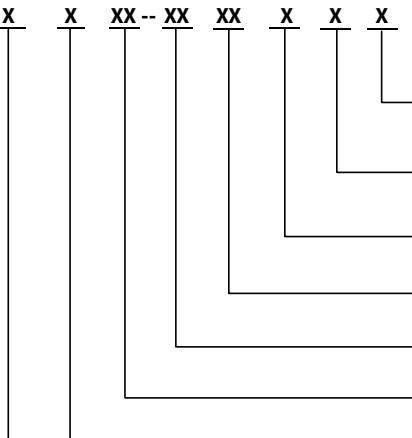
Table 20 列出了 WLC1115 订购器件编号和应用程序。

Table 20 WLC1115 订购器件编号

MPN	电源	应用程序
WLC1115-68LQXQ	15 W	Qi v1.3.x EPP Tx
WLC1115-68LQXQT		Qi v1.3.x EPP Tx – 盘带封装

6.1 订购代码定义

WLC	X	X	XX -- XX	XX	X	X	X

 A diagram showing the pin layout for the WLC1115-68LQXQ package. The pins are arranged in a grid: Row 1 (top) has 1, 2, 3, and 4 pins; Row 2 has 5, 6, 7, and 8 pins; Row 3 has 9, 10, 11, and 12 pins; Row 4 has 13, 14, 15, and 16 pins. A bracket on the right side of the diagram points to the 16th pin, which is labeled 'T: Tape and reel (Optional)'.

T: Tape and reel (Optional)
Grade/temperature range: Q = Extended industrial grade (-40°C to +105°C)
Lead: X = Pb-free
Package type: LQ = QFN
Number of pins in the package
Wattage: 15 = 15W;
Type-: 1 = Tx, 2 = Rx, 3 = Tx-Rx, 4 = Custom
Product type: 1 = First-Generation product family
Marketing code: WLC = Wireless Charging

封装

7 封装

Table 21 封装特性

参数	说明	测试条件	最小值	典型值	最大值	单位
T _J	工作结温	-	-40	25	125	°C
T _{JA}	封装 θ _{JA}		-	-	14.8	°C/W
T _{JB}	封装 θ _{JB}		-	-	4.3	
T _{JC}	封装 θ _{JC}		-	-	12.9	

Table 22 回流焊峰值温度

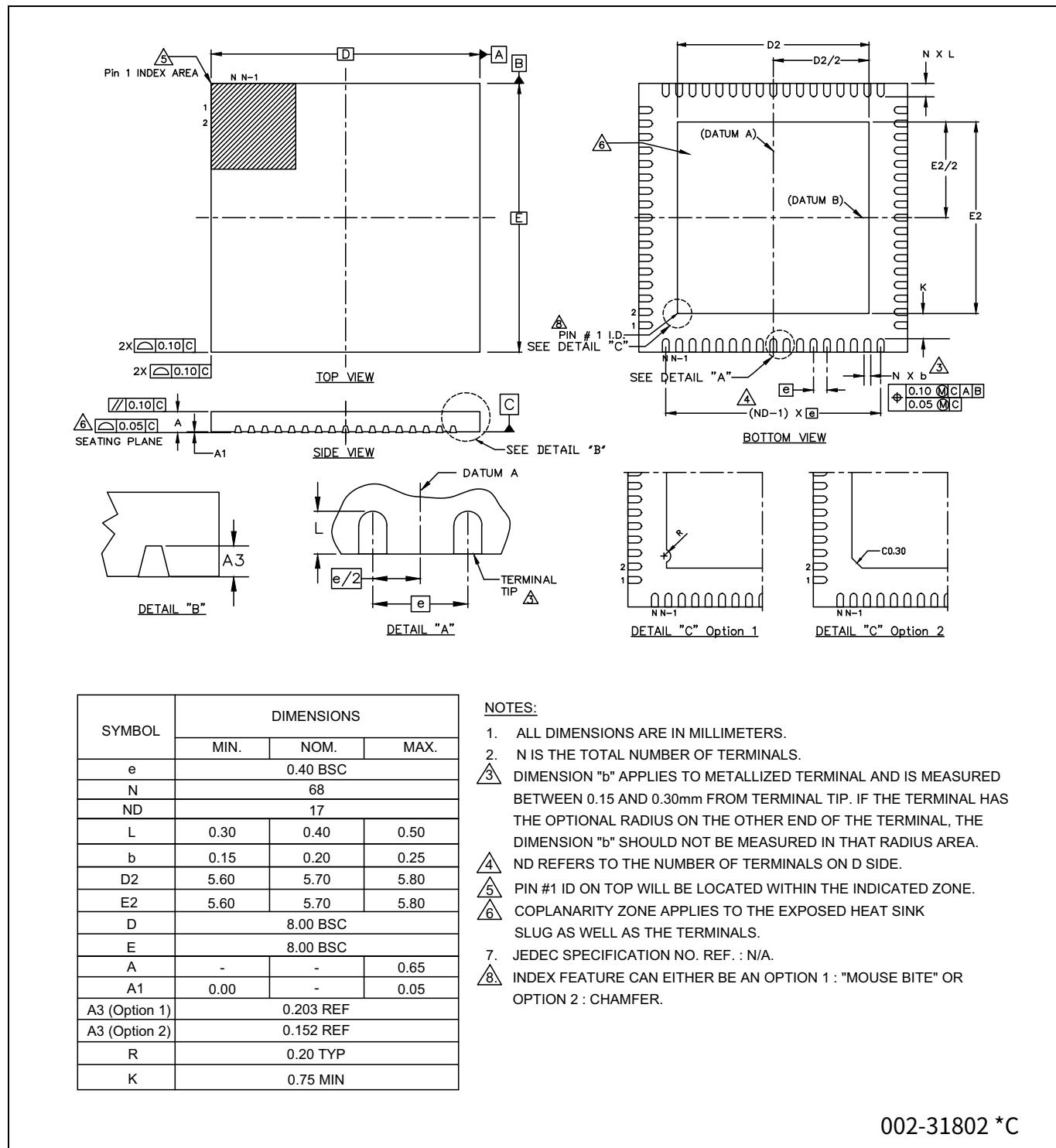
封装	最高峰值温度	在与峰值温度相差 5 °C 时的最长时间
68-QFN	260 °C	30 秒

Table 23 封装潮敏等级 (MSL), IPC/JEDEC J-STD-2

封装	MSL
68-QFN	MSL 3

封装图

8 封装图



002-31802 *C

Figure 13 68LD QFN (8×8) 器件封装图

缩略语

9 缩略语

Table 24 本文档中使用的首字母缩略词

缩略语	说明
ACK	应答
ADC	模数转换器
Arm®	高级 RISC 机器, 即为一种 CPU 架构
ASK	幅移键控
BPP	基本电源配置文件
BMC	双相标记代码
CEP	控制错误数据包
CC	配置通道
CSA	电流检测放大器
DCM	非连续导通模式
EA	错误放大器
EPP	扩展的电源配置文件
EPT	结束电力传输
ESD	静电放电
FET	场效应晶体管
FCCM	强制连续导通模式
FOD	异物检测
FO	异物
FSK	频移键控
FW	固件
GPIO	通用输入 / 输出
HBM	人体模型
HS	高速
I ² C	内部集成电路
IC	集成电路
IMO	内部主振荡器
IPT	感应电能传输技术
LDO	线性压差
MCU	微控制器单元
NTC	负温度系数
NVIC	嵌套向量中断控制器
OCP	过电流保护
Opamp	运算放大器
OTP	过温保护
OV	过压
OVP	过压保护
PCB	印刷电路板
PD	电力传输

缩略语	说明
POR	上电复位
PPDE	专有的电力传输扩展
PPS	可编程电源
PSM	脉冲跳跃模式
PWM	脉冲宽度调制器
QFOD	Q 因子 FOD
RPP	已接收的电源数据包
RCP	反向电流保护
Rx	电力接收器
SAR	逐次逼近寄存器
SCP	短路保护
SPI	串行外设接口
SSP	信号强度数据包
SWD	串行线调试, 即为一种测试协议
TCPWM	定时器 / 计数器脉宽调制
Tx	电力发送器
UART	通用异步接收器发送器
UFP	上行端口
USB	通用串行总线
UV	欠压
WDT	看门狗定时器
WIC	唤醒中断控制器
WPC	无线电力联盟
ZCD	过零检测器

10 文档规范

10.1 测量单位

Table 25 测量单位

符号	测量单位
°C	摄氏度
Hz	赫兹
KB	1024 字节
kHz	千赫兹
kΩ	千欧
LSB	最小显著位
MHz	兆赫
MΩ	兆欧姆
μA	微安
μF	微法
μH	微亨利
μs	微秒
μV	微伏
μW	微瓦
mA	毫安
mm	毫米
ms	毫秒
mV	毫伏
nA	纳安
ns	纳秒
nV	纳伏
W	欧姆
%	百分比
pF	皮法
s	秒
V	伏特
W	瓦特

文档修订记录

版本	提交日期	变更说明
**	2022-06-17	翻译自 : 002-34241 Rev. *B

Trademarks

All referenced product or service names and trademarks are the property of their respective owners.

Edition 2022-06-17

Published by

**Infineon Technologies AG
81726 Munich, Germany**

**© 2022 Infineon Technologies AG.
All Rights Reserved.**

**Do you have a question about this
document?
Go to www.infineon.com/support**

**Document reference
002-35680 Rev. ****

重要提示

本文档所提供的任何信息绝不应当被视为针对任何条件或者品质而做出的保证（质量保证）。英飞凌对于本文档中所提及的任何事例、提示或者任何特定数值及 / 或任何关于产品应用方面的信息均在此明确声明其不承担任何保证或者责任，包括但不限于其不侵犯任何第三方知识产权的保证均在此排除。

此外，本文档所提供的任何信息均取决于客户履行本文档所载明的义务和客户遵守适用于客户产品以及与客户对于英飞凌产品的应用所相关的任何法律要求、规范和标准。本文档所含的数据仅供经过专业技术培训的人员使用。客户自身的技术部门有义务对于产品是否适宜于其预期的应用和针对该等应用而言本文档中所提供的信息是否充分自行予以评估。

如需产品、技术、交付条款和条件以及价格等进一步信息，请向离您最近的英飞凌科技办公室接洽 (www.infineon.com)。

警告事项

由于技术所需产品可能含有危险物质。如需了解该等物质的类型，请向离您最近的英飞凌科技办公室接洽。

除非由经英飞凌科技授权代表签署的书面文件中做出另行明确批准的情况下，英飞凌科技的产品不应当被用于任何一项一旦产品失效或者产品使用的后果可被合理地预料到可能导致人身伤害的任何应用领域。