

英飞凌MOSFET

金属氧化物半导体场效应晶体管

CoolMOS™ P6

600V CoolMOS™ P6 功率管

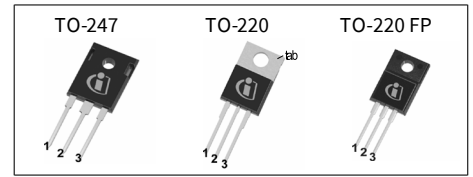
IPx60R125P6

数据手册

版本 2.0
最终版

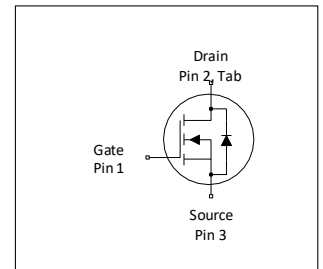
1 描述

CoolMOS™ 是高压功率 MOSFET 的革命性技术，根据超结 (SJ) 原理设计，由英飞凌科技率先推出。CoolMOS™ P6 系列将领先的 SJ MOSFET 供应商的经验与顶尖的创新相结合。这些器件具有快速开关 SJ MOSFET 的全部优势，同时又不牺牲易用性。极低的开关损耗和传导损耗使开关应用更加高效、紧凑、轻便和低温。



特性

- 提高 MOSFET dv/dt 耐用性
- 由于 $FOMR_{DS(on)} \cdot Q_g$ 和 $R_{DS(on)} \cdot E_{oss}$ 非常低，损耗极低
- 出色的换向耐用性
- 易于使用或驱动
- 无铅电镀、无卤模塑料
- 符合 JEDEC (J-STD20 和 JESD22) 标准，可用于工业级应用



应用

例如，PFC 级、硬开关 PWM 级和谐振开关级。PC Silverbox、适配器、LCD & PDP TV、照明、服务器、通信和 UPS。



请注意：对于 MOSFET 并联，通常建议在栅极上使用铁氧体磁珠或单独的图腾柱。

表 1 主要性能参数

Parameter	Value	Unit
$V_{DS} @ T_{j,max}$	650	V
$R_{DS(on),max}$	125	$m\Omega$
$Q_{g,typ}$	56	nC
$I_{D,pulse}$	87	A
$E_{oss}@400V$	7.2	μJ
Body diode di/dt	300	A/ μs

Type / Ordering Code	Package	Marking	Related Links
IPW60R125P6	PG-TO 247	6R125P6	see Appendix A
IPP60R125P6	PG-TO 220		
IPA60R125P6	PG-TO 220 FullPAK		

目录

描述.....	2
最大额定值.....	4
热特性.....	5
电气特性.....	6
电气特性图.....	8
测试电路.....	13
封装外形.....	14
附录 A.....	17
修订记录.....	18
免责声明.....	18

2 最大额定值

除非另有规定， $T_j = 25^\circ\text{C}$

表 2 最大额定值

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Continuous drain current ¹⁾	I_D	-	-	30.0 19.0	A	$T_c=25^\circ\text{C}$ $T_c=100^\circ\text{C}$
Pulsed drain current ²⁾	$I_{D,pulse}$	-	-	87	A	$T_c=25^\circ\text{C}$
Avalanche energy, single pulse	E_{AS}	-	-	636	mJ	$I_D=5.2\text{A}$; $V_{DD}=50\text{V}$; see table 10
Avalanche energy, repetitive	E_{AR}	-	-	0.96	mJ	$I_D=5.2\text{A}$; $V_{DD}=50\text{V}$; see table 10
Avalanche current, repetitive	I_{AR}	-	-	5.2	A	-
MOSFET dv/dt ruggedness	dv/dt	-	-	100	V/ns	$V_{DS}=0\dots400\text{V}$
Gate source voltage (static)	V_{GS}	-20	-	20	V	static;
Gate source voltage (dynamic)	V_{GS}	-30	-	30	V	AC ($f>1\text{ Hz}$)
Power dissipation (Non FullPAK) TO-220, TO-247	P_{tot}	-	-	219	W	$T_c=25^\circ\text{C}$
Power dissipation (FullPAK) TO-220FP	P_{tot}	-	-	34	W	$T_c=25^\circ\text{C}$
Storage temperature	T_{stg}	-55	-	150	$^\circ\text{C}$	-
Operating junction temperature	T_j	-55	-	150	$^\circ\text{C}$	-
Mounting torque (Non FullPAK) TO-220, TO-247	-	-	-	60	Ncm	M3 and M3.5 screws
Mounting torque (FullPAK) TO-220FP	-	-	-	50	Ncm	M2.5 screws
Continuous diode forward current	I_S	-	-	26.0	A	$T_c=25^\circ\text{C}$
Diode pulse current ²⁾	$I_{S,pulse}$	-	-	87	A	$T_c=25^\circ\text{C}$
Reverse diode dv/dt ³⁾	dv/dt	-	-	15	V/ns	$V_{DS}=0\dots400\text{V}$, $I_{SD}\leq I_S$, $T_j=25^\circ\text{C}$ see table 8
Maximum diode commutation speed	di_i/dt	-	-	300	A/ μs	$V_{DS}=0\dots400\text{V}$, $I_{SD}\leq I_S$, $T_j=25^\circ\text{C}$ see table 8
Insulation withstand voltage for TO-220FP	V_{ISO}	-	-	2500	V	V_{rms} , $T_c=25^\circ\text{C}$, $t=1\text{min}$

¹⁾ 受限于 $T_{j,max}$ ，最大空间占比 $D=0.75$

²⁾ 脉冲宽度 t_p 受 $T_{j,max}$ 限制

³⁾ 相同的低侧和高侧开关，具有相同的 R_G

3 热特性

表 3 热特性 (Non FullPAK) TO-220, TO-247

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Thermal resistance, junction - case	R_{thJC}	-	-	0.57	°C/W	-
Thermal resistance, junction - ambient	R_{thJA}	-	-	62	°C/W	leaded
Soldering temperature, wavesoldering only allowed at leads	T_{sold}	-	-	260	°C	1.6mm (0.063 in.) from case for 10s

表 4 热特性 (FullPAK) TO-220FP

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Thermal resistance, junction - case	R_{thJC}	-	-	3.65	°C/W	-
Thermal resistance, junction - ambient	R_{thJA}	-	-	80	°C/W	leaded
Soldering temperature, wavesoldering only allowed at leads	T_{sold}	-	-	260	°C	1.6mm (0.063 in.) from case for 10s

4 电气特性

除非另有规定， $T_j = 25^\circ\text{C}$

表5 静态特性

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Drain-source breakdown voltage	$V_{(BR)DSS}$	600	-	-	V	$V_{GS}=0V, I_D=1mA$
Gate threshold voltage	$V_{(GS)th}$	3.5	4.0	4.5	V	$V_{DS}=V_{GS}, I_D=0.96mA$
Zero gate voltage drain current	I_{DSS}	-	-	2	μA	$V_{DS}=600, V_{GS}=0V, T_j=25^\circ C$ $V_{DS}=600, V_{GS}=0V, T_j=150^\circ C$
Gate-source leakage current	I_{GSS}	-	-	100	nA	$V_{GS}=20V, V_{DS}=0V$
Drain-source on-state resistance	$R_{DS(on)}$	-	0.113	0.125	Ω	$V_{GS}=10V, I_D=11.6A, T_j=25^\circ C$ $V_{GS}=10V, I_D=11.6A, T_j=150^\circ C$
Gate resistance	R_G	-	1.7	-	Ω	$f=1MHz, \text{open drain}$

表6 动态特性

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Input capacitance	C_{iss}	-	2660	-	pF	$V_{GS}=0V, V_{DS}=100V, f=1MHz$
Output capacitance	C_{oss}	-	110	-	pF	$V_{GS}=0V, V_{DS}=100V, f=1MHz$
Effective output capacitance, energy related ¹⁾	$C_{o(er)}$	-	90	-	pF	$V_{GS}=0V, V_{DS}=0...400V$
Effective output capacitance, time related ²⁾	$C_{o(tr)}$	-	398	-	pF	$I_D=\text{constant}, V_{GS}=0V, V_{DS}=0...400V$
Turn-on delay time	$t_{d(on)}$	-	14	-	ns	$V_{DD}=400V, V_{GS}=13V, I_D=14.5A,$ $R_G=1.7\Omega; \text{see table 9}$
Rise time	t_r	-	9	-	ns	$V_{DD}=400V, V_{GS}=13V, I_D=14.5A,$ $R_G=1.7\Omega; \text{see table 9}$
Turn-off delay time	$t_{d(off)}$	-	44	-	ns	$V_{DD}=400V, V_{GS}=13V, I_D=14.5A,$ $R_G=1.7\Omega; \text{see table 9}$
Fall time	t_f	-	5	-	ns	$V_{DD}=400V, V_{GS}=13V, I_D=14.5A,$ $R_G=1.7\Omega; \text{see table 9}$

表7 栅极电荷特性

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Gate to source charge	Q_{gs}	-	16	-	nC	$V_{DD}=400V, I_D=14.5A, V_{GS}=0 \text{ to } 10V$
Gate to drain charge	Q_{gd}	-	20	-	nC	$V_{DD}=400V, I_D=14.5A, V_{GS}=0 \text{ to } 10V$
Gate charge total	Q_g	-	56	-	nC	$V_{DD}=400V, I_D=14.5A, V_{GS}=0 \text{ to } 10V$
Gate plateau voltage	$V_{plateau}$	-	6.1	-	V	$V_{DD}=400V, I_D=14.5A, V_{GS}=0 \text{ to } 10V$

¹⁾ $C_{o(er)}$ 为固定电容，当 V_{DS} 从 0 上升到 400V 时，其存储的能量与 C_{oss} 相同

²⁾ $C_{o(tr)}$ 为固定电容，当 V_{DS} 从 0 上升至 400V 时，其充电时间与 C_{oss} 相同

表8 反向二极管特性

Parameter	Symbol	Values			Unit	Note / Test Condition
		Min.	Typ.	Max.		
Diode forward voltage	V_{SD}	-	0.9	-	V	$V_{GS}=0V, I_F=14.5A, T_j=25^{\circ}C$
Reverse recovery time	t_{rr}	-	385	-	ns	$V_R=400V, I_F=14.5A, di_F/dt=100A/\mu s$; see table 8
Reverse recovery charge	Q_{rr}	-	7	-	μC	$V_R=400V, I_F=14.5A, di_F/dt=100A/\mu s$; see table 8
Peak reverse recovery current	I_{rm}	-	32	-	A	$V_R=400V, I_F=14.5A, di_F/dt=100A/\mu s$; see table 8

5 电气特性图

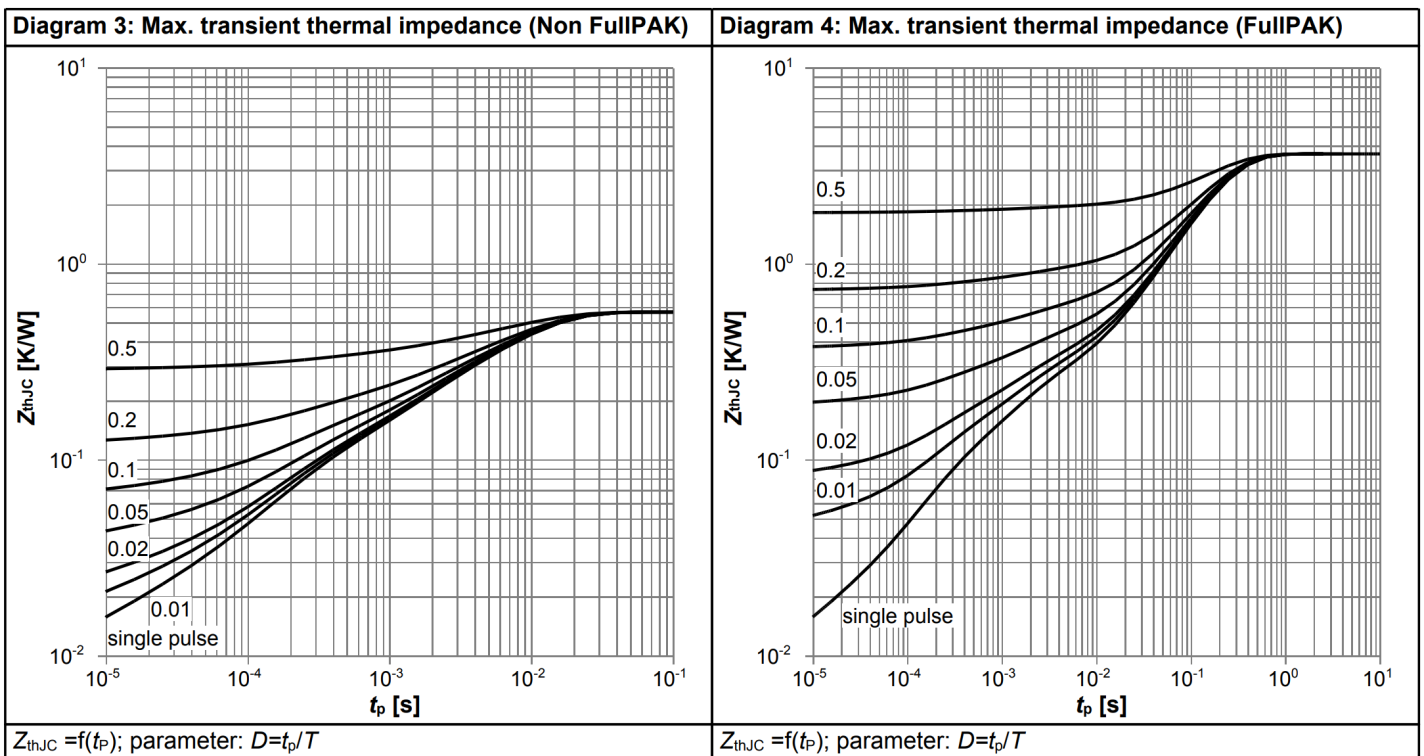
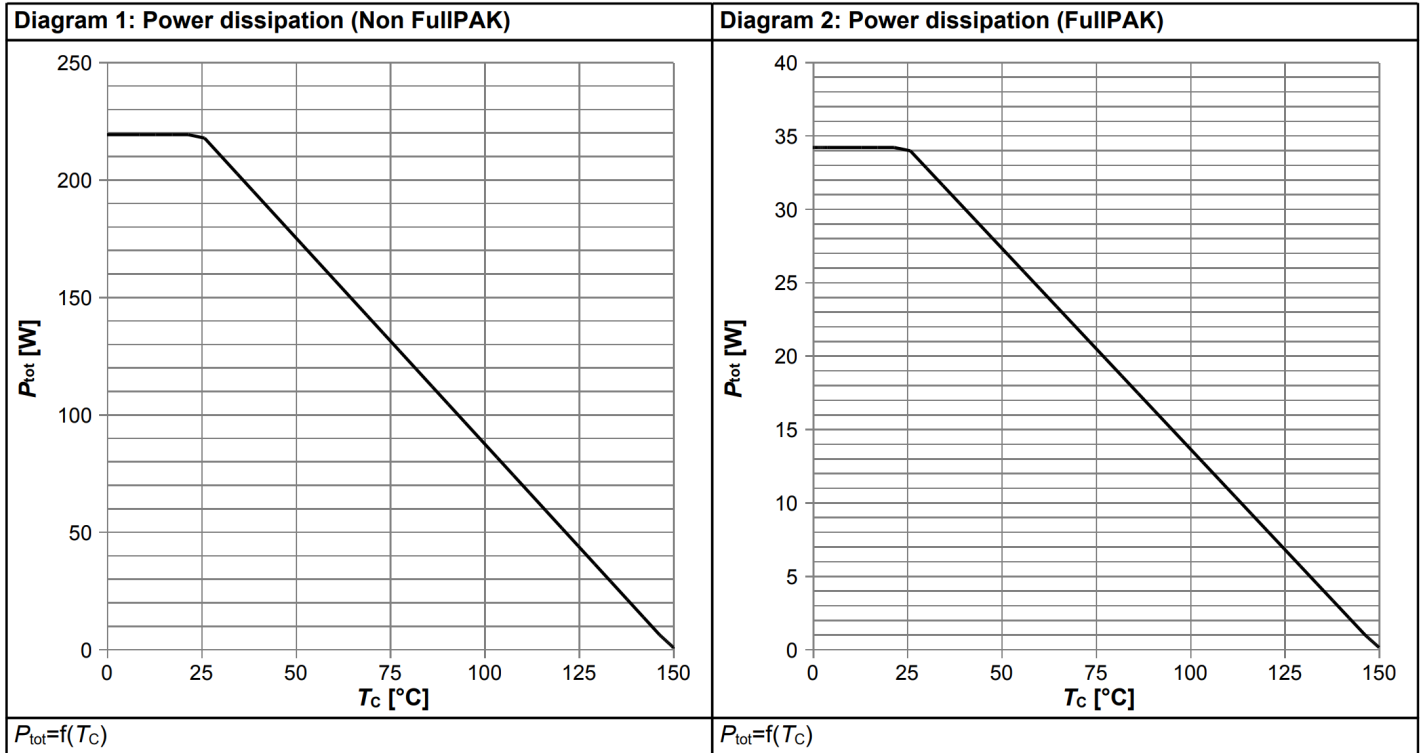
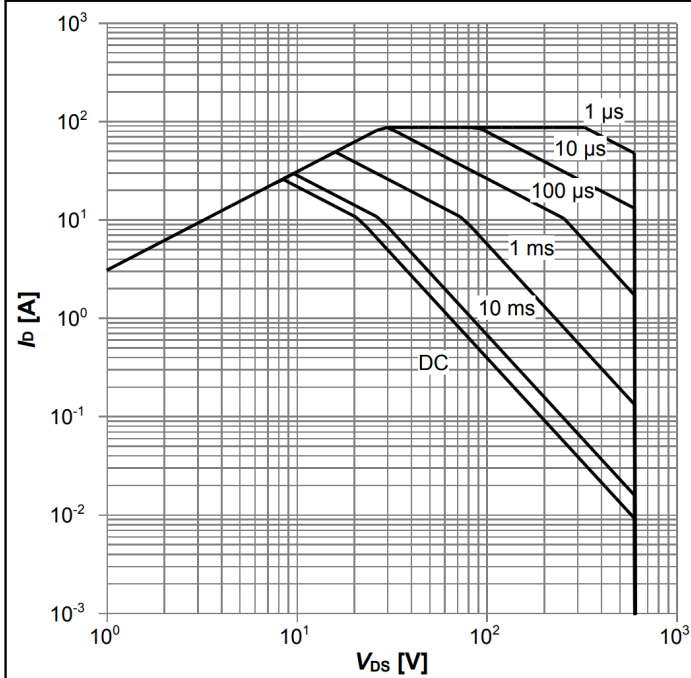
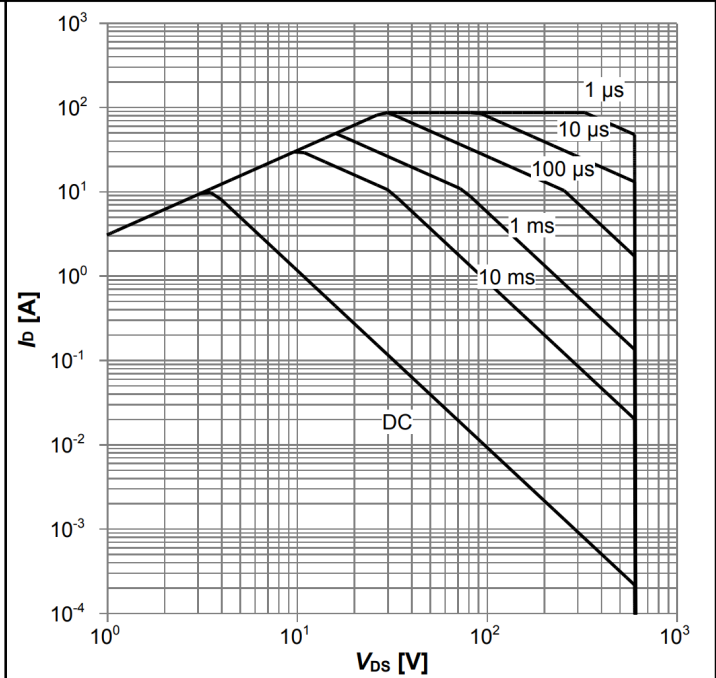


Diagram 5: Safe operating area (Non FullPAK)



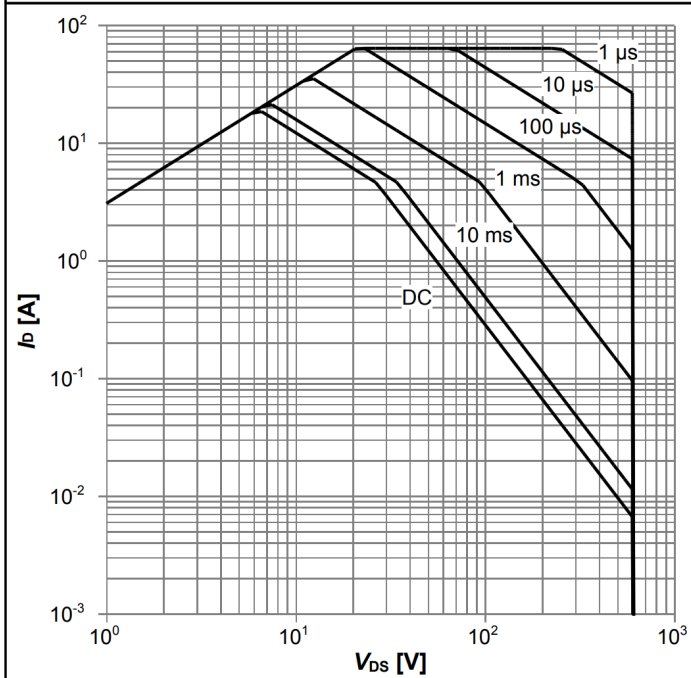
$I_D=f(V_{DS}); T_C=25\text{ °C}; D=0$; parameter: t_p

Diagram 6: Safe operating area (FullPAK)



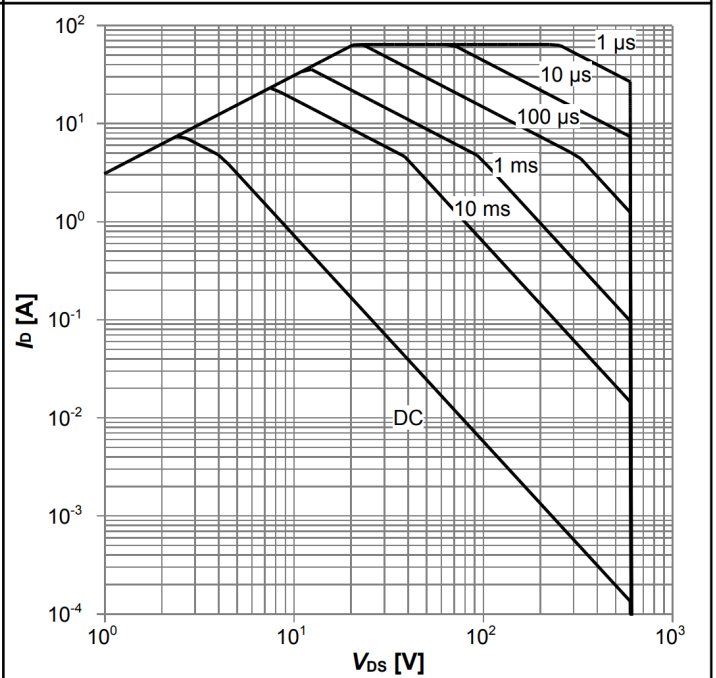
$I_D=f(V_{DS}); T_C=25\text{ °C}; D=0$; parameter: t_p

Diagram 7: Safe operating area (Non FullPAK)



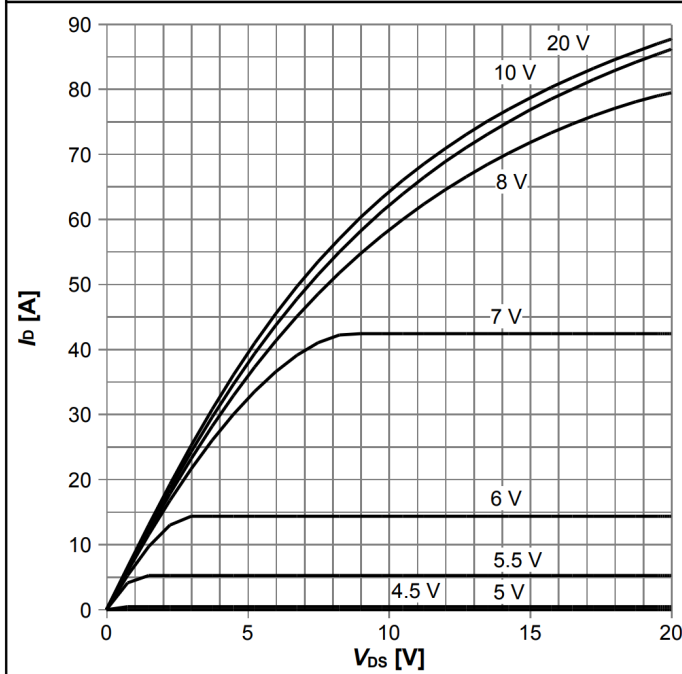
$I_D=f(V_{DS}); T_C=80\text{ °C}; D=0$; parameter: t_p

Diagram 8: Safe operating area (FullPAK)



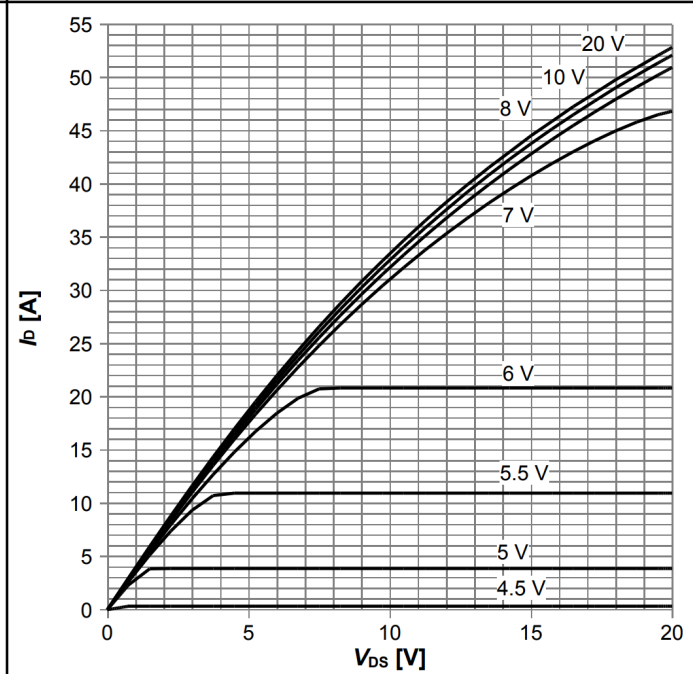
$I_D=f(V_{DS}); T_C=80\text{ °C}; D=0$; parameter: t_p

Diagram 9: Typ. output characteristics



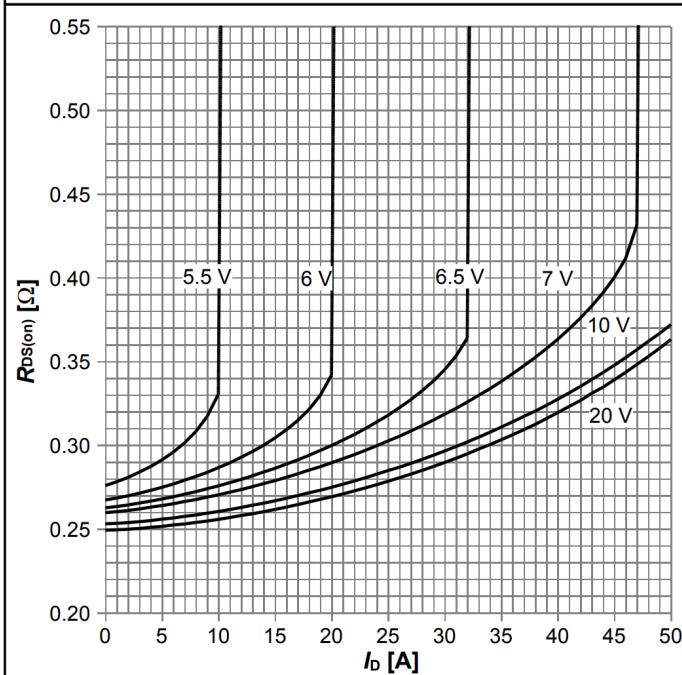
$I_D=f(V_{DS}); T_j=25\text{ °C}; \text{parameter: } V_{GS}$

Diagram 10: Typ. output characteristics



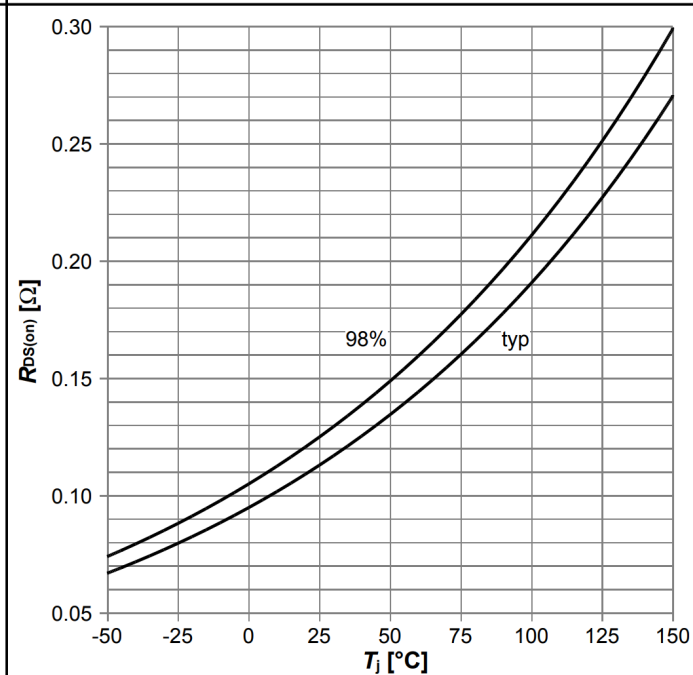
$I_D=f(V_{DS}); T_j=125\text{ °C}; \text{parameter: } V_{GS}$

Diagram 11: Typ. drain-source on-state resistance



$R_{DS(on)}=f(I_D); T_j=125\text{ °C}; \text{parameter: } V_{GS}$

Diagram 12: Drain-source on-state resistance



$R_{DS(on)}=f(T_j); I_D=11.6\text{ A}; V_{GS}=10\text{ V}$

Diagram 13: Typ. transfer characteristics

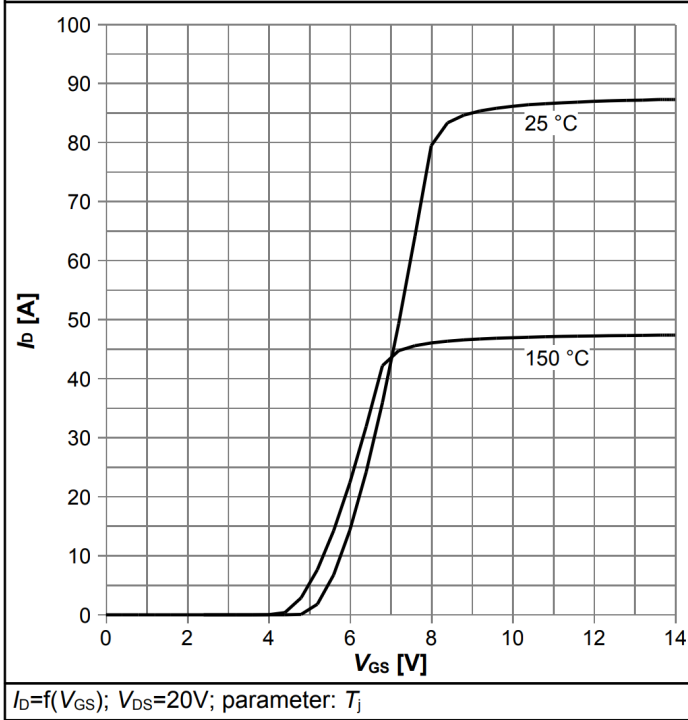


Diagram 14: Typ. gate charge

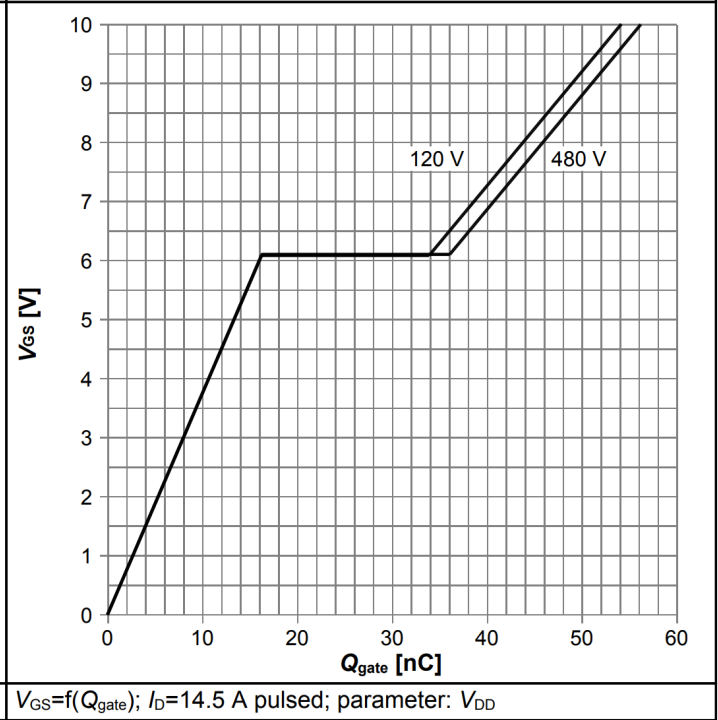


Diagram 15: Forward characteristics of reverse diode

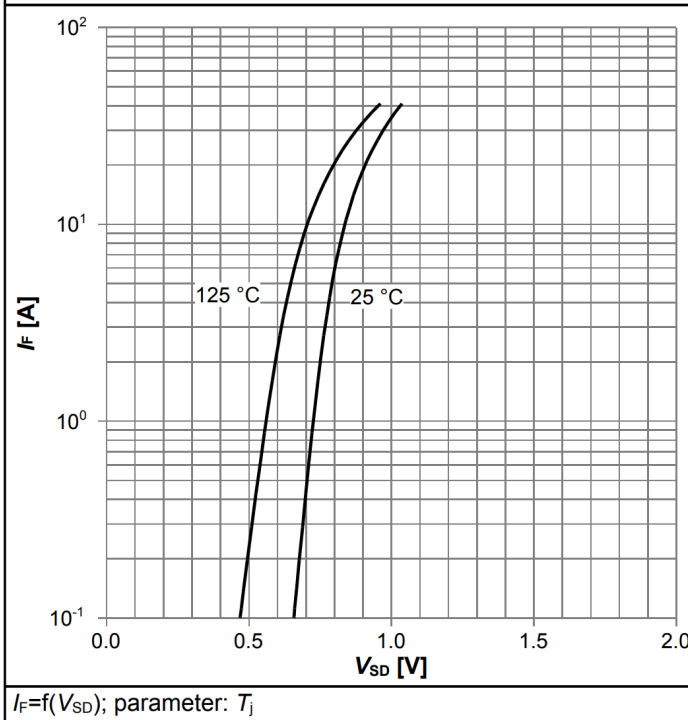


Diagram 16: Avalanche energy

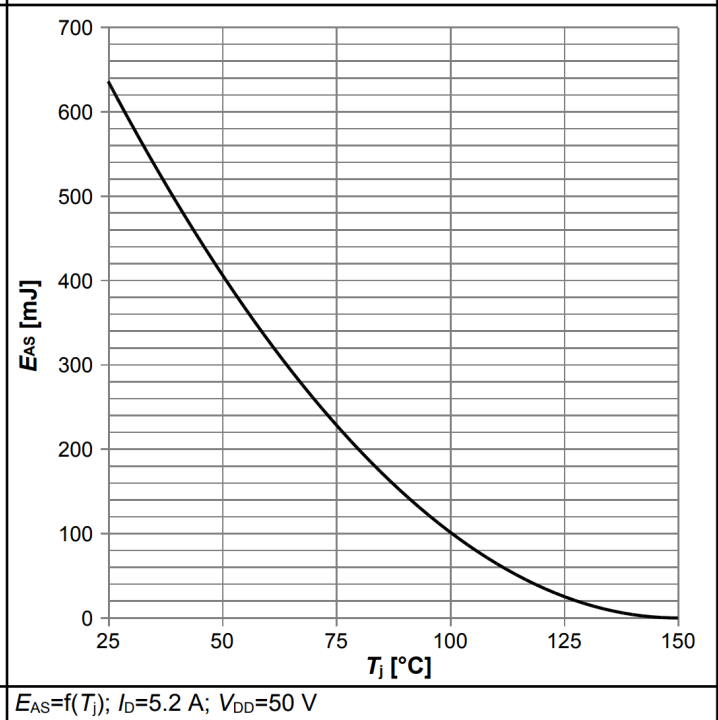
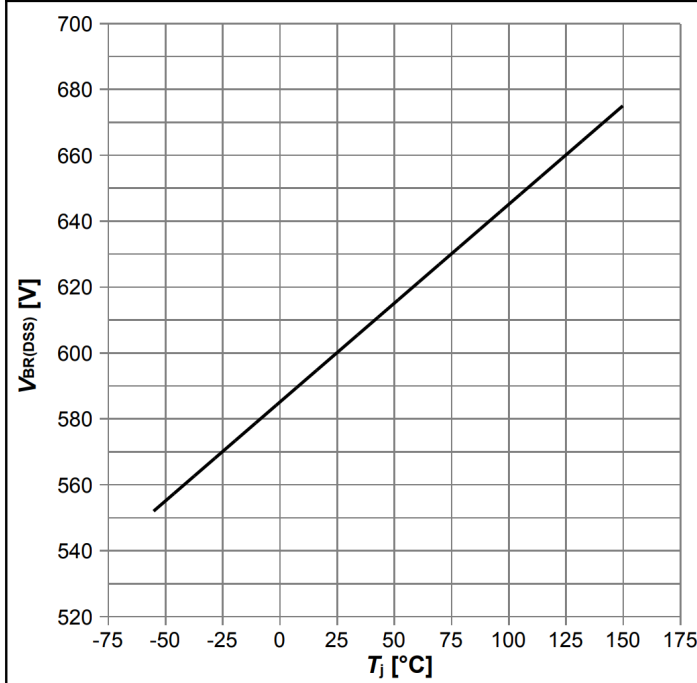
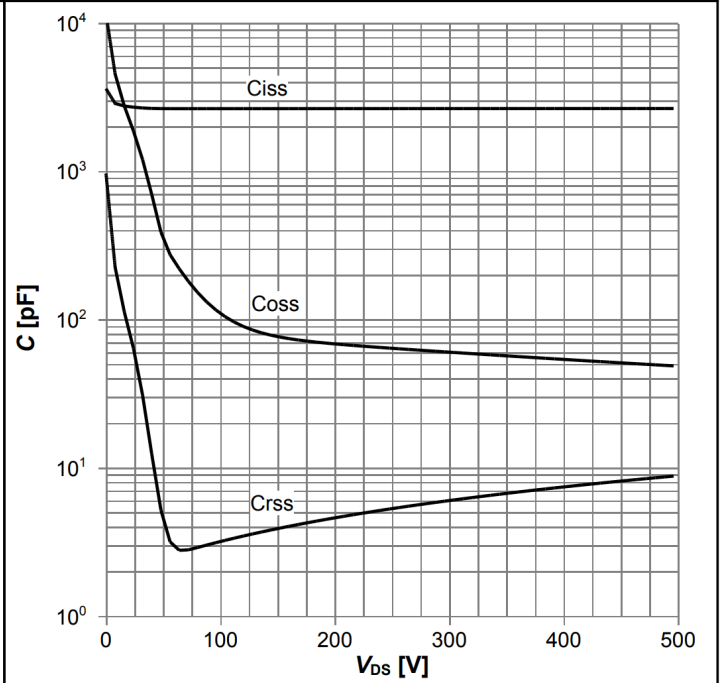


Diagram 17: Drain-source breakdown voltage



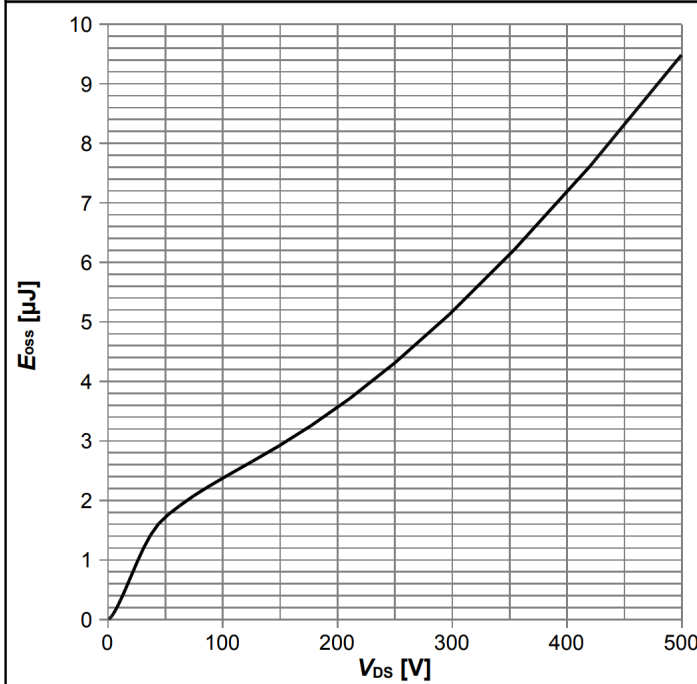
$V_{BR(DSS)}=f(T_j); I_D=1 \text{ mA}$

Diagram 18: Typ. capacitances



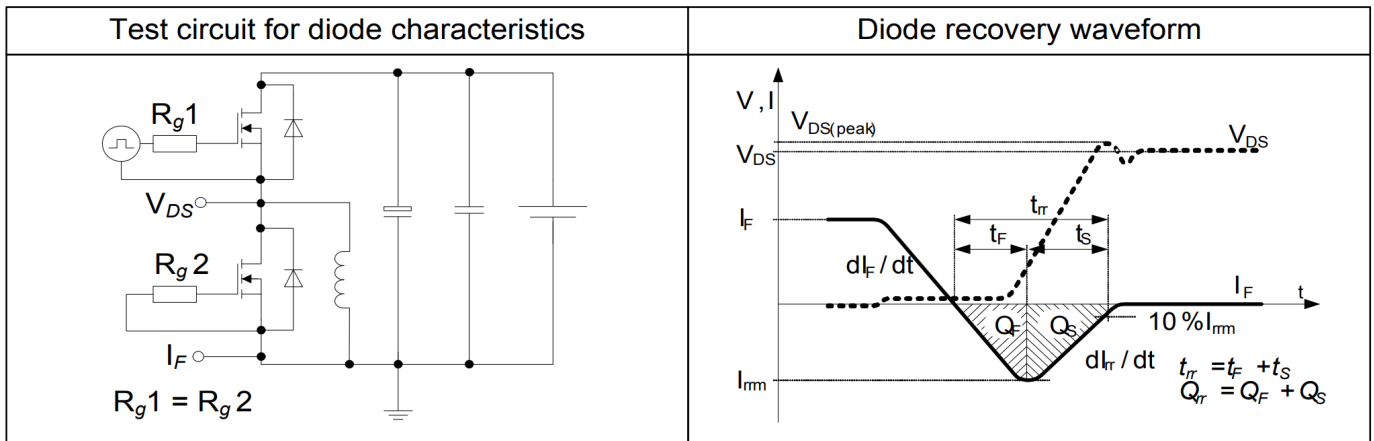
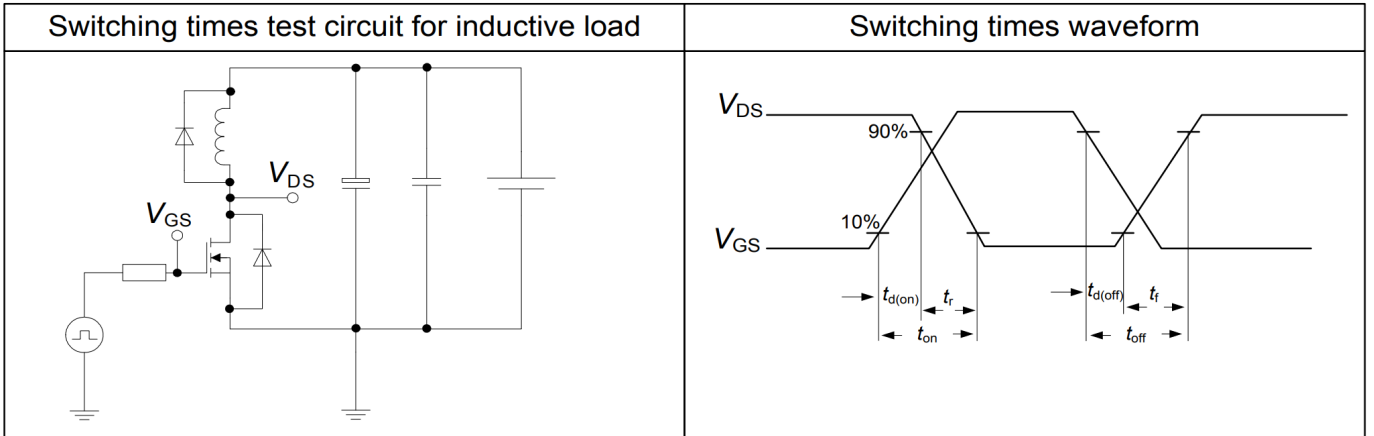
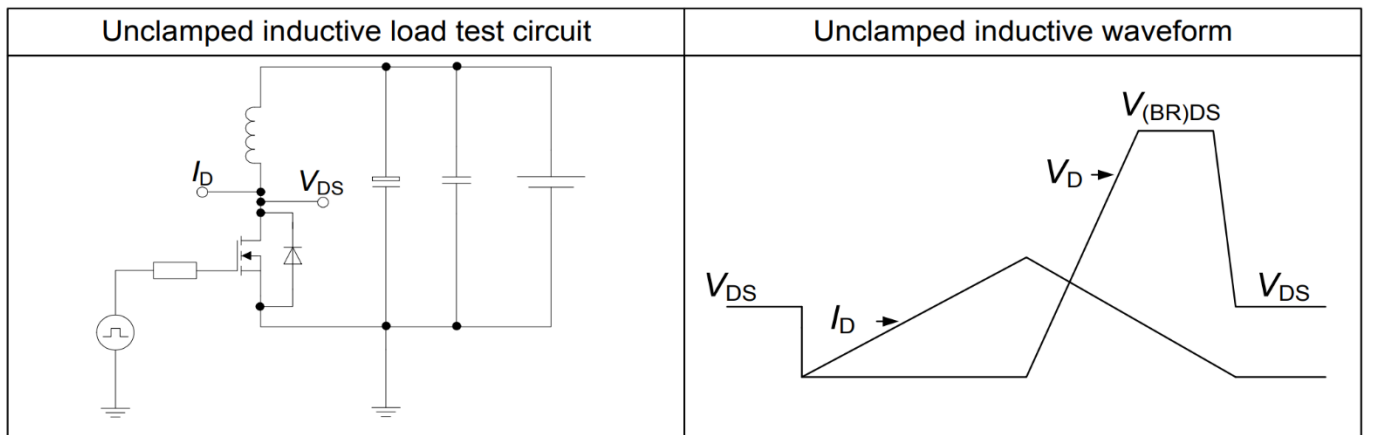
$C=f(V_{DS}); V_{GS}=0 \text{ V}; f=1 \text{ MHz}$

Diagram 19: Typ. Coss stored energy



$E_{oss}=f(V_{DS})$

6 测试电路

表 9 二极管特性

表 10 开关时间

表 11 非钳位感性负载


7 封装外形

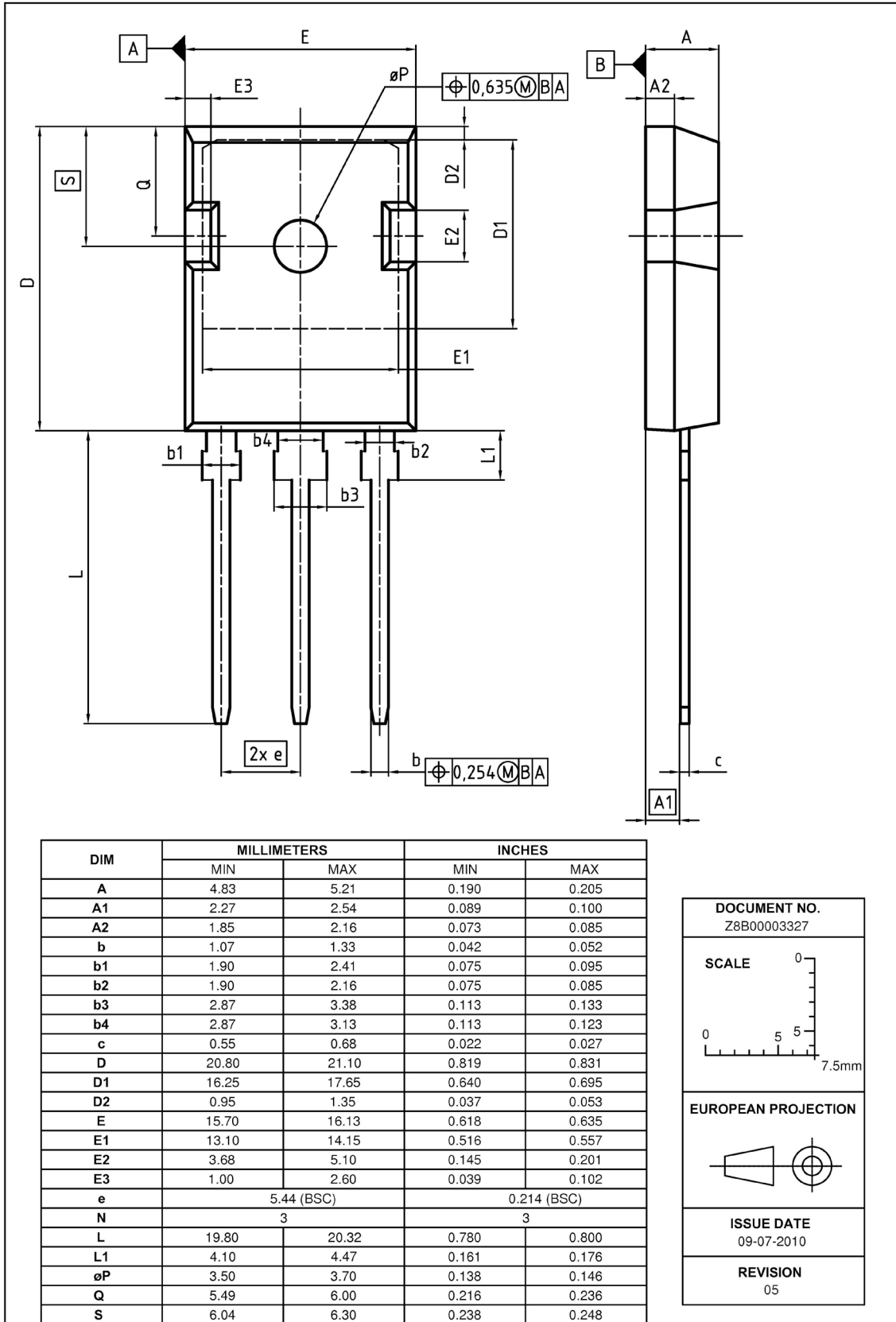


图 1 PG-TO 247 封装外形，尺寸单位：毫米/英寸

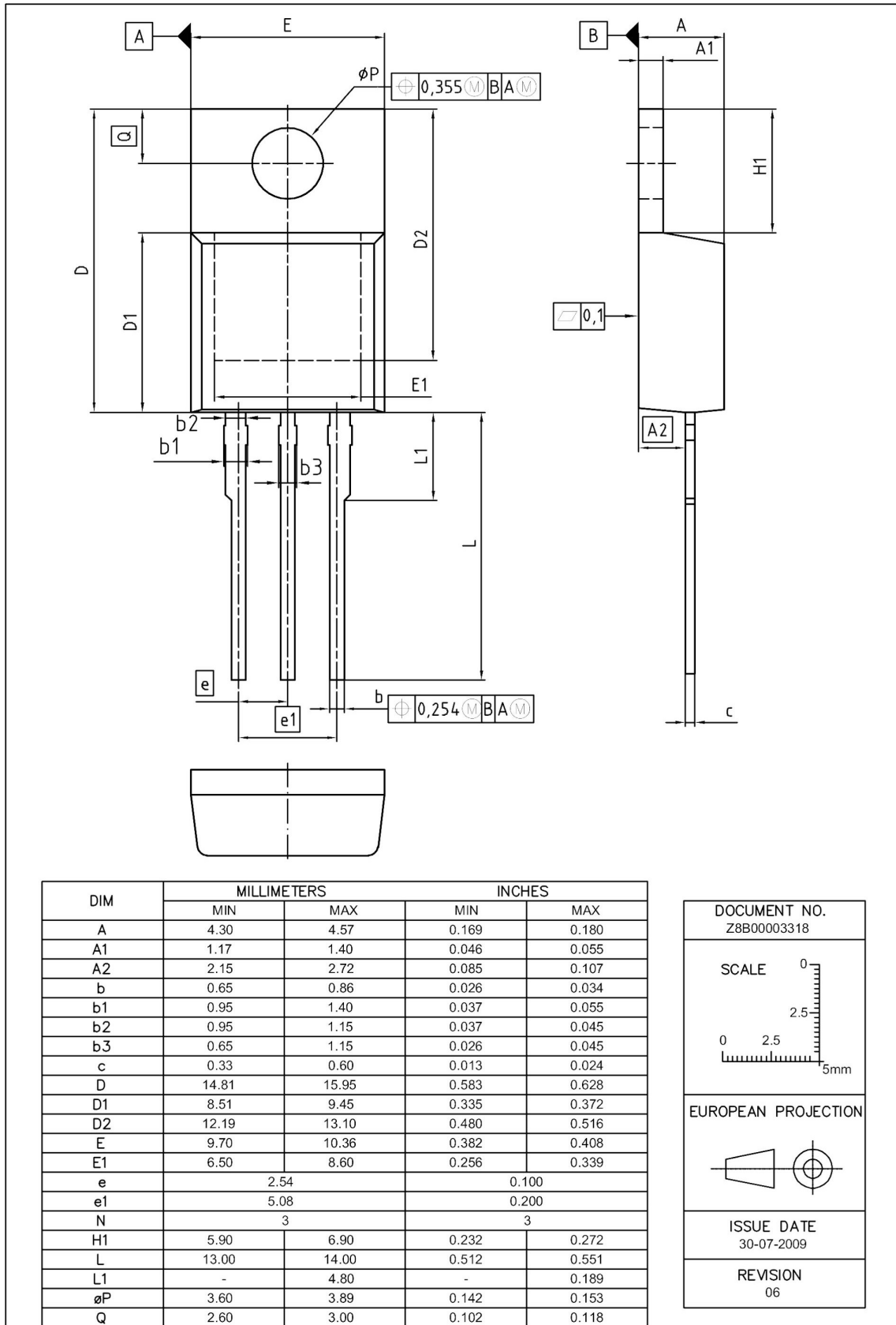


图 2 PG-TO 220 封装外形，尺寸单位：毫米/英寸

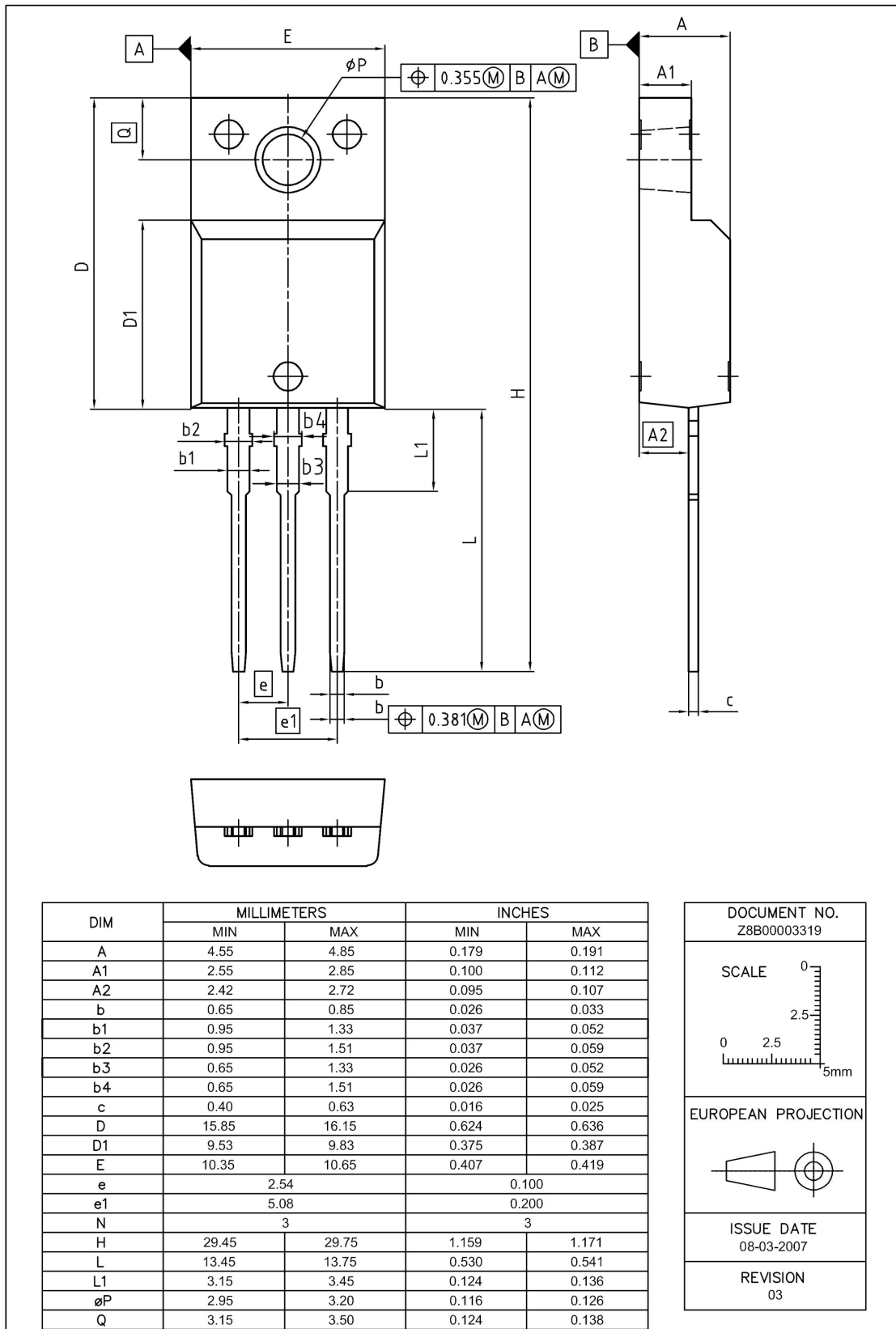


图 3 PG-TO 220 FullPAK 封装外形，尺寸单位：毫米/英寸

8 附录 A

表 12 **相关链接**

- IFX CoolMOS™ P6 网页: www.infineon.com
- IFX CoolMOS™ P6 应用笔记: www.infineon.com
- IFX CoolMOS™ P6 仿真模型: www.infineon.com
- IFX 设计工具: www.infineon.com

修订记录

IPW60R125P6、IPP60R125P6、IPA60R125P6

Revision: 2014-03-07, Rev. 2.0

历史修订版本

Revision	Date	Subjects (major changes since last revision)
2.0	2014-03-07	Release of final version

We Listen to Your Comments

Any information within this document that you feel is wrong, unclear or missing at all? Your feedback will help us to continuously improve the quality of this document. Please send your proposal (including a reference to this document) to: erratum@infineon.com

Published by

Infineon Technologies AG 81726

München, Germany

© 2014 Infineon Technologies AG All

Rights Reserved.

Legal Disclaimer

The information given in this document shall in no event be regarded as a guarantee of conditions or characteristics. With respect to any examples or hints given herein, any typical values stated herein and/or any information regarding the application of the device, Infineon Technologies hereby disclaims any and all warranties and liabilities of any kind, including without limitation, warranties of non-infringement of intellectual property rights of any third party.

Information

For further information on technology, delivery terms and conditions and prices please contact your nearest Infineon Technologies Office (www.infineon.com).

Warnings

Due to technical requirements, components may contain dangerous substances. For information on the types in question, please contact the nearest Infineon Technologies Office.

The Infineon Technologies component described in this Data Sheet may be used in life-support devices or systems and/or automotive, aviation and aerospace applications or systems only with the express written approval of Infineon Technologies, if a failure of such components can reasonably be expected to cause the failure of that life-support, automotive, aviation and aerospace device or system or to affect the safety or effectiveness of that device or system. Life support devices or systems are intended to be implanted in the human body or to support and/or maintain and sustain and/or protect human life. If they fail, it is reasonable to assume that the health of the user or other persons may be endangered.



免责声明

请注意，本文件的原文使用英文撰写，为方便客户浏览英飞凌提供了中文译文。该中文译文仅供参考，并不可作为任何论点之依据。

由于翻译过程中可能使用了自动化程序，以及语言翻译和转换过程中的差异，最后的中文译文与最新的英文版本原文含义可能存在不尽相同之处。

因此，我们同时提供该中文译文版本的最新英文原文供您阅读，请参见 <http://www.infineon.com>

英文原文和中文译文版本之间若存有任何歧异，以最新的英文版本为准，并且仅认可英文版本为正式文件。

您如果使用本文件，即表示您同意并理解上述说明。英飞凌不对因翻译过程中可能存在的任何不完整或不准确信息而产生的任何直接或间接损失或损害负责。英飞凌不承担中文译文版本的完整性和准确性责任。如果您不同意上述说明，请不要使用本文件。

Trademarks

All referenced product or service names and trademarks are the property of their respective owners.

重要通知

Infineon Technologies AG 及其关联公司（以下简称“英飞凌”）销售或提供和交付的产品（可能也包括样品，且可能由硬件或软件或两者组成）（以下简称“产品”），应遵守客户与英飞凌签订的框架供应合同或其他书面协议的条款和条件，如无上合同或其他书面协议，则应遵守适用的英飞凌销售条件。只有在英飞凌明确书面同意的情况下，客户的一般条款和条件或对适用的英飞凌销售条件的偏离才对英飞凌具有约束力。

为避免疑义，英飞凌不承担不侵犯第三方权利的所有保证和默示保证，例如对特定用途/目的的适用性或适销性的保证。

英飞凌对与样品、应用或客户对任何产品的具体使用有关的任何信息或本文件中给出的任何示例或典型值概不负责。

本文件中包含的数据仅供具有技术资格和技能的客户代表使用。客户有责任评估产品对预期应用和客户特定用途的适用性，并在预期应用和客户特定用途中验证本文件中包含的所有相关技术数据。客户有责任正确设计、编程和测试预期应用的功能性和安全性，并遵守与其使用相关的法律要求。

除非英飞凌另行明确批准，否则产品不得用于任何因产品故障或使用产品的任何后果可合理预期会导致人身伤害的应用。但是，上述规定并不妨碍客户在英飞凌明确设计和销售的使用领域中使用任何产品，但是客户对应用负有全部责任。

英飞凌明确保留根据适用法律，如《德国版权法》（UrhG）第 44b 条，将其内容用于商业资料和数据探勘（TDM）的权利。

如果产品包含安全功能：

由于任何计算设备都不可能绝对安全，尽管产品采取了安全措施，但英飞凌不保证产品不会被入侵、数据不会被盗或遗失，或不会发生其他漏洞（以下简称“安全漏洞”），英飞凌对任何安全漏洞不承担任何责任。

如果本文件包含或引用软件：

根据美国、德国和世界其他国家的知识产权法律和条约，该软件归英飞凌所有。英飞凌保留所有权利。因此，您只能按照软件附带的软件授权协议的规定使用本软件。

如果没有适用的软件授权协议，英飞凌特此授予您个人的、非排他性的、不可转让的软件知识产权授权（无权转授权）：(a) 对于以源代码形式提供的软件，仅在贵组织内部修改和复制该软件用于英飞凌硬件产品；及 (b) 对于以二进制代码 (binary code) 形式对外向终端用户分发该软件，仅得用于英飞凌硬件产品。禁止对本软件进行任何其他使用、复制、修改、翻译或编译。有关产品、技术、交货条款和条件以及价格的详细信息，请联系离您最近的英飞凌办公室或访问 <https://www.infineon.com>。

版本 2026-04-20

Infineon Technologies AG 出版，
德国 Neubiberg 85579

版权 © 2025 Infineon Technologies AG
及其关联公司。
保留所有权利。

Do you have a question about this
document?

Email:

erratum@infineon.com