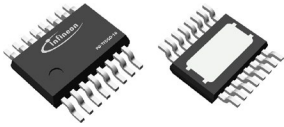


英飞凌 LITIX™ Basic+

特性

- 具有集成和受保护输出级（电流沉）的单通道器件，针对驱动 LED 进行了优化
- 高输出电流（高达400 mA）
- 通过低成本外部电阻器分载功耗，以实现最大电流驱动能力（功率转移）
- 故障管理支持 一错全关（1-fail-all-OFF）和一错全开（1-fail-all-ON）
- 模拟输出电流控制输入，用于调节输出电流
- 负载开路 (OL)、短路到电池（SC）和热关断保护
- 智能故障管理：仅需一个外部电阻，即可让多达 10 个器件共享一个公共错误网络
- 通过外部负温度系数热敏电阻实现热降额功能



潜在应用

- 经济的“刹车”/“尾灯”功能，每个功能可以是共用或者独立的LED
- 汽车车灯功能，如转向灯、位置灯、雾灯、刹车/尾灯、DRL和侧标志灯
- 动画灯光功能，如流水转向和"欢迎/再见" 功能
- 车内照明功能，如氛围灯、照明和仪表板照明
- 工业应用和仪器仪表的 LED 指示灯

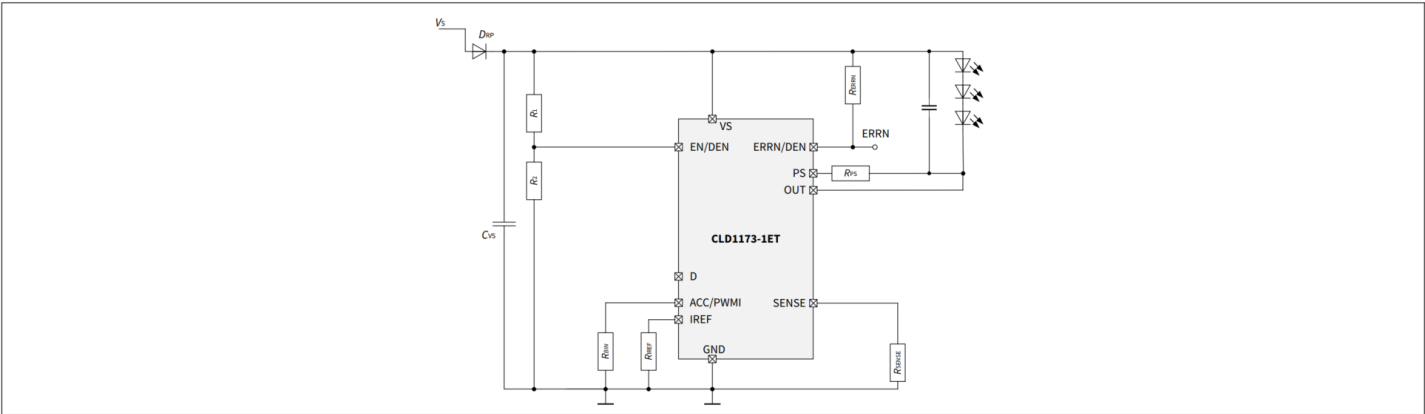
产品验证

产品认证符合AEC-Q100标准等级1。

适用于汽车应用。

描述

CLD1173-1ET 是一款具有集成和受保护输出级的单通道低边驱动IC。它设计用于作为线性电流沉 (LCS) 来控制高达400 mA电流的 LED。功率转移特性允许器件通过将功率分载到外部低成本元器件来达到最大电流驱动能力。与分立解决方案相比，除了集成诊断功能之外，它还提供了简单可靠的解决方案。诊断功能和通过外部负温度系数热敏电阻实现的热降额为高电流应用提供了可靠的解决方案。可配置故障管理允许最多 10 个或更多设备共享相同的错误网络，并在应用中与其它LITIX™ LED驱动器（例如其它 LITIX™ Basic+ 产品和 LITIX™ Pixel Rear 产品）组合使用。



Product type	Package	Marking
CLD1173-1ET	TFDSO-16	117

本数据手册的原文使用英文撰写。为方便起见，英飞凌提供了译文；由于翻译过程中可能使用了自动化工具，英飞凌不保证译文的准确性。为确认准确性，请务必访问 infineon.com 参考最新的英文版本（控制文档）。

目录

	目录.....	2
1	产品描述	4
2	框图.....	4
3	引脚配置.....	5
3.1	引脚分配.....	5
3.2	引脚定义和功能.....	5
4	产品基本特性	7
4.1	绝对最大额定值.....	7
4.2	功能范围.....	8
4.3	热抗阻.....	8
5	内部电源	10
5.1	描述.....	10
5.2	电气特性.....	10
6	功率级.....	12
6.1	输出电流调节.....	12
6.2	热保护	12
6.3	电气特性.....	13
7	功率转移.....	14
7.1	电气特性.....	15
8	PWM 控制.....	16
8.1	电气特性.....	18
9	模拟输出电流控制	19
9.1	电气特性.....	20
10	电流基准产生	21
10.1	电气特性.....	21
11	负载诊断.....	22
11.1	诊断使能.....	22
11.2	ERRN/DEN 引脚.....	22
11.3	D 引脚.....	23
11.4	故障管理.....	24
11.5	电气特性.....	27
12	应用信息	30
12.1	应用图.....	30
13	封装信息	31
	修订记录	32



免责声明..... 33

1 产品描述

表 1 产品概述

Parameter	Symbol	Values
Operating voltage	$V_{S(func)}$	5.5 V - 18 V
Extended operating voltage	$V_{S(ext)}$	4.5 V - 36 V
Maximum load current	$I_{SENSE(max)}$	400 mA
Output current accuracy	$V_{SENSE(reg)}$	±4% with $V_{SENSE} = 400\text{ mV}$
Current consumption in sleep mode	$I_{VS(sleep, max)}$	3 μA
Maximum current consumption during fault	$I_{VS(fault, ERRN)}$	850 μA
Maximum dropout voltage	$V_{DR,CS(max)}$	0.6 V

2 框图

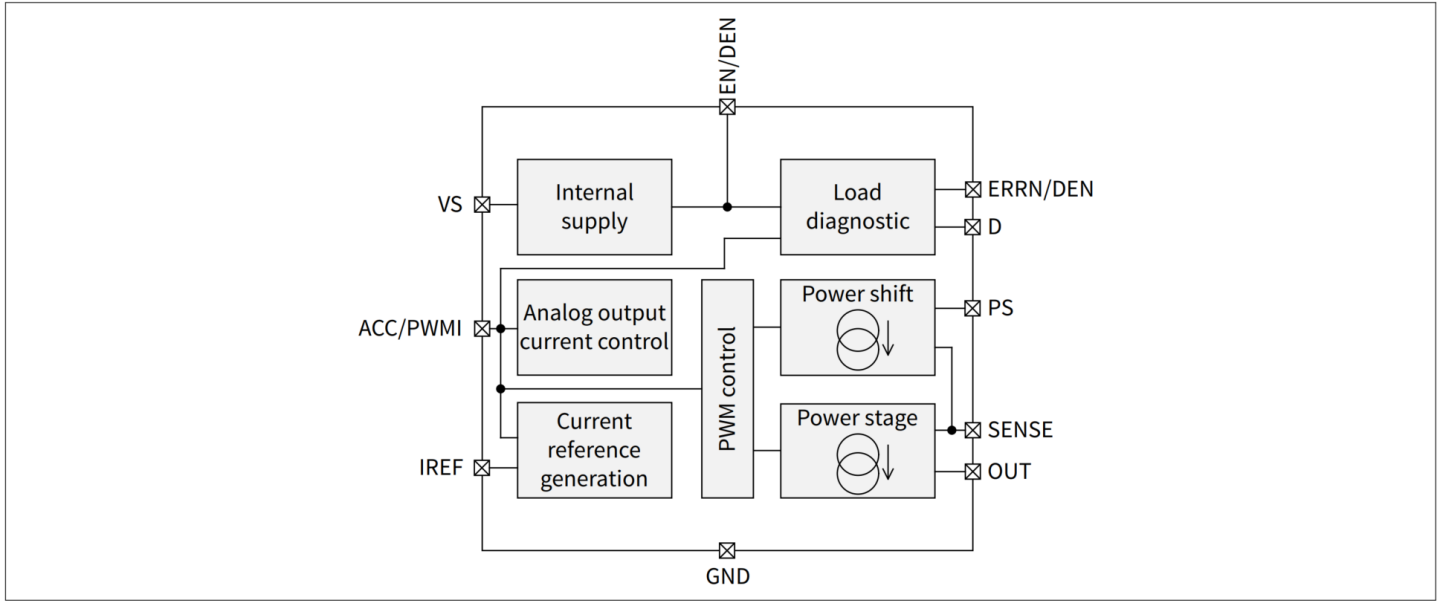


图 1 CLD1173-1ET 框图

3 引脚配置

3.1 引脚分配

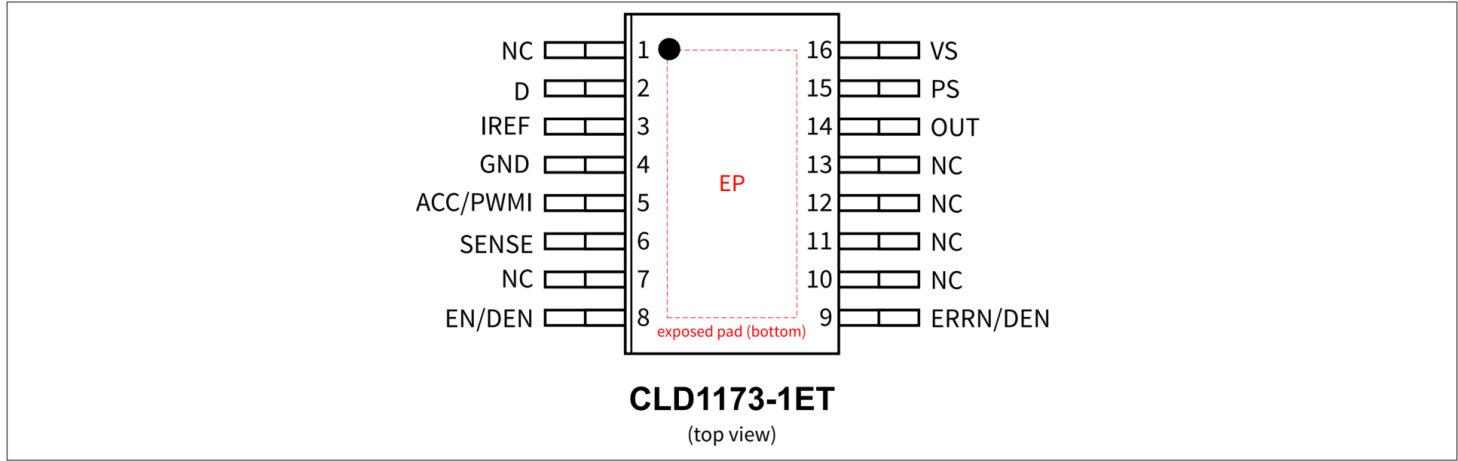


图 2 PG-TFDSO-16

3.2 引脚定义和功能

表 2 引脚定义和功能

Pin	Symbol	Function
16	VS	Power supply voltage Battery supply input
4	GND	Ground Ground potential. Connect externally close to the chip
8	EN/DEN	Output enable and diagnosis control input Connect to V_s via a resistor divider to enable OUT control and diagnosis capability
9	ERRN/DEN	ERROR flag I/O and diagnosis control input Open drain, active low. Connect to V_s via pull-up resistor for ERROR flag capability only otherwise connect to V_s via a resistor divider to enable diagnosis capability
6	SENSE	Sense input Connect to low ohmic accurate sense resistor
14	OUT	Channel output pin Open drain linear current sink. Connect to the target load
15	PS	Power shift Connect to external power resistor
2	D	Disable/delay error input Connect to a capacitor, leave open or connect to GND depending on the required diagnostic management

(表格续下页.....)

表2 (续) 引脚定义和功能

Pin	Symbol	Function
5	ACC/PWMI	Analog current control and PWMI input pin Connect to external low power resistor or apply a desired reference voltage to adjust the output current. Connect to external NTC to apply thermal derating. It is possible also to connect to an external open drain PWM controller
3	IREF	Current reference generation Connect to an external accurate low power resistor to generate a current reference
1,7,10, 11,12,13	NC	Not connected Leave these pins open
Exposed pad	EP	Exposed pad Used only for thermal dissipation purpose. Connect externally to GND close to the chip

4 产品基本特性

4 产品基本特性

4.1 绝对最大额定值

表 3 绝对最大额定值

¹⁾ $T_J = T_{J(\text{func})}$ ，所有电压相对于地，正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Voltages							
Supply voltage	V_S	-0.3	–	40	V	–	PRQ-32
EN/DEN voltage	$V_{\text{EN/DEN}}$	-0.3	–	40	V	–	PRQ-55
Output voltage	V_{OUT}	-0.3	–	40	V	–	PRQ-56
Power shift voltage	V_{PS}	-0.3	–	40	V	–	PRQ-59
Sense voltage	V_{SENSE}	-0.3	–	0.9	V	–	PRQ-63
ERRN/DEN voltage	$V_{\text{ERRN/DEN}}$	-0.3	–	40	V	–	PRQ-61
D voltage	V_D	-0.3	–	5.5	V	–	PRQ-175
ACC/PWMI voltage	$V_{\text{ACC/PWMI}}$	-0.3	–	5.5	V	–	PRQ-64
IREF voltage	V_{IREF}	-0.3	–	5.5	V	–	PRQ-176
Temperatures							
Junction temperature	$T_{\text{J_ABS}}$	-40	–	150	°C	–	PRQ-39
Storage temperature	T_{STG}	-55	–	150	–	–	PRQ-40
ESD robustness							
ESD robustness all pins (HBM)	$V_{\text{ESD(HBM)}}$	-2	–	2	kV	ESD robustness, Human Body Model “HBM” according to AEC Q100-002	PRQ-53
ESD robustness all pins (CDM)	$V_{\text{ESD(CDM)}}$	-500	–	500	V	ESD robustness, Charged Device Model “CDM” according to AEC Q100-011 Rev.D	PRQ-41
ESD robustness corner pins (CDM)	$V_{\text{ESD(CDM) CR}}$	-750	–	750	V	ESD robustness, Charged Device Model “CDM” according to AEC Q100-011 Rev.D	PRQ-54

1) 未经过生产测试，由设计指定

注： 超过此处所列的压力可能会对器件造成永久性损坏。长时间在绝对最大额定值条件下工作可能会影响器件的可靠性。

集成的保护功能旨在防止IC在数据手册所述故障条件下被毁坏。故障情况被认为超出了正常功能范围。保护功能不是为了连续重复的操作而设计的。

4 产品基本特性

4.2 功能范围

表 4 功能范围

$T_J = T_{J(\text{func})}$ ，所有电压相对于地，正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Voltages							
Supply voltage for operating range	$V_{S(\text{func})}$	5.5	–	18	V	–	PRQ-33
Extended supply voltage for operating range	$V_{S(\text{ext})}$	4.5	–	36	V	–	PRQ-71
Currents							
Channel output current	$I_{\text{SENSE}(\text{func})}$	5	–	400	mA	–	PRQ-224
Power dissipation							
Max. static and dynamic power dissipation	P_{max}			1.5	W	$T_A = 85^{\circ}\text{C}$ and $R_{\text{thJA}} = 42 \text{ K/W}$	PRQ-419
Temperatures							
Junction temperature	$T_{J(\text{func})}$	–40	–	150	$^{\circ}\text{C}$	–	PRQ-72

注： 在正常功能范围内，IC 按照电路说明中的描述正常工作。在扩展功能范围内，参数可能会出现偏差。电气特性是在电气特性表中注明的条件指定的。

4.3 热阻抗

注： 此热数据根据 JEDEC JESD51 标准生成。更多信息，请访问www.jedec.org

表 5 热阻抗

$V_S = V_{S(\text{func})}$ ， $T_J = T_{J(\text{func})}$ ，所有电压相对于地，正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Junction to top	ψ_{JTOP}	–	8	–	K/W	¹⁾	PRQ-34
Junction to case	R_{thJC}	–	8	–	K/W	²⁾	PRQ-49
Junction to ambient 1s0p board	R_{thJA1}	–	64	–	K/W	³⁾ $T_A = 85^\circ\text{C}$	PRQ-48
Junction to ambient 2s2p board	R_{thJA2}	–	42	–	K/W	⁴⁾ $T_A = 85^\circ\text{C}$	PRQ-180

1) 指定的 ψ_{JTOP} 是在自然对流条件下推导，并提供结温和封装顶表面温度之间的相关性。 $T_A = 85^\circ\text{C}$ 。总耗散功率 = 1.5 W

2) 指定的 R_{thJC} 是在自然对流冷板测试条件下模拟计算的（所有引脚和裸露的晶片焊盘均固定在环境温度）。 $T_A = 85^\circ\text{C}$ 。总耗散功率 = 1.5 W

4 产品基本特性

- 3) 指定的 R_{thJA1} 仿真结果是根据JEDEC JESD51-3标准，在自然对流条件下，采用FR4 1s0p电路板进行的。仿真所使用的电路板尺寸为76.2 mm x 114.3 mm x 1.5 mm，厚度为70 μ m，散热面积为300 mm²。总功耗为1.5W，静态且均匀分布在所有功率级上
 - 4) 指定的 R_{thJA2} 仿真结果是根据JEDEC JESD51-5和JESD51-7标准，在自然对流条件下，采用FR4 2s2p电路板进行的。仿真所使用的电路板尺寸为76.2 mm x 114.3 mm x 1.5 mm，板厚为1.5毫米，电路板具有2个内层铜层（2 x 70 μ m Cu和2 x 35 μ m Cu）。在仿真中，共设置了六个导热过孔（ $\varnothing = 0.3$ mm, 镀层厚度 25 μ m）放置在与第一内铜层接触的裸露焊盘下方。总耗散功率 1.5W 静态且均匀地分布在所有功率级上
-

5 内部电源

本章介绍内部电源的主要参数和功能。

5.1 描述

一旦电源引脚 VS 上施加的电压高于 $V_{SUV(th)}$ ，并且 EN/DEN 引脚上施加的电压高于 $V_{EN(th)}$ ，该器件就准备好在上电复位时间 t_{POR} 后从输出级提供输出电流。当供电电压 V_S 低于阈值 $V_{SUV(th)}$ 时，内部上电复位(POR)功能将器件保持在复位状态。

在相关应用条件下，即采用 VS 的 PWM 控制，必须考虑上电复位时间 t_{POR}

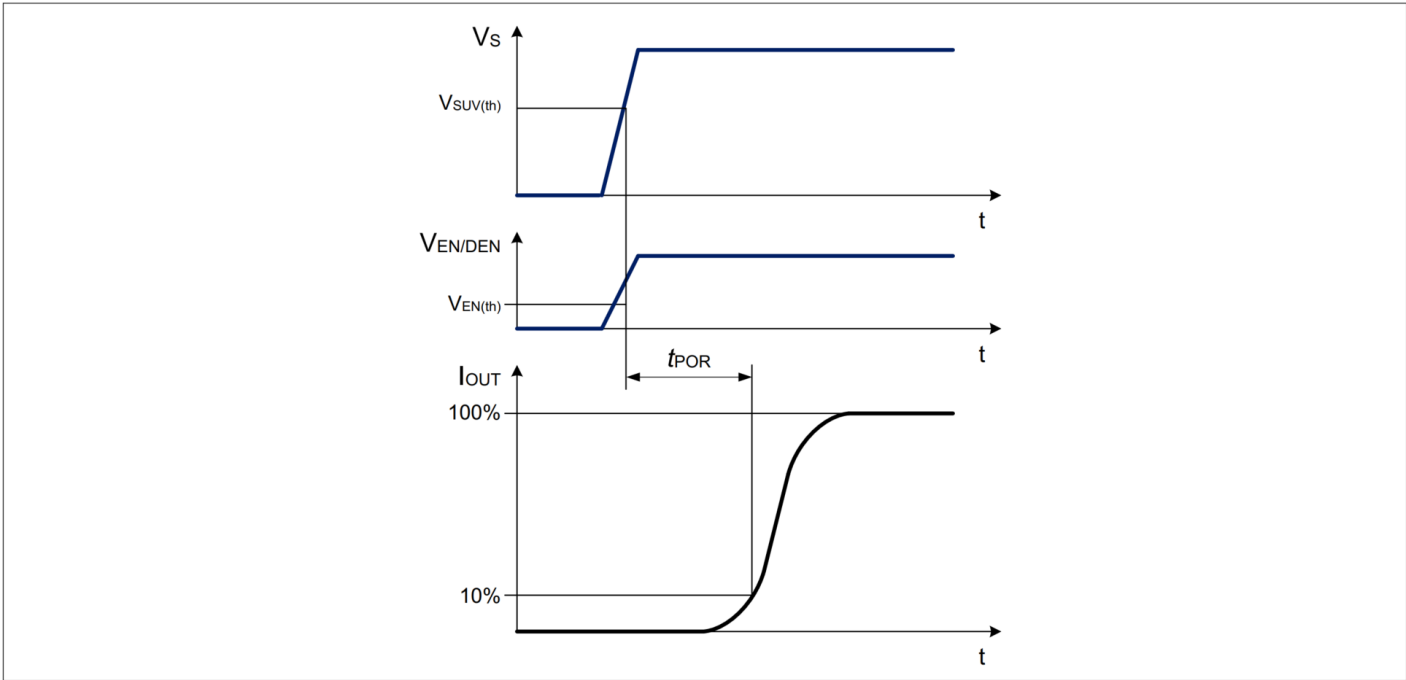


图 3 上电复位时序图

如果施加在 EN/DEN 引脚的电压低于 $V_{EN(th)}$ 的时间超过 t_{SLEEP} ，器件将进入睡眠模式。在此状态下，所有内部功能均关闭，消耗电流降至 $I_{VS(sleep)}$

5.2 电气特性

Table 6 电气特性

$V_S = V_{S(func)}$ ， $T_J = T_{J(func)}$ ，所有电压相对于地，正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Current consumption, sleep mode	$I_{VS(sleep)}$	–	–	3	μA	$V_{EN/DEN} = 0\text{ V}$ $T_J = 150^{\circ}\text{C}$	PRQ-85
Current consumption, active mode (no fault)	$I_{VS(active)}$	–	2.5	3.5	mA	$V_{EN/DEN} = 5.5\text{ V}$ $V_{ACC/PWMI} = 2.4\text{ V}$ IREF pin left open	PRQ-154

(表格续下页.....)

表 6 (续) 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Current consumption during fault condition (1-fail-all-OFF)	$I_{VS(fault, ERRN)}$	–	–	850	μA	$V_{EN/DEN} = 5.5 V$ $V_{ERRN} = 0 V$ D pin open	PRQ-87
VS undervoltage threshold	$V_{SUV(th)}$	3.5	–	4.5	V	–	PRQ-89
EN/DEN outputs enable threshold	$V_{EN(th)}$	0.6	–	1.8	V	–	PRQ-159
EN/DEN outputs enable hysteresis	$V_{EN(hys)}$	80	120	–	mV	1)	PRQ-160
EN/DEN pull-down current	$I_{EN/DEN(PD)}$	–	–	5	μA	$V_{EN/DEN} = 3 V$	PRQ-161
EN/DEN pull-down current	$I_{EN/DEN(PD)}$	–	–	150	μA	$V_{EN/DEN} = 18 V$	PRQ-371
Power on reset delay time	t_{POR}	–	–	75	μs	V_S rising edge from 0 V to 8 V to 10% of output current $V_{EN/DEN} = 5.5 V$ $V_{ACC/PWMI} \geq 2.4 V$	PRQ-164
Sleep mode filter time	t_{SLEEP}	15	–	45	ms	–	PRQ-109

1) 未经过生产测试, 由设计指定

6 功率级

功率级从 OUT 引脚吸收输出电流 I_{OUT} ，该电流是放置在 SENSE 引脚的外部检测电阻的函数。

最大输出电流受限于耗散功率 P_{max} 和使用的散热面积。

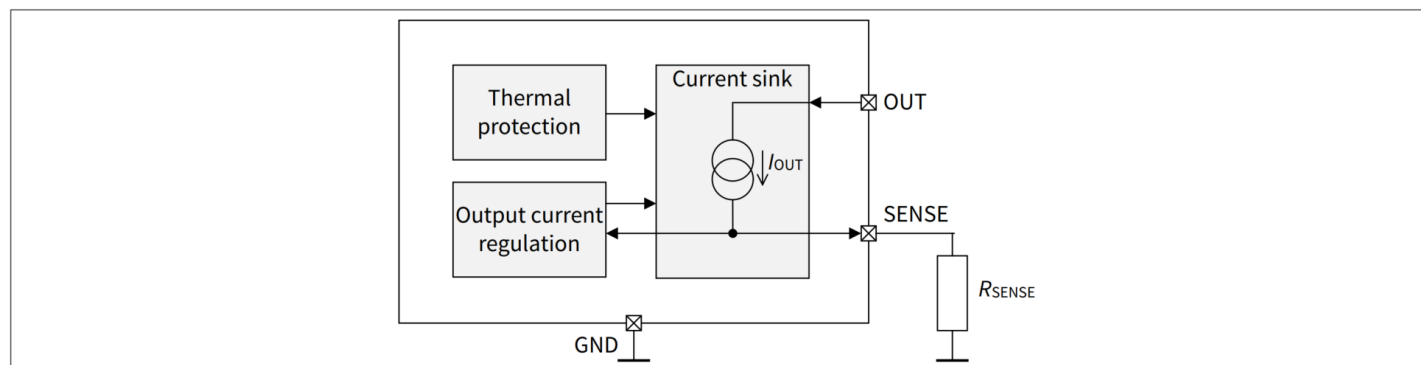


图 4 功率级框图

6.1 输出电流调节

输出电流调节功能通过调节位于 SENSE 引脚和接地之间的外部低边电流检测电阻 R_{SENSE} 上的压降 $V_{SENSE(reg)}$ 来控制 LED 电流。

当 LED 电流处于调节状态时，每个通道的 LED 电流值可通过以下公式计算：

$$I_{SENSE} = \frac{V_{SENSE(reg)}}{R_{SENSE}} \quad (1)$$

对于工作输出电流控制环路，在 LED 灯串设计中必须考虑功率级电压差 ($V_{DR,CS}$)、 $V_{SENSE(reg)}$ 电压、防反保护的正向电压 V_{D_RP} (使用时) 以及最小供电电压。

为了保证输出电流正确控制，必须满足以下条件：

$$V_S \geq V_{SENSE(reg)} + V_{DR,CS} + V_{LED_STRING} + V_{D_RP} \quad (2)$$

如果供电电压低于某个通道所需的最小值，则该通道的 LED 电流将无法得到正确调节。因此，输出的电流较低，并且 R_{SENSE} 电阻上的电压低于预期的 $V_{SENSE(reg)}$ 。

注： R_{SENSE} 必须尽可能靠近引脚 VSENSE 放置，以避免电流调节不稳定。

6.2 热保护

该器件集成了热保护功能，以防止在数据表中描述的故障条件下 IC 损坏。故障条件被认为是“超出”正常功能范围。保护功能不是为了连续重复的操作而设计的。

热保护功能是通过功率级的温度监测来实现的。一旦结温超过过温阈值 T_{JSD} ：

- 通过关闭功率级来禁用输出电流
- ERRN/DEN 引脚被拉低
- 消耗电流低于 I_{VS} (fault, ERRN)

一旦结温降至 $T_{JSD} - T_{J(hys)}$ 以下：

6 功率级

- 功率级恢复正常运行
- ERRN/DEN 引脚被释放

6.3 电气特性

表 7 电气特性

$V_S = V_{S(\text{func})}$, $T_J = T_{J(\text{func})}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Leakage currents							
Output leakage current	$I_{\text{OUT(leak)}}$	–	–	1	μA	¹⁾ $T_{\text{J}} = 85^{\circ}\text{C}$ $V_{\text{OUT}} \leq 16\text{ V}$ $V_{\text{ACC/PWMI}} = 0\text{ V}$ $V_{\text{EN/DEN}} = 5.5\text{ V}$	PRQ-116
Output leakage current	$I_{\text{OUT(leak)}}$	–	–	5	μA	$T_{\text{J}} = 150^{\circ}\text{C}$ $V_{\text{OUT}} \leq 16\text{ V}$ $V_{\text{ACC/PWMI}} = 0\text{ V}$ $V_{\text{EN/DEN}} = 5.5\text{ V}$	PRQ-118
Sense regulation voltage accuracy							
SENSE voltage regulation accuracy	$V_{\text{SENSE(reg)}}$	384	400	416	mV	$V_{\text{ACC/PWMI}} \geq 2.4\text{ V}$	PRQ-120
SENSE voltage regulation accuracy	$V_{\text{SENSE(reg)}}$	95	100	105	mV	$V_{\text{ACC/PWMI}} = 0.9\text{ V}$	PRQ-121
SENSE voltage regulation accuracy	$V_{\text{SENSE(reg)}}$	14	20	26	mV	$V_{\text{ACC/PWMI}} = 0.5\text{ V}$	PRQ-123
Power stage drop out							
Power stage drop out voltage	$V_{\text{DR,CS}}$	–	–	0.6	V	$I_{\text{OUT}} = 400\text{ mA}$	PRQ-124
Thermal protection thresholds							
Overtemperature shutdown threshold	T_{JSD}	165	175	185	°C	²⁾	PRQ-131
Overtemperature hysteresis	$T_{\text{J(hys)}}$	5	10	15	°C	²⁾	PRQ-132

1) 未经过生产测试, 由设计指定

2) 未经过生产测试, 由设计指定

7 功率转移

该器件通过将 LED 电流分成两个电流分支来管理高耗散功率（高于应用的热阻抗 R_{thJA} 所允许的功率）：

- 一条电流吸收路径通过外部降压元件（功率电阻器）和内部功率转移
- 一个通过内部功率级的电流吸收路径

动态调整流入功率转移路径的电流和流入功率级路径的电流，以使 I_{OUT} 与 I_{PS} 电流之和等于调节后的 I_{SENSE} 电流。

功率转移路径和功率级路径之间的电流分布由功率转换电阻值、负载和所施加的电池电压 V_S 定义。

为了合理选择电阻值，必须考虑以下参数：

- 在最大电池工作电压 $V_{S(PEAK)}$ 下流入功率转移路径的最大电流 I_{PS}
- 输出LED负载的正向电压 V_{LED_STRING} 和反向保护二极管的正向电压 V_{D_RP}
- 内部功率转移元件上的压降 ($V_{PS_INT}=I_{PS} \times R_{PS_INT(ON)}$)
- 稳压 V_{SENSE} 电压

电阻的计算公式如下

$$R_{PS} = \frac{V_{S(PEAK)} - V_{D_RP} - V_{LED_STRING} - V_{PS_INT} - V_{SENSE}}{I_{PS}} \quad (3)$$

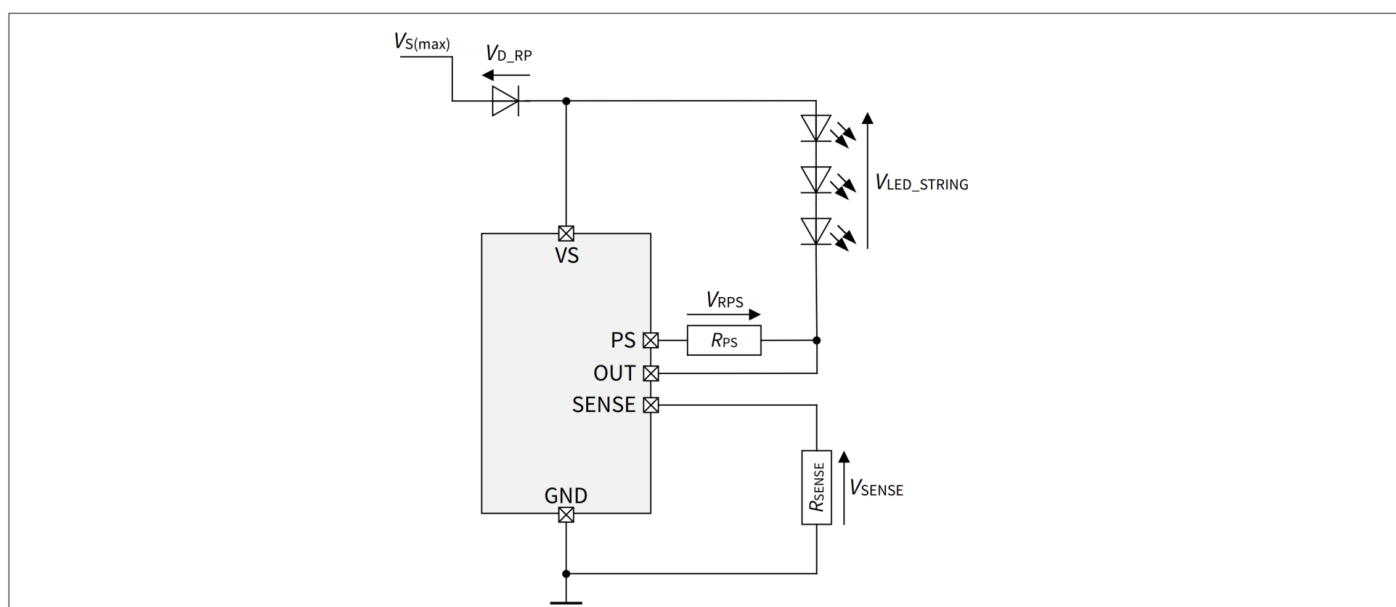


图5 功率转移电阻框图

注： 请考虑，如果 R_{PS} 设置为 0Ω ，则所有LED电流都会流入内部功率转移路径，从而可能导致器件过热直至热关断。

7.1 电气特性

表 8 电气特性

$V_S = V_{S(\text{func})}$, $T_J = T_{J(\text{func})}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Power shift ON resistance	$R_{PS_INT(ON)}$	–	–	3	Ω	¹⁾ $I_{PS} = 400 \text{ mA}$	PRQ-275
Power shift leakage current	$I_{PS(\text{leak})}$	–	–	1	μA	¹⁾ $T_J = 85^\circ\text{C}$ $V_{PS} \leq 16 \text{ V}$ $V_{ACC/PWMI} = 0 \text{ V}$ $V_{EN/DEN} = 5.5 \text{ V}$	PRQ-277
Power shift leakage current	$I_{PS(\text{leak})}$	–	–	3	μA	$T_J = 150^\circ\text{C}$ $V_{PS} \leq 16 \text{ V}$ $V_{ACC/PWMI} = 0 \text{ V}$ $V_{EN/DEN} = 5.5 \text{ V}$	PRQ-287
Power shift ratio	I_{PS}/I_{SENSE}	0.95	–	–	–	$V_{PS} - V_{SENSE} > 1.5 \text{ V}$ $V_{ACC/PWMI} \geq 0.9 \text{ V}$	PRQ-279
SENSE voltage regulation accuracy	$V_{SENSE(\text{reg})}$	384	400	416	mV	$V_{ACC/PWMI} \geq 2.4 \text{ V}$	PRQ-408
SENSE voltage regulation accuracy	$V_{SENSE(\text{reg})}$	95	100	105	mV	$V_{ACC/PWMI} = 0.9 \text{ V}$ $I_{SENSE} > 20 \text{ mA}$	PRQ-410
SENSE voltage regulation accuracy	$V_{SENSE(\text{reg})}$	14	20	28	mV	$V_{ACC/PWMI} = 0.5 \text{ V}$ $I_{SENSE} > 20 \text{ mA}$	PRQ-414

1) 未经过生产测试, 由设计指定

8 PWM 控制

采用 PWM 调光来改变 LED 亮度，同时大大减少色度偏移。PWM 调光通过改变 LED 串中恒流的占空比来实现亮度降低。

PWM 调制通过 ACC/PWMI 引脚执行。如果 ACC/PWMI 引脚上施加的电压低于 $V_{\text{PWM(ON)}}$ ，则功率级和功率转移模块将被禁用；如果 PWMI/ACC 引脚上施加的电压高于 $V_{\text{PWM(ON)}}$ ，则功率级和功率转移模块将被启用。

如 图 6 所示显示通过 ACC/PWMI 输入引脚进行 PWM 调光的两个示例：

1. 如果需要在 ACC/PWMI 输入引脚上加一个电阻来实现模拟电流控制（即（例如，分组或热降额））可以使用 PWM 发生器的开漏输出来施加 PWM 信号
2. 如果不需要模拟电流控制功能，可以使用 PWM 发生器的推挽输出来应用 PWM 调制

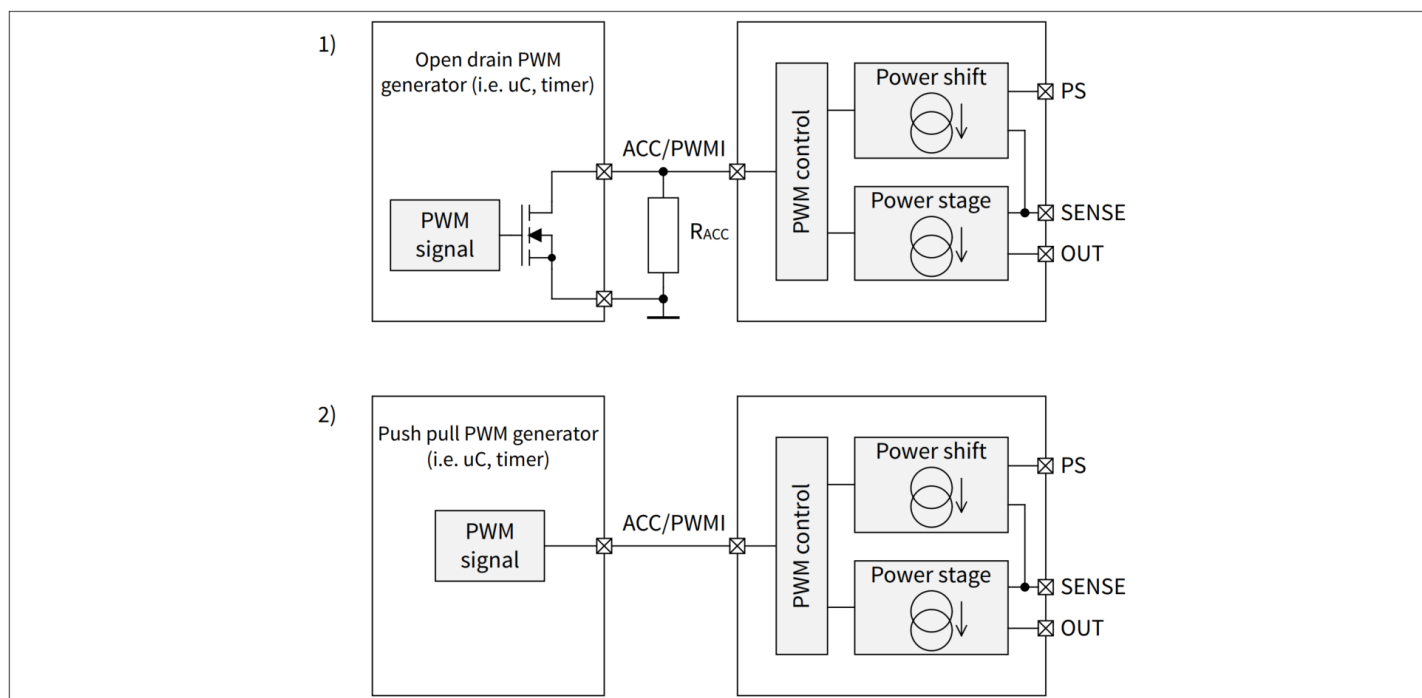


图 6 通过 ACC/PWMI 输入引脚进行 PWM 控制

PWM 信号也可以通过 EN/PWM 施加，以便从电池线路进行 PWM 调制。实际上，通过在 VS 引脚上应用适当的滤波以避免触发 VS 欠压阈值， t_{POR} 延迟时间将仅在退出睡眠状态后的第一个 PWM 脉冲生成时有效，如图 9 所示。

当应用于 EN/DEN 引脚时，PWM 信号具有频率范围 f_{PWM} ，以避免通过触发 t_{SLEEP} 滤波时间 来关闭通道。

如果 EN/DEN 引脚上施加的电压高于 $V_{\text{EN(th)}}$ ，则所有通道的功率级和功率转移都启用；如果 EN/DENx 引脚上施加的电压低于 $V_{\text{EN(th)}}$ ，则所有通道的功率级和功率转移将被禁用。

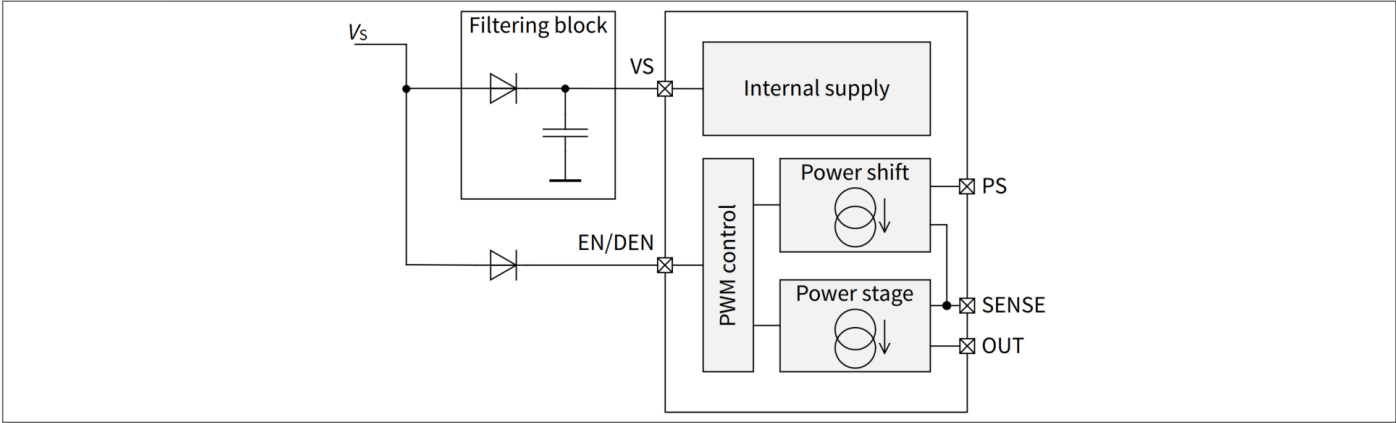


图 7 通过 EN/DEN 输入引脚进行 PWM 控制

当施加在 ACC/PWMI 引脚上的电压低于 $V_{PWM(OFF)}$ 时，负载诊断将被禁用，除非先前检测到故障。

此外，当施加在 EN/DEN 引脚上的电压低于 $V_{DEN(th)}$ 时，负载诊断将被禁用，除非先前检测到故障。

具体来说，如果在 ACC/PWMI 引脚上施加的电压低于 $V_{PWM(OFF)}$ 或 EN/DEN 引脚上施加的电压低于 $V_{DEN(th)}$ 时已经存在故障，则诊断将保持活动状态，直到故障条件消失，之后将被禁用。

PWM控制功能块实现 V_{SENSE} 电压斜率控制，以提高电磁兼容性能。斜率由 dV/dt_{ON} 和 dV/dt_{OFF} 参数定义。

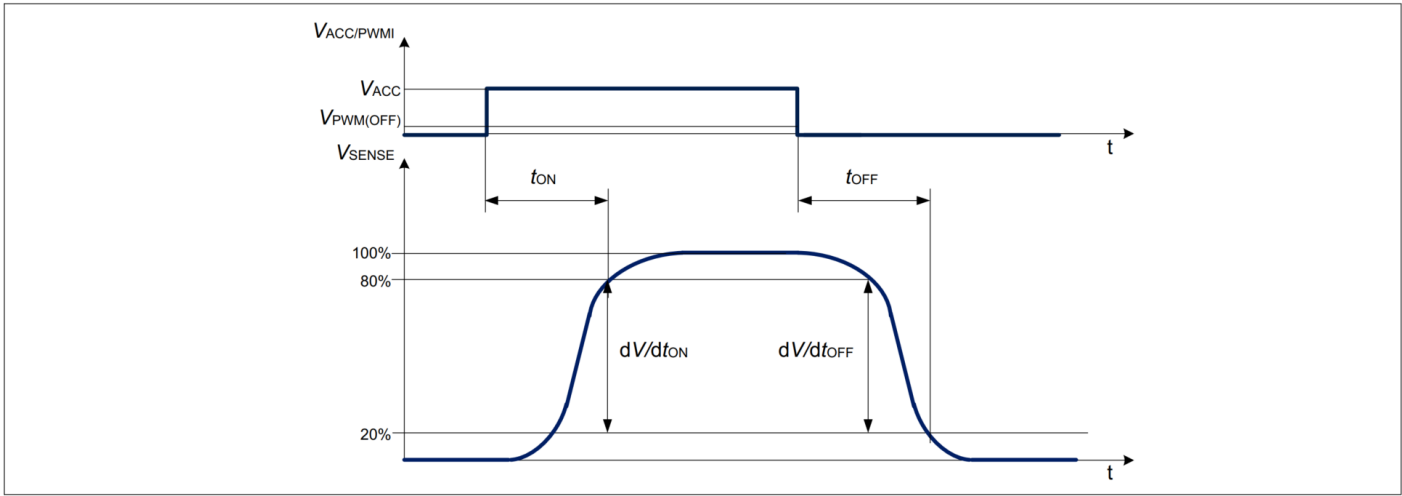
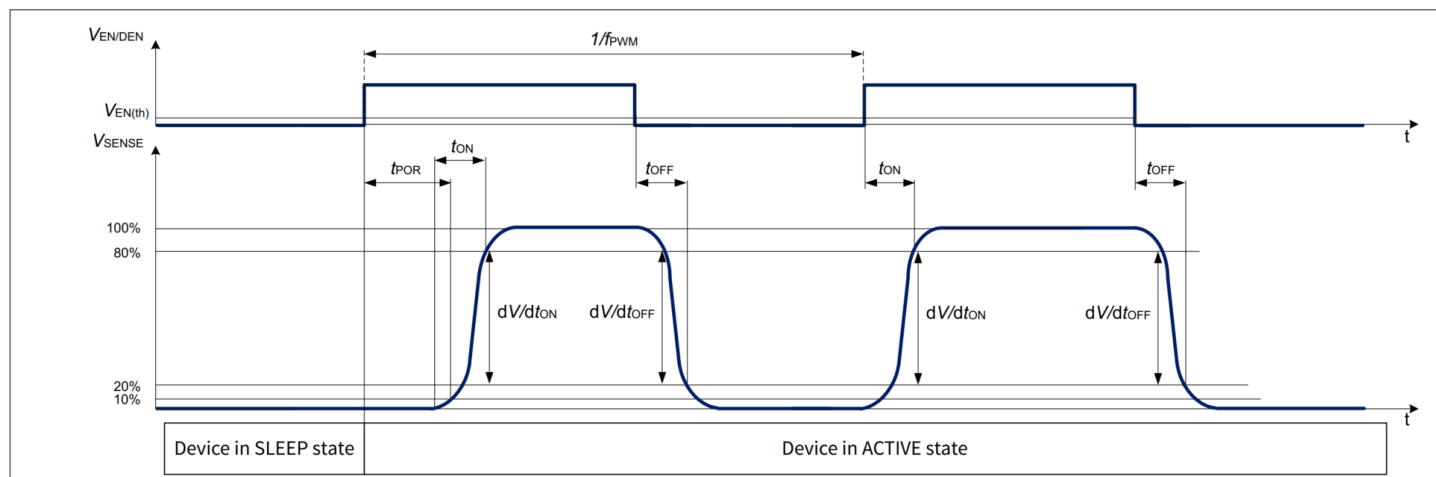


图 8 $V_{ACC/PWMI} \geq 2.4\text{ V}$ 时的 PWMI 控制时序图

8 PWM 控制

图 9 $V_{ACC/PWMI} \geq 2.4V$ 时 EN/DEN 上的 PWM 控制时序图

8.1 电气特性

表 9 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
PWM turn off threshold	$V_{PWM(OFF)}$	0.35	0.4	–	V	–	PRQ-145
PWM turn on threshold	$V_{PWM(ON)}$	–	–	0.45	V	–	PRQ-261
PWM frequency range	f_{PWM}	100	–	–	Hz	1)	PRQ-146
PWM turn on time	t_{ON}	–	–	20	μs	1) V_{SENSE} rising to 80% of regulation $V_{ACC/PWMI} \geq 2.4V$	PRQ-147
PWM turn off time	t_{OFF}	–	–	20	μs	1) V_{SENSE} falling to 20% of regulation $V_{ACC/PWMI}$ falling from $\geq 2.4V$ to less than $V_{PWM(OFF)}$	PRQ-148
VSENSE rising slew rate	dV/dt_{ON}	15	35	50	$mV/\mu s$	1) V_{SENSE} rising from 20% to 80% of regulation $V_{ACC/PWMI} \geq 2.4V$	PRQ-149
VSENSE falling slew rate	dV/dt_{OFF}	-50	-35	-15	$mV/\mu s$	1) V_{SENSE} falling from 80% to 20% of regulation $V_{ACC/PWMI}$ falling from $\geq 2.4V$ to less than $V_{PWM(OFF)}$	PRQ-150

1) 未经过生产测试, 由设计指定

9 模拟输出电流控制

模拟输出电流控制功能通过检测 ACC/PWMI 引脚上施加的电压 $V_{ACC/PWMI}$ 来调节 V_{SENSE} 电压。

如第6章所述 每个通道提供的输出电流是调节电压

V_{SENSE} 的直接函数。这样，通过调节施加在 ACC/PWMI 引脚上的电压，可以控制所有通道的输出电流。

$$I_{SENSE} = \frac{0.2 \times V_{ACC/PWMI} - 0.08}{R_{SENSE}} \quad (4)$$

ACC/PWMI 电压 $V_{ACC/PWMI}$ 与相应调节电压 V_{SENSE} 之间的关系如图 10 所示。

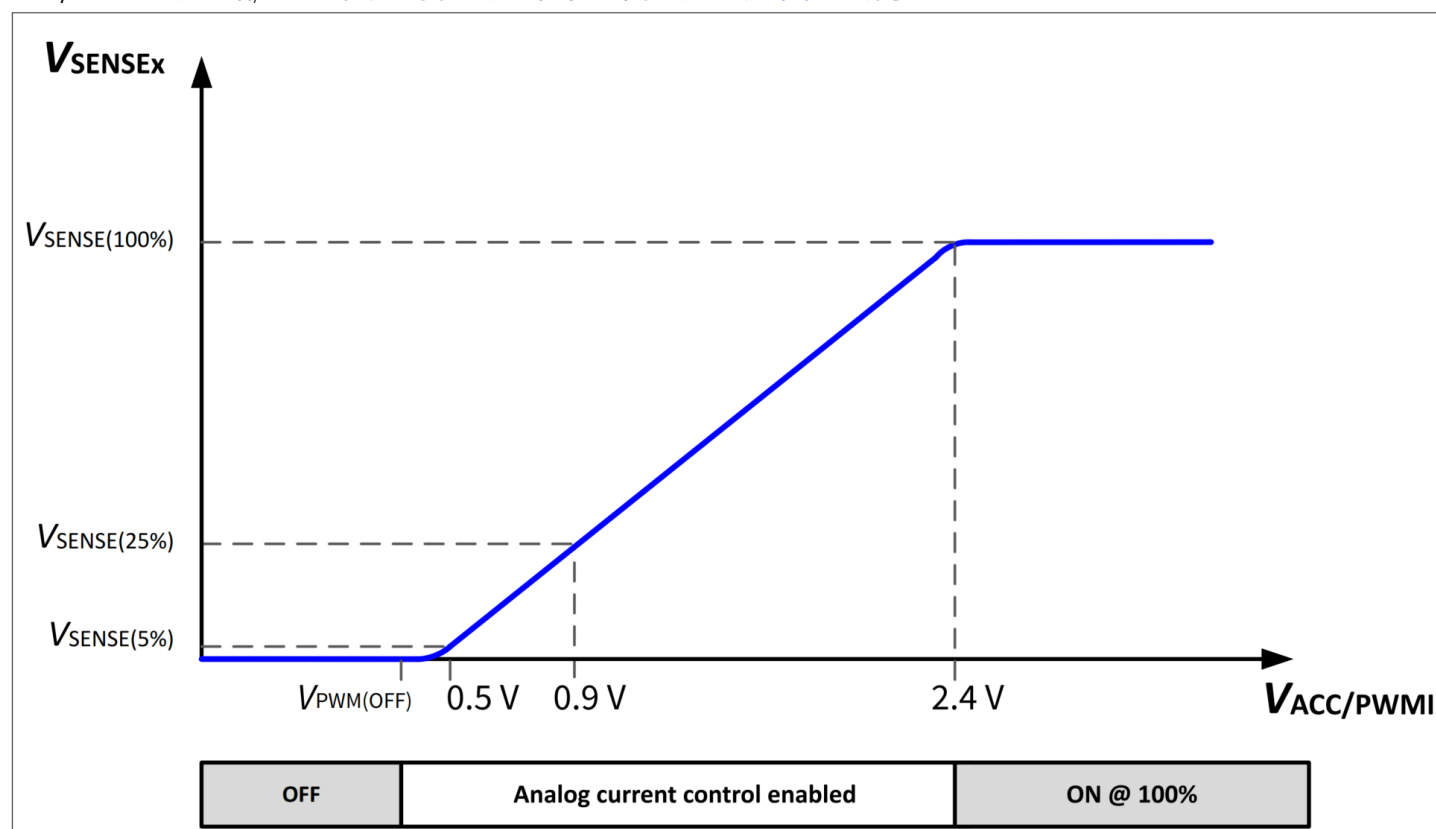


图10 模拟输出电流控制

通过在 ACC/PWMI 引脚上使用精确的外部电阻，可以设置 ACC/PWMI 上的电压。如果电阻器放置在另一块 PCB 上（即分档电阻）建议在 ACC/ PWMI 引脚附近添加 220 nF 的电容器。

ACC/PWMI 引脚根据 IREF 输出电流和 ACC 电流比 I_{ACC}/I_{REF} 输出恒流。

注： 如果不需要模拟输出电流控制功能，建议在 IREF 引脚上放置 100 kΩ 下拉电阻，以适配偏置 ACC/PWMI 电压，以避免错误的 V_{SENSE} 设置。

9 模拟输出电流控制

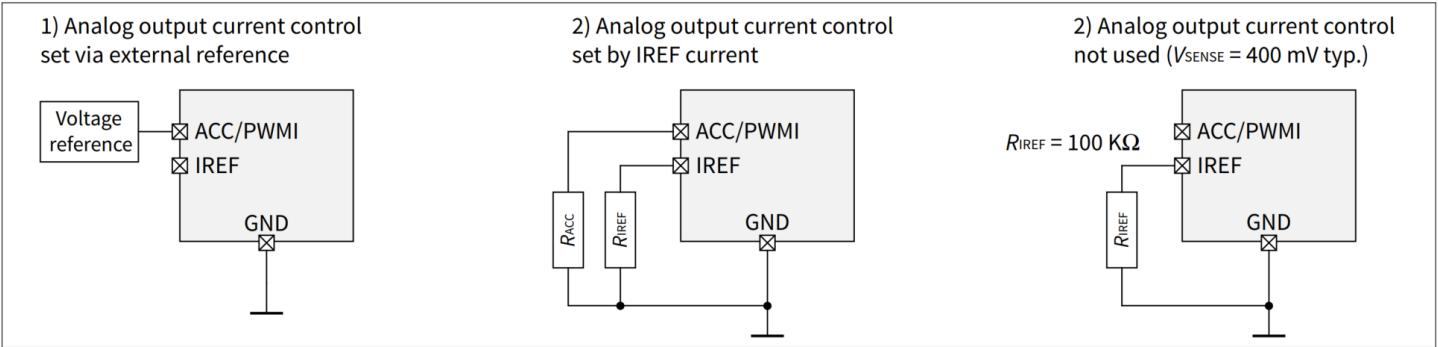


图 11 模拟输出电流控制配置

9.1 电气特性

表 10 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
ACC current ratio	I_{ACC}/I_{IREF}	4.85	5	5.15	–	$20\ \mu A \leq I_{IREF} \leq 250\ \mu A$	PRQ-253

10 电流基准产生

基准电流生成功能块，输出具有低温漂移的精确输出基准电流。IREF 引脚上的电压在 V_{IREF} 范围内调节。

事实证明，基准电流可以通过在IREF引脚到接地之间放置一个外部电阻来设置，并可以使用以下公式计算：

$$I_{IREF} = \frac{V_{IREF}}{R_{IREF}} \tag{5}$$

注： R_{IREF} 必须尽可能靠近引脚IREF 放置，以避免电流调节不稳定。

10.1 电气特性

表 11 电气特性

$V_S = V_{S(func)}$ ， $T_J = T_{J(func)}$ ，所有电压相对于地，正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
IREF regulated voltage	V_{IREF}	1.164	1.2	1.236	V	–	PRQ-268
IREF current range	I_{IREF}	–	–	250	μA	–	PRQ-269
IREF capacitance	C_{IREF}	–	–	0.22	nF	1)	PRQ-273

1) 未经过生产测试，由设计指定

11 负载诊断

集成了多项诊断功能：

- 负载开路检测 (OL)
- 电源短路检测 (SC)
- 功率转移短路检测 (SC)
- 过温热检测 (OT)

器件在过载条件下的行为已在章节[热保护](#)中描述，过载条件会导致内部过热达到过温条件。

如果功率级 $V_{DR} = V_{OUT} - V_{SENSE}$ 两端的电压在至少一个滤波时间 t_{fault} 内低于阈值 $V_{DR(OL)}$ 时，则检测到负载开路。

如果输出电压降 $V_S - V_{OUT}$ 在至少一个滤波时间 t_{fault} 内低于阈值 $V_{OUT(SC)}$ ，则检测到短路到电源条件。

如果功率转移压降 $V_S - V_{PS}$ 在至少一个滤波时间 t_{fault} 内低于阈值 $V_{PS(SC)}$ ，则检测到功率转移短路到电源条件。

如果在 OUT 引脚上检测到 OL 条件，或者在 OUT 或 PS 引脚之一上检测到短路条件，则下拉电流 $I_{OUT(fault)}$ 会在 OUT 引脚内部流动，取代配置的输出电流。

注： $I_{OUT(fault)}$ 电流受到实际负载阻抗的限制，例如，在理想的负载开路下它会减少到零。

11.1 诊断使能

一旦施加在电源引脚 VS 上的电压高于 $V_{SUV(th)}$ 并且施加在 EN/DEN 引脚上的电压高于 $V_{DEN(th)}$ ，该器件就准备好通过 ERRN/DEN 引脚检测并报告故障情况。

有多种可能性可以通过 EN/DEN 引脚对输出使能和诊断使能进行编程，例如从 VS 到接地的电阻分压器、从 EN/DEN 到 VS 的齐纳二极管以及逻辑控制引脚（例如从 MCU 输出）。

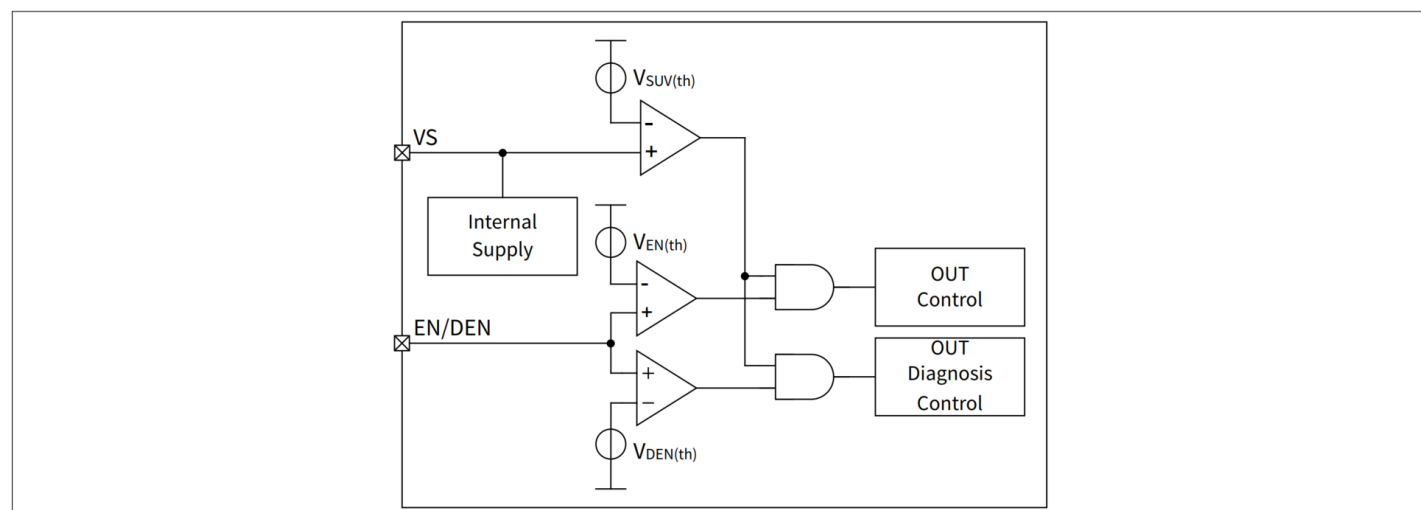


图 12 EN/DEN 框图

11.2 ERRN/DEN 引脚

如果实施了共享错误网络，该器件能够报告其驱动中检测到的故障，并对系统中其他 LED 驱动器检测到的故障作出响应（例如驱动相同灯功能的 LED 灯串。）这可以通过使用外部上拉电阻来实现，从而允许多个器件共享开漏诊断输出引脚 ERRN。共享公共错误网络的所有设备都能够检测由 Basic+ 系列驱动的任何通道的故障。

11 负载诊断

当检测到至少一个滤波时间 t_{fault} 的故障条件时，开路漏极 ERRN/DEN 引脚会向地施加下拉阻抗 $R_{\text{ERRN(ON)}}$ 。因此，当 $V_{\text{ERRN}} < V_{\text{ERRN(fault)}}$ 时，ERRN/DEN 引脚可检测到低电平有效状态，并且相关故障输出通道被关闭。

类似地，当故障消除后，ERRN/DEN 引脚回到高阻状态，通道重新激活完成，如 图13 所示。

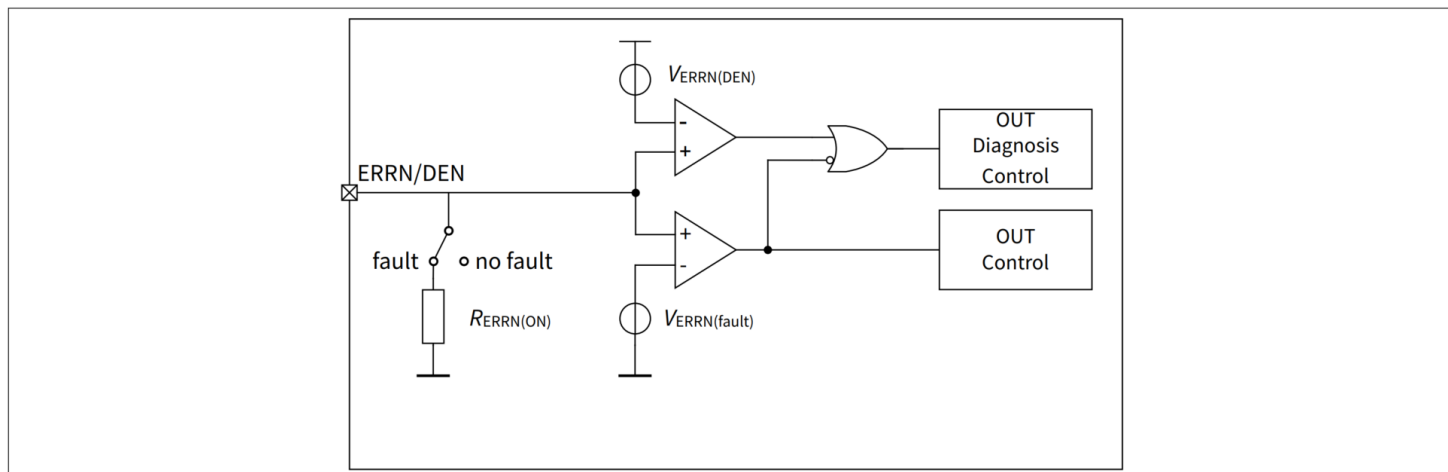


图 13 ERRN/EN 引脚框图

为了能够将 $V_{\text{DEN(th)}}$ 阈值与 $V_{\text{EN(th)}}$ 阈值解耦，以便器件能够在需要时独立于诊断使能阈值 $V_{\text{DEN(th)}}$ 开启，DEN 功能在 ERRN/DEN 引脚上进行了复制。

一旦满足以下任一条件，除非先前检测到故障，否则 ERRN/DEN 引脚和“负载开路”、“短路到电源”和“功率转移短路到电源”保护的诊断报告将被禁用：

- ERRN/DEN 引脚上的电压为 $V_{\text{ERRN(fault)}} < V_{\text{ERRN/DEN}} \leq V_{\text{ERRN(DEN)}}$
- EN/DEN 引脚电压低于 $V_{\text{DEN(th)}}$

当 ERRN/DEN 引脚使用对地下拉电阻 $R_{\text{ERRN(ON)}}$ 时， $V_{\text{ERRN(DEN)}}$ 阈值被屏蔽，以避免 ERRN/DEN 引脚上电压发生不必要的切换。

11.3 D 引脚

D 引脚的两个主要功能：

- 根据执行的故障管理策略对 LED 阵列中的错误情况做出反应，在多个 LED 链用于给定功能的系统中，如图 14 所示
- 为了延长通道停用延迟时间 t_D ，可在 D 引脚到 GND 处添加一个小信号电容器，以此防止因不稳定或存在噪声的故障状态而关闭特定灯功能的所有通道（即由共享同一错误网络的多个驱动集成电路驱动的功能）。

D 引脚的功能如简化框图 图 15 所示。

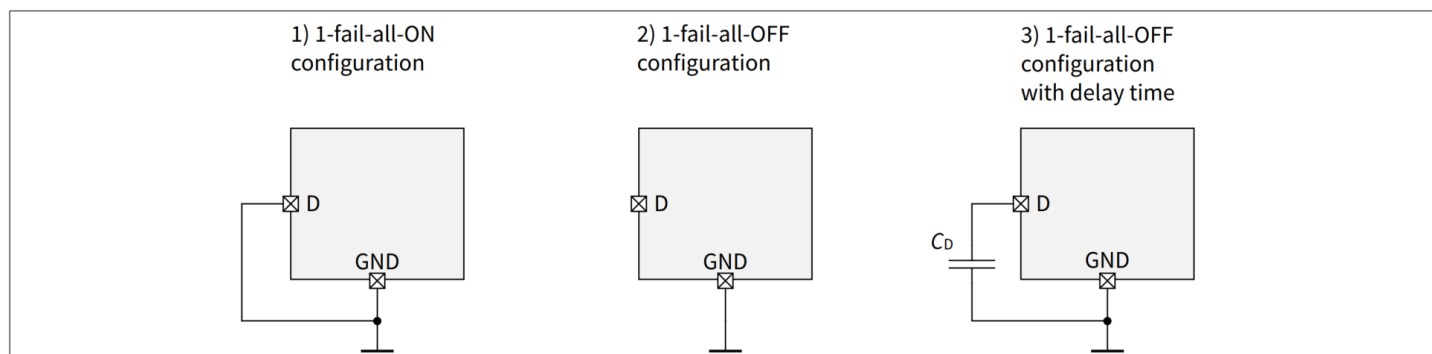


图 14 D 引脚配置

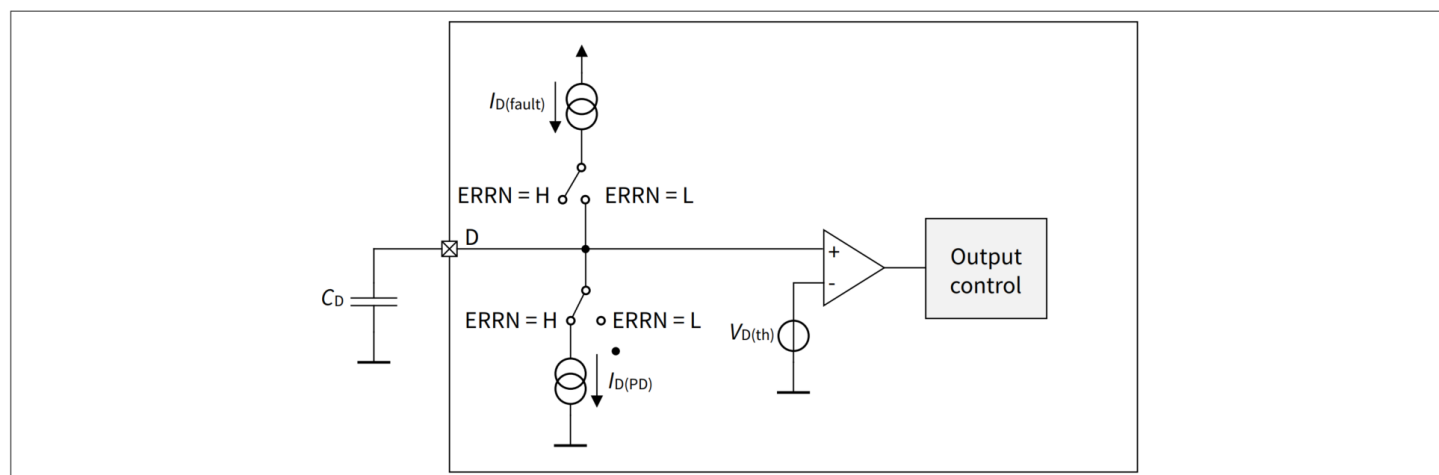


图 15 D 引脚框图

在正常工作状态（无故障）下，下拉电流 $I_{D(PD)}$ 从 D 引脚沉入到地。

如果驱动的其中一个 LED IC 通道或共享同一 ERRN 错误网络线的任何设备出现故障条件（至少持续一个滤波时间 t_{fault} ），则会从 D 引脚产生上拉电流 $I_{D(fault)}$ 。

如果在此引脚 (1-fail-all-OFF) 施加电容或负载开路，其电压开始上升。当 D 引脚达到 $V_{D(th)}$ 时，该器件驱动的所有通道都将关闭，如果其他器件共享相同的 ERRN/DEN 和 D-pins 节点，则所有器件都将关闭其输出。

或者，若将 D 引脚接地 (1-fail-all-ON)，则仅安全停用检测到故障的通道。

D 引脚使用的电容器值 C_D ，根据以下公式设置延迟时间 $t_{D(set/reset)}$ ：

$$t_{D(set)} = \frac{C_D \times V_{D(th)}}{I_{D(fault)}} \quad (6)$$

$$t_{D(reset)} = \frac{C_D \times (V_{D(CL)} - (V_{D(th)} - V_{D(hys)}))}{I_{D(PD)}} \quad (7)$$

11.4 故障管理

通过 D 引脚开路或连接到接地配置的电容器，可以关闭共享公共错误网络的所有通道，而不需要辅助 MCU。欲了解更多信息，请参阅时序图。

如果输出或功率转输出现故障条件，则 ERRN/DEN 引脚会向地施加下拉阻抗 $R_{ERRN(ON)}$ ，并且（通过正确选择外部上拉电阻）达到低于 $V_{ERRN(fault)}$ 的电压电平。 $t_{D(set)}$ 后，D 引脚达到电压 $V_{D(th)}$ 。ERRN/DEN 低电压也可以用作 MCU 的输入信号，以执行所需的诊断策略。

OL 和短路错误条件不会被锁存：一旦故障条件不再存在，且至少持续一个滤波时间 t_{fault} ，ERRN/DEN 将返回高阻态。当其电压高于 $V_{ERRN(fault)}$ 时，D 引脚电压开始下降，并在 $t_{D(reset)}$ 后降至 $(V_{D(th)} - V_{D(th,hys)})$ 以下。

11 负载诊断

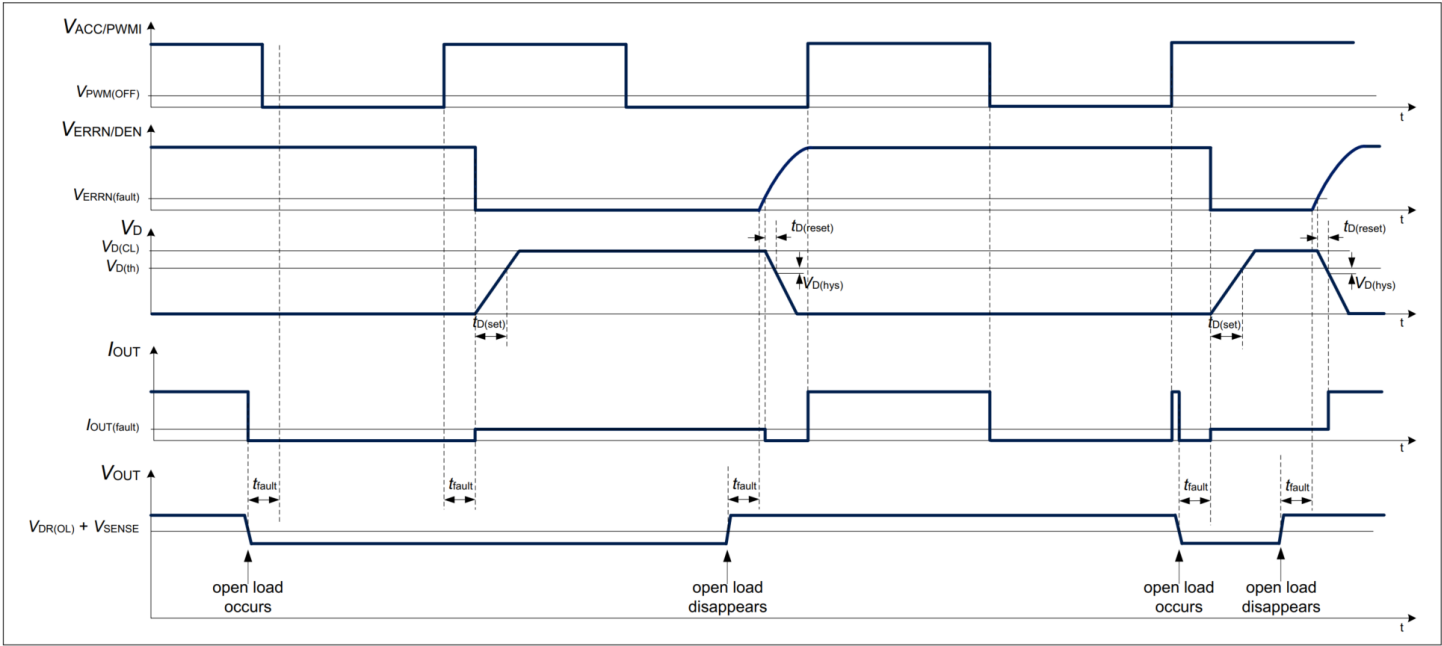


图 16 1-fail-all-OFF 配置中的负载开路条件时序图示例（D 引脚开路或连接到外部电容器）

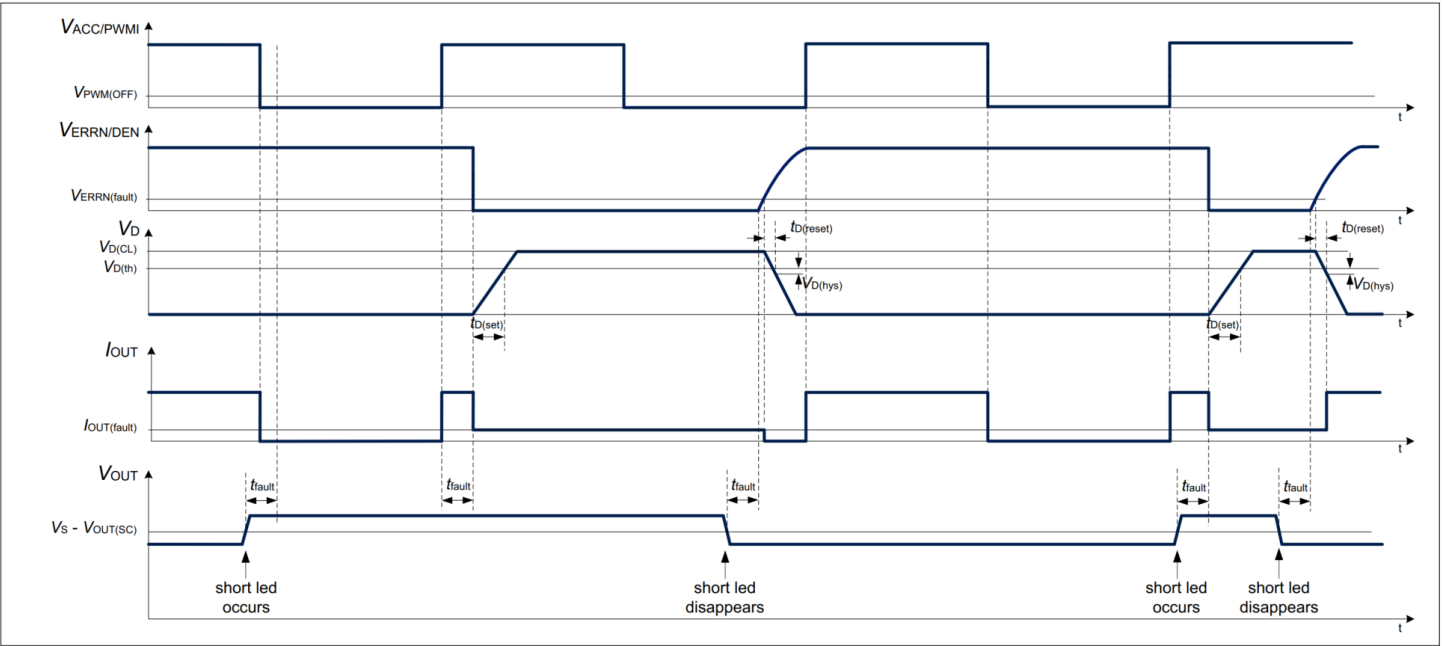


图 17 1-fail-all-OFF 配置中的输出短路电源条件时序图示例（D 引脚开路或连接到外部电容器）

11 负载诊断

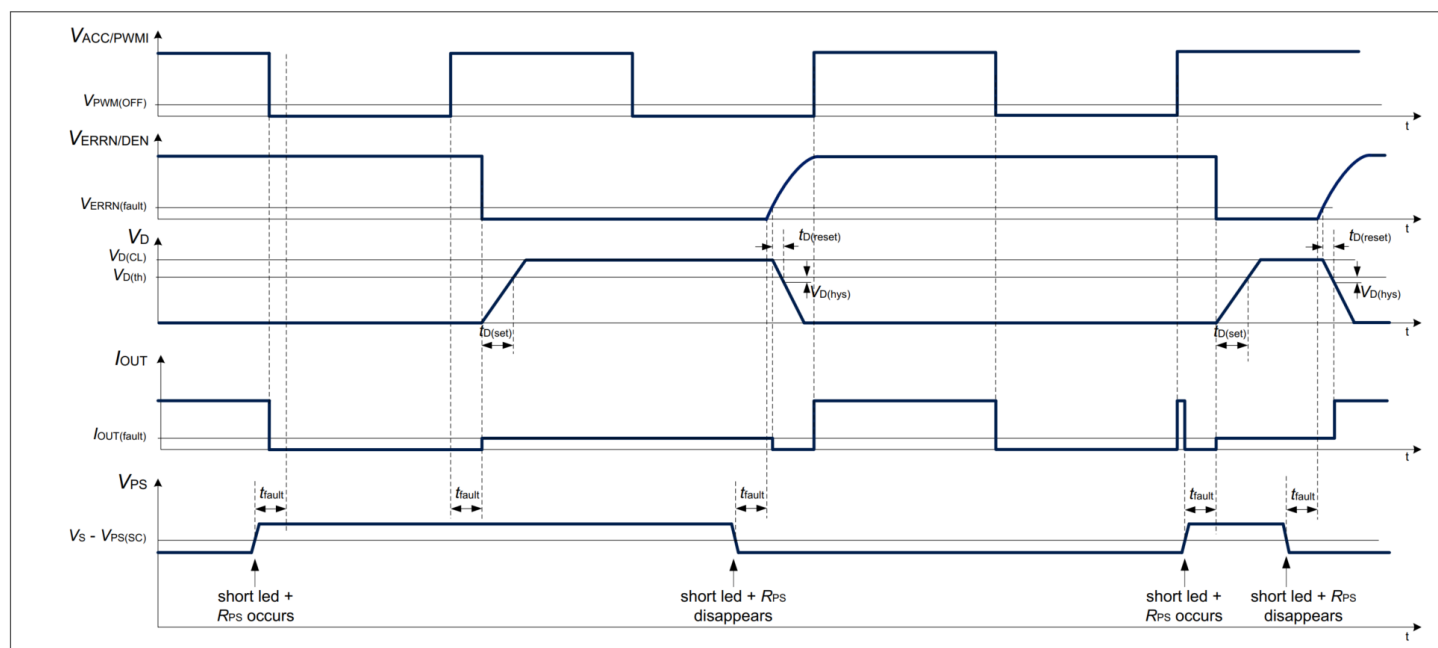


图 18 1-fail-all-OFF 配置中的功率转移短路到供电条件时序图示例（D 引脚开路或连接到外部电容器）

将 D 引脚连接到 GND 配置后，可以下仅停用在故障条件下的通道，同时仍与 LITIX™ Basic+ 系列的其他器件在公共错误网络中共享 ERRN 引脚。

如果输出或功率转移出现故障条件，则 ERRN 引脚会向地施加下拉阻抗 $R_{ERRN(ON)}$ ，如果外部上拉电阻计算正确，则该引脚上的电压电平将降至 $V_{ERRN(fault)}$ 以下。ERRN 低电压还可用作 μC 的输入信号，以执行所需的诊断策略。

OL 和短路错误条件不会被锁存：一旦故障条件不再存在（至少持续一个滤波时间 t_{fault} ），ERRN/DEN 就会回到高阻态，并且输出级会再次被激活。

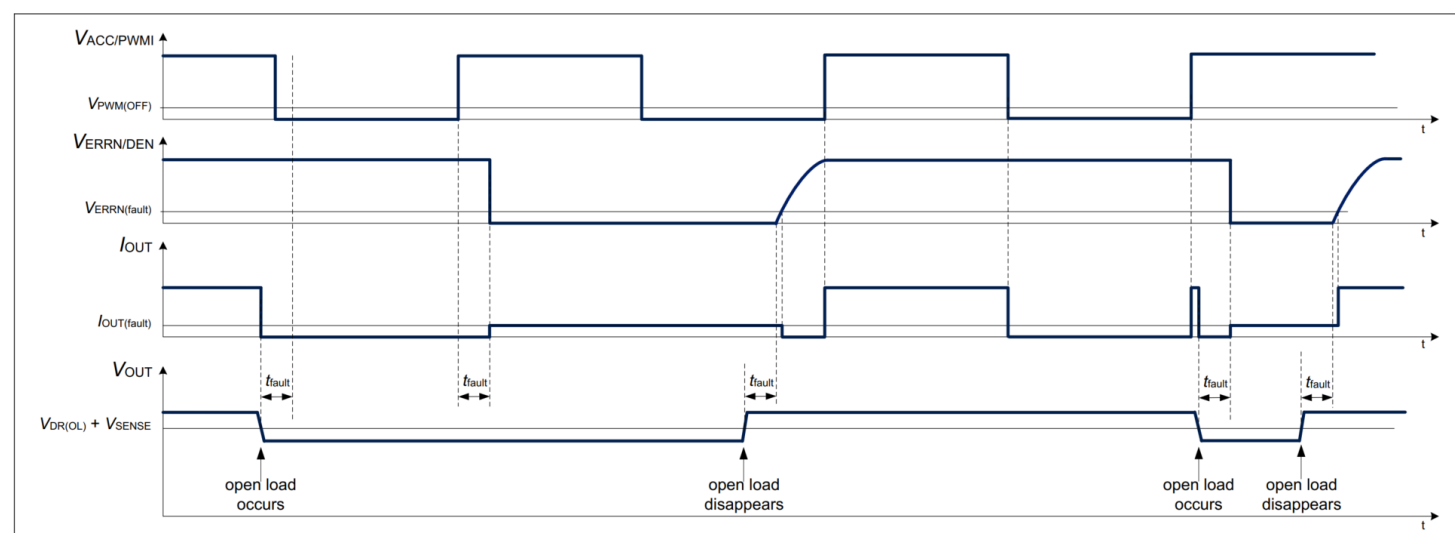


图 19 1-fail-all-ON 配置中的负载开路条件时序图示例（D 引脚短接到接地）

11 负载诊断

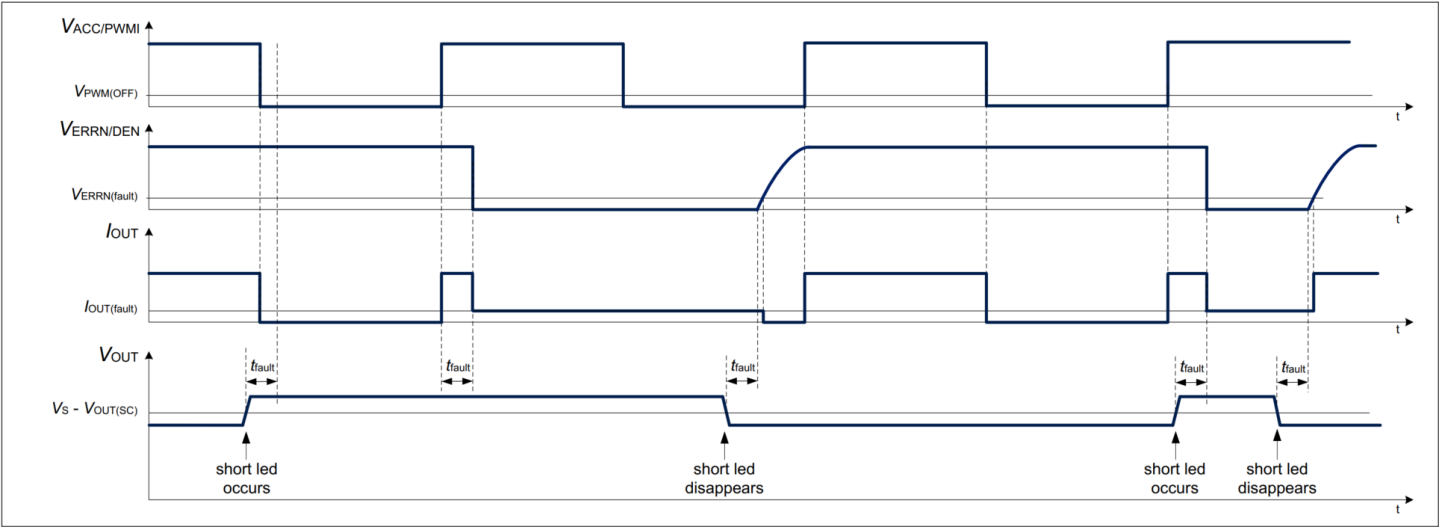


图 20 1-fail-all-ON 配置中的输出短路电源条件时序图示例（D 引脚对接地短路）

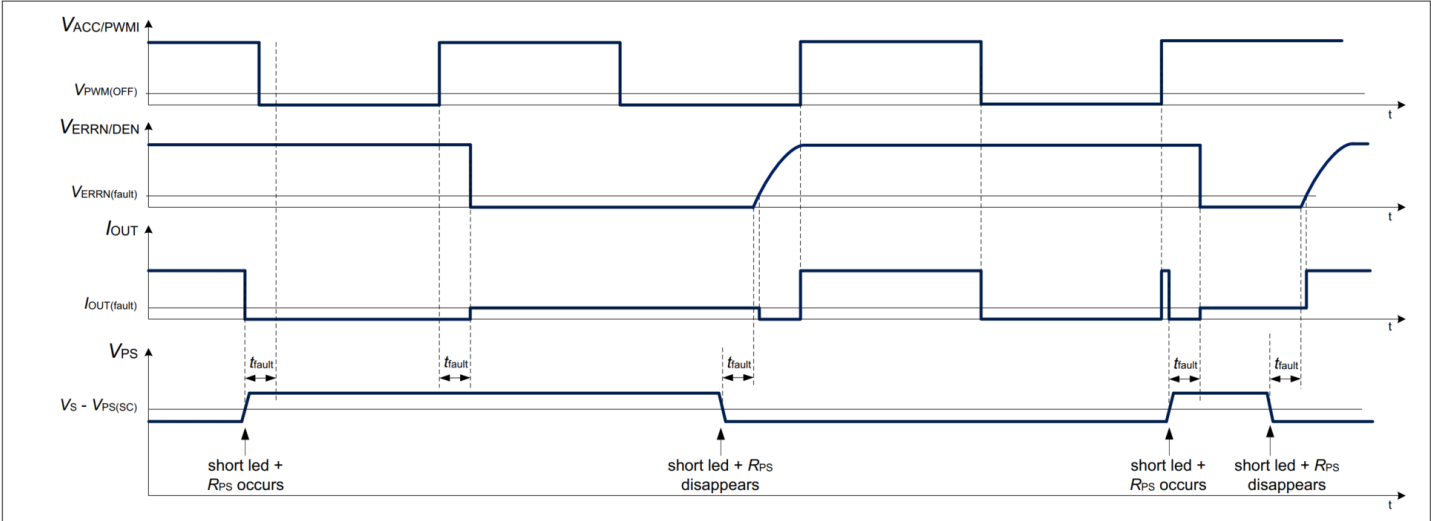


图 21 1-fail-all-ON 配置中的功率转移短路到电源条件时序图示例（D 引脚短路到接地）

11.5 电气特性

表 12 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚（除非另有说明）

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
ERRN/DEN pin							
ERRN fault threshold	V _{ERRN(fault)}	0.7	–	0.9	V	–	PRQ-193

（表格续下页）

表 12 (续) 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
ERRN ON resistance	$R_{ERRN(ON)}$	–	–	350	Ω	$I_{ERRN/DEN} = 2 \text{ mA}$ Fault condition $V_{EN/DEN} > V_{DEN(th)}$	PRQ-379
ERRN diagnosis enable threshold	$V_{ERRN(DEN)}$	2.1	–	2.3	V	–	PRQ-255
ERRN pull-down current	I_{ERRN_PD}	–	–	2	μA	No fault condition $V_{EN/DEN} > V_{DEN(th)}$	PRQ-380
Diagnosis enable							
DEN diagnosis enable threshold	$V_{DEN(th)}$	2.3	–	2.7	V	–	PRQ-244
Protections							
OL detection threshold	$V_{DR(OL)}$	0.2	–	0.4	V	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$	PRQ-285
OUT SC detection threshold	$V_{OUT(SC)}$	0.8	–	1.35	V	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$	PRQ-286
PS SC detection threshold	$V_{PS(SC)}$	0.8	–	1.35	V	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$	PRQ-292
Fault detection current	$I_{OUT(fault)}$	–	–	650	μA	OL or SC fault condition $V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} < V_{ERRN(fault)}$	PRQ-294
D pin							
Threshold voltage for function de-activation	$V_{D(th)}$	1.4	1.7	2	V	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$	PRQ-299
Threshold hysteresis	$V_{D(hys)}$	70	–	–	mV	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$ Not subject to production test, specified by design	PRQ-300
Fault pull-up current	$I_{D(fault)}$	20	35	50	μA	OL or SC fault condition $V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} < V_{ERRN(fault)}$ $V_D = 2 \text{ V}$	PRQ-301

(表格续下页.....)

表 12 (续) 电气特性

$V_S = V_{S(func)}$, $T_J = T_{J(func)}$, 所有电压相对于地, 正电流流入引脚 (除非另有说明)

Parameter	Symbol	Values			Unit	Note or condition	P-Number
		Min.	Typ.	Max.			
Pull-down current	$I_{D(PD)}$	40	60	95	μA	No fault conditions $V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$ $V_D = 1.4 V$	PRQ-302
Internal clamp voltage	$V_{D(CL)}$	2	–	3	V	OL or SC fault condition $V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} < V_{ERRN(fault)}$ D-pin open	PRQ-303

Timings

Fault to ERRN delay	t_{fault}	40	–	120	μs	$V_{EN/DEN} > V_{DEN(th)}$ $V_{ERRN/DEN} > V_{ERRN(DEN)}$	PRQ-304
---------------------	-------------	----	---	-----	---------	--	---------

12 应用信息

注： 以下信息仅作为器件应用的提示，不应被视为对器件某种功能、条件或质量的描述或担保。

12.1 应用图

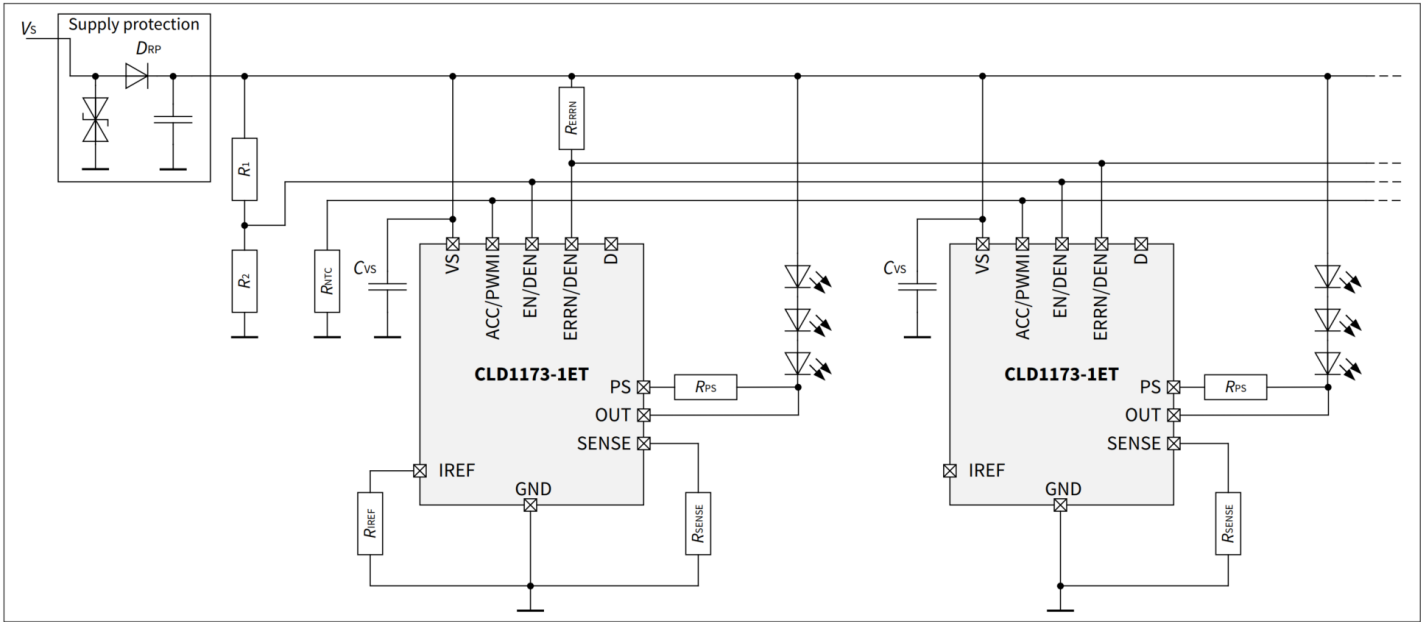


图 22 具有“一错全关”故障管理和中央热降额 的共享网络中的应用图示例

13 封装信息

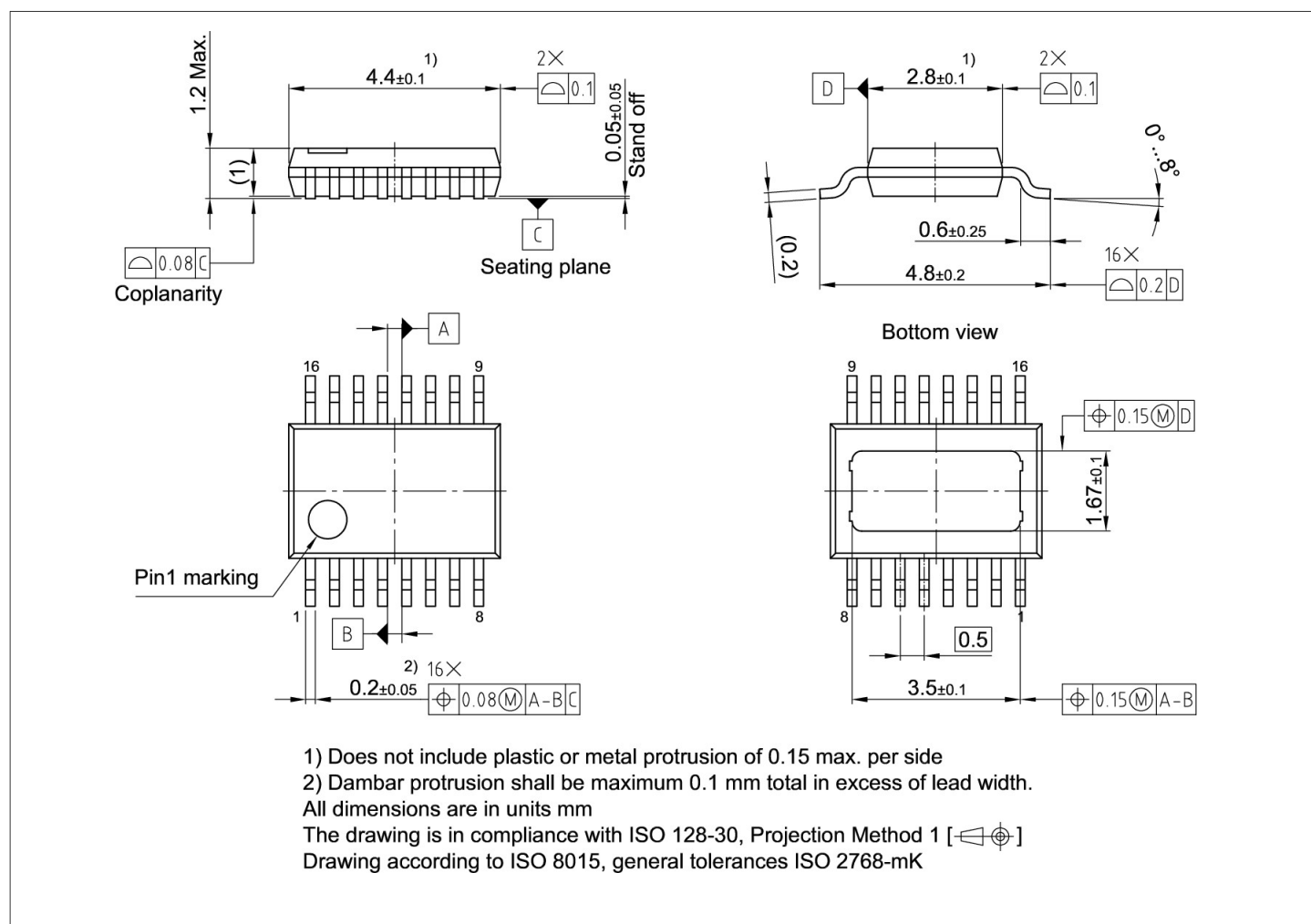


图 23 PG-TFDSO-16 封装外形 png



修订记录

修订记录

Document version	Date of release	Description of changes
Rev. 1.00	2026-04-15	Initial document release



免责声明

请注意，本文件的原文使用英文撰写，为方便客户浏览英飞凌提供了中文译文。该中文译文仅供参考，并不可作为任何论点之依据。

由于翻译过程中可能使用了自动化程序，以及语言翻译和转换过程中的差异，最后的中文译文与最新的英文版本原文含义可能存在不尽相同之处。

因此，我们同时提供该中文译文版本的最新英文原文供您阅读，请参见 <http://www.infineon.com>

英文原文和中文译文版本之间若存有任何歧异，以最新的英文版本为准，并且仅认可英文版本为正式文件。

您如果使用本文件，即表示您同意并理解上述说明。英飞凌不对因翻译过程中可能存在的任何不完整或不准确信息而产生的任何直接或间接损失或损害负责。英飞凌不承担中文译文版本的完整性和准确性责任。如果您不同意上述说明，请不要使用本文件。

Trademarks

All referenced product or service names and trademarks are the property of their respective owners.

重要通知

版本 2026-04-15

Infineon Technologies AG 出版，
德国 Neubiberg 85579

版权 © 2026 Infineon Technologies AG
及其关联公司。
保留所有权利。

**Do you have a question about this
document?**

Email:

erratum@infineon.com

Infineon Technologies AG 及其关联公司（以下简称“英飞凌”）销售或提供和交付的产品（可能也包括样品，且可能由硬件或软件或两者组成）（以下简称“产品”），应遵守客户与英飞凌签订的框架供应合同或其他书面协议的条款和条件，如无上合同或其他书面协议，则应遵守适用的英飞凌销售条件。只有在英飞凌明确书面同意的情况下，客户的一般条款和条件或对适用的英飞凌销售条件的偏离才对英飞凌具有约束力。

为避免疑义，英飞凌不承担侵犯第三方权利的所有保证和默示保证，例如对特定用途/目的的适用性或适销性的保证。

英飞凌对与样品、应用或客户对任何产品的具体使用有关的任何信息或本文件中给出的任何示例或典型值概不负责。

本文件中包含的数据仅供具有技术资格和技能的客户代表使用。客户有责任评估产品对预期应用和客户特定用途的适用性，并在预期应用和客户特定用途中验证本文件中包含的所有相关技术数据。客户有责任正确设计、编程和测试预期应用的功能性和安全性，并遵守与其使用相关的法律要求。

除非英飞凌另行明确批准，否则产品不得用于任何因产品故障或使用产品的任何后果可合理预期会导致人身伤害的应用。但是，上述规定并不妨碍客户在英飞凌明确设计和销售的使用领域中使用任何产品，但是客户对应用负有全部责任。

英飞凌明确保留根据适用法律，如《德国版权法》（UrhG）第 44b 条，将其内容用于商业资料和数据勘探（TDM）的权利。

如果产品包含安全功能：

由于任何计算设备都不可能绝对安全，尽管产品采取了安全措施，但英飞凌不保证产品不会被入侵、数据不会被盗或遗失，或不会发生其他漏洞（以下简称“安全漏洞”），英飞凌对任何安全漏洞不承担任何责任。

如果本文件包含或引用软件：

根据美国、德国和世界其他国家的知识产权法律和条约，该软件归英飞凌所有。英飞凌保留所有权利。因此，您只能按照软件附带的软件授权协议的规定使用本软件。

如果没有适用的软件授权协议，英飞凌特此授予您个人的、非排他性的、不可转让的软件知识产权授权（无权转授权）：(a) 对于以源代码形式提供的软件，仅在贵组织内部修改和复制该软件用于英飞凌硬件产品；及 (b) 对于以二进制代码 (binary code) 形式对外向终端用户分发该软件，仅得用于英飞凌硬件产品。禁止对本软件进行任何其他使用、复制、修改、翻译或编译。有关产品、技术、交货条款和条件以及价格的详细信息，请联系离您最近的英飞凌办公室或访问 <https://www.infineon.com>。